

2014年6月2日

「 μ PD720250」の主な仕様

- USB Implementers Forum が策定した Universal Serial Bus Power Delivery Specification 対応
 - ケーブルの電流許容を検出する Cable Detection sequence をサポート
 - Dual Role operation および Role Swap protocol をサポート
 - Dead Battery operation をサポート
- Energy Star と EuP 指令の対応に適した低消費電力
- システムクロック: 25 MHz 水晶振動子または外部クロック入力
- パッケージ: 32pin QFN (5mm x 5mm, 0.5mm pitch) (48pin QFN, 28pin SOP 検討中)
- 3.3V 単一電源動作(3.3V \rightarrow 1.0V 変換用 LDO 内蔵)
- SMBus スレーブインタフェースをサポート
- I²C マスターインタフェースをサポート
- 外部 SPI ROM をサポート

以上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。