

2011年9月29日

## SH7769 の主な仕様

項目	SH7769 仕様
型名	R8A77690JBG
電源電圧	1.275V (内部)、3.3V(I/O)、1.5V(DDR3)、1.8V(LVDS)
動作周波数	533MHz/400MHz
処理性能	959MIPS、3.7GFLOPS (533MHz 動作時)
CPU コア	SH-4A コア
内蔵 RAM	ILRAM:16K バイト+OLRAM:16K バイト
キャッシュメモリ	32K バイト命令/32K バイトデータ分離 ×2、4 ウェイセットアソシアティブ方式、 キャッシュコヒーレンシ サポート
外部メモリ	DDR-I/F:DDR3-SDRAM(DDR1067/800) 16bit bus (最大 1067M word/sec) ローカルバス:32bit bus(67/50MHz)。SRAM、ROM を直結可能。
ローカルバス	アドレス空間: 64M バイト×3
主な内蔵周辺機能	<p>3D グラフィックエンジン SGX530 (OpenGLES2.0)</p> <p>ディスプレイユニット×2 系統出力(RGB888+LVDS 出力)</p> <p>LVDS インターフェース (TIA/EIA-644 規格準拠 4pair)</p> <p>画像解像度のダイナミックレンジ圧縮機能</p> <p>ビデオ入力インターフェース×2 チャンネル</p> <p>アナログコンポジットビデオ入力×1 チャンネル</p> <p>ディスプレイアウトコンペアユニット×2 チャンネル</p> <p>歪み補正ユニット(IMR-X)×1 チャンネル</p> <p>VIN/VDEC 連動歪み補正ユニット(IMR-LSX)×1 チャンネル</p> <p>SD ホストインターフェース ×2 チャンネル</p> <p>MMC インターフェース ×1 チャンネル</p> <p>USB 2.0 ホスト(×2 チャンネル)、ファンクション (×1 チャンネル、ホストとチャンネル兼用) インターフェース</p> <p>専用 DMAC×35 チャンネル</p> <p>コントローラエリアネットワーク(CAN*)インターフェース×2 チャンネル</p> <p>メディアローカルバス(MLB)インターフェース×1 チャンネル</p> <p>サウンドインターフェース×3 チャンネル</p> <p>シリアルコミュニケーションインターフェース(SCIF)×3 チャンネル</p> <p>I<sup>2</sup>C バスインターフェース ×1 チャンネル</p> <p>シリアルペリフェラルインターフェース(HSPI) ×2 チャンネル</p>

項目	SH7769 仕様
	PWM タイマ×4 チャンネル ウォッチドッグタイマ×1 チャンネル タイマ×9 チャンネル 割り込みコントローラ(INTC) クロック発振器(CPG):PLL 内蔵 オンチップデバッグ機能 温度センサ
低消費電力モード	スリープモード モジュールスタンバイ機能(モジュール単位でのクロック停止) DDR-SDRAM 電源バックアップモード
パッケージ	496 ピン BGA (21mm×21mm、0.8mm ピッチ)

※ CAN(Controller Area Network):独 Robert Bosch GmbH が提唱している車載用のネットワーク仕様。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以 上