

2014年10月15日

「RH850/P1x シリーズ」の主な仕様

	RH850/P1M	
	100pin	144pin
メイン CPU	160MHz(with LSDC)	
Code Flash	2MB/1MB/512KB	2MB/1MB
Data Flash(E2PROM)	64KB ^(注1) / 32KB ^(注2)	
RAM	128KB ^(注3) / 64KB ^(注4)	
DMA 機能	16 (DMAC) / 128 (DTS)	
MPU 領域	12 領域	
タイマ機能	モータコントロールタイマ(TSG3):2unit タイマアレユニット D(TAUD):3unit(16 チャンネル/unit) タイマアレユニット J(TAUJ):3unit(4 チャンネル/unit) タイマオプション(TAPA):4unit エンコーダタイマ(ENCA):2unit タイマパタンバッファ(TPBA):2unit OS タイマ(OSTM):7unit ウォッチドッグタイマ(WDTA):1unit	
シリアル I/F	クロック同期シリアルインタフェース G:1ch クロック同期シリアルインタフェース H:4ch シリアルコミュニケーションインタフェース 3(SCI3):3ch LIN/UART インタフェース(RLIN3):2ch CAN インタフェース(RS-CAN):2ch FlexRay(FLXA):1ch	
センサ I/F	RSENT:5ch PSI5:2ch	RSENT:6ch PSI5:2ch
ADC	9ch+10ch(T&H 6ch+4ch)	12ch+12ch(T&H 6ch+4ch)
動作電圧	二電源製品:3.3V~5V/1.25V 単一電源製品:3.3V~5V	
他周辺機能	エラーコントロールモジュール(ECM)、データ CRC(DCRA)、電源電圧モニタ、温度センサ	

	RH850/P1M	
	100pin	144pin
パッケージ	100ピン LQFP(14x14)	144ピン LQFP(16x16, 20x20)

(注 1) Flash 2MB の製品の

(注 2) Flash 1MB/512KB の製品のみ

(注 3) Flash 2MB/1MB 製品のみ

(注 4) Flash 512KB の製品のみ

以 上

* 新製品は Silicon Storage Technology, Inc.からライセンスを受けた SuperFlash(R)を使用しています。SuperFlash は、米国 Silicon Storage Technology, Inc.の米国、日本などの国における登録商標です。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。