

2014年11月6日

「RH850/P1x-C シリーズ」の主な仕様

グループ名	RH850/P1H-C		RH850/P1M-C
代表型名	R7F701371EABG (開発中)	R7F701372EABG	R7F701373EABG
CPU	240MHz (with Lockstep) x2		240MHz (with Lockstep)
Code Flash	8 MB	4 MB	2 MB
Data Flash (EEPROM)	192 KB	128 KB	64 KB
RAM	専用 RAM 64 KB x2 + 共用 RAM 960 KB		専用 RAM 64 KB + 共用 RAM 320 KB
DMA 機能	16 (DMAC)/128 (DTS)		
MPU 機能	16 領域		
タイマ機能	System Timer: 8ch WDT: 2ch GTM: 入力 16ch/ 出力 33ch	System Timer: 8ch WDT: 2ch GTM: 入力 16ch/ 出力 33ch	System Timer: 8ch WDT: 2ch GTM: 入力 16ch/ 出力 20ch
通信機能	CAN: 4ch FlexRay: 2ch Fast Ethernet: 2ch HS-USART: 4ch LIN: 4ch CSI: 4ch	CAN: 3ch FlexRay: 2ch Fast Ethernet: 2ch HS-USART: 4ch LIN: 4ch CSI: 4ch	CAN: 3ch FlexRay: 1ch Fast Ethernet: 1ch HS-USART: 2ch LIN: 4ch CSI: 4ch
センサーIF	SENT: 8ch		SENT: 6ch
12bit ADC	20ch x2		12ch x2 (BGA) /10ch x2 (QFP)
動作電圧	3.3V/1.25V		
他周辺機能	エラーコントロールモジュール、データ CRC、コア電圧モニタ、温度センサ、セキュリティ機能 (ICUMC)		
パッケージ	292 ピン P-BGA(17mm x 17mm)		292 ピン P-BGA (17mm x 17mm) 144 ピン P-LQFP (16mm x 16mm)

以 上

\* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。