

2016年12月15日

■「RH850/P1L-C」の主な仕様

グループ名	RH850/P1L-C			
代表型名	R7F701391EAFP	R7F701390EAFP	R7F701389EAFP	R7F701388EAFP
CPU	120MHz (with Lockstep)			
Code Flash	512KB		1 MB	
Data Flash (EEPROM)	32 KB		64 KB	
RAM	RAM 64 KB + ERAM 8 KB		RAM 100 KB + ERAM 8 KB	
DMA 機能	8 (DMAC)/128 (DTS)			
MPU 機能	16 領域			
タイマ機能	System Timer: 1 unit WDT: 1ch GTM: 入力 8ch/出力 6ch	System Timer: 1 unit WDT: 1ch GTM: 入力 16ch/出力 12ch		
通信機能	CAN: 2ch LIN/UART: 2ch CSI: 3ch			
センサ IF	SENT: 2ch		SENT: 3ch	SENT: 4ch
12bit ADC	8ch x 1 (Include 2ch T&H)	12ch x 1 (Include 2ch T&H)	12ch x 1 (Include 4ch T&H)	20ch x 1 (Include 4ch T&H)
動作電圧	3.3V or 5.0V			
他周辺機能	エラーコントロールモジュール、データCRC、コア電圧モニタ、温度センサ、セキュリティ機能 (ICU-S)			
パッケージ	80ピン LQFP(10mm x 10mm 0.4mm pitch)	100ピン LQFP(12mm x 12mm 0.4mm pitch)		144ピン LQFP(16mm x 16mm 0.4mm pitch)

※本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以上