

2012年2月27日

「RL78/L12 グループ」の主な仕様

項目		仕様				
グループ名		RL78/L12 グループ				
ピン数		32pin	44pin	48pin	52pin	64pin
コード・フラッシュ (バイト)		8K~32K				16K,32K
データ・フラッシュ (バイト)		2K				
RAM		1K~1.5K				
クロック	メイン・システム・ クロック	外部クロック : 1 - 20MHz 内蔵高速クロック : 24/16/12/8/4/1 MHz				
	サブ・システム・ クロック	-	XT1(水晶)発振、外部クロック入力 32.768kHz(TYP.) : VDD=1.6 - 5.5V			
	内蔵低速クロック	15kHz (TYP.)				
CPU		RL78 CPU コア(16-bit CISC CPU) 30 DMIPS(24MHz 動作時)				
I/O		20	29	33	37	47
タイマ		16ビット:6ch “16bit タイマ / 8bit タイマ×2ch” × 2ch				
10ビット A/D		4ch	7ch	9ch	10ch	10ch
シリアル I/F		UART(LIN-bus 対応) × 1ch / CSI × 2ch I ² C : 1ch				
LCD コントローラ/ドライバ		内部昇圧/容量分割/外部抵抗分割 から選択可能				
	セグメント信号	13本	22(18)本*	26(22)本*	30(26)本*	39(35)本*
	コモン信号	4本	4(8)本*			
外部割込み		4	6	7	7	9
DMA		2ch				
その他		乗除・積和演算器 クロック出力、ブザー出力、 ウォッチドック・タイマ(WDT)、リアルタイム・クロック(RTC) 電圧検出回路(LVD)、パワーオンリセット(POR) 安全機能、オンチップデバッグ機能				

項目	仕様
動作電圧	1.6V～5.5V
動作温度	-40 ～ +85℃

* ()内は 8 com 使用時の信号出力本数です。

以 上

* 新製品は、Silicon Storage Technology, Inc.からライセンスを受けた SuperFlash®技術を使用しています。SuperFlash®は、米国 Silicon Storage Technology, Inc.の米国、日本などの国における登録商標です。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。