

SRAM:SOP, μ TSOP, FBGA 製品のテスト拠点変更、および製品型名統合に関するご案内

(管理番号 : CST-R2-AJ093 Rev.1.0)

2016年8月5日

お客様 各位

拝啓

貴社益々ご清栄のこととお慶び申し上げます。平素は格別のご高配を賜り、厚く御礼申し上げます。

貴社への出荷履歴を確認しましたところ、本通知書に記載されている変更の対象となる製品が含まれておりますので、ご案内いたします。内容ご確認いただき、趣旨ご理解の上、早期ご承認を賜りますよう宜しくお願い申し上げます。

敬具

- 変更の概要:**
1. SRAM: SOP, μ TSOP, FBGA 製品の選別テスト拠点変更
 2. 製品型名統合(-5SR, -7SI, -7SR 品の生産中止および上位互換製品-5SI 品への集約)

- 変更の目的:**
1. 生産設備老朽化に伴う選別テスト拠点の変更
 2. 生産効率化による長期安定供給を目的とした製品型名統合

変更後製品の識別方法: 出荷梱包ラベルに記載のルネサス内部コードにより、変更前後での製品識別が可能です。

- 変更による影響:**
1. 選別テスト拠点変更に伴い、梱包仕様を変更します。
 2. -5SI 品の電気的特性は、-5SR, -7SI, -7SR 品に対して完全上位互換です。

- スケジュール:**
1. SOP, μ TSOP, FBGA 製品の選別テスト拠点変更について（生産中止品は除く）
変更後製品の量産開始: 2017年1月より順次切り替え開始予定
 2. 製品型名統合: -5SR, -7SR, -7SI 品の生産中止について
保守取り纏め予定時期: 2017年6月
最終ご注文期限: 2017年12月
最終出荷予定時期: 2018年12月
統合後の-5SI 品の信頼性保証サンプル提出予定時期: 2016年12月

補足情報: 本通知書 3～4 ページ、および、別紙（CST-R2-AJ093 補足資料）をご参照ください。

お問い合わせ先: ルネサス エレクトロニクス株式会社 第二ソリューション事業本部
A & P・ソリューション事業部 アナログ&パワーソリューション第三部

添付資料: 別紙: CST-R2-AJ093 補足資料

本内容に関するお問い合わせは、弊社販売員もしくは弊社販売特約店にご連絡いただきますよう、お願い申し上げます。

お客様ご回答欄（メールもしくは郵送にてご返答ください）

受領しました

貴社名: _____

承諾します

ご担当者名/役職名: _____

承諾しません（コメント欄に理由を記載下さい）

メールアドレス: _____

お電話番号: _____

注記：本通知書（PCN）の発行日より 30 日以内に受領のご返事をいただけなかった場合、弊社（ルネサス）は、ご案内の変更内容につき、お客様の承諾がいただけたものと判断いたします。お客様から 30 日の期限内に PCN 受領のご返事をいただけた場合、受領日から起算しさらに 90 日の期間内において、お客様はルネサスに対し、変更内容に対する異議・不服を申し出できるものとします。PCN 受領日から 90 日以内に異議等の申し出が無かった場合、ルネサスは、ご案内の変更内容につき、お客様の承諾がいただけたものと判断いたします。また、変更内容をご承諾いただけない場合、お客様はルネサスに対し、変更前製品の最終購入（LTB: Last Time Buy）についての所要数提示と発注手続きをいただくものとします。

コメント

サイン

1. 変更の背景

このたび弊社では、SRAMのSOP, μ TSOP, FBGAパッケージ製品に関して、生産設備老朽化に伴う選別テスト拠点の変更と、生産効率化による長期安定供給を目的とした製品型名統合を進めさせて頂く運びとなりました。趣旨ご理解の上、変更後製品の早期ご承認を賜りますよう、何卒よろしくお願い申し上げます。

2. 変更内容

- (1) 選別テスト拠点を、現在の“Renesas Semiconductor Beijing”から、“Powertech Technology Inc.”に移管いたします。
- (2) -5SR, -7SI, -7SR品の生産中止に関して、
 - (a) 256Kb~4Mb 低消費電力SRAMの、-5SR, -7SI, -7SR品を生産中止とし、-5SI品へ統合いたします。
 - (b) 統合後の-5SI品の電気的特性(DC/AC)は、-5SR, -7SI, -7SR品に対して完全上位互換です。
 - (c) 統合後の-5SI品は、-5SR, -7SI, -7SR品に対して、上記(1)に記載の通り、選別テスト拠点が変更になります。
 - (d) パッケージ表面にマーキングされている表示内容のうち、電気特性を示す部分が、「-5SR, -7SI, -7SR」から「-5SI」に変更となります。
- (3) 変更前後において、
 - (a) ウエハプロセス（前工程）およびマスクバージョンは、変更ありません。
 - (b) 組立の拠点および材料は、変更ありません。
 - (c) 製品の信頼性、および品質レベルは変更ありません。
 - (d) 製品の電気的特性(DC/AC)は、変更ありません。（-5SR, -7SI, -7SRの生産中止品を除く）
 - (e) 梱包仕様に関して、変更がございます。詳細は、別紙（CST-R2-AJ093 補足資料）をご参照ください。

変更前後での比較

項目		変更前	変更後
選別テスト	拠点名称	Renesas Semiconductor Beijing	Powertech Technology Inc.
	所在地（国名）	中国	台湾
梱包仕様	マガジン品（チューブ品）	別紙をご参照ください。	別紙をご参照ください。
	トレイ品	別紙をご参照ください。	別紙をご参照ください。
	テープ&リール品	別紙をご参照ください。	別紙をご参照ください。

3. ご承認に関するサンプルおよび資料のご案内

信頼性保証サンプル	選別テスト拠点変更については、信頼性保証サンプルをご提供する予定はございません。 -5SR, -7SR, -7SI品の生産中止に伴う、統合後の-5SI品の信頼性保証サンプルについては、2016年12月よりご提供予定です。
信頼性資料	選別テスト拠点変更については、信頼性資料をご提出する予定はございません。 -5SR, -7SR, -7SI品の生産中止に伴う、統合後の-5SI品の信頼性資料については、2016年12月よりご提出予定です。

4. 変更後製品の識別方法

出荷梱包ラベルに記載のルネサス内部コードにより、変更前後での製品識別が可能です。

5. スケジュール

(1) SOP, μ TSP, FBGA 製品の選別テスト拠点変更について (ただし、生産中止品は除く)

変更後製品の量産開始: 2017 年 1 月より順次切り替え開始予定

(2) 製品型名統合: -5SR, -7SR, -7SI 品の生産中止について

保守取り纏め予定時期 : 2017 年 6 月

最終ご発注期限 : 2017 年 12 月

最終出荷予定時期 : 2018 年 12 月

統合後の-5SI 品の信頼性保証サンプル提出予定時期: 2016 年 12 月

6. 補足情報

別紙 (CST-R2-AJ093 補足資料) をご参照ください。

7. 対象製品リスト

パッケージ タイプ	メモリ容量 電源電圧	発注型名	
		変更前	変更後
28pin-SOP	256Kb 5V	R1LP5256ESP-5SI, -5SR, -7SI, -7SR#B0/#S0	R1LP5256ESP-5SI#B0/#S0
	256Kb 3V	R1LV5256ESP-5SI, -5SR, -7SI, -7SR#B0/#S0	R1LV5256ESP-5SI#B0/#S0
32pin-SOP	1Mb 5V	R1LP0108ESN-5SI, -5SR, -7SI, -7SR#B0/#S0	R1LP0108ESN-5SI#B0/#S0
	1Mb 3V	R1LV0108ESN-5SI, -5SR, -7SI, -7SR#B0/#S0	R1LV0108ESN-5SI#B0/#S0
	4Mb 5V	R1LP0408DSP-5SI, -5SR, -7SI, -7SR#B0/#S0	R1LP0408DSP-5SI#B0/#S0
	4Mb 3V	RMLV0408EGSP-4S2#CA0/#HA0	←
48ball-FBGA	4Mb 3V	RMLV0416EGBG-4S2#AC0/#KC0	←
	8Mb 3V	RMLV0816BGBG-4S2#AC0/#KC0	←
	16Mb 3V	R1LV1616HBG-4SI, 5SI#B0/#S0	←
		RMLV1616AGBG-5S2#AC0/#KC0	←
	32Mb 3V	RMWV3216AGBG-5S2#AC0/#KC0	←
	64Mb 3V	R1WV6416RBG-5SI#B0/#S0	←
52pin- μ TSP	8Mb 3V	RMLV0816BGSD-4S2#AC0/#HC0	←
	16Mb 3V	RMLV1616AGSD-5S2#AC0/#HC0	←
	32Mb 3V	R1LV3216RSD-5SI#B0/#S0	←
	64Mb 3V	R1WV6416RSD-5SI#B0/#S0	←