

Product Change Notice (PCN)

件名: RZ/V2N 製品マスクバージョンの改訂
 発行日: 6/25/2025
 出荷開始予定日: 12/22/2025

改版履歴:
 初版

変更内容の説明:

テクニカルアップデート (TN-RZ*-A0144A/E) で通知している DDR メモリコントローラに関する不具合の対策のためマスク改訂を行います。改訂後の製品は 2025 年 12 月より出荷可能となる見込みです。

マスク改訂前	マスク改訂後
ポート 1 に接続されたバスマスタの内、MIPI DSI が DDR メモリにアクセスする際に、稀に異常な読み出しデータが返されることがあります。	全てのバスマスタから DDR メモリの読み出しは正常に動作します。

マスク改訂前の製品については、生産の終了を予定しております。
 お客様においては、マスク改訂後の製品への切り替えをお願い致します。切り替えにあたっては、変更内容をご確認頂き、お客様のご判断のもとソフトウェアの変更および評価をお願いいたします。

対象製品リスト:

製品シリーズ	受注型名		マスクバージョン	
	マスク改訂前	マスク改訂後	Before	After
RZ/V2N	R9A09G056N41GBG#AC0	R9A09G056N41GBG#AC1	V1	V2
	R9A09G056N41GBG#BC0	R9A09G056N41GBG#BC1	V1	V2
	R9A09G056N42GBG#AC0	R9A09G056N42GBG#AC1	V1	V2
	R9A09G056N42GBG#BC0	R9A09G056N42GBG#BC1	V1	V2
	R9A09G056N43GBG#AC0	R9A09G056N43GBG#AC1	V1	V2
	R9A09G056N43GBG#BC0	R9A09G056N43GBG#BC1	V1	V2
	R9A09G056N44GBG#AC0	R9A09G056N44GBG#AC1	V1	V2
	R9A09G056N44GBG#BC0	R9A09G056N44GBG#BC1	V1	V2
	R9A09G056N45GBG#AC0	R9A09G056N45GBG#AC1	V1	V2
	R9A09G056N45GBG#BC0	R9A09G056N45GBG#BC1	V1	V2
	R9A09G056N46GBG#AC0	R9A09G056N46GBG#AC1	V1	V2
	R9A09G056N46GBG#BC0	R9A09G056N46GBG#BC1	V1	V2
	R9A09G056N47GBG#AC0	R9A09G056N47GBG#AC1	V1	V2
	R9A09G056N47GBG#BC0	R9A09G056N47GBG#BC1	V1	V2
	R9A09G056N48GBG#AC0	R9A09G056N48GBG#AC1	V1	V2
	R9A09G056N48GBG#BC0	R9A09G056N48GBG#BC1	V1	V2

変更の理由:

DDR メモリコントローラに関する不具合の対策のため

外形、実装、機能、品質、信頼性への影響:

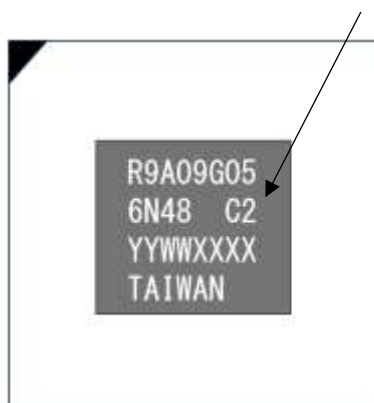
外形、実装、品質、信頼性：変更なし

機能：「変更内容の説明」に記載の機能が修正されます

製品の識別方法:

改訂後の製品はパッケージ上のリビジョン番号が C2 へ変更となります。また、LSI Device ID register の値でも識別可能です。なお、改訂後の製品は、受注型名の最終桁が 0 から 1 に変更されています。

リビジョン番号



LSI Device ID register (DEV_ID[31:28])

マスク改訂前	マスク改訂後
0x0	0x1

信頼性データについて：非該当

サンプル出荷予定日：9/8/2025

製品/材料の化学物質データ：非該当

ご注意:

1. PCN をお客様にお渡しした後 30 日以内に受理の御連絡を頂けない場合は、変更内容を御承認頂いたものとみなして変更を実施させていただきます。
2. お客様が PCN を受理されて承認手続きのための条件が有る場合は、PCN をお客様にお渡しした後 90 日以内に御連絡をお願い致します。90 日以内に何の御連絡もない場合も御承認頂いたものとみなして変更を実施させていただきます。
3. 変更内容について御承認頂けない場合、最終注文数の御提示と御発注をお願い致します。

この通知に関するお問い合わせは、弊社営業、特約店までお願い致します。