

ルネサスIPパートナー : アナログASICといえば

# 株式会社ジェピコ



## ①アナログIC ターンキーサービス ②EOL相当品開発

- ・国内唯一のカスタム専門ファブレスメーカーとして、経験豊富なアナログ技術者が貴社のアイデアをASIC化。
- ・回路設計から、ウェハー製造 ~ パッケージ組立 ~ テスト開発 ~ 信頼性試験 ~ 品質保証 ~ 量産供給までフルターンキー。
- ・**製造中止アナログIC (EOL) の相当品開発も10件以上の実績**あり。
- ・累計量産出荷数量250万個以上、産業/通信//車載関連のお客様に高性能で高品質なアナログASIC及びミックスドシグナルASICを提供いたします。

**ルネサスIP活用による  
短納期開発を目指します**

### 問合せ先

(株)ジェピコ アナログASIC事業本部  
[Jepico\\_hp\\_info2.jpc@jepico.co.jp](mailto:Jepico_hp_info2.jpc@jepico.co.jp)  
<https://www.jepico.co.jp/analog-asic.html>



\* 本内容はIPパートナーのソリューションであり、IPパートナーからお客様へ提供いたします。

IDMであるルネサスが提供する高い信頼性と品質

## IP製品 (IPライセンス)

より広く、より柔軟に設計資産を提供

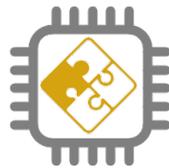
ルネサスはデバイスの提供だけでなく、保有する膨大な設計資産をIPライセンスとしてお客様へ提供いたします。**8,000**を超えるIP資産から、より幅広くご活用頂けるIPを選びすぐりラインアップ。これによりお客様は弊社製品では実現出来ない機能の組合せをお客様ご自身のカスタムSoCへ組込んで頂くことが可能になります。



PoCから量産製品まで様々な用途へ提供が可能

### 1. カスタム製品の開発

ルネサスが提供するIPやサブシステムを導入することで、品質の高いカスタム製品を短TATで開発することが可能。

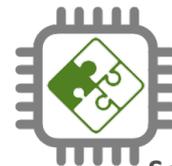


### 2. FPGAを活用し先行開発を実現

ルネサスが提供するIPを活用することで、FPGAを用いた初期評価や先行開発が可能。もちろんそのまま量産化可能。

### 3. ソフトウェア資産の有効活用

ルネサスの汎用デバイスを使用したソフトウェア資産をお持ちのユーザは、IPを活用頂くことでカスタムデバイスでも流用可能。ソフトウェア開発のリソースを大幅削減。



ルネサスが提供するIP製品 3つの特長

多くの半導体製品を提供しているルネサスだから実現できる価値あるIPの提供

#### ① 豊富なIPソリューション

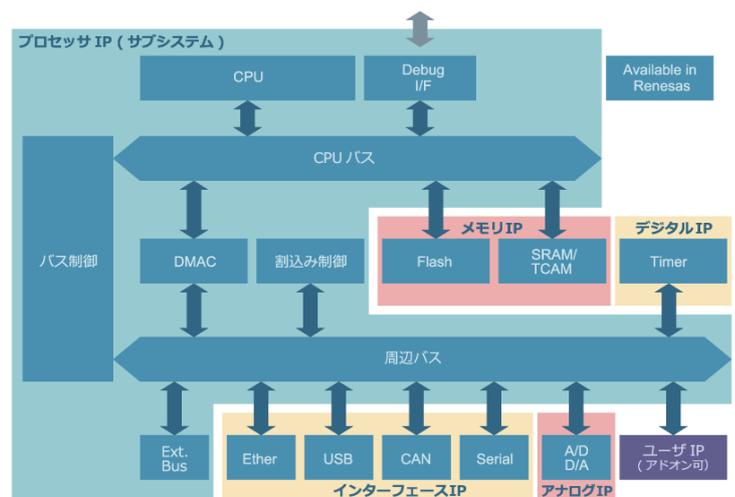
CPUや周辺IPに加え、バス制御、割込制御など複数IPを接続したサブシステムも提供可能。お客様の設計・検証期間を大幅に短縮。

#### ② 高信頼性 / 高品質

設計から製造まで行うルネサスだから実現できる製品の量産実績による高い信頼性と品質。

#### ③ 充実のテクニカルサポート

半導体メーカーのノウハウをベースに、IPの組み込みに向けた手厚い技術サポート。



更なるラインアップ拡充 6グループ80種を超えるIPを提供

<https://www.renesas.com/jp/ja/products/ip-products.html>

IP : intellectual property  
 IDM : Integrated Device Manufacturer  
 PoC : Proof of Concept  
 SoC : System on a chip  
 FPGA : Field Programmable Gate Array  
 ASIC : Application specific integrated circuit