

# RX671 グループ

Target Board for RX671 ユーザーズマニュアル

ルネサス 32 ビットマイクロコンピュータ  
RX ファミリー / RX600 シリーズ

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。  
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じて、当社は一切その責任を負いません。

7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限られません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

## 本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレスト）

[www.renesas.com](http://www.renesas.com)

## お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

## 商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

### 1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

### 2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

### 4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

### 5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後、に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

### 7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違くと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

# このマニュアルの使い方

## 1. 目的と対象者

このマニュアルは、本製品の基本仕様と正しい使用方法を理解していただくことを目的としています。本製品を使ってマイクロコントローラの評価およびプログラムをデバッグするユーザを対象とします。このマニュアルを読むユーザは、マイクロコントローラの機能とデバッグに関する基本的な知識が必要です。

このマニュアルを使用する場合、注意事項を十分確認の上、使用してください。注意事項は、各章の本文中、各章の最後、取り扱い上の注意の章に記載しています。

改訂記録は旧版の記載内容に対して訂正または追加した主な箇所をまとめたものです。改訂内容すべてを記録したものではありません。詳細は、このマニュアルの本文でご確認ください。

Target Board for RX671 では次のドキュメントを用意しています。ドキュメントは最新版を使用してください。最新版はルネサスエレクトロニクスのホームページに掲載されています。

ドキュメントの種類	記載内容	資料名	資料番号
ユーザズマニュアル	Target Board for RX671 ハードウェア仕様の説明	Target Board for RX671 ユーザズマニュアル	R20UT4894JJ (本マニュアル)
回路図	Target Board for RX671 ボードの回路図	Target Board for RX671 ボード回路図	R20UT4898EJ
部品表	Target Board for RX671 ボードの部品表	Target Board for RX671 BOM LIST	R12TU0116EJ
ユーザズマニュアル ハードウェア編 <sup>*1</sup>	ハードウェアの仕様（ピン配置、メモリマップ、周辺機能の仕様、電気的特性、タイミング）と動作説明	RX671 グループ ユーザズマニュアル ハードウェア編	R01UH0899JJ

\*1: RX671に関するドキュメントは、RX671の製品ページよりダウンロードしてください。

## 2. 略語および略称の説明

略語／略称	英語名	備考
CPU	Central Processing Unit	中央処理装置
DIP	Dual In-line Package	電子部品パッケージの一種
DNF	Do Not Fit	未実装
IDE	Integrated Development Environment	統合開発環境
IRQ	Interrupt Request	割り込み要求
HOCO	High-Speed On-Chip Oscillator	高速オンチップオシレータ
LOCO	Low-Speed On-Chip Oscillator	低速オンチップオシレータ
LED	Light Emitting Diode	発光ダイオード
MCU	Micro-controller Unit	マイクロコントローラユニット
n/a (NA)	Not Applicable	未対応
n/c (NC)	Not Connected	未接続
PC	Personal Computer	パーソナルコンピュータ
Pmod™	-	Pmod™は Digilent Inc.の商標です。Pmod™インタフェース明細は Digilent Inc.の所有物です。Pmod™明細については <a href="#">Digilent Inc.</a> の Pmod™ License Agreement ページを参照してください。
RAM	Random Access Memory	ランダムアクセスメモリ
RFP	Renesas Flash Programmer	ルネサスフラッシュプログラマ
ROM	Read Only Memory	リードオンリーメモリ
SPI	Serial Peripheral Interface	シリアルペリフェラルインタフェース
UART	Universal Asynchronous Receiver / Transmitter	調歩同期式シリアルインタフェース
USB	Universal Serial Bus	シリアルバス規格の一種

すべての商標および登録商標は、それぞれの所有者に帰属します。

# 目次

1. 概要 .....	7
1.1 内容物 .....	7
1.2 目的 .....	7
1.3 特長 .....	7
1.4 準備 .....	7
1.5 Target Board for RX671 仕様表 .....	8
1.6 ブロック図 .....	8
2. 外観図 .....	9
3. 部品配置図 .....	10
4. 動作環境 .....	11
5. ユーザ回路 .....	12
5.1 評価 MCU .....	12
5.2 USB コネクタ .....	12
5.3 ACT LED .....	12
5.4 電源 LED .....	12
5.5 ユーザ LED .....	12
5.6 外部電源供給用ヘッダ .....	13
5.7 Pmod™ コネクタ .....	14
5.8 電流測定ヘッダ .....	15
5.9 MCU ヘッダ .....	15
5.10 リセットスイッチ .....	15
5.11 ユーザスイッチ .....	15
5.12 カットパターン .....	15
5.13 エミュレータリセットヘッダ .....	16
6. コンフィグレーション .....	17
6.1 Target Board for RX671 のモディファイ .....	17
6.2 アナログ電源 .....	17
6.3 オンチップ発振器 .....	18
7. 取り扱い上の注意 .....	19
7.1 負荷の追加 .....	19
7.2 基板改造 .....	19
7.3 Target Board 接続数の制限 .....	19
7.4 電源回路と使用条件 .....	19
8. コード開発 .....	20
8.1 e <sup>2</sup> studio を使用する場合 .....	20
8.2 CS+ を使用する場合 .....	21
9. 追加情報 .....	22

## 1. 概要

### 1.1 内容物

この度はルネサス製評価ツール「Target Board for RX671」(以下、本製品)をお買い上げありがとうございます。本製品の内容物は以下の通りです。

Target Board for RX671 (RTK5RX6710C00000BJ)

### 1.2 目的

本製品はルネサスマイクロコントローラ用の評価ツールです。

本マニュアルでは、ハードウェア仕様、スイッチ類の設定方法、基本的なセットアップ手順を記載していません。

### 1.3 特長

- ルネサスマイクロコントローラのプログラミング
- ユーザコードのデバッグ
- スイッチ、LED のユーザ回路
- サンプルアプリケーション<sup>\*1</sup>
- 周辺機能初期化コードのサンプル<sup>\*1</sup>

<sup>\*1</sup>: Web サイトからのダウンロードで入手可能です。

<https://www.renesas.com/rxtb>

### 1.4 準備

ホスト PC に次の URL から統合開発環境 (IDE) の他、必要なソフトウェアをインストールしてください。

<https://www.renesas.com/development-tools>

## 1.5 Target Board for RX671 仕様表

本製品の仕様を表 1-1 に示します。

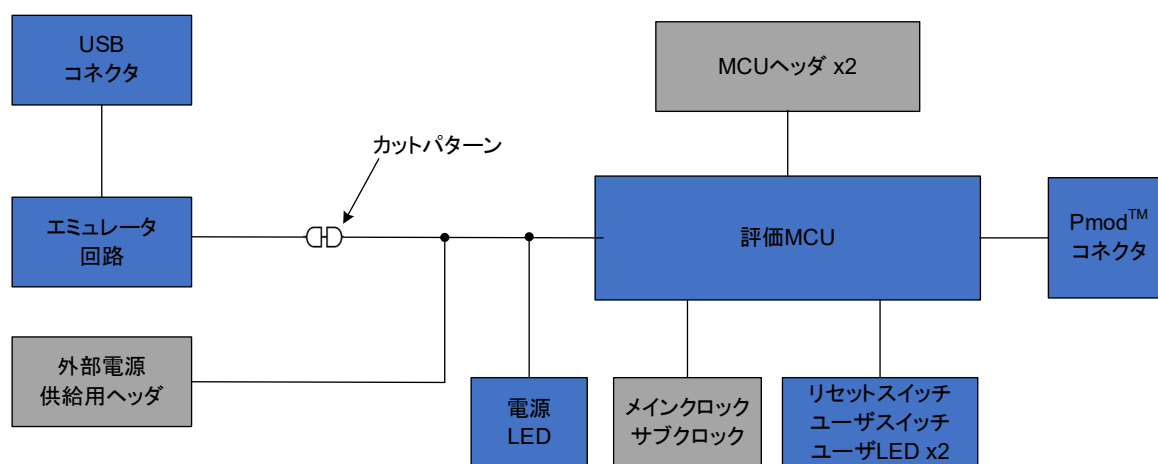
表 1-1 : Target Board for RX671 仕様表

項目	仕様
評価 MCU	型番 : R5F5671EHDFP
	パッケージ : 100-Pin LQFP
	内蔵メモリ : ROM 2MB、RAM 384KB、Data Flash 8KB
基板サイズ	大きさ : 54.0mm x 90.0mm
	厚さ : 1.6mm
電源	USB コネクタ : 5V 入力
	電源 IC : 5V 入力、3.3V 出力
	外部電源供給用ヘッダ <sup>*1</sup> : 3.3V 入力、2 ピン、1 個
消費電流	最大 200mA
電流測定ヘッダ <sup>*1</sup>	ヘッダ : 2 ピン、1 個
メインクロック <sup>*1</sup>	メインシステムクロック用水晶発振子(表面実装)
	メインシステムクロック用水晶発振子/セラミック共振子(リード型)
サブクロック <sup>*1</sup>	サブクロック用水晶発振子(表面実装)
プッシュスイッチ	リセットスイッチ x 1
	ユーザスイッチ x 1
LED	電源用 : (緑) x 1
	ユーザ用 : (緑) x 2
	ACT LED : (緑) x 1
USB コネクタ	USB-Micro-B
Pmod™ コネクタ	コネクタ : アングル型、12 ピン
MCU ヘッダ <sup>*1</sup>	ヘッダ : 50 ピン、2 個
カットパターン	16 箇所
エミュレータリセットヘッダ <sup>*1</sup>	ヘッダ : 2 ピン、1 個

\*1: 部品は実装されていません。

## 1.6 ブロック図

本製品のブロック図を図 1-1 に示します。



※グレーハッチングは部品未実装

図 1-1 : ブロック図

## 2. 外観図

本製品の部品面外観図を図 2-1 に示します。

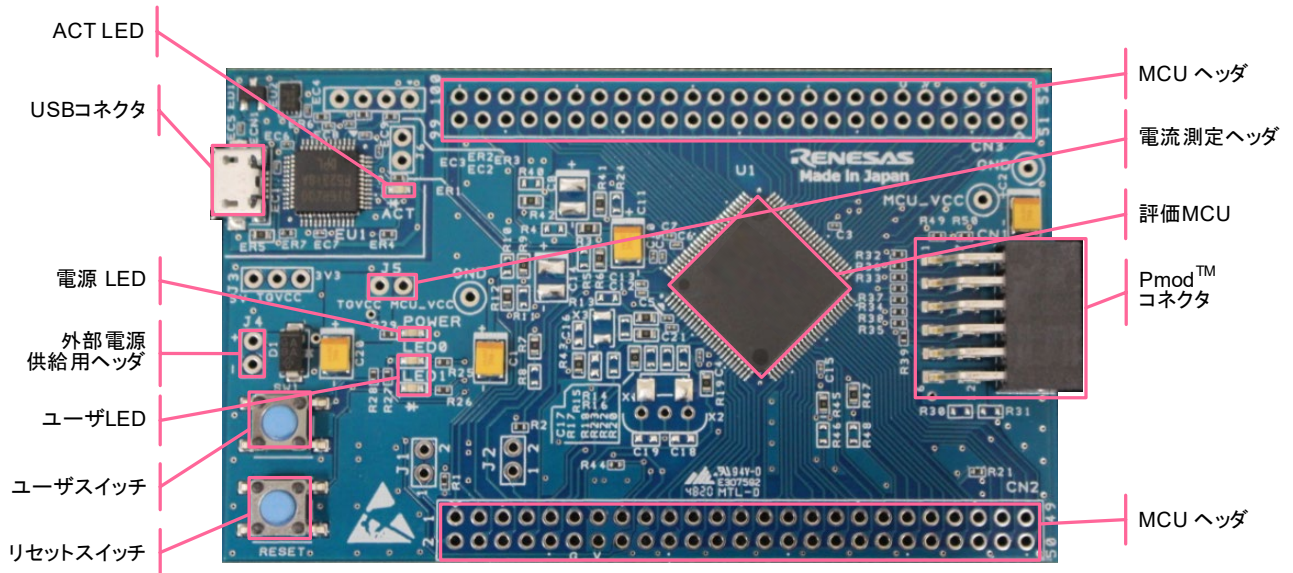


図 2-1 : 部品面外観図

### 3. 部品配置図

本製品の部品配置図を図 3-1 に示します。

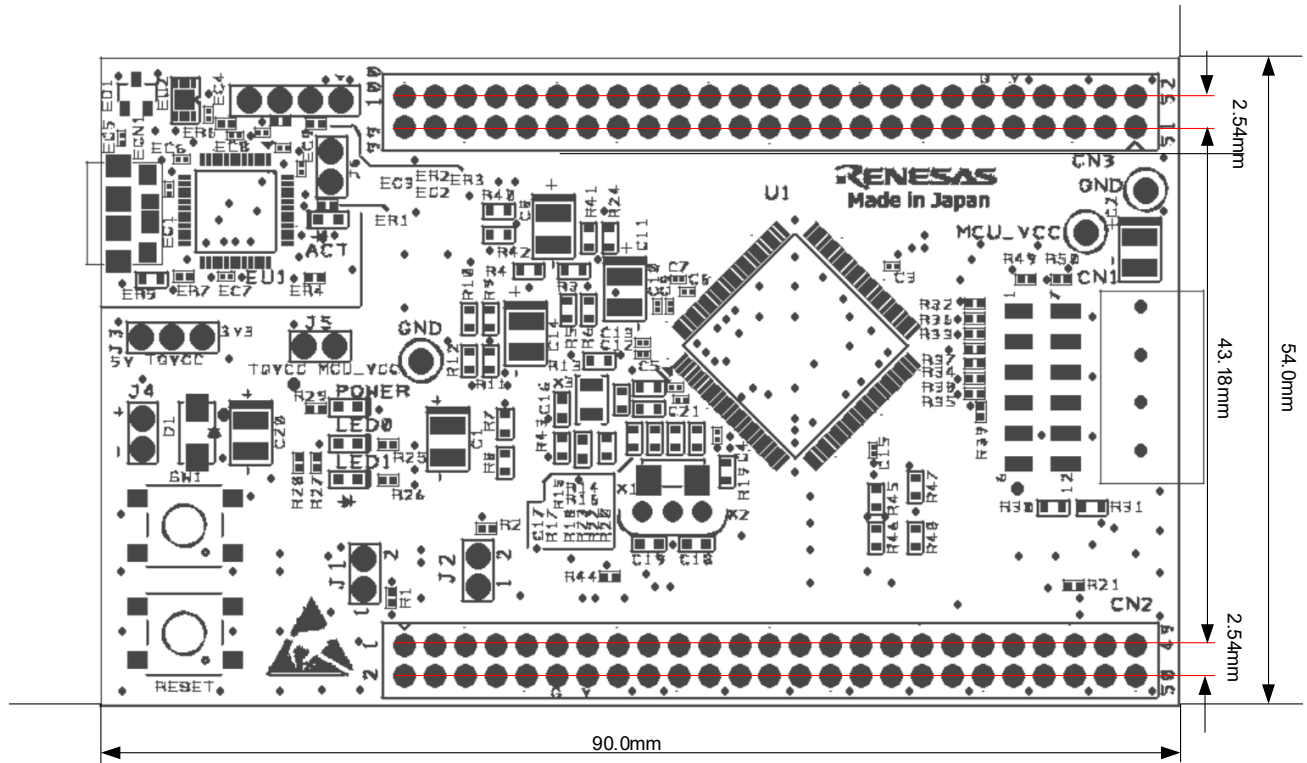


図 3-1 : 部品配置図

## 4. 動作環境

本製品の動作環境を図 4-1 に示します。また、ホスト PC には以下 URL より統合開発環境(IDE)をご使用のホスト PC にインストールしてください。インストールと同時に必要なドライバもインストールされます。

<https://www.renesas.com/development-tools>

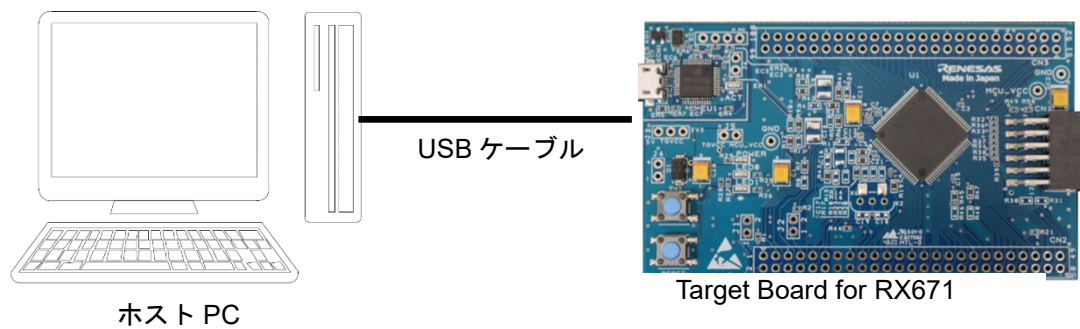


図 4-1 : 動作環境

## 5. ユーザ回路

### 5.1 評価 MCU

出荷時における評価 MCU の電源、システムクロック、リセットの仕様を以下に示します。

- ・電源：3.3V 固定（アナログ電源含む）
- ・システムクロック：オンチップ発振器で動作
- ・リセット：リセットスイッチ、IDE からのリセット指示

### 5.2 USB コネクタ

コネクタの形状は USB micro-B で、用途は統合開発環境（IDE）とルネサスフラッシュプログラマ（RFP）を使用するためのインタフェースです。USB ケーブルを介してパソコンに接続してください。ホスト側の電源が ON であればケーブル接続と同時に本製品へ電源が供給されます。

※USB ケーブルは添付されておりません。

### 5.3 ACT LED

エミュレータ制御ソフトウェアの動作状態を表示します。以下に点灯条件を示します。点灯色は緑です。

- ・点灯：エミュレータがターゲットと接続状態となっていることを示します。
- ・点滅：ホストマシン（PC）がエミュレータを認識したことを示します。
- ・消灯：エミュレータが何らかの理由により使用できない状態であることを示します。（電源 OFF 状態を含む）

### 5.4 電源 LED

点灯中は、基板に電源が供給されていることを示します。点灯色は緑です。

### 5.5 ユーザ LED

ユーザが任意の目的で使用可能な LED です。LED0 と LED1 が搭載されており、それぞれ以下のポートに接続されています。点灯色は緑です。

- ・LED0：18 ピン、ポート P32
- ・LED1：17 ピン、ポート P33

## 5.6 外部電源供給用ヘッダ

評価 MCU を任意の電圧で動作させる場合、あるいは USB の電流容量では不足する場合は本ヘッダ (J4) より電源を供給してください。投入可能な電圧は評価 MCU に準じます。

ただし、本ヘッダを使用する場合は、カットパターン (SS8) をカットする必要があります。また、ヘッダ (J6) を短絡させエミュレータを強制リセット状態にしてください(5.13 エミュレータリセットヘッダ参照)。カットパターンの位置を図 5-1 に示します。外部電源供給ヘッダの位置を図 5-2 に示します。

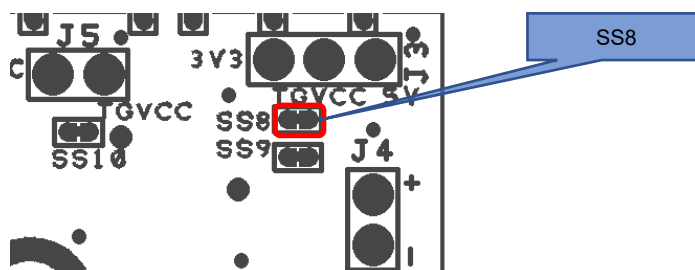


図 5-1 : SS8 カットパターン位置(ハンダ面)

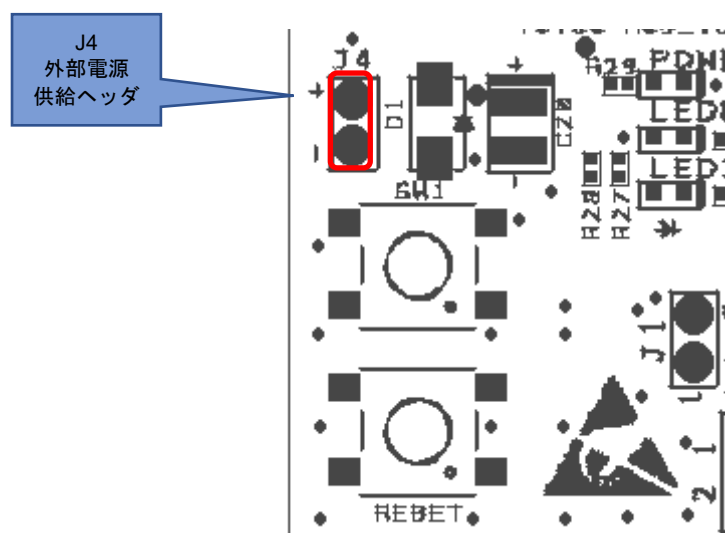


図 5-2 : J4 外部電源供給ヘッダ位置(部品面)

## 5.7 Pmod™コネクタ

本コネクタ（CN1）は、Pmod™モジュールを接続することを想定した仕様となっています。

出荷時の初期状態は、Pmod Interface Type 6A（Type 6+ Type 1）モジュール<sup>\*1</sup>との接続仕様です。また、カットパターンで改造することにより、Type 2A、Type 3A のモジュールとも接続可能です。Pmod™モジュールは、評価 MCU と同電位で使用してください。

全ての Pmod™モジュールとの接続を保証するものではありません。本製品の仕様と使用する Pmod™モジュールの仕様を確認の上、使用ください。

\*1：Type 6A は Digilent 社の Pmod™ Interface Specification に記載されている仕様ではありません。

表 5-1：Pmod™コネクタ ピンアサイン

ピン番号 (CN1)	コネクタ仕様			評価 MCU	
	Type 6A (I2C)	Type 2A (SPI)	Type 3A (UART)	ポート	ピン番号
1	INT	CS	CTS/GPIO	PC0/CTS5#/IRQ14	52
2	RESET	MOSI	TXD	PC5	47
				(PC3/SSDA5/SMOSI5/TXD5) <sup>*2</sup>	49
3	SCL	MISO	RXD	PC2/SMISO5/RXD5/SSCL5	50
4	SDA	SCK	RTS/GPIO	PC3/SSDA5/SMOSI5/TXD5	49
				(PC1/SCK5) <sup>*3</sup>	51
5	GND	GND	GND	-	-
6	VCC	VCC	VCC	-	-
7	GPIO	GPIO/INT	GPIO/INT	PB0/IRQ12	61
8	GPIO	GPIO/RESET	GPIO/RESET	PB1	59
9	GPIO	GPIO	GPIO	PB7/TxD9	53
10	GPIO	GPIO	GPIO	PB6/RxD9	54
11	GND	GND	GND	-	-
12	VCC	VCC	VCC	-	-

\*2：Type 2A, 3A を使用する場合は PC3 へ接続を変更してください(SS13 をカット、SC1 をショート)。

\*3：Type 2A, 3A を使用する場合は PC1 へ接続を変更してください(SS14 をカット、SC2 をショート)。

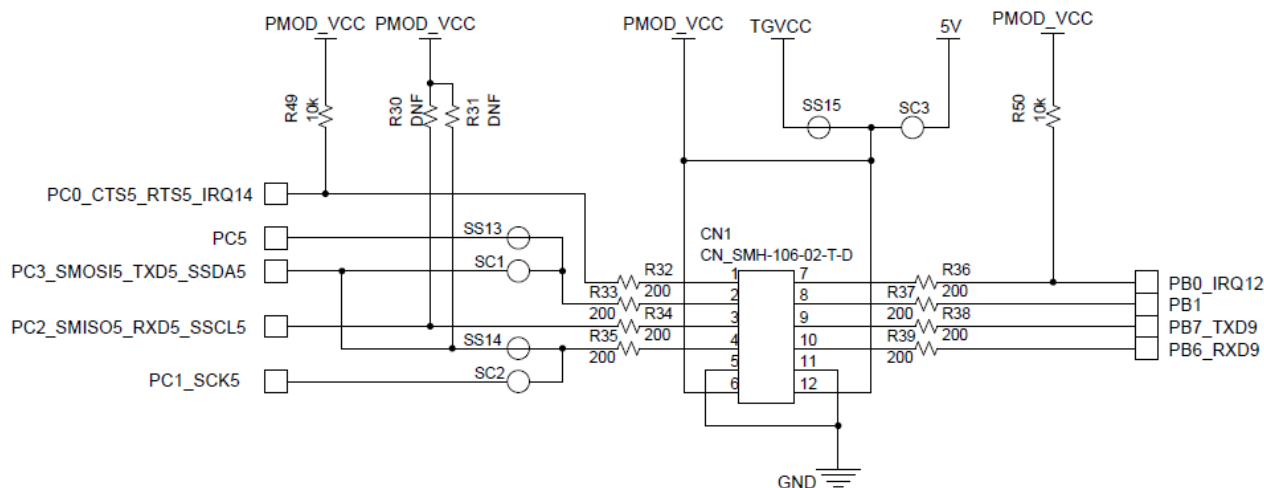


図 5-3：Pmod™コネクタの回路図

## 5.8 電流測定ヘッダ

本ヘッダ（J5）は評価 MCU の消費電流測定用です（ヘッダは未搭載です）。電流計を接続すれば、評価 MCU の消費電流が測定可能です。ただし、本ヘッダを使用する場合はハンダ面のカットパターン（SS10）をカットしてください。電流測定ヘッダとカットパターンの位置を図 5-4 に示します。

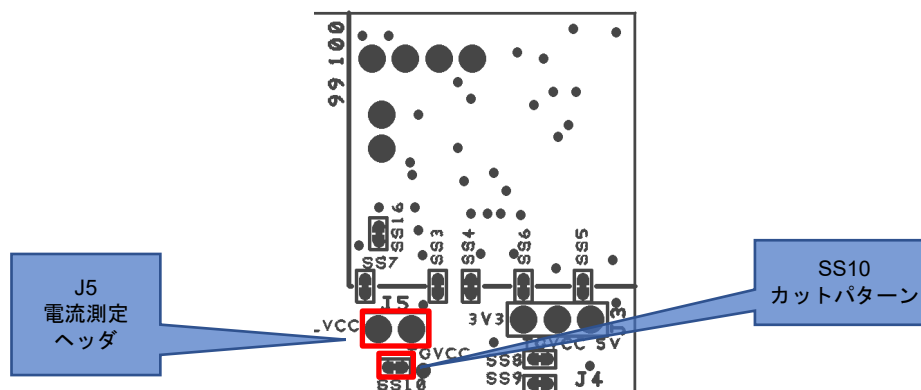


図 5-4 : J5 電流測定ヘッダ及び SS10 カットパターン位置(ハンダ面)

## 5.9 MCU ヘッダ

本ヘッダは 32 ピンヘッダ用のスルーホールが 2 つ（CN2, CN3）用意されています（ヘッダ部品は未搭載です）。ヘッダのピッチ間隔は 2.54mm ピッチに配置されており評価 MCU に接続されています。本ヘッダのピン番号は、評価 MCU のピン番号と一致し接続されています（5 ピンを除く）。

## 5.10 リセットスイッチ

RESET スイッチを押下することにより評価 MCU に対してハードリセットが入ります。

## 5.11 ユーザスイッチ

任意に使用できるユーザスイッチ（SW1）を実装しています。ユーザスイッチは評価 MCU の 16 ピン、P34 ポートに接続されています。割り込みは IRQ4 に割り当てています。

## 5.12 カットパターン

必要に応じてカット、ハンダリペアをしてください。カットパターンの処置例を図 5-5 に示します。

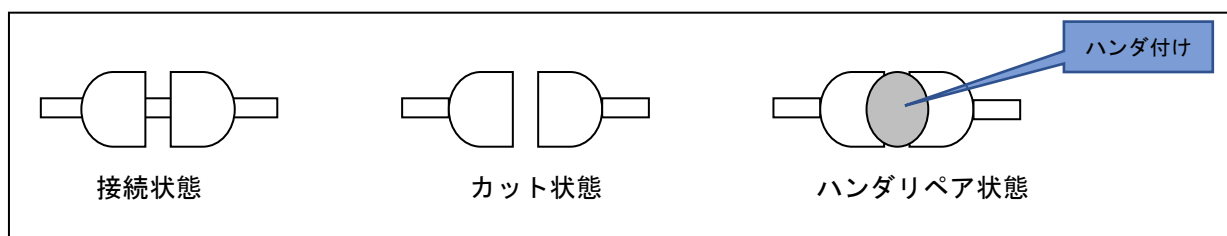


図 5-5 : カットパターン処置例

### 5.13 エミュレータリセットヘッド

本ヘッド（J6）を短絡させることによりエミュレータが強制リセット状態になります（ヘッド部品は未搭載です）。エミュレータ強制リセット中は、評価 MCU を IDE から制御せずに単体での動作が可能です。エミュレータリセットヘッド位置を図 5-6 に示します。

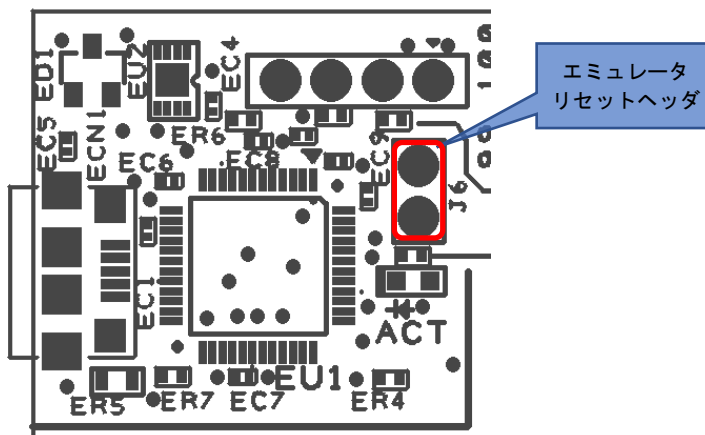


図 5-6 : J6 エミュレータリセットヘッド位置(部品面)

## 6. コンフィグレーション

### 6.1 Target Board for RX671 のモディファイ

この章では本製品を異なる設定に変更するための方法（オプションリンク）について説明します。設定はオプションリンク抵抗によって変更できます。

オプションリンク抵抗は回路の一部を短絡又は絶縁するための表面実装0Ω抵抗器です。以下のセクションでは機能別に一覧表示されオプションリンク抵抗の実装または未実装により機能変更が可能です。**太字の青文字テキスト**は、Target Board 出荷時の初期状態を示します。オプションリンクの位置は 3 章の部品配置図を参照してください。

ハンダ実装された部品を取外す場合、当該部品付近の部品への損傷を回避するためにハンダコテを 5 秒以上あてないようにしてください。

### 6.2 アナログ電源

アナログ電源供給のオプションリンクを表 6-1、表 6-2、に示します。

表 6-1 : 12bit A/D(ユニット 0)のアナログ電源オプションリンク

12bit A/D(ユニット 0) アナログ電源供給源	実装	未実装	備考
<b>MCU_VCC</b> へ供給されている電源	<b>R3, R6</b>	<b>R4, R5</b>	-
MCU ヘッド	R4, R5	R3, R6	MCU ヘッドに AVCC0, AVSS0 がアサインされます。

表 6-2 : 12bit A/D(ユニット 0)の基準電源オプションリンク

12bit A/D(ユニット 0) 基準電源供給源	実装	未実装	備考
<b>MCU_VCC</b> へ供給されている電源	<b>R41, R42</b>	<b>R24, R40</b>	-
MCU ヘッド	R24, R40	R41, R42	MCU ヘッドに VREFH0, VREFL0 がアサインされます。

表 6-3 : 12bit A/D(ユニット 1)のアナログ電源オプションリンク

12bit A/D(ユニット 1) アナログ電源供給源	実装	未実装	備考
<b>MCU_VCC</b> へ供給されている電源	<b>R9, R12</b>	<b>R10, R11</b>	-
MCU ヘッド	R10, R11	R9, R12	MCU ヘッドに AVCC1, AVSS1 がアサインされます。

### 6.3 オンチップ発振器

オンチップ発振器動作のオプションリンクを表 6-4、表 6-5 に示します。

表 6-4 : HOCO オプションリンク

HOCO 設定	実装	未実装	備考
発振	R18, R19	R20, R23	-
停止	R20, R23	R18, R19	X1 または X2 に水晶振動子を C18, C19 に負荷容量を実装してください。

表 6-5 : LOCO オプションリンク

LOCO 設定	実装	未実装	備考
発振	R43	R15	-
停止	R15	R43	X3 に水晶振動子を C16, C17 に負荷容量を実装してください。

## 7. 取り扱い上の注意

### 7.1 負荷の追加

USB 給電で負荷を追加する場合は、3.3V 動作で最大 300mA です。  
外部給電で負荷を追加する場合は、動作電圧に関係なく最大 500mA です。

### 7.2 基板改造

基板の改造は（カットパターンのカット含む）、お客様の責任において改造してください。

### 7.3 Target Board 接続数の制限

同一のホスト PC から複数の Target Board for RX671 への接続は出来ません。

### 7.4 電源回路と使用条件

本製品は、基板改造により電源供給を選択できます。電源回路と使用条件の相関を表 7-1 に示します。

表 7-1 :電源回路と使用条件

使用条件 電源回路	RX671 への 電源供給	Pmod™ 対応ボード 使用可否*1	エミュレータ および IDE 使用可否	基板改造*2
出荷時 (デフォルト)	3.3V	可能	可能	不要
外部電源供給用 ヘッダ	2.7~3.6V	可能	不可 (リセット状態)	必要 ・ SS8 : カット ・ J4, J6 : 実装、J6 : 短絡

\*1: 本製品と Pmod™ 対応ボードを接続する場合は、電源、インタフェースの仕様をご確認の上、お客様の責任において接続してください。

\*2: 基板改造は、出荷時からの変更箇所を記載しています。

## 8. コード開発

### 8.1 e<sup>2</sup> studio を使用する場合

Target Board for RX671 用に新規プロジェクトを作成する場合の e<sup>2</sup> studio の設定を図 8-1 に示します。

- ・ Debug hardware: E2 Lite(RX)を選択してください。
- ・ エミュレータからの電源供給：いいえを選択してください。

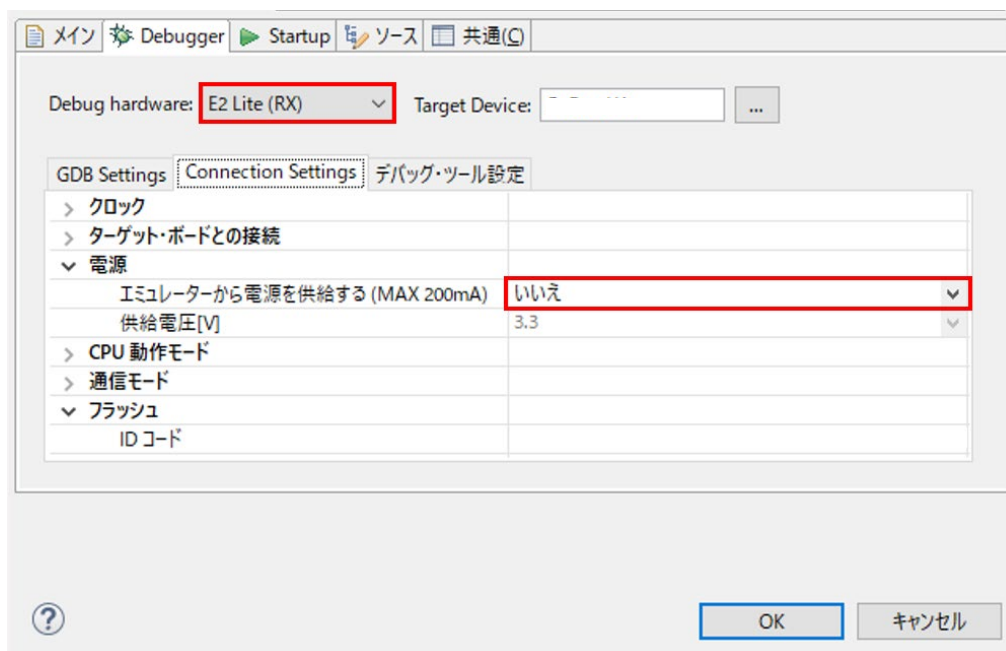


図 8-1 : e<sup>2</sup> studio の設定

(注) 本製品接続時は他の Target Board for RX671 をパソコンに接続しないでください。

## 8.2 CS+を使用する場合

Target Board for RX671 用に新規プロジェクトを作成する場合のCS+の設定を図 8-2、図 8-3 に示します。

- 使用するデバッグ・ツール:  
“デバッグ (D)” → “使用するデバッグ・ツール (L)” では、“RX E2 Lite (E)” を選択してください。

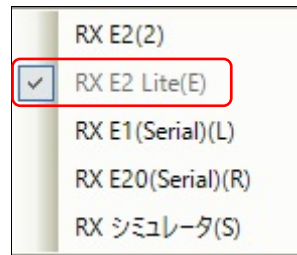


図 8-2: デバッグ・ツール選択パネル

- エミュレータからの電源供給 : いいえを選択してください。



図 8-3: CS+ 接続用設定タブ

## 9. 追加情報

### サポート

RX671 グループ マイクロコントローラに関する詳細情報は、RX671 グループ ユーザーズマニュアルハードウェア編を参照してください。

アセンブリ言語に関する詳細情報は、RX ファミリユーザーズマニュアルソフトウェア編を参照してください。

最新情報は WEB サイト <https://www.renesas.com/rxtb> よりご提供しています。

### オンライン技術サポート

技術関連の問合せは、<https://www.renesas.com/support/contact.html> を通じてお願いいたします。

ルネサスのマイクロコントローラに関する総合情報は、<https://www.renesas.com/>より入手可能です。

### 注意事項

Target Board for RX671、またはサンプルコードをお客様の製品に組み込まないでください。

サンプルコードは動作を保証するものではありません。使用する場合には、お客様の責任において動作確認を行って下さい。

### 商標

すべての商標および登録商標は、それぞれの所有者に帰属します。

### 著作権

本書の内容の一部または全てを予告無しに変更することがあります。

本書の著作権はルネサス エレクトロニクス株式会社にあります。ルネサス エレクトロニクス株式会社の書面での承諾無しに、本書の一部または全てを複製することを禁じます。

© 2021 Renesas Electronics Corporation. All rights reserved.

改訂記録	Target Board for RX671 ユーザーズマニュアル
------	-----------------------------------

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2021.02.01	—	初版発行

---

Target Board for RX671 ユーザーズマニュアル

発行年月日 2021年2月1日 Rev.1.00

発行 ルネサス エレクトロニクス株式会社  
〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

---

RX671 グループ

R20UT4894JJ0100