

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット

高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）

特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

Renesas Starter Kit for 7542

ユーザーズマニュアル

ルネサス 8 ビットCMOS シングルチップマイクロコンピュータ
740 ファミリ

目次

1. まえがき	1
2. 目的	2
3. 電源	3
3.1. 動作条件	3
3.2. 初期起動動作	3
4. ボードレイアウト	4
4.1. 部品レイアウト	4
4.2. ボード寸法図	5
5. ブロック図	6
6. ユーザI/O	7
6.1. スイッチ	7
6.2. LED	7
6.3. ポテンショメータ	8
6.4. シリアルポート	8
6.5. LCDモジュール	8
6.6. オプションリンク	9
6.7. 発振子	12
6.8. リセット回路	12
7. モード	13
7.1. ブートモード	13
7.2. シングルチップモード	13
8. プログラミング方法	14
9. ヘッダ	15
9.1. マイクロコントローラピンヘッダ	15
9.2. アプリケーションヘッダ(拡張基板インタフェース)	17
10. コード開発	19
10.1. 概要	19
10.2. モードサポート	19
10.3. ブレークポイントサポート	19
10.4. メモリマップ	20
11. 部品配置図	21
12. 追加情報	22

1. まえがき

ご注意

本書の内容の一部または全てを予告無しに変更することがあります。

本書の著作権は(株)ルネサスソリューションズにあります。(株)ルネサスソリューションズの書面での承諾無しに、本書の一部又は全てを複製することを禁じます。

商標

本書で使用する商標名または製品名は、各々の企業、組織の商標または登録商標です。

著作権

© Renesas Solutions Corporation. 2007. 本書の著作権は(株)ルネサスソリューションズにあります。

© Renesas Technology Europe Ltd. 2007. 本書の著作権は Renesas Technology Europe Ltd.にあります。

© Renesas Technology Corporation. 2007. 本書の著作権は(株)ルネサステクノロジにあります。

ウェブサイト: <http://japan.renesas.com> (日本サイト)

<http://www.renesas.com> (グローバルサイト)

用語解説

ADC Analog to Digital Converter

(A/D コンバータ)

CPU Central Processing Unit

(中央処理装置)

DAC Digital to Analog Converter

(D/A コンバータ)

E8a

(E8a オンチップデバッグエミュレータ)

HEW High-performance Embedded Workshop

(統合開発環境)

IRQ Interrupt ReQuest

(割り込み要求)

LCD Liquid Crystal Display

(液晶ディスプレイ)

LED Light Emitting Diode

(発光ダイオード)

MCU Microcontroller

(マイクロコントローラ)

2. 目的

Renesas Starter Kit はルネサス・マイクロコントローラ用の評価ツールです。

本ツールは、以下の特徴を含みます：

- ルネサス・マイクロコントローラのプログラム作成
- ユーザ・コードのデバッグ
- スイッチ、LED、ポテンショメータ等のユーザ用回路
- ユーザまたはサンプル・アプリケーション
- 周辺機能初期化コードのサンプル

CPU ボードはマイクロコントローラの作動に必要な全ての回路を備えています。

本マニュアルは、Renesas Starter Kit ハードウェアの技術的要素を詳しく解説し、クイックスタートガイドおよびチュートリアルマニュアルでは、ソフトウェアのインストール、デバッグ環境を説明しています。

ご注意：本マニュアルは、Renesas Starter Kit for 7542 のハードウェアに関する技術的な詳細について記述しています。ソフトウェアのインストール方法やデバッグ環境に関する詳細は、クイックスタートガイドおよびチュートリアルマニュアルをご覧ください。

3. 電源

3.1. 動作条件

本 CPU ボードは3V－5V の電源で作動します。

外部電源を使用時のみ、ダイオードによって極性反転保護機能が働きます。

全てのCPUボードには、E8aデバッグが同梱されています。この製品は最大 300mAの電源をCPUボードに供給可能です。CPUボードが他のシステムに接続されている場合は、そのシステムからCPUボードに電源を供給して下さい。

全CPUボードに、2.1mmのパレル・パワージャックを使用して、センタープラスの電源を供給する為のオプションコネクタが準備されています。

ご注意:

本 CPU ボードには、過小電圧及び過電圧保護機能はありません。必ず、センタープラスの電源コネクタをご使用ください。

3.2. 初期起動動作

Renesas Starter Kit ご購入時、CPU ボードにはルネサス・マイクロコントローラにプログラム済みのサンプル・チュートリアル・コードが書き込まれています。ボードに電源を供給すると、ユーザ LED が点滅し始めます。200 回点滅した後、またはスイッチを押した後、LED はポテンショメータがコントロールするレートで点滅します。

4. ボードレイアウト

4.1. 部品レイアウト

以下にボードの最上部層の部品レイアウトを示します。

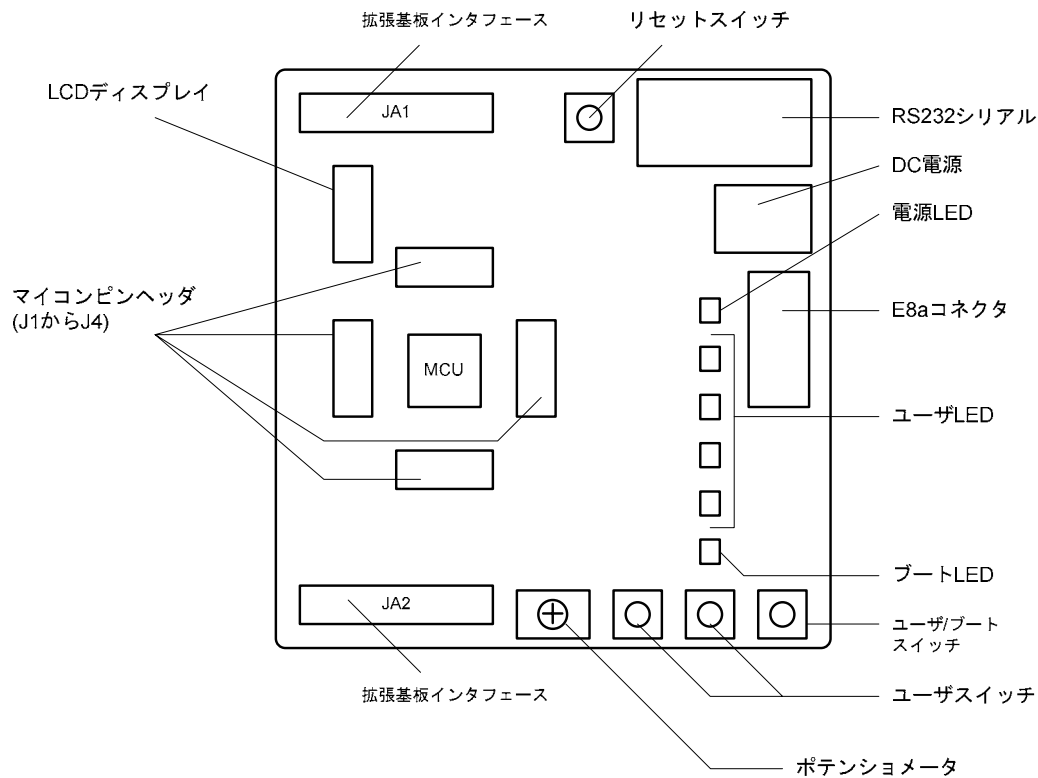


図 4-1: 部品レイアウト

4.2. ボード寸法図

以下の図にボードの寸法およびコネクタの位置を示します。全てのスルーホールコネクタは、インタフェースを簡素化する為に 0.1 インチの共通ピッチとしています。

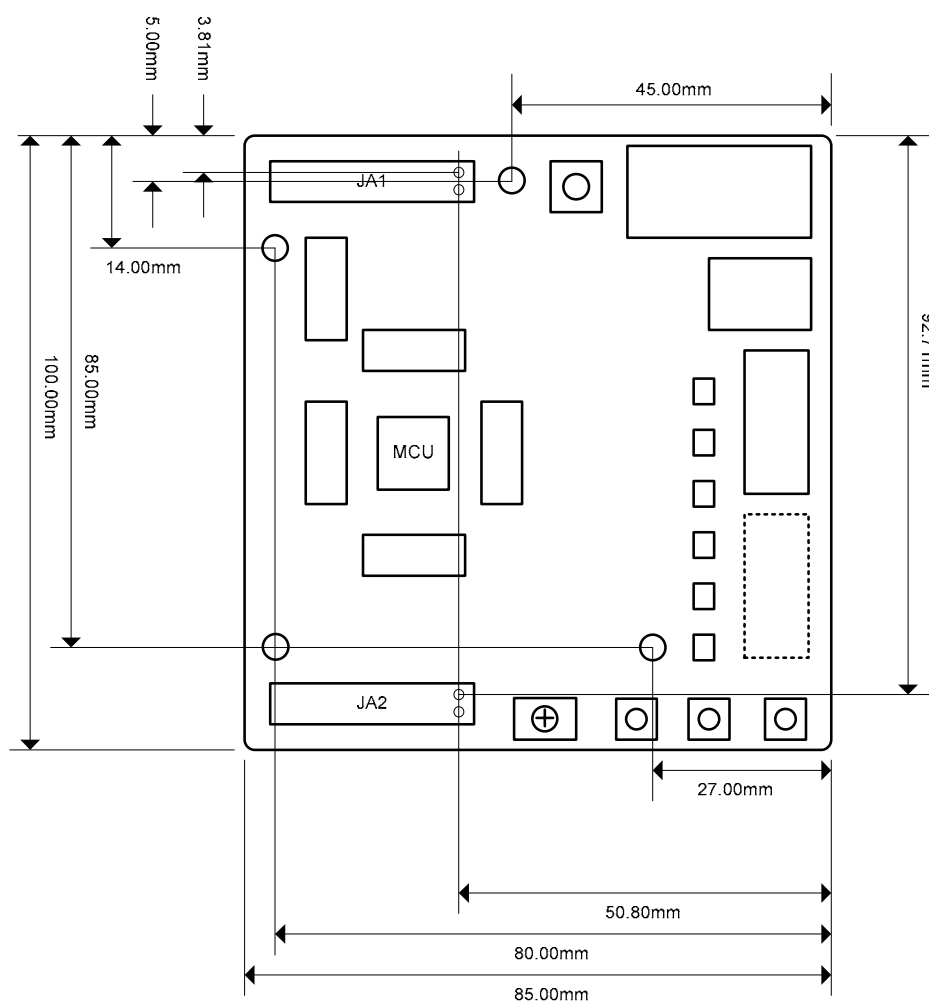


図 4-2 : ボード寸法図

5. ブロック図

図 5-1はCPUボードのコンポーネントおよびそれらの接続関係を示すものです。

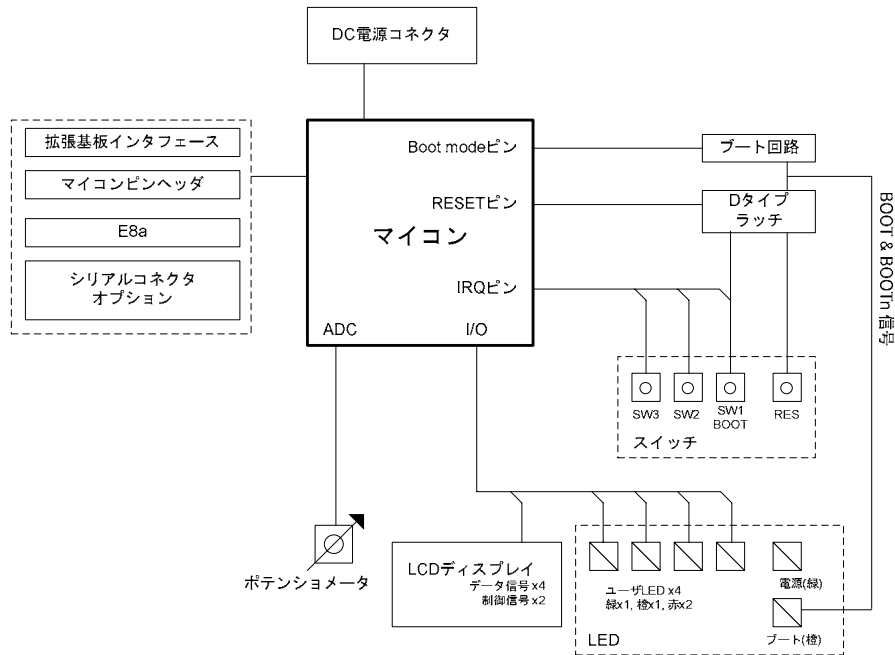


図 5-1: ブロック図

図 5-2はRenesas Starter Kitに必要な接続を示します。

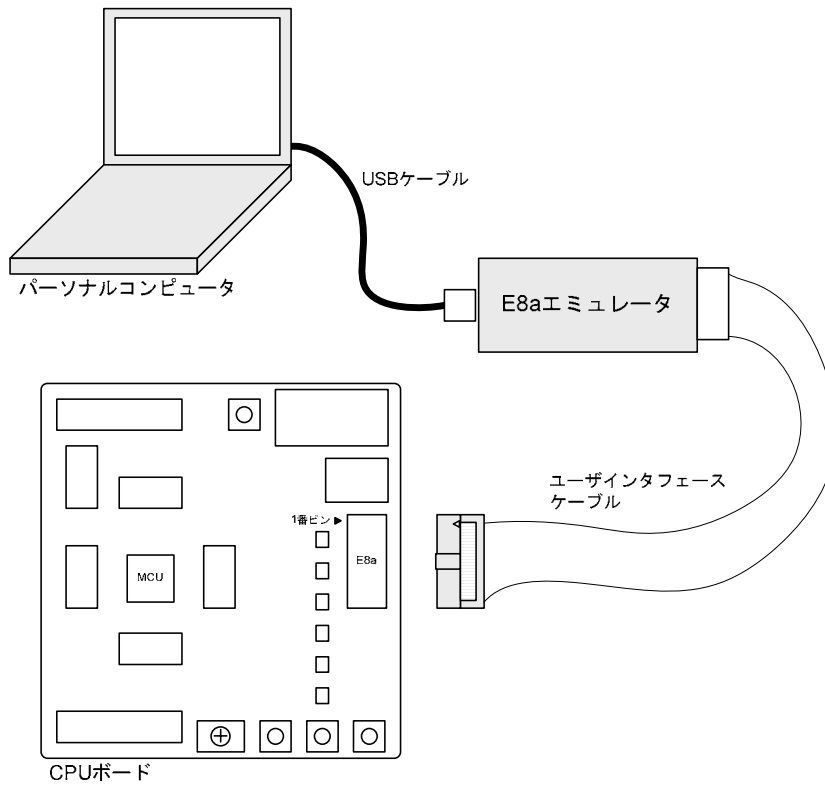


図 5-2: キット接続

6. ユーザ I/O

6.1. スイッチ

CPU ボードには 4 個のスイッチがあります。各スイッチの機能と接続を表 6-1 に示します。

スイッチ	機能	マイクロコントローラ
RES	このスイッチでマイクロコントローラをリセットします。	RESET Pin6
SW1/BOOT*	ユーザ・コントロール用に IRQ 入力に接続。 RES スイッチと共に使用し、E8a デバッガ未使用時、デバイスを BOOT モードにします。	INT0 Pin17 (Port P3_7)
SW2*	ユーザ・コントロール用に CNTR 割り込み入カラインの 1 つに接続。	CNTR0 Pin30 (Port P1_4)
SW3*	ユーザ・コントロール用に CAP 割り込み入カラインの 1 つに接続。	CAP0 Pin18 (Port P0_0)

表 6-1: スイッチ機能

*詳しい接続関係は、回路図を参照して下さい。

6.2. LED

CPU ボードには 6 個の LED があります。ボードに電源が投入されると、緑の 'POWER' LED が点灯します。オレンジの BOOT LED は、デバイスがブート・モードであることを示します。その他の 4 個のユーザ LED は、I/O ポートに接続され、対応するポートが low にセットされると点灯します。

表 6-2 に、LED ピン表示およびそれに対応するマイクロコントローラ・ポート端子接続を示します。

LED (色)	マイクロコントローラ・ポート端子 機能	マイクロコントローラ端子 番号
LED0 (Green)	Port P3_0	12
LED1 (Orange)	Port P3_1	13
LED2 (Red)	Port P3_2	14
LED3 (Red)	Port P0_3	21

表 6-2: LED ポート

6.3. ポテンショメータ

マイクロコントローラの AN0(P2_0)に、単回転ポテンショメータが接続しており、当該端子へのアナログ入力電圧値を VREF と GND 間で変化させる為に使用可能です。

6.4. シリアルポート

マイクロコントローラ・プログラミング・シリアルポート 2(CH2)が E8a コネクタに接続されています。このシリアルポートは、オプション・レジスタを取付け、D サブコネクタを取付けることで使用できます。接続関係を下の表に示します。

項目	機能	取付 RS232 用
TxD2	プログラミング用 シリアルポート	R44
RxD2	プログラミング用 シリアルポート	R43

他チャンネルのシリアルポートがアプリケーション・ヘッダ(拡張基板インタフェース)に接続されています。詳しい接続関係は、回路図を参照して下さい。

表 6-3: シリアルポート設定

6.5. LCD モジュール

J8 コネクタに接続用の LCD モジュールが供給されています。このモジュールは、J2 の上に配置されるよう取付けて下さい。その場合、コネクタの全てのピンが J8 にきちんと収まるようご注意ください。本 LCD はピン割り当てを削減する為に 4 ビットのインタフェースを使用します。コントラスト・コントロールはありません。コントラストは、Renesas Starter Kit に同梱の LCD モジュールの抵抗によって設定されています。

表 6-4 に本コネクタのピン配置および信号名を示します。

Renesas Starter Kit に同梱の LCD モジュールは、5V のみサポートします。

J8					
ピン	回路ネット名	デバイス・ピン	ピン	回路ネット名	デバイス・ピン
1	GND	–	2	5V Only	–
3	No Connection	–	4	LCD_RS	20
5	R/W (Write に固定)	–	6	LCD_E	16
7	No Connection	–	8	No Connection	–
9	No Connection	–	10	No Connection	–
11	LCD_D4	1	12	LCD_D5	2
13	LCD_D6	3	14	LCD_D7	4

表 6-4: モジュール接続

6.6. オプションリンク

表 6-5 に電源設定に関連するオプション・リンク機能を示します。(初期設定は太字で表示)

オプション・リンク設定				
参照	機能	取付け時	左記以外(取外し時)	関連
R16	ボード電源	DC パワージャック(J5)からボードへ供給	ボードへの供給を解除	R20
R17	マイコン電源	マイクロコントローラ VCC(UC_VCC)へ供給	電流測定用に低抵抗値の抵抗を取付ける	R18, R19, R20
R18	ボード電源	ボード電源(Board_VCC)は外部 5V(CON_5V)に接続	接続解除	R17, R19, R20, R21
R19	ボード電源	ボード電源(Board_VCC)は外部 3V3(CON_3V3)に接続	接続解除	R17, R18, R20, R21
R20	ボード電源	ボード周辺装置へボード電源(Board_VCC)を供給	ボード周辺装置へボード電源(Board_VCC)を供給しない	R16, R17, R18, R19, R21
R22	ユーザ周辺装置用電源	ボード電源(Board_VCC)を SW2、SW3 のプルアップ電源、LED0～LED3 の電源として接続	ボード電源(Board_VCC)を SW2、SW3 のプルアップ電源、LED0～LED3 の電源として接続しない (拡張基板インタフェースの TRIGa、TRIGb、IO_0、IO_1、IO_2、TMR0 を使用する)	

表 6-5: 電源設定・オプション・リンク

表 6-6 にクロック設定に関連するオプション・リンク機能を示します。(初期設定は太字で表示)

オプション・リンク設定				
参照	機能	取付け時	左記以外(取外し時)	関連
R1	発振子 (メインクロック)	水晶発振子用帰還抵抗 または RC 発振用リンク抵抗	未取付	R2, R3, R4, R5, C3
R2	発振子 (メインクロック)	メインクロック(X1)をマイクロ コントローラに接続	メインクロック(X1)の接続を解 除	R1, R3, R6, R7
R3	発振子 (メインクロック)	メインクロック(X1)をマイクロ コントローラに接続	メインクロック(X1)の接続を解 除	R1, R2, R6, R7
R4	発振子 (メインクロック)	オンチップオシレータ用リンク 抵抗	未取付	R1, R2, R3, R6, R7
R5	発振子 (メインクロック)	RC 発振用オプション抵抗	未取付	R1, R2, R3, R4, R6, R7, C3
R6	発振子 (メインクロック)	外部端子をマイクロコントロー ラに接続	マイクロコントローラの高感度信号 の外部端子への接続を解除	R1, R2, R3
R7	発振子 (メインクロック)	外部端子をマイクロコントロー ラに接続	マイクロコントローラの高感度信号 の外部端子への接続を解除	R1, R2, R3

表 6-6: クロック設定・オプション・リンク

表 6-7 にシリアルポート設定に関連するオプション・リンク機能を示します。(初期設定は太字で表示)

オプション・リンク設定				
参照	機能	取付け時	左記以外(取外し時)	関連
R42	RS232 ドライバ	RS232 トランシーバを無効に する	RS232 トランシーバを有効にす る	R43, R44
R43	プログラミング用 シリアルポート	RS232 ポートをプログラミング 用 SCI ポートに接続	接続解除	R42, R44
R44	プログラミング用 シリアルポート	RS232 ポートをプログラミング 用 SCI ポートに接続	接続解除	R42, R43

表 6-7: シリアルポート設定・オプション・リンク

表 6-8 にアナログ設定に関連するオプション・リンク機能を示します。(初期設定は**太字**で表示)

オプション・リンク設定				
参照	機能	取付け時	左記以外(取外し時)	関連
R8	AD_POT (AD ボリューム)	AD_POT を AN0 入力に接続	接続解除	
R21	基準電圧	ボード電源(Board_VCC)を基準電圧に接続	基準電圧を外部端子から供給する	R18, R19, R20

表 6-8: アナログ設定・オプション・リンク

表 6-9 にその他の設定に関連するオプション・リンク機能を示します。(初期設定は**太字**で表示)

オプション・リンク設定				
参照	機能	取付け時	左記以外(取外し時)	関連
R36	SW1	SW1 を INT0 入力に接続	接続解除	
R37	E8a	E8a 接続を有効にする	取り外さないで下さい	
R47	マイクロコントローラ 端子機能選択	マイクロコントローラ端子 15 を IO_3 に接続	R48 取付時、必ず取外す	R48
R48	マイクロコントローラ 端子機能選択	マイクロコントローラ端子 15 を IRQ1 に接続	R47 取付時、取外すこと	R47
R49	LCD	マイクロコントローラ端子 16 を LCD_E に接続	接続解除	

表 6-9: オプション・リンク(その他)

6.7. 発振子

CPUボードには水晶発振子が付いており、ルネサス・マイクロコントローラへのメインクロック入力を供給します。表 6-10 に発振子および本CPUボード上の部品番号を示します。

コンポーネント		
メインクロック (X1)	取付済	8MHz (HC/49U パッケージ)

表 6-10: オシレータ / レゾネータ

6.8. リセット回路

CPUボードには、モード選択とリセット回路をつなぐ簡単なラッチ回路が含まれています。これにより、デバイスのブート・モード、シングルチップ・モード間の変換が簡単に行えます。この回路は、Renesas Starter Kitでのデバイスの動作モード評価を簡素化する為のもので、お客様のボードでは、必要ありません。リセット回路に関する必要事項については、ハードウェア・マニュアルを参照して下さい。

リセット回路はリセット・ボタンを押し、ブート・スイッチの状態をラッチすることで機能します。このコントロールは、その後、CNVss 端子の状態を必要に合わせて修正する場合に使用されます。

CNVss 端子の状態変更は、デバイスへのダメージの可能性を避ける為、リセット信号がアクティブの場合にのみ行って下さい。

リセットは、抵抗とコンデンサにより一定の期間、アクティブ状態に保持されます。ユーザ・ボードのリセット回路が、リセット・タイミングの必要条件を全て満たすよう、リセット条件をご確認下さい。

7. モード

Renesas Starter Kit はブート・モードおよびシングルチップ・モードをサポートします。

フラッシュ・メモリのプログラム作成については、7542 グループ・ハードウェア・マニュアルに詳しく記載されています。

7.1. ブートモード

本 Renesas Starter Kit のブート・モード設定を表 7-1 に示します。

CNVss	Reset 後の LSI の状態
High	ブート・モード

表 7-1: ブート・モード端子設定

本 Renesas Starter Kit に同梱のソフトウェアは、E8a または High-performance Embedded Workshop 使用のブート・モードのみサポートしますが、手動でブート・モードに入る為のハードウェアが存在します。この場合、E8a は接続しないで下さい。SW1/BOOT を押し、その状態を保ちます。上記モード端子は、リセットが押され、解除される間、ブート状態に保持されます。ブート・ボタンを解放すると BOOT LED が点灯し、マイクロコントローラがブート・モードの状態にあることを示します。

E8a が取り付けられていない場合またはボードが上記のような(リセットにより CNVss が high にプルアップされる)ブート・モードに入っていない場合は、CNVss 端子は 4.7k の抵抗で low にプルダウンされます。

E8a 使用時、上記 CNVss 端子は E8a によって制御されます。

7.2. シングルチップモード

E8a が接続されていない場合や、ブート・スイッチが押されていない場合は、CNVss が 4.7k 抵抗によりプルダウンされますので、本 Renesas Starter Kit は常にシングルチップ・モードで起動するよう設定されています。シングルチップ・モードの詳細は、7542 グループ・ハードウェア・マニュアルを参照して下さい。

CNVss	Reset 後の LSI の状態
Low	シングルチップ・モード

表 7-2: シングルチップ・モード端子設定

8. プログラミング方法

このボードはHigh-performance Embedded Workshopおよび同梱のE8aデバッガと共に使用することを目的としています。これらのツールを使用せずにマイクロコントローラのプログラムを作成する場合は、詳細について7542グループ・ハードウェア・マニュアルを参照して下さい。

9. ヘッダ

9.1. マイクロコントローラピンヘッダ

表 9-1 から表 9-4 にマイクロコントローラピンヘッダおよびそれらに対応するマイクロコントローラの接続を示します。ヘッダピンはマイクロコントローラピンに直接接続します。

J1					
ピン	回路ネット名	デバイス・ピン	ピン	回路ネット名	デバイス・ピン
1	AD2	1	2	AD3	2
3	IO_5	3	4	IO_6	4
5	CON_VREF	5	6	RESn	6
7	CNVSS_E8C	7	8	UC_VCC	8

表 9-1: J1

J2					
ピン	回路ネット名	デバイス・ピン	ピン	回路ネット名	デバイス・ピン
1	CON_XIN	9	2	CON_XOUT	10
3	GND	11	4	IO_0	12
5	IO_1	13	6	IO_2	14
7	IO_3/IRQ1	15	8	IO_4	16

表 9-2: J2

J3					
ピン	回路ネット名	デバイス・ ピン	ピン	回路ネット名	デバイス・ ピン
1	IRQ0	17	2	TRIGb	18
3	TMR1	19	4	IO_7	20
5	TMR0	21	6	E8_TRX	22
7	E8_TTX	23	8	SCLK_E8D	24

表 9-3: J3

J4					
ピン	回路ネット名	デバイス・ ピン	ピン	回路ネット名	デバイス・ ピン
1	E8_BUSY	25	2	SCIaRX	26
3	SCIaTX	27	4	SCIaCK	28
5	CTS/RTS	29	6	TRIGa	30
7	AD0	31	8	AD1	32

表 9-4: J4

9.2. アプリケーションヘッダ(拡張基板インタフェース)

表 9-5 および表 9-6 に標準アプリケーション・ヘッダ接続を示します。

JA1									
ピン	ヘッダ名		CPU ボード 信号名	デバイス・ ピン	ピン	ヘッダ名		CPU ボード 信号名	デバイス・ ピン
1	Regulated Supply 1		CON_5V	–	2	Regulated Supply 1		GND	–
3	Regulated Supply 2		CON_3V3	–	4	Regulated Supply 2		GND	–
5	Analogue Supply		–	–	6	Analogue Supply		–	–
7	Analogue Reference		CON_VREF	5	8	ADTRG		–	–
9	ADC0	I0	AD0	31	10	ADC1	I1	AD1	32
11	ADC2	I2	AD2	1	12	ADC3	I3	AD3	2
13	DAC0		–	–	14	DAC1		–	–
15	IOPort		IO_0	12	16	IOPort		IO_1	13
17	IOPort		IO_2	14	18	IOPort		IO_3*	15
19	IOPort		IO_4	16	20	IOPort		IO_5	3
21	IOPort		IO_6	4	22	IOPort		IO_7	20
23	Open drain	IRQAEC	–	–	24	I ² C Bus – (3rd pin)		–	–
25	I ² C Bus		–	–	26	I ² C Bus		–	–

表 9-5: JA1 標準ヘッダ

* 印の付いたピンは、オプションリンクに依存します。

JA2							
ピン	ヘッダ名	CPU ボード 信号名	デバイス・ ピン	ピン	ヘッダ名	CPU ボード 信号名	デバイス・ ピン
1	Reset	RESn	6	2	External Clock Input	CON_XIN	9
3	Interrupt	–	–	4	Regulated Supply 1	GND	–
5	WDT overflow	–	–	6	Serial Port	SClTX	27
7	Interrupt	IRQ0	17	8	Serial Port	SClRX	26
9	Interrupt	IRQ1*	15	10	Serial Port	SClCK	28
11	Motor up/down	–	–	12	Serial Port Handshake	CTS/RTS	29
13	Motor control	–	–	14	Motor control	–	–
15	Motor control	–	–	16	Motor control	–	–
17	Motor control	–	–	18	Motor control	–	–
19	Output	TMR0	21	20	Output	TMR1	19
21	Input	TRIGa	30	22	Input	TRIGb	18
23	Open drain	–	–	24	Tristate Control	–	–
25	SPARE	CON_XOUT	10	26	SPARE	–	–

表 9-6: JA2 標準ヘッダ

* 印の付いたピンは、オプションリンクに依存します。

10. コード開発

10.1. 概要

ご注意: ルネサス・ソフトウェア・ツールを使用してコードをデバッグする場合、CPU ボードは必ず E8a 経由でパーソナルコンピュータの USB ポートに接続して下さい。E8a は Renesas Starter Kit 製品に同梱されています。

10.2. モードサポート

High-performance Embedded Workshop は E8a 経由でマイクロコントローラに接続し、プログラムを作成します。お客様はモード・サポートを意識する必要はありません。

10.3. ブレークポイントサポート

High-performance Embedded Workshop は RAM、ROM 共、ユーザ・コードのブレーク・ポイントをサポートします。

コード中のブレーク・ポイント欄をダブル・クリックすることで、ブレーク・ポイントを設定できます。ブレーク・ポイントは再度ダブル・クリックして取外さない限り、残ります。

10.4. メモリマップ

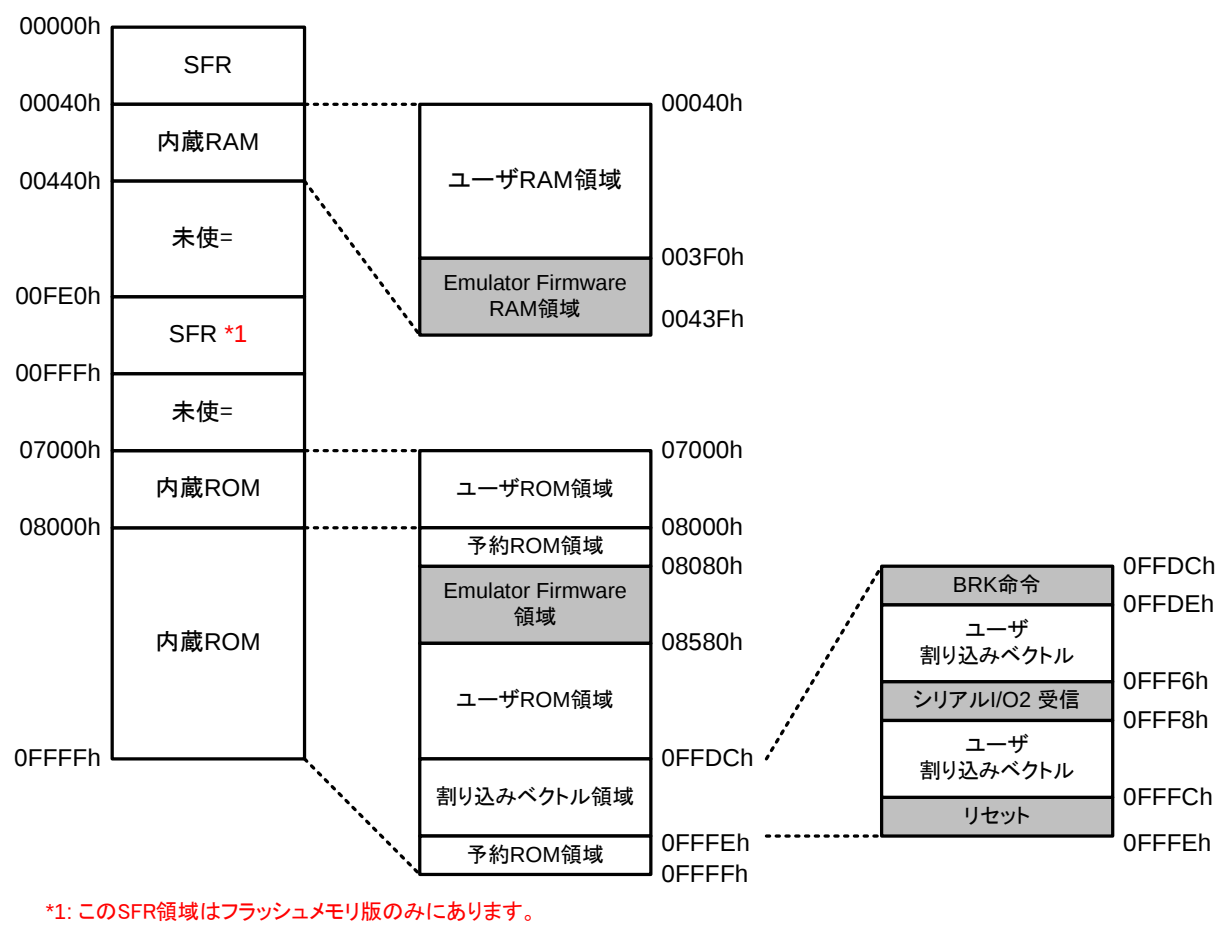


図 10-1: メモリマップ

11. 部品配置図

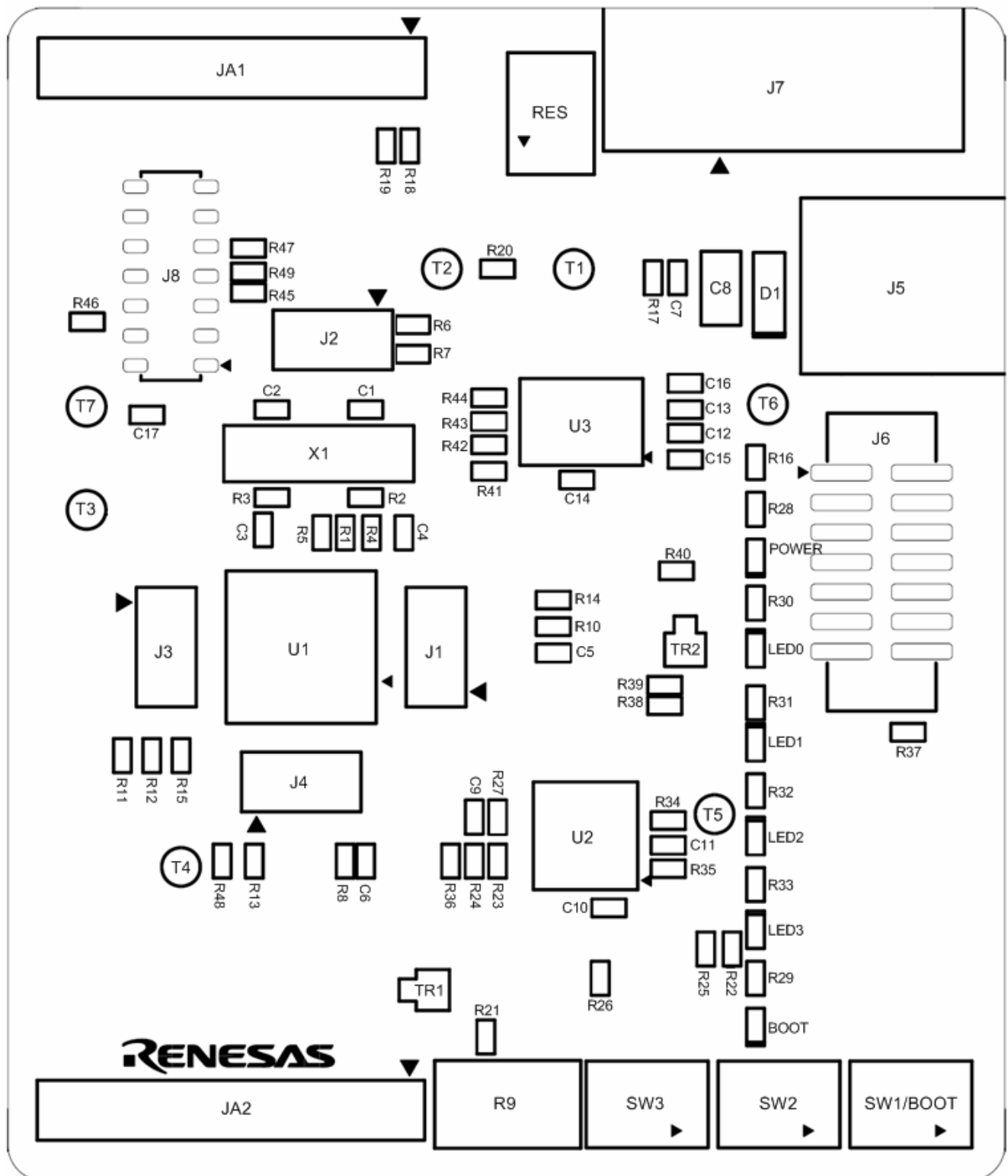


図 11-1: 部品配置図

12. 追加情報

High-performance Embedded Workshop の使用法の詳細は、CD またはウェブサイトに掲載の High-performance Embedded Workshop マニュアルをご覧ください。

7542 グループのマイクロコントローラに関しては、7542 グループ・ハードウェア・マニュアルを参照して下さい。

7542アセンブリ言語に関する情報は、740ファミリ・ソフトウェア・マニュアルをご覧ください。

オンラインの技術サポート、情報等は、は以下のルネサス ウェブサイトをご覧ください:

http://www.renesas.com/renesas_starter_kits (グローバル)

http://japan.renesas.com/renesas_starter_kits (国内)

技術関連のコンタクトは、以下を通じてお願いいたします。

アメリカ: techsupport.rta@renesas.com

ヨーロッパ: tools.support.eu@renesas.com

日本: csc@renesas.com

ルネサスのマイクロコントローラに関する総合情報は、以下のルネサス ウェブサイトより入手可能です:

<http://www.renesas.com/> (グローバル)

<http://japan.renesas.com/> (国内)

Renesas Starter Kit for 7542

ユーザーズマニュアル

発行日 2007 年 8 月 10 日 Rev.2.00

発行 株式会社ルネサスソリューションズ

〒532-0003 大阪市淀川区宮原 4-1-6 アクロス新大阪ビル

©2007 Renesas Solutions Corp., Renesas Technology Europe Ltd. and Renesas Technology Corp.,

All Rights Reserved.

Renesas Starter Kit for 7542 ユーザーズマニュアル



ルネサスエレクトロニクス株式会社
神奈川県川崎市中原区下沼部1753 〒211-8668

RJJ10J1618-0200