

QB-78K0FX2L

インサーキットエミュレータ

ユーザーズマニュアル

対象デバイス

78K0/FY2-L

78K0/FA2-L

78K0/FB2-L

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、予告なしに、本資料に記載した製品または仕様を変更することがあります。
ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

本製品の取り扱いに関する一般的な注意事項

1. 製品保証外となる場合

- ・ 本製品をお客様自身により分解、改造、修理した場合
- ・ 落下、倒れなど強い衝撃を与えた場合
- ・ 過電圧での使用、保証温度範囲外での使用、保証温度範囲外での保存
- ・ ACアダプタ、USBインタフェース・ケーブル、ターゲット・システムとの接続が不十分な状態で電源を投入した場合
- ・ ACアダプタのケーブル、USBインタフェース・ケーブル、エミュレーション・プローブなどに過度の曲げ、引っ張りを与えた場合
- ・ 添付品以外のACアダプタを使用した場合
- ・ 本製品を濡らしてしまった場合
- ・ 本製品のGNDとターゲット・システムのGNDに電位差がある状態で本製品とターゲット・システムを接続した場合
- ・ 本製品の電源投入中にコネクタやケーブルの抜き差しを行った場合
- ・ コネクタやソケットに過度の負荷を与えた場合^注
- ・ 電源スイッチなどの金属部分に帯電した状態で接触した場合
- ・ 静電気や電氣的ノイズの発生しやすい環境で使用した場合、または保管した場合

注 取り扱いに関しては2.3 コネクタ類の実装、接続を参照してください。

2. 安全上の注意

- ・ 長時間使用していると、高温（50～60℃程度）になることがあります。低温やけどなど、高温になることによる障害にご注意ください。
- ・ 感電には十分注意をしてください。上記、1. 製品保証外となる場合に書かれているような使用方法をすると感電する恐れがあります。

このマニュアルの使い方

- 対象者** このマニュアルは、QB-78K0FX2Lを使ってデバッグを行うエンジニアを対象とします。
このマニュアルを読むエンジニアは、デバイスの機能と使用方法を熟知し、デバッグの知識があることを前提とします。
- 目的** このマニュアルは、QB-78K0FX2Lの基本仕様と正しい使用方法を理解していただくことを目的としています。
- 構成** このマニュアルは、大きく分けて次の内容で構成しています。
- 概説
 - セットアップの手順
 - 製品出荷時の設定一覧
 - 注意事項
- 読み方** このマニュアルの読者には、電気、論理回路、マイクロコンピュータに関する一般知識が必要です。
このマニュアルでは、基本的なセットアップ手順とスイッチ類の設定内容を記載しています。
- 基本仕様と使用方法を一通り理解しようとするとき
→目次に従って読んでください。
- QB-78K0FX2Lの操作方法やコマンドの機能など、ソフトウェアに関する設定について知りたいとき
→使用するデバッグ（添付品）のユーザーズマニュアルを参照してください。
- 凡例**
- 注 : 本文中につけた注の説明
- 注意 : 気をつけて読んでいただきたい内容
- 備考 : 本文の補足説明
- 数の表記 : 2進数 ... xxxxまたはxxxxB
10進数 ... xxxx
16進数 ... xxxxH
- 2のべき数を示す接頭語（アドレス空間、メモリ容量）：
K（キロ） : $2^{10} = 1024$
M（メガ） : $2^{20} = 1024^2$

用語 このマニュアルで使用する用語について、その意味を下表に示します。

用語	意味
対象デバイス	エミュレーションの対象となっているデバイスです。
ターゲット・システム	デバッグの対象となるシステムです（ユーザの作成したシステム）。ターゲット・プログラムとユーザの作成したハードウェアを含みます。
IECUBE [®]	ルネサス エレクトロニクス製高機能／小型インサーキットエミュレータの愛称です。

関連資料 このマニュアルを使用する場合は、次の資料もあわせてご覧ください。

関連資料は暫定版の場合がありますが、この資料では「暫定」の表示をしておりません。あらかじめご了承ください。

開発ツールに関する資料（ユーザーズマニュアル）

資料名		資料番号	
		和文	英文
QB-78K0FX2L インサーキットエミュレータ		本マニュアル	R20UT2057E
CubeSuite+ 統合開発環境 ユーザーズマニュアル	起動編	R20UT0727J	R20UT0727E
	78K0 設計編	R20UT0546J	R20UT0546E
	78K0 コーディング編	R20UT0782J	R20UT0782E
	78K0 ビルド編	R20UT0783J	R20UT0783E
	78K0 デバッグ編	R20UT0731J	R20UT0731E
	解析編	R20UT0735J	R20UT0735E
	メッセージ編	R20UT0736J	R20UT0736E

注意 上記関連資料は予告なしに内容を変更することがあります。設計などには必ず最新の資料をご使用ください。

IECUBEはルネサス エレクトロニクス株式会社の登録商標です。

Windowsは米国Microsoft Corporationの米国およびその他の国における登録商標または商標です。PC/ATは米国IBM Corp.の商標です。

目次

第1章 概説	7
1.1 ハードウェア仕様	8
1.2 ハードウェア各部の名称と機能	9
1.3 システム仕様	11
1.4 システム構成	13
1.5 対象デバイスごとのシステム構成	15
1.6 梱包内容	16
1.7 IECUBE用ACアダプタについて	17
第2章 セットアップの手順	18
2.1 ソフトウェアのセットアップ	19
2.2 クロックの設定	19
2.3 コネクタ類の実装, 接続	23
2.3.1 NQをターゲット・システムに実装する (30ピンのソケット)	23
2.3.2 NQをターゲット・システムに実装する (16ピン, 20ピンのソケット)	24
2.3.3 YQをNQに実装する (30ピンのソケット)	25
2.3.4 EAをYQに差し込む (30ピンのソケット)	25
2.3.5 EAをNQに実装する (16ピン, 20ピンのソケット)	25
2.3.6 NQ, YQ, SA, CAの取扱注意 (30ピンのソケット)	26
2.3.7 NQの取扱注意 (16ピン, 20ピンのソケット)	26
2.3.8 NQ, MAを使用してICを実装するうえでの注意 (30ピンのソケット)	27
2.4 ターゲット・システムとQB-78K0FX2Lの接続	28
2.5 電源およびGND端子の接続の注意	30
2.6 USBインタフェース・ケーブル, ACアダプタの接続	30
2.7 電源投入と切断	30
第3章 製品出荷時の設定一覧	31
第4章 注意事項	32
4.1 対象デバイスとエミュレータの相違に関する注意	32
4.2 デバッグ時の注意	34

第 1 章 概 説

QB-78K0FX2Lは、78K0/Fx2-L,をエミュレーションするためのインサーキットエミュレータです。

78K0/Fx2-Lを用いたシステム開発においてハードウェア、ソフトウェアを効率的にデバッグできます。このマニュアルでは、基本的なセットアップ手順、ハードウェア仕様、システム仕様、スイッチ類の設定方法を記載しています。

1.1 ハードウェア仕様

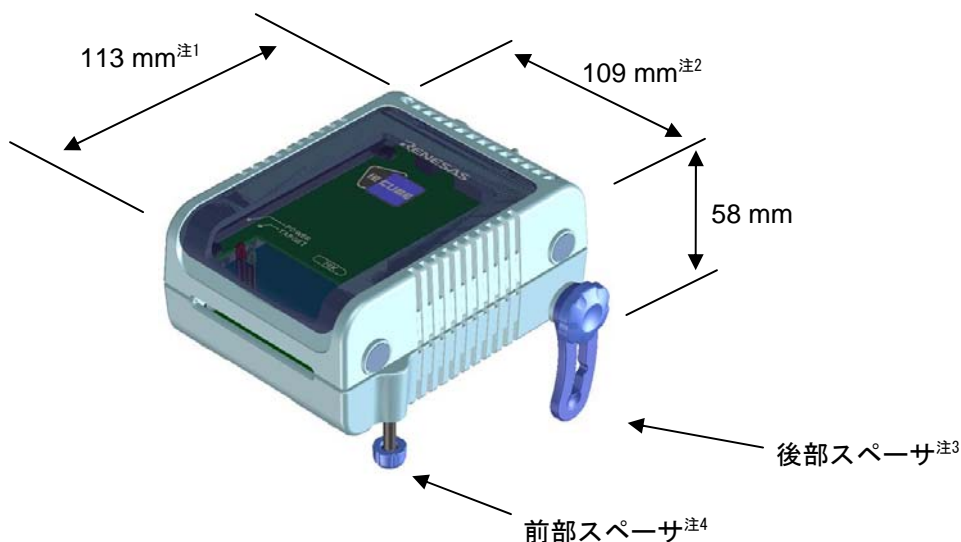
表1-1 QB-78K0FX2Lのハードウェア仕様

項目		内容
対象デバイス		78K0/FY2-L, 78K0/FA2-L, 78K0/FB2-L
動作電圧		1.8~5.5V
動作周波数	高速システムクロック ^{注1}	2.7 V V _{DD} 5.5 V : 1~10 MHz ^{注2}
	高速内蔵発振クロック ^{注1}	2.7 V V _{DD} 5.5 V : 1, 2, 4, 8 MHz ^{注2}
	低速内蔵発振クロック	1.8 V V _{DD} 5.5 V : 31.25 kHz ^{注3}
動作温度範囲		0~40°C (結露しないこと)
保存温度範囲		-15 ~60°C (結露しないこと)
外形寸法		下図参照
消費電力	ターゲット・システム電源	電圧 : 1.8~5.5V 電流 : 最大約3 mA
重量		約300g
ホスト・インターフェース		USBインターフェース (1.1, 2.0)

注1:エミュレータ内で生成しているクロックの誤差は±0.5%です。ただし、発振器やターゲット・ボードのクロック・システムでの誤差はこれに当てはまりません。

注2: 4 MHzで使用したときのみPLLを使用可能です。

注3: 実際のデバイスでは27~33 kHzになります。



- 注 1. 電源スイッチの突起は含まない
 2. 後部スペーサを止めるねじの引っ張りを含む
 3. 後部スペーサは30 mm (最長時) ~0 mm (最短時) で可変
 4. 前部スペーサは20 mm (最長時) ~5 mm (最短時) で可変

1.2 ハードウェア各部の名称と機能

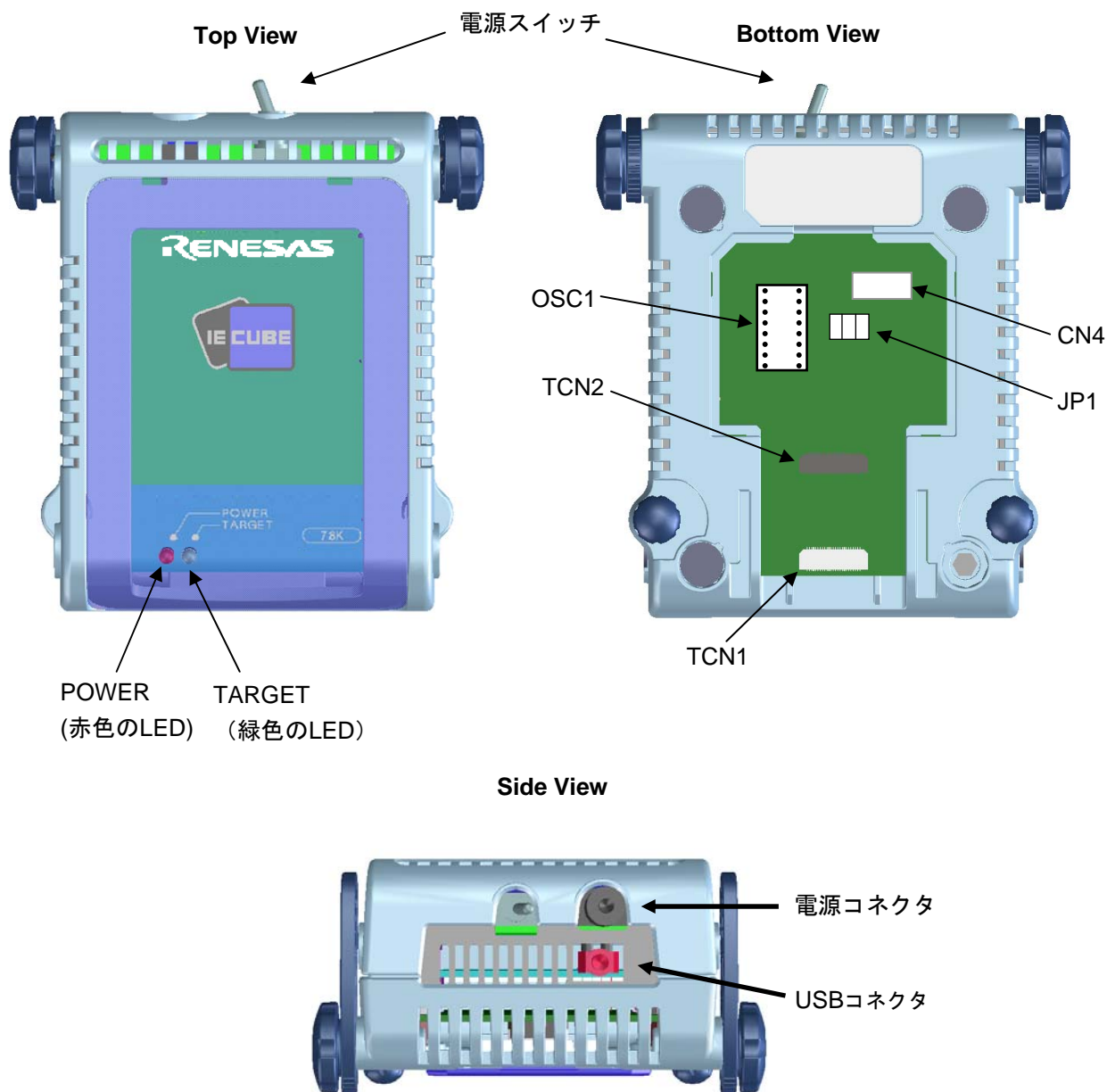


図1-1 QB-78K0FX2Lの各部の名称

(1) TCN1, TCN2

チェックピン・アダプタ, もしくはエミュレーション・プローブを接続するためのコネクタです。

(2) OSC1

発振器を実装するためのソケットです。

(3) CN4/JP1

出荷時検査用のコネクタです。ユーザが使用することはありません。

(4) POWER (赤色のLED)

QB-78K0FX2Lの電源が投入されているかどうかを表示するLEDです。

LEDの状態	QB-78K0FX2Lの状態
点灯	電源スイッチON
消灯	電源スイッチOFF, もしくはACアダプタがQB-78K0FX2Lに接続されていない
点滅	内部エラーが発生 (ルネサス エレクトロニクス販売, または特約店までご連絡ください)

(5) TARGET (緑色のLED)

ターゲット・システムの電源が投入されているかどうかを表示するLEDです。

LEDの状態	ターゲット・システムの状態
点灯	ターゲット・システムの電源ON
消灯	ターゲット・システムの電源OFF, もしくはターゲット・システムが接続されていない

(6) 電源スイッチ

QB-78K0FX2Lの電源スイッチです。

出荷時はOFFになっています。

1.3 システム仕様

QB-78K0FX2Lのシステム仕様を示します。

表1-2 QB-78K0FX2Lのシステム仕様 (1/2)

項目		仕様
エミュレーション・メモリ容量	内部ROM	最大512 Kバイト
	内部RAM	最大61 Kバイト
プログラム実行機能	リアルタイム実行機能	継続して実行, カーソル位置から実行, カーソル位置まで実行, リスタート, リターン・アウト, ブレークせずに実行
	ノン・リアルタイム実行機能	ステップ・イン, ネクスト・オーバー, スローモーション, 自動継続実行
メモリ操作		あり (初期化, コピー, 比較)
レジスタ操作		あり (汎用レジスタ, 制御レジスタ, SFR)
逆アセンブル機能		あり
ローカル変数表示		ローカル変数
ウォッチ・データ表示		ローカル変数, グローバル変数 他
スタック・トレース表示		あり
ブレーク機能	イベント・ブレーク	実行系 : 8ポイント アクセス系 : 10ポイント(バイト専用:8ポイント, ワード専用:2ポイント)
	ソフトウェア・ブレーク	2000ポイント
	ハードウェア・ブレーク	実行前 : 16ポイント 実行後 : 8ポイント アクセス : 10ポイント
	フェイル・セーフ・ブレーク	ノンマップ, ライトプロテクト, SFRイリーガルアクセス, スタックオーバーフロー 他
	その他	強制ブレーク, トレース・フル・ブレーク, トレース・ディレイ・ブレーク, タイム・アウト・ブレーク, タイマ・オーバフロー・ブレーク
トレース機能	トレース・データ種類	プログラム・アドレス, プログラム・データ, アクセス・アドレス, アクセス・データ, ステータス, タイムタグ
	トレース・モード	無条件トレース, セクション・トレース, クオリファイ・トレース, ディレイ・トリガ・トレース
	トレース機能	ノン・ストップ, フル・ストップ, フル・ブレーク, ディレイ・トリガ・ストップ, ディレイ・トリガ・ブレーク
	メモリ容量	128 Kフレーム
リアルタイムRAMモニタ機能		全内部RAM空間

表1-2 QB-78K0FX2Lのシステム仕様 (2/2)

項 目		仕 様
時間測定機能	測定クロック	50 MHz (最小分解能 20ns)
	測定対象	プログラム実行開始～終了 スタート・イベント～エンド・イベント
	最大測定時間	約48時間50分 (最小分解能 41μs)
	測定用タイマ本数	プログラム実行開始～終了：1本 スタート・イベント～エンド・イベント：2本
	測定結果	実行時間 (実行開始～終了) 最大, 最小, 平均, 累積, 通過回数 (イベント～イベント間)
	その他	タイマ・オーバーフロー・ブレイク機能, タイム・アウト・ブレイク機能
その他機能	コンソールを使ったコマンド機能, マッピング機能, イベント機能, カバレッジ機能, スナップショット機能, DMM機能, パワーオフ・エミュレーション機能, 端子マスク機能, フラッシュ・セルフ・プログラミング・エミュレーション機能	

1.4 システム構成

QB-78K0FX2Lとパソコン（Windows[®]搭載PC、PC/AT[™]互換機）と接続して使用する場合のシステム構成を次に示します。オプション製品がない場合でも接続は可能です。

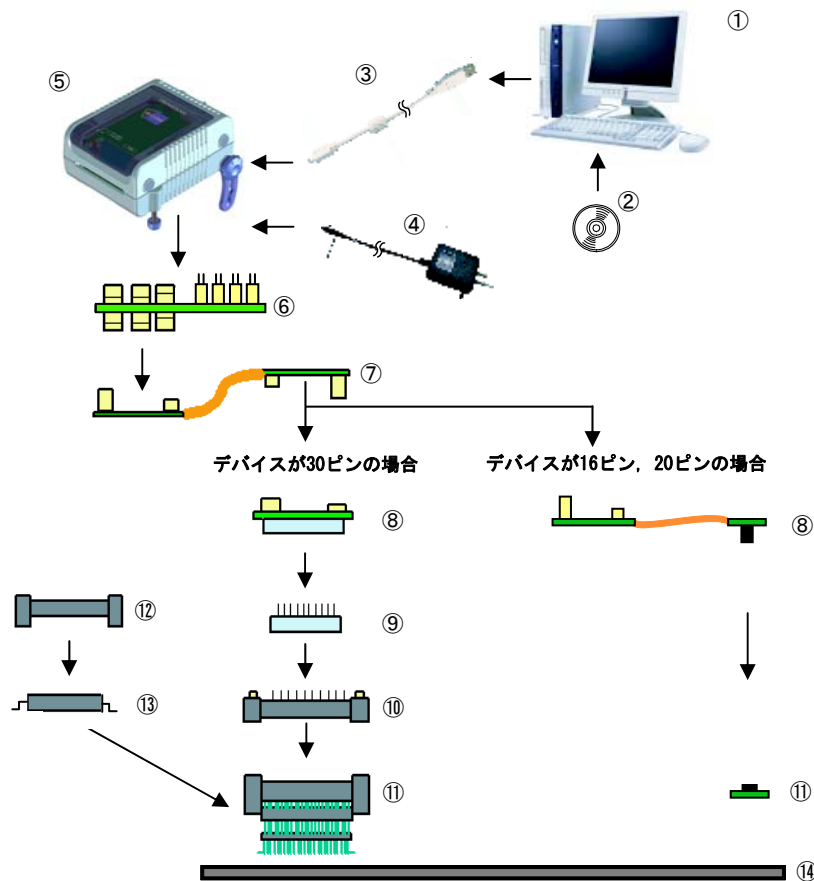


図1-2 システム構成

- | | |
|-----------------------|------------------------------------|
| ① ホスト・マシン | : Windows搭載PC, PC/AT互換機が使用可能 |
| ② Accessory Disk | : マニュアルなど |
| ③ USBインターフェイス・ケーブル | : ホスト・マシンとQB-78K0FX2Lを接続するケーブル |
| ④ ACアダプタ | : 地域別のACアダプタ |
| ⑤ QB-78K0FX2L | : 本製品 |
| ⑥ チェックピン・アダプタ (オプション) | : オシロスコープなどで波形観測を行う際に使用するアダプタ |
| ⑦ エミュレーション・プローブ | : フレキシブル・タイプのエミュレーション・プローブ |
| ⑧ エクスチェンジ・アダプタ | : ピン変換を行うアダプタ |
| ⑨ スペース・アダプタ (オプション) | : 高さ調整用アダプタ |
| ⑩ YQコネクタ | : ターゲット・コネクタとエクスチェンジ・アダプタを接続するコネクタ |
| ⑪ ターゲット・コネクタ | : ターゲット・システム上へ半田付けするコネクタ |
| ⑫ マウント・アダプタ (オプション) | : 対象デバイスをソケット実装するためのアダプタ |
| ⑬ デバイス | : 対象デバイス |
| ⑭ ターゲット・システム | |

- 備考 1. 上記製品の購入形態は1.6 梱包内容を参照してください。
2. コネクタ類の取り扱いに関しては、2.3 コネクタ類の実装、接続を参照してください。
 3. ④は、使用する地域により品名が異なります。各品名については、表1-5 IECUBE 用AC アダプタ地域別品名を参照してください。AC アダプタはIECUBE を使用する場合は必ず必要になりますので、別途ご購入ください。
 4. ⑥、⑦の品名は、表1-4 共通プローブ／アダプター一覧を参照してください。
 5. ⑧～⑫は、エミュレーション・デバイスによって組み合わせが異なります。各組み合わせについては表1-3 対象デバイスごとのアダプタ／コネクタ一覧を参照してください。

1.5 対象デバイスごとのシステム構成

QB-78K0FX2Lの対象デバイスごとのシステム構成を示します。
アダプタ／コネクタや、共通アダプタ／プローブはすべて別売品ですが、オーダー品名によっては、エクステンジ・アダプタ、YQ コネクタ、ターゲット・コネクタ、エミュレーション・プローブが添付品となります。詳細は1.6 梱包内容を参照してください。

備考 ターゲット・システム設計上の注意、コネクタ、アダプタ、プローブ外形図およびピンヘッダ・カバーについては、次のURLを参照してください。

<http://japan.renesas.com/iecube/78k0>

表1-3 対象デバイスごとのアダプタ／コネクタ一覧

対象デバイス	パッケージ	エクステンジ・アダプタ	スペース・アダプタ	YQコネクタ	ターゲット・コネクタ	マウント・アダプタ
78K0/FY2-L	16GR	QB-16GR-EA-02T	-	-	QB-16GR-NQ-01T	-
78K0/FA2-L	20MC	QB-20MC-EA-02T	-	-	QB-20MC-NQ-01T	-
78K0/FB2-L	30MC	QB-30MC-EA-07T	QB-30MC-YS-01T	QB-30MC-YQ-01T	QB-30MC-NQ-01T	QB-30MC-HQ-01T

表1-4 共通アダプタ／プローブ一覧

名称	品名	対象デバイス
チェックピン・アダプタ	QB-144-CA-01	78K0/FY2-L, 78K0/FA2-L, 78K0/FB2-L
エミュレーション・プローブ	QB-80-EP-01T	78K0/FY2-L, 78K0/FA2-L, 78K0/FB2-L

1.6 梱包内容

QB-78K0FX2Lの梱包箱の中には次の物が入っています。内容をご確認ください。

QB-78K0FX2L-ZZZの添付品

- 1 : QB-78K0FX2L
- 2 : USBインタフェース・ケーブル (2 m)
- 3 : オンライン・ユーザ登録書 (契約書兼保証書)
- 4 : Accessory Disk (CD-ROM)
- 5 : 梱包明細書

QB-78K0FX2L-T16GRの添付品

- 1~5
- 6 : エミュレーション・プローブ QB-80-EP-01T
- 7 : エクスチェンジ・アダプタ QB-16GR-EA-02T
- 8 : ターゲット・コネクタ QB-16GR-NQ-01T

QB-78K0FX2L-T20MCの添付品

- 1~5
- 6 : エミュレーション・プローブ QB-80-EP-01T
- 7 : エクスチェンジ・アダプタ QB-20MC-EA-02T
- 8 : ターゲット・コネクタ QB-20MC-NQ-01T

QB-78K0FX2L-T30MCの添付品

- 1~5
- 6 : エミュレーション・プローブ QB-80-EP-01T
- 7 : エクスチェンジ・アダプタ QB-30MC-EA-07T
- 8 : YQコネクタ QB-30MC-YQ-01T
- 9 : ターゲット・コネクタ QB-30MC-NQ-01T

1.7 IECUBE用ACアダプタについて

IECUBE用ACアダプタは、使用する地域により仕様が異なります。必ず、地域にあったACアダプタをご使用ください。なお、ACアダプタはIECUBEには添付されておりません。別途ご購入ください。

表1-5 IECUBE用ACアダプタ地域別品名

製品名	仕向け先（地域別）注1,2	品 名注3
ACアダプタ (別売品)	日本	QB-COMMON-PW-JP
	米国	QB-COMMON-PW-EA
	中国	QB-COMMON-PW-CN
	香港	QB-COMMON-PW-HK
	韓国	QB-COMMON-PW-KR
	シンガポール	QB-COMMON-PW-SG
	台湾	QB-COMMON-PW-TW

- 注 1. 各地域からのオーダーに対する出荷のみの対応になります。
2. 上記以外の地域については、特約店またはルネサス エレクトロニクス販売までお問い合わせください。
3. 各地域で使用可能な AC アダプタのみオーダー可能です。

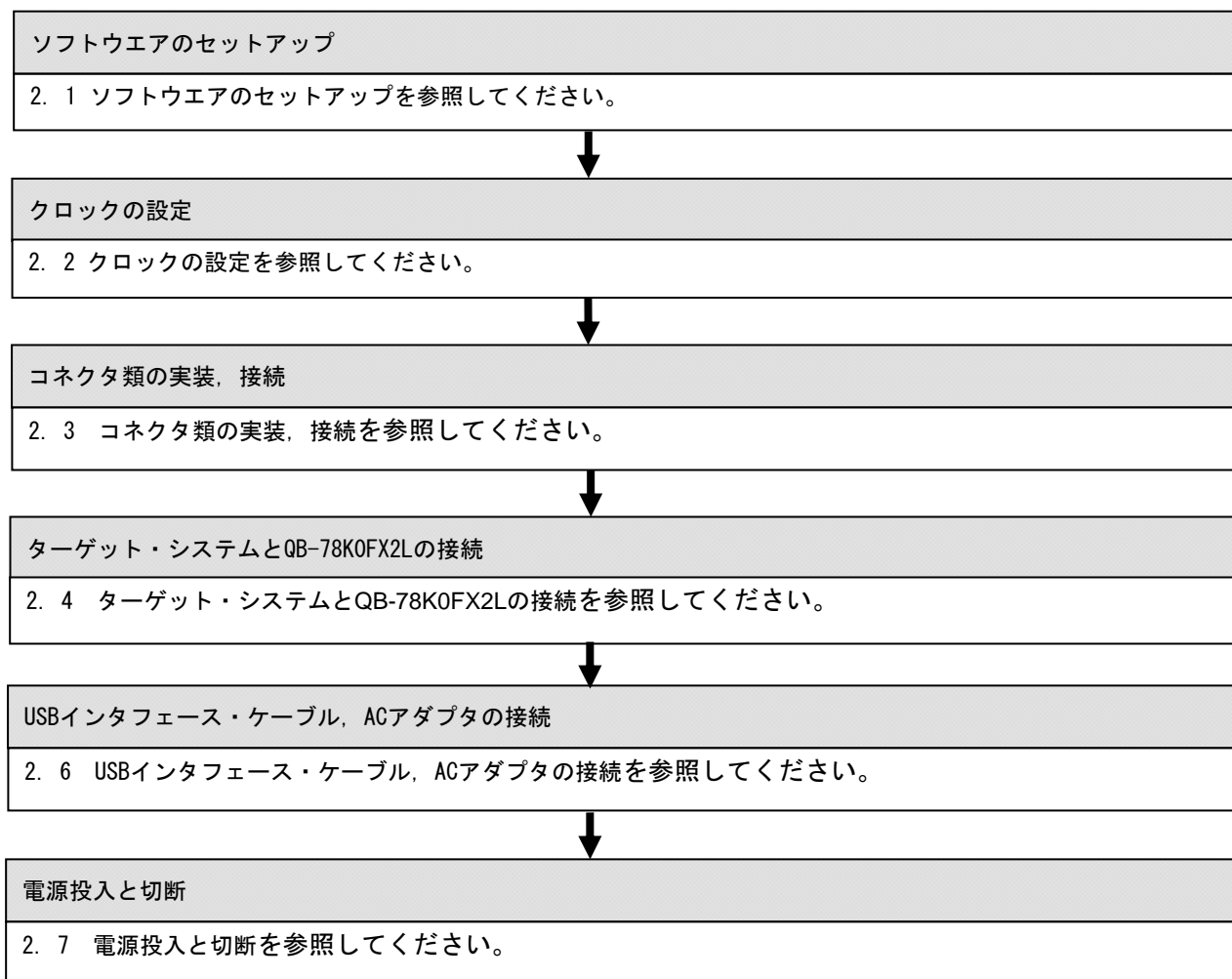
第2章 セットアップの手順

この章では、QB-78K0FX2Lのセットアップの手順について説明します。

この章に掲載した順序で設定を行っていくことでセットアップを完了できます。

セットアップは次の手順に沿って行ってください。

クロックの位置については1.2 ハードウェア各部の名称と機能を参照してください。



2.1 ソフトウェアのセットアップ

ご使用するデバッガのユーザーズマニュアルをご確認ください。

2.2 クロックの設定

対象デバイスで使用するクロックにあわせて、IECUBEのクロックを設定する必要があります。クロック設定方法の詳細は、ご使用するデバッガのユーザーズマニュアルをご確認ください。

対象デバイスで使用するクロックに対してのIECUBEクロック設定を以下に示します。

なお、ターゲット・システム上の発振子による発振はサポートしていません。したがって、インサーキットエミュレータではターゲット・システム上のクロック発振動作についてはエミュレーションできません。

表2-1 クロックの設定一覧

対象デバイスで使用するクロック	デバッグ時のクロック供給方法
(1) 高速システム・クロック (X1発振回路または外部メイン・システム・クロック)	(a) エミュレータ内部で生成しているクロックを使用する
	(b) ターゲット・システム上からクロック（方形波）を使用する
	(c) エミュレータに実装した発振器（OSC1）を使用する
(2) 高速オンチップ・オシレータ・クロック	エミュレータ内部で生成しているクロックを使用する

(1) 高速システム・クロック

クロックの設定一覧を示します。

表2-2 高速システム・クロックの設定一覧

使用するクロックの種類	OSC1
(a) エミュレータ内部で生成しているクロックを使用する	—
(b) ターゲット・システム上からクロック（方形波）を使用する ^注	—
(c) エミュレータに実装した発振器（OSC1）を使用する	発振器を実装

注 TARGET LEDが点灯していない場合、設定できません。

備考 1. 上記以外の設定は禁止です。

2. OSC1への発振器の実装、未実装にかかわらず(a), (b)の選択は可能です。

(a) エミュレータ内部で生成しているクロックを使用する

エミュレータ内部で生成しているクロックを使用する方法です。

使用する発振周波数をデバッガにて設定する必要があります。設定方法については、使用するデバッガのユーザーズマニュアルをご確認ください。

(b) ターゲット・システム上からクロック（方形波）を使用する

ターゲット・システム上で生成したクロックを使用する方法です。使用できる周波数は対象デバイスと同じです。

クロック端子（X2）に対象デバイスの電源電圧（VDD）と同電位の方形波を入力してください（X1への反転波形の入力は不要です）。

デバッガの設定については、使用するデバッガのユーザーズマニュアルをご確認ください。なお、ターゲット・システム上の発振子による発振はサポートしていません。

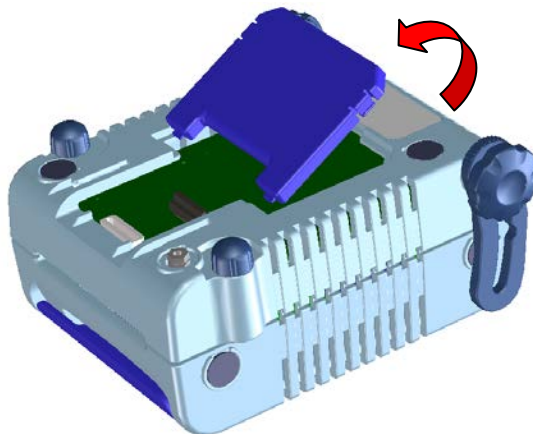
(c) エミュレータに実装した発振器 (OSC1) を使用する

エミュレータ上の「OSC1」に発振器を実装する方法です。使用できる周波数は対象デバイスと同じです。

発振器の実装は、QB-78K0FX2L下面の亚克力板を外す必要があります。亚克力板は、上に持ち上げることで外すことができます。

デバッグの設定については、使用するデバッグのユーザーズマニュアルをご確認ください。

図2-1 亚克力板の取り外し方法



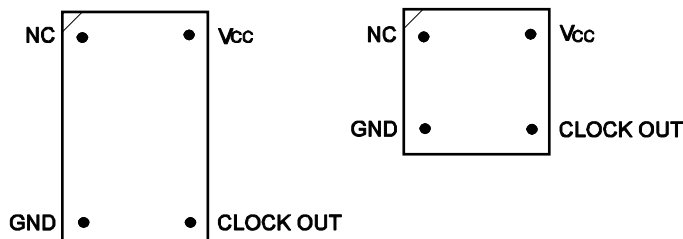
エミュレータ上のOSC1ソケットに実装する発振器[※]は、以下のものをご用意ください。

- ・電源電圧 : 5.0 V
- ・出力レベル : CMOS

注 発振子を用いた発振回路は使用できません。

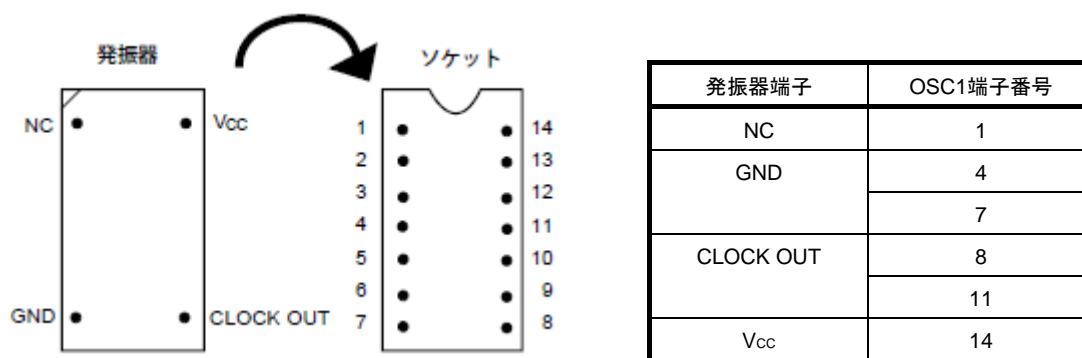


図2-2 発振器形状



Top View

図2-3 発振器とソケットの対応



備考 1番ピン・マークの方向に注意して差し込んでください。

(2) 高速内蔵発振クロック

ユーザ・プログラム上にて高速内蔵発振クロックを使用する設定にすることでエミュレータ内部のクロックを使用する方法です。

(3) 低速内蔵発振クロック

ユーザ・プログラム上にて低速内蔵発振クロックを使用する設定にすることでエミュレータ内部のクロックを使用する方法です。

2.3.2 NQをターゲット・システムに実装する (16ピン, 20ピンのソケット)

- (1) NQの裏面に接着剤を薄く塗布し、NQをターゲット・システムに接着固定してください。なお、NQの裏面および、ターゲット・システムの表面は、アルコール等で洗浄してください。NQのリードとターゲット・システムのパッドの位置合わせは、ターゲット・システムのパッドに沿って行ってください。
- (2) ハンダ付け条件 (Sn-3.5Ag-0.5Cu使用) に沿い、フラックス、半田等が飛散して、コンタクト・ピンに付着するなどのトラブルに注意し半田付けをしてください。

半田リフロの場合：

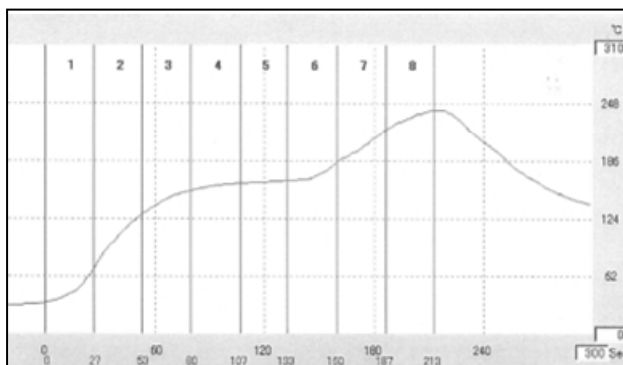
予備加熱： 150~170℃

120秒以内

本加熱： 220℃

60秒以内

最高温度： 240℃以内



上記プロファイルは、ハンダ付け端子近傍の温度になります。

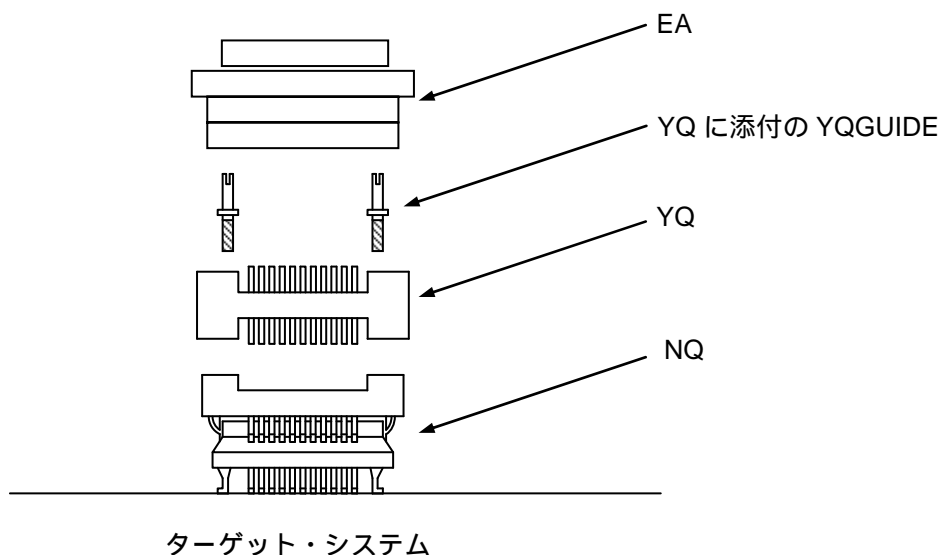
手ハンダの場合：

350℃×5秒以内 / 1ピン当たり

2.3.3 YQをNQに実装する (30ピンのソケット)

- (1) YQのコンタクト・ピンに折れや曲がりのないことを確認してから、YQをNQに接続し、付属品のYQGUIDEで固定してください（固定の方法は、(2)を参照）。何度も抜き差しする場合は、接続する前に必ずYQのピンを点検してください。なお、ピンが曲がっている場合は、ナイフの刃のような薄い平面状のもので矯正してください。
- (2) YQは、付属品のYQGUIDEでターゲット・システム上のNQと固定してください。その際、添付されている付属の（－）ドライバまたはトルク・ドライバで、4隅を順次均等に締めてください。YQGUIDEの締め付けトルクは、0.054 Nm (MAX.) です。締め付けが強すぎると接続不良の原因となります。
- また、YQには、MAと接続するためのネジ (M2×10 mm/4本) が添付されています。

図2-4 EA, YQ, NQの実装図



2.3.4 EAをYQに差し込む (30ピンのソケット)

EAの1番ピン位置とYQ, SAの1番ピン位置（ともにCカットが一致）を合わせて差し込んでください。

- ・抜き差しを行う際、NQに力がかからないよう、NQ, YQおよびSAを指で押さえてください。
- ・抜き差しを行う際、揺らす方向に注意してください。

引き抜く際の工具として竹串などをYQ (SA), EA間に挿入し、揺らしながらゆっくりと引き抜いてください。揺らす方向を間違えるとコネクタが破損しますので、ご注意ください。

2.3.5 EAをNQに実装する (16ピン, 20ピンのソケット)

EAの1番ピン位置とNQの1番ピン位置の1番ピン表示（シルク）を確認して差し込んでください。

2.3.6 NQ, YQ, SA, CAの取扱注意 (30ピンのソケット)

- (1) NQをケースから取り出すときは、本体を押さえてからスポンジを先に取り出してください。
- (2) YQのピンは細く曲がりやすいので注意してください。なお、NQにはめる前に、ピン曲がりなどが無いことを確認してください。
- (3) NQと基板に半田付けされたYQをネジ止めするとき、0番か1番の+（プラス）の精密ドライバまたはトルクドライバで4箇所のネジを仮止め後、順次ネジを締めてください。トルクは0.054 Nm (MAX.) で固定してください。1箇所のみを強く締めると接触不良の原因となることがあります。また、YQと接続する基板には、所定の位置に部品穴（4箇所： $\phi 2.3$ mmまたは $\phi 3.3$ mm）が必要です。ネジの頭の大きさ $\phi 3.8$ mm・ $\phi 4.3$ mmは配線禁止区域となっています。
- (4) YQ, SAの抜き差しにおいて、こじったり揺らしたりするとYQのピン曲がり、ピン抜けが発生する恐れがありますので、-（マイナス）ドライバで4方向から少しずつ抜去してください。また、YQ/SAを接続して使用する場合、NQとYQをYQGUIDE（YQに添付）により2.3 mmの-（マイナス）ドライバでネジ止めを行ってからSAと接続してください。トルクは0.054 Nm (MAX.) で固定してください。1箇所のみ強く締めると接触不良の原因となることがあります。
- (5) NQ, YQ, SAは構造上、洗浄液がコネクタ内に残る恐れがあるため、洗浄は行わないでください。
- (6) NQ - IC - YQの組み合わせでは使用できません。
- (7) NQ - YQのシステムは、振動および衝撃環境には使用できません。
- (8) 本製品はシステムの開発、評価での使用を想定したものです。また、国内の使用の際は、電機部品取締法および電磁波障害対策の適用は受けておりません。
- (9) ケースを50°C以上の場所に長時間放置すると、まれに変形する場合がありますので、40°C以下の直射日光の当たらない場所に保管してください。
- (10) NQ, YQ, SAの取り扱いについての詳細は、東京エレクトック株式会社のホームページのNQPACKシリーズ 技術資料を参照してください。

東京エレクトック株式会社ホームページ：<http://www.tetc.co.jp/>

(11) CAについて

CAはインサーキットエミュレータIECUBEのオプション製品で、IECUBEとターゲット・システム間の信号波形を観測できます。

CA上のピンは、各デバイスのピン配列に対応していません。そのためご使用されるデバイスに合わせて「ピンヘッダ・カバー」を取り付ける必要があります。「ピンヘッダ・カバー」の取り付け方法については、次のURL参照してください。

http://japan.renesas.com/qb_144_ca_01

2.3.7 NQの取扱注意 (16ピン, 20ピンのソケット)

- (1) フラックスの浸漬、蒸気等による洗浄は行わないでください。
- (2) こじりながら挿抜を行うと、コネクタが破損する恐れがありますので、垂直に挿抜してください。
- (3) このシステムは振動及び衝撃環境下では使用できません。
- (4) この製品はシステムの開発、評価での使用を想定したものです。また国内で使用の際は、電機用品安全法及び電磁波障害対策の適用は受けておりません。
- (5) 梱包ケースを50°C以上の場所に放置すると変形する場合がありますので、40°C以下の直射日光の当たらない場所に保管してください。

2.3.8 NQ, MAを使用してICを実装するうえでの注意 (30ピンのソケット)

- (1) ICの樹脂部（封止剤部）にバリがないことを確認してください。バリがある場合は、ナイフなどで除去してください。
- (2) ICリードのバリ折れ、曲がりがないことを確認してください。特にICリードの平面性を確認してください。平面性に異常がある場合は、その部分を矯正してください。
- (3) NQのコンタクト・ピンを上面から見て、異物に乗っている場合、ブラシなどで除去してください。
(1)～(3)を確認したあと、ICをNQへ装着します。さらにMAを装着します。
- (4) MAの4個の部品穴に付属品のM2x6 mmのネジを入れ、対角にネジを締めてください。そのとき、付属の専用ドライバを使用するか、またはトルク・ドライバを使用し、締め付けトルクは0.054 Nm (MAX.)で順次均等に締めてください。締め付けが強すぎると接触不良になるのでMAのネジを一度軽く締めてから、再度締め付けてください。
- (5) 使用環境によっては、装置を長時間放置すると起動しにくくなる場合があります。その場合は、ネジを軽く緩めてから、再度締め付けてください。
- (6) 上記(5)のあとも起動しにくい場合は、(1)～(3)を再度確認してください。
- (7) MAのネジを強く締め付けすぎると、MAのモールド部（プラスチック部）にクラックを生じたり、モールドが弓状にたわんだりして、接触不良となります。
- (8) NQの半田付け後、フラックスの浸漬、蒸気などによる洗浄は行わないでください。

2.4 ターゲット・システムとQB-78K0FX2Lの接続

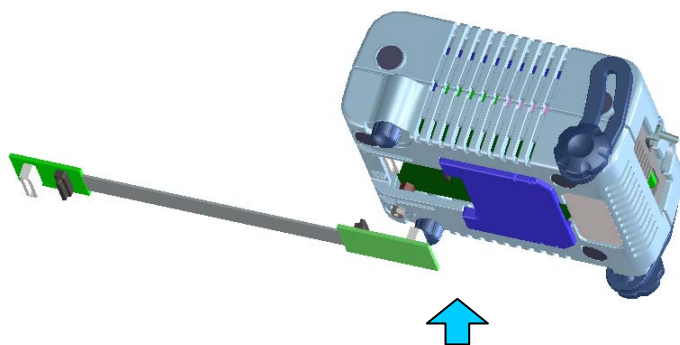
エミュレーション・プローブ（QB-80-EP-01T）を接続する場合、次の手順でQB-78K0FX2L、ターゲット・システムとの接続を行ってください。

(a) エミュレーション・プローブの接続

エミュレーション・プローブをQB-78K0FX2Lに接続します。

QB-78K0FX2LのTCN1, TCN2をプローブのCN1, CN2と合わせて差し込んでください。

図2-5 QB-78K0FX2Lとエミュレーション・プローブの接続方法



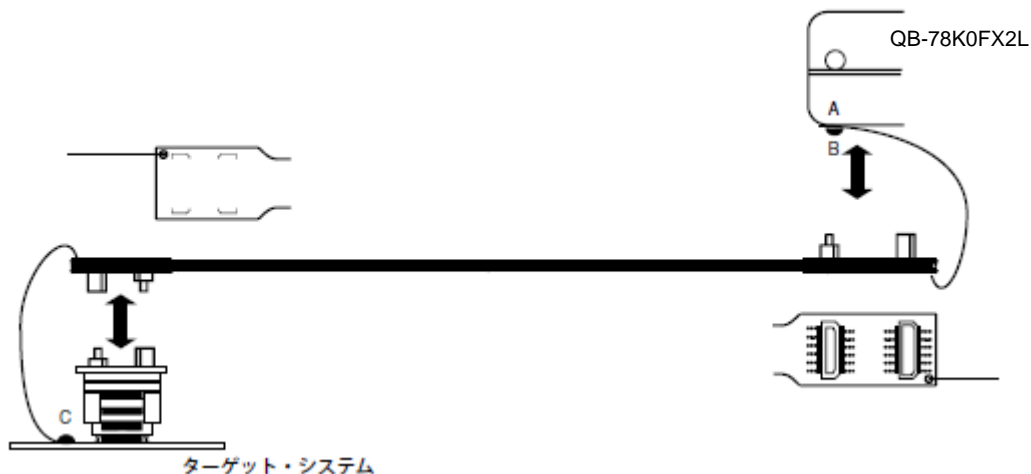
QB-78K0FX2LのTCN1, TCN2にプローブのCN1, CN2を合わせて差し込む

(b) エミュレーション・プローブのGND線の接続

エミュレーション・プローブには2本のGND線があります。QB-78K0FX2L、ターゲット・システムへ接続します。

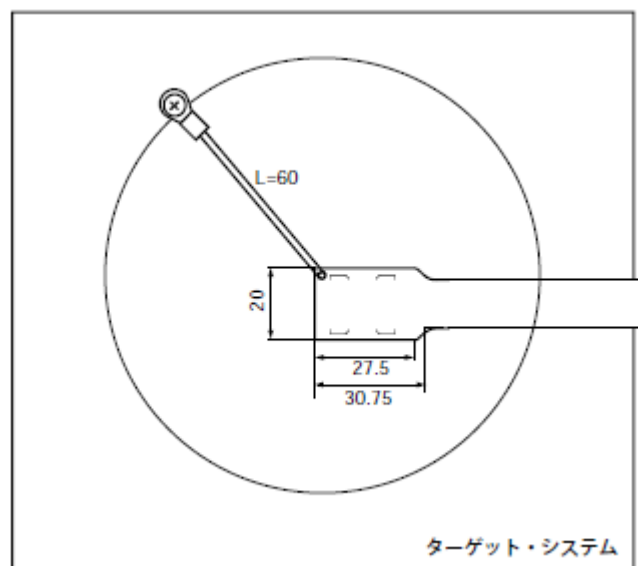
- ①エミュレーション・プローブのQB-78K0FX2L側のGND線を、QB-78K0FX2Lの下面のナットに#0または#1の（+）精密ドライバで固定します（図2-6のAとBの接続）。
- ②次にエミュレーション・プローブの上面のコネクタをQB-78K0FX2L下面開口部のコネクタに下方より差し込み方向を注意しながら差し込みます。

図2-6 GND線



- ③ターゲット・コネクタに、エクステンジ・アダプタ、エミュレーション・プローブを接続します。
- ④エミュレーション・プローブのターゲット・システム側のGND線を、ターゲット・システムのGND部に接続します。たとえばターゲット・システムのGND部にピンまたはネジ等が固定されている場合、GND線先端の透明な端子カバーを取り除き、GND線のY字型端子をターゲット・システムへ固定します（図2-6のC）。ターゲット・システム上のGNDが露出したパッドの場合、同様にY字端子をターゲット・システム上のパッドへ半田付け等で固定します（半田ごて設定推奨温度 300°C）。
- ⑤GND線の首下（絶縁部）長さは約60 mmなので図2-7のようにエミュレーション・プローブのターゲット・システム接続部の半径約60 mmの範囲に接続可能なGNDが1箇所必要です。

図2-7 GND線接続可能箇所



(c) 絶縁の確保

QB-78K0FX2Lの前部スペーサ/後部スペーサで高さ調節を行い、ターゲット・システムとの絶縁を確保してください。

(d) エミュレーション・プローブに関する注意事項

- ①エミュレーション・プローブのストレスがターゲット・コネクタに掛からないように注意してください。また、エミュレーション・プローブを外すときは、ターゲット・コネクタにストレスがかからないようにエクステンジ・アダプタを指で押さえながらゆっくり外してください。
- ②エミュレーション・プローブのGND線を必ずQB-78K0FX2Lおよびターゲット・システムに接続してください。接続できないときには、ケーブルのインピーダンスが不安定になり、信号伝送特性の低下や入力波形に対する出力波形の歪み等を引き起こすことが考えられます。

2.5 電源およびGND端子の接続の注意

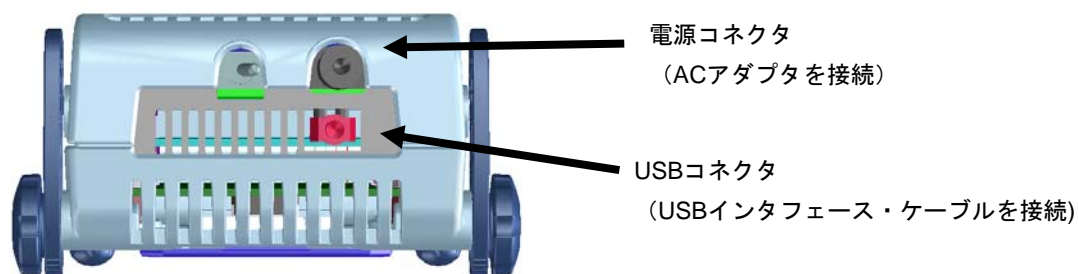
対象デバイスの電源およびGND端子は、すべてのピンを必ず各電源またはGNDと接続してください。

2.6 USBインタフェース・ケーブル, ACアダプタの接続

QB-78K0FX2L添付のUSBインタフェース・ケーブルをホスト・マシンのUSBコネクタに差し込み、もう一方をQB-78K0FX2L後面のUSBコネクタに差し込んでください。

次にACアダプタをコンセントに差し込み、QB-78K0FX2L後面の電源コネクタに差し込んでください。QB-78K0FX2Lのコネクタ位置は図2-8を参照してください。

図2-8 コネクタ位置



2.7 電源投入と切断

電源投入と切断は必ず次の手順どおりにしてください。

・電源投入時

- ① QB-78K0FX2L 電源投入
- ② ターゲット・システム電源投入^注
- ③ デバッグ起動

・電源切断時

- ① デバッグ終了
- ② ターゲット・システム電源切断^注
- ③ QB-78K0FX2L 電源切断

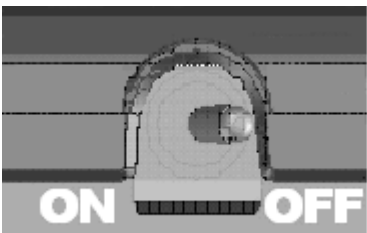
注 ターゲット・システム未接続時は②の手順は不要です。

注意 順序を間違えるとターゲット・システムやQB-78K0FX2Lが故障する場合があります。

第3章 製品出荷時の設定一覧

QB-78K0FX2Lの製品出荷時の設定を表3-1に示します。

表3-1 QB-78K0FX2L出荷時の設定一覧

項目	設定内容	備考
OSC1	未実装	発振器を実装することができます ^注 。
電源スイッチ		出荷時はOFFに設定されています。

注 発振子を用いた発振回路は使用できません。

第4章 注意事項

4.1 対象デバイスとエミュレータの相違に関する注意

QB-78K0FX2Lとターゲット・システムを接続してデバッグした場合、ターゲット・システム上であたかも対象デバイスが動作しているようにQB-78K0FX2Lがエミュレーションしますが、対象デバイスとQB-78K0FX2Lでは次の点で動作が異なります。このため、量産投入前の最終評価では対象デバイスを使用して評価し、お客様の責任において適用可否を判断してください。

○ オンチップ・デバッグ機能について

オンチップ・デバッグ機能のエミュレーションはできません。

○ 発振回路について

QB-78K0FX2Lは、ターゲット・システム上の発振回路によるクロック入力をサポートしていません。そのため、対象デバイスを実装した場合の動作クロック周波数と、QB-78K0FX2Lを接続した場合の動作クロック周波数が異なる場合があります。

○ 端子特性について

QB-78K0FX2Lはコネクタ、アダプタ、エミュレーション・プローブ、回路基板が中間に存在するため、対象デバイスをターゲット・システムに実装した場合とは端子の特性が若干異なります。特にA/Dコンバータの変換結果は影響を受けやすいのでご注意ください。

○ ブレーク時のターゲット・システム電圧について

ブレーク時にターゲット・システムの電圧を下げないようにしてください。ブレーク中に低電圧検出回路（LVI）、パワーオン・クリア（POC）によるリセットが発生した場合、デバッグの不正動作や通信エラーの原因となることがあります。

○ コンパレータの応答時間について

コンパレータの応答時間がデバイスと異なります。

表4-1 コンパレータの応答時間

項目	応答時間
対象デバイス	70ns (2.7 ~ 5.5V)
IECUBE	140ns (5.5V) 120ns (3.3V)

○ デバイスとIECUBEの回路の等価性について

デバイスとIECUBEで、回路に等価性の差異があります。

- ・ IECUBEのVDD端子には、電源検出用の回路が実装されており、内部に2 k Ω のプルダウン抵抗が接続されています。
- ・ IECUBEのRESET端子には、2 M Ω のプルダウン抵抗が接続されています。
- ・ IECUBEのポート（アナログ兼用端子を除く）には、56 Ω のダンピング抵抗が接続されています。
- ・ IECUBEのアナログ兼用ポート端子には、1 M Ω のプルダウン抵抗が接続されています（アナログ機能使用時は切断されます）。
- ・ IECUBEのP122端子には、100 k Ω のプルダウン抵抗が接続されています。
- ・ IECUBEのREGC端子は内部でオープンになっています（REGC端子の機能はエミュレーションできません）。

4.2 デバッグ時の注意

○ ターゲット・システム電源投入後の動作について

ターゲット・システムに実装された対象デバイスは、電源投入後、リセットが解除された時点でプログラムが実行されます。しかし、QB-78K0FX2Lではデバッガでプログラムをダウンロード後、実行開始の操作を行うまでプログラムは開始されません。

○ 電源投入方法について

ターゲット電源であるVDDを投入する前に、AVREFを先に投入すると本製品が破壊されることがあります。

○ 外部クロックの入力について

外部クロックを入力する場合は、クロック端子（X2, XT2）に対象デバイスと同電位の方角波を入力してください。

○ ウォッチドッグ・タイマ・リセットについて

IMSレジスタで、設定していない領域を不正アクセスしたときのウォッチドッグ・タイマ・リセットは発生しません。フェイルセーフ・ブレイクにてエミュレーションを行います。

○ ブ레이크中の電源の取り扱いについて

ブ레이크中はターゲット電源をオフ（POC電圧以下）にしないでください（RUN中のみ電源オフ可能です）。

○ ブ레이크とスタンバイ・モードの関係性について

ブ레이크はCPUの割り込みです。このため下記デバッグ機能によるブ레이크が発生した場合、スタンバイ・モードが解除されます。

- ・強制ブ레이크機能
- ・スタンバイ命令のステップ実行（命令実行後にブ레이크します。）
- ・疑似RRM機能による一瞬ブ레이크
- ・疑似DMM機能による一瞬ブ레이크
- ・プログラム実行中のブ레이크設定による一瞬ブ레이크

QB-78K0FX2L
インサーキットエミュレータ
ユーザーズマニュアル

発行年月日 2012年 5月18日 Rev.1.00

発行 ルネサス エレクトロニクス株式会社
 〒211-8668 神奈川県川崎市中原区下沼部1753



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/inquiry>

QB-78K0FX2L
インサーキットエミュレータ
ユーザーズマニュアル