

# PG-FP6, Renesas Flash Programmer

ユーザーズマニュアル別冊

(フラッシュプログラマの推奨接続回路)

本資料に記載の全ての情報は本資料発行時点のものであり、ルネサス エレクトロニクスは、 予告なしに、本資料に記載した製品または仕様を変更することがあります。 ルネサス エレクトロニクスのホームページなどにより公開される最新情報をご確認ください。

#### ご注意書き

- 1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害(お客様または第三者いずれに生じた損害も含みます。以下同じです。)に関し、当社は、一切その責任を負いません。
- 2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
- 3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
- 5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
- 6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準: コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット等高品質水準:輸送機器(自動車、電車、船舶等)、交通制御(信号)、大規模通信機器、金融端末基幹システム、各種安全制御装置等当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム(生命維持装置、人体に埋め込み使用するもの等)、もしくは多大な物的損害を発生させるおそれのある機器・システム(宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等)に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

- 7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア/ソフトウェア製品にはセキュリティ 対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害(当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。) から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為(「脆弱性問題」といいます。)によって影響を受けないことを保証しません。当社は、脆弱性問題に起因しまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア/ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
- 8. 当社製品をご使用の際は、最新の製品情報(データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体 デバイスの使用上の一般的な注意事項」等)をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲 内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責 任を負いません。
- 9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
- 10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
- 11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
- 12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
- 13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
- 14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に 支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

#### 本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

www.renesas.com

#### 商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の 商標です。すべての商標および登録商標は、それぞれの所有者に帰属 します。

#### お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

#### 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカル アップデートを参照してください。

#### 1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

#### 2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

#### 3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

#### 4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

#### 5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子(または外部発振回路)を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子(または外部発振回路)を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

#### 6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

#### 7. リザーブアドレス(予約領域)のアクセス禁止

リザーブアドレス (予約領域) のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス (予約領域) があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

#### 8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

# このマニュアルの使い方

# 目的と対象者

このマニュアルは、PG-FP6、Renesas Flash Programmer の推奨接続回路について理解していただくためのマニュアルです。ルネサスエレクトロニクス製のフラッシュメモリ内蔵マイコンを使用したシステムを設計・開発するユーザーを対象とします。

PG-FP6、Renesas Flash Programmer に関するドキュメントは以下の製品ホームページに記載されています。ドキュメントは最新版を使用してください。

- PG-FP6
- Renesas Flash Programmer

# 凡例

・注:本文中につけた注の説明

・ 注意:気をつけて読んでいただきたい内容

・ 備考:本文の補足説明

# 用語

用語	意味
FP6 本体	フラッシュメモリプログラマ PG-FP6 本体の略称
FP6 Terminal	FP6 用の設定ファイルの作成/変更機能と FP6 本体のコマンド操作機能を持った Windows アプリケーション
FP6	FP6 本体と FP6 Terminal を含めたシステムの略称
RFP	フラッシュ書き込みソフト Renesas Flash Programmer の略称
E1/E20/E2/E2 Lite	E1 エミュレータ/E20 エミュレータ/E2 エミュレータ/E2 エミュレータ Lite の略称
COM port	COM port とはホスト PC のシリアルインタフェースのポートです。 ホスト PC のシリアルインタフェースを使用して書き込みを行う場合,使用ツールとして COM port(COMx)を選択します。x は 1 から 256 を選択可能です。
マイコン	マイクロコンピュータの略称
ターゲットデバイス	お客様が使用するルネサスエレクトロニクス製のフラッシュメモリ内蔵マイコン
ターゲットシステム	ターゲットデバイスを実装したユーザー設計のボード製品
ホストマシン	FP6、エミュレータを制御するためのパーソナルコンピュータを指します。

# 目次

1. 棋	既要	8
1.1	PG-FP6、Renesas Flash Programmerの概要	8
1.2	マニュアル構成	
2. <b>5</b>	ターゲットシステムの設計	0
2.1	ターゲットシステムとの接続について	
2.2	COMポートを使用したターゲットシステムとの接続	
2.3	サポートマイクロコントローラについて	
2.4	ターゲットケーブルの端子構成	
	4.1 FP6 ターゲットケーブル(14 ピンタイプ)	
2.	4.2 FP6 ターゲットケーブル(20 ピン変換アダプタ)	
	4.3 RFP エミュレータ用ターゲットケーブル(14/38 ピンタイプ)	
2.	4.4 RFP エミュレータ用ターゲットケーブル(20 ピンタイプ)	12
2.5	USBを使用したターゲットシステムとの接続	13
3. ¬	マイコン接続(FP6)	14
3.1	RA(UART通信方式)	
3.2	RA(SWD通信方式)	
3.3	RL78(単線UART通信方式VDD=EVDD)	
3.4	RL78(単線UART通信方式VDD≠EVDD)	
3.5	RX, SuperH(SCI通信方式)	
3.6	RX(FINE通信方式)	
3.7	RISC-V MCU(UART通信方式)	
3.8	RH850 type1(1線UART通信方式)	
3.9	RH850 type1(2線UARTまたはCSI通信方式)	
	N RH850 type2(2線UARTまたはCSI通信方式)	
3.10		
-	・ RE(UART通信方式)	
	3 78K, V850(UART通信方式)	
	5 78K, V850 (CSI通信方式)	
	5 78K, V850(CSI-H/S通信方式)	
	5 78K0S(単線UART通信方式)	
	7 78K0R(単線UART通信方式)	
	78K0K(单禄OAKT通信万式)	
	3 78KU(TOOLOX, TOOLDX通信万式)	
3.20	) V850E2(CSI通信方式)	34

3.21 R8C	35
3.22 FP6オプション製品	36
4. マイコン接続(RFP)	37
4.1 エミュレータを使用した接続	37
4.2 COMポートを使用した推奨接続例	37
4.2.1 タイプ A の回路例(2 線 UART)	38
4.2.2 タイプ B の回路例(1 線 UART)	39
4.2.3 タイプ C の回路例(2 線 UART)	40
4.3 RFPのリセット信号設定	41
4.4 注意事項	41

#### 1. 概要

この章では、フラッシュプログラマ(PG-FP6、Renesas Flash Programmer)の概要とご使用に必要な情報が記載されたマニュアルについて記載します。

#### 1.1 PG-FP6、Renesas Flash Programmer の概要

PG-FP6 (以降、FP6 と略します)、Renesas Flash Programmer (以降、RFP と略します) は、ルネサスエレクトロニクス製のフラッシュメモリ内蔵シングルチップマイコンに対し、ターゲットシステム上にてプログラムの消去、書き込み、ベリファイを行うためのツールです。

#### 1.2 マニュアル構成

FP6、RFPのマニュアルは、以下で構成されています。

- FP6 ユーザーズマニュアル
- RFP ユーザーズマニュアル

FP6、RFP のご使用にあたり、それぞれのユーザーズマニュアルを必ずお読みください。また、RFP で使用するエミュレータのマニュアルも用意されていますので、そちらもご確認ください。

#### (1) FP6 ユーザーズマニュアル

FP6 ユーザーズマニュアルには、以下の内容が記載されています。

- FP6 の構成品、
- FP6 本体のハードウェア仕様
- FP6 本体、および FP6 Terminal の操作方法

#### (2) RFP ユーザーズマニュアル

RFP ユーザーズマニュアルには、以下の内容が記載されています。

- RFP のソフトウェア仕様
- RFP の操作方法

#### (3) E2 エミュレータ ユーザーズマニュアル

E2 エミュレータ ユーザーズマニュアルには、以下の内容が記載されています。

- E2 の構成品
- E2 のハードウェア仕様
- E2 とホストマシンおよびターゲットシステムとの接続

#### (4) E2 エミュレータ Lite ユーザーズマニュアル

E2 エミュレータ Lite ユーザーズマニュアルには、以下の内容が記載されています。

- E2 Lite の構成品
- E2 Lite のハードウェア仕様
- E2 Lite とホストマシンおよびターゲットシステムとの接続

#### (5) E1/E20 エミュレータ ユーザーズマニュアル

E1/E20 エミュレータ ユーザーズマニュアルには、以下の内容が記載されています。

- E1/E20 の構成品
- E1/E20 のハードウェア仕様
- E1/E20 とホストマシンおよびターゲットシステムとの接続



#### 2. ターゲットシステムの設計

この章では、フラッシュプログラマを使用してフラッシュメモリ内蔵シングルチップマイコンを操作するためのターゲットシステムの構成について記載します。

#### 2.1 ターゲットシステムとの接続について

#### (1) FP6

FP6 とターゲットシステムを接続するためには、ターゲットシステム上にターゲットケーブルを接続するためのターゲットコネクタを実装する必要があります。FP6 で利用できるターゲットケーブルの端子構成は本章をお読みください。

#### (2) RFP

RFP とターゲットシステムを接続するためには、ターゲットシステム上に E1/E20/E2/E2 Lite、もしくは J-Link デバッグプローブに対応したターゲットケーブルを接続するためのターゲットコネクタを実装するか、USB シリアル変換機を実装する必要があります。エミュレータのターゲットケーブルの端子構成は本章をお読みください。また、各エミュレータ製品でマイコンファミリ別のユーザーズマニュアル別冊が用意されていますので、そちらもお読みください。

備考: RFP で対応している J-Link デバッグプローブおよび接続については以下の WEB サイトで ご確認ください。

https://www.renesas.com/rfp\_users

#### 2.2 COM ポートを使用したターゲットシステムとの接続

RFPでは E2 などのエミュレータの代わりに、ホストマシンの USB ポートから USB シリアル変換器 を経由してターゲットデバイスに接続し、ホストマシンの COM ポートとしてターゲットデバイスとシリアルポートを使用して通信を行うことが可能です。接続については「4.2 COM ポートを使用した推奨接続例」を参照してください。

ターゲットデバイスの COM ポート対応有無については以下をご確認ください。

RFP V3 対応マイコン一覧

#### 2.3 サポートマイクロコントローラについて

FP6、RFP でサポートしているマイクロコントローラについては、下記の弊社開発環境のホームページに公開していますのでご覧ください。

• FP6

FP6 対応マイコン一覧

• RFP

RFP V3 対応マイコン一覧

## 2.4 ターゲットケーブルの端子構成

FP6 と RFP で使用するエミュレータ(E1、E20、E2、E2 Lite)のターゲットケーブルの端子構成を以下に示します。

#### 2.4.1 FP6 ターゲットケーブル (14 ピンタイプ)

表 2-1 FP6用ターゲットケーブル (14ピンタイプ) の端子構成

端子名 <sup>注1</sup>	D-sub 15pin コネクタ(オス)	14 ピン 2.54mm ピッチ 汎用コネクタ(メス)
SCK/IO4	3	1
GND	15	2
CLK/IO5	14	3
FLMD0/IO0	12	4
SI/RxD <sup>注 2</sup>	2	5
IO1	10	6
SO/TxD1 <sup>注 2</sup> /IO3	1	7
VCC	8	8
FLMD1	6	9
102	13	10
TxD2 <sup>注 2</sup> /HS	7	11
GND	15	12
RESET	4	13
Not used <sup>注 3</sup>	_	14

注1: 未使用端子はオープン処理してください。

注2: TxD/RxD は FP6 側の信号名です。

注3: Not used はターゲットケーブル内でオープンになっています。デバッグも同じ 14 ピンコネクタで兼用するボードの開発時には 使用するエミュレータのマニュアルも参照してください。

## 2.4.2 FP6 ターゲットケーブル(20 ピン変換アダプタ)

ターゲットシステムに CoreSight 20 ピンコネクタをご利用の場合、FP6 用 20 ピン変換アダプタをご使用ください。また、10 ピンターゲットシステムをご利用の場合、20 ピン/10 ピン変換ケーブルを併せてご使用ください。

表 2-2 FP6用ターゲットケーブル (20ピンタイプ) の端子構成

端子名 <sup>注 1</sup>	D-sub 15pin	CoreSight 20pin	CoreSight 10pin
<b>地丁石</b> 一	コネクタ(オス)	コネクタ(メス)	コネクタ(メス)
VCC	8, 9	1	1
FLMD1/SWDIO	6	2	2
GND	15	3	3
SCK/IO4/SWCLK	3	4	4
GND	15	5	5
SI/RxD <sup>注 2</sup>	2	6	6
Not used	_	7	7
TxD2 <sup>注 2</sup> /HS	7	8	8
Not used	_	9	9
RESET	4	10	10
Not used	_	11	_
SO/TxD1 <sup>注 2</sup> /IO3	1	12	_
Not used	<u> </u>	13	_
IO1	10	14	_
GND	15	15	_
CLK/IO5	14	16	_
GND	15	17	_
FLMD0/IO0	12	18	_
GND	15	19	_
102	13	20	_

注1: 未使用端子はオープン処理してください。

注2: TxD/RxD は FP6 側の信号名です。

注意: FP6 用 20 ピン変換アダプタは別売りのオプション製品となります。詳しくは FP6 製品ホームページもしくは「3.22 FP6 オプション製品」をご確認ください。

【製品名】FP6 用 20 ピン変換アダプタ (型名:RTE0T00001FWRB0000R)

## 2.4.3 RFP エミュレータ用ターゲットケーブル (14/38 ピンタイプ)

表 2-3 E1、E20、E2、E2 Lite用14/38ピンコネクタの端子構成

端子名(RX ファミリ) <sup>注1</sup>	14 ピン	38 ピン
IO4	1	15
GND	2	_
IO5	3	21
100	4	3
TxD <sup>注 2</sup>	5	11
IO1	6	1
IO3	7	8
VCC	8	14
_	9	17
IO2	10	2
RxD <sup>注 2</sup>	11	19
GND	12	_
RESET	13	9
GND	14	5

注 1: 未使用端子はオープン処理してください。 注 2: TxD/RxD はマイコン側の信号名です。

## 2.4.4 RFP エミュレータ用ターゲットケーブル (20 ピンタイプ)

表 2-4 E2、E2 Lite用CoreSight 20ピンコネクタの端子構成

端子名(RA ファミリ) <sup>注 1</sup>	端子名(RISC-V MCU) 注1	端子名(RE ファミリ) <sup>注1、注2</sup>	CoreSight 20 ピン
VCC	VCC	VCC	1
SWDIO	TMSC <sup>注 5</sup>	RxD <sup>注 3</sup>	2
GND	GND	GND	3
IO4 <sup>注 4</sup> /SWCLK	IO4 <sup>注 4</sup> /TCKC <sup>注 5</sup>	IO4 <sup>注 4</sup> /TxD <sup>注 3</sup>	4
GND	GND	GND	5
TxD <sup>注 3</sup>	TxD <sup>注 3</sup>	<del>_</del>	6
_	_	_	7
RxD <sup>注 3</sup>	RxD <sup>注 3</sup>	_	8
GND	GND	GND	9
RESET	RESET	RESET	10
_	_	<del>_</del>	11
IO3 <sup>注 4</sup>	IO3 <sup>注 4</sup>	IO3 <sup>注 4</sup>	12
_	_	_	13
IO1 <sup>注 4</sup>	IO1 <sup>注 4</sup>	IO1 <sup>注 4</sup>	14
GND	GND	GND	15
IO5 <sup>注 4</sup>	IO5 <sup>注 4</sup>	IO5 <sup>注 4</sup>	16
GND	GND	GND	17
IO0 <sup>注 4</sup>	IO0 <sup>注 4</sup>	IO0 <sup>注 4</sup>	18
GND	GND	GND	19
IO2 <sup>注 4</sup>	IO2 <sup>注 4</sup>	IO2 <sup>注 4</sup>	20

注 1: 未使用端子はオープン処理してください。 注 2: E2 Lite は RE ファミリに対応していません。

注3: TxD/RxD はマイコン側の信号名です。

注 4: E2 Lite は使用不可

注 5: RFP および FP6 は cJTAG に対応していません。

# 2.5 USB を使用したターゲットシステムとの接続

USBを使用した推奨接続例は、各マイクロコントローラのハードウェアマニュアルをご覧ください。

#### 3. マイコン接続 (FP6)

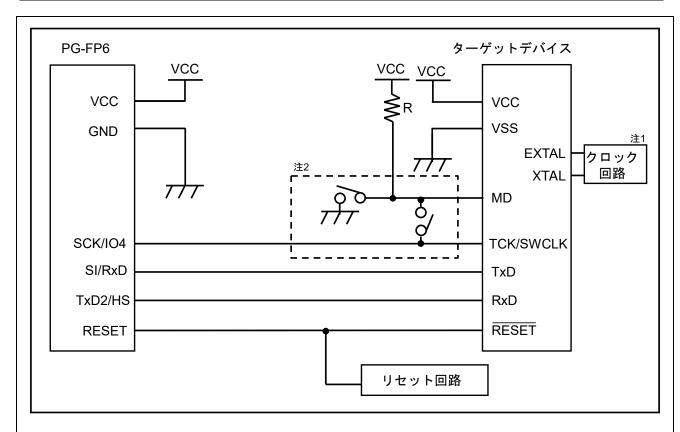
この章では、FP6 でのマイコンとの接続について記載します。ご使用になるマイコンの端子処理については推奨デザインをご参照ください。図中の端子名称はターゲットデバイスによって異なる場合があります。実際の端子名称は各ターゲットデバイスのユーザーズマニュアルを参照してください。

#### 3.1 RA(UART 通信方式)

FP6 本体の D-sub15 ピンコネクタに 14 ピンターゲットケーブル、FP6 用 20 ピン変換アダプタを接続した場合の各信号の変換を以下に示します。

表 3-1 RAファミリ用信号接続一覧

FP6 の信号名	D-sub 15 ピン コネクタ(オス)	14 ピン フルピッチコネクタ	CoreSight 20 ピン コネクタ(メス)	RA ファミリ信号名
VCC	8、9	8	1	VCC
GND	15	2、12	3、5、15、17、19	VSS
GND	_	14	9	VSS
SCK/IO4	3	1	4	MD
SI/RxD	2	5	6	TxD
TxD2/HS	7	11	8	RxD
RESET	4	13	10	RESET



- 注1. クロック回路の必要性はターゲットデバイスによって異なる場合があります。ターゲットデバイスのユーザーズマニュアルを参照してください。
- 注2. デバイスによって異なります。RA ファミリの各マイコンの「ユーザーズマニュアル ハードウェア編」の「フラッシュメモリ」章-「使用上の注意」節-「エミュレータ接続」項を参照し、接続が推奨されているマイコンでは、MD 端子を SCK/IO4 に接続してください。

FP6 の SCK/IO4 に結線しない場合、ユーザーシステム上で MD 端子が "Low"になるよう端子処理してご使用ください。 FP6 はリセット解除前に SCI ブートモードに設定するため、SCK/IO4 から Low 出力を行います。(「接続時のモード端子設定」を初期設定のまま使用した場合)

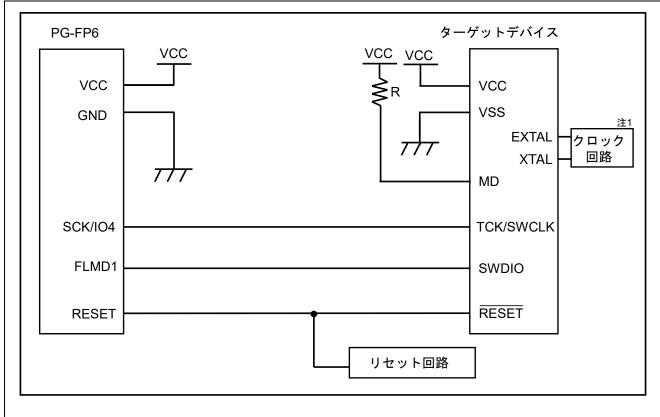
図 3.1 UARTの回路例(RA6M3の回路例)

#### 3.2 RA (SWD 通信方式)

FP6 本体の D-sub15 ピンコネクタに 14 ピンターゲットケーブル、FP6 用 20 ピン変換アダプタを接続した場合の各信号の変換を以下に示します。

表 3-2 RAファミリ用信号接続一覧

FP6 の信号名	D-sub 15 ピン コネクタ(オス)	14 ピン フルピッチコネクタ	CoreSight 20 ピン コネクタ(メス)	RA ファミリ信号名
VCC	8、9	8	1	VCC
GND	15	2、12	3、5、15、17、19	VSS
GND	_	14	9	VSS
SCK/IO4	3	1	4	SWCLK
FLMD1	6	9	2	SWDIO
RESET	4	13	10	RESET



注1. クロック回路の必要性はターゲットデバイスによって異なる場合があります。ターゲットデバイスのユーザーズマニュアルを参照してください。

図 3.2 SWDの回路例 (RA6M3の回路例)

#### 3.3 RL78(単線 UART 通信方式 VDD=EVDD)

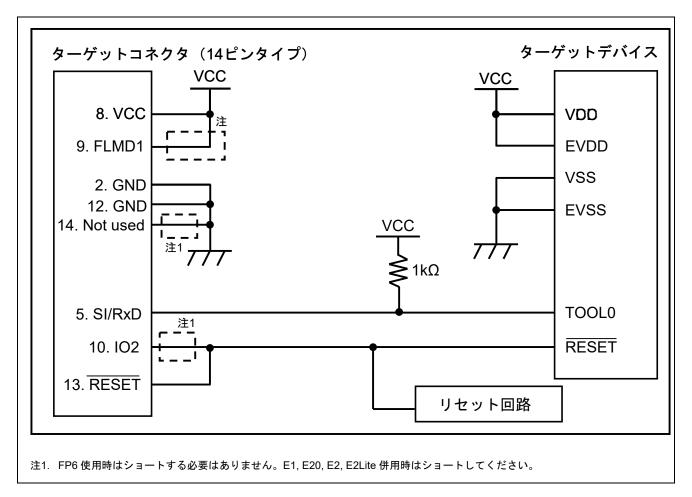
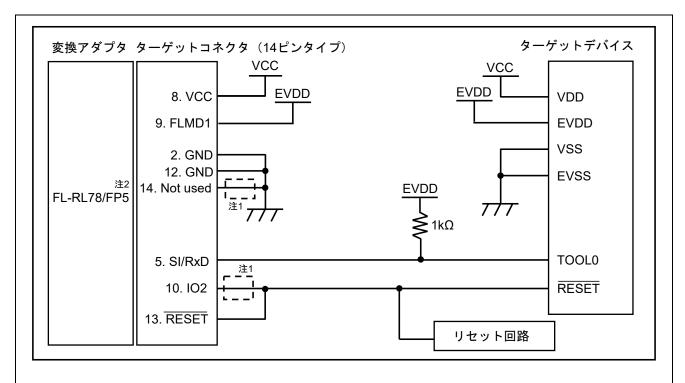


図 3.3 VDD=EVDD (RL78ファミリ) の回路例

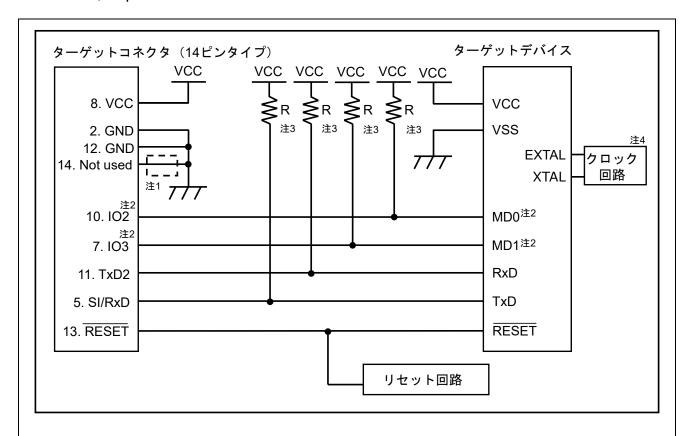
#### 3.4 RL78 (単線 UART 通信方式 VDD≠EVDD)



- 注1. FP6 使用時はショートする必要はありません。E1, E20, E2, E2Lite 併用時はショートしてください。
- 注2. VDD≠EVDD で書き込みを行う場合、変換アダプタ FL-RL78/FP5 (株式会社内藤電誠町田製作所製) を接続してください。

図 3.4 VDD≠EVDD(RL78ファミリ)の回路例

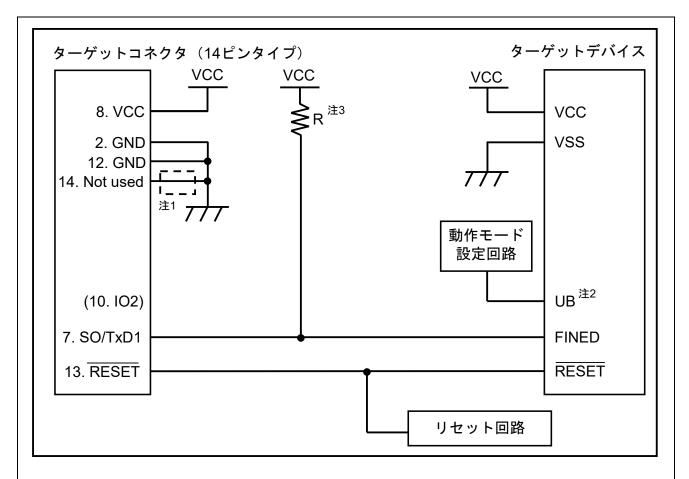
#### 3.5 RX, SuperH (SCI 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20, E2, E2Lite 併用時はショートしてください。
- 注2. 動作モードのモード設定端子は IOO から IO5 端子のいずれかと接続します。IOO から IO5 の信号設定は[セットアップ]ダイアログボックス[接続設定]タブの[モード端子設定]ダイアログボックスで設定します。通常、[IO 信号設定]エリアの設定は初期設定のままにしてください。「E1/E20/E2 エミュレータ, E2 エミュレータ Lite ユーザーズマニュアル別冊(RX 接続時の注意事項)」の回路例と互換性があります。
- 注3. Rの値は $4.7K\Omega\sim10K\Omega$ にしてください。
- 注4. クロック回路の必要性はターゲットデバイスによって異なる場合があります。ターゲットデバイスのユーザーズマニュアルを参照してください。

#### 図 3.5 SCI (RXファミリ、SuperHファミリ) の回路例 (RX62Tの回路例)

#### 3.6 RX (FINE 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20, E2, E2Lite 併用時はショートしてください。
- 注2. UB 端子はユーザーブートモードへエントリさせるためのポートです。動作モードがブートモード (SCI) になるように設定するか、ターゲットコネクタ側の IO2 に接続してください。
- 注3. Rの値は E1, E20, E2, E2Lite 併用時 4.7KΩにしてください。

図 3.6 FINE (RXファミリ) の回路例

#### 3.7 RISC-V MCU(UART 通信方式)

FP6 本体の D-sub15 ピンコネクタに 14 ピンターゲットケーブル、FP6 用 20 ピン変換アダプタを接続した場合の各信号の変換を以下に示します。

表 3-3 RISC-V MCUファミリ用信号接続一覧

FP6 の信号名	D-sub 15 ピン	14 ピン	CoreSight 20 ピン	RISC-V MCU
FF0 07倍 5 位	コネクタ(オス)	フルピッチコネクタ	コネクタ(メス)	ファミリ信号名
VCC	8、9	8	1	VCC
GND	15	2、12	3、5、15、17、19	VSS
GND	_	14	9	VSS
SI/RxD	2	5	6	TxD
TxD2/HS	7	11	8	RxD
RESET	4	13	10	RESET

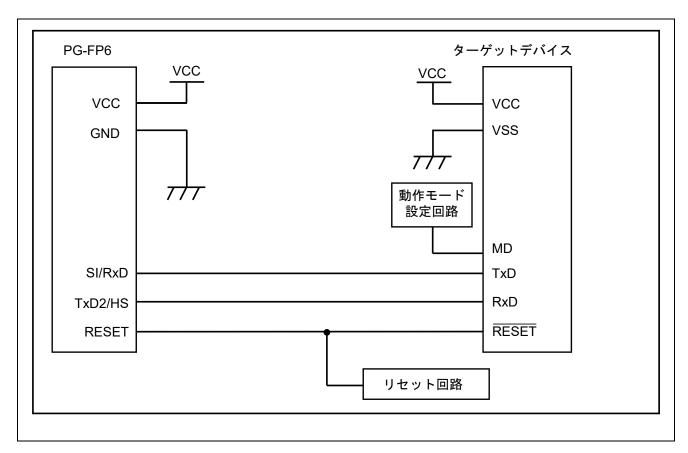
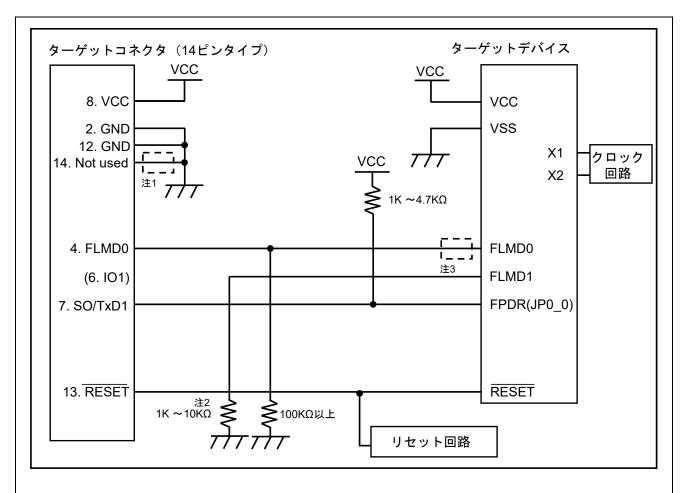


図 3.7 UART (RISC-V MCUファミリ) の回路例

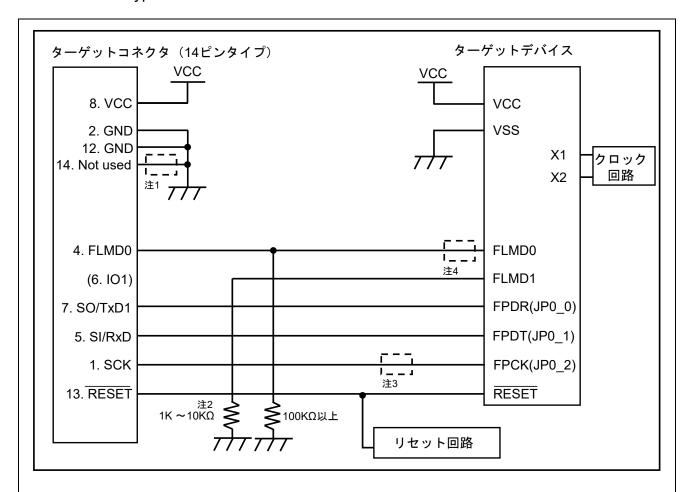
#### 3.8 RH850 type1 (1 線 UART 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20, E2 併用時はショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の IO1 に接続してください。シリアルプログラミングモード時は IO1 端子を Low 出力します。
- 注3. 対象デバイスに依っては通信端子とモード制御端子の Power domain が異なりますが、FP6 およびエミュレータはすべてターゲットコネクタ側の VCC 端子のレベルで動作します。必要に応じてレベルシフタ等を挿入してください。

図 3.8 1 wire UART (RH850ファミリ) の回路例 (RH850/F1xの回路例)

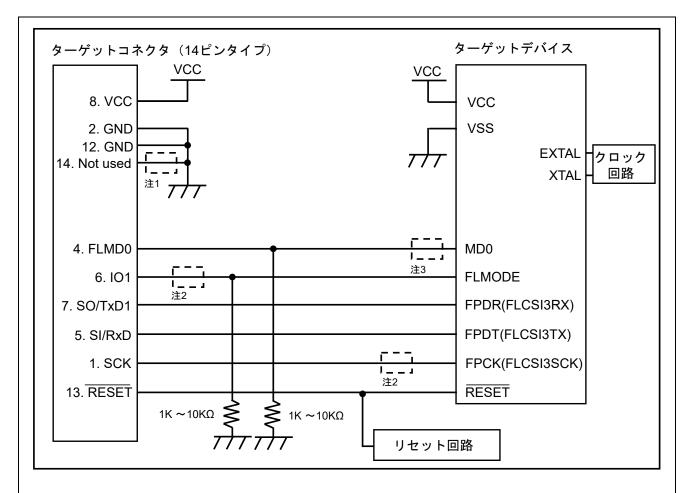
#### 3.9 RH850 type1 (2線 UART または CSI 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20, E2 併用時はショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の IO1 に接続してください。シリアルプログラミングモード時は IO1 端子を Low 出力します。
- 注3. 2 wire UART 使用時はショートする必要はありません。
- 注4. 対象デバイスに依っては通信端子とモード制御端子の Power domain が異なりますが、FP6 およびエミュレータはすべてター ゲットコネクタ側の VCC 端子のレベルで動作します。必要に応じてレベルシフタ等を挿入してください。

図 3.9 2 wire UARTまたはCSI(RH850ファミリ)の回路例(RH850/F1xの回路例)

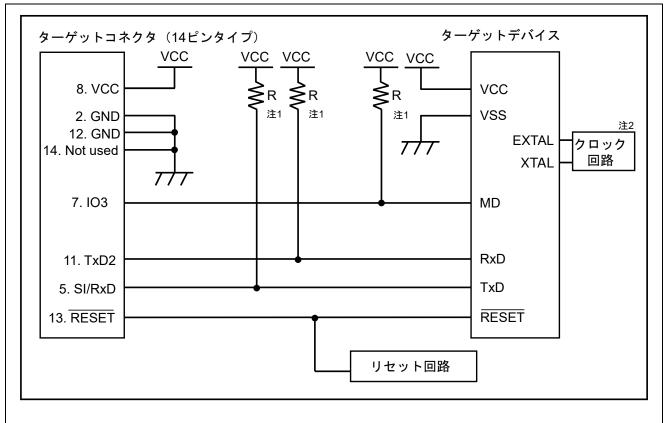
#### 3.10 RH850 type2 (2線 UART または CSI 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20, E2 併用時はショートしてください。
- 注2. 2 wire UART 使用時はショートする必要はありません。
- 注3. 対象デバイスに依っては通信端子とモード制御端子の Power domain が異なりますが、FP6 およびエミュレータはすべてターゲットコネクタ側の VCC 端子のレベルで動作します。必要に応じてレベルシフタ等を挿入してください。

図 3.10 2 wire UARTまたはCSI(RH850ファミリ)の回路例(RH850/E1xの回路例)

# 3.11 Renesas Synergy (UART 通信方式)



注1. Rの値は4.7K $\Omega$ ~10K $\Omega$ にしてください。

注2. クロック回路の必要性はターゲットデバイスによって異なる場合があります。ターゲットデバイスのユーザーズマニュアルを参照してください。

図 3.11 UARTの回路例 (S7G2の回路例)

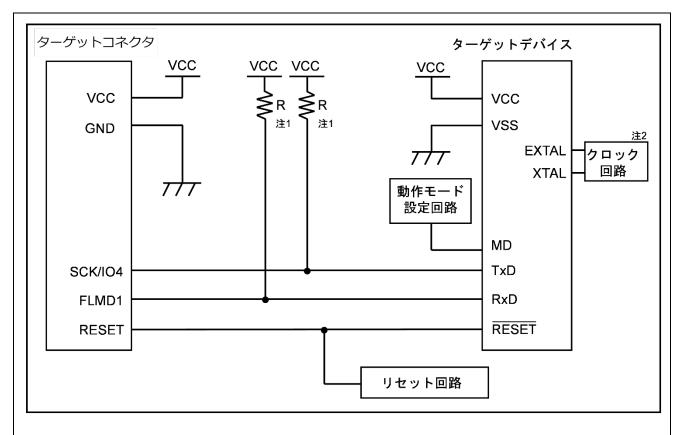
#### 3.12 RE (UART 通信方式)

FP6 本体の D-sub15 ピンコネクタに 14 ピンターゲットケーブル、FP6 用 20 ピン変換アダプタを接続した場合の各信号の変換を以下に示します。

表 3-4 REファミリ用信号接続一覧

FP6 の信号名	D-sub 15 ピン コネクタ(オス)	14 ピン フルピッチコネクタ	CoreSight 20 ピン コネクタ(メス)	RE ファミリ信号名
VCC	8、9	8	1	VCC
GND	15	2、12	3、5、15、17、19	VSS
GND	_	14	9	VSS
TxD2/HS	7	11	8 注 1	MD
SCK/IO4	3	1	4	TxD
FLMD1	6	9	2	RxD
RESET	4	13	10	RESET

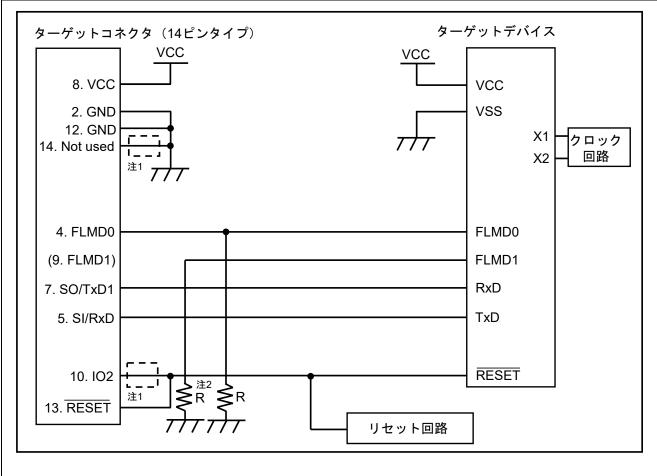
注1. デバッグ時にTDI 端子と共用で使用する場合は、MD 端子との切り替え回路が必要です。



- 注1. Rの値は4.7K $\Omega$ ~10K $\Omega$ にしてください。
- 注2. クロック回路の必要性はターゲットデバイスによって異なる場合があります。ターゲットデバイスのユーザーズマニュアルを参照してください。

図 3.12 UARTの回路例(R7F0E017Dの回路例)

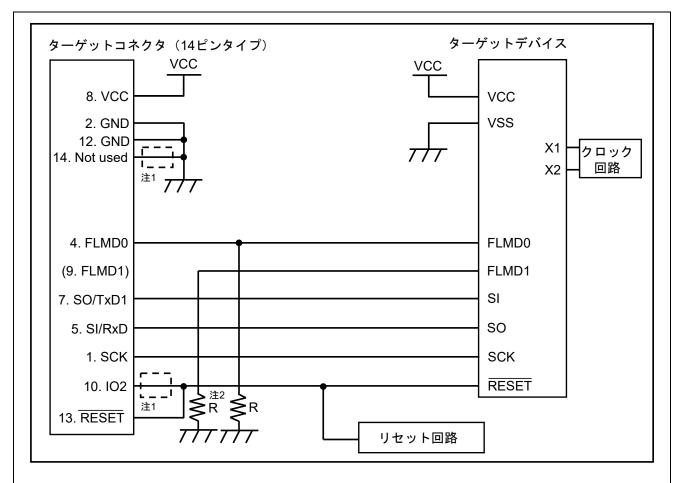
#### 3.13 78K, V850 (UART 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20 併用時はショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の FLMD1 に接続してください。フラッシュ・メモリ・プログラミング・モード時は FLMD1 端子を Low 出力します。

図 3.13 UART・単電源フラッシュメモリ内蔵マイコン(78K, V850)の回路例

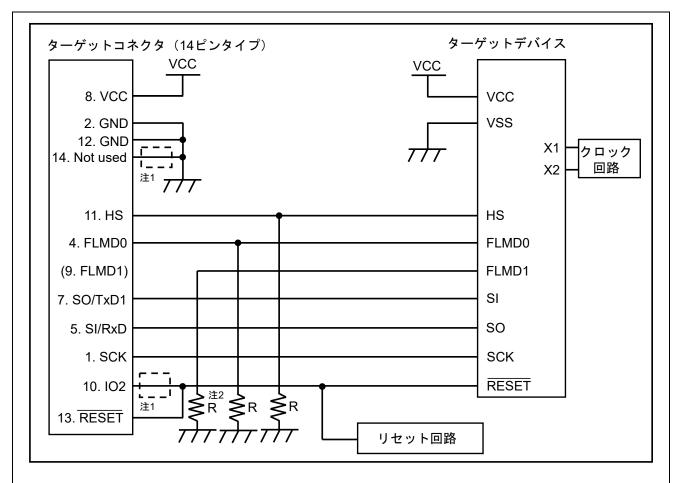
#### 3.14 78K, V850 (CSI 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20 併用時はショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の FLMD1 に接続してください。フラッシュ・メモリ・プログラミング・モード時は FLMD1 端子を Low 出力します。

図 3.14 CSI・単電源フラッシュメモリ内蔵マイコン(78K, V850)の回路例

#### 3.15 78K, V850 (CSI-H/S 通信方式)



- 注1. FP6 使用時はショートする必要はありません。E1, E20 併用時はショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の FLMD1 に接続してください。フラッシュ・メモリ・プログラミング・モード時は FLMD1 端子を Low 出力します。

図 3.15 CSI-H/S・単電源フラッシュメモリ内蔵マイコン(78K, V850)の回路例

#### 3.16 78KOS (単線 UART 通信方式)

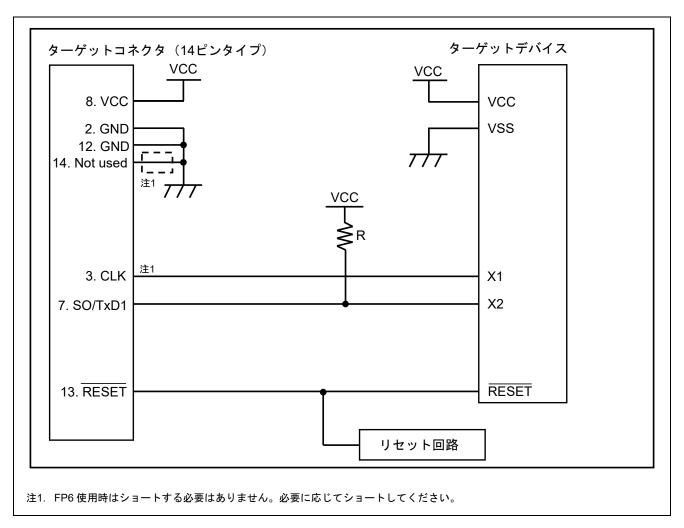


図 3.16 単線UART (78K0S) の回路例

#### 3.17 **78K0R**(単線 UART 通信方式)

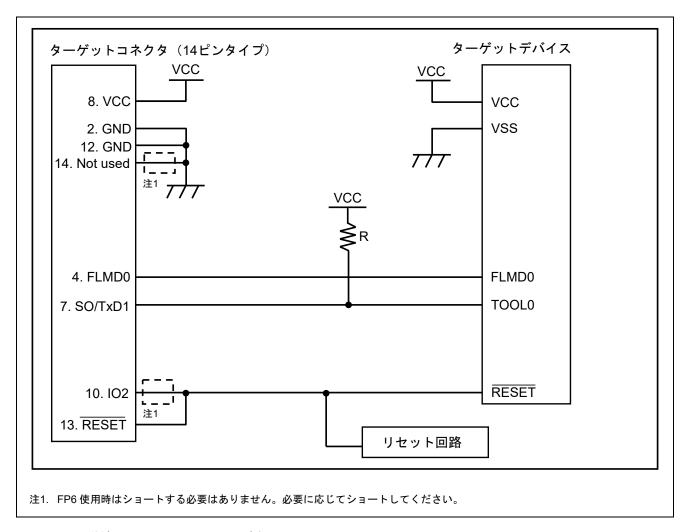


図 3.17 単線UART (78K0R) の回路例

#### 3.18 78K0(TOOLCx, TOOLDx 通信方式)

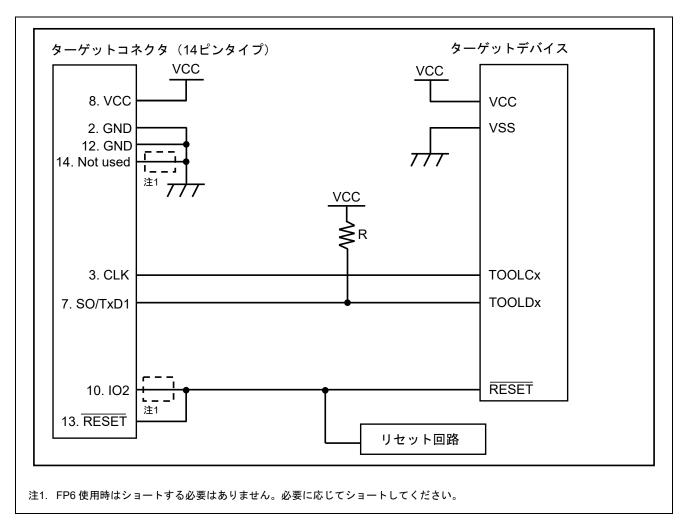
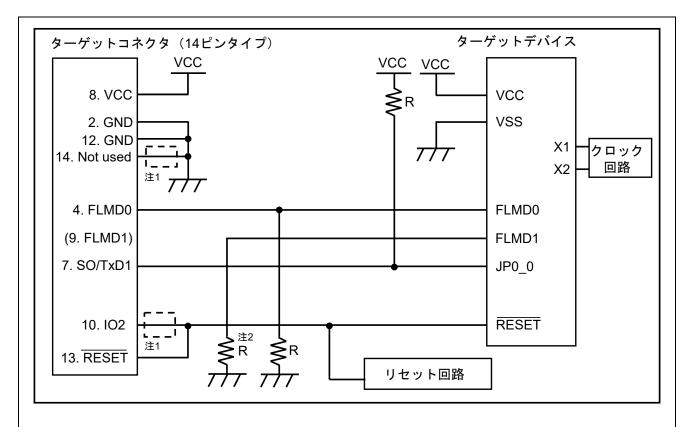


図 3.18 TOOLCx, TOOLDx (78K0) の回路例

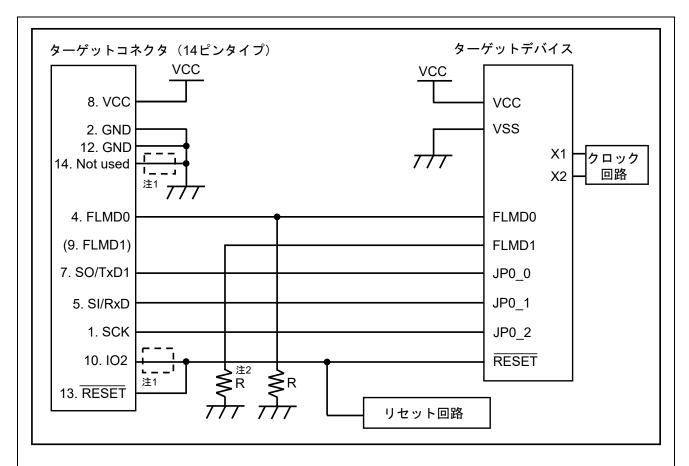
#### 3.19 V850E2(単線 UART 通信方式)



- 注1. FP6 使用時はショートする必要はありません。必要に応じてショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の FLMD1 に接続してください。フラッシュ・メモリ・プログラミング・モード時は FLMD1 端子を Low 出力します。

図 3.19 単線UART (V850E2) の回路例

#### 3.20 V850E2 (CSI 通信方式)



- 注1. FP6 使用時はショートする必要はありません。必要に応じてショートしてください。
- 注2. 兼用端子を使用する上でプルアップする場合は、ターゲットコネクタ側の FLMD1 に接続してください。フラッシュ・メモリ・プログラミング・モード時は FLMD1 端子を Low 出力します。

図 3.20 CSI (V850E2) の回路例

#### 3.21 R8C

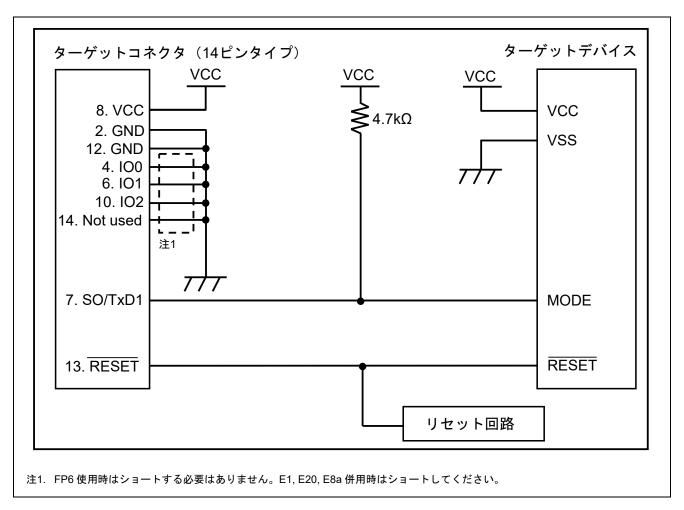


図 3.21 R8Cファミリの回路例

#### 3.22 FP6 オプション製品

FP6 をご使用の際に、便利なオプション製品(別売)をご用意しております。

- E1 エミュレータ用 14 ピン/16 ピン変換アダプタ (型名:QB-F14T16-01)
- FP6 用 20 ピン変換アダプタ (型名:RTE0T00001FWRB0000R)
- E2 エミュレータ用ユーザインタフェースケーブル (20-20pins) (型名: RTE0T00020KCAC0000J)
- E2 エミュレータ用ユーザインタフェースケーブル (20-10pins) (型名: RTE0T00020KCAC1000J)

オプション製品の詳細は、下記の弊社開発環境ホームページに公開していますのでご覧ください。

• Webページ https://www.renesas.com/pg-fp6

株式会社内藤電誠町田製作所からオプション製品を販売しております。詳しくは以下にお問い合わせください。

 株式会社内藤電誠町田製作所 Web ページ https://www.ndk-m.co.jp/

#### マイコン接続(RFP) 4.

この章では、RFP でのマイコンとの接続について記載します。ご使用になるマイコンの端子処理につ いては推奨デザインをご参照ください。図中の端子名称はターゲットデバイスによって異なる場合があ ります。実際の端子名称は各ターゲットデバイスのユーザーズマニュアルを参照してください。

#### エミュレータを使用した接続 4.1

RFP でのマイコン接続についてはご使用のエミュレータ別冊ユーザーズマニュアルを参照してくださ V,

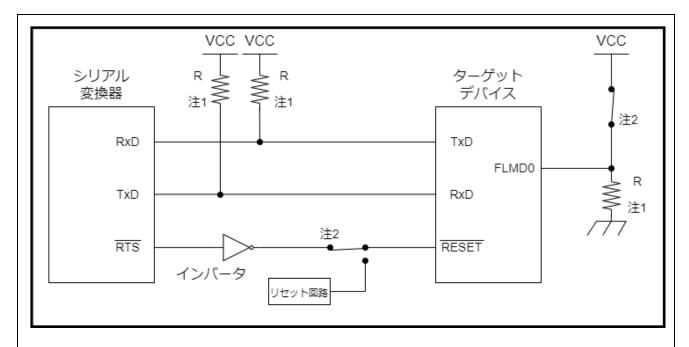
#### COM ポートを使用した推奨接続例 4.2

COM ポート使用時の USB シリアル変換器とマイコン間の推奨接続例を以下に示します。推奨接続例 は通信方式、リセット端子の接続の違いに応じてタイプ A/B/C/D の 4 種類に分別しています。対応する マイコン型名とタイプはWebサイトに公開されている「RFPV3対応マイコン一覧」をご確認ください。 また、書き込みに使用する端子名や端子処理はマイコンのマニュアルを参照してください。

備考: タイプDの推奨接続例については以下のマニュアルをご確認ください。 シリアルポートを使用した RL78 デバッグ機能 アプリケーションノート

注意: 本回路例は動作確認をしておりますが、ターゲットシステムや PC の特性等によりタイミング が異なる可能性があります。

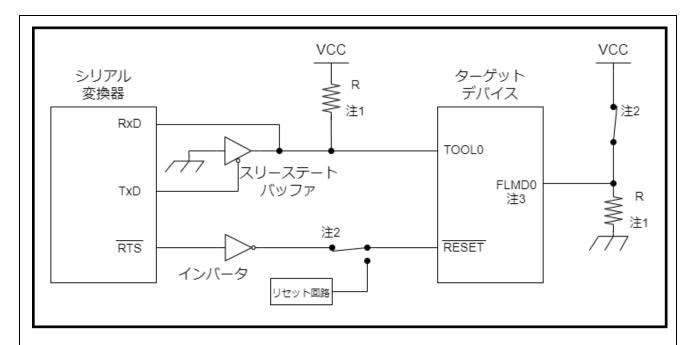
# 4.2.1 タイプ A の回路例(2線 UART)



- 注1. Rの値は  $4.7 \text{k}\Omega$  を想定しています。プルアップ及びプルダウンの抵抗値は各マイコンの電気的特性を確認し、適切な抵抗値をご利用ください。
- 注2. 電源投入前にショートしてください。

#### 図 4.1 COMポート使用時の推奨回路例(タイプA)

# 4.2.2 タイプBの回路例(1線 UART)

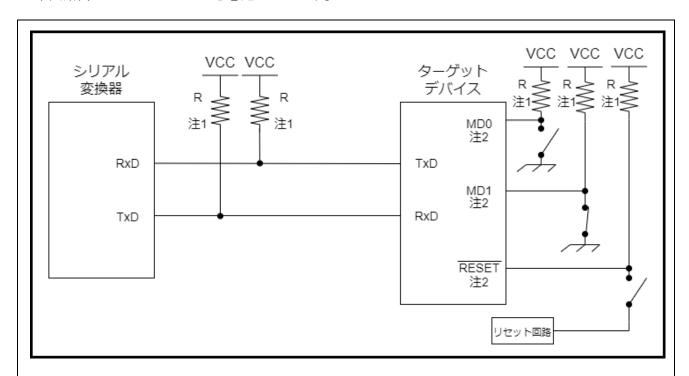


- 注1. Rの値は  $4.7 \text{k}\Omega$  を想定しています。プルアップ及びプルダウンの抵抗値は各マイコンの電気的特性を確認し、適切な抵抗値をご利用ください。
- 注2. 電源投入前にショートしてください。
- 注3. RL78 には FLMD0 がありません。

#### 図 4.2 COMポート使用時の推奨回路例(タイプB)

#### 4.2.3 タイプ C の回路例 (2 線 UART)

本回路例はRX62Tグループを想定しています。



- 注1. Rの値は  $4.7 \text{k}\Omega$  を想定しています。プルアップ及びプルダウンの抵抗値は各マイコンの電気的特性を確認し、適切な抵抗値をご利用ください。
- 注2. ターゲットシステムへの電源投入前に、各マイコンがブートモードにエントリするように設定してください。

#### 図 4.3 COMポート使用時の推奨回路例(タイプC)

#### 4.3 RFP のリセット信号設定

「4.2 COM ポートを使用した推奨接続例」で記載している回路例のリセット端子について、RFPではソフトウェア上でリセット信号の設定が可能のため、インバータを使用した RTS リセット以外の回路を使用することが可能です。RTS 端子以外の推奨接続例についての詳細は、「シリアルポートを使用したRL78 デバッグ機能 アプリケーションノート」をご確認ください。

推奨接続例の各タイプにおける RFP のリセット信号設定を以下に示します。リセット信号設定については RFP ユーザーズマニュアルをご確認ください。

表 4-1 タイプ別のRFPリセット信号設定

	RTS	RTS-Invert	DTR	DTR-Invert
タイプA	0	×	×	×
タイプB	0	×	×	×
タイプ C	×	×	×	×
タイプ D	×	×	0	0

チェック有り ×: チェック無し

#### 4.4 注意事項

#### • ホスト PC や USB シリアル変換器との相性

USB シリアル変換器は製品仕様に依存して、タイミングずれ、データ欠けが発生することがあります。 使用されるUSBシリアル変換機で動作確認してください。タイミングずれ、データ欠けが発生する場合、 他のUSB シリアル変換器をご検討いただく必要があります。

備考: USBシリアル変換器推奨製品

• FT232R (FTDI 社製)

#### • FTDI 社製の USB シリアル変換チップご使用の際の注意事項

COM 接続した場合に、USB シリアル変換チップの設定により COM 接続できない場合があります。 COM 接続できない場合は、Windows デバイスマネージャーから対象 COM のプラグアンドプレイ認識のチェックボックスのチェックを外してください。



図 4.4 プラグアンドプレイ認識の設定確認

# 改訂記録 PG-FP6, Renesas Flash Programmer ユーザーズマニュアル別冊(フラッシュプログラマの推奨接続回路)

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Oct.01.22	ı	初版発行
2.00	Dec.29.22	13	「2.5 USB を使用したターゲットシステムとの接続」を追加
3.00	Apr.01.23	15	RA(UART 通信方式)の回路例の見直し(Rev.2.00 の推奨回路図でも使用可能)
		16	SWD 通信方式の接続例を追加
4.00	Dec.29.23	12, 21	RISC-V MCU(2 線 UART 通信方式)の接続例を追加
5.00	Apr.01.24	20	「図 3.6 FINE(RX ファミリ)の回路例」注 3 の内容を更新
6.00	Dec.27.24	22	「図 3.8 1 wire UART(RH850 ファミリ)の回路例(RH850/F1x の回路例)」に
			注3を追加
		23	「図 3.9 2 wire UART または CSI(RH850 ファミリ)の回路例(RH850/F1x の回
			路例)」に注4を追加
7.00	Oct.01.25	24	「図 3.10 2 wire UART または CSI(RH850 ファミリ)の回路例(RH850/E1x の
			回路例)」に注3を追加

PG-FP6, Renesas Flash Programmer ユーザーズマニュアル別冊(フラッシュプログラマの推奨接続回路)

発行年月日 2025年10月01日 Rev.7.00

発行 ルネサス エレクトロニクス株式会社 〒135-0061 東京都江東区豊洲3-2-24(豊洲フォレシア) PG-FP6, Renesas Flash Programmer ユーザーズマニュアル別冊 (フラッシュプログラマの推奨接続回路)

