

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

お客様各位

---

## 資料中の「日立製作所」、「日立XX」等名称の株式会社ルネサス テクノロジへの変更について

---

2003年4月1日を以って三菱電機株式会社及び株式会社日立製作所のマイコン、ロジック、アナログ、ディスクリート半導体、及びDRAMを除くメモリ(フラッシュメモリ・SRAM等)を含む半導体事業は株式会社ルネサス テクノロジに承継されました。従いまして、本資料中には「日立製作所」、「株式会社日立製作所」、「日立半導体」、「日立XX」といった表記が残っておりますが、これらの表記は全て「株式会社ルネサス テクノロジ」に変更されておりますのでご理解の程お願い致します。尚、会社商標・ロゴ・コーポレートステートメント以外の内容については一切変更しておりませんので資料としての内容更新ではありません。

ルネサステクノロジ ホームページ (<http://www.renesas.com>)

2003年4月1日  
株式会社ルネサス テクノロジ  
カスタマサポート部

## ご注意

### 安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

### 本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ (<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。

# H8S/2268シリーズ E6000エミュレータ

補足説明書

ルネサスマイクロコンピュータ開発環境システム

HS2268EPI61HJ

## ご注意

1. 本書に記載の製品及び技術のうち「外国為替及び外国貿易法」に基づき安全保障貿易管理関連貨物・技術に該当するものを輸出する場合、または国外に持ち出す場合は日本国政府の許可が必要です。
2. 本書に記載された情報の使用に際して、弊社もしくは第三者の特許権、著作権、商標権、その他の知的所有権等の権利に対する保証または実施権の許諾を行うものではありません。また本書に記載された情報を使用した事により第三者の知的所有権等の権利に関わる問題が生じた場合、弊社はその責を負いませんので予めご了承ください。
3. 製品及び製品仕様は予告無く変更する場合がありますので、最終的な設計、ご購入、ご使用に際しましては、事前に最新の製品規格または仕様書をお求めになりご確認ください。
4. 弊社は品質・信頼性の向上に努めておりますが、宇宙、航空、原子力、燃焼制御、運輸、交通、各種安全装置、ライフサポート関連の医療機器等のように、特別な品質・信頼性が要求され、その故障や誤動作が直接人命を脅かしたり、人体に危害を及ぼす恐れのある用途にご使用をお考えのお客様は、事前に弊社営業担当ご相談をお願い致します。
5. 設計に際しては、特に最大定格、動作電源電圧範囲、放熱特性、実装条件及びその他諸条件につきましては、弊社保証範囲内でご使用いただきますようお願い致します。  
保証値を越えてご使用された場合の故障及び事故につきましては、弊社はその責を負いません。  
また保証値内のご使用であっても半導体製品について通常予測される故障発生率、故障モードをご考慮の上、弊社製品の動作が原因でご使用機器が人身事故、火災事故、その他の拡大損害を生じないようにフェールセーフ等のシステム上の対策を講じて頂きますようお願い致します。
6. 本製品は耐放射線設計をしておりません。
7. 本書の一部または全部を弊社の文書による承認なしに転載または複製することを堅くお断り致します。
8. 本書をはじめ弊社半導体についてのお問い合わせ、ご相談は弊社営業担当迄お願い致します。

# 重要事項

- ・当エミュレータをご使用になる前に、必ずユーザーズマニュアルをよく読んで理解してください。
- ・ユーザーズマニュアルは、必ず保管し、使用上不明な点がある場合は再読してください。

## エミュレータとは：

ここでいうエミュレータとは、株式会社日立製作所（以下、「日立」という。）が製作した次の製品を指します。

- （１）E6000 エミュレータ本体、（２）ユーザシステムインタフェースケーブル、
  - （３）PC インタフェースボード（４）オプションメモリボード
- お客様のユーザシステム及びPCは含みません。

## エミュレータの使用目的：

当エミュレータは、日立マイクロコンピュータ H8S/2268 シリーズ（以下、MCU と略します）を使用したシステムの開発を支援する装置です。ソフトウェアとハードウェアの両面から、システム開発を支援します。

この使用目的に従って、当エミュレータを正しく使用してください。この目的以外に当エミュレータを使用することを堅くお断りします。

## 使用制限：

当エミュレータは、開発支援用として開発したものです。したがって、機器組み込み用として使用しないでください。また、以下に示す開発用途に対しても使用しないでください。

- 1 ライフサポート関連の医療機器用（人命にかかわる装置用）
- 2 原子力開発機器用
- 3 航空機開発機器用
- 4 宇宙開発機器用

このような目的で当エミュレータの採用をお考えのお客様は、当社営業窓口へ是非ご連絡頂きますようお願い致します。

## 製品の変更について：

日立は、当エミュレータのデザイン、性能を絶えず改良する方針をとっています。したがって、予告なく仕様、デザイン、およびユーザズマニュアルを変更することがあります。

## エミュレータを使う人は：

当エミュレータは、ユーザズマニュアルをよく読み、理解した人のみが使用してください。

特に、当エミュレータを初めて使用する人は、当エミュレータをよく理解し、使い慣れている人から指導を受けることをおすすめします。

## 保証の範囲：

日立は、お客様が製品をご購入された日から1年間は、無償で故障品を修理、または交換いたします。

- ただし、（１）製品の誤用、濫用、またはその他異常な条件下での使用
- （２）日立以外の者による改造、修理、保守、またはその他の行為
- （３）ユーザシステムの内容、または使用
- （４）火災、地震、またはその他の事故

により、故障が生じた場合はご購入日から1年以内でも有償で修理、または交換を行います。また、日本国内で購入され、かつ、日本国内で使用されるものに限りません。

## その他の重要事項：

- 1 本資料に記載された情報、製品または回路の使用に起因する損害または特許権その他権利の侵害に関しては、日立は一切その責任を負いません。
- 2 本資料によって第三者または日立の特許権その他権利の実施権を許諾するものではありません。



**著作権所有：**

このユーザーズマニュアルおよび当エミュレータは著作権で保護されており、すべての権利は日立に帰属しています。このユーザーズマニュアルの一部であろうと全部であろうといかなる箇所も、日立の書面による事前の承諾なしに、複写、複製、転載することはできません。

**図について：**

このユーザーズマニュアルの一部の図は、実物と異っていることがあります。

**予測できる危険の限界：**

日立は、潜在的な危険が存在するおそれのあるすべての起こりうる諸状況や誤使用を予見できません。したがって、このユーザーズマニュアルと当エミュレータに貼付されている警告がすべてではありません。お客様の責任で、当エミュレータを正しく安全に使用してください。

# 安全事項

- ・当エミュレータをご使用になる前に、必ずユーザーズマニュアルをよく読んで理解してください。
- ・ユーザーズマニュアルは、必ず保管し、使用上不明な点がある場合は再読してください。

## シグナル・ワードの定義



これは、安全警告記号です。潜在的に、人に危害を与える危険に対し注意を喚起するために用います。起こり得る危害又は死を回避するためにこの記号の後に続くすべての安全メッセージに従ってください。



**危険**

危険は、回避しないと、死亡又は重傷を招く差し迫った危険な状況を示します。ただし、本製品では該当するものではありません。



**警告**

警告は、回避しないと、死亡又は重傷を招く可能性がある潜在的に危険な状況を示します。



**注意**

注意は、回避しないと、軽傷又は中程度の傷害を招くことがある潜在的に危険な状況を示します。

**注意**

安全警告記号の付かない**注意**は、回避しないと、財物損傷を引き起こすことがある潜在的に危険な状況を示します。

**注、留意事項**は、例外的な条件や注意を操作手順や説明記述の中で、ユーザに伝達する場合に使用しています。

## 警告

1. 感電、火災等の危険防止および品質保証のために、お客様ご自身による修理や改造は行なわないでください。故障の際のアフターサービスにつきましては、日立または日立特約店保守担当にお申し付けください。
2. エミュレータまたはユーザシステムのパワーオン時、すべてのケーブル類の抜き差しを行なわないでください。抜き差しを行なった場合、エミュレータとユーザシステムの発煙、発火の可能性があります。また、デバッグ中のユーザプログラムを破壊する可能性があります。
3. エミュレータまたはユーザシステムのパワーオン時、エミュレータとユーザシステムインタフェースケーブルおよびユーザシステムインタフェースケーブルとユーザシステム上の IC ソケットの抜き差しを行なわないでください。  
抜き差しを行なった場合、エミュレータとユーザシステムの発煙、発火の可能性があります。また、デバッグ中のユーザプログラムを破壊する可能性があります。
4. ユーザシステムインタフェースケーブルとユーザシステム上の IC ソケットはピン番号を確かめて正しく接続してください。  
接続を誤るとエミュレータとユーザシステムの発煙、発火の可能性があります。
5. 電源給電については電源仕様に従って供給してください。使用する電源ケーブルは製品に添付のものを使用してください。仕様以外の電源電圧を加えないでください。

## はじめに

この度は、H8S/2268シリーズ用E6000エミュレータをお買い上げいただき、誠にありがとうございます。

H8S/2268用E6000エミュレータ（以下、E6000エミュレータと略します。）は、日立オリジナルマイクロコンピュータHD64F2268等を使用したシステム開発を支援する装置です。

また、E6000エミュレータには日立デバッグインタフェースシステムプログラム、テストプログラムおよびユーザズマニュアルが入ったCD-Rが1枚添付されています。

E6000には、H8Sシリーズ共通の仕様について説明したH8SシリーズE6000エミュレータユーザズマニュアル(以後共通マニュアルと略します)、各製品固有の仕様について説明した補足説明書および日立デバッグインタフェース(以降HDIと略します)ユーザズマニュアルが付属します。本補足説明書はH8S/2268用E6000エミュレータが対応している各デバイスの詳細について説明しています。E6000をご使用になるための必要事項を記載していますので必ずお読みください。

なお、ユーザシステムとの接続用に各種パッケージに対応したユーザシステムインタフェースケーブルも別売にて用意しています。こちらのユーザズマニュアルも併せてお読みください。

### 【関連マニュアル】

- ・ H8SシリーズE6000エミュレータユーザズマニュアル (HS2000EPI61HJ)
- ・ 日立デバッグインタフェースユーザズマニュアル (HS6400DI1W5SJ)
- ・ ユーザシステムインタフェース取扱い説明書 (HS2268ECH61HJ他)
- ・ PCインタフェースボード取扱い説明書 (本補足説明書では、以下のいずれかを指します。)
  - ISAバスインタフェースボード (HS6000EI101HJ)
  - PCIバスインタフェースボード (HS6000EIC01HJ, HS6000EIC02HJ)
  - PCMCIAインタフェースカード (HS6000EIP01HJ)
  - LANアダプタ (HS6000ELN01HJ)
- ・ オプションメモリボード取扱い説明書
  - 1M SIMMメモリボード (HS6000EMS11HJ)
  - 4M SIMMメモリボード (HS6000EMS12HJ)

注：Microsoft<sup>®</sup>、Windows<sup>®</sup>およびWindowsNT<sup>®</sup>は米国マイクロソフトコーポレーションの米国及びその他の国における登録商標です。

# 目次

1	概要 .....	1-1
1.1	使用環境条件 .....	1-1
1.2	サポート範囲 .....	1-1
1.3	動作電圧および動作周波数 .....	1-2
2	ユーザシステムインタフェース回路 .....	2-1
2.1	信号保護 .....	2-1
2.2	ユーザインタフェース回路 .....	2-1
3	使用上の注意事項 .....	3-1
3.1	I/O レジスタの相違点 .....	3-1
3.2	リザーブ領域のアクセス .....	3-2
3.3	内蔵 RAM 領域を外部アドレスとして使用 .....	3-2
3.4	フラッシュメモリのサポート .....	3-2
3.5	ハードウェアスタンバイ .....	3-2
3.6	ウォッチモード、ソフトウェアスタンバイ中の割り込み .....	3-3
4	HDI パラメータ .....	4-1
4.1	アドレス領域 .....	4-1
4.2	アクセスステータス .....	4-2
4.3	I/O モジュール .....	4-3
5	故障解析 .....	5-1
5.1	テストプログラムを実行するためのシステムセットアップ .....	5-1
5.2	テストプログラムによる故障解析 .....	5-2
5.3	エラー発生時の処理 .....	5-9

# 目 次

図 2-1 ユーザインタフェース信号回路 .....	2-2
図 2-2 モード端子, NMI 信号回路 .....	2-2
図 2-3 RESET 信号回路 .....	2-2
図 2-4 AN0-AN9、SEG1-SEG40、C1、C2、COM1-COM4、TONED、V1-V3、AVcc、AVss、Vref 信号回路 .....	2-3
図 3-1 Enable automatic re-execution from interrupt break チェックボックス .....	3-3
図 3-2 ウォッチモードまたはソフトウェアスタンバイ中の割り込み発生時の E6000 処理フロー .....	3-4

# 表 目 次

表 1.1 E6000 使用環境条件 .....	1-1
表 1.2 H8S/2268 シリーズ用ユーザシステムインタフェースケーブル .....	1-1
表 1.3 動作電圧および動作周波数 .....	1-3
表 1.4 クロックの選択 .....	1-4
表 4.1 アドレス領域パラメータ .....	4-1
表 4.2 アクセスステータスパラメータ .....	4-2
表 4.3 I/O モジュール .....	4-3

# 1 概要

H8S/2268シリーズ用E6000エミュレータ(以降E6000エミュレータと略します)は、日立オリジナルマイクロコンピュータH8S/2268シリーズを使用したシステムの開発をサポートします。

## 1.1 使用環境条件

表 1.1 E6000使用環境条件

項番	項目	仕様
1	温度	動作時：10～35 非動作時：-10～50
2	湿度	動作時：35～80%RH(結露なし) 非動作時：35～80%RH(結露なし)
3	周囲ガス	腐食性のガスがないこと
4	AC入力電源	電圧：100～240V AC 周波数：50/60Hz 電流：Max.0.6A
5	ユーザVcc (UVcc)	電圧：2.7～5.5Vの範囲で各MCUの電源仕様に従う

## 1.2 サポート範囲

以下に本E6000エミュレータがサポートするMCU型名と、対応するユーザシステムインタフェースケーブル型名を示します。

表 1.2 H8S/2268シリーズ用ユーザシステムインタフェースケーブル

項番	MCU型名	パッケージ	E6000ユーザシステム インタフェースケーブル型名
1	HD64F2268 HD6432268	100ピンQFP、100ピンTQFP FP-100B/TFP-100B	HS2268ECH61H
2	HD6432266	100ピンTQFP TFP-100G	HS2268ECN61H



### 1.3 動作電圧および動作周波数

以下に本E6000エミュレータがサポートするMCUの動作電圧および動作周波数仕様(例)について示します。MCUの保証する動作電圧・動作周波数を越えた状態でE6000エミュレータを使用した場合、E6000エミュレータは正常に動作しないため注意してください。

表 1.3 動作電圧および動作周波数

MCU型名	動作電圧(V)	動作周波数範囲φ(MHz)
H8S/2268シリーズ	4.0-5.5	2-20.5
	2.7-4.0	2-13.5

## 留意事項

動作電圧および動作周波数範囲の詳細については、各MCUのハードウェアマニュアルでご確認ください。

E6000エミュレータでは、Configurationウィンドウ、またはClockコマンドで表1.4のようにクロックを選択することができます。

表 1.4 クロックの選択

Clockコマンドの 指定パラメータ		Configurationウィンドウ の選択値		備考
メインクロック	サブクロック	メインクロック	サブクロック	
10	32	10MHz内部クロック	32kHz内部クロック	初期値
	t		ターゲットクロック	
20	32	20MHz内部クロック	32kHz内部クロック	
	t		ターゲットクロック	
t	t	ターゲット	ターゲットクロック	
t2	t	ターゲット/2	ターゲットクロック	

## 留意事項

HDIのClockコマンドで、外部クロック(t)を指定した場合、XTAL、EXTALへのクロック入力と、システムクロック( $\phi$ )は同じ周波数になります。したがってユーザシステムのXTAL、EXTALに20MHzの水晶発振子を接続した場合、システムクロック( $\phi$ )は20MHzです。また外部クロック(t2)を指定した場合は、XTAL、EXTALへのクロック入力の1/2がシステムクロック $\phi$ になります。HDIのclockコマンドでE6000エミュレータ内部クロックを指定する場合の周波数は、システムクロック( $\phi$ )を示しています。

## 2 ユーザシステムインタフェース回路

E6000エミュレータのユーザシステムインタフェース信号は、バッファなしに直接エミュレータ上のMCUに接続されています。ただし、以下の信号は、MCUに入力する前に、制御回路が挿入されています。

- NMI
- RESET
- MD2, MD1
- XTAL
- EXTAL
- OSC1
- OSC2
- STBY

### 2.1 信号保護

ユーザシステムインタフェース信号は、ダイオードによって、過大/過小電圧から保護されています。ただし、AVccとVrefには、この保護回路がありません。

ユーザシステムインタフェースケーブル先端部のVcc端子（AVcc端子を除く）は、すべて1つに接続されています。E6000エミュレータは、Vcc端子の電圧レベルを監視してStatus Windowに電源状態を表示します。

### 2.2 ユーザインタフェース回路

E6000エミュレータのユーザインタフェースには、ケーブルにより約8nsの信号の遅れが生じます。また、プルアップ抵抗により信号がハイインピーダンス状態でもハイレベルになります。このことを考慮してユーザシステムのハードウェアを調整してください。

以下にユーザインタフェース信号回路例を示します。

(1)以下に記述のない信号

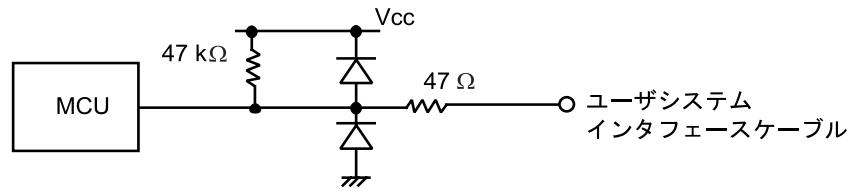


図 2-1 ユーザインタフェース信号回路

(2)モード端子 (MD2, MD1)、NMI

NMI信号はエミュレータ制御回路を経由してMCUに入力されます。したがって、信号の立ち上がり / 立ち下がり時間は 8 ns/V以下にしてください。モード端子はモニタのみ行なっています。動作モードは、HDIのConfigurationの設定に従います。

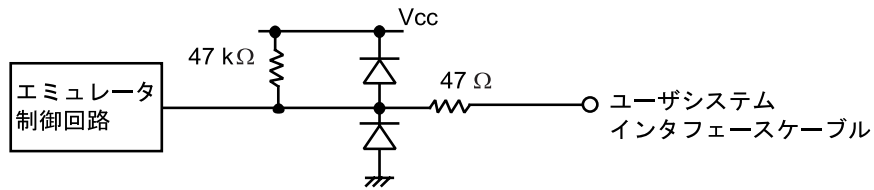


図 2-2 モード端子, NMI信号回路

(3)RESET

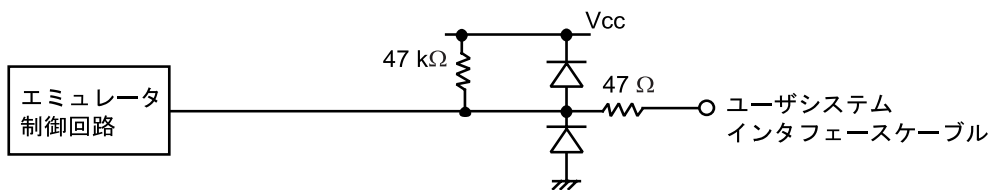


図 2-3 RESET 信号回路

(4) AN0-AN9、SEG1-SEG40、C1、C2、COM1-COM4、TONED、V1-V3、AVcc、AVss、Vref

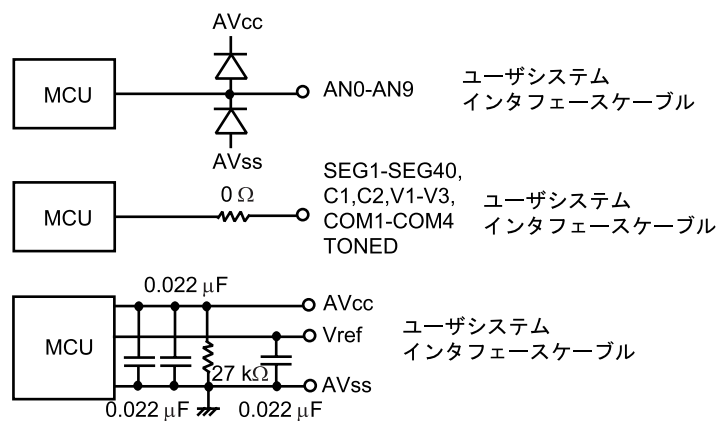


図 2-4 AN0-AN9、SEG1-SEG40、C1、C2、COM1-COM4、TONED、V1-V3、AVcc、AVss、Vref信号回路

## 3 使用上の注意事項

### 3.1 I/Oレジスタの相違点

E6000エミュレータでは一つのエバリュエーションチップで複数のターゲットMCUのエミュレーションを行なっているため、ターゲットMCUのI/OレジスタとE6000の間には以下に示すような相違点があります。I/Oレジスタをアクセスする場合は注意してください。

I/Oポートは初期状態で入力になっており、エミュレータのポート端子の状態がそのままI/Oレジスタの内容に反映されています。ユーザシステムインタフェースケーブルが接続されていない状態ではE6000エミュレータ上のプルアップ抵抗により、リード値は"1"になります。

本エミュレータではフラッシュメモリ制御に関する下記レジスタのアクセスは無効です。

- ・RAMエミュレーションレジスタ (RAMER:H' FEDB)
- ・フラッシュメモリコントロールレジスタ 1 (FLMCR1:H' FFA8)
- ・フラッシュメモリコントロールレジスタ 2 (FLMCR2:H' FFA9)
- ・消去ブロック指定レジスタ 1 (EBR1:H' FFAA)
- ・消去ブロック指定レジスタ 2 (EBR2:H' FFAB)
- ・フラッシュメモリ電力制御レジスタ (FLPWCRC: H' FFAC)

## 3.2 リザーブ領域のアクセス

リザーブ領域は実際のMCUでは動作を保証していません。メモリサイズの都合でリザーブ領域に及ぶユーザプログラムをデバッグするような場合は、ROMサイズが最大のMCUを選択することを推奨します。

## 3.3 内蔵RAM領域を外部アドレスとして使用

SYSCRのRAMEビットを "0" にした場合は内蔵RAM領域を外部アドレスとして使用することができます。ただし、外部アドレスとしてアクセスできるのはUser (ユーザメモリ) のみであり、Emulator (オプションメモリ) はアクセスできません。この場合、Memory MappingはInternal RAMの設定となります。

## 3.4 フラッシュメモリのサポート

本エミュレータでは、フラッシュメモリ内蔵MCUのエミュレーションはサポートしていません。

## 3.5 ハードウェアスタンバイ

ConfigurationウィンドウでUser Standby enableのチェックボックスをチェックした場合、ユーザシステムのSTBY信号がそのままE6000エミュレータに入力されます。

そのため、通常のエミュレーションを行なう場合は、User Standby enableチェックボックスをチェックしないでください。

STBY信号が入力されると、E6000ハードウェアが初期化され、エミュレーションを停止します。



### 3.6 ウォッチモード、ソフトウェアスタンバイ中の割り込み

本エミュレータではハードウェアの制約により下記制限があります。

1. ソフトウェアスタンバイモード時、ウェイクアップ割り込み(WKP0-7)が発生した場合でも、ソフトウェアスタンバイモードは解除できません。割り込み発生時、強制的にユーザプログラムを停止します。停止時のモードはアクティブモードとなります。
2. ウォッチモード時、8ビットリロードタイマ(TMR\_4)オーバフロー割り込み(OV14-7)またはウェイクアップ割り込み(WKP0-7)が発生した場合でも、ウォッチモードは解除できません。割り込み発生時、強制的にユーザプログラムを停止します。停止時のモードはLSONの値に関係なくアクティブモードになります。

このときConfigure Platform ダイアログボックスのEnable automatic re-execution from interrupt breakがチェックされていると、上記要因によるユーザプログラムの停止後、割り込みによる復帰後の状態が高速モードまたは中速モードの場合(LSON=0)に限り、自動的にユーザプログラムを再実行します。

Enable automatic re-execution from interrupt breakがチェックされていない場合、ユーザプログラムの再実行は行ないません。

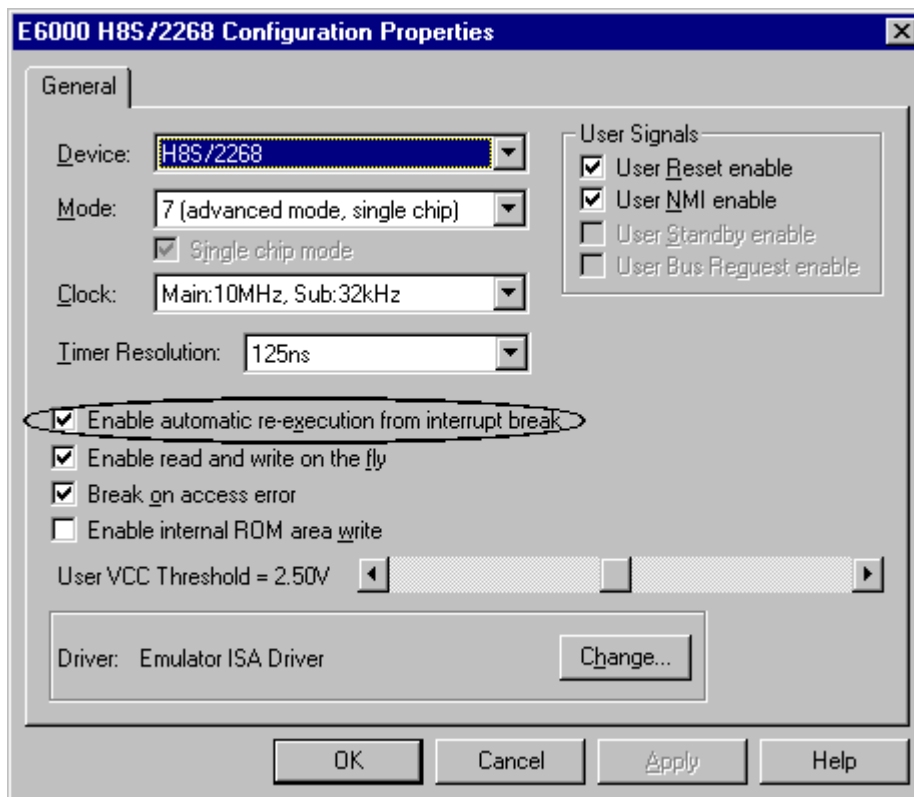


図 3-1 Enable automatic re-execution from interrupt breakチェックボックス

これにより擬似的に割り込みによる状態の遷移をエミュレーションします。割り込み発生から状態の遷移までのタイミングが実際のMCUと異なりますのでご注意ください。E6000の処理フローおよびユーザプログラム停止タイミングを図3.2に示します。

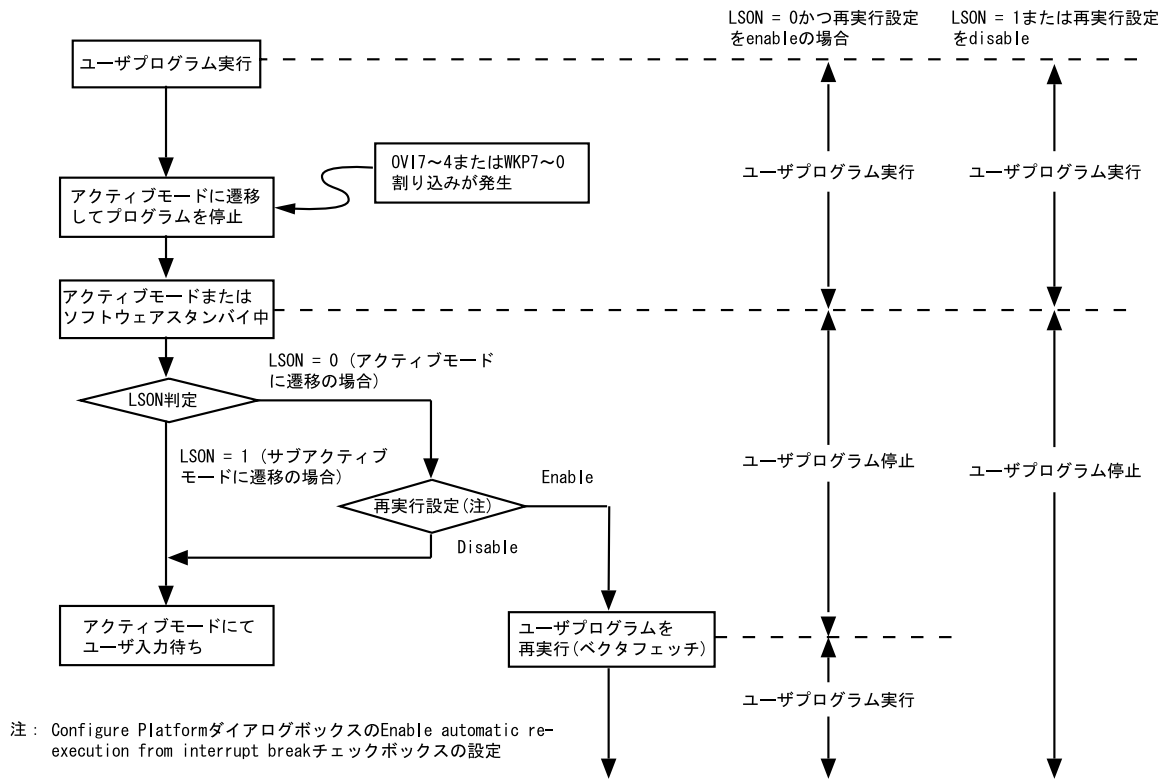


図 3-2 ウォッチモードまたはソフトウェアスタンバイ中の割り込み発生時のE6000処理フロー

## 4 HDIパラメータ

### 4.1 アドレス領域

HDIコマンドラインインタフェースでの領域指定やトレースウィンドウで表示されるアドレス領域 (Area) のパラメータは、表4.1のとおりです。

表 4.1 アドレス領域パラメータ

HDIパラメータ (トレース表示)	アドレス領域	説明
rom	内蔵ROM	MCU内蔵ROM領域を示します。リードアクセスのみ可能で、ライトアクセスはできません。
ram	内蔵RAM	MCU内蔵RAM(DTC専用RAMを除く)領域を示します。リード/ライトアクセス可能です。
l016 (I/O-16)	内部I/Oレジスタ (16bitバス)	16bitバスのMCU内部I/Oレジスタを示します。
l08 (I/O-8)	内部I/Oレジスタ (8bitバス)	8bitバスのMCU内部I/Oレジスタを示します。
l0	内部I/Oレジスタ	8bitおよび16bitのMCU内部I/Oレジスタを示します。
ext16 (EXT-16)	外部領域 (16bitバス)	16bitバスの外部空間領域を示します。本領域はターゲットシステムのアクセスまたはE6000エミュレータ上のオプションメモリに割り付けることができます。
ext8 (EXT-8)	外部領域 (8bitバス)	8bitバスの外部空間領域を示します。本領域はターゲットシステムのアクセスまたはE6000エミュレータ上のオプションメモリに割り付けることができます。
ext	外部領域	8bitおよび16bitの外部空間領域を示します。本領域はターゲットシステムのアクセスまたはE6000エミュレータ上のオプションメモリに割り付けることができます。
Dtcram (RAM/DTC)	DTC専用RAM	MCU内蔵のDTC専用RAMです。

## 4.2 アクセスステータス

HDIコマンドラインインタフェースでのアクセス条件指定やトレースで表示されるアクセスステータス (Status) のパラメータは表4.2のとおりです。

表 4.2 アクセスステータスパラメータ

HDIパラメータ (トレース表示)	アクセス ステータス	説明
dmac	内蔵DMAC	MCU内蔵DMACによるアクセスを示します。 (EXDMAコントローラによるアクセスは含みません)
dtc	内蔵DTC	MCU内蔵DTCによるアクセスを示します。
refresh	リフレッシュ	MCU内蔵のリフレッシュコントローラによるリフレッシュサイクルを示します。
prefetch (PROG)	CPUプリフェッチ	CPUの命令プリフェッチアクセスを示します。
data (DATA)	CPUデータアクセス	CPUの命令実行のためのデータアクセスを示します。

### 4.3 I/Oモジュール

表4.3にI/Oモジュールを選択するためのパラメータを示します。これらは、HDI Configuration ウィンドウのカスタム設定で設定します。

表 4.3 I/Oモジュール

HDIパラメータ	I/Oモジュール
PWM14	MCU内蔵14ビットPWM
D/A	MCU内蔵D/A
TMR2-3	MCU内蔵8ビットタイマ (TMR2-3)
WDT1	MCU内蔵WDT (WDT1)
IIC1	MCU内蔵I <sup>2</sup> Cバス (IIC1)
IIC0	MCU内蔵I <sup>2</sup> Cバス (IIC0)
IrDA	MCU内蔵IrDA
DTC	MCU内蔵DTC
TPU3-5	MCU内蔵16ビットタイマパルスユニット (TPU3-5)
MULT	SCI0、SCI1をマルチプロセッサ通信/スマートカードインタフェースサポートに設定します。SCI2は常にサポートしています。
DMAC	MCU内蔵DMAC
REFRESH	MCU内蔵リフレッシュコントロール
a/d (4 8)	A/D変換器。4または8のデータレジスタを選択することができます。
sci (1 2 3 4)	SCI。選択できるチャンネル数は以下の通り。 1 : SCI0、1 2 : SCI0、1、2 3 : SCI0、1、2、3 4 : SCI0、1、2、3、4

## 5 故障解析

本章では、E6000エミュレータ用テストプログラムによる故障解析の手順について示します。

### 5.1 テストプログラムを実行するためのシステムセットアップ

- (1) テストプログラムを実行するためには、以下に示す機器が必要です。なお、本テストプログラムの実行時はユーザシステムインタフェースケーブルおよびユーザシステムを接続しないでください。
  - ・ E6000エミュレータ(HS2268EPI61H)
  - ・ PC
  - ・ E6000 PCインタフェースボード（本補足説明書では、以下のいずれかを指します。PCのインタフェース仕様に合わせて以下のインタフェースボードのいずれか一枚をご用意ください。）
    - ISAバスインタフェースボード（HS6000EII01H）
    - PCIバスインタフェースボード（HS6000EIC01HまたはHS6000EIC02H）
    - PCMCIAインタフェースカード（HS6000EIP01H）
- (2) PCにE6000PCインタフェースボードを挿入し、付属のPCインタフェースケーブルを接続してください。
- (3) PCインタフェースケーブルをE6000エミュレータ本体に接続してください。
- (4) E6000エミュレータ本体に、付属のACアダプタを接続してください。
- (5) PCを起動し、DOSプロンプトのコマンド入力待ち状態にしてください。
- (6) E6000エミュレータ本体の電源をオンにしてください。

## 5.2 テストプログラムによる故障解析

E6000エミュレータに添付されているCD-R(HS2268EPI61SR)をShiftキーを押しながらPCのCD-ROMドライブに挿入し、コマンドプロンプトでカレントディレクトリを <ドライブ>:¥Diagフォルダに移動した後、使用しているPCインタフェースボードの種類に従い、下記コマンドを入力すると直ちにテストプログラムが起動します。なお、テストプログラムの実行に際しては、HDIがインストールされていることを前提としています。

- (1) ISAバスインタフェースボード (HS6000EI101H)  
> TM2268 -ISA (RET)
- (2) PCIバスインタフェースボード (HS6000EIC01HまたはHS6000EIC02H)  
> TM2268 -PCI (RET)
- (3) PCMCIAインタフェースカード (HS6000EIP01H)  
> TM2268 -PCCD (RET)

カレントディレクトリを <ドライブ>:¥Diagフォルダに移動しない状態で > <ドライブ>: ¥Diag¥TM2268 -ISA (RET) のように他のカレントディレクトリからテストプログラムを起動した場合はテストプログラムが正しく動作しません。必ず <ドライブ>: ¥Diagフォルダにカレントディレクトリを移動してテストプログラムを実行してください。

なお、> TM2268 -ISA -S (RET) のように、-S をコマンドラインに追加すると、No.1からNo.20までのテストを繰り返し実行することができます。途中でテストを中断する場合は Q を入力してください。

注：Shiftキーを押さずにCD-RをCD-ROMドライブに挿入した場合、HDIインストールウィザードが自動的に起動します。

HDIインストールウィザードが自動起動した場合はHDIインストールウィザードを終了させてください。

注：<ドライブ>はCD-ROMドライブのドライブ文字です。

注：テストプログラム実行中はCD-ROMドライブからCD-Rを取り出さないでください。

テストが実行されているときに表示されるメッセージとテスト内容は次のようになります。テストはNo.1からNo.20までです (PC 1GHz, Windows®2000 PCMCIAインタフェースカード使用時にテスト時間は約3分です)。

E6000 H8S/2268 Emulator Tests Vx.x  
Copyright (c) 2001 Hitachi Ltd.

テストプログラムのスタート  
メッセージです。x.xはバージョン  
番号です。

Loading driver .....OK (Use ISA)  
Initializing driver .....OK  
Searching for interface card .....OK

ホスト PC に PC インタフェース  
ボードが正しく接続されて  
いることを示します。

Checking emulator is connected .....OK

ホスト PC と E6000 エミュレー  
タが正しく接続されているこ  
とを示します。

Emulator Board Information:

Main Board ID: H'5

E6000 エミュレータ(下基板)  
の ID 番号で、常に 5 を示しま  
す。

Emulation Board ID: H'0d

E6000 エミュレータ(中基板)  
の ID 番号で、常に 0d を示し  
ます。

SUB Board ID: H'6

E6000 エミュレータ(上基板)  
の ID 番号で、常に 6 を示し  
ます。



- 1) Test Register
- A) IDRO Register .....OK E6000 エミュレータ上のレジスタのチェック結果(正常終了)を示します。
  - B) PAGE Register .....OK
  - C) TRACE G/A Register .....OK
  - D) PERFM G/A Register .....OK
  - E) CES G/A Register .....OK
  - F) IDR1 Register .....OK
  - G) IDR2 Register .....OK
- 2) Test DPRAM
- A) Decode Test .....OK E6000 エミュレータ上の Dual-Port RAM のデコードテスト、マーチングテストチェック結果(正常終了)を示します。
  - B) Marching Test .....OK
- 3) Test Firmware RAM
- A) Decode Test page[H'700 - H'71f] .....OK E6000 エミュレータ上の Firm RAM のデコードテストチェック結果(正常終了)を示します。
  - B) Marching test page[H'700 - H'71f] .....OK E6000 エミュレータ上の Firm RAM のマーチングテストチェック結果(正常終了)を示します。
- 4) Test Trace memory
- A) Decode Test page[H'000 - H'04f](Lower 32K) ...OK E6000 エミュレータ上の Trace RAM(前半)のデコードテストチェック結果(正常終了)を示します。
  - B) Marching test page[H'000 - H'04f](Lower 32K) ...OK E6000 エミュレータ上の Trace RAM(前半)のマーチングテストチェック結果(正常終了)を示します。

- C) Decode Test    page[H'000 - H'04f](Upper 32K) ...OK E6000 エミュレータ上の  
Trace RAM(後半)のデコード  
テストチェック結果(正常  
終了)を示します。
- D) Marching test    page[H'000 - H'04f](Upper 32K) ...OK E6000 エミュレータ上の  
Trace RAM(後半)のマーチン  
グテストチェック結果(正常  
終了)を示します。
- 5) Test Map control memory
- A) Decode Test    page[H'200 - H'27f] .....OK E6000 エミュレータ上の  
Mapping RAM のデコードテ  
ストチェック結果(正常終  
了)を示します。
- B) Marching test    page[H'200 - H'27f] .....OK E6000 エミュレータ上の  
Mapping RAM のマーチング  
テストチェック結果(正常終  
了)を示します。
- 6) Test Internal ROM and RAM
- A) Decode Test    (Internal ROM) .....OK 内蔵 ROM および RAM のデコー  
ドテスト、マーチングテスト  
    B) Marching test (Internal ROM) .....OK チェック結果(正常終了)を示  
    C) Decode Test    (Internal RAM) .....OK します。  
    D) Marching Test (Internal RAM) .....OK
- 7) RESERVED
- 8) Test Emulation RAM STEP Operation
- A) Step Operation .....OK ステップ実行制御回路のチェ  
ック結果(正常終了)を示しま  
す。
- 9) Test Keybreak
- A) Key Break .....OK 強制ブレーク制御回路のチェ  
ック結果(正常終了)を示しま  
す。

- |                                                                                                                                                                                                                                                                                                                                                                                                                          |                                                   |
|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------|
| <p>10) Test Emulation RAM Hardware Break</p> <ul style="list-style-type: none"> <li>A) GRD Break .....OK</li> <li>B) WPT Break .....OK</li> <li>C) WPT(ROM) Break .....OK</li> </ul>                                                                                                                                                                                                                                     | <p>不当アクセスブレイク制御回路のチェック結果(正常終了)を示します。</p>          |
| <p>11) Test Internal ROM Write-Protect</p> <ul style="list-style-type: none"> <li>A) Write-Protect .....OK</li> </ul>                                                                                                                                                                                                                                                                                                    | <p>内蔵 ROM 領域に対する書き込み禁止制御回路のチェック結果(正常終了)を示します。</p> |
| <p>12) Test Hardware Break</p> <ul style="list-style-type: none"> <li>A) Break Point Initialized .....OK</li> <li>B) Event Detectors CES channel 1-12 ..OK</li> <li>C) Test Sequencing 1 .....OK</li> <li>D) Check Range Break .....OK</li> <li>E) Range Break Test for Data .....OK</li> <li>F) Check Compare Either .....OK</li> </ul>                                                                                 | <p>ハードウェアブレイク制御回路のチェック結果(正常終了)を示します。</p>          |
| <p>13) Test Emulation RAM Trace</p> <ul style="list-style-type: none"> <li>A) Free Trace .....OK</li> <li>B) Range Trace .....OK</li> <li>C) Point to Point Trace .....OK</li> <li>D) Start and Stop Event Trace .....OK</li> <li>E) Trace memory Overflow .....OK</li> <li>F) Time STAMP Trace (20MHz) .....OK</li> <li>G) Time STAMP Trace (10MHz) .....OK</li> <li>H) Time STAMP Trace (TEST mode) .....OK</li> </ul> | <p>トレース制御回路のチェック結果(正常終了)を示します。</p>                |
| <p>14) Test Runtime Counter</p> <ul style="list-style-type: none"> <li>A) Runtime Counter (20.0MHz) .....OK</li> <li>B) Runtime Counter (10.0MHz) .....OK</li> <li>C) Runtime Counter (SUB:32.768kHz) .....OK</li> </ul>                                                                                                                                                                                                 | <p>実行時間測定カウンタのチェック結果(正常終了)を示します。</p>              |

- 15) Test Emulation Monitor エミュレーションモニタ制御回路のチェック結果(正常終了)を示します。
- A) EMA23-EMA0 .....OK
  - B) ACST2-ACST0 .....OK
  - C) ASEST3-ASEST0 .....OK
  - D) ASEBRKACK .....OK
  - E) CNN .....OK
  - F) NOCLK, NOCLK2 .....OK
  - G) WINDOW .....OK
  - H) SUBACT .....OK
  - I) OTHER .....OK
- 16) Test PERFM G/A パフォーマンス測定制御回路のチェック結果(正常終了)を示します。
- A) Time Measurement .....OK
  - B) RESERVED
  - C) Subroutine Count Measurement .....OK
  - D) Timeout Function (TIMOT Bit) .....OK
  - E) Timeout Function (TIMOP Bit) .....OK
- 17) Test Bus Monitor バスモニタ制御回路のチェック結果(正常終了)を示します。
- A) Register .....OK
  - B) Parallel RAM .....OK
  - C) SPRSEL2 .....OK
  - D) RAM Monitor .....OK
- 18) Test Parallel Access パラレルアクセス制御回路のチェック結果(正常終了)を示します。
- A) Internal ROM Parallel Read Access(WORD) .....OK
  - B) Internal ROM Parallel Write Access(WORD) .....OK
  - C) Internal ROM Parallel Write Access(High Byte).OK
  - D) Internal ROM Parallel Write Access(Low Byte) .OK
  - E) Internal RAM Parallel Read Access(WORD) .....OK
  - F) Internal RAM Parallel Write Access(WORD) .....OK
  - G) Internal RAM Parallel Write Access(High Byte).OK
  - H) Internal RAM Parallel Write Access(Low Byte) .OK
  - I) RESERVED
  - J) RESERVED
  - K) RESERVED
  - L) RESERVED

19) Test H8S/2268 Register Read/Write H8S/2268 上のレジスタの  
A) Register Read .....OK チェック結果(正常終了)を示  
B) Register Decode Test .....OK します。  
C) LCDRAM Marching Test .....OK  
D) Register Reset .....OK  
E) Medium-speed mode Register access .....OK

20) Test TMR\_4 H8S/2268 の TMR4 のチェック  
A) OVI4(Clock select PHI/8) .....OK 結果(正常終了)を示します。  
B) OVI5(Clock select PHISUB/2) .....OK  
C) OVI6(Clock select PHI/8) .....OK  
D) OVI7(Clock select PHISUB/2) .....OK  
E) Exiting Watch Mode by OVI .....OK

Tests run for xH:xM:xS テスト時間を示します。

0 total errors エラー発生数の合計を示しま  
す。

Tests passed, emulator functioning correctly テストプログラムにより正常  
動作が確認されたことを示し  
ます。

### 5.3 エラー発生時の処理

E6000エミュレータをご使用中に動作エラーが発生した場合は、お手数ですが下記故障症状調査書に症状をご記入のうえ、担当営業までFAXでご連絡いただくようお願い申し上げます。

---

#### 故障症状調査書

ご購入営業担当行

お客様ご芳名 会社名 \_\_\_\_\_  
ご担当者名 \_\_\_\_\_ 様  
TEL \_\_\_\_\_  
FAX \_\_\_\_\_

1) 不具合発生製品型名およびシステム構成

a) E6000エミュレータ(HS2268EPI61H) シリアルNo. \_\_\_\_\_、レビジョン \_\_\_\_\_  
( ケース裏面に表示しています： シリアルNo.は数字4桁、レビジョンはそれに続くアルファベットです )

b) PCインタフェースボード

型式 HS \_\_\_\_\_ H、 シリアルNo. \_\_\_\_\_、レビジョン \_\_\_\_\_

( 基板上に捺印表示しています )

c) ユーザシステムインタフェースケーブル

型式 HS \_\_\_\_\_ H、 シリアルNo. \_\_\_\_\_、レビジョン \_\_\_\_\_

( 基板上に捺印表示しています )

d) オプションメモリボード

型式 HS6000EMS \_\_\_\_\_ H、 シリアルNo. \_\_\_\_\_、レビジョン \_\_\_\_\_

( 基板上に捺印表示しています )

e) HD1(HS2268EPI61SR) バージョンV \_\_\_\_\_

( CD-RにVx.xxと表示しています )

f) ご使用になっているPC

メーカー名 \_\_\_\_\_、 型式 \_\_\_\_\_

使用OS ( Windows®95, Windows®98, WindowsNT®4.0, Windows®2000 いずれかに )

2) ターゲットシステムの使用条件

a) デバッグ対象マイコン型名：H8S/ \_\_\_\_\_

b) 動作モード：モード \_\_\_\_\_

c) ターゲットシステム電圧： \_\_\_\_\_ V

d) 使用クロック：( 貸出しクロック、Xtal発振、外部クロック入力 いずれかに )

e) 動作周波数： \_\_\_\_\_ MHz

3) エラー発生状況

a~cのいずれかに をつけ、内容を記載してください。

a) HDIがLink upしない

( エラーメッセージ : \_\_\_\_\_ )

b) テストプログラムでエラーが発生

( テスト番号 : \_\_\_\_\_ エラーメッセージ : \_\_\_\_\_ )

c) デバッグ中にエラーが発生

下記の各項目についてエラー内容を記載してください。

4) メモリのデータ化けは発生していますか？ ( はい、 いいえ どちらかに )

a) データ化けを起こしている箇所のMemory Mapping設定

( ROM, RAM, I/O, Emulator, User, その他 \_\_\_\_\_ どちらかに )

b) データ化けを起こしている箇所はMemory Windowでリード/ライトできますか？

( はい、 いいえ どちらかに )

5) ターゲットシステムに対して入出力できない特定の信号はありますか？

( はい、 いいえ どちらかに )

a) 信号名 : \_\_\_\_\_、ピン番号 : \_\_\_\_\_

b) 信号レベル異常 : ( High固定、Low固定、中間レベル どちらかに )

6) 上記以外のエラーについては、下記に症状を記載いただくようお願いいたします。

--

# H8S/2268 シリーズ E6000 エミュレータ 補足説明書



ルネサスエレクトロニクス株式会社  
神奈川県川崎市中原区下沼部1753 〒211-8668

ADJ-702-359A