

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

保守/廃止

AS17006デバイス・ファイル

PC-9800シリーズ(MS-DOS™)ベース

IBM PC/AT™(PC DOS™)ベース

バージョン1

保守 / 廃止

AS17006デバイス・ファイル

PC-9800シリーズ(MS-DOS™)ベース

IBM PC/AT™(PC DOS™)ベース

バージョン1

MS-DOSTMは米国マイクロソフト社の商標です。

PC DOSTM, PC/ATTMは米国IBM社の商標です。

- 文書による当社の承諾なしに本資料の転載複製を禁じます。
- 本資料に記載された製品の使用もしくは本資料に記載の情報の使用に際して、当社は当社もしくは第三者の知的所有権その他の権利に対する保証または実施権の許諾を行うものではありません。上記使用に起因する第三者所有の権利にかかわる問題が発生した場合、当社はその責を負うものではありませんのでご了承ください。
- 当社は品質、信頼性の向上に努めていますが、半導体製品はある確率で故障が発生します。当社半導体製品の故障により結果として、人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご注意願います。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定して頂く「特定水準」に分類しております。また、各品質水準は以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認の上ご使用願います。
 - 標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
 - 特別水準：輸送機器（自動車、列車、船舶等）、交通用信号機器、防災／防犯装置、各種安全装置、生命維持を直接の目的としない医療機器
 - 特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等当社製品のデータ・シート／データ・ブック等の資料で、特に品質水準の表示がない場合は標準水準製品であることを表します。当社製品を上記の「標準水準」の用途以外でご使用をお考えのお客様は、必ず事前に当社販売窓口までご相談頂きますようお願い致します。
- この製品は耐放射線設計をしておりません。

M4 94.11

本製品は外国為替および外国貿易管理法の規定により戦略物資等（または役務）に該当しますので、日本国外に輸出する場合には、同法に基づき日本国政府の輸出許可が必要です。

- 本資料の内容は、後日変更する場合があります。
- 文書による当社の承諾なしに本資料の転載複製を禁じます。
- この製品を使用したことにより、第三者の工業所有権等にかかわる問題が発生した場合、当社製品の構造製法に直接かかわるもの以外につきましては、当社はその責を負いませんのでご了承ください。

巻末にアンケート・コーナーを設けております。このドキュメントに対するご意見をお気軽にお寄せください。

はじめに

AS17006は μ PD17006のプログラムをアセンブルするために、AS17Kアセンブラ本体とともに使用するデバイス・ファイルです。

AS17006はアセンブル時に、 μ PD17006のプログラム・メモリ容量、データ・メモリ容量、使用できる命令、予約シンボルを提供します。

AS17Kアセンブラ本体およびAS17006デバイス・ファイルの操作方法については**AS17Kユーザーズ・マニュアル** (EEU-603) を参照してください。

保守 / 廃止

目 次

第1章	デバイス情報	…	1
第2章	μPD17006命令セット	…	3
2.1	命令セット概要	…	3
2.2	凡 例	…	5
2.3	命令一覧表	…	7
2.4	アセンブラ (AS17K) 組み込みマクロ命令	…	9
第3章	予約シンボル	…	11
3.1	システム・レジスタ	…	12
3.2	データ・バッファ	…	12
3.3	ポート・レジスタ	…	13
3.4	レジスタ・ファイル (コントロール・レジスタ)	…	15
3.5	周辺レジスタ	…	19
3.6	予約語一覧 (アルファベット順)	…	20
3.6.1	命令, 疑似命令	…	20
3.6.2	レジスタ, フラグ	…	22

保守 / 廃止

第1章 デバイス情報

AS17006デバイス・ファイルはアセンブル時に μ PD17006に関する以下の情報を提供します。

(1) プログラム・メモリ (ROM) 容量

●セグメント0 : 8192×16ビット (0000H-1FFFH)

●セグメント1 : 3840×16ビット (0000H-0EFFH)

合計 12032×16ビット

(2) データ・メモリ (RAM) 容量

896×4ビット (BANK0-BANK7)

(3) 使用できる命令

第2章 μ PD17006命令セットを参照してください。

(4) レジスタ・ファイル, ポート・レジスタおよび周辺レジスタの読み込み, 書き込み情報

第3章 予約シンボルを参照してください。

(5) 予約シンボル

第3章 予約シンボルを参照してください。

保守 / 廃止

第2章 μ PD17006命令セット

2.1 命令セット概要

b ₁₅					
b ₁₄ -b ₁₁		0		1	
BIN	HEX				
0 0 0 0	0	ADD	r, m	ADD	m, #i
0 0 0 1	1	SUB	r, m	SUB	m, #i
0 0 1 0	2	ADDC	r, m	ADDC	m, #i
0 0 1 1	3	SUBC	r, m	SUBC	m, #i
0 1 0 0	4	AND	r, m	AND	m, #i
0 1 0 1	5	XOR	r, m	XOR	m, #i
0 1 1 0	6	OR	r, m	OR	m, #i
0 1 1 1	7	INC	AR		
		INC	IX		
		MOVT	DBF, @AR		
		BR	@AR		
		CALL	@AR		
		SYSCAL	entry		
		RET			
		RETSK			
		EI			
		DI			
		RETI			
		PUSH	AR		
		POP	AR		
		GET	DBF, p		
		PUT	p, DBF		
		PEEK	WR, rf		
POKE	rf, WR				
RORC	r				
STOP	s				
HALT	h				
NOP					
1 0 0 0	8	LD	r, m	ST	m, r

保守/廃止

b ₁₄ -b ₁₁		b ₁₅		0		1	
		BIN	HEX				
1 0 0 1	9	SKE	m, #i	SKGE	m, #i		
1 0 1 0	A	MOV	@r, m	MOV	m, @r		
1 0 1 1	B	SKNE	m, #i	SKLT	m, #i		
1 1 0 0	C	BR	addr (ページ0)	CALL	addr (ページ0)		
1 1 0 1	D	BR	addr (ページ1)	MOV	m, #i		
1 1 1 0	E	BR	addr (ページ2)	SKT	m, #n		
1 1 1 1	F	BR	addr (ページ3)	SKF	m, #n		

2.2 凡 例

AR	: アドレス・レジスタ
ASR	: スタック・ポインタで示されるアドレス・スタック・レジスタ
addr	: プログラム・メモリ・アドレス (下位11ビット)
BANK	: バンク・レジスタ
(BANK)	: バンク・レジスタの値
b	: ボロー
CY	: キャリー・フラグ
c	: キャリー
DBF	: データ・バッファ
entry	: プログラム・メモリ・アドレス (ビット $b_{10}-b_8, b_3-b_0$)
h	: ホールト解除条件 ($h=0-3, 8-OFH$)
INTEF	: インタラプト・イネーブル・フラグ
INTSK	: 割り込みスタック・レジスタ
IX	: インデクス・レジスタ
(IX)	: インデクス・レジスタの値
IXE	: インデクス・イネーブル・フラグ
i	: イミーディエト・データ
M	: データ・メモリ・アドレス
	IXE=0のとき $M = [(BANK), m_H, m_L]$
	IXE=1のとき $M = [(BANK), m_H, m_L] \text{ OR } (IX)$
m	: $[m_H, m_L]$ で示されるバンクを除くデータ・メモリ・アドレス
m_H	: データ・メモリのロウ・アドレス (3ビット)
m_L	: データ・メモリのカラム・アドレス (4ビット)
MP	: データ・メモリ・ロウ・アドレス・ポインタ
MPE	: メモリ・ポインタ・イネーブル・フラグ
n	: ビット・ポジション (4ビット)
PC	: プログラム・カウンタ
PE	: 周辺レジスタ
p	: 周辺レジスタ・アドレス
p_H	: 周辺レジスタ・アドレス (上位3ビット)
p_L	: 周辺レジスタ・アドレス (下位4ビット)
R	: 汎用レジスタ・アドレス $R = [(RP_H), (RP_L), r]$
r	: 汎用レジスタのカラム・アドレス (4ビット)
RP	: 汎用レジスタ・ポインタ

RF	: rfで示されるレジスタ・ファイル
rf	: [rf _H , rf _L] で示されるレジスタ・ファイル・アドレス
rf _H	: レジスタ・ファイル・アドレス (上位3ビット)
rf _L	: レジスタ・ファイル・アドレス (下位4ビット)
(ROM) _{SGR, PC}	: SGRおよびPCで指定するアドレスのROMの内容
SGR	: セグメント・レジスタ
SP	: スタック・ポインタ
s	: ストップ解除条件 (s=4)
WR	: ウィンドウ・レジスタ
[]	: データ・メモリまたはレジスタのアドレス
()	: データ・メモリまたはレジスタの値

2.3 命令一覧表

命令群	ニモニック	オペランド	オペレーション	マシン・コード			
				オペ・コード	オペランド		
加算	ADD	r, m	$(R) \leftarrow (R) + (M)$	00000	m_H	m_L	r
		m, #i	$(M) \leftarrow (M) + i$	10000	m_H	m_L	i
	ADDC	r, m	$(R) \leftarrow (R) + (M) + (CY)$	00010	m_H	m_L	r
		m, #i	$(M) \leftarrow (M) + i + (CY)$	10010	m_H	m_L	i
	INC	AR	$(AR) \leftarrow (AR) + 1$	00111	000	1001	0000
IX		$(IX) \leftarrow (IX) + 1$	00111	000	1000	0000	
減算	SUB	r, m	$(R) \leftarrow (R) - (M)$	00001	m_H	m_L	r
		m, #i	$(M) \leftarrow (M) - i$	10001	m_H	m_L	i
	SUBC	r, m	$(R) \leftarrow (R) - (M) - (CY)$	00011	m_H	m_L	r
		m, #i	$(M) \leftarrow (M) - i - (CY)$	10011	m_H	m_L	i
比較	SKE	m, #i	$(M) - i$, skip if zero	01001	m_H	m_L	i
	SKGE	m, #i	$(M) - i$, skip if not borrow	11001	m_H	m_L	i
	SKLT	m, #i	$(M) - i$, skip if borrow	11011	m_H	m_L	i
	SKNE	m, #i	$(M) - i$, skip if not zero	01011	m_H	m_L	i
論理演算	AND	m, #i	$(M) \leftarrow (M) \text{ AND } i$	10100	m_H	m_L	i
		r, m	$(R) \leftarrow (R) \text{ AND } (M)$	00100	m_H	m_L	r
	OR	m, #i	$(M) \leftarrow (M) \text{ OR } i$	10110	m_H	m_L	i
		r, m	$(R) \leftarrow (R) \text{ OR } (M)$	00110	m_H	m_L	r
	XOR	m, #i	$(M) \leftarrow (M) \text{ XOR } i$	10101	m_H	m_L	i
		r, m	$(R) \leftarrow (R) \text{ XOR } (M)$	00101	m_H	m_L	r
転送	LD	r, m	$(R) \leftarrow (M)$	01000	m_H	m_L	r
	ST	m, r	$(M) \leftarrow (R)$	11000	m_H	m_L	r
	MOV	@r, m	if MPE=1: $[(MP), (R)] \leftarrow (M)$ if MPE=0: $[(m_H), (R)] \leftarrow (M)$	01010	m_H	m_L	r
		m, @r	if MPE=1: $(M) \leftarrow [(MP), (R)]$ if MPE=0: $(M) \leftarrow [(m_H), (R)]$	11010	m_H	m_L	r
		m, #i	$(M) \leftarrow i$	11101	m_H	m_L	i
	MOVT ^注	DBF, @AR	$(ASR) \leftarrow (SGR, PC)$, $(SGR, PC) \leftarrow (AR)$, $(DBF) \leftarrow (ROM)_{SGR, PC}$, $(SGR, PC) \leftarrow (ASR)$	00111	000	0001	0000
	PUSH	AR	$(SP) \leftarrow (SP) - 1$, $(ASR) \leftarrow (AR)$	00111	000	1101	0000
	POP	AR	$(AR) \leftarrow (ASR)$, $(SP) \leftarrow (SP) + 1$	00111	000	1100	0000
PEEK	WR, rf	$(WR) \leftarrow (RF)$	00111	rf_H	0011	rf_L	

注 MOV^T命令の実行時間は2マシン・サイクル(2命令分)必要です。また、命令実行時に一時的にスタックを1レベル使用します。

命令群	ニモニック	オペランド	オペレーション	マシン・コード			
				オペ・コード	オペランド		
転送	POKE	rf, WR	$(RF) \leftarrow (WR)$	00111	rf _H	0010	rf _L
	GET	DBF, p	$(DBF) \leftarrow (PE)$	00111	p _H	1011	p _L
	PUT	p, DBF	$(PE) \leftarrow (DBF)$	00111	p _H	1010	p _L
判断	SKT	m, #n	if $(M)_n = \text{all "1"}$, then skip	11110	m _H	m _L	n
	SKF	m, #n	if $(M)_n = \text{all "0"}$, then skip	11111	m _H	m _L	n
分岐	BR	addr	$(PC) \leftarrow \text{addr} \ \& \ (PC)_{b12, b11} \leftarrow 00$	01100	addr (下位11ビット)		
			$(PC) \leftarrow \text{addr} \ \& \ (PC)_{b12, b11} \leftarrow 01$	01101			
			$(PC) \leftarrow \text{addr} \ \& \ (PC)_{b12, b11} \leftarrow 10$	01110			
			$(PC) \leftarrow \text{addr} \ \& \ (PC)_{b12, b11} \leftarrow 11$	01111			
	@AR	$(SGR, PC) \leftarrow (AR)$	00111	000	0100	0000	
シフト	RORC	r	$(CY) \rightarrow (R)_{b3} \rightarrow (R)_{b2} \rightarrow (R)_{b1} \rightarrow (R)_{b0}$	00111	000	0111	r
サブルーチン	CALL	addr	$(SP) \leftarrow (SP) - 1, (ASR) \leftarrow ((PC) + 1),$ $(PC)_{b11} \leftarrow 0, (PC)_{b10-b0} \leftarrow \text{addr}$	11100	addr (下位11ビット)		
			@AR	$(SP) \leftarrow (SP) - 1, (ASR) \leftarrow ((PC) + 1),$ $(SGR, PC) \leftarrow (AR)$	00111	000	0101
	SYSCAL	entry	$(SP) \leftarrow (SP) - 1, (ASR) \leftarrow ((PC) + 1),$ PB $\leftarrow 0, PC(10-8) \leftarrow B, PC(7-4) \leftarrow 0,$ PC(3-0) $\leftarrow E$ B=entry(6-4), E=entry(3-0)	00111	B	0000	E
	RET		$(SGR, PC) \leftarrow (ASR), (SP) \leftarrow (SP) + 1$	00111	000	1110	0000
	RETSK		$(SGR, PC) \leftarrow (ASR), (SP) \leftarrow (SP) + 1,$ and skip	00111	001	1110	0000
	RETI		$(SGR, PC) \leftarrow (ASR), (BANK),$ $(IXE) \leftarrow (INTSK), (SP) \leftarrow (SP) + 1$	00111	100	1110	0000
	割り込み	EI		INTEF $\leftarrow 1$	00111	000	1111
DI			INTEF $\leftarrow 0$	00111	001	1111	0000
その他	STOP	s	stop clock if CE=low	00111	010	1111	s
	HALT	h	halt	00111	011	1111	h
	NOP		No operation	00111	100	1111	0000

2.4 アセンブラ(AS17K) 組み込みマクロ命令

凡 例

- flag : flag1-flagnのうちの1つ
 flag1-flagn : 予約語またはシンボル定義されたフラグ名
 n : 番号
 < > : 省略可能

	ニモニック	オペランド	n	オペレーション
組 み 込 み マ ク ロ 命 令	SKTn	flag1, ...flagn	$1 \leq n \leq 4$	if (flag1) - (flagn) = all "1", then skip
	SKFn	flag1, ...flagn	$1 \leq n \leq 4$	if (flag1) - (flagn) = all "0", then skip
	SETn	flag1, ...flagn	$1 \leq n \leq 4$	(flag1) - (flagn) \leftarrow 1
	CLRn	flag1, ...flagn	$1 \leq n \leq 4$	(flag1) - (flagn) \leftarrow 0
	NOTn	flag1, ...flagn	$1 \leq n \leq 4$	if (flag) = "0", then (flag) \leftarrow 1, if (flag) = "1", then (flag) \leftarrow 0
	INITFLG	<NOT> flag1, ... <NOT> flagn	n=4	if description = NOT flag, (flag) \leftarrow 0 if description = flag, (flag) \leftarrow 1
	BANKn		$0 \leq n \leq 7$	(BANK) \leftarrow n

保守 / 廃止

第3章 予約シンボル

μ PD17006のデバイス・ファイルで定義されているシンボルを次ページ以降に示します。
定義されているシンボルは、次のとおりです。

- システム・レジスタ
- データ・バッファ
- ポート・レジスタ
- レジスタ・ファイル (コントロール・レジスタ)
- 周辺レジスタ

3.1 システム・レジスタ

シンボル名	属性	値	R/W	説明
AR3	MEM	0.74H	R/W	アドレス・レジスタのビット15-ビット12
AR2	MEM	0.75H	R/W	アドレス・レジスタのビット11-ビット8
AR1	MEM	0.76H	R/W	アドレス・レジスタのビット7-ビット4
AR0	MEM	0.77H	R/W	アドレス・レジスタのビット3-ビット0
WR	MEM	0.78H	R/W	ウインドウ・レジスタ
BANK	MEM	0.79H	R/W	バンク・レジスタ
IXH	MEM	0.7AH	R/W	インデクス・レジスタのビット11-ビット8
MPH	MEM	0.7AH	R/W	メモリ・ポインタのビット7-ビット4
MPE	FLG	0.7AH.3	R/W	メモリ・ポインタ・イネーブル・フラグ
IXM	MEM	0.7BH	R/W	インデクス・レジスタのビット7-ビット4
MPL	MEM	0.7BH	R/W	メモリ・ポインタのビット3-ビット0
IXL	MEM	0.7CH	R/W	インデクス・レジスタのビット3-ビット0
RPH	MEM	0.7DH	R/W	レジスタ・ポインタのビット7-ビット4
RPL	MEM	0.7EH	R/W	レジスタ・ポインタのビット3-ビット0
PSW	MEM	0.7FH	R/W	プログラム・ステータス・ワード
BCD	FLG	0.7EH.0	R/W	BCD演算フラグ
CMP	FLG	0.7FH.3	R/W	コンペア・フラグ
CY	FLG	0.7FH.2	R/W	キャリー・フラグ
Z	FLG	0.7FH.1	R/W	ゼロ・フラグ
IXE	FLG	0.7FH.0	R/W	インデクス・イネーブル・フラグ

3.2 データ・バッファ

シンボル名	属性	値	R/W	説明
DBF3	MEM	0.0CH	R/W	データ・バッファのビット15-ビット12
DBF2	MEM	0.0DH	R/W	データ・バッファのビット11-ビット8
DBF1	MEM	0.0EH	R/W	データ・バッファのビット7-ビット4
DBF0	MEM	0.0FH	R/W	データ・バッファのビット3-ビット0

3.3 ポート・レジスタ

シンボル名	属性	値	R/W	説明
POA3	FLG	0.70H.3	R/W	ポート0Aのビット3
POA2	FLG	0.70H.2	R/W	ポート0Aのビット2
POA1	FLG	0.70H.1	R/W	ポート0Aのビット1
POA0	FLG	0.70H.0	R/W	ポート0Aのビット0
POB3	FLG	0.71H.3	R/W	ポート0Bのビット3
POB2	FLG	0.71H.2	R/W	ポート0Bのビット2
POB1	FLG	0.71H.1	R/W	ポート0Bのビット1
POB0	FLG	0.71H.0	R/W	ポート0Bのビット0
POC3	FLG	0.72H.3	R/W	ポート0Cのビット3
POC2	FLG	0.72H.2	R/W	ポート0Cのビット2
POC1	FLG	0.72H.1	R/W	ポート0Cのビット1
POC0	FLG	0.72H.0	R/W	ポート0Cのビット0
POD3	FLG	0.73H.3	R/W	ポート0Dのビット3
POD2	FLG	0.73H.2	R/W	ポート0Dのビット2
POD1	FLG	0.73H.1	R/W	ポート0Dのビット1
POD0	FLG	0.73H.0	R/W	ポート0Dのビット0
P1A3	FLG	1.70H.3	R/W	ポート1Aのビット3
P1A2	FLG	1.70H.2	R/W	ポート1Aのビット2
P1A1	FLG	1.70H.1	R/W	ポート1Aのビット1
P1A0	FLG	1.70H.0	R/W	ポート1Aのビット0
P1B3	FLG	1.71H.3	R/W	ポート1Bのビット3
P1B2	FLG	1.71H.2	R/W	ポート1Bのビット2
P1B1	FLG	1.71H.1	R/W	ポート1Bのビット1
P1B0	FLG	1.71H.0	R/W	ポート1Bのビット0
P1C3	FLG	1.72H.3	R/W	ポート1Cのビット3
P1C2	FLG	1.72H.2	R/W	ポート1Cのビット2
P1D3	FLG	1.73H.3	R/W	ポート1Dのビット3
P1D2	FLG	1.73H.2	R/W	ポート1Dのビット2
P1D1	FLG	1.73H.1	R/W	ポート1Dのビット1
P1D0	FLG	1.73H.0	R/W	ポート1Dのビット0
P2A3	FLG	2.70H.3	R/W	ポート2Aのビット3
P2A2	FLG	2.70H.2	R/W	ポート2Aのビット2
P2A1	FLG	2.70H.1	R/W	ポート2Aのビット1
P2A0	FLG	2.70H.0	R/W	ポート2Aのビット0

シンボル名	属性	値	R/W	説明
P2B3	FLG	2.71H.3	R/W	ポート2Bのビット3
P2B2	FLG	2.71H.2	R/W	ポート2Bのビット2
P2B1	FLG	2.71H.1	R/W	ポート2Bのビット1
P2B0	FLG	2.71H.0	R/W	ポート2Bのビット0
P2C3	FLG	2.72H.3	R/W	ポート2Cのビット3
P2C2	FLG	2.72H.2	R/W	ポート2Cのビット2
P2C1	FLG	2.72H.1	R/W	ポート2Cのビット1
P2C0	FLG	2.72H.0	R/W	ポート2Cのビット0
P2D3	FLG	2.73H.3	R/W	ポート2Dのビット3
P2D2	FLG	2.73H.2	R/W	ポート2Dのビット2
P2D1	FLG	2.73H.1	R/W	ポート2Dのビット1
P2D0	FLG	2.73H.0	R/W	ポート2Dのビット0
P3A3	FLG	3.70H.3	R/W	ポート3Aのビット3
P3A2	FLG	3.70H.2	R/W	ポート3Aのビット2
P3A1	FLG	3.70H.1	R/W	ポート3Aのビット1
P3A0	FLG	3.70H.0	R/W	ポート3Aのビット0
P3B3	FLG	3.71H.3	R/W	ポート3Bのビット3
P3B2	FLG	3.71H.2	R/W	ポート3Bのビット2
P3B1	FLG	3.71H.1	R/W	ポート3Bのビット1
P3B0	FLG	3.71H.0	R/W	ポート3Bのビット0
P3C3	FLG	3.72H.3	R/W	ポート3Cのビット3
P3C2	FLG	3.72H.2	R/W	ポート3Cのビット2
P3C1	FLG	3.72H.1	R/W	ポート3Cのビット1
P3C0	FLG	3.72H.0	R/W	ポート3Cのビット0
P3D3	FLG	3.73H.3	R/W	ポート3Dのビット3
P4A3	FLG	4.70H.3	R/W	ポート4Aのビット3
P4A2	FLG	4.70H.2	R/W	ポート4Aのビット2

3.4 レジスタ・ファイル (コントロール・レジスタ)

シンボル名	属性	値	R/W	説明
SP	MEM	0.81H	R/W	スタック・ポインタ
SIO1TS	FLG	0.82H.3	R/W	SIO1スタート・フラグ
SIO1HIZ	FLG	0.82H.2	R/W	SIO1/ポート1 セレクト・フラグ
SIO1CK1	FLG	0.82H.1	R/W	SIO1クロック・セレクト・フラグ
SIO1CK0	FLG	0.82H.0	R/W	SIO1クロック・セレクト・フラグ
TM3EN	FLG	0.83H.3	R/W	タイマ3イネーブル・フラグ
TM3RES	FLG	0.83H.2	R/W	タイマ3リセット・フラグ
TM3RPT	FLG	0.83H.1	R/W	タイマ3カウント・モード・セレクト・フラグ
TM3SEL	FLG	0.83H.0	R/W	タイマ3セレクト・フラグ
IFCGOSTT	FLG	0.84H.0	R	IFカウンタ・ゲート・ステータス・フラグ
PLLUL	FLG	0.85H.0	R	PLLアンロック・タイム・セレクト・フラグ
CE	FLG	0.87H.0	R	CEピン・ステータス・フラグ
SIO0CH	FLG	0.88H.3	R/W	SIO0チャンネル・セレクト・フラグ
SB	FLG	0.88H.2	R/W	SIO0モード・セレクト・フラグ
SIO0MS	FLG	0.88H.1	R/W	SIO0クロック・モード・セレクト・フラグ
SIO0TX	FLG	0.88H.0	R/W	SIO0 TX/RXセレクト・フラグ
TM2EN	FLG	0.89H.3	R/W	タイマ2イネーブル・フラグ
TM2RES	FLG	0.89H.2	R/W	タイマ2リセット・フラグ
TM2CK1	FLG	0.89H.1	R/W	タイマ2ソース・クロック選択フラグ
TM2CK0	FLG	0.89H.0	R/W	タイマ2ソース・クロック選択フラグ
TM1GCMAN	FLG	0.8AH.3	R/W	タイマ1ゲート・マニュアル・クローズ選択フラグ
TM1GOAUT	FLG	0.8AH.2	R/W	タイマ1ゲート・オート・オープン選択フラグ
TM1EN	FLG	0.8AH.1	R/W	タイマ1イネーブル・フラグ
TM1RES	FLG	0.8AH.0	R/W	タイマ1リセット・フラグ
TMOEN	FLG	0.8BH.3	R/W	タイマ0イネーブル・フラグ
TMOOVF	FLG	0.8BH.2	R/W	タイマ0オーバフロー検出フラグ
TMORES	FLG	0.8BH.1	R/W	タイマ0リセット・フラグ
TMOCK	FLG	0.8BH.0	R/W	タイマ0ソース・クロック選択フラグ
DBFSP	MEM	0.90H	R	DBFレジスタ・スタック・ポインタ
SYSRSP	MEM	0.91H	R	システム・レジスタ・スタック・ポインタ
IFCMD1	FLG	0.92H.3	R/W	IFカウンタ・モード・セレクト・フラグ
IFCMD0	FLG	0.92H.2	R/W	IFカウンタ・モード・セレクト・フラグ
IFCCK1	FLG	0.92H.1	R/W	IFカウンタ・クロック・セレクト・フラグ
IFCCK0	FLG	0.92H.0	R/W	IFカウンタ・クロック・セレクト・フラグ

シンボル名	属性	値	R/W	説明
PWM2SEL	FLG	0.93H.3	R/W	PWM2/P1B3セレクト・フラグ
PWM1SEL	FLG	0.93H.2	R/W	PWM1/P1B2セレクト・フラグ
PWM0SEL	FLG	0.93H.1	R/W	PWM0/P1B1セレクト・フラグ
CGPSEL	FLG	0.93H.0	R/W	CGP/P1B0セレクト・フラグ
TM1CK3	FLG	0.94H.3	R/W	タイマ1ソース・クロック選択フラグ (ダミー)
TM1CK2	FLG	0.94H.2	R/W	タイマ1ソース・クロック選択フラグ (ダミー)
TM1CK1	FLG	0.94H.1	R/W	タイマ1ソース・クロック選択フラグ
TM1CK0	FLG	0.94H.0	R/W	タイマ1ソース・クロック選択フラグ
TM1OVF	FLG	0.95H.0	R	タイマ1オーバフロー検出フラグ
TM1INSEL	FLG	0.96H.3	R/W	タイマ1イベント・カウンタ・セレクト・フラグ
TM1GOSEL	FLG	0.96H.2	R/W	タイマ1ゲート・インプット・ターミナル選択フラグ
TM1GCEG	FLG	0.96H.1	R/W	タイマ1ゲート・クローズ・エッジ選択フラグ
TM1GOEG	FLG	0.96H.0	R/W	タイマ1ゲート・オープン・エッジ選択フラグ
BTMOCY	FLG	0.97H.0	R	ベーシック・タイマ0キャリー・フラグ
SBACK	FLG	0.98H.3	R/W	SIOアクノリッジ・フラグ
SIOONWT	FLG	0.98H.2	R/W	SIO0ノット・ウエイト・フラグ
SIO0WRQ1	FLG	0.98H.1	R/W	SIO0ウエイト・モード・フラグ
SIO0WRQ0	FLG	0.98H.0	R/W	SIO0ウエイト・モード・フラグ
SIO0WSTT	FLG	0.99H.0	R	SIO0ウエイト・ステータス・ジャッジ・フラグ
ADCSTRT	FLG	0.9AH.0	W	A/Dコンバータ・スタート・フラグ
ADCSoft	FLG	0.9BH.3	R/W	A/Dコンバータ・コンパレータ・コントロール
ADCCMP	FLG	0.9BH.1	R/W	A/Dコンバータ・コンパレータ・アウトプット
ADCEND	FLG	0.9BH.0	R/W	A/Dコンバータ・コンペア・エンド・フラグ
ADCCH3	FLG	0.9CH.3	R/W	A/Dコンバータ・チャンネル・セレクト・フラグ (ダミー)
ADCCH2	FLG	0.9CH.2	R/W	A/Dコンバータ・チャンネル・セレクト・フラグ
ADCCH1	FLG	0.9CH.1	R/W	A/Dコンバータ・チャンネル・セレクト・フラグ
ADCCH0	FLG	0.9CH.0	R/W	A/Dコンバータ・チャンネル・セレクト・フラグ
IEGGRP1	FLG	0.9EH.3	R/W	割り込みグループ1エッジ検出選択フラグ
SIO0ITMG	FLG	0.9EH.1	R/W	SIO0割り込みタイミング選択フラグ
IEG1	FLG	0.9FH.2	R/W	INT1ピン・エッジ検出選択フラグ
IEGTMO	FLG	0.9FH.1	R/W	タイマ0エッジ検出選択フラグ
IEG0	FLG	0.9FH.0	R/W	INT0ピン・エッジ検出選択フラグ
PLLEOBSST	FLG	0.0A0H.0	R/W	PLLエラー・アウト・ブースタ
PLLMD3	FLG	0.0A1H.3	R/W	PLLバンド・モード・セレクト・フラグ (ダミー)
PLLMD2	FLG	0.0A1H.2	R/W	PLLバンド・モード・セレクト・フラグ (ダミー)
PLLMD1	FLG	0.0A1H.1	R/W	PLLバンド・モード・セレクト・フラグ
PLLMD0	FLG	0.0A1H.0	R/W	PLLバンド・モード・セレクト・フラグ

備考 ダミーは“0”です。

シンボル名	属性	値	R/W	説明
IFCSTRT	FLG	0.0A3H.1	R/W	IFカウンタ・スタート・フラグ
IFCRES	FLG	0.0A3H.0	R/W	IFカウンタ・リセット・フラグ
TM1GOSTT	FLG	0.0A4H.0	R	タイマ1ゲート・ステータス・フラグ
TM1MSEL	FLG	0.0A5H.1	R/W	タイマ1モード・セレクト・フラグ
TM1RPT	FLG	0.0A5H.0	R/W	タイマ1リピート・モード・セレクト・フラグ
P3BGIO	FLG	0.0A6H.1	R/W	ポート3BグループI/Oセレクト・フラグ
P3AGIO	FLG	0.0A6H.0	R/W	ポート3AグループI/Oセレクト・フラグ
P2DGIO	FLG	0.0A7H.3	R/W	ポート2DグループI/Oセレクト・フラグ
P2CGIO	FLG	0.0A7H.2	R/W	ポート2CグループI/Oセレクト・フラグ
P2BGIO	FLG	0.0A7H.1	R/W	ポート2BグループI/Oセレクト・フラグ
POCGIO	FLG	0.0A7H.0	R/W	ポート0CグループI/Oセレクト・フラグ
SIO0SF8	FLG	0.0A8H.3	R	SIO0ソフト8クロック・フラグ
SIO0SF9	FLG	0.0A8H.2	R	SIO0ソフト9クロック・フラグ
SBSTT	FLG	0.0A8H.1	R	SIO0スタート・コンディション・ディテクタ・フラグ
SBBSY	FLG	0.0A8H.0	R	SIO0ビジー・コンディション・ディテクタ・フラグ
INTGRP1	FLG	0.0AAH.3	R	割り込みグループ1割り込みステータス・フラグ
IRQGRP1	FLG	0.0AAH.0	R/W	割り込みグループ1割り込み要求フラグ
INTGRP0	FLG	0.0ABH.3	R	割り込みグループ0割り込みステータス・フラグ
IRQGRP0	FLG	0.0ABH.0	R/W	割り込みグループ0割り込み要求フラグ
IGRP1SL2	FLG	0.0ACH.2	R/W	割り込みグループ1選択フラグ
IGRP1SL1	FLG	0.0ACH.1	R/W	割り込みグループ1選択フラグ
IGRP1SL0	FLG	0.0ACH.0	R/W	割り込みグループ1選択フラグ
IGRPOSL	FLG	0.0ADH.0	R/W	割り込みグループ0選択フラグ
IPGRP1	FLG	0.0AEH.3	R/W	割り込みグループ1割り込み許可フラグ
IPGRP0	FLG	0.0AEH.2	R/W	割り込みグループ0割り込み許可フラグ
IPSIO0	FLG	0.0AEH.1	R/W	SIO0割り込み許可フラグ
IPTM2	FLG	0.0AEH.0	R/W	タイマ2割り込み許可フラグ
IPTM1	FLG	0.0AFH.3	R/W	タイマ1割り込み許可フラグ
IP1	FLG	0.0AFH.2	R/W	INT1端子割り込み許可フラグ
IPTM0	FLG	0.0AFH.1	R/W	タイマ0割り込み許可フラグ
IPO	FLG	0.0AFH.0	R/W	INT0端子割り込み許可フラグ
CKOEN	FLG	0.0B0H.0	R/W	クロック・アウト・イネーブル・フラグ
PLLRFCCK3	FLG	0.0B1H.3	R/W	PLLリファレンス・クロック・セレクト・フラグ
PLLRFCCK2	FLG	0.0B1H.2	R/W	PLLリファレンス・クロック・セレクト・フラグ
PLLRFCCK1	FLG	0.0B1H.1	R/W	PLLリファレンス・クロック・セレクト・フラグ
PLLRFCCK0	FLG	0.0B1H.0	R/W	PLLリファレンス・クロック・セレクト・フラグ
ERAMSEL	FLG	0.0B3H.1	R/W	拡張RAMセレクト・フラグ
ERAMHSEL	FLG	0.0B3H.0	R/W	拡張RAM上位ビット・セレクト・フラグ

シンボル名	属性	値	R/W	説明
P2ABIO3	FLG	0.0B4H.3	R/W	P2A3 I/Oセレクト・フラグ
P2ABIO2	FLG	0.0B4H.2	R/W	P2A2 I/Oセレクト・フラグ
P2ABIO1	FLG	0.0B4H.1	R/W	P2A1 I/Oセレクト・フラグ
P2ABIO0	FLG	0.0B4H.0	R/W	P2A0 I/Oセレクト・フラグ
P1ABIO3	FLG	0.0B5H.3	R/W	P1A3 I/Oセレクト・フラグ
P1ABIO2	FLG	0.0B5H.2	R/W	P1A2 I/Oセレクト・フラグ
P1ABIO1	FLG	0.0B5H.1	R/W	P1A1 I/Oセレクト・フラグ
P1ABIO0	FLG	0.0B5H.0	R/W	P1A0 I/Oセレクト・フラグ
POBBIO3	FLG	0.0B6H.3	R/W	POB3 I/Oセレクト・フラグ
POBBIO2	FLG	0.0B6H.2	R/W	POB2 I/Oセレクト・フラグ
POBBIO1	FLG	0.0B6H.1	R/W	POB1 I/Oセレクト・フラグ
POBBIO0	FLG	0.0B6H.0	R/W	POB0 I/Oセレクト・フラグ
POABIO3	FLG	0.0B7H.3	R/W	POA3 I/Oセレクト・フラグ
POABIO2	FLG	0.0B7H.2	R/W	POA2 I/Oセレクト・フラグ
POABIO1	FLG	0.0B7H.1	R/W	POA1 I/Oセレクト・フラグ
POABIO0	FLG	0.0B7H.0	R/W	POA0 I/Oセレクト・フラグ
SIO0IMD3	FLG	0.0B8H.3	R/W	SIO0割り込み要因レジスタ (ダミー)
SIO0IMD2	FLG	0.0B8H.2	R/W	SIO0割り込み要因レジスタ (ダミー)
SIO0IMD1	FLG	0.0B8H.1	R/W	SIO0割り込み要因レジスタ
SIO0IMD0	FLG	0.0B8H.0	R/W	SIO0割り込み要因レジスタ
SIO0CK3	FLG	0.0B9H.3	R/W	SIO0シフト・クロック・セレクト・フラグ (ダミー)
SIO0CK2	FLG	0.0B9H.2	R/W	SIO0シフト・クロック・セレクト・フラグ (ダミー)
SIO0CK1	FLG	0.0B9H.1	R/W	SIO0シフト・クロック・セレクト・フラグ
SIO0CK0	FLG	0.0B9H.0	R/W	SIO0シフト・クロック・セレクト・フラグ
IRQSIO0	FLG	0.0BAH.0	R/W	SIO0割り込み要求フラグ
IRQTM2	FLG	0.0BBH.0	R/W	タイマ2 割り込み要求フラグ
INTTM1	FLG	0.0BCH.3	R	タイマ1 割り込みステータス・フラグ
IRQTM1	FLG	0.0BCH.0	R/W	タイマ1 割り込み要求フラグ
INT1	FLG	0.0BDH.3	R	INT1端子割り込みステータス・フラグ
IRQ1	FLG	0.0BDH.0	R/W	INT1端子割り込み要求フラグ
INTTM0	FLG	0.0BEH.3	R	タイマ0 割り込みステータス・フラグ
IRQTM0	FLG	0.0BEH.0	R/W	タイマ0 割り込み要求フラグ
INT0	FLG	0.0BFH.3	R	INT0端子割り込みステータス・フラグ
IRQ0	FLG	0.0BFH.0	R/W	INT0端子割り込み要求フラグ

備考 ダミーは“0”です。

3.5 周辺レジスタ

シンボル名	属性	値	R/W	説明
SIO1SFR	DAT	03H	R/W	SIO1シフト・レジスタ
SIO0SFR	DAT	04H	R/W	SIO0シフト・レジスタ
TM2M	DAT	08H	W	タイマ2モジュロ・レジスタ
TM2C	DAT	09H	R	タイマ2カウンタ
TM1C	DAT	10H	R	タイマ1カウンタ
TM1M	DAT	11H	R/W	タイマ1モジュロ・レジスタ
ADCR	DAT	0AH	R/W	ADCの基準電圧の設定レジスタ
CGPR	DAT	20H	R/W	CGPデータ・レジスタ
AR	DAT	40H	R/W	GET/PUT/PUSH/CALL/BR/MOVT/MOVTH/MOVTL命令のアドレス・レジスタ
PLL	DAT	41H	R/W	PLLデータ・レジスタ
IFC	DAT	43H	R	IFカウンタ・データ・レジスタ
TM0M	DAT	46H	R/W	タイマ0モジュロ・レジスタ
TM0C	DAT	47H	R	タイマ0カウンタ
PWMR0	DAT	48H	R/W	PWM0データ・レジスタ
PWMR1	DAT	49H	R/W	PWM1データ・レジスタ
PWMR2	DAT	4AH	R/W	PWM2データ・レジスタ
TM3M	DAT	4AH	R/W	タイマ3モジュロ・レジスタ
DBFSTK	DAT	4FH	R/W	DBFスタック

3.6 予約語一覧 (アルファベット順)

3.6.1 命令, 疑似命令

ADD	ENDIFC	NIBBLE2	PUT
ADDC	ENDIFNC	NIBBLE2V	REPT
AND	ENDM	NIBBLE3	RET
BANK0	ENDP	NIBBLE3V	RETI
BANK1	ENDR	NIBBLE4	RETSK
BANK2	EOF	NIBBLE4V	RORC
BANK3	EXIT	NIBBLE5	SBMAC
BANK4	EXITR	NIBBLE5V	SET
BANK5	EXTRN	NIBBLE6	SET1
BANK6	FLG	NIBBLE6V	SET2
BANK7	GET	NIBBLE7	SET3
BELOW	GLOBAL	NIBBLE7V	SET4
BR	HALT	NIBBLE8	SFCOND
C14344	IF	NIBBLE8V	SKE
C4444	IFCHAR	NOBMAC	SKF
CALL	IFNCHAR	NOLIST	SKF1
CASE	INC	NOMAC	SKF2
CLR1	INCLUDE	NOP	SKF3
CLR2	INITFLG	NOT1	SKF4
CLR3	IRP	NOT2	SKGE
CLR4	LAB	NOT3	SKLT
CSEG	LBMAC	NOT4	SKNE
DAT	LD	OBMAC	SKT
DB	LFCOND	OMAC	SKT1
DCP	LIST	OR	SKT2
DI	LITERAL	ORG	SKT3
DW	LMAC	OTHER	SKT4
EI	MACRO	PEEK	SMAC
EJECT	MEM	POKE	ST
ELSE	MOV	POP	STOP
END	MOVT	PUBLIC	SUB
ENDCASE	NIBBLE	PURGE	SUBC
ENDIF	NIBBLE1	PUSH	SUMMARY

SYSCAL

TAG

TITLE

XOR

ZZZERROR

ZZZMCHK

ZZZMSG

3.6.2 レジスタ, フラグ

ADCCH0	IEG1	IRQTM1	P1A0
ADCCH1	IEGGRP1	IRQTM2	P1A1
ADCCH2	IEGTM0	IX	P1A2
ADCCH3	IFC	IXE	P1A3
ADCCMP	IFCCK0	IXH	P1ABIO0
ADCEND	IFCCK1	IXL	P1ABIO1
ADCR	IFCGOSTT	IXM	P1ABIO2
ADCSoft	IFCMD0	MPE	P1ABIO3
ADCSTRT	IFCMD1	MPH	P1B0
AR	IFCRES	MPL	P1B1
AR0	IFCSTRT	POA0	P1B2
AR1	IGRPOSL	POA1	P1B3
AR2	IGRP1SL0	POA2	P1C2
AR3	IGRP1SL1	POA3	P1C3
AR_EPA0	IGRP1SL2	POABIO0	P1D0
AR_EPA1	INT0	POABIO1	P1D1
BANK	INT1	POABIO2	P1D2
BCD	INTGRP0	POABIO3	P1D3
BTMOCY	INTGRP1	POB0	P2A0
CE	INTTM0	POB1	P2A1
CGPR	INTTM1	POB2	P2A2
CGPSEL	IP0	POB3	P2A3
CKOEN	IP1	POBBIO0	P2ABIO0
CMP	IPGRP0	POBBIO1	P2ABIO1
CY	IPGRP1	POBBIO2	P2ABIO2
DBF	IPSIO0	POBBIO3	P2ABIO3
DBF0	IPTM0	P0C0	P2B0
DBF1	IPTM1	P0C1	P2B1
DBF2	IPTM2	P0C2	P2B2
DBF3	IRQ0	P0C3	P2B3
DBFSP	IRQ1	P0CGIO	P2BGIO
DBFSTK	IRQGRP0	P0D0	P2C0
ERAMHSEL	IRQGRP1	P0D1	P2C1
ERAMSEL	IRQSIO0	P0D2	P2C2
IEG0	IRQTM0	P0D3	P2C3

P2CGIO	PWM0SEL	SIO1TS	TM3RES
P2D0	PWM1SEL	SP	TM3RPT
P2D1	PWM2SEL	SYSRSP	TM3SEL
P2D2	PWMR0	TM0C	WR
P2D3	PWMR1	TM0CK	Z
P2DGIO	PWMR2	TM0EN	ZZZ0
P3A0	RPH	TM0M	ZZZ1
P3A1	RPL	TM0OVF	ZZZ2
P3A2	SB	TM0RES	ZZZ3
P3A3	SBACK	TM1C	ZZZ4
P3AGIO	SBBSY	TM1CK0	ZZZ5
P3B0	SBSTT	TM1CK1	ZZZ6
P3B1	SIO0CH	TM1CK2	ZZZ7
P3B2	SIO0CK0	TM1CK3	ZZZ8
P3B3	SIO0CK1	TM1EN	ZZZ9
P3BGIO	SIO0CK2	TM1GCEG	ZZZDEVID
P3C0	SIO0CK3	TM1GCMAN	ZZZEPA
P3C1	SIO0IMD0	TM1GOAUT	ZZZLSARG
P3C2	SIO0IMD1	TM1GOEG	ZZZPRINT
P3C3	SIO0IMD2	TM1GOSEL	ZZZSKIP
P3D3	SIO0IMD3	TM1GOSTT	ZZZSYDOC
P4A2	SIO0ITMG	TM1INSEL	ZZZALBMAC
P4A3	SIO0MS	TM1M	ZZZALMAC
PLLEOBST	SIO0NWT	TM1MSEL	ZZZARGC
PLLMD0	SIO0SF8	TM1OVF	ZZZLINE
PLLMD1	SIO0SF9	TM1RES	
PLLMD2	SIO0SFR	TM1RPT	
PLLMD3	SIO0TX	TM2C	
PLLR	SIO0WRQ0	TM2CK0	
PLLRFCK0	SIO0WRQ1	TM2CK1	
PLLRFCK1	SIO0WSTT	TM2EN	
PLLRFCK2	SIO1CK0	TM2M	
PLLRFCK3	SIO1CK1	TM2RES	
PLLJUL	SIO1HIZ	TM3EN	
PSW	SIO1SFR	TM3M	

保守 / 廃止

アンケート記入のお願い

お手数ですが、このドキュメントに対するご意見をお寄せください。今後のドキュメント作成の参考にさせていただきます。

[ドキュメント名] AS17006デバイス・ファイル ユーザーズ・マニュアル バージョン 1
PC-9800シリーズ (MS-DOS™) ベース IBM PC/AT™ (PC DOS™) ベース
(EEU-831 (第1版), December 1991 P)

[お名前など] (さしつかえのない範囲で)
御社名 (学校名, その他) ()
ご住所 ()
お電話番号 ()
お仕事の内容 ()
お名前 ()

1. ご評価 (各欄に○をご記入ください)

項 目	大変良い	良 い	普 通	悪 い	大変悪い
全体の構成					
説明内容					
用語解説					
調べやすさ					
デザイン, 字の大きさなど					
そ の 他 ()					
()					

2. わかりやすい所 (第 章, 第 章, 第 章, 第 章, その他)
理由 []

3. わかりにくい所 (第 章, 第 章, 第 章, 第 章, その他)
理由 []

4. ご意見, ご要望
[]

5. このドキュメントをお届けしたのは
NEC 販売員, 特約店販売員, NEC 半応技術部員, その他 ()

ご協力ありがとうございました。
下記あてに FAX で送信いただくか, 最寄りの販売員にコピーをお渡しください。

NEC 半導体応用技術本部インフォメーションセンター
FAX : (044)548-7900

キ
リ
ト
リ

保守 / 廃止

保守 / 廃止

NEC 日本電気株式会社

本社	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	03-3454-1111
半導体応用技術本部 第一応用システム技術部	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	03-3454-1111
半導体応用技術本部 第二応用システム技術部	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	06-945-3178 06-945-3200
半導体応用技術本部 第三応用システム技術部	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	052-242-2755

北海道支社	〒060-01 札幌市中央区南一条西五丁目1番1号(日本電気札幌ビル)	札幌	011-231-0161
東北支社	〒980-01 仙台市青葉区中央一丁目1番1号(日本電気仙台ビル)	仙台	022-261-5511
関東支社	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	0196-51-4344
中部支社	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	0236-23-5511
関西支社	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	0249-23-5511
中国支社	〒730-01 広島市中区本町一丁目1番1号(日本電気広島ビル)	広島	0246-21-5511
四国支社	〒760-01 高松市東区東三丁目1番1号(日本電気高松ビル)	高松	0256-36-2155
九州支社	〒810-01 福岡市中央区天神一丁目1番1号(日本電気福岡ビル)	福岡	0292-26-1717
支店			
札幌支店	〒060-01 札幌市中央区南一条西五丁目1番1号(日本電気札幌ビル)	札幌	045-324-5511
仙台支店	〒980-01 仙台市青葉区中央一丁目1番1号(日本電気仙台ビル)	仙台	0273-26-1255
東京支店	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	0276-46-4011
大阪支店	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	0286-21-2281
名古屋支店	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	0285-24-5011
広島支店	〒730-01 広島市中区本町一丁目1番1号(日本電気広島ビル)	広島	0262-35-1444
高松支店	〒760-01 高松市東区東三丁目1番1号(日本電気高松ビル)	高松	0263-35-1666
福岡支店	〒810-01 福岡市中央区天神一丁目1番1号(日本電気福岡ビル)	福岡	0266-53-5350
支店			
札幌支店	〒060-01 札幌市中央区南一条西五丁目1番1号(日本電気札幌ビル)	札幌	0552-24-4141
仙台支店	〒980-01 仙台市青葉区中央一丁目1番1号(日本電気仙台ビル)	仙台	048-641-1411
東京支店	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	
大阪支店	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	
名古屋支店	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	
広島支店	〒730-01 広島市中区本町一丁目1番1号(日本電気広島ビル)	広島	
高松支店	〒760-01 高松市東区東三丁目1番1号(日本電気高松ビル)	高松	
福岡支店	〒810-01 福岡市中央区天神一丁目1番1号(日本電気福岡ビル)	福岡	
支店			
札幌支店	〒060-01 札幌市中央区南一条西五丁目1番1号(日本電気札幌ビル)	札幌	0425-26-0911
仙台支店	〒980-01 仙台市青葉区中央一丁目1番1号(日本電気仙台ビル)	仙台	0472-27-5441
東京支店	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	054-255-2211
大阪支店	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	0559-63-4455
名古屋支店	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	053-452-2711
広島支店	〒730-01 広島市中区本町一丁目1番1号(日本電気広島ビル)	広島	0762-23-1621
高松支店	〒760-01 高松市東区東三丁目1番1号(日本電気高松ビル)	高松	0776-22-1866
福岡支店	〒810-01 福岡市中央区天神一丁目1番1号(日本電気福岡ビル)	福岡	0764-31-8461
支店			
札幌支店	〒060-01 札幌市中央区南一条西五丁目1番1号(日本電気札幌ビル)	札幌	075-221-8511
仙台支店	〒980-01 仙台市青葉区中央一丁目1番1号(日本電気仙台ビル)	仙台	078-332-3311
東京支店	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	082-242-5504
大阪支店	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	0857-27-5311
名古屋支店	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	0862-25-4455
広島支店	〒730-01 広島市中区本町一丁目1番1号(日本電気広島ビル)	広島	0878-36-1200
高松支店	〒760-01 高松市東区東三丁目1番1号(日本電気高松ビル)	高松	0897-32-5001
福岡支店	〒810-01 福岡市中央区天神一丁目1番1号(日本電気福岡ビル)	福岡	0899-45-4111
支店			
札幌支店	〒060-01 札幌市中央区南一条西五丁目1番1号(日本電気札幌ビル)	札幌	092-271-7700
仙台支店	〒980-01 仙台市青葉区中央一丁目1番1号(日本電気仙台ビル)	仙台	093-541-2887

(技術お問い合わせ先)

半導体応用技術本部 第一応用システム技術部	〒108-01 東京都港区芝五丁目7番1号(日本電気本社ビル)	東京	03-3798-6105
半導体応用技術本部 第二応用システム技術部	〒540 大阪市中央区城東一丁目4番24号(日本電気堺ビル)	大阪	06-945-3383
半導体応用技術本部 第三応用システム技術部	〒460 名古屋市中区栄四丁目14番5号(松下中島ビル)	名古屋	052-242-2762
半導体応用技術本部 マイクロコンピュータ技術部	〒210 川崎西国英町駅前本町15番5号(十文字ビル)	川崎	044-246-3923

インフォメーションセンター
FAX 044 548 7900