

			RZ/V2H	
Step	Custom board development	Contents Type	Contents Name	Link
	LPDDR4/4X コントローラ設定ガイド	圧縮ファイル --- ドキュメント --- ドキュメント --- ツール	[NDA]DDRTOP Application Note Application Note LPDDR4/4X Controller Configuration Guide Setting tool	Link
	PCB設計ガイド	ドキュメント	[NDA]PCB Design Guidelines	Link
	熱設計ガイド	ドキュメント	Thermal Design Guide	Link
	ライフタイム見積ガイド	ドキュメント	Lifetime Guideline	Link
	LSIデザインモデル (IBIS)	Model	[NDA]LSI IBIS	Link
	インターフェースデザインモデル (Spara, IBIS)	Model	[NDA]Interface (Spara, IBIS)	Link
	Reference Desing Data	圧縮ファイル --- デザインデータ --- デザインデータ --- デザインデータ --- デザインデータ --- デザインデータ	CPU Board Design Data --- Schamtics --- BOM List --- Circuit Data (.DSN) --- Layout Data (.brd) --- Gerber Data	Link
	Reference Desing Data	圧縮ファイル --- デザインデータ --- デザインデータ --- デザインデータ --- デザインデータ --- デザインデータ	EXP Board Design Data --- Schamtics --- BOM List --- Circuit Data (.DSN) --- Layout Data (.brd) --- Gerber Data	Link
			RZ/V2H	
Step	Information for engineers	Contents Type	Contents Name	Link
	RZ/V Series 64-bit MPU (Renesas info)	Link summary	Introduction,Boards,Software and Documentation	Link
	FAQ	Link summary	よくあるお問い合わせ	Link
	お問合せ	マイチケット	技術問合せ	Link