

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

32M ビット CMOS 低電圧単一電源デュアル・オペレーション・フラッシュメモリ  
4M ワード×8 ビット (バイト・モード) / 2M ワード×16 ビット (ワード・モード)

$\mu$ PD29F032202AL-Y は、33,554,432 ビット、71 セクタ構成の低電圧 (2.7~3.3 V, 3.0~3.6 V) 単一電源によるチップ一括消去およびセクタ単位での消去が可能なフラッシュメモリです。メモリ構成はバイト・モード (4,194,304 ワード×8 ビット) とワード・モード (2,097,152 ワード×16 ビット) の切り替えができ、バイトおよびワード書き込みが可能です。

$\mu$ PD29F032202AL-Y は、消去または書き込み動作中に、同時にリード動作を行うことができます。メモリ・セルは 2 つのバンクに分かれており同時実行アーキテクチャにより、1 つのバンク内のセクタで消去、または書き込みが行われていても、他方のバンクからはリードが可能になっています。バンク分割は、4M ビット+28M ビットです。

ブート・セクタを最上位アドレス (セクタ) に配置した T タイプと、最下位アドレス (セクタ) に配置した B タイプの 2 種類をラインナップしています。

$\mu$ PD29F032202AL-Y は、消去単位がブート型になっているため、ブート・プログラム格納などの用途に最適です。フラッシュメモリをコントロールするためのプログラム・コードの格納も可能でプログラム・コードを RAM にロードする必要がなく、書き込みや消去ができます。またパラメータの格納用に消去単位が 8K バイトと小さいセクタを 8 個持っています。

自動書き込みまたは自動消去機能により、一度消去あるいは書き込みコマンド・シーケンスを実行すると、デバイス内部で自動的に消去や書き込みを実行し、検証も行います。書き込み時間は 1 セクタあたり約 0.5 秒、消去時間は 1 セクタあたり 1 秒以内です。

$\mu$ PD29F032202AL-Y は、命令のライトによる電氣的なデータの消去と書き込みが可能ですので、機器に組み込んだあと、オンボードでのデータの書き換えができ、幅広い用途への応用が期待できます。

パッケージは 48 ピン・プラスチック TSOP ( ), 63 ピン・テープ FBGA を用意しています。

## 特 徴

- ・ 2 バンク構成による書き込み / 消去とリードの同時実行
- ・ バンク構成 : 2 バンク (4M ビット+28M ビット)
- ・ メモリ構成 :
  - 4,194,304 ワード×8 ビット (バイト・モード)
  - 2,097,152 ワード×16 ビット (ワード・モード)
- ・ セクタ構成 :
  - 71 セクタ (8K バイト / 4K ワード×8 セクタ, 64K バイト / 32K ワード×63 セクタ)
- ・ 2 種類のセクタ構成
  - T タイプ : ブート・セクタを最上位アドレス (セクタ) に配置
  - B タイプ : ブート・セクタを最下位アドレス (セクタ) に配置
- ・ 出力スリーステート
- ・ 自動書き込み機能
  - ・ 書き込み一時停止 / 再開

本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

- ・アンロック・バイパス機能
- ・自動消去機能
  - ・チップ消去
  - ・セクタごとの消去（セクタは任意に組み合わせ可能）
  - ・消去一時停止 / 再開
- ・書き込み / 消去完了の検出機能
  - ・データ・ポーリング, トグル・ビットによる検出
  - ・RY (/BY)端子による検出
- ・セクタ・グループ保護機能
  - ・任意のセクタ・グループの保護が可能
  - ・保護されたセクタ・グループの一時的な保護解除が可能
- ・セクタをブート用途で使用可能
- ・/RESET 端子によるハードウェア・リセット機能, スタンバイ機能
- ・オートマチック・スリープ・モード
- ・/WP (ACC)端子によるブート・ブロック・セクタ・プロテクト
- ・コモン・フラッシュメモリ・インタフェース (CFI) 準拠
- ・Extra One Time Protect Sector ( エクストラ・ワン・タイム・プロテクト・セクタ ) 領域の搭載

μ PD29F032202AL	アクセス時間 ns ( MAX. )	動作電源電圧 V	電源電流 ( MAX. )		
			動作時 mA		スタンバイ時 μA
			リード時	書き込み / 消去時	
-A85TY, -A85BY	85	3.0 ~ 3.6	16	30	5
-B85TY, -B85BY		2.7 ~ 3.3			

- ・動作周囲温度 :  $T_A = -40 \sim +85 \text{ }^\circ\text{C}$
- ・書き込み / 消去時間
  - ・書き込み :  $9.0 \mu\text{s}$  / バイト ( TYP. )  
 $11.0 \mu\text{s}$  / ワード ( TYP. )
  - ・セクタ消去 :
    - 書き込み / 消去サイクル : 100,000 サイクルの場合  
 $0.3 \text{ s}$  ( TYP. ) ( 4K ワード・セクタ ) ,  $0.5 \text{ s}$  ( TYP. ) ( 32K ワード・セクタ )
    - 書き込み / 消去サイクル : 300,000 サイクルの場合  
 $0.5 \text{ s}$  ( TYP. ) ( 4K ワード・セクタ ) ,  $0.7 \text{ s}$  ( TYP. ) ( 32K ワード・セクタ )
- ・書き込み / 消去サイクル : 300,000 サイクル ( MIN. )

オーダ情報

オーダ名称	アクセス 時間 ns ( MAX. )	動作 電源電圧 V	ブート・セクタ	パッケージ
μPD29F032202ALGZ-A85TY-MJH	85	3.0 ~ 3.6	最上位アドレス (セクタ) ( T タイプ )	48 ピン・プラスチック TSOP ( ) ( 12 × 20 )( 順曲げ品 )
μPD29F032202ALGZ-A85BY-MJH			最下位アドレス (セクタ) ( B タイプ )	
μPD29F032202ALF9-A85TY-BS2			最上位アドレス (セクタ) ( T タイプ )	63 ピン・テープ FBGA ( 11 × 7 )
μPD29F032202ALF9-A85BY-BS2			最下位アドレス (セクタ) ( B タイプ )	
μPD29F032202ALGZ-B85TY-MJH		2.7 ~ 3.3	最上位アドレス (セクタ) ( T タイプ )	48 ピン・プラスチック TSOP ( ) ( 12 × 20 )( 順曲げ品 )
μPD29F032202ALGZ-B85BY-MJH			最下位アドレス (セクタ) ( B タイプ )	
μPD29F032202ALF9-B85TY-BS2			最上位アドレス (セクタ) ( T タイプ )	63 ピン・テープ FBGA ( 11 × 7 )
μPD29F032202ALF9-B85BY-BS2			最下位アドレス (セクタ) ( B タイプ )	

**備考** セクタのアドレス配置については、**セクタ構成 / セクタ・アドレス表**を参照してください。

端子接続図

/xxx はアクティブ・ロウを示します。

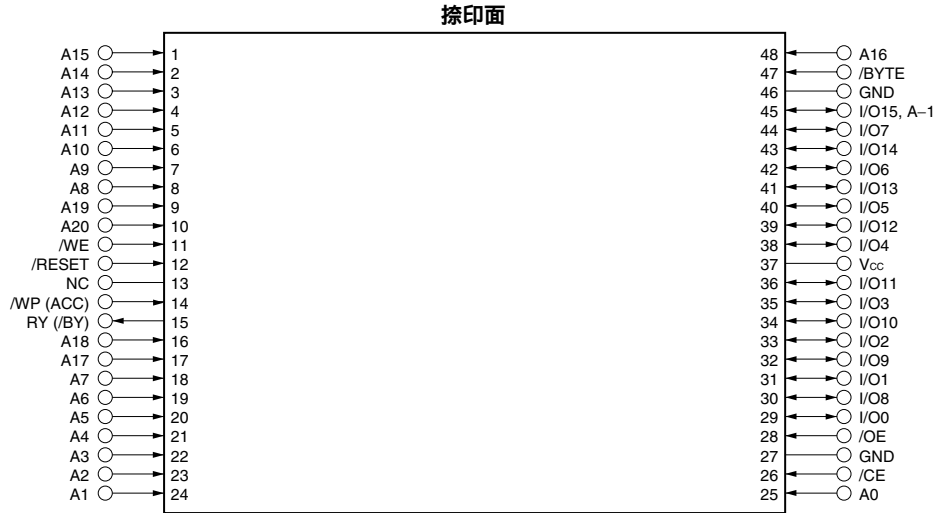
48 ピン・プラスチック TSOP ( ) (12×20) (順曲げ品)

[ μPD29F032202ALGZ-A85TY-MJH ]

[ μPD29F032202ALGZ-A85BY-MJH ]

[ μPD29F032202ALGZ-B85TY-MJH ]

[ μPD29F032202ALGZ-B85BY-MJH ]



- A0-A20 : アドレス入力
- I/O0-I/O14 : データ入出力
- I/O15, A-1 : データ入出力 15 (ワード・モード) ,  
最下位アドレス入力 (バイト・モード)
- /CE : チップ・イネーブル入力
- /WE : ライト・イネーブル入力
- /OE : アウトプット・イネーブル入力
- /BYTE : モード選択
- /RESET : ハードウェア・リセット入力
- RY (/BY) : レディ (ビジィ) 出力
- /WP (ACC) : ライト・プロテクト (アクセラレーション) 入力
- Vcc : 電源
- GND : グランド
- NC<sup>注</sup> : ノー・コネクション

注 この端子は、チップ内部に接続されておりませんので、電圧を加えても問題ありません。

備考 1 ピン・マークに関しては、外形図を参照してください。

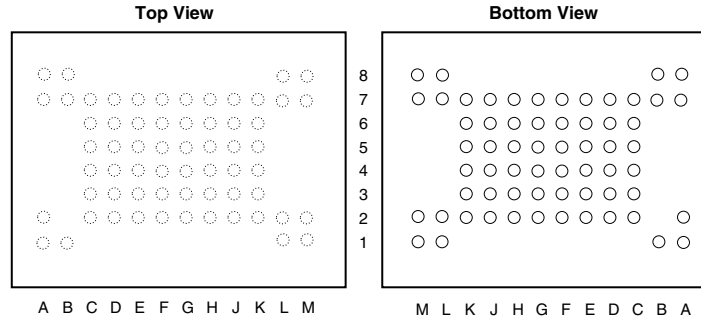
63 ピン・テープ FBGA (11 × 7)

[ μPD29F032202ALGZ-A85TY-BS2 ]

[ μPD29F032202ALGZ-A85BY-BS2 ]

[ μPD29F032202ALGZ-B85TY-BS2 ]

[ μPD29F032202ALGZ-B85BY-BS2 ]



Top View

	A	B	C	D	E	F	G	H	J	K	L	M
8	NC	NC									NC	NC
7	NC	NC	A13	A12	A14	A15	A16	/BYTE	I/O15, A-1	GND	NC	NC
6			A9	A8	A10	A11	I/O7	I/O14	I/O13	I/O6		
5			/WE	/RESET	NC	A19	I/O5	I/O12	V <sub>cc</sub>	I/O4		
4			R <sub>Y</sub> (/BY)	/WP (ACC)	A18	A20	I/O2	I/O10	I/O11	I/O3		
3			A7	A17	A6	A5	I/O0	I/O8	I/O9	I/O1		
2	NC		A3	A4	A2	A1	A0	/CE	/OE	GND	NC	NC
1	NC	NC									NC	NC

- A0-A20 : アドレス入力
- I/O0-I/O14 : データ入出力
- I/O15, A-1 : データ入出力 15 (ワード・モード) ,  
最下位アドレス入力 (バイト・モード)
- /CE : チップ・イネーブル入力
- /WE : ライト・イネーブル入力
- /OE : アウトプット・イネーブル入力
- /BYTE : モード選択
- /RESET : ハードウェア・リセット入力
- R<sub>Y</sub> (/BY) : レディ (ビジィ) 出力
- /WP (ACC) : ライト・プロテクト (アクセラレーション) 入力
- V<sub>cc</sub> : 電源
- GND : グランド
- NC<sup>注</sup> : ノー・コネクション

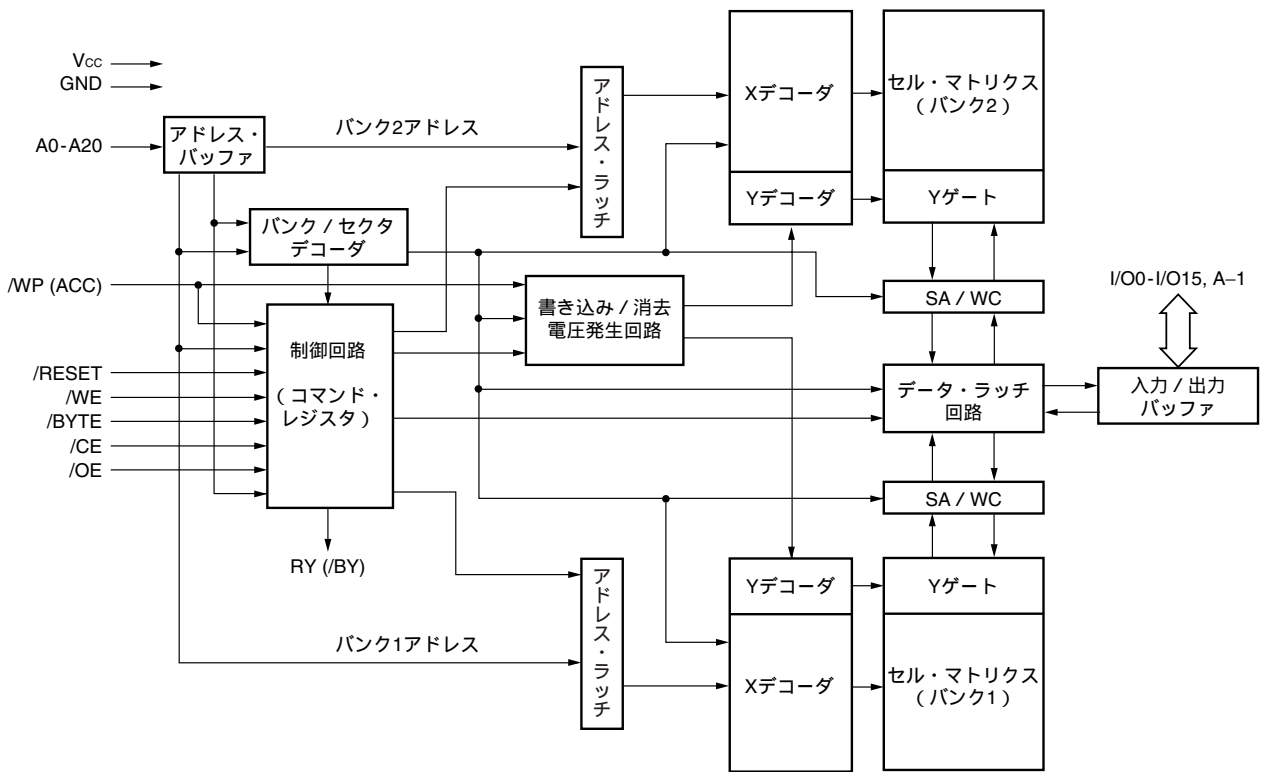
注 この端子は、チップ内部に接続されておりませんので、電圧を加えても問題ありません。

備考 インデクス・マークに関しては、外形図を参照してください。

入出力端子機能

デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J) を参照してください。

ブロック図





セクタ構成/セクタ・アドレス表

[-A85TY, -B85TY]

(1/2)

バンク	セクタ構成 (Kバイト/ Kワード)	アドレス		セクタ・ アドレス	セクタ・アドレス表									
		バイト・モード	ワード・モード		バンク・アドレス表									
					A20	A19	A18	A17	A16	A15	A14	A13	A12	
バンク 1	8 / 4	3FFFFFFH 3FE000H	1FFFFFFH 1FF000H	FSA70	1	1	1	1	1	1	1	1	1	1
	8 / 4	3FDFFFH 3FC000H	1FEFFFH 1FE000H	FSA69	1	1	1	1	1	1	1	1	1	0
	8 / 4	3FBFFFH 3FA000H	1FDFFFH 1FD000H	FSA68	1	1	1	1	1	1	1	1	0	1
	8 / 4	3F9FFFH 3F8000H	1FCFFFH 1FC000H	FSA67	1	1	1	1	1	1	1	1	0	0
	8 / 4	3F7FFFH 3F6000H	1FBFFFH 1FB000H	FSA66	1	1	1	1	1	1	1	0	1	1
	8 / 4	3F5FFFH 3F4000H	1FAFFFH 1FA000H	FSA65	1	1	1	1	1	1	1	0	1	0
	8 / 4	3F3FFFH 3F2000H	1F9FFFH 1F9000H	FSA64	1	1	1	1	1	1	1	0	0	1
	8 / 4	3F1FFFH 3F0000H	1F8FFFH 1F8000H	FSA63	1	1	1	1	1	1	1	0	0	0
	64 / 32	3EFFFFH 3E0000H	1F7FFFH 1F0000H	FSA62	1	1	1	1	1	0	0	x	x	x
	64 / 32	3DFFFFH 3D0000H	1EFFFFH 1E8000H	FSA61	1	1	1	1	0	1	0	x	x	x
	64 / 32	3CFFFFH 3C0000H	1E7FFFH 1E0000H	FSA60	1	1	1	1	0	0	0	x	x	x
	64 / 32	3BFFFFH 3B0000H	1DFFFFH 1D8000H	FSA59	1	1	1	0	1	1	1	x	x	x
	64 / 32	3AFFFFH 3A0000H	1D7FFFH 1D0000H	FSA58	1	1	1	0	1	0	0	x	x	x
	64 / 32	39FFFFH 390000H	1CFFFFH 1C8000H	FSA57	1	1	1	0	0	1	1	x	x	x
	64 / 32	38FFFFH 380000H	1C7FFFH 1C0000H	FSA56	1	1	1	0	0	0	0	x	x	x
	バンク 2	64 / 32	37FFFFH 370000H	1BFFFFH 1B8000H	FSA55	1	1	0	1	1	1	1	x	x
64 / 32		36FFFFH 360000H	1B7FFFH 1B0000H	FSA54	1	1	0	1	1	0	0	x	x	x
64 / 32		35FFFFH 350000H	1AFFFFH 1A8000H	FSA53	1	1	0	1	0	1	1	x	x	x
64 / 32		34FFFFH 340000H	1A7FFFH 1A0000H	FSA52	1	1	0	1	0	0	0	x	x	x
64 / 32		33FFFFH 330000H	19FFFFH 198000H	FSA51	1	1	0	0	1	1	1	x	x	x
64 / 32		32FFFFH 320000H	197FFFH 190000H	FSA50	1	1	0	0	1	0	0	x	x	x
64 / 32		31FFFFH 310000H	18FFFFH 188000H	FSA49	1	1	0	0	0	1	1	x	x	x
64 / 32		30FFFFH 300000H	187FFFH 180000H	FSA48	1	1	0	0	0	0	0	x	x	x
64 / 32		2FFFFFH 2F0000H	17FFFFH 178000H	FSA47	1	0	1	1	1	1	1	x	x	x
64 / 32		2EFFFFH 2E0000H	177FFFH 170000H	FSA46	1	0	1	1	1	0	0	x	x	x
64 / 32		2DFFFFH 2D0000H	16FFFFH 168000H	FSA45	1	0	1	1	0	1	1	x	x	x
64 / 32		2CFFFFH 2C0000H	167FFFH 160000H	FSA44	1	0	1	1	0	0	0	x	x	x
64 / 32		2BFFFFH 2B0000H	15FFFFH 158000H	FSA43	1	0	1	0	1	1	1	x	x	x
64 / 32		2AFFFFH 2A0000H	157FFFH 150000H	FSA42	1	0	1	0	1	0	0	x	x	x
64 / 32		29FFFFH 290000H	14FFFFH 148000H	FSA41	1	0	1	0	0	1	1	x	x	x
64 / 32		28FFFFH 280000H	147FFFH 140000H	FSA40	1	0	1	0	0	0	0	x	x	x
64 / 32		27FFFFH 270000H	13FFFFH 138000H	FSA39	1	0	0	1	1	1	1	x	x	x
64 / 32		26FFFFH 260000H	137FFFH 130000H	FSA38	1	0	0	1	1	0	0	x	x	x
64 / 32		25FFFFH 250000H	12FFFFH 128000H	FSA37	1	0	0	1	0	1	1	x	x	x
64 / 32		24FFFFH 240000H	127FFFH 120000H	FSA36	1	0	0	1	0	0	0	x	x	x
64 / 32	23FFFFH 230000H	11FFFFH 118000H	FSA35	1	0	0	0	1	1	1	x	x	x	

[ -A85TY, -B85TY ]

(2/2)

バンク	セクタ構成 (Kバイト/ Kワード)	アドレス		セクタ・ アドレス	セクタ・アドレス表									
		バイト・モード	ワード・モード		バンク・アドレス表									
					A20	A19	A18	A17	A16	A15	A14	A13	A12	
バンク 2	64 / 32	22FFFFH 220000H	117FFFFH 110000H	FSA34	1	0	0	0	1	0	x	x	x	
	64 / 32	21FFFFH 210000H	10FFFFH 108000H	FSA33	1	0	0	0	0	1	x	x	x	
	64 / 32	20FFFFH 200000H	107FFFFH 100000H	FSA32	1	0	0	0	0	0	x	x	x	
	64 / 32	1FFFFFH 1F0000H	0FFFFFH 0F8000H	FSA31	0	1	1	1	1	1	x	x	x	
	64 / 32	1EFFFFH 1E0000H	0F7FFFFH 0F0000H	FSA30	0	1	1	1	1	0	x	x	x	
	64 / 32	1DFFFFH 1D0000H	0EFFFFH 0E8000H	FSA29	0	1	1	1	0	1	x	x	x	
	64 / 32	1CFFFFH 1C0000H	0E7FFFFH 0E0000H	FSA28	0	1	1	1	0	0	x	x	x	
	64 / 32	1BFFFFH 1B0000H	0DFFFFH 0D8000H	FSA27	0	1	1	0	1	1	x	x	x	
	64 / 32	1AFFFFH 1A0000H	0D7FFFFH 0D0000H	FSA26	0	1	1	0	1	0	x	x	x	
	64 / 32	19FFFFH 190000H	0CFFFFH 0C8000H	FSA25	0	1	1	0	0	1	x	x	x	
	64 / 32	18FFFFH 180000H	0C7FFFFH 0C0000H	FSA24	0	1	1	0	0	0	x	x	x	
	64 / 32	17FFFFH 170000H	0BFFFFH 0B8000H	FSA23	0	1	0	1	1	1	x	x	x	
	64 / 32	16FFFFH 160000H	0B7FFFFH 0B0000H	FSA22	0	1	0	1	1	0	x	x	x	
	64 / 32	15FFFFH 150000H	0AFFFFH 0A8000H	FSA21	0	1	0	1	0	1	x	x	x	
	64 / 32	14FFFFH 140000H	0A7FFFFH 0A0000H	FSA20	0	1	0	1	0	0	x	x	x	
	64 / 32	13FFFFH 130000H	09FFFFH 098000H	FSA19	0	1	0	0	1	1	x	x	x	
	64 / 32	12FFFFH 120000H	097FFFFH 090000H	FSA18	0	1	0	0	1	0	x	x	x	
	64 / 32	11FFFFH 110000H	08FFFFH 088000H	FSA17	0	1	0	0	0	1	x	x	x	
	64 / 32	10FFFFH 100000H	087FFFFH 080000H	FSA16	0	1	0	0	0	0	x	x	x	
	64 / 32	0FFFFFH 0F0000H	07FFFFH 078000H	FSA15	0	0	1	1	1	1	x	x	x	
	64 / 32	0EFFFFH 0E0000H	077FFFFH 070000H	FSA14	0	0	1	1	1	0	x	x	x	
	64 / 32	0DFFFFH 0D0000H	06FFFFH 068000H	FSA13	0	0	1	1	0	1	x	x	x	
	64 / 32	0CFFFFH 0C0000H	067FFFFH 060000H	FSA12	0	0	1	1	0	0	x	x	x	
	64 / 32	0BFFFFH 0B0000H	05FFFFH 058000H	FSA11	0	0	1	0	1	1	x	x	x	
	64 / 32	0AFFFFH 0A0000H	057FFFFH 050000H	FSA10	0	0	1	0	1	0	x	x	x	
	64 / 32	09FFFFH 090000H	04FFFFH 048000H	FSA9	0	0	1	0	0	1	x	x	x	
	64 / 32	08FFFFH 080000H	047FFFFH 040000H	FSA8	0	0	1	0	0	0	x	x	x	
	64 / 32	07FFFFH 070000H	03FFFFH 038000H	FSA7	0	0	0	1	1	1	x	x	x	
	64 / 32	06FFFFH 060000H	037FFFFH 030000H	FSA6	0	0	0	1	1	0	x	x	x	
	64 / 32	05FFFFH 050000H	02FFFFH 028000H	FSA5	0	0	0	1	0	1	x	x	x	
	64 / 32	04FFFFH 040000H	027FFFFH 020000H	FSA4	0	0	0	1	0	0	x	x	x	
	64 / 32	03FFFFH 030000H	01FFFFH 018000H	FSA3	0	0	0	0	1	1	x	x	x	
64 / 32	02FFFFH 020000H	017FFFFH 010000H	FSA2	0	0	0	0	1	0	x	x	x		
64 / 32	01FFFFH 010000H	00FFFFH 008000H	FSA1	0	0	0	0	0	1	x	x	x		
64 / 32	00FFFFH 000000H	007FFFFH 000000H	FSA0	0	0	0	0	0	0	x	x	x		

[ -A85BY, -B85BY ]

(1/2)

バンク	セクタ構成 (Kバイト/ Kワード)	アドレス		セクタ・ アドレス	セクタ・アドレス表									
		バイト・モード	ワード・モード		バンク・アドレス表									
					A20	A19	A18	A17	A16	A15	A14	A13	A12	
バンク 2	64 / 32	3FFFFFH 3F0000H	1FFFFFH 1F8000H	FSA70	1	1	1	1	1	1	x	x	x	
	64 / 32	3EFFFFH 3E0000H	1F7FFFH 1F0000H	FSA69	1	1	1	1	1	0	x	x	x	
	64 / 32	3DFFFFH 3D0000H	1EFFFFH 1E8000H	FSA68	1	1	1	1	0	1	x	x	x	
	64 / 32	3CFFFFH 3C0000H	1E7FFFH 1E0000H	FSA67	1	1	1	1	0	0	x	x	x	
	64 / 32	3BFFFFH 3B0000H	1DFFFFH 1D8000H	FSA66	1	1	1	0	1	1	x	x	x	
	64 / 32	3AFFFFH 3A0000H	1D7FFFH 1D0000H	FSA65	1	1	1	0	1	0	x	x	x	
	64 / 32	39FFFFH 390000H	1CFFFFH 1C8000H	FSA64	1	1	1	0	0	1	x	x	x	
	64 / 32	38FFFFH 380000H	1C7FFFH 1C0000H	FSA63	1	1	1	0	0	0	x	x	x	
	64 / 32	37FFFFH 370000H	1BFFFFH 1B8000H	FSA62	1	1	0	1	1	1	x	x	x	
	64 / 32	36FFFFH 360000H	1B7FFFH 1B0000H	FSA61	1	1	0	1	1	0	x	x	x	
	64 / 32	35FFFFH 350000H	1AFFFFH 1A8000H	FSA60	1	1	0	1	0	1	x	x	x	
	64 / 32	34FFFFH 340000H	1A7FFFH 1A0000H	FSA59	1	1	0	1	0	0	x	x	x	
	64 / 32	33FFFFH 330000H	19FFFFH 198000H	FSA58	1	1	0	0	1	1	x	x	x	
	64 / 32	32FFFFH 320000H	197FFFH 190000H	FSA57	1	1	0	0	1	0	x	x	x	
	64 / 32	31FFFFH 310000H	18FFFFH 188000H	FSA56	1	1	0	0	0	1	x	x	x	
	64 / 32	30FFFFH 300000H	187FFFH 180000H	FSA55	1	1	0	0	0	0	x	x	x	
	64 / 32	2FFFFFH 2F0000H	17FFFFH 178000H	FSA54	1	0	1	1	1	1	x	x	x	
	64 / 32	2EFFFFH 2E0000H	177FFFH 170000H	FSA53	1	0	1	1	1	0	x	x	x	
	64 / 32	2DFFFFH 2D0000H	16FFFFH 168000H	FSA52	1	0	1	1	0	1	x	x	x	
	64 / 32	2CFFFFH 2C0000H	167FFFH 160000H	FSA51	1	0	1	1	0	0	x	x	x	
	64 / 32	2BFFFFH 2B0000H	15FFFFH 158000H	FSA50	1	0	1	0	1	1	x	x	x	
	64 / 32	2AFFFFH 2A0000H	157FFFH 150000H	FSA49	1	0	1	0	1	0	x	x	x	
	64 / 32	29FFFFH 290000H	14FFFFH 148000H	FSA48	1	0	1	0	0	1	x	x	x	
	64 / 32	28FFFFH 280000H	147FFFH 140000H	FSA47	1	0	1	0	0	0	x	x	x	
	64 / 32	27FFFFH 270000H	13FFFFH 138000H	FSA46	1	0	0	1	1	1	x	x	x	
	64 / 32	26FFFFH 260000H	137FFFH 130000H	FSA45	1	0	0	1	1	0	x	x	x	
	64 / 32	25FFFFH 250000H	12FFFFH 128000H	FSA44	1	0	0	1	0	1	x	x	x	
	64 / 32	24FFFFH 240000H	127FFFH 120000H	FSA43	1	0	0	1	0	0	x	x	x	
	64 / 32	23FFFFH 230000H	11FFFFH 118000H	FSA42	1	0	0	0	1	1	x	x	x	
	64 / 32	22FFFFH 220000H	117FFFH 110000H	FSA41	1	0	0	0	1	0	x	x	x	
	64 / 32	21FFFFH 210000H	10FFFFH 108000H	FSA40	1	0	0	0	0	1	x	x	x	
	64 / 32	20FFFFH 200000H	107FFFH 100000H	FSA39	1	0	0	0	0	0	x	x	x	
64 / 32	1FFFFFH 1F0000H	0FFFFFH 0F8000H	FSA38	0	1	1	1	1	1	x	x	x		
64 / 32	1EFFFFH 1E0000H	0F7FFFH 0F0000H	FSA37	0	1	1	1	1	0	x	x	x		
64 / 32	1DFFFFH 1D0000H	0EFFFFH 0E8000H	FSA36	0	1	1	1	0	1	x	x	x		
64 / 32	1CFFFFH 1C0000H	0E7FFFH 0E0000H	FSA35	0	1	1	1	0	0	x	x	x		

[ -A85BY, -B85BY ]

(2/2)

バンク	セクタ構成 (Kバイト/ Kワード)	アドレス		セクタ・ アドレス	セクタ・アドレス表									
		バイト・モード	ワード・モード		バンク・アドレス表									
					A20	A19	A18	A17	A16	A15	A14	A13	A12	
バンク 2	64 / 32	1BFFFFH 1B0000H	0DFFFFH 0D8000H	FSA34	0	1	1	0	1	1	x	x	x	
	64 / 32	1AFFFFH 1A0000H	0D7FFFH 0D0000H	FSA33	0	1	1	0	1	0	x	x	x	
	64 / 32	19FFFFH 190000H	0CFFFFH 0C8000H	FSA32	0	1	1	0	0	1	x	x	x	
	64 / 32	18FFFFH 180000H	0C7FFFH 0C0000H	FSA31	0	1	1	0	0	0	x	x	x	
	64 / 32	17FFFFH 170000H	0BFFFFH 0B8000H	FSA30	0	1	0	1	1	1	x	x	x	
	64 / 32	16FFFFH 160000H	0B7FFFH 0B0000H	FSA29	0	1	0	1	1	0	x	x	x	
	64 / 32	15FFFFH 150000H	0AFFFFH 0A8000H	FSA28	0	1	0	1	0	1	x	x	x	
	64 / 32	14FFFFH 140000H	0A7FFFH 0A0000H	FSA27	0	1	0	1	0	0	x	x	x	
	64 / 32	13FFFFH 130000H	09FFFFH 098000H	FSA26	0	1	0	0	1	1	x	x	x	
	64 / 32	12FFFFH 120000H	097FFFH 090000H	FSA25	0	1	0	0	1	0	x	x	x	
	64 / 32	11FFFFH 110000H	08FFFFH 088000H	FSA24	0	1	0	0	0	1	x	x	x	
	64 / 32	10FFFFH 100000H	087FFFH 080000H	FSA23	0	1	0	0	0	0	x	x	x	
	64 / 32	0FFFFFH 0F0000H	07FFFFH 078000H	FSA22	0	0	1	1	1	1	x	x	x	
	64 / 32	0EFFFFH 0E0000H	077FFFH 070000H	FSA21	0	0	1	1	1	0	x	x	x	
	64 / 32	0DFFFFH 0D0000H	06FFFFH 068000H	FSA20	0	0	1	1	0	1	x	x	x	
	64 / 32	0CFFFFH 0C0000H	067FFFH 060000H	FSA19	0	0	1	1	0	0	x	x	x	
	64 / 32	0BFFFFH 0B0000H	05FFFFH 058000H	FSA18	0	0	1	0	1	1	x	x	x	
	64 / 32	0AFFFFH 0A0000H	057FFFH 050000H	FSA17	0	0	1	0	1	0	x	x	x	
	64 / 32	09FFFFH 090000H	04FFFFH 048000H	FSA16	0	0	1	0	0	1	x	x	x	
	64 / 32	08FFFFH 080000H	047FFFH 040000H	FSA15	0	0	1	0	0	0	x	x	x	
バンク 1	64 / 32	07FFFFH 070000H	03FFFFH 038000H	FSA14	0	0	0	1	1	1	x	x	x	
	64 / 32	06FFFFH 060000H	037FFFH 030000H	FSA13	0	0	0	1	1	0	x	x	x	
	64 / 32	05FFFFH 050000H	02FFFFH 028000H	FSA12	0	0	0	1	0	1	x	x	x	
	64 / 32	04FFFFH 0F0000H	027FFFH 020000H	FSA11	0	0	0	1	0	0	x	x	x	
	64 / 32	03FFFFH 030000H	01FFFFH 018000H	FSA10	0	0	0	0	1	1	x	x	x	
	64 / 32	02FFFFH 020000H	017FFFH 010000H	FSA9	0	0	0	0	1	0	x	x	x	
	64 / 32	01FFFFH 010000H	00FFFFH 008000H	FSA8	0	0	0	0	0	1	x	x	x	
	8 / 4	00FFFFH 00E000H	007FFFH 007000H	FSA7	0	0	0	0	0	0	1	1	1	
	8 / 4	00DFFFH 00C000H	006FFFH 006000H	FSA6	0	0	0	0	0	0	1	1	0	
	8 / 4	00BFFFH 00A000H	005FFFH 005000H	FSA5	0	0	0	0	0	0	1	0	1	
	8 / 4	009FFFH 008000H	004FFFH 004000H	FSA4	0	0	0	0	0	0	1	0	0	
	8 / 4	007FFFH 006000H	003FFFH 003000H	FSA3	0	0	0	0	0	0	0	1	1	
	8 / 4	005FFFH 004000H	002FFFH 002000H	FSA2	0	0	0	0	0	0	0	1	0	
	8 / 4	003FFFH 002000H	001FFFH 001000H	FSA1	0	0	0	0	0	0	0	0	1	
	8 / 4	001FFFH 000000H	000FFFH 000000H	FSA0	0	0	0	0	0	0	0	0	0	

セクタ・グループ・アドレス表

[ -A85TY, -B85TY ]

セクタ・グループ	A20	A19	A18	A17	A16	A15	A14	A13	A12	サイズ	セクタ
SGA0	0	0	0	0	0	0	×	×	×	64K バイト (1 セクタ)	FSA0
SGA1	0	0	0	0	0	1	×	×	×	192K バイト (3 セクタ)	FSA1-FSA3
					1	0					
					1	1					
SGA2	0	0	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA4-FSA7
SGA3	0	0	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA8-FSA11
SGA4	0	0	1	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA12-FSA15
SGA5	0	1	0	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA16-FSA19
SGA6	0	1	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA20-FSA23
SGA7	0	1	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA24-FSA27
SGA8	0	1	1	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA28-FSA31
SGA9	1	0	0	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA32-FSA35
SGA10	1	0	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA36-FSA39
SGA11	1	0	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA40-FSA43
SGA12	1	0	1	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA44-FSA47
SGA13	1	1	0	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA48-FSA51
SGA14	1	1	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA52-FSA55
SGA15	1	1	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA56-FSA59
SGA16	1	1	1	1	0	0	×	×	×	192K バイト (3 セクタ)	FSA60-FSA62
					0	1					
					1	0					
SGA17	1	1	1	1	1	1	0	0	0	8K バイト (1 セクタ)	FSA63
SGA18	1	1	1	1	1	1	0	0	1	8K バイト (1 セクタ)	FSA64
SGA19	1	1	1	1	1	1	0	1	0	8K バイト (1 セクタ)	FSA65
SGA20	1	1	1	1	1	1	0	1	1	8K バイト (1 セクタ)	FSA66
SGA21	1	1	1	1	1	1	1	0	0	8K バイト (1 セクタ)	FSA67
SGA22	1	1	1	1	1	1	1	0	1	8K バイト (1 セクタ)	FSA68
SGA23	1	1	1	1	1	1	1	1	0	8K バイト (1 セクタ)	FSA69
SGA24	1	1	1	1	1	1	1	1	1	8K バイト (1 セクタ)	FSA70

備考 × : V<sub>IH</sub>または V<sub>IL</sub>

[ -A85BY, -B85BY ]

セクタ・グループ	A20	A19	A18	A17	A16	A15	A14	A13	A12	サイズ	セクタ
SGA0	0	0	0	0	0	0	0	0	0	8K バイト (1 セクタ)	FSA0
SGA1	0	0	0	0	0	0	0	0	1	8K バイト (1 セクタ)	FSA1
SGA2	0	0	0	0	0	0	0	1	0	8K バイト (1 セクタ)	FSA2
SGA3	0	0	0	0	0	0	0	1	1	8K バイト (1 セクタ)	FSA3
SGA4	0	0	0	0	0	0	1	0	0	8K バイト (1 セクタ)	FSA4
SGA5	0	0	0	0	0	0	1	0	1	8K バイト (1 セクタ)	FSA5
SGA6	0	0	0	0	0	0	1	1	0	8K バイト (1 セクタ)	FSA6
SGA7	0	0	0	0	0	0	1	1	1	8K バイト (1 セクタ)	FSA7
SGA8	0	0	0	0	0	1	×	×	×	192K バイト (3 セクタ)	FSA8-FSA10
					1	0					
					1	1					
SGA9	0	0	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA11-FSA14
SGA10	0	0	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA15-FSA18
SGA11	0	0	1	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA19-FSA22
SGA12	0	1	0	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA23-FSA26
SGA13	0	1	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA27-FSA30
SGA14	0	1	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA31-FSA34
SGA15	0	1	1	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA35-FSA38
SGA16	1	0	0	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA39-FSA42
SGA17	1	0	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA43-FSA46
SGA18	1	0	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA47-FSA50
SGA19	1	0	1	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA51-FSA54
SGA20	1	1	0	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA55-FSA58
SGA21	1	1	0	1	×	×	×	×	×	256K バイト (4 セクタ)	FSA59-FSA62
SGA22	1	1	1	0	×	×	×	×	×	256K バイト (4 セクタ)	FSA63-FSA66
SGA23	1	1	1	1	0	0	×	×	×	192K バイト (3 セクタ)	FSA67-FSA69
					0	1					
					1	0					
SGA24	1	1	1	1	1	1	×	×	×	64K バイト (1 セクタ)	FSA70

備考 ×: V<sub>IH</sub>または V<sub>IL</sub>

製品識別コード

コード種別			入力					コード出力																
			A20- A12	A6	A1	A0	A-1 <sup>注1</sup>	I/O15	I/O14	I/O13	I/O12	I/O11	I/O10	I/O9	I/O8	I/O7	I/O6	I/O5	I/O4	I/O3	I/O2	I/O1	I/O0	HEX
製造者コード			×	V <sub>IL</sub>	V <sub>IL</sub>	V <sub>IL</sub>	V <sub>IL</sub>	0	0	0	0	0	0	0	0	0	0	1	0	0	0	0	0010H	
★ デバイス・ コード	バイト・ モード	-A85TY	×	V <sub>IL</sub>	V <sub>IL</sub>	V <sub>IH</sub>	V <sub>IL</sub>	High-Z							0	1	0	1	0	1	0	1	55H	
		-B85TY						High-Z							0	1	0	1	0	1	1	0	56H	
	ワード・ モード	-A85TY	×	V <sub>IL</sub>	V <sub>IL</sub>	V <sub>IH</sub>	×	0	0	1	0	0	0	1	0	0	1	0	1	0	1	0	1	2255H
		-B85TY						0	0	1	0	0	0	1	0	0	1	0	1	0	1	1	0	2256H
セクタ・グループ保護		-A85BY	×	V <sub>IL</sub>	V <sub>IH</sub>	V <sub>IL</sub>	V <sub>IL</sub>	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0001H <sup>注2</sup>	
		-B85BY						0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0

注1. A-1 はバイト・モード時のみ有効。バイト・モード時 I/O8-I/O14 はハイ・インピーダンスとなり，I/O15 は最下位アドレスの A-1 になります。

2. 保護されているセクタ・グループ・アドレスでの出力は 0001H，保護されていないセクタ・グループ・アドレスでの出力は 0000H になります。

備考 ×：V<sub>IH</sub>または V<sub>IL</sub>，SGA：セクタ・グループ・アドレス

コマンド・シーケンス

コマンド・シーケンス		サイ クル 数	バス・サイクル 1回目		バス・サイクル 2回目		バス・サイクル 3回目		バス・サイクル 4回目		バス・サイクル 5回目		バス・サイクル 6回目	
			アドレ ス	デー タ	アドレ ス	デー タ	アドレ ス	デー タ	アドレ ス	デー タ	アドレ ス	デー タ	アドレ ス	デー タ
リード/リセット <sup>注1</sup>		1	xxxH	F0H	RA	RD	-	-	-	-	-	-	-	-
リード/リセット <sup>注1</sup>	バイト・モード	3	AAAH	AAH	555H	55H	AAAH	F0H	RA	RD	-	-	-	-
	ワード・モード		555H	2AAH	555H									
書き込み	バイト・モード	4	AAAH	AAH	555H	55H	AAAH	A0H	PA	PD	-	-	-	-
	ワード・モード		555H	2AAH	555H									
書き込み一時停止 <sup>注2</sup>		1	BA	B0H	-	-	-	-	-	-	-	-	-	-
書き込み再開 <sup>注3</sup>		1	BA	30H	-	-	-	-	-	-	-	-	-	-
チップ消去	バイト・モード	6	AAAH	AAH	555H	55H	AAAH	80H	AAAH	AAH	555H	55H	AAAH	10H
	ワード・モード		555H	2AAH	555H		555H		555H		2AAH		555H	
セクタ消去	バイト・モード	6	AAAH	AAH	555H	55H	AAAH	80H	AAAH	AAH	555H	55H	FSA	30H
	ワード・モード		555H	2AAH	555H		555H		555H		2AAH			
セクタ消去一時停止 <sup>注4</sup>		1	BA	B0H	-	-	-	-	-	-	-	-	-	-
セクタ消去再開 <sup>注5</sup>		1	BA	30H	-	-	-	-	-	-	-	-	-	-
アンロック・ バイパス・セット	バイト・モード	3	AAAH	AAH	555H	55H	AAAH	20H	-	-	-	-	-	-
	ワード・モード		555H	2AAH	555H		555H							
アンロック・バイパス 書き込み <sup>注6</sup>		2	xxxH	A0H	PA	PD	-	-	-	-	-	-	-	-
アンロック・バイパス・ リセット <sup>注6</sup>		2	BA	90H	xxxH	00H <sup>注11</sup>	-	-	-	-	-	-	-	-
製品識別	バイト・モード	3	AAAH	AAH	555H	55H	(BA) AAAH	90H	IA	ID	-	-	-	-
	ワード・モード		555H	2AAH		(BA) 555H								
セクタ・グループ 保護 <sup>注7</sup>		4	xxxH	60H	SPA	60H	SPA	40H	SPA	SD	-	-	-	-
セクタ・グループ 保護解除 <sup>注8</sup>		4	xxxH	60H	SUA	60H	SUA	40H	SUA	SD	-	-	-	-
Query <sup>注9</sup>	バイト・モード	1	AAH	98H	-	-	-	-	-	-	-	-	-	-
	ワード・モード		55H											
Extra One Time Protect Sector エントリ	バイト・モード	3	AAAH	AAH	555H	55H	AAAH	88H	-	-	-	-	-	-
	ワード・モード		555H	2AAH	555H		555H							
Extra One Time Protect Sector 書き込み <sup>注10</sup>	バイト・モード	4	AAAH	AAH	555H	55H	AAAH	A0H	PA	PD	-	-	-	-
	ワード・モード		555H	2AAH	555H		555H							
Extra One Time Protect Sector 消去 <sup>注10</sup>	バイト・モード	6	AAAH	AAH	555H	55H	AAAH	80H	AAAH	AAH	555H	55H	EOTPSA	30H
	ワード・モード		555H	2AAH	555H		555H		555H		2AAH			
Extra One Time Protect Sector リセット <sup>注10</sup>	バイト・モード	4	AAAH	AAH	555H	55H	AAAH	90H	xxxH	00H	-	-	-	-
	ワード・モード		555H	2AAH	555H		555H							
Extra One Time Protect Sector 保護 <sup>注10</sup>		4	xxxH	60H	EOTPSA	60H	EOTPSA	40H	EOTPSA	SD	-	-	-	-



- 注1. どちらのリード/リセット・コマンドでも、デバイスはリード・モードにリセットされます。
2. 書き込み中、書き込みをしているバンク・アドレスに B0H を入力すると、書き込みは一時停止します。
  3. 書き込み一時停止中、停止しているバンク・アドレスに 30H を入力すると、書き込みを再開します。
  4. セクタ消去中、消去しているバンク・アドレスに B0H を入力すると、消去は一時停止します。
  5. セクタ消去一時停止中、停止しているバンク・アドレスに 30H を入力すると、消去を再開します。
  6. アンロック・バイパス・モード中のみ有効です。
  7. /RESET = V<sub>DD</sub> 中のみ有効です (ただし、Extra One Time Protect Sector モード中は除く)。
  8. セクタ・グループを保護するコマンド・シーケンスは除いています。
  9. アドレスは A6-A0 のみ有効です。
  10. Extra One Time Protect Sector モード中のみ有効です。
  11. F0H でも使用できます。

備考1. アドレスの指定は、バイト・モード：AAAH または 555H (A10-A0, A-1)

ワード・モード：555H または 2AAH (A10-A0)

2. RA : リード・アドレス
- RD : リード・データ
- IA : アドレス入力
  - ××00H (製造者コードをリードする場合)
  - ××02H (バイト・モードでデバイス・コードをリードする場合)
  - ××01H (ワード・モードでデバイス・コードをリードする場合)
- ID : コード出力。出力コードについては、**製品識別コード**を参照してください。
- PA : 書き込みアドレス
- PD : 書き込みデータ
- FSA : 消去セクタ・アドレス。A20-A12 の組み合わせで消去するセクタを選択します。**セクタ構成**  
/**セクタ・アドレス表**を参照してください。
- BA : バンク・アドレス。**セクタ構成**/**セクタ・アドレス表**を参照してください。

- ★ SPA : 保護または保護の検証をするセクタ・グループ・アドレス。セクタ・グループ・アドレス(SGA)と(A6, A1, A0) = (V<sub>IL</sub>, V<sub>IH</sub>, V<sub>IL</sub>)を設定します。  
 なお、セクタ・グループ保護は、セクタ・グループ・アドレスごとに設定可能です。詳細は、**デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J)**を参照してください。  
 セクタ・グループ・アドレスは、**セクタ・グループ・アドレス表**を参照してください。
- ★ SUA : 保護解除または保護解除の検証をするセクタ・グループ・アドレス。セクタ・グループ・アドレス(SGA)と(A6, A1, A0) = (V<sub>IH</sub>, V<sub>IH</sub>, V<sub>IL</sub>)を設定します。  
 なお、セクタ・グループ保護の解除は、すべてのセクタ・グループについて一括で行われませんが、セクタ・グループ保護解除の検証は、各セクタ・グループ・アドレスごとに行う必要があります。詳細は、**デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J)**を参照してください。  
 セクタ・グループ・アドレスは、**セクタ・グループ・アドレス表**を参照してください。
- EOTPSA : Extra One Time Protect Sector 領域アドレス。トップ・ブートでは3F0000H-3FFFFFFH(バイト・モード) / 1F8000H-1FFFFFFH(ワード・モード)、ボトム・ブートでは000000H-00FFFFFFH(バイト・モード) / 000000H-007FFFFH(ワード・モード)です。
- SD : SPA, SUA, EOTPSA で指定されたアドレスからリードされたセクタ・グループ保護(解除)の検証データです。
3. リード・アドレス、書き込み/消去アドレスを選択する場合を除いて、セクタ・グループ・アドレスは任意です。
  4. バスの動作については、**デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J)**を参照してください。
  5. アドレス・ビットのxは、V<sub>IH</sub>またはV<sub>IL</sub>です。

#### 動作モード, コマンド, ハードウェア・シーケンス・フラグ, データ保護設計について

**デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J)**を参照してください。

電気的特性

電源投入時には、 $V_{CC} \geq V_{CC(MIN.)}$ になるまで、/RESET 端子に  $GND \pm 0.2 V$  を入力してください。

絶対最大定格

項目	略号	条件	定格	単位
電源電圧	$V_{CC}$	GND を基準とする	-0.5 ~ +4.0	V
入出力電圧	$V_I$	GND を基準とする	-0.5 <sup>注1</sup> ~ +13.0	V
		/RESET, /WP (ACC) 上記以外	-0.5 <sup>注1</sup> ~ $V_{CC} + 0.4$ (4.0 V MAX.) <sup>注2</sup>	
動作周囲温度	$T_A$		-40 ~ +85	°C
保存温度	$T_{stg}$		-55 ~ +125	°C

注1. パルス幅 20 ns 以下の場合：-2.0 V

2. パルス幅 20 ns 以下の場合： $V_{CC} + 2.0 V$

**注意** 各項目のうち1項目でも、また一瞬でも絶対最大定格を越えると、製品の品質を損なう恐れがあります。つまり絶対最大定格とは、製品に物理的な損傷を与えかねない定格値です。必ずこの定格値を越えない状態で、製品をご使用ください。

推奨動作条件

項目	略号	条件	-A85TY, -A85BY			-B85TY, -B85BY			単位
			MIN.	TYP.	MAX.	MIN.	TYP.	MAX.	
電源電圧	$V_{CC}$		3.0		3.6	2.7		3.3	V
動作周囲温度	$T_A$		-40		+85	-40		+85	°C

入出力容量 ( $T_A = 25\text{ °C}$ ,  $f = 1\text{ MHz}$ )

項目	略号	条件	MIN.	TYP.	MAX.	単位
入力容量	$C_{IN}$	$V_{IN} = 0 V$			TBD	pF
入出力容量	$C_{I/O}$	$V_{I/O} = 0 V$			TBD	pF

備考1.  $V_{IN}$ ：すべての入力端子電圧を示します。

$V_{I/O}$ ：すべての入出力端子電圧を示します。

2. これらのパラメータは全数測定していません。

DC 特性 (推奨動作条件による)

項目		略号	条件	MIN.	TYP.	MAX.	単位	
ハイ・レベル入力電圧		V <sub>IH</sub>		2.4		V <sub>CC</sub> + 0.3	V	
ロウ・レベル入力電圧		V <sub>IL</sub>		-0.3		+0.5	V	
ハイ・レベル出力電圧		V <sub>OH</sub>	I <sub>OH</sub> = -500 μA, V <sub>CC</sub> = V <sub>CC</sub> (MIN.)	2.4			V	
ロウ・レベル出力電圧		V <sub>OL</sub>	I <sub>OL</sub> = +1.0 mA, V <sub>CC</sub> = V <sub>CC</sub> (MIN.)			0.4	V	
入力リーク電流		I <sub>LI</sub>		-1.0		+1.0	μA	
I/O リーク電流		I <sub>LO</sub>		-1.0		+1.0	μA	
電源電流	リード バイト・ モード ワード・ モード	I <sub>CC1</sub>	V <sub>CC</sub> = V <sub>CC</sub> (MAX.), /CE = V <sub>IL</sub> , /OE = V <sub>IH</sub>	t <sub>CYCLE</sub> = 5 MHz		10	16	mA
				t <sub>CYCLE</sub> = 1 MHz		2	4	
				t <sub>CYCLE</sub> = 5 MHz		10	16	
				t <sub>CYCLE</sub> = 1 MHz		2	4	
	書き込み / 消去		I <sub>CC2</sub>	V <sub>CC</sub> = V <sub>CC</sub> (MAX.), /CE = V <sub>IL</sub> , /OE = V <sub>IH</sub>		15	30	mA
	スタンバイ		I <sub>CC3</sub>	V <sub>CC</sub> = V <sub>CC</sub> (MAX.), /CE = /RESET = /WP (ACC) = V <sub>CC</sub> ± 0.3 V, /OE = V <sub>IL</sub>		0.2	5	μA
	スタンバイ / リセット		I <sub>CC4</sub>	V <sub>CC</sub> = V <sub>CC</sub> (MAX.), /RESET = GND ± 0.2 V		0.2	5	μA
	オートマッチック・ スリープ・モード		I <sub>CC5</sub>	V <sub>IH</sub> = V <sub>CC</sub> ± 0.2 V, V <sub>IL</sub> = GND ± 0.2 V		0.2	5	μA
	書き込み時リード		I <sub>CC6</sub>	V <sub>IH</sub> = V <sub>CC</sub> ± 0.2 V, V <sub>IL</sub> = GND ± 0.2 V		21	45	mA
	消去時リード		I <sub>CC7</sub>	V <sub>IH</sub> = V <sub>CC</sub> ± 0.2 V, V <sub>IL</sub> = GND ± 0.2 V		21	45	mA
サスペンド時書き込み		I <sub>CC8</sub>	/CE = V <sub>IL</sub> , /OE = V <sub>IH</sub> , 自動書き込み		17	35	mA	
アクセラレーション 書き込み		I <sub>ACC</sub>	/WP (ACC)端子		5	10	mA	
			V <sub>CC</sub>		15	30		
/RESET ハイ・レベル入力電圧		V <sub>ID</sub>	高電圧印加時	11.5		12.5	V	
アクセラレーション書き込み電圧		V <sub>ACC</sub>	高電圧印加時	8.5		9.5	V	
低 V <sub>CC</sub> ロックアウト電圧 <sup>注</sup>		V <sub>LKO</sub>				1.7	V	

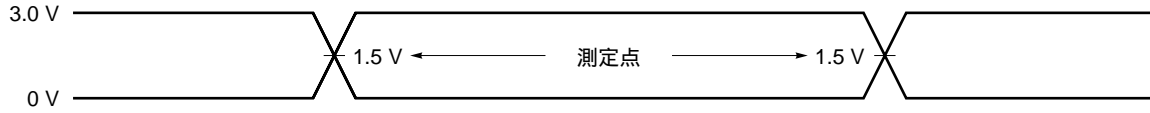
注 V<sub>CC</sub> が V<sub>LKO</sub> 以下のとき、デバイスはすべてのライト・サイクルを無視します。デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J) を参照してください。

備考 この DC 特性は、製品区分に関係なく共通です。

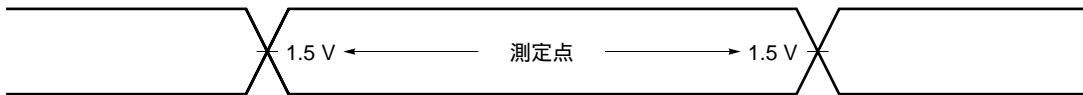
AC 特性 (推奨動作条件による)

AC 特性試験条件

入力波形 (立ち上がり / 立ち下がり時間 5 ns)



出力測定点



出力負荷

1TTL + 30 pF

リード・サイクル

項 目	略 号	条 件	MIN.	TYP.	MAX.	単 位	注
リード・サイクル時間	t <sub>RC</sub>		85			ns	
アドレス・アクセス時間	t <sub>ACC</sub>	/CE = /OE = V <sub>IL</sub>			85	ns	
/CE アクセス時間	t <sub>CE</sub>	/OE = V <sub>IL</sub>			85	ns	
/OE アクセス時間	t <sub>OE</sub>	/CE = V <sub>IL</sub>			40	ns	
出力オフ時間	t <sub>DF</sub>	/OE = V <sub>IL</sub> または/CE = V <sub>IL</sub>			30	ns	
出力保持時間	t <sub>OH</sub>		0			ns	
/RESET パルス幅	t <sub>RP</sub>		500			ns	
リード前の /RESET 保持時間	t <sub>RH</sub>		50			ns	
/RESET ロウ・レベルから リード・モード復帰時間	t <sub>READY</sub>				20	μs	
/CE から/BYTE の切り替え時間	t <sub>ELFL</sub> /t <sub>ELFH</sub>				5	ns	
/BYTE ロウ・レベルからの出力オフ時間	t <sub>FLQZ</sub>				30	ns	
/BYTE ハイ・レベルからのアクセス時間	t <sub>FHQV</sub>		85			ns	
★ /WE ハイ・レベルから/OE ロウ・レベル時間	t <sub>OEH</sub>		20			ns	

備考 t<sub>DF</sub>は、/CE もしくは/OE の非活性から出力がハイ・インピーダンスになるまでの時間です。

ライト・サイクル (書き込み/消去)

(1/2)

項 目		略 号	MIN.	TYP.	MAX.	単 位	注
ライト・サイクル時間		tWC	85			ns	
アドレス・セット時間 (/WE アドレス)		tAS	0			ns	
アドレス・セット時間 (/CE アドレス)		tAS	0			ns	
アドレス保持時間 (/WE アドレス)		tAH	45			ns	
アドレス保持時間 (/CE アドレス)		tAH	45			ns	
入力データ・セット時間		tDS	35			ns	
入力データ保持時間		tDH	0			ns	
/OE 保持時間	リード	tOEH	0			ns	
	トグル・ビット, データ・ポーリング		10				
ライト前のリード・リカバリ時間 (/OE /CE)		tGHEL	0			ns	
ライト前のリード・リカバリ時間 (/OE /WE)		tGHWL	0			ns	
/WE セット時間 (/CE /WE)		tWS	0			ns	
/CE セット時間 (/WE /CE)		tCS	0			ns	
/WE 保持時間 (/CE /WE)		tWH	0			ns	
/CE 保持時間 (/WE /CE)		tCH	0			ns	
ライト・パルス幅		tWP	35			ns	
/CE パルス幅		tCP	35			ns	
ライト・パルス幅ハイ・レベル		tWPH	30			ns	
/CE パルス幅ハイ・レベル		tCPH	30			ns	
バイト書き込み時間		tBPG		9	200	μs	
ワード書き込み時間		tWPG		11	200	μs	
セクタ消去時間	4K ワード・セクタ	tSER		0.3	1.0	s	1,2
	32K ワード・セクタ			0.5	1.5		
	4K ワード・セクタ			0.5	3.0	1,3	
	32K ワード・セクタ			0.7	5.0		
チップ消去時間		tCER		33.9	102.5	s	1,2
				48.1	339		
アクセラレーション書き込み時間		tACCPG		7	150	μs	
書き込み/消去サイクル			300,000			cycle	
V <sub>CC</sub> セット時間		tVCS	50			μs	
RY (/BY)からのリカバリ時間		tRB	0			ns	
/RESET パルス幅		tRP	500			ns	
セクタ・グループ保護一時解除時 RY (/BY)ハイ・レベルから /RESET 高電位 (V <sub>ID</sub> ) 保持時間		tRRB	20			μs	
/RESET 保持時間		tRH	50			ns	

注1. 消去動作前のプリプログラミング時間を含みません。

2. 書き込み/消去サイクル: 100,000 サイクルの場合
3. 書き込み/消去サイクル: 300,000 サイクルの場合

ライト・サイクル（書き込み / 消去）

(2/2)

項 目	略 号	MIN.	TYP.	MAX.	単 位	注
自動書き込み / 消去終了からデータ出力までの時間	t <sub>EOE</sub>			85	ns	
書き込み / 消去が有効になるまでの RY (/BY)の遅延時間	t <sub>BUSY</sub>			90	ns	
トグル・ビット中の/OE ロウ・レベルまでのアドレス・セット時間	t <sub>ASO</sub>	15			ns	
トグル・ビット中の/CE もしくは/OE のハイ・レベルまでのアドレス保持時間	t <sub>AHT</sub>	0			ns	
トグル動作のための /CE パルス幅ハイ・レベル	t <sub>CEPH</sub>	20			ns	
トグル動作のための /OE パルス幅ハイ・レベル	t <sub>OEPH</sub>	20			ns	
電圧遷移時間	t <sub>VLHT</sub>	4			μs	1
V <sub>DD</sub> までの立ち上がり時間 (/RESET)	t <sub>VIDR</sub>	500			ns	2
V <sub>ACC</sub> までの立ち上がり時間 (/WP (ACC))	t <sub>VACCR</sub>	500			ns	1
消去タイムアウト時間	t <sub>TOW</sub>	50			μs	3
消去サスペンド遷移時間	t <sub>SPD</sub>			20	μs	3

- 注1. セクタ・グループ保護，アクセラレーション・モードのみ。
- 2. セクタ・グループ保護のみ。
- 3. 表のみ。

ライト動作（書き込み / 消去）のパフォーマンス

項 目	備 考		MIN.	TYP.	MAX.	単 位	注
セクタ消去時間	消去動作前の プリプログラミング 時間は除く	4K ワード・セクタ		0.3	1.0	s	1
		32K ワード・セクタ		0.5	1.5		
		4K ワード・セクタ		0.5	3.0	s	2
		32K ワード・セクタ		0.7	5.0		
チップ消去時間	消去動作前のプリプログラミング時間は 除く			33.9	102.5	s	1
				48.1	339		2
バイト書き込み時間	システム・レベルのオーバーヘッドは除く			9	200	μs	
ワード書き込み時間	システム・レベルのオーバーヘッドは除く			11	200	μs	
チップ書き込み時間	システム・レベルの オーバーヘッドは除く	バイト・モード		40		s	
		ワード・モード		25			
アクセラレーション書き込み時間	システム・レベルのオーバーヘッドは除く			7	150	μs	
書き込み / 消去サイクル			300,000			cycle	

- 注1. 書き込み / 消去サイクル：100,000 サイクルの場合
- 2. 書き込み / 消去サイクル：300,000 サイクルの場合

タイミング・チャート，フロー・チャート

デュアル・オペレーション・フラッシュメモリ 32M ビット A シリーズ インフォメーション (M14914J) を参照してください。



CFI コード一覧表

(1/2)

アドレス A6-A0	データ I/O15-I/O0	内 容
10H	0051H	" QRY " (ASCII コード)
11H	0052H	
12H	0059H	
13H	0002H	主要コマンド・セット
14H	0000H	2 : AMD / FJ 標準型
15H	0040H	PRIMARY テーブルの開始アドレス
16H	0000H	
17H	0000H	副コマンド・セット
18H	0000H	00H : 未対応
19H	0000H	副アルゴリズム・テーブルの開始アドレス
1AH	0000H	
1BH	0027H	V <sub>CC</sub> 最小電圧 (書き込み / 消去) I/O7-I/O4 : 1 V/bit I/O3-I/O0 : 100 mV/bit
1CH	0036H	V <sub>CC</sub> 最大電圧 (書き込み / 消去) I/O7-I/O4 : 1 V/bit I/O3-I/O0 : 100 mV/bit
1DH	0000H	V <sub>PP</sub> 最小電圧
1EH	0000H	V <sub>PP</sub> 最大電圧
1FH	0004H	ワード書き込み標準時間 (2 <sup>N</sup> μs)
20H	0000H	バッファ書き込み標準時間 (2 <sup>N</sup> μs)
21H	000AH	セクタ消去標準時間 (2 <sup>N</sup> ms)
22H	0000H	チップ消去標準時間 (2 <sup>N</sup> ms)
23H	0005H	ワード書き込み最大時間 (標準時間 × 2 <sup>N</sup> )
24H	0000H	バッファ書き込み最大時間 (標準時間 × 2 <sup>N</sup> )
25H	0004H	セクタ消去最大時間 (標準時間 × 2 <sup>N</sup> )
26H	0000H	チップ消去最大時間 (標準時間 × 2 <sup>N</sup> )
27H	0016H	容量 (2 <sup>N</sup> Bytes)
28H	0002H	I/O 情報
29H	0000H	2 : ×8 / ×16 ビット構成
2AH	0000H	複数書き込み時の最大バイト数 (2 <sup>N</sup> )
2BH	0000H	
2CH	0002H	消去ブロックの種類
2DH	0007H	消去ブロック 1 の情報
2EH	0000H	bit0-bit15 : y = セクタ数
2FH	0020H	bit16-bit 31 : z = サイズ
30H	0000H	( z × 256 Bytes )
31H	003EH	消去ブロック 2 の情報
32H	0000H	bit0-bit 15 : y = セクタ数
33H	0000H	bit16-bit 31 : z = サイズ
34H	0001H	( z × 256 Bytes )

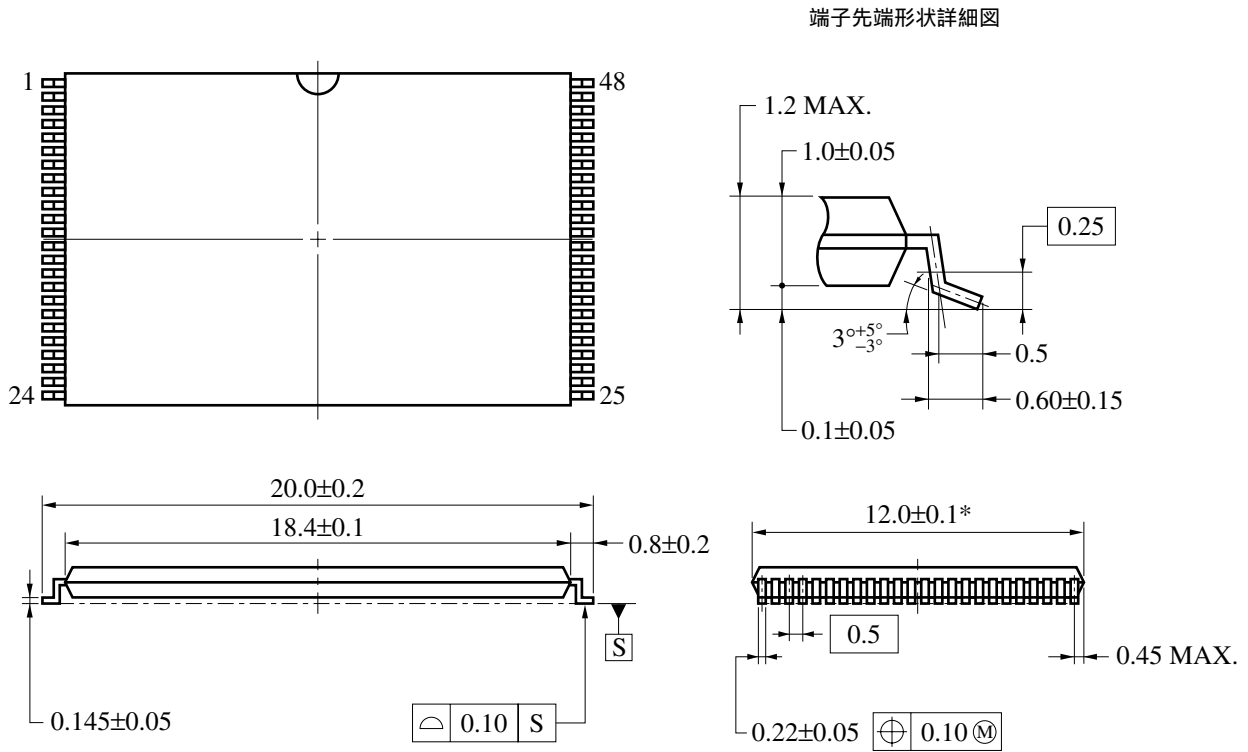
CFI コード一覧表

(2/2)

アドレス A6-A0	データ I/O15-I/O0	内 容
40H	0050H	“ PRI ”( ASCII コード )
41H	0052H	
42H	0049H	
43H	0031H	メイン・バージョン ( ASCII コード )
44H	0032H	マイナ・バージョン ( ASCII コード )
45H	0000H	コマンド入力時のアドレス 00H : 必要 01H : 不要
46H	0002H	消去一時停止機能 00H : 未対応 01H : リードのみ 02H : リード / 書き込み
47H	0001H	セクタ・グループ保護 00H : 未対応 01H : 対応
48H	0001H	一時セクタ・グループ保護 00H : 未対応 01H : 対応
49H	0004H	セクタ・グループ保護アルゴリズム
4AH	00xxH	バンク 2 のセクタ数 00H : 未対応 38H : μPD29F032202AL-Y
4BH	0000H	バースト・モード 00H : 未対応
4CH	0000H	ページ・モード 00H : 未対応
4DH	0085H	V <sub>ACC</sub> 最小電圧 I/O7-I/O4 : 1 V/bit I/O3-I/O0 : 100 mV/bit
4EH	0095H	V <sub>ACC</sub> 最大電圧 I/O7-I/O4 : 1 V/bit I/O3-I/O0 : 100 mV/bit
4FH	00xxH	ブート構成 02H : ボトム・ブート ( -A85BY, -B85BY ) 03H : トップ・ブート ( -A85TY, -B85TY )
50H	0001H	書き込み一時停止機能 00H : 未対応 01H : 対応

外形図

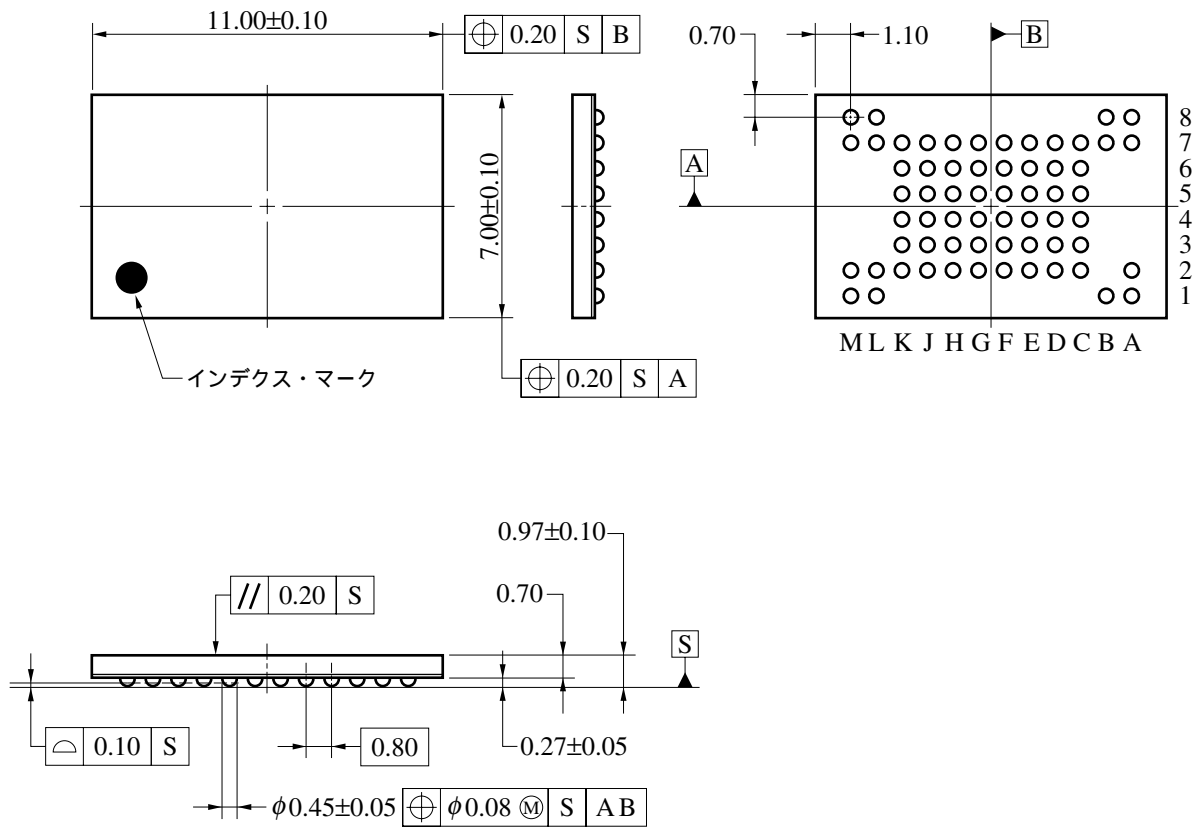
48ピン・プラスチック TSOP( ) (12x20) 外形図 (単位 : mm)



\* 樹脂バリ含まず。(樹脂バリ含む : 12.4 MAX.)

S48GZ-50-MJH-1

63ピン・テープ FBGA (11x7) 外形図 (単位: mm)



P63F9-80-BS2

**半田付け推奨条件**

$\mu$ PD29F032202AL-Y の半田付け実装は、当社販売員にお問い合わせください。

**表面実装タイプ**

$\mu$ PD29F032202ALGZ-MJH : 48 ピン・プラスチック TSOP ( ) (12×20) (順曲げ品)

$\mu$ PD29F032202ALF9-BS2 : 63 ピン・テープ FBGA (11×7)

改版履歴

版数/ 発行年月	ページ		種類	修正箇所	修正内容
	現版	旧版			
第 5 版/ Sep. 2002	p.13	p.13	変更	製品識別コード	デバイス・コード (バイト・コード) : I/O15 = Hi-Z A-1
	p.16	p.14	変更	コマンド・シーケンス	備考 2 : SPA, SUA
	p.20	p.18	追加	リード・サイクル	t <sub>OEH</sub>

(X E)

(X E)



## CMOSデバイスの一般的注意事項

**静電気対策（MOS全般）**

**注意** MOSデバイス取り扱いの際は静電気防止を心がけてください。

MOSデバイスは強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、NECが出荷梱包に使用している導電性のトレイやマガジン・ケース、または導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。

また、MOSデバイスを実装したボードについても同様の扱いをしてください。

**未使用入力の処理（CMOS特有）**

**注意** CMOSデバイスの入力レベルは固定してください。

バイポーラやNMOSのデバイスと異なり、CMOSデバイスの入力に何も接続しない状態で動作させると、ノイズなどに起因する中間レベル入力が生じ、内部で貫通電流が流れて誤動作を引き起こす恐れがあります。プルアップかプルダウンによって入力レベルを固定してください。また、未使用端子が出力となる可能性（タイミングは規定しません）を考慮すると、個別に抵抗を介して $V_{DD}$ またはGNDに接続することが有効です。

資料中に「未使用端子の処理」について記載のある製品については、その内容を守ってください。

**初期化以前の状態（MOS全般）**

**注意** 電源投入時、MOSデバイスの初期状態は不定です。

分子レベルのイオン注入量等で特性が決定するため、初期状態は製造工程の管理外です。電源投入時の端子の出力状態や入出力設定、レジスタ内容などは保証しておりません。ただし、リセット動作やモード設定で定義している項目については、これらの動作ののちに保証の対象となります。

リセット機能を持つデバイスの電源投入後は、まずリセット動作を実行してください。

関連資料

ドキュメント名	資料番号
デュアル・オペレーション・フラッシュメモリ 32Mビット Aシリーズ インフォメーション	M14914J

- ・本資料の内容は予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。
- ・文書による当社の承諾なしに本資料の転載複製を禁じます。
- ・本資料に記載された製品の使用もしくは本資料に記載の情報の使用に際して、当社は当社もしくは第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。上記使用に起因する第三者所有の権利にかかわる問題が発生した場合、当社はその責を負うものではありませんのでご了承ください。
- ・本資料に記載された回路、ソフトウェア、及びこれらに付随する情報は、半導体製品の動作例、応用例を説明するためのものです。従って、これら回路・ソフトウェア・情報をお客様の機器に使用される場合には、お客様の責任において機器設計をしてください。これらの使用に起因するお客様もしくは第三者の損害に対して、当社は一切その責を負いません。
- ・当社は品質、信頼性の向上に努めていますが、半導体製品はある確率で故障が発生します。当社半導体製品の故障により結果として、人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご注意願います。
- ・当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定して頂く「特定水準」に分類しております。また、各品質水準は以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認の上ご使用願います。  
 標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット  
 特別水準：輸送機器（自動車、列車、船舶等）、交通用信号機器、防災 / 防犯装置、各種安全装置、生命維持を直接の目的としない医療機器  
 特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等  
 当社製品のデータ・シート / データ・ブック等の資料で、特に品質水準の表示がない場合は標準水準製品であることを表します。当社製品を上記の「標準水準」の用途以外でご使用をお考えのお客様は、必ず事前に当社販売窓口までご相談頂きますようお願い致します。

M7 98.8

— お問い合わせ先 —

【技術的なお問い合わせ先】

NEC半導体テクニカルホットライン  
 (電話：午前 9:00 ~ 12:00, 午後 1:00 ~ 5:00)

電話 : 044-435-9494  
 FAX : 044-435-9608  
 E-mail : info@lsi.nec.co.jp

【営業関係お問い合わせ先】

システムLSI第一営業事業部  
 東京 (03)3798-6106, 6107, 6108, 6155  
 大阪 (06)6945-3178, 3200, 3208  
 名古屋 (052)222-2375  
 仙台 (022)267-8740  
 水戸 (029)226-1702  
 広島 (082)242-5504  
 鳥取 (0857)27-5313  
 松山 (089)945-4149

システムLSI第二営業事業部  
 東京 (03)3798-6110, 6111, 6112, 6151, 6156  
 名古屋 (052)222-2170, 2190  
 松本 (0263)35-1662  
 前橋 (027)243-6060  
 立川 (042)526-5981  
 静岡 (054)254-4794  
 金沢 (076)232-7303  
 福岡 (092)261-2806

【資料の請求先】

上記営業関係お問い合わせ先またはNEC特約店へお申しつけください。

【NECエレクトロニクス デバイス ホームページ】

NECエレクトロニクスデバイスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.ic.nec.co.jp/>