

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

μ PD23C16340, 23C1638016M ビット マスク・プログラマブル ROM
2M ワード×8 ビット (バイト・モード) / 1M ワード×16 ビット (ワード・モード)
ページ・アクセス・モード

μ PD23C16340, μ PD23C16380 は, 16,777,216 ビットのマスク・プログラマブル・リード・オンリー・メモリです。ワード構成はバイト・モード (2,097,152 ワード×8 ビット) とワード・モード (1,048,576 ワード×16 ビット) の切り替えができます。

μ PD23C16340, μ PD23C16380 では, メモリの拡張を容易にするために, アウトプット・イネーブル入力のアクティブ・レベルをマスク・オプションで指定できます。

パッケージは, 48 ピン・プラスチック TSOP () および 48 ピン・テープ FBGA を用意しています。

特 徴

- ・ NOR フラッシュ・メモリとピンコンパチブル
- ・ ワード構成
 - 2,097,152 ワード×8 ビット (バイト・モード)
 - 1,048,576 ワード×16 ビット (ワード・モード)
- ・ ページ・アクセス・モード
 - バイト・モード : 8 バイト・ランダム・ページ・アクセス (μ PD23C16340)
 - : 16 バイト・ランダム・ページ・アクセス (μ PD23C16380)
 - ワード・モード : 4 ワード・ランダム・ページ・アクセス (μ PD23C16340)
 - : 8 ワード・ランダム・ページ・アクセス (μ PD23C16380)
- ・ 動作電源電圧 : $V_{CC} = 2.7 \sim 3.6$ V

動作電源電圧 V_{CC}	アクセス時間 / ページ・アクセス時間 ns (MAX.)	動作電源電流 mA (MAX.)		スタンバイ電源電流 (CMOS レベル入力) μ A (MAX.)
		μ PD23C16340	μ PD23C16380	
3.0 V \pm 0.3 V	90 / 25	40	55	30
3.3 V \pm 0.3 V	85 / 25			

本資料の内容は, 予告なく変更することがありますので, 最新のものであることをご確認の上ご使用ください。

オーダ情報

オーダ名称	パッケージ
μ PD23C16340GZ-xxx-MJH	48ピン・プラスチック TSOP () (12×20) (順曲げ品)
μ PD23C16340F9-xxx-BC3	48ピン・テープ FBGA (8×6)
μ PD23C16380GZ-xxx-MJH	48ピン・プラスチック TSOP () (12×20) (順曲げ品)
μ PD23C16380F9-xxx-BC3	48ピン・テープ FBGA (8×6)

備考 xxx は ROM コード番号です。

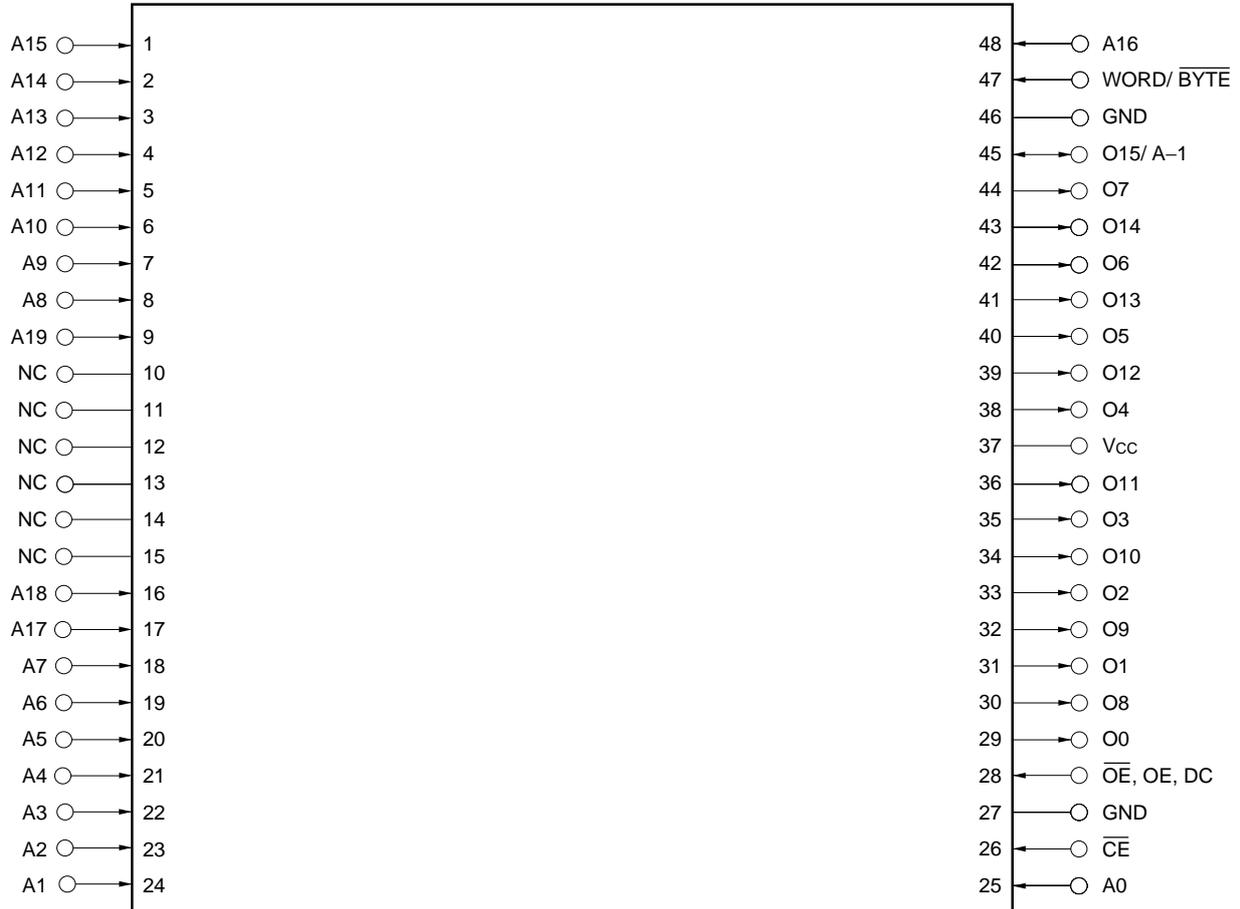
端子接続図

48ピン・プラスチック TSOP () (12×20) (順曲げ品)

[μPD23C16340GZ-xxx-MJH]

[μPD23C16380GZ-xxx-MJH]

捺印面



- A0-A19 : アドレス入力
- O0-O7, O8-O14 : データ出力
- O15 / A-1 : データ出力 15 (ワード・モード) / LSB アドレス入力 (バイト・モード)
- WORD / $\overline{\text{BYTE}}$: モード選択
- $\overline{\text{CE}}$: チップ・イネーブル入力
- $\overline{\text{OE}}$, OE : アウトプット・イネーブル入力
- Vcc : 電源
- GND : グランド
- NC^注 : ノー・コネクション
- DC : Don't care

注 この端子は、チップ内部に接続されておきませんので、電圧が加わっても問題ありません。

備考 1ピン・マークに関しては、外形図を参照してください。

48 ピン・テーブ FBGA (8×6)

[μPD23C16340F9-xxx-BC3]

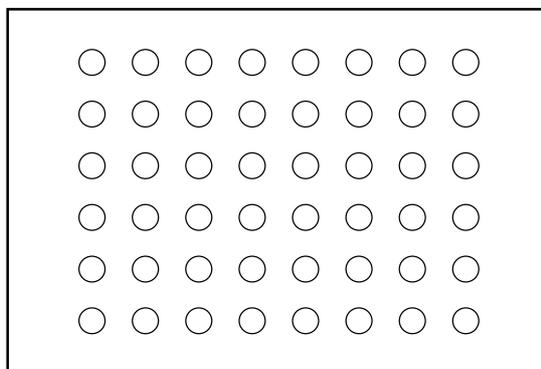
[μPD23C16380F9-xxx-BC3]

Top View



A B C D E F G H

Bottom View



H G F E D C B A

	A	B	C	D	E	F	G	H
6	A13	A12	A14	A15	A16	WORD/ BYTE	O15/ A - 1	GND
5	A9	A8	A10	A11	O7	O14	O13	O6
4	NC	NC	NC	A19	O5	O12	V _{cc}	O4
3	NC	NC	A18	NC	O2	O10	O11	O3
2	A7	A17	A6	A5	O0	O8	O9	O1
1	A3	A4	A2	A1	A0	CE	OE, OE	GND

	H	G	F	E	D	C	B	A
6	GND	O15/ A - 1	WORD/ BYTE	A16	A15	A14	A12	A13
5	O6	O13	O14	O7	A11	A10	A8	A9
4	O4	V _{cc}	O12	O5	A19	NC	NC	NC
3	O3	O11	O10	O2	NC	A18	NC	NC
2	O1	O9	O8	O0	A5	A6	A17	A7
1	GND	OE, OE	CE	A0	A1	A2	A4	A3

- A0-A19 : アドレス入力
- O0-O7, O8-O14 : データ出力
- O15 / A-1 : データ出力 15 (ワード・モード) / LSB アドレス入力 (バイト・モード)
- WORD / $\overline{\text{BYTE}}$: モード選択
- $\overline{\text{CE}}$: チップ・イネーブル入力
- $\overline{\text{OE}}$, OE : アウトプット・イネーブル入力
- V_{cc} : 電源
- GND : グランド
- NC^注 : ノー・コネクション
- DC : Don't care

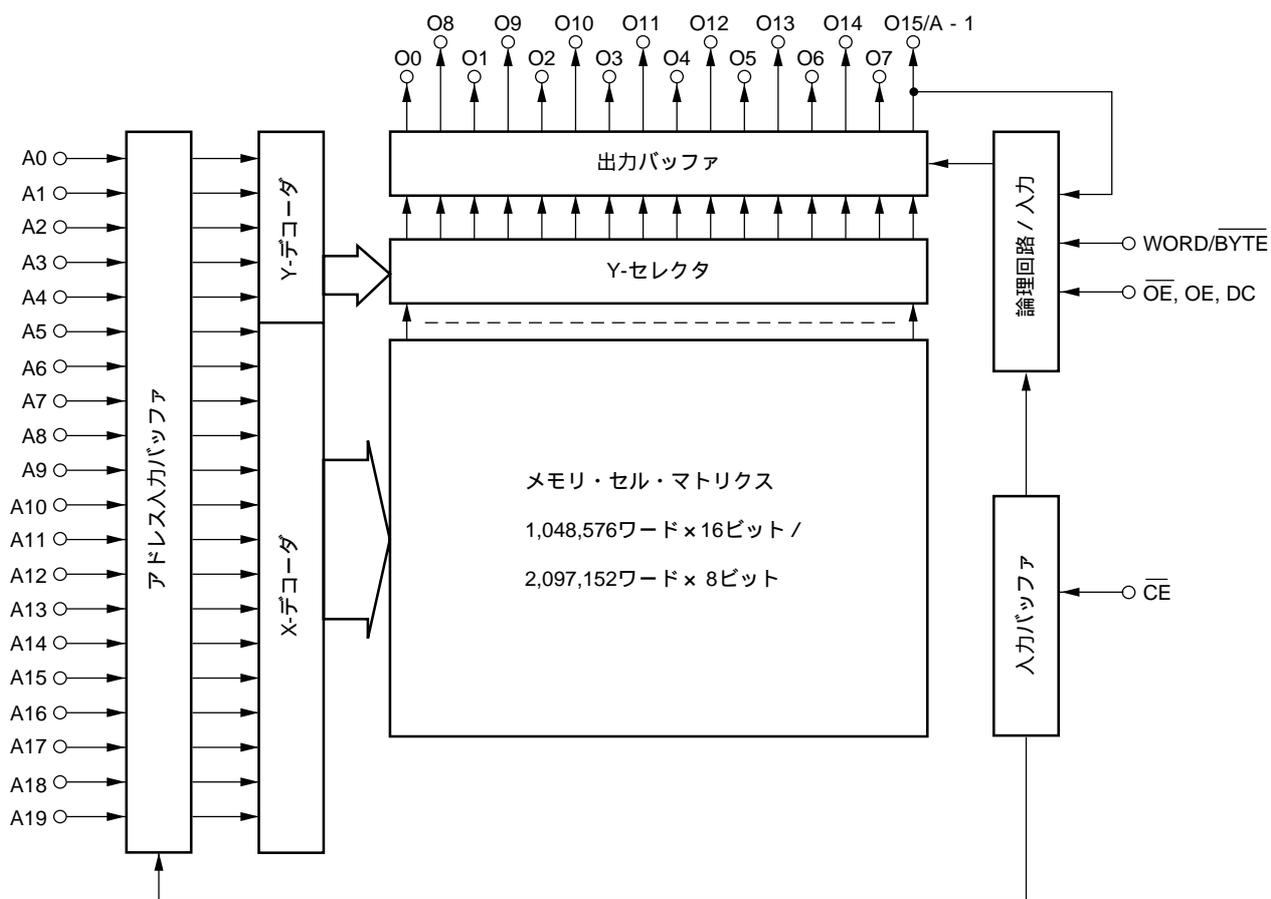
注 この端子は、チップ内部に接続されておりませんので、電圧が加わっても問題ありません。

備考 インデクス・マークに関しては、外形図を参照してください。

入出力端子機能

端子名	入出力	機能
WORD / BYTE (ワード・モード / バイト・モード)	入力	ワード・モード / バイト・モードを切り替える端子です。 この端子への入力レベルによって、ワード構成を切り替えることができます。 ハイ・レベルを入力した場合 ワード・モード (1Mワード × 16ビット) になります。 ロウ・レベルを入力した場合 バイト・モード (2Mワード × 8ビット) になります。
A0-A19 (アドレス入力)	入力	アドレス入力端子です。 ワード・モードのときと、バイト・モードのときでは、それぞれ働きが異なります。 ワード・モードのとき 20ビット・アドレス・バスとして働きます。 バイト・モードのとき 21ビット・アドレス・バスの、上位20ビットとして働きます。この際、最下位アドレス・バス (A-1) には、O15との兼用端子を使用します。
O0-O7, O8-O14 (データ出力)	出力	データ出力端子です。 ワード・モードのときと、バイト・モードのときでは、それぞれ働きが異なります。 ワード・モードのとき 16ビット・データの下位15ビットを、O0-O14に出力します。この際、最上位ビット (O15) は、A-1との兼用端子に出力されます。 バイト・モードのとき 8ビット・データを、O0-O7に出力します。この際、O8-O14はハイ・インピーダンスとなります。
O15 / A-1 (データ出力15 / LSBアドレス入力)	出力 / 入力	データ出力 / アドレス入力兼用端子です。 ワード・モードのときと、バイト・モードのときでは、それぞれ働きが異なります。 ワード・モードのとき 16ビット・データ・バスの、最上位ビット (O15) として働きます。 バイト・モードのとき 21ビット・アドレス・バスの、最下位ビット (A-1) として働きます。
CE (チップ・イネーブル入力)	入力	チップを活性化する信号を入力する端子です。 アウトプット・イネーブルへの入力がアクティブ・レベルの場合、チップ・イネーブルへの入力によって、データ出力端子は以下の状態になります。 CE = ハイ・レベルのとき ハイ・インピーダンスになります。 CE = ロウ・レベルのとき データを出力します。
OE, OE, DC (アウトプット・イネーブル入力 / Don't Care)	入力	リード動作を制御する信号を入力する端子です。 アウトプット・イネーブルのアクティブ・レベルはマスク・オプションですので、オーダの際に、ロウ・アクティブ、ハイ・アクティブ、DC (Don't Care) より選択することができます。
Vcc	-	正電源供給端子
GND	-	グラウンド
NC	-	内部接続していません (電圧を加えても問題ありません)。

ブロック図



マスク・オプション

アウトプット・イネーブル (\overline{OE} , OE, DC) のアクティブ・レベルは、マスク・オプションで指定できます。オーダーの際は、下表より選んでください。

マスク・オプション	\overline{OE} , OE, DC	OE アクティブ・レベル
0	\overline{OE}	L
1	OE	H
x	DC	Don't Care

各オプションの動作モードは、下表に示すとおりです。

動作モード (オプション : 0)

\overline{CE}	\overline{OE}	モード	出力状態
L	L	選択	データ出力
	H		High-Z
H	H/L	非選択	High-Z

動作モード (オプション : 1)

\overline{CE}	OE	モード	出力状態
L	L	選択	High-Z
	H		データ出力
H	H/L	非選択	High-Z

動作モード (オプション : x)

\overline{CE}	DC	モード	出力状態
L	H/L	選択	データ出力
H	H/L	非選択	High-Z

備考 L : ロウ・レベル入力
 H : ハイ・レベル入力
 H/L : ハイ・レベル入力またはロウ・レベル入力

電気的特性

絶対最大定格

項目	略号	条件	定格	単位
電源電圧	V _{CC}		-0.3 ~ +4.6	V
入力電圧	V _I		-0.3 ~ V _{CC} +0.3	V
出力電圧	V _O		-0.3 ~ V _{CC} +0.3	V
動作周囲温度	T _A		-10 ~ +70	°C
保存温度	T _{stg}		-65 ~ +150	°C

注意 各項目のうち1項目でも、また一瞬でも絶対最大定格を越えると、製品の品質を損なう恐れがあります。つまり絶対最大定格とは、製品に物理的な損傷を与えかねない定格値です。必ずこの定格値を越えない状態で、製品をご使用ください。

入出力容量 (T_A = 25 °C)

項目	略号	条件	MIN.	TYP.	MAX.	単位
入力容量	C _i	f = 1 MHz			10	pF
出力容量	C _o				12	pF

DC 特性 (T_A = -10 ~ +70 °C, V_{CC} = 2.7 ~ 3.6 V)

項目	略号	条件	MIN.	TYP.	MAX.	単位
ハイ・レベル入力電圧	V _{IH}		2.0		V _{CC} +0.3	V
ロウ・レベル入力電圧	V _{IL}	V _{CC} = 3.0 V ± 0.3 V	-0.3		+0.5	V
		V _{CC} = 3.3 V ± 0.3 V	-0.5		+0.8	
ハイ・レベル出力電圧	V _{OH}	I _{OH} = -100 μA	2.4			V
ロウ・レベル出力電圧	V _{OL}	I _{OL} = 2.1 mA			0.4	V
入力リーク電流	I _{LI}	V _I = 0 V ~ V _{CC}	-10		+10	μA
出力リーク電流	I _{LO}	V _O = 0 V ~ V _{CC} , チップ非選択	-10		+10	μA
電源電流	I _{CC1}	チップ選択 (CE = V _{IL}), I _O = 0 mA	μPD23C16340		40	mA
			μPD23C16380		55	
スタンバイ電流	I _{CC3}	チップ非選択 (CE = V _{CC} - 0.2 V)			30	μA

AC 特性 (TA = -10 ~ +70 °C, VCC = 2.7 ~ 3.6 V)

項目	略号	条件	VCC = 3.0 V ± 0.3 V			VCC = 3.3 V ± 0.3 V			単位
			MIN.	TYP.	MAX.	MIN.	TYP.	MAX.	
アドレス・アクセス時間	tACC				90			85	ns
ページ・アクセス時間	tPAC				25			25	ns
★ アドレス・スキュー時間	tSKEW	注			10			10	ns
CE アクセス時間	tCE				90			85	ns
OE アクセス時間	tOE				25			25	ns
出力保持時間	tOH		0			0			ns
出力オフ時間	tDF		0		25	0		25	ns
WORD / BYTE アクセス時間	tWB				90			85	ns

★ 注 tSKEW は、条件により以下 3 種類の時間を表します。

- 1) \overline{CE} をハイ・レベルからロウ・レベルに切り替える場合、tSKEW は \overline{CE} のロウ・レベル入力点から、次にアドレスが確定するまでの時間
 - 2) \overline{CE} をロウ・レベルからハイ・レベルに切り替える場合、tSKEW はアドレス変化開始点から、 \overline{CE} のハイ・レベル入力点までの時間
 - 3) \overline{CE} をロウ・レベルに固定した場合、tSKEW はアドレス変化開始点から、次のアドレス確定点までの時間
- tSKEW は \overline{CE} がアクティブ・レベルの状態のみに規定されますので、アドレス確定後に \overline{CE} がハイ・レベルからロウ・レベルに切り替わる場合や \overline{CE} がロウ・レベルからハイ・レベルに切り替わった後にアドレスが変化する場合は tSKEW の制限はありません。

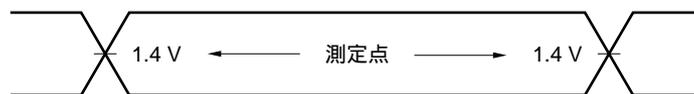
備考 tDF はチップ・イネーブル入力 (\overline{CE}) あるいはアウトプット・イネーブル入力 (\overline{OE} , OE) のどちらかがインアクティブになったときから出力がハイ・インピーダンスになるまでの時間です。

AC 特性試験条件

入力波形 (立ち上がり / 立ち下がり時間 5 ns)



出力波形



出力負荷

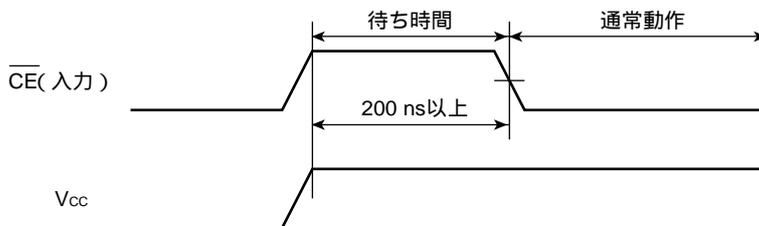
1 TTL + 100 pF

★ 電源投入時の注意事項

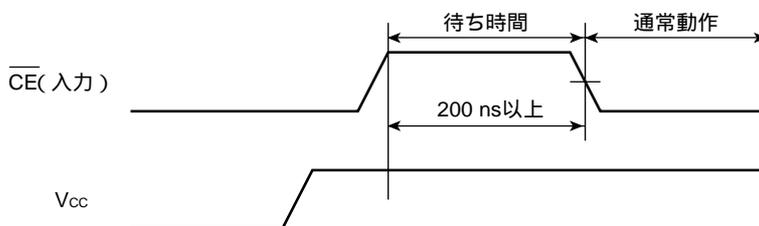
正常な動作を行うために、必ず \overline{CE} を使用した以下の手順で電源投入を行ってください。

電源投入時またはそれ以降に、 \overline{CE} にハイ・レベルを入力してください。
 \overline{CE} へのハイ・レベル入力を 200 ns 以上保持してください（待ち時間）。
 待ち時間後、通常動作を行えます。

電源投入タイミング・チャート 1（電源投入時、 \overline{CE} をハイ・レベルにする場合）

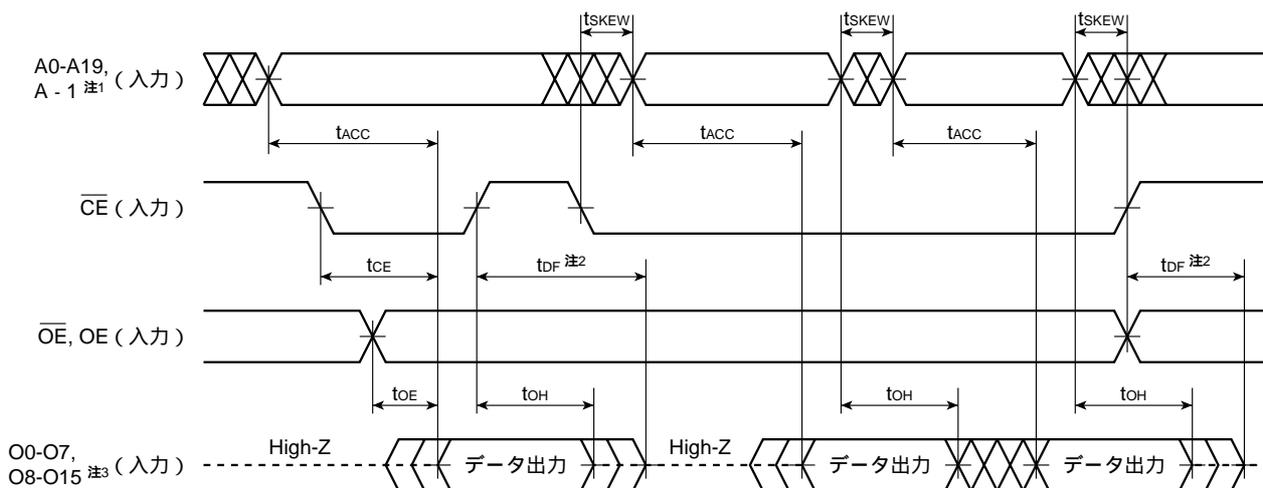


電源投入タイミング・チャート 2（電源投入後、 \overline{CE} をハイ・レベルにする場合）



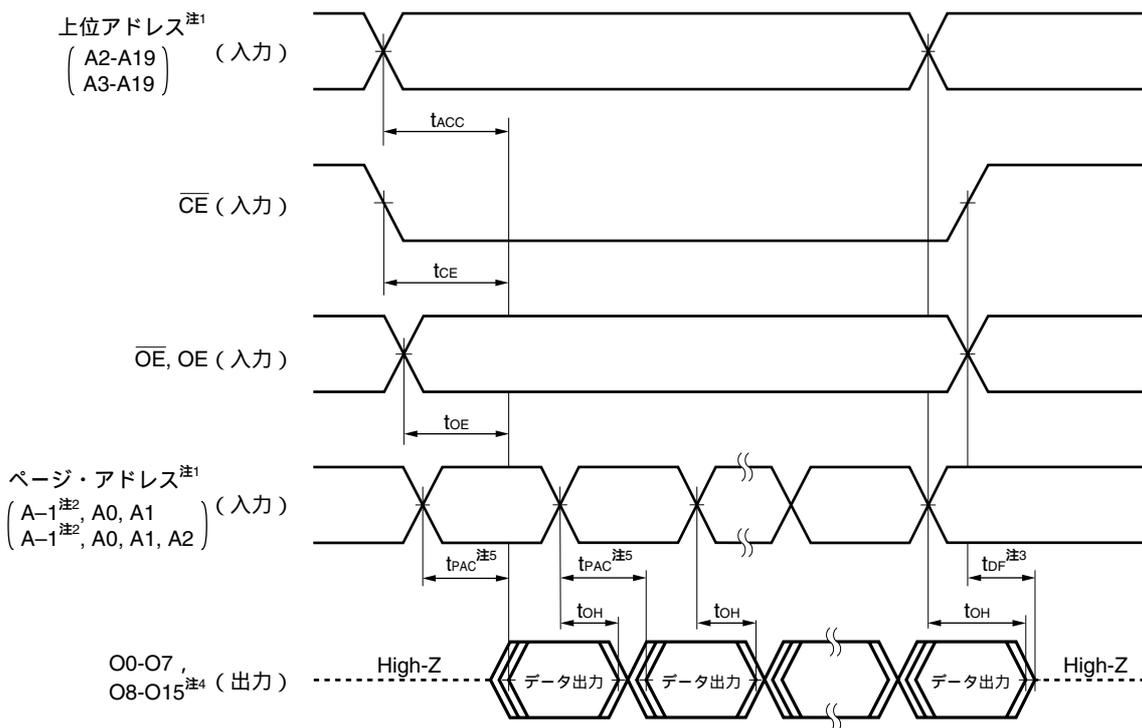
注意 待ち時間の間は、その他の信号は任意です。

★ リード・サイクル・タイミング・チャート1



- 注 1. ワード・モード時は, A-1 は O15 です。
- 2. t_{DF} はチップ・イネーブル入力 (\overline{CE}) あるいはアウトプット・イネーブル入力 (\overline{OE} , OE) のどちらかがインアクティブになったときから出力がハイ・インピーダンス状態になるまでの時間です。
- 3. バイト・モード時は, O8-O14 はハイ・インピーダンス (O15 は A-1) です。

リード・サイクル・タイミング・チャート2 (ページ・アクセス・モード)



注 1. アドレスは、製品により以下のように異なります。

製品	上位アドレス	ページ・アドレス
μPD23C16340	A2-A19	A-1, A0, A1
μPD23C16380	A3-A19	A-1, A0, A1, A2

- ワード・モード時は、A-1 は O15 です。
- t_{DF} はチップ・イネーブル入力 (CE) あるいはアウトプット・イネーブル入力 (OE, OE) のどちらかがインアクティブになったときから出力がハイ・インピーダンス状態になるまでの時間です。
- バイト・モード時は、O8-O14 はハイ・インピーダンス (O15 は A-1) です。
- ページ・アクセス時間は次のように定義されます。

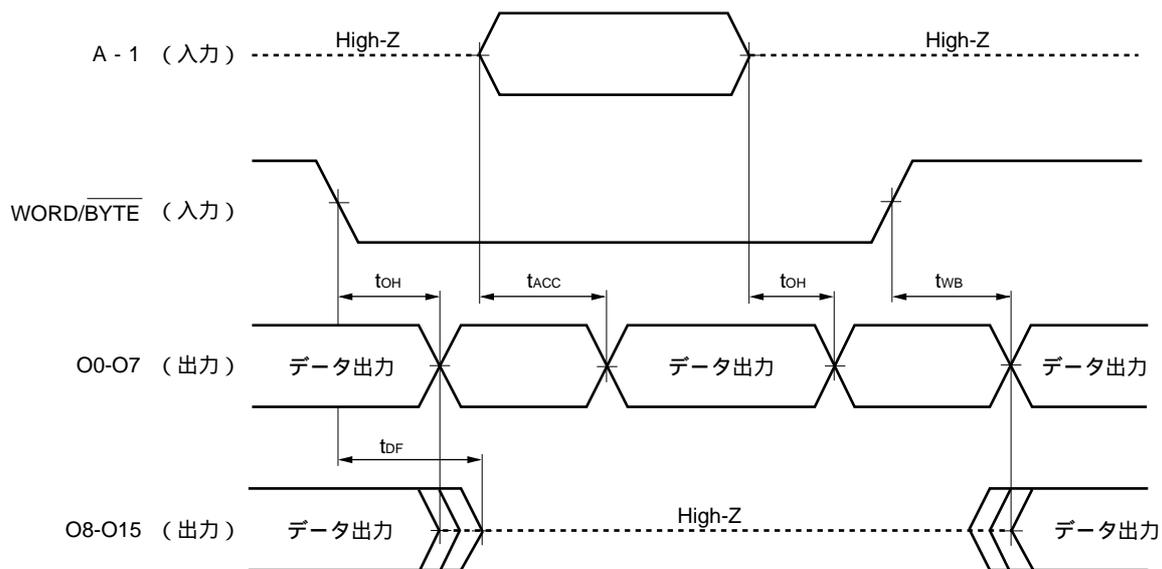
[μPD23C16340]

ページ・アクセス時間	上位アドレス (A2-A19) 入力条件	CE入力条件	OE, OE 入力条件
t_{PAC}	$t_{ACC} - t_{PAC}$ 以前	$t_{CE} - t_{PAC}$ 以前	ページ・アドレス (A-1, A0, A1) 確定以前

[μPD23C16380]

ページ・アクセス時間	上位アドレス (A3-A19) 入力条件	CE入力条件	OE, OE 入力条件
t_{PAC}	$t_{ACC} - t_{PAC}$ 以前	$t_{CE} - t_{PAC}$ 以前	ページ・アドレス (A-1, A0, A1, A2) 確定以前

ワード・モード, バイト・モード切り替えタイミング・チャート

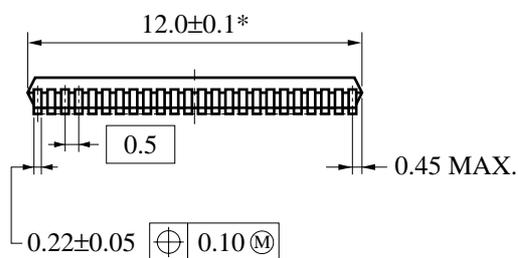
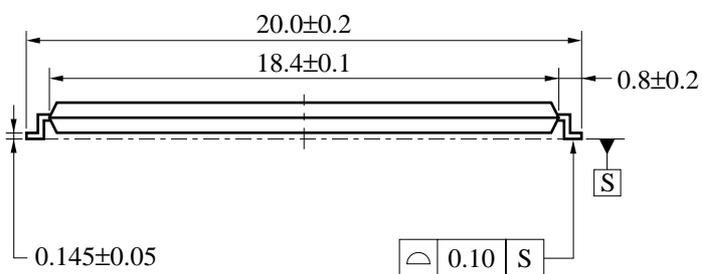
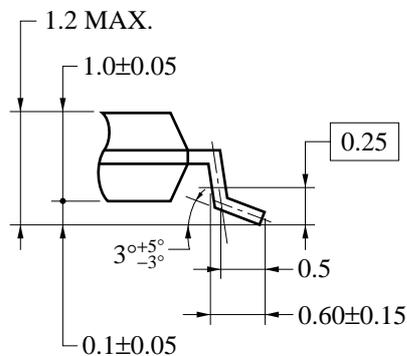
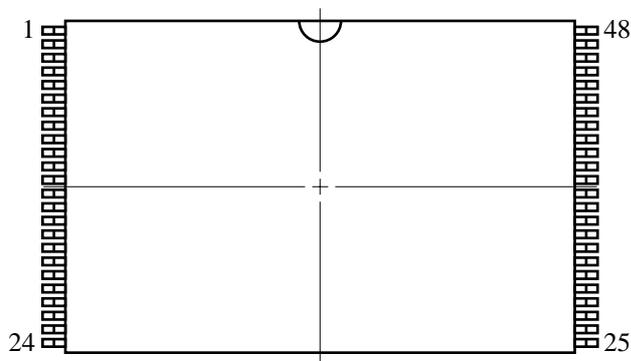


備考 チップ・イネーブル入力 (\overline{CE}) とアウトプット・イネーブル入力 (\overline{OE} , OE) はどちらもアクティブ状態

外形図

48ピン・プラスチック TSOP() (12x20) 外形図 (単位: mm)

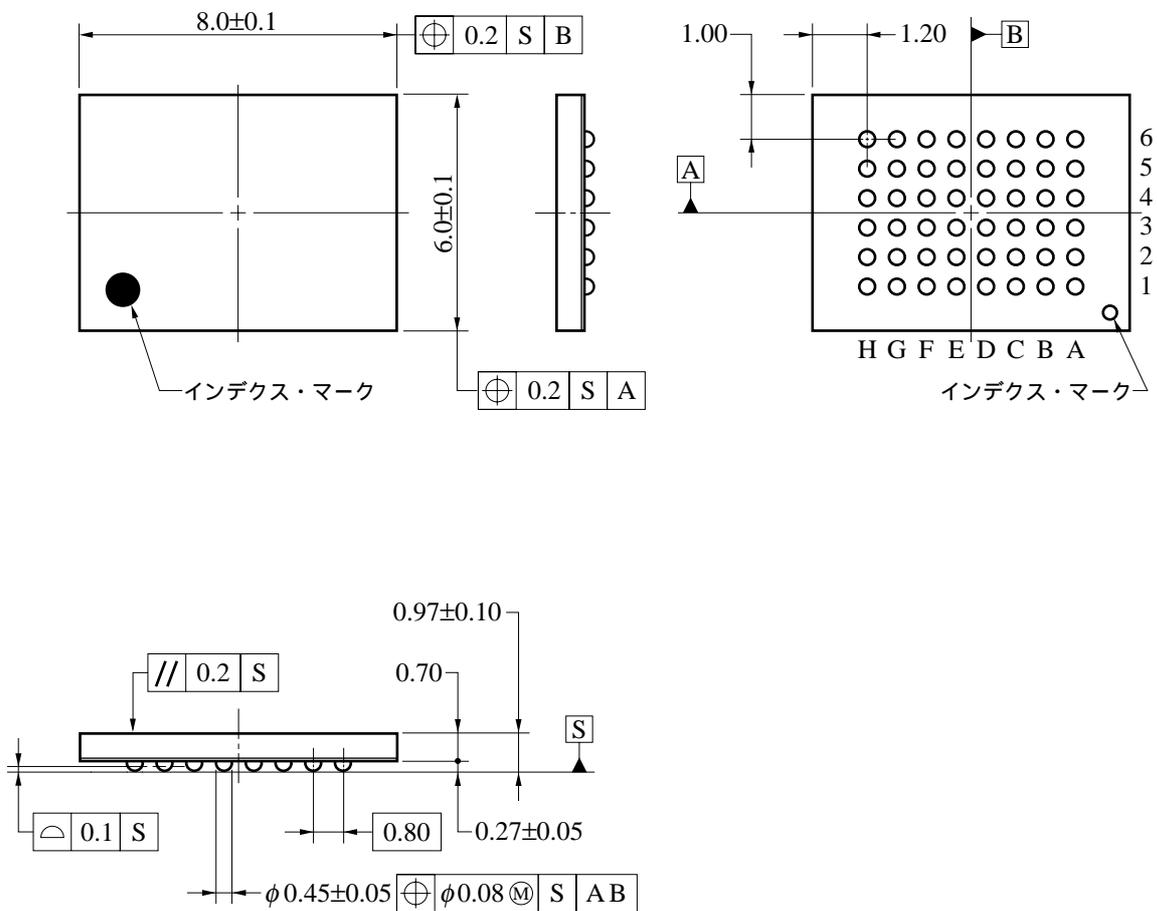
端子先端形状詳細図



* 樹脂バリ含まず。(樹脂バリ含む: 12.4 MAX.)

S48GZ-50-MJH-1

★ 48ピン・テープ FBGA (8x6) 外形図 (単位 : mm)



P48F9-80-BC3

半田付け推奨条件

μ PD23C16340, μ PD23C16380 の半田付け実装は、当社販売員にお問い合わせください。

表面実装タイプ

μ PD23C16340GZ-MJH	: 48 ピン・プラスチック TSOP () (12×20) (順曲げ品)
μ PD23C16340F9-BC3	: 48 ピン・テープ FBGA (8×6)
μ PD23C16380GZ-MJH	: 48 ピン・プラスチック TSOP () (12×20) (順曲げ品)
μ PD23C16380F9-BC3	: 48 ピン・テープ FBGA (8×6)

改版履歴

版数 / 発行年月	ページ		種類	修正箇所	修正内容
	修正後	修正前			
第 2 版 / Feb. 2003	全体	全体	修正		データ・シート (暫定) データ・シート
	p.9	p.9	追加	AC 特性	アドレス・スキュー時間 (tsKEW) 注
	p.10	-	追加		電源投入時の注意事項
	p.11	p.10	修正		リード・サイクル・タイミング・チャート 1
	p.15	p.14	修正	外形図	標準外形図使用



〔メモ〕

CMOSデバイスの一般的注意事項

静電気対策（MOS全般）

注意 MOSデバイス取り扱いの際は静電気防止を心がけてください。

MOSデバイスは強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレイやマガジン・ケース、または導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。

また、MOSデバイスを実装したボードについても同様の扱いをしてください。

入力端子の印加波形と未使用入力の処理（CMOS特有）

注意 CMOSデバイスの入力レベルは固定してください。

バイポーラやNMOSのデバイスと異なり、CMOSデバイスの入力がノイズなどに起因して、 V_L (MAX.) から V_{IH} (MIN.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力波形が固定な場合はもちろん、入力が遷移する場合もAC特性試験条件で使用してください。特に未使用端子入力については、CMOSデバイスの入力に何も接続しない状態で動作させるのではなく、プルアップかプルダウンによって入力レベルを固定してください。また、未使用端子が出力となる可能性（タイミングは規定しません）を考慮すると、個別に抵抗を介して V_{DD} またはGNDに接続することが有効です。

資料中に「未使用端子の処理」について記載のある製品については、その内容を守ってください。

初期化以前の状態（MOS全般）

注意 電源投入時、MOSデバイスの初期状態は不定です。

分子レベルのイオン注入量等で特性が決定するため、初期状態は製造工程の管理外です。電源投入時の端子の出力状態や入出力設定、レジスタ内容などは保証しておりません。ただし、リセット動作やモード設定で定義している項目については、これらの動作ののちに保証の対象となります。

リセット機能を持つデバイスの電源投入後は、まずリセット動作を実行してください。

本製品が外国為替および外国貿易管理法の規定による規制貨物等（または役務）に該当するか否かは、ユーザ（仕様を決定した者）が判定してください。

- 本資料に記載されている内容は2003年2月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

（注）

- （1）本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- （2）本事項において使用されている「当社製品」とは、（1）において定義された当社の開発、製造製品をいう。

M8E 02.11

【発行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係お問い合わせ先】

下記のページに最新版のお問い合わせ先が記載されています。

URL(アドレス) http://www.necel.com/ja/contact/contact_j.html

【技術的なお問い合わせ先】

半導体テクニカルホットライン

（電話：午前 9:00～12:00、午後 1:00～5:00）

電話：044-435-9494

FAX：044-435-9608

E-mail：info@lsi.nec.co.jp

【資料請求先】

NECエレクトロニクス特約店または上記ホームページ記載の営業関係お問い合わせ先へお申し付けください。