

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日  
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

## 240出力TFT-LCD用ソース・ドライバ（64階調対応）

μPD16623は64階調表示対応のTFT-LCD用ソース・ドライバです。

データ入力は、6ビット×3ドット構成のデジタル入力で、内部D/Aコンバータと9個の外部電源により $\gamma$ 補正された64値出力による26万色のフルカラー表示が実現できます。

クロック周波数は33 MHz MIN. でVGA規格のTFT-LCDパネルへの応用が可能です。

## 特 徴

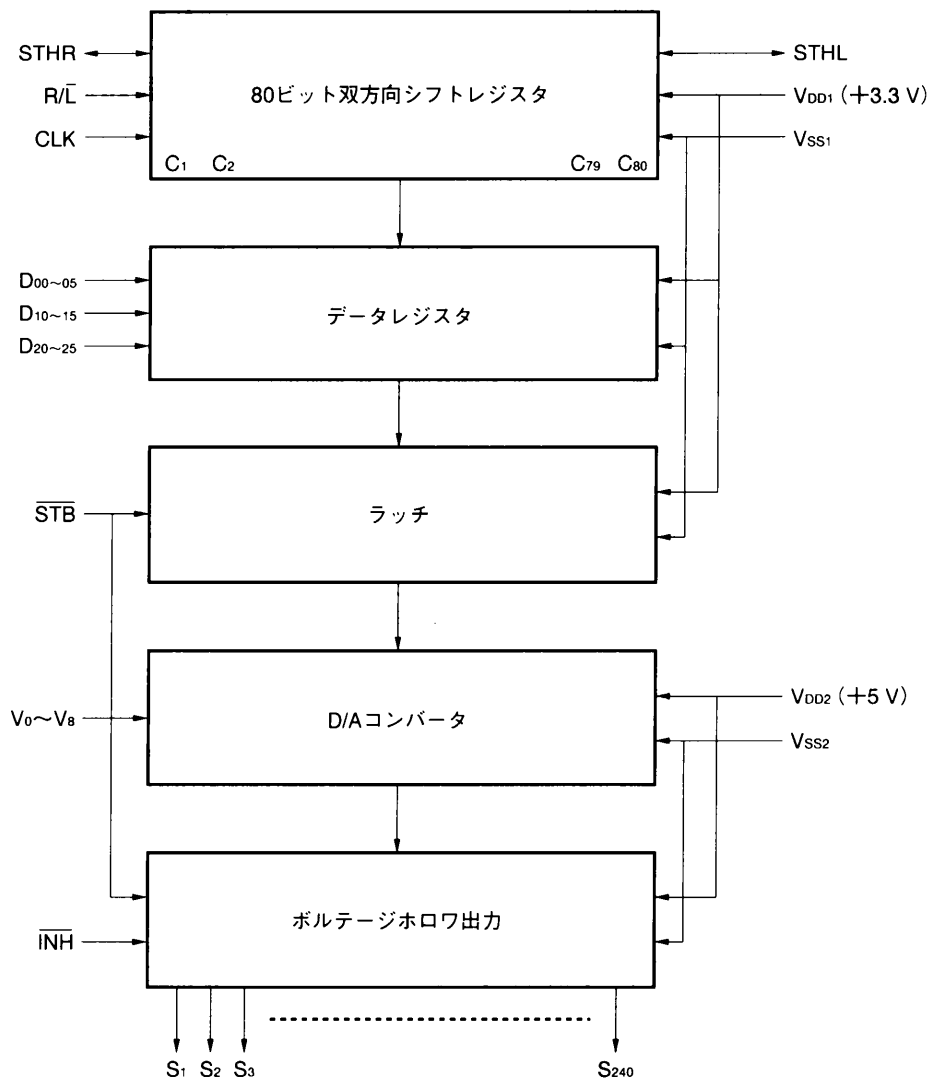
- 外部電源9個とD/Aコンバータにより64値出力が可能
- $\gamma$ 補正電源のレベル反転が可能
- 出力電圧範囲 4.8 V<sub>P-P</sub> MAX. (ドライバ部電源電圧 $V_{DD1}$  = 5.0 V時)
- CMOSレベル入力
- 6ビット（階調データ）×3ドット入力
- 高速データ転送： $f_{max.}$  = 33 MHz（ロジック部電源電圧 $V_{DD1}$  = 3.0 V時の内部データ転送速度）
- 240出力
- スリムTCP搭載

## オーダー情報

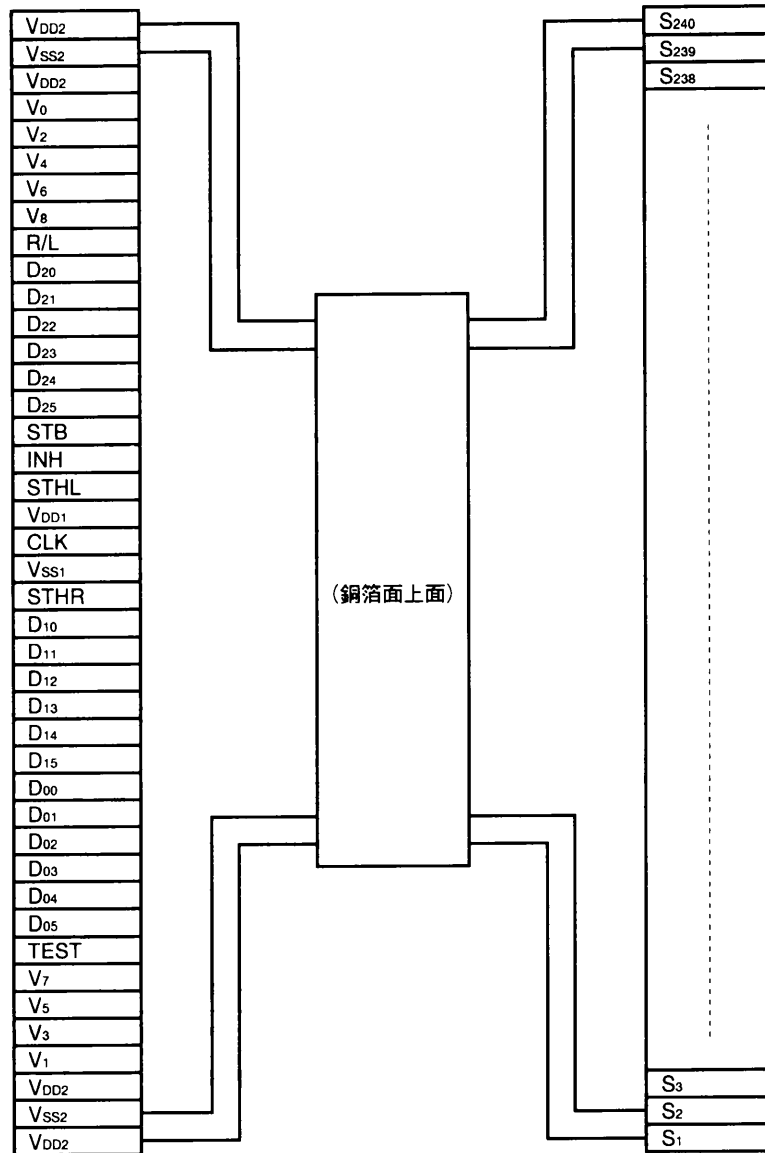
品 名	パッケージ
μPD16623N-XXXX	TCP(TABパッケージ)

TCP外形は、カスタム受注となりますので弊社販売員までご相談ください。

ブロックダイアグラム



端子接続図 (μPD16623の標準TCPはございませんので、参考として機能評価にはμPD16622N-053をご使用ください)



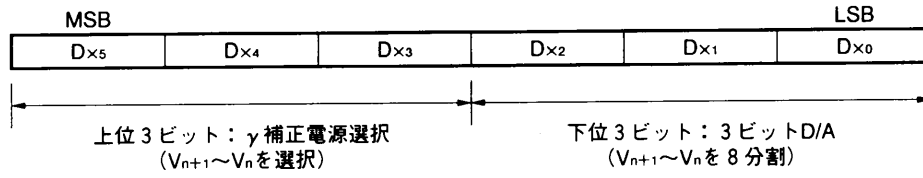
## 端子説明

端子記号	端子名	説明
S <sub>1</sub> ~S <sub>240</sub>	ドライバ出力	D/A変換された64階調のアナログ電圧が出力されます。
D <sub>00</sub> ~D <sub>05</sub>	表示データ入力	階調データ(6ビット)×3ドット(RGB)の18ビット幅で表示データを入力します。 D <sub>x0</sub> : LSB, D <sub>x5</sub> : MSB
D <sub>10</sub> ~D <sub>15</sub>		
D <sub>20</sub> ~D <sub>25</sub>		
R $\bar{L}$	シフト方向切り換え入力	カスケード接続時のスタートパルス入出力端子です。 シフトレジスタのシフト方向は次の通りです。 R $\bar{L}$ = H: STHR入力, S <sub>1</sub> →S <sub>240</sub> , STHL出力 R $\bar{L}$ = L: STHL入力, S <sub>240</sub> →S <sub>1</sub> , STHR出力
STHR	右シフト・スタートパルス入出力	R $\bar{L}$ = H: スタートパルス入力端子となります。 R $\bar{L}$ = L: スタートパルス出力端子となります。
STHL	左シフト・スタートパルス入出力	R $\bar{L}$ = H: スタートパルス出力端子となります。 R $\bar{L}$ = L: スタートパルス入力端子となります。
CLK	シフトクロック入力	シフトレジスタのシフトクロック入力です。立ち上がりエッジで表示データをデータレジスタに取り込みます。スタートパルス入力後80クロック目の立ち上がりでスタートパルス出力がハイレベルになり、次段ドライバのスタートパルスになります。初段ドライバの80クロック目が次段ドライバのスタートパルス入力となります。
$\overline{STB}$	ラッチ入力	立ち下がりエッジでデータレジスタの内容をラッチし、D/Aコンバータへ転送し、ドライバ出力をプリチャージします。また、 $\overline{STB}$ 入力後内部シフトレジスタの内容はクリアされます。起動時に1パルス入力された後、正常に動作します。 $\overline{STB}$ の入力タイミングはスイッチング特性波形の「STBとスタートパルスとブランキング期間の関係」をご参照ください。
$\overline{INH}$	インヒビット入力	$\overline{STB}$ でプリチャージ状態になったドライバ出力は $\overline{INH}$ の立ち上がりで表示データに対応したアナログ値を出力します。 $\overline{INH}$ の入力タイミングはスイッチング特性波形をご参照ください。
V <sub>0</sub> ~V <sub>8</sub>	γ補正電源	γ補正電源を外部から入力します。 $V_{SS2} \leq V_0 \leq V_1 \leq V_2 \leq V_3 \leq V_4 \leq V_5 \leq V_6 \leq V_7 \leq V_8 \leq V_{DD2}$ or $V_{SS2} \leq V_8 \leq V_7 \leq V_6 \leq V_5 \leq V_4 \leq V_3 \leq V_2 \leq V_1 \leq V_0 \leq V_{DD2}$ 階調電圧出力中は階調レベル電源を保持してください。 またプリチャージ期間中にγ補正電源をシフトする場合は、同電源が安定した後プリチャージ期間t <sub>PCH</sub> を確保してください。
TEST	テスト端子	“H”としてください。
V <sub>DD1</sub>	ロジック部電源	3.3 V±0.3 V
V <sub>DD2</sub>	ドライバ部電源	5.0 V±0.5 V
V <sub>SS1</sub>	ロジック接地	接地
V <sub>SS2</sub>	ドライバ接地	接地

注意 ラッチアップ破壊防止のため、電源投入順序はV<sub>DD1</sub>→ロジック入力→V<sub>DD2</sub>→階調電源(V<sub>0</sub>~V<sub>8</sub>)の順とし、遮断時はこの逆としてください。また、遷移期間中もこの関係をお守りください。

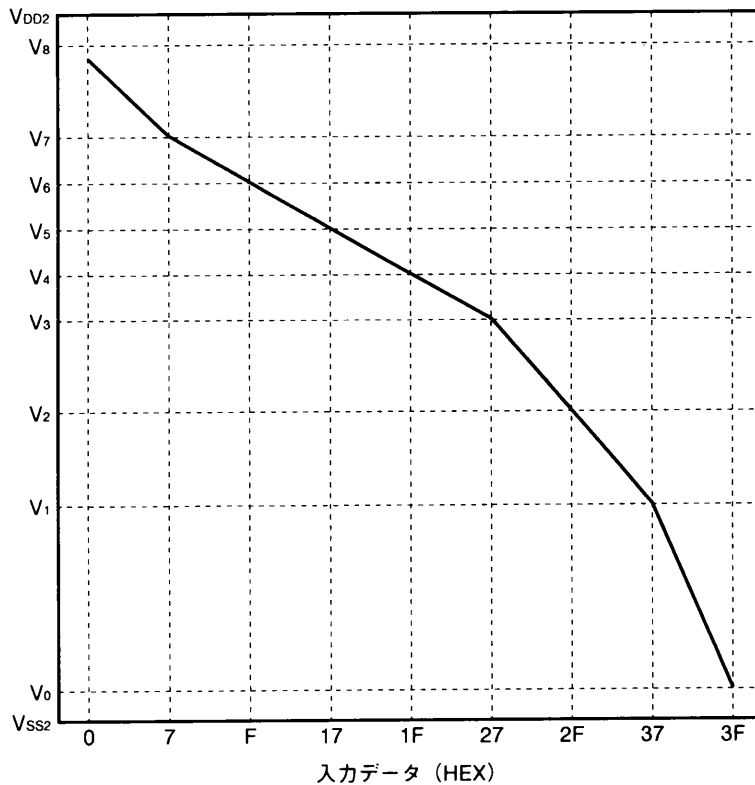
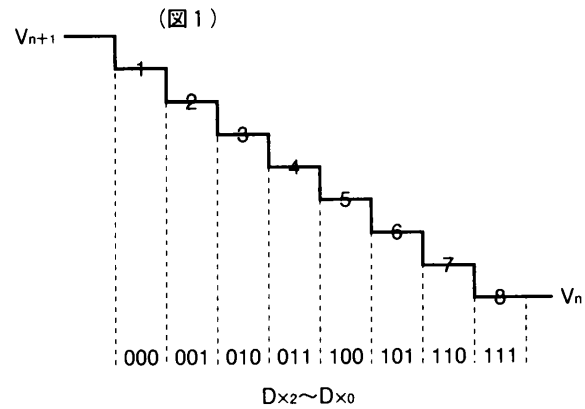
入力データと出力電圧値の関係

LCDパネルのγ特性カーブ上の主要9ポイントを外部電源V<sub>8</sub>~V<sub>0</sub>により任意に与えます。表示データの上位3ビットは外部電源V<sub>n+1</sub>~V<sub>n</sub>を選択し、下位3ビットはD/A変換によりV<sub>n+1</sub>~V<sub>n</sub>間をさらに均等に8分割して64階調電圧を出力します。



(表1)

Dx5	Dx4	Dx3	V <sub>n+1</sub> ~V <sub>n</sub>
0	0	0	V <sub>8</sub> ~V <sub>7</sub>
0	0	1	V <sub>7</sub> ~V <sub>6</sub>
0	1	0	V <sub>6</sub> ~V <sub>5</sub>
0	1	1	V <sub>5</sub> ~V <sub>4</sub>
1	0	0	V <sub>4</sub> ~V <sub>3</sub>
1	0	1	V <sub>3</sub> ~V <sub>2</sub>
1	1	0	V <sub>2</sub> ~V <sub>1</sub>
1	1	1	V <sub>1</sub> ~V <sub>0</sub>



入力データと出力電圧の関係

入力データ	D <sub>x5</sub>	D <sub>x4</sub>	D <sub>x3</sub>	D <sub>x2</sub>	D <sub>x1</sub>	D <sub>x0</sub>	出力電圧
00 <sub>H</sub>	0	0	0	0	0	0	$V_7 + (V_8 - V_7) \times 7/8$
01 <sub>H</sub>	0	0	0	0	0	1	$V_7 + (V_8 - V_7) \times 6/8$
02 <sub>H</sub>	0	0	0	0	1	0	$V_7 + (V_8 - V_7) \times 5/8$
03 <sub>H</sub>	0	0	0	0	1	1	$V_7 + (V_8 - V_7) \times 4/8$
04 <sub>H</sub>	0	0	0	1	0	0	$V_7 + (V_8 - V_7) \times 3/8$
05 <sub>H</sub>	0	0	0	1	0	1	$V_7 + (V_8 - V_7) \times 2/8$
06 <sub>H</sub>	0	0	0	1	1	0	$V_7 + (V_8 - V_7) \times 1/8$
07 <sub>H</sub>	0	0	0	1	1	1	$V_7$
08 <sub>H</sub>	0	0	1	0	0	0	$V_6 + (V_7 - V_6) \times 7/8$
09 <sub>H</sub>	0	0	1	0	0	1	$V_6 + (V_7 - V_6) \times 6/8$
0A <sub>H</sub>	0	0	1	0	1	0	$V_6 + (V_7 - V_6) \times 5/8$
0B <sub>H</sub>	0	0	1	0	1	1	$V_6 + (V_7 - V_6) \times 4/8$
0C <sub>H</sub>	0	0	1	1	0	0	$V_6 + (V_7 - V_6) \times 3/8$
0D <sub>H</sub>	0	0	1	1	0	1	$V_6 + (V_7 - V_6) \times 2/8$
0E <sub>H</sub>	0	0	1	1	1	0	$V_6 + (V_7 - V_6) \times 1/8$
0F <sub>H</sub>	0	0	1	1	1	1	$V_6$
10 <sub>H</sub>	0	1	0	0	0	0	$V_5 + (V_6 - V_5) \times 7/8$
11 <sub>H</sub>	0	1	0	0	0	1	$V_5 + (V_6 - V_5) \times 6/8$
12 <sub>H</sub>	0	1	0	0	1	0	$V_5 + (V_6 - V_5) \times 5/8$
13 <sub>H</sub>	0	1	0	0	1	1	$V_5 + (V_6 - V_5) \times 4/8$
14 <sub>H</sub>	0	1	0	1	0	0	$V_5 + (V_6 - V_5) \times 3/8$
15 <sub>H</sub>	0	1	0	1	0	1	$V_5 + (V_6 - V_5) \times 2/8$
16 <sub>H</sub>	0	1	0	1	1	0	$V_5 + (V_6 - V_5) \times 1/8$
17 <sub>H</sub>	0	1	0	1	1	1	$V_5$
18 <sub>H</sub>	0	1	1	0	0	0	$V_4 + (V_5 - V_4) \times 7/8$
19 <sub>H</sub>	0	1	1	0	0	1	$V_4 + (V_5 - V_4) \times 6/8$
1A <sub>H</sub>	0	1	1	0	1	0	$V_4 + (V_5 - V_4) \times 5/8$
1B <sub>H</sub>	0	1	1	0	1	1	$V_4 + (V_5 - V_4) \times 4/8$
1C <sub>H</sub>	0	1	1	1	0	0	$V_4 + (V_5 - V_4) \times 3/8$
1D <sub>H</sub>	0	1	1	1	0	1	$V_4 + (V_5 - V_4) \times 2/8$
1E <sub>H</sub>	0	1	1	1	1	0	$V_4 + (V_5 - V_4) \times 1/8$
1F <sub>H</sub>	0	1	1	1	1	1	$V_4$
20 <sub>H</sub>	1	0	0	0	0	0	$V_3 + (V_4 - V_3) \times 7/8$
21 <sub>H</sub>	1	0	0	0	0	1	$V_3 + (V_4 - V_3) \times 6/8$
22 <sub>H</sub>	1	0	0	0	1	0	$V_3 + (V_4 - V_3) \times 5/8$
23 <sub>H</sub>	1	0	0	0	1	1	$V_3 + (V_4 - V_3) \times 4/8$
24 <sub>H</sub>	1	0	0	1	0	0	$V_3 + (V_4 - V_3) \times 3/8$
25 <sub>H</sub>	1	0	0	1	0	1	$V_3 + (V_4 - V_3) \times 2/8$
26 <sub>H</sub>	1	0	0	1	1	0	$V_3 + (V_4 - V_3) \times 1/8$
27 <sub>H</sub>	1	0	0	1	1	1	$V_3$

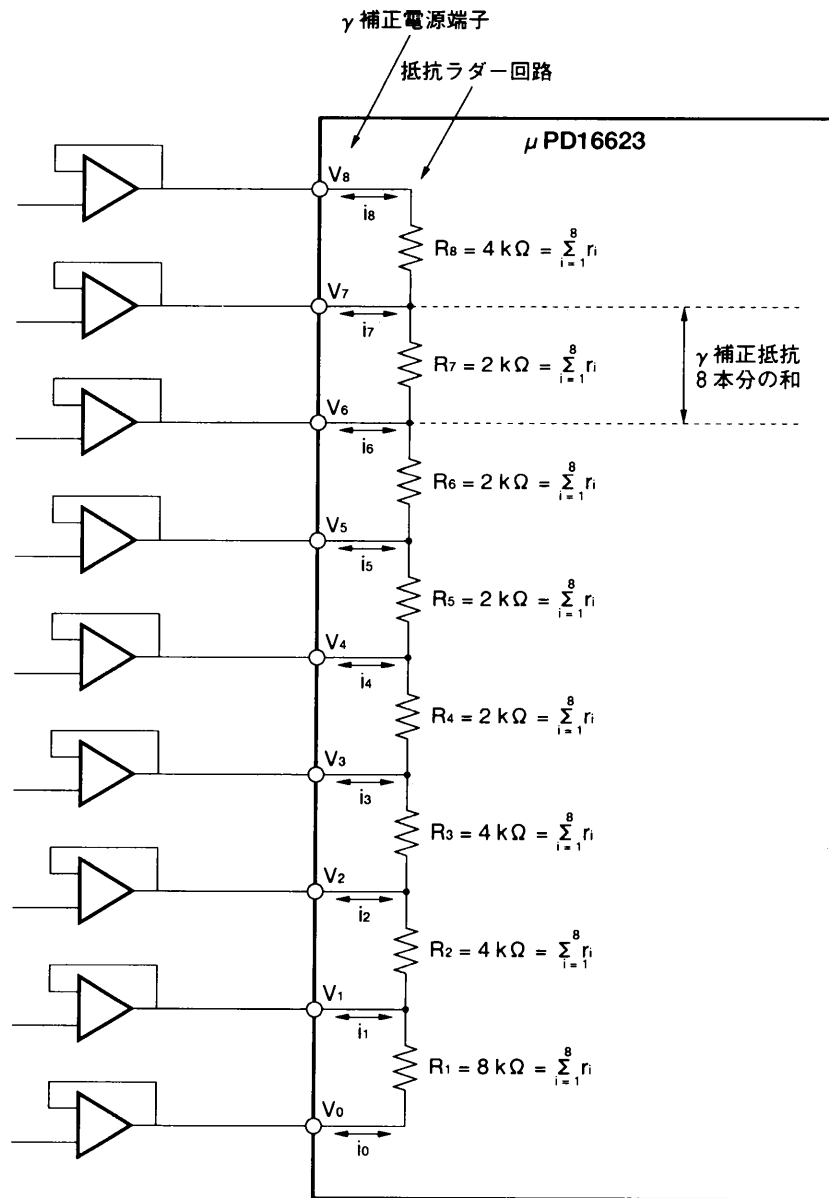


入力データ	D <sub>x5</sub>	D <sub>x4</sub>	D <sub>x3</sub>	D <sub>x2</sub>	D <sub>x1</sub>	D <sub>x0</sub>	出力電圧
28 <sub>H</sub>	1	0	1	0	0	0	$V_2 + (V_3 - V_2) \times 7/8$
29 <sub>H</sub>	1	0	1	0	0	1	$V_2 + (V_3 - V_2) \times 6/8$
2A <sub>H</sub>	1	0	1	0	1	0	$V_2 + (V_3 - V_2) \times 5/8$
2B <sub>H</sub>	1	0	1	0	1	1	$V_2 + (V_3 - V_2) \times 4/8$
2C <sub>H</sub>	1	0	1	1	0	0	$V_2 + (V_3 - V_2) \times 3/8$
2D <sub>H</sub>	1	0	1	1	0	1	$V_2 + (V_3 - V_2) \times 2/8$
2E <sub>H</sub>	1	0	1	1	1	0	$V_2 + (V_3 - V_2) \times 1/8$
2F <sub>H</sub>	1	0	1	1	1	1	$V_2$
30 <sub>H</sub>	1	1	0	0	0	0	$V_1 + (V_2 - V_1) \times 7/8$
31 <sub>H</sub>	1	1	0	0	0	1	$V_1 + (V_2 - V_1) \times 6/8$
32 <sub>H</sub>	1	1	0	0	1	0	$V_1 + (V_2 - V_1) \times 5/8$
33 <sub>H</sub>	1	1	0	0	1	1	$V_1 + (V_2 - V_1) \times 4/8$
34 <sub>H</sub>	1	1	0	1	0	0	$V_1 + (V_2 - V_1) \times 3/8$
35 <sub>H</sub>	1	1	0	1	0	1	$V_1 + (V_2 - V_1) \times 2/8$
36 <sub>H</sub>	1	1	0	1	1	0	$V_1 + (V_2 - V_1) \times 1/8$
37 <sub>H</sub>	1	1	0	1	1	1	$V_1$
38 <sub>H</sub>	1	1	1	0	0	0	$V_0 + (V_1 - V_0) \times 7/8$
39 <sub>H</sub>	1	1	1	0	0	1	$V_0 + (V_1 - V_0) \times 6/8$
3A <sub>H</sub>	1	1	1	0	1	0	$V_0 + (V_1 - V_0) \times 5/8$
3B <sub>H</sub>	1	1	1	0	1	1	$V_0 + (V_1 - V_0) \times 4/8$
3C <sub>H</sub>	1	1	1	1	0	0	$V_0 + (V_1 - V_0) \times 3/8$
3D <sub>H</sub>	1	1	1	1	0	1	$V_0 + (V_1 - V_0) \times 2/8$
3E <sub>H</sub>	1	1	1	1	1	0	$V_0 + (V_1 - V_0) \times 1/8$
3F <sub>H</sub>	1	1	1	1	1	1	$V_0$

(表 2)

γ補正電源回路について

D/Aコンバータの基準電源は合計64本の抵抗ラダー回路で構成されており、γ補正電源端子間から見た抵抗値Σrは各γ補正電源端子間によって異なります。γ補正電源端子間は同一の8個の直列抵抗で構成されており、図の抵抗値Σrは8本の和で表記しています。また、γ補正電源端子間の抵抗比（Σr比）は実際のLCDパネルで用いられるγ補正電圧V<sub>8</sub>~V<sub>0</sub>（8ステップ分の階調電圧）の比に比較的近い値で設計されています。このため両者の差がない理想的な条件下ではγ補正電源の電圧とμPD16623の抵抗ラダー回路の8ステップ分の階調電圧との電位差がなくなり、V<sub>1</sub>~V<sub>7</sub>のγ補正電源端子には電流の流入がなくなるためボルテージホロワ回路は不要になります。



入力データと出力との関係

データ形式：1画素データ（6ビット）×RGB（3ドット）

入力幅：18ビット

$R/\bar{L} = H$ （右シフト）

出力	S <sub>1</sub>	S <sub>2</sub>	S <sub>3</sub>	...	S <sub>239</sub>	S <sub>240</sub>
データ	D <sub>00</sub> ~D <sub>05</sub>	D <sub>10</sub> ~D <sub>15</sub>	D <sub>20</sub> ~D <sub>25</sub>	...	D <sub>10</sub> ~D <sub>15</sub>	D <sub>20</sub> ~D <sub>25</sub>

$R/\bar{L} = L$ （左シフト）

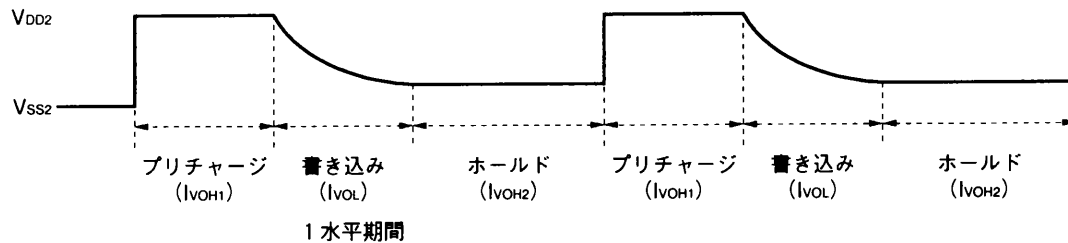
出力	S <sub>1</sub>	S <sub>2</sub>	S <sub>3</sub>	...	S <sub>239</sub>	S <sub>240</sub>
データ	D <sub>00</sub> ~D <sub>05</sub>	D <sub>10</sub> ~D <sub>15</sub>	D <sub>20</sub> ~D <sub>25</sub>	...	D <sub>10</sub> ~D <sub>15</sub>	D <sub>20</sub> ~D <sub>25</sub>

出力バッファの動作

ブランキング期間は、インヒビット電流I<sub>VOH1</sub>により一端V<sub>DD2</sub>レベルまでプリチャージします。

次にシンク電流I<sub>VOL</sub>により所定の電圧までLCDの書き込みが完了すると自動的にパワーセーブモードに切り替わり、I<sub>VOH2</sub>により書き込み電圧がホールドされます。

なお、インヒビット信号のタイミング、パルス幅はLCDパネルの負荷容量により決まりますので、LCDパネル設計時にお客様で設定していただく項目です。書き込み中にコモン電位が不安定な場合はLCDの表示不良が発生することがあります（ホールド時は、出力インピーダンスは1MΩ程度と高いため、コモン反転により負荷がふられ、出力電圧が異常になりますのでご注意ください。なお、コモン反転は、出力インピーダンスの低いプリチャージ期間中に行ってください）。



絶対最大定格 (V<sub>SS1</sub> = V<sub>SS2</sub> = 0 V)

項目	略号	定 格	単 位
電源電圧	V <sub>DD1</sub> , V <sub>DD2</sub>	-0.3~+7.0	V
入力電圧	V <sub>I</sub>	-0.3~V <sub>DD1.2</sub> +0.3	V
出力電圧	V <sub>O</sub>	-0.3~V <sub>DD1.2</sub> +0.3	V
許容損失	P <sub>D</sub>	150	mW
動作温度範囲	T <sub>A</sub>	-10~+75	℃
保存温度範囲	T <sub>stg.</sub>	-55~+125	℃

推奨動作範囲 (T<sub>A</sub> = -10~+75 ℃, V<sub>SS1</sub> = V<sub>SS2</sub> = 0 V)

項目	略号	MIN.	TYP.	MAX.	単 位
ロジック部電源電圧	V <sub>DD1</sub>	3.0	3.3	3.6	V
ドライバ部電源電圧	V <sub>DD2</sub>	4.5	5.0	5.5	V
γ補正電源	V <sub>0</sub> ~V <sub>8</sub>	V <sub>SS2</sub> +0.1		V <sub>DD2</sub> -0.1	V
ドライバ部出力電圧	V <sub>O</sub>	V <sub>SS2</sub> +0.1		V <sub>DD2</sub> -0.1	V
最大クロック周波数	f <sub>max.</sub>	33			MHz
出力負荷容量	C <sub>L</sub>			150	pF

電気的特性 (T<sub>A</sub> = -10~+75 ℃, V<sub>DD1</sub> = 3.3 V±0.3 V, V<sub>DD2</sub> = 5.0 V±0.5 V, V<sub>SS1</sub> = V<sub>SS2</sub> = 0 V)

項目	略号	条 件	MIN.	TYP.	MAX.	単 位		
ハイレベル入力電圧	V <sub>IH</sub>	R $\bar{L}$ , TEST, CLK D <sub>00-05</sub>	0.8 V <sub>DD1</sub>		V <sub>DD1</sub>	V		
ロウレベル入力電圧	V <sub>IL</sub>	$\overline{STB}$ , $\overline{INH}$ , D <sub>10-15</sub> STHR(STHL), D <sub>20-25</sub>	0		0.2V <sub>DD1</sub>	V		
入力リーク電流	I <sub>L</sub>	D <sub>00-05</sub> , R $\bar{L}$ D <sub>10-15</sub> D <sub>20-25</sub>			±1.0	μA		
プルアップ抵抗	R <sub>PU</sub>	V <sub>DD1</sub> = 3.3 V, TEST	100	250	750	kΩ		
ハイレベル出力電圧	V <sub>OH</sub>	STHR(STHL), I <sub>O</sub> = -1.0 mA	V <sub>DD1</sub> -0.5			V		
ロウレベル出力電圧	V <sub>OL</sub>	STHR(STHL), I <sub>O</sub> = +1.0 mA			0.5	V		
γ補正電源静消費電流	I <sub>Vn</sub>	V <sub>DD1</sub> = 3.3 V±0.3 V V <sub>0</sub> = 0.50 V, V <sub>5</sub> = 3.35 V V <sub>1</sub> = 1.64 V, V <sub>6</sub> = 3.64 V V <sub>2</sub> = 2.21 V, V <sub>7</sub> = 3.93 V V <sub>3</sub> = 2.27 V, V <sub>8</sub> = 4.50 V V <sub>4</sub> = 3.07 V, 注1	V <sub>8</sub>		+160	+300	μA	
			V <sub>7</sub> V <sub>6</sub> V <sub>5</sub> V <sub>4</sub>		±10		μA	
			V <sub>1</sub>					
			V <sub>0</sub>	-300	-160		μA	
ドライバ出力電流	I <sub>VOH1</sub>	$\overline{STB}$ = 0 V, V <sub>OUT</sub> = 4.0 V V <sub>DD1</sub> = 3.3 V, V <sub>DD2</sub> = 5.0 V		-2.0	-0.6	mA		
	I <sub>VOH2</sub>	$\overline{STB}$ = $\overline{INH}$ = 3.3 V V <sub>OUT</sub> = 3.9 V, V <sub>X</sub> = 4.9 V V <sub>DD1</sub> = 3.3 V, V <sub>DD2</sub> = 5.0 V		-5.0		μA		
	I <sub>VOL</sub>	$\overline{STB}$ = 3.3 V, V <sub>OUT</sub> = 1.1 V, V <sub>X</sub> = 0.1 V V <sub>DD1</sub> = 3.3 V, V <sub>DD2</sub> = 5.0 V	0.4	1.0		mA		

(V<sub>X</sub>はアナログ出力端子 S<sub>1</sub>~S<sub>240</sub>の出力電圧)

(V<sub>OUT</sub>はアナログ出力端子 S<sub>1</sub>~S<sub>240</sub>への印加電圧)

注1. V<sub>1</sub>~V<sub>7</sub>には、内部抵抗で決まる理想的な電圧を印加

電気的特性 (TA = -10~+75 °C, VDD1 = 3.3 V ± 0.3 V, VDD2 = 5.0 V ± 0.5 V, VSS1 = VSS2 = 0 V)

項目	略号	条件	MIN.	TYP.	MAX.	単位
出力電圧偏差	ΔVo	VDD1 = 3.3 V, VDD2 = 5.0 V Vo = 1.0 V/2.5 V/4.0 V		±10	±30	mV
出力電圧範囲	Vo	入力データ: 00H~3FH	VSS2+0.1		VDD2-0.1	V
動消費電流	IDD1	VDD1, 注1, 注2, 無負荷時		1.13	2.2	mA
動消費電流	IDD2	VDD2, 注1, 注2, 無負荷時		4.04	6.0	mA
静消費電流	IDD3	VDD1		0.08	5.0	μA
静消費電流	IDD4	VDD2		2.8	4.5	mA

注1. STB周期は30 μs, fCLK = 25 MHzで規定。表示データパターン: 010101... (市松パターン)

2. VGA片側配置 (8個) を想定し, カスケード接続した場合のドライバ1個分の消費電流

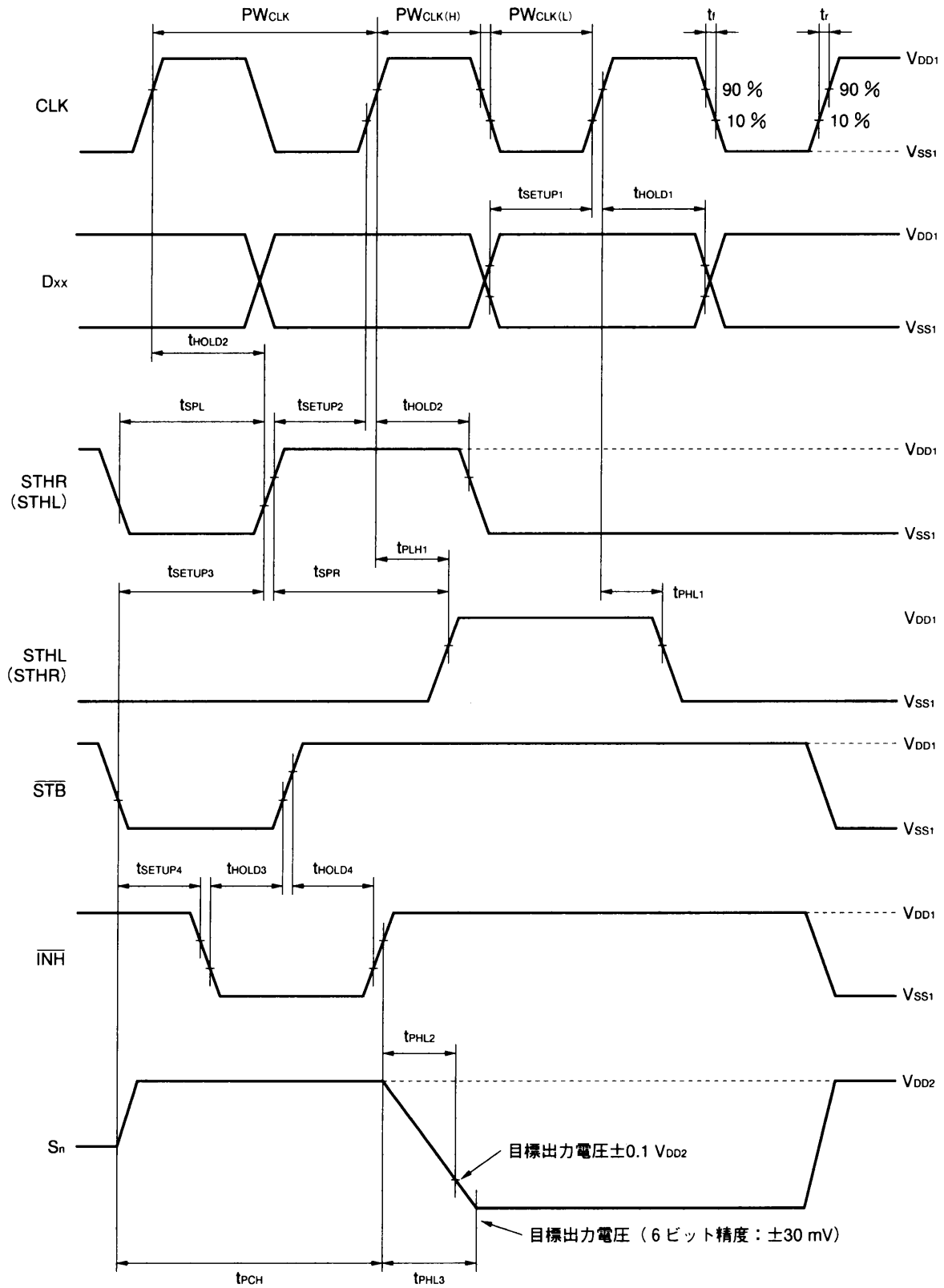
スイッチング特性 (TA = -10~+75 °C, VDD1 = 3.3 V ± 0.3 V, VDD2 = 5.0 V ± 0.5 V, VSS1 = VSS2 = 0 V, tr = tr = 3.0 ns)

項目	略号	条件	MIN.	TYP.	MAX.	単位
クロックパルス幅	PWCLK		22			ns
クロックロウ期間	PWCLK(L)		4			ns
クロックハイ期間	PWCLK(H)		4			ns
データセットアップ時間	tSETUP1		2			ns
データホールド時間	tHOLD1		2			ns
スタートパルス セットアップ時間	tSETUP2		2			ns
スタートパルス ホールド時間	tHOLD2		2			ns
スタートパルスロウ期間	tSPL		2			CLK
スタートパルス遅延時間	tPLH1	CL = 15 pF	2		17	ns
スタートパルス遅延時間	tPHL1	CL = 15 pF	2		17	ns
スタートパルス 立ち上がり時間	tSPR		80			CLK
プリチャージ時間	tPCH		3			μs
STBセットアップ時間	tSETUP3		1			CLK
STBホールド時間	tHOLD3		1			μs
INHセットアップ時間	tSETUP4		1			μs
INHホールド時間	tHOLD4		0.5			μs
ドライバ出力遅延時間 1	tPHL2	2 kΩ + 75 pF × 2 (π型)			3	μs
ドライバ出力遅延時間 2	tPHL3	2 kΩ + 75 pF × 2 (π型)			10	μs
データインバリッド期間	tINV		3			CLK
最終データタイミング	tLDT				1	CLK
CLK-STB間時間	tCLK-STB	CLK ↑ → STB ↑ or ↓	7			ns
STB-CLK間時間	tSTB-CLK	STB ↑ or ↓ → CLK ↑	7			ns
入力容量 1	CI1	V0~V8, TA = 25 °C		(100)		pF
入力容量 2	CI2	STHR (STHL), TA = 25 °C		10	15	pF
入力容量 3	CI3	V0~V8, STHR (STHL) 以外 TA = 25 °C		7	10	pF

スイッチング特性 (R/L = H)

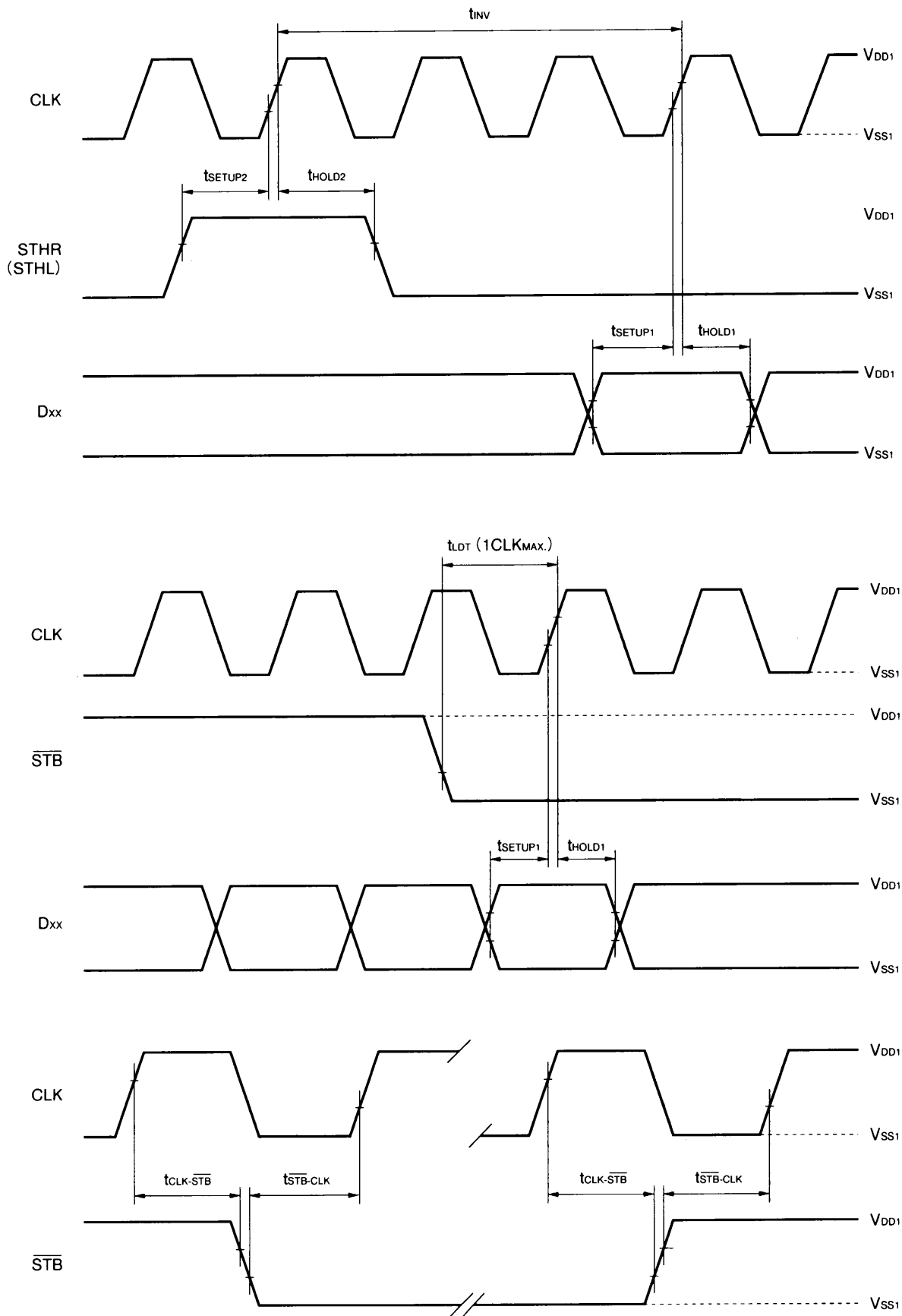
凡例 ( ) 内はR/L = L

特に指定のない限り、入力レベルは $V_{IH} = 0.8 V_{DD1}$ 、 $V_{IL} = 0.2 V_{DD1}$ とする。

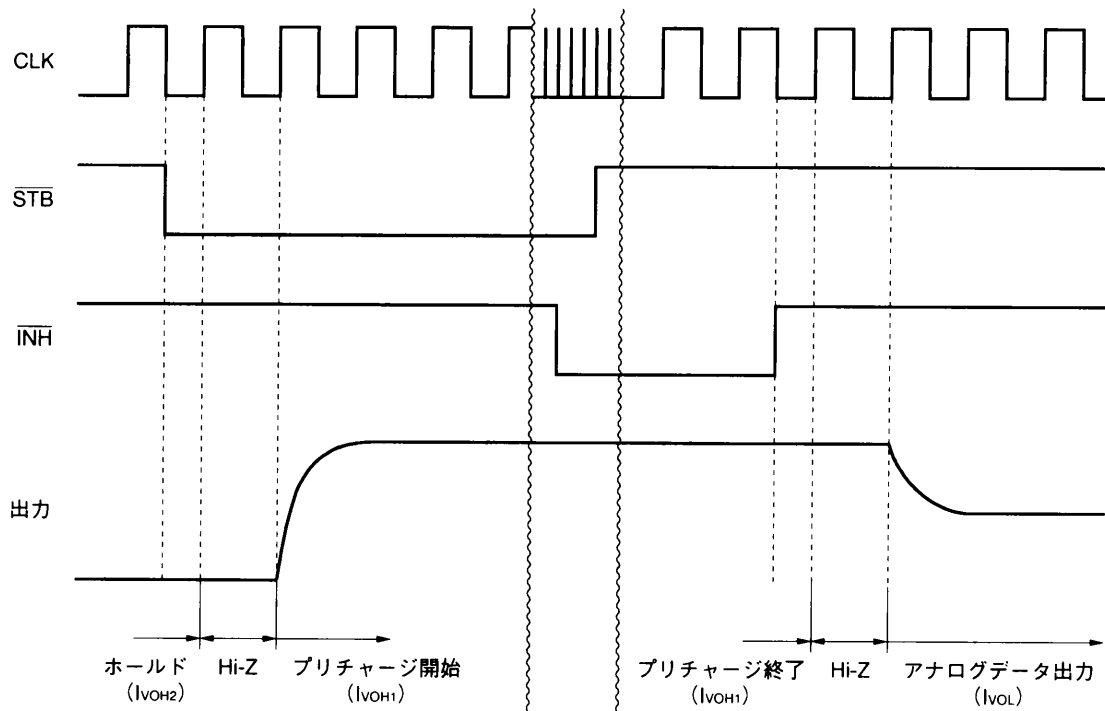
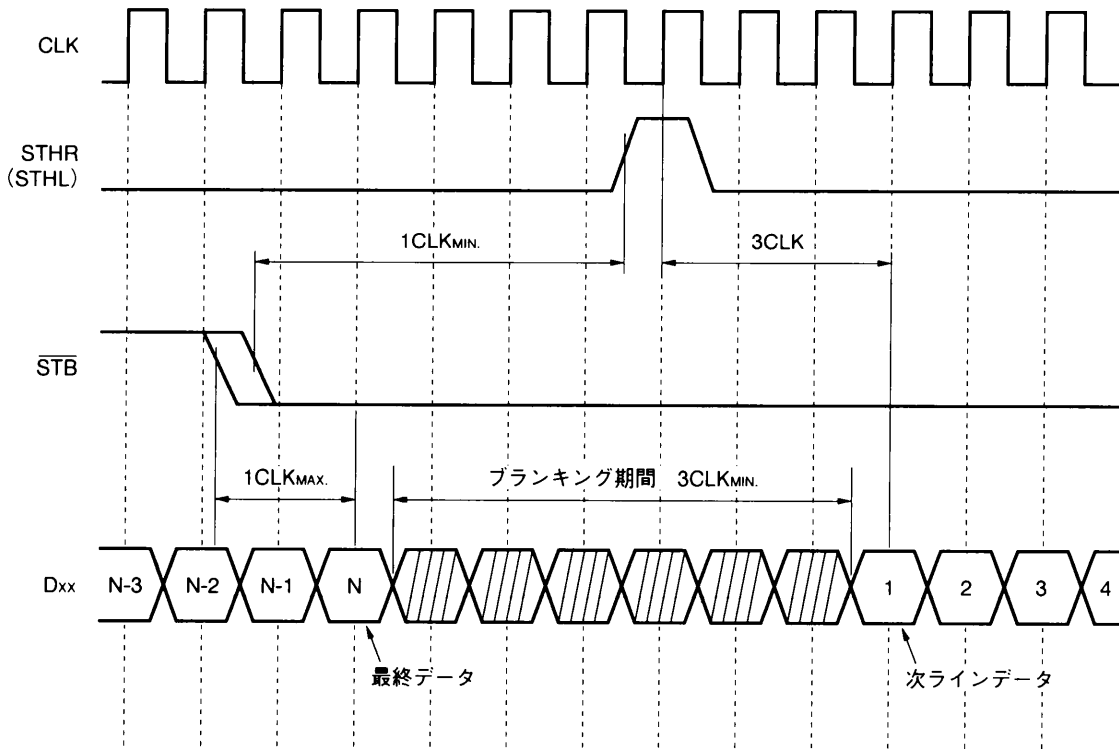


注意 プリチャージ期間中にγ補正電源をシフトする場合はγ補正電源が安定した後上記プリチャージタイミングを確保してください。

ACタイミング



STB/スタートパルス (STHR, STHL) とブランキング期間の関係





## 推奨実装条件

本製品の実装は、下表の推奨条件で実施願います。

なお、推奨条件以外の実装方式および条件については、販売員にご相談ください。

実装条件	実装方式	条 件
熱圧着	半田付け	加熱ツール 300~350℃、加熱 2~3秒、圧力 100g(1本あたり)
	ACF(シート状接着剤)	仮接着 70~100℃、圧力 3~8 kg/cm <sup>2</sup> 、時間 3~5秒 本接着 165~180℃、圧力 25~45 kg/cm <sup>2</sup> 、時間 30~40秒 (住友ベークライト(株)異方導電フィルム SUMIZAC1003使用の場合)

注意 ACF部の実装条件は、ご使用前にACF製造メーカーにお確かめください。

実装方式の併用は避けください。

## 参考資料

「NEC半導体デバイスの信頼性品質管理」(IEM-5069)

「NEC半導体デバイスの品質水準」(IEI-620)

「TCP(TABパッケージ)」(MF-232)

[メ モ]

- 文書による当社の承諾なしに本資料の転載複製を禁じます。
- 本資料に記載された製品の使用もしくは本資料に記載の情報の使用に際して、当社は当社もしくは第三者の知的所有権その他の権利に対する保証または実施権の許諾を行うものではありません。上記使用に起因する第三者所有の権利にかかわる問題が発生した場合、当社はその責を負うものではありませんのでご了承ください。
- 当社は品質、信頼性の向上に努めていますが、半導体製品はある確率で故障が発生します。当社半導体製品の故障により結果として、人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご注意願います。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定して頂く「特定水準」に分類しております。また、各品質水準は以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認の上ご使用願います。  
 標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット  
 特別水準：輸送機器（自動車、列車、船舶等）、交通用信号機器、防災／防犯装置、各種安全装置、生命維持を直接の目的としない医療機器  
 特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等  
 当社製品のデータ・シート／データ・ブック等の資料で、特に品質水準の表示がない場合は標準水準製品であることを表します。当社製品を上記の「標準水準」の用途以外でご使用をお考えのお客様は、必ず事前に当社販売窓口までご相談頂きますようお願い致します。
- この製品は耐放射線設計をしておりません。

M4 94.11

— お問い合わせは、最寄りのNECへ —

【営業関係お問い合わせ先】

半導体第一販売事業部	〒108-01	東京都港区芝五丁目7番1号 (NEC本社ビル)	東京 (03)3454-1111 (大代表)		
半導体第二販売事業部					
半導体第三販売事業部					
中部支社 半導体販売部	〒460	名古屋市中区錦一丁目17番1号 (NEC中部ビル)	名古屋 (052)222-2170		
半導体第一販売部			大阪 (06) 945-3178		
関西支社 半導体第二販売部	〒540	大阪市中央区城見一丁目4番24号 (NEC関西ビル)	大阪 (06) 945-3200		
半導体第三販売部			大阪 (06) 945-3208		
北海道支社	札幌	(011)231-0161	富山支店	富山	(0764)31-8461
東北支社	仙台	(022)261-5511	三重支店	津	(0592)25-7341
岩手支店	盛岡	(0196)51-4344	京都支社	京都	(075)344-7824
山形支店	山形	(0236)23-5511	神戸支社	神戸	(078)333-3854
郡山支店	郡山	(0249)23-5511	中国支社	広島	(082)242-5504
いわき支店	いわき	(0246)21-5511	鳥取支店	鳥取	(0857)27-5311
長岡支店	長岡	(0258)36-2155	岡山支店	岡山	(086)225-4455
土浦支店	土浦	(0298)23-6161	四国支社	高松	(0878)36-1200
水戸支店	水戸	(0292)26-1717	新居浜支店	新居浜	(0897)32-5001
群奈川支社	横浜	(045)324-5511	松山支店	松山	(0899)45-4111
群馬支店	高崎	(0273)26-1255	九州支社	福岡	(092)271-7700
太田支店	太田	(0276)46-4011	北九州支店	北九州	(093)541-2887
宇都宮支店	宇都宮	(0286)21-2281	福井支店	福井	(0776)22-1866

【本資料に関する技術お問い合わせ先】

半導体ソリューション技術本部	〒210	川崎市幸区塚越三丁目484番地	川崎 (044)548-8882	半導体 インフォメーションセンター FAX(044)548-7900 (FAXにてお願い致します)
汎用デバイス技術部				
半導体販売技術本部	〒108-01	東京都港区芝五丁目7番1号 (NEC本社ビル)	東京 (03)3798-9619	
東日本販売技術部				
半導体販売技術本部	〒460	名古屋市中区錦一丁目17番1号 (NEC中部ビル)	名古屋 (052)222-2125	
中部販売技術部				
半導体販売技術本部	〒540	大阪市中央区城見一丁目4番24号 (NEC関西ビル)	大阪 (06) 945-3383	
西日本販売技術部				