

# μPD166033T1U

R07DS1167JJ0200

Rev.2.00

## インテリジェント・パワー・デバイス

2015.05.22

### 1. 概要

#### 1.1 機能

μPD166033T1Uは2nd Generation インテリジェント・パワー・デバイス(IPD)シリーズの1品種です。本製品は負荷電流センス機能を有した、それぞれON抵抗が6mΩのシングルチャネル搭載Nチャネル・ハイサイド・ドライバです。2nd Generation IPDはチャージポンプ回路、電圧制御型入力インターフェース、アナログカレントフィードバックによる自己診断出力機能、保護機能を内蔵したNチャネル・ハイサイド・ドライバです。

#### 拡張性:

オン抵抗特性、パッケージ、チャネル数の組み合わせにより14品種のファミリー品種を提供します。

#### 利便性:

ピン配置、外形が同一のパッケージで多種のオン抵抗品種を取り揃え、自己診断出力など入出力仕様を共通化することで、電子制御ユニット設計時の負荷条件の変更や、電子制御ユニットのマイナーチェンジ時にユニット基板変更を不要とし、高い利便性を提供します。

#### ロバスト性:

先進の保護方式を採用することで、長期間断続的または継続的に続く負荷ショートなどによる異常状態に対し、非常に高いロバスト性を提供します。

### 1.2 特長

- チャージポンプ回路内蔵
- 3.3V/5.0V ロジックインターフェース
- 低スタンバイ電流
- 負荷ショート保護
  - 過電流検出時シャットダウン(オフラッチ)
  - 過負荷検出時パワーリミテーション(パワーリミテーション: delta Tch 検出による電流制限動作)
  - 過熱検出時シャットダウン(自己復帰)
- 自己診断機能内蔵 (電流センス機能)
  - 通常動作時は負荷電流に比例した電流を出力
  - 負荷ショート保護動作時は異常信号として定電流を出力
- GND浮き保護
- 低バッテリー電圧時出力遮断
- ダイナミッククランプ回路内蔵(L 負荷オフ時のみ動作)
- Hブリッジ回路ハイサイド使用時貫通電流保護
- バッテリ逆接時保護機能 (自己ターンオンNチャネルMOSFET)
- AEC-Q100 準拠
- RoHS 指令適合純錫めっき

### 1.3 用途

- 55W~75W ライトバルブ駆動用途
- LED、L 負荷、抵抗や容量など14V系負荷のスイッチング用途
- 電源スイッチ、フェイルセーフスイッチなど14V系負荷のスイッチ用途

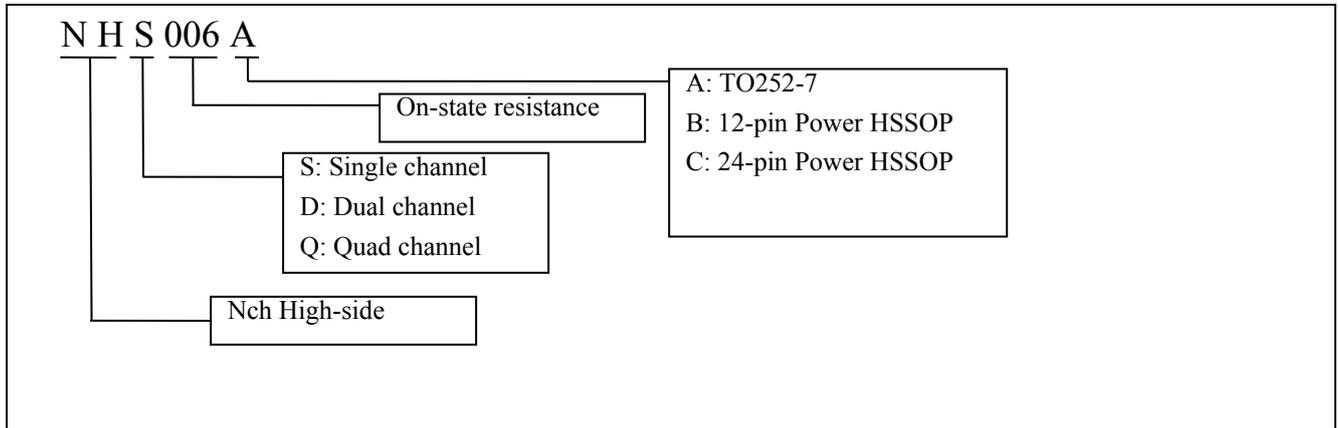
**【注】** 本資料記載の内容は、本資料発行時点のものであり、今後、変更される可能性があります。

2. オーダ情報

型名	ニックネーム	リードめっき仕様	梱包仕様	パッケージ
UPD166033T1U-E1-AY	NHS006A	Pure Matte Sn	Tape 2500 p/reel	TO252-7

【注】 Pb フリー (この製品は外部リードに鉛を含んでおりません。)

2.1 ニックネーム

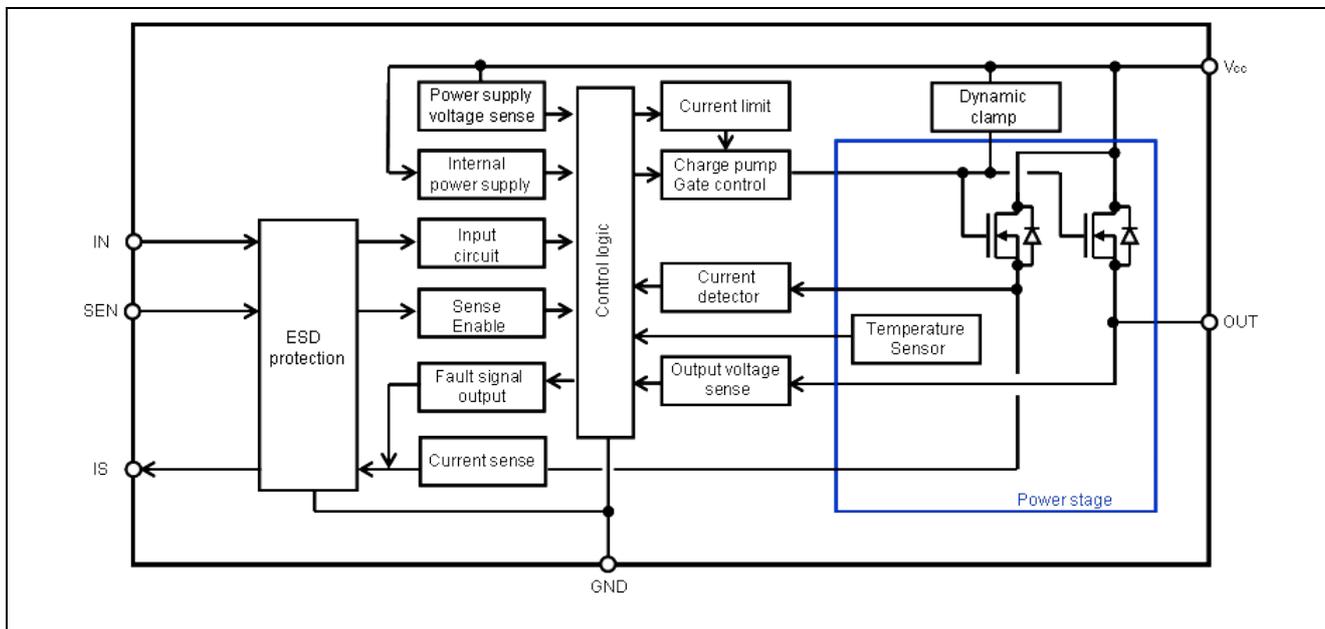


【注】 ニックネームは製品の型名を示すものではありません。

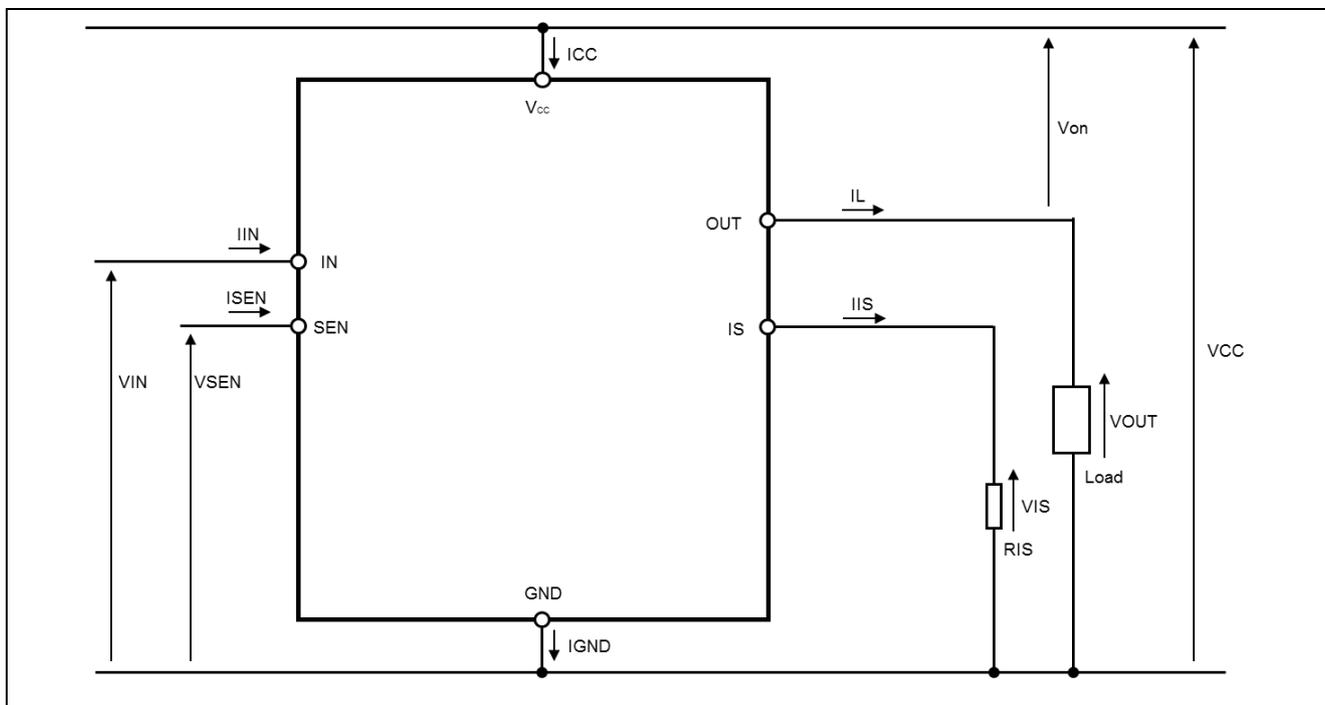
3. 特性

3.1 ブロック図

3.1.1 シングルチャネル搭載 N チャネル・ハイサイド・ドライバ



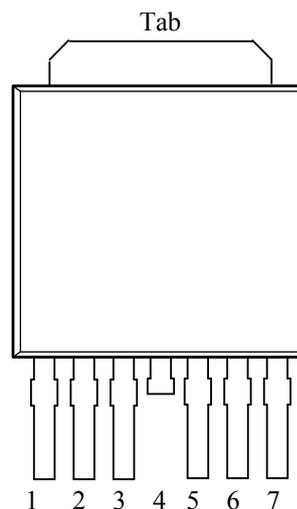
電圧・電流記号



### 3.2 ピン配置

#### 3.2.1 TO252-7 ピン配置

端子番号	記号
1	OUT
2	GND
3	IN
4, Tab	VCC
5	IS
6	SEN
7	OUT



#### 端子機能

記号	機能	推奨接続
GND	GND 端子	100Ω抵抗を介し、または 100Ω抵抗とダイオードを介し GND 電位に接続してください。 6.アプリケーション例を参照ください。
IN	入力端子	2k~50K 抵抗を介して MCU ポートに接続してください。
IS	センス電流出力端子	0.67K~5K 抵抗を介して GND 電位に接続してください。未使用時はオープンにしてください。
SEN	センス電流出力 Enable 端子	2k~50K 抵抗を介して MCU ポートに接続してください。未使用時はオープンにしてください。
OUT	出力端子	OUT-GND 電位間に 50-100nF コンデンサを接続してください。
VCC	電源供給端子	VCC-GND 電位間に 100nF コンデンサを接続してください。

3.3 絶対最大定格

特に指定のない限り Ta=25°C

項目	記号	定格	単位	条件		
電源電圧	V <sub>CC</sub>	28	V			
電源電圧(バッテリー逆接続時)	-V <sub>CC</sub>	-16	V	RL=1.5Ω, t<2min, RIN=2kΩ, RSEN=2kΩ, RIS=1kΩ, RGND=100Ω		
電源電圧(ロードダンブ時)	V <sub>load dump</sub>	42	V	RI=1Ω, RL=1.5Ω, RIS=1kΩ, RIN=2kΩ, RSEN=2kΩ, RGND=100Ω, td=400ms		
出力電流	I <sub>L</sub>	Self limited	A			
許容損失 (DC)	P <sub>D</sub>	1.85	W	Ta=85°C, Device on 50mm×50mm×1.5mm epoxy PCB FR4 with 6 cm <sup>2</sup> of 70 μm copper area		
IN 端子電圧定格	V <sub>IN</sub>	-2 ~ 16	V	DC RIN=2kΩ		
		-16		At reverse battery condition, t<2min, RIN=2kΩ, RSEN=2kΩ		
IN 端子電流定格	I <sub>IN</sub>	10	mA	DC		
IS 端子電圧定格	V <sub>IS</sub>	V <sub>CC</sub>	V	DC RIS=1kΩ		
		-16	V	At reverse battery condition, t<2min, RL=1.5Ω, RIS=1kΩ		
IS 端子電流定格	I <sub>IS(Rev)</sub>	-30	mA	At reverse battery condition, t<2min, RL=1.5Ω		
SEN 端子電圧定格	V <sub>SEN</sub>	-2 ~ 16	V	DC RSEN=2kΩ		
		-16		At reverse battery condition, t<2min RIN=2kΩ, RSEN=2kΩ		
SEN 端子電流定格	I <sub>SEN</sub>	10	mA	DC		
接合温度	T <sub>ch</sub>	-40 to +150	°C			
保存温度	T <sub>stg</sub>	-55 to +150	°C			
ESD 耐量	V <sub>ESD</sub>	2000	V	HBM	AEC-Q100-002 std. R=1.5kΩ, C=100pF	All pin
		4000			IEC61000-4-2 std. R=330Ω, C=150pF, 100nF at VCC and OUT	VCC, OUT
		200	V	MM	AEC-Q100-003 std. R=0Ω, C=200pF	
L 負荷オフ時許容エネルギー(単発)	EAS	260	mJ	VCC=13.5V, T <sub>ch,start</sub> <150°C, RL=1.5Ω		
L 負荷オフ時許容エネルギー(連続)	EAR	230	mJ	VCC=13.5V, T <sub>ch,start</sub> =85°C, RL=1.5Ω		

【注】 全ての電圧規定値は GND 端子基準となります。

## 3.4 熱抵抗特性

項目	記号	Min	Typ	Max	単位	条件
熱抵抗	Rth(ch-a)		35		°C/W	According to JEDEC JESD51-2, -5, -7 on FR4 2s2p board
	Rth(ch-c)		0.7		°C/W	

### 3.5 電気的特性

#### Operation function

特に指定のない限り、Tch=-40 to 150°C, Vcc=7 to 18V

項目	記号	Min	Typ	Max	単位	条件	
動作電圧範囲	V <sub>CC</sub>	4.5		28	V	V <sub>IN</sub> =4.5V, R <sub>L</sub> =1.5Ω	
動作電流	I <sub>GND</sub>		2.2	4	mA	V <sub>IN</sub> =4.5V	
出力リーク電流	I <sub>L(off)</sub>			0.5	μA	Tch=25°C	VCC=13.5V, VIN=0V, VSEN=0V, VIS=0V, VOUT=0V, VGND=0V
				5		Tch=-40~125°C	
スタンバイ電流	I <sub>CC(off)</sub>			0.5	μA	Tch=25°C	VCC=13.5V, VIN=0V, VSEN=0V, VIS=0V, VOUT=0V, VGND=0V
				1.5		Tch=-40~85°C	
オン抵抗	R <sub>on</sub>		6		mΩ	Tch=25°C	I <sub>L</sub> =9A
				12		Tch=150°C	
IN 端子ローレベル入力電圧	V <sub>IL</sub>			0.8	V		
IN 端子ハイレベル入力電圧	V <sub>IH</sub>	2.5			V		
IN 端子ローレベル入力電流	I <sub>IL</sub>	2		25	μA	V <sub>IN</sub> =0.8V	
IN 端子ハイレベル入力電流	I <sub>IH</sub>	2		25	μA	V <sub>IN</sub> =2.5V	
IN 端子クランプ電圧 <sup>1)</sup>	V <sub>ZIN</sub>	5	6		V		
SEN 端子ローレベル入力電圧	V <sub>SENL</sub>			0.8	V		
SEN 端子ハイレベル入力電圧	V <sub>SENH</sub>	2.5			V		
SEN 端子ローレベル入力電流	I <sub>SENL</sub>	2		25	μA	V <sub>SEN</sub> =0.8V	
SEN 端子ハイレベル入力電流	I <sub>SENH</sub>	2		25	μA	V <sub>SEN</sub> =2.5V	
SEN 端子クランプ電圧 <sup>1)</sup>	V <sub>ZSEN</sub>	5	6		V		
低電源電圧遮断検出値	V <sub>CC(Uv)</sub>			4.5	V		
低電源電圧復帰検出値	V <sub>CC(Cpr)</sub>			5.0	V		
ターンオン時間	ton			200	μs	VCC=13.5V, RL=1.5Ω	
ターンオン遅延時間	td(on)			100	μs		
ターンオフ時間	toff			200	μs		
ターンオフ遅延時間	td(off)			150	μs		
オン時スルーレート	dV/dton			1.0	V/μs		
オフ時スルーレート	-dV/dtoff			1.0	V/μs		
スイッチングドリフト <sup>1)</sup>	ton-toff	-50		+50	μs	Vcc = 9 to 18V drift from Vcc=13.5V, Tch=-40 to 150°C drift from Tch=25°C ton; Vout=Vcc-1.5V after input signal active	
ターンオン時損失 <sup>1)</sup>	Eon		1.2	2.4	mJ	VCC=13.5V, Tch=25°C, RL=1.5Ω	
ターンオフ時損失 <sup>1)</sup>	Eoff		1.2	2.4			
負荷駆動容量 <sup>1)</sup>	Dr(capa)	105			mΩ	Tch=25°C, VCC=8~16V	
		135				Tch=105°C, VCC=8~16V	

【注】 全ての電圧規定値は GND 端子基準となります。

【注】 1) 設計保証項目: 選別時に試験していません。

Protection function

特に指定のない限り、Tch=-40 to 150°C, Vcc=7 to 18V

項目	記号	Min	Typ	Max	単位	条件	
過電流検出値	IL(SC)	80	130		A	VCC=13.5V, Von=5V, Tch=25°C	
パワーリミテーション 動作時電流制限値	IL(CL)		60		A	VCC=13.5V	
サーマルトグル動作時 電流制限値	IL(TT)		25		A	VCC=13.5V	
センス電流出力切り替え しきい値	Von(CL1)		1.0		V	VCC=13.5V	
オン時電流制限動作開始 トリガ電圧	Von(CL2)		0.3		V	VCC=13.5V	
入力立ち上がり後の電流 制限トリガ時間	td(CL)		500		μs	VCC=13.5V	
サーマルトグル遮断温度	aTth	150			°C		
サーマルトグル復帰温度 ヒステリシス	aTth,hys		20		°C		
パワーリミテーション 遮断温度差	dTth		40		°C		
パワーリミテーション 復帰温度差	dTth,restart		20		°C		
L 負荷オフ時出力クランプ 電圧	Von,clamp	30		40	V	VCC=13.5V, IL=40mA, Tch=25°C	
GND 浮き時出力電流	IL(GND)			1	mA	IIN=0A, ISEN=0A, IGND=0A, IIS=0A	
バッテリー逆接時オン抵抗	Ron(rev)		7		mΩ	Tch=25°C	VCC=-13.5V, IL=9A
				14		Tch=150°C	
バッテリー逆接時 GND 電流	I <sub>GND</sub> (rev)		-2		mA	VCC=-16V, Tch=25°C, IIN=0A, ISEN=0A, IIS=0A	

【注】 全ての電圧規定値は GND 端子基準となります。

Diagnosis function

特に指定のない限り、Tch=-40 to 150°C, Vcc=7 to 18V, VIN=4.5V, VSEN=4.5V

項目	記号	Min	Typ	Max	単位	条件
電流センス比	KILIS	10000	12500	15000		IL=9.2A
		8750	12500	16250		IL=1.8A
電流センス比ドリフト	dKILIS	-15		15	%	VCC=13.5V, Tch,start=25°C, RL=1.5Ω
センス電流オフセット電流	lis,offset			2	μA	IL<10mA
IS 端子リーク電流	lis,dis			1	μA	VIN=0V, VSEN=0V
異常時センス電流	lis,fault	3		9.5	mA	VCC=13.5V, RIS=0.67kΩ
		3.5		9		VCC=13.5V, RIS=1kΩ
		3.5		5.5		VCC=13.5V, RIS=2kΩ
センス電流有効出力電流	IL(CSE)	10		100	mA	IIS>5μA
オフ時負荷オープン検出電圧	VOUT(OL)	2.0		5.0	V	VIN=0V, Tch = -40~105°C
負荷オープン時出力電流	IOUT(OL)	-1.0			μA	VIN =0V
負荷オープン検出遅延時間(入力信号立下り後)	tdop		300		μs	VIN=4.5V to 0V, VOUT>VOUT(OL)

【注】 全ての電圧規定値は GND 端子基準となります。

Diagnosis function

特に指定のない限り、Tch=-40 to 150°C, Vcc=7 to 18V, VIN=4.5V, VSEN=4.5V

項目	記号	Min	Typ	Max	単位	条件
センス電流出力安定時間 (入力信号立上り後)	tsis(on)			250	μs	VCC=13.5V, VIN=0V to 4.5V, IL/IIS=KILIS, RL=1.5Ω
センス電流出力オフ時間 (入力信号立下り後) <sup>1)</sup>	tsis(off)			10	μs	VIN=4.5V to 0V
センス電流出力安定時間 (オン時センス Enable 立上り後) <sup>1)</sup>	tssen(on)			20	μs	VSEN=0V to 4.5V, RL=1.5Ω
センス電流出力オフ時間 (オン時センス Enable 立下り後) <sup>1)</sup>	tssen(off)			20	μs	VSEN=4.5V to 0V, RL=1.5Ω
センス電流出力安定時間 (オン時負荷変動時) <sup>1)</sup>	tsis(LC)			20	μs	RL=1.5Ω to 0.75Ω
過電流検出時異常時センス電流出力遅延時間 <sup>1)</sup>	tdsc(fault)			10	μs	VIN=0V to 4.5V, IL=IL(SC)
パワーリミテーション動作開始時異常時センス電流出力遅延時間 <sup>1)</sup>	tdpl(fault)			10	μs	Von>Von(CL1)
パワーリミテーション動作解除時異常時センス電流出力オフ遅延時間 <sup>1)</sup>	tdpl(off)			30	μs	Von<Von(CL1)
サーマルトグル動作開始時異常時センス電流出力遅延時間 <sup>1)</sup>	tdot(fault)			10	μs	IIS→IIS,fault
オフ時負荷オープン検出時異常時センス電流出力遅延時間 <sup>1)</sup>	tdop(fault)			10	μs	VIN=0V, VOUT>VOUT(OL)
異常時センス電流出力オフ時間(入力信号立下り後) <sup>1)</sup>	tdoff(fault)			10	μs	VIN=4.5V to 0V

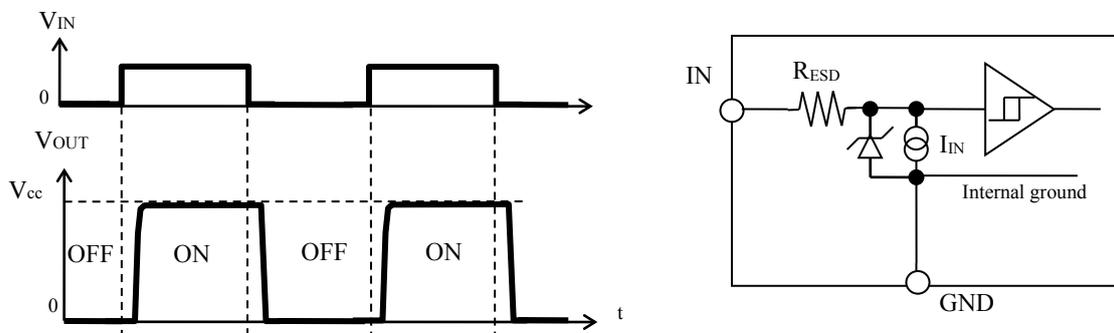
【注】 全ての電圧規定値は GND 端子基準となります。

【注】 1) 設計保証項目: 選別時に試験しておりません。

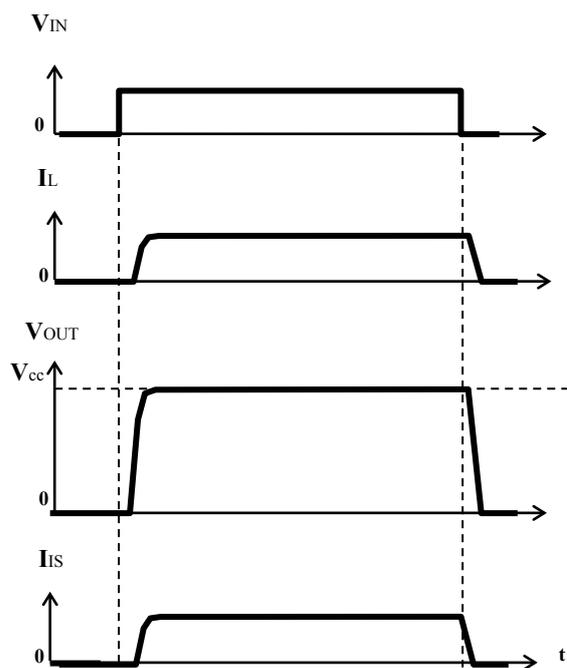
### 3.6 機能概要

#### 3.6.1 ドライバ回路

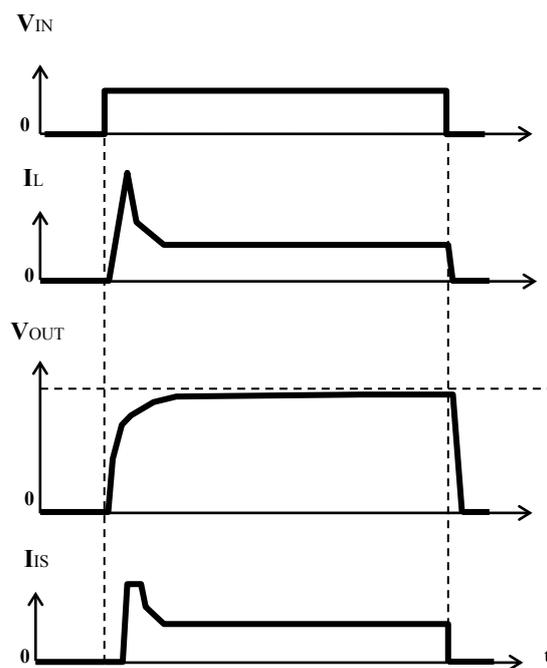
入力端子電圧が  $V_{IH}$  を超えると出力がターンオンします。入力端子電圧が  $V_{IL}$  を下回ると出力がターンオフします。スレッシュホールドは  $V_{IH\ min}$  と  $V_{IL\ max}$  の間にあり、ヒステリシスを持たせてあります。IN 端子は定電流源でプルダウンされています。



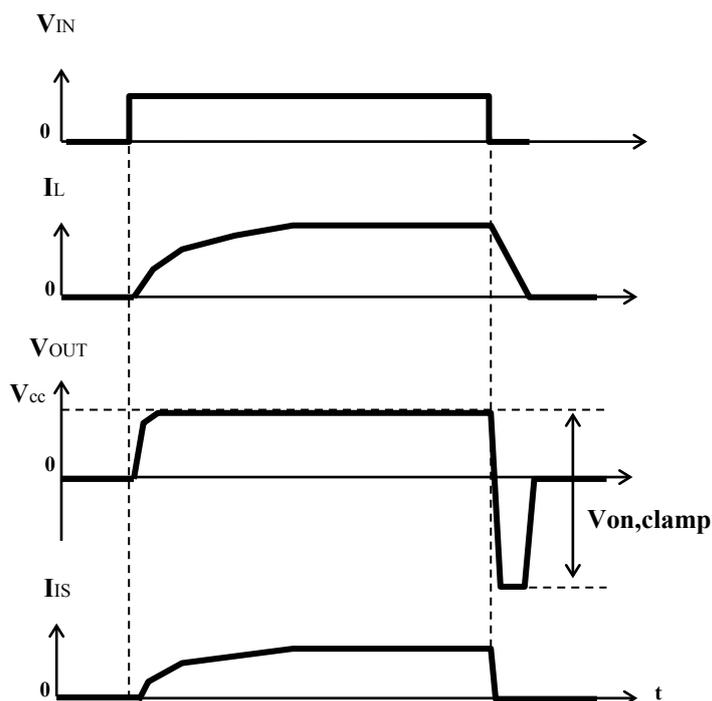
抵抗負荷時のスイッチング波形



ランプ負荷のスイッチング波形

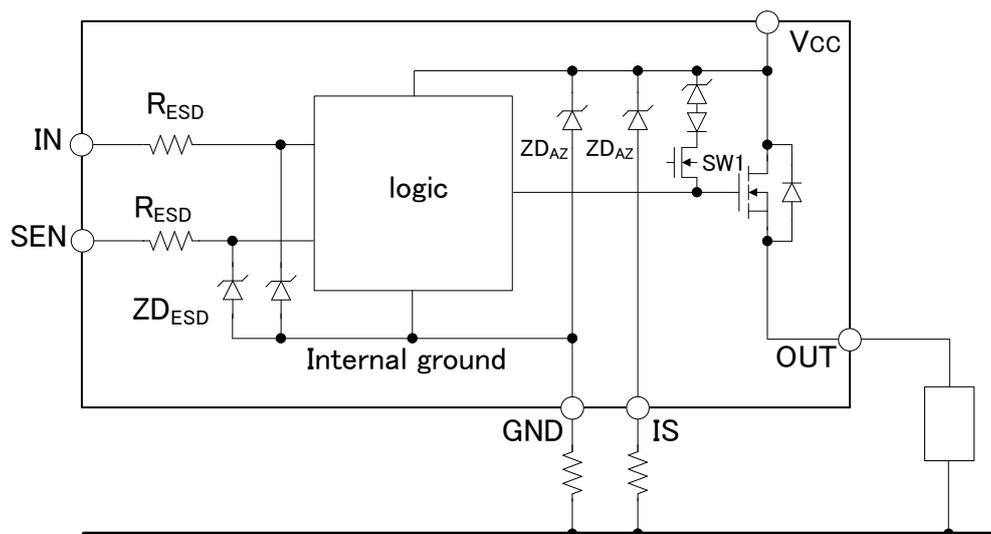


L 負荷時のスイッチング波形



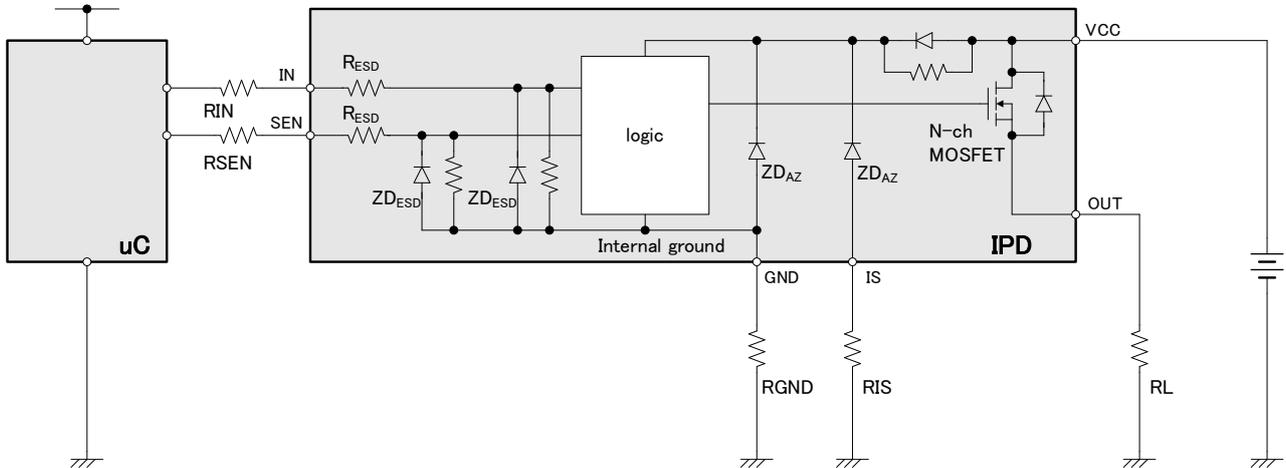
ダイナミッククランプ回路はL負荷オフ時にのみ動作します。OUT端子にL負荷が接続された状態で、ターンオフした時OUT端子電位は0V以下に降下します。この時、SW1のゲート電位はGND電位になります。SW1のソース電位(=出力MOSのゲート電位)は、OUT端子電位の降下に伴い、0V以下に降下します。これによってSW1はターンオンし、クランプダイオードは出力MOSのゲートに接続され、ダイナミッククランプ回路が有効になります。

VCC端子に過電圧が印加された場合、SW1のゲート電位とソース電位は共にGND電位となります。SW1はターンオンせず、クランプダイオードは出力MOSのゲートに接続されず、ダイナミッククランプ回路は有効になりません。



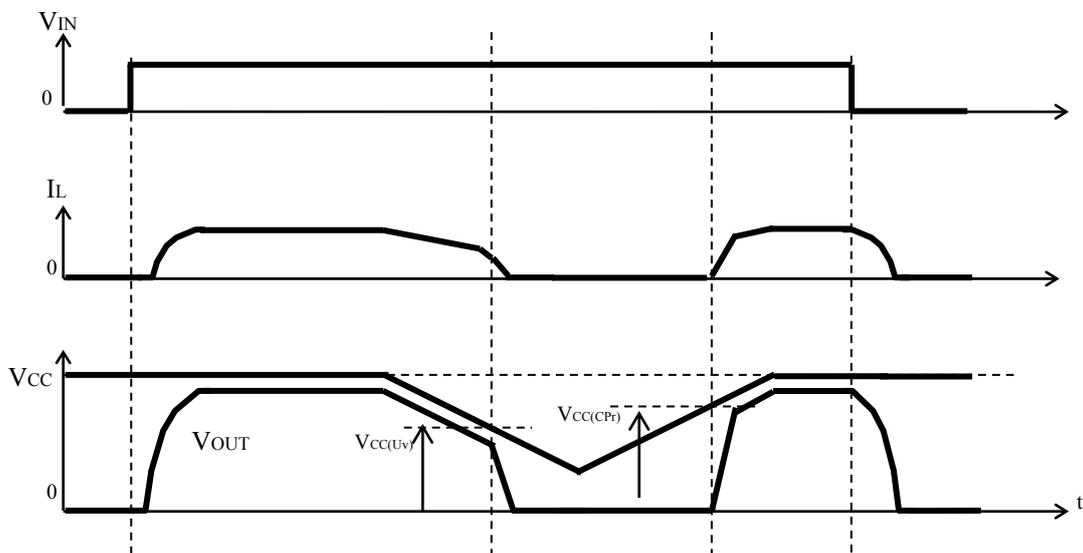
### 3.6.2 過電圧印加時動作

電源電圧に過電圧が印加された場合、制御部は電源ダイオード ZD<sub>AZ</sub>(35V min.)によってクランプされ保護されます。制御部に流れる電流は外付け GND 抵抗で制限されます。この時内部 GND が浮くことにより、入力回路からはオフ信号が出力され、出力 MOS はターンオフもしくはオフをキープし、負荷を過電圧から保護します。VCC 端子に V<sub>load dump</sub> を超える電圧が印加されないよう注意してください。



### 3.6.3 低電源電圧時オフ保持動作

IN 端子が High のときに、Vcc 電圧が Vcc(Uv) を下回ると出力をオフします。Vcc 電圧が Vcc(Cpr) を上回ると自動的に出力をオンします。Vcc(Uv) 検出後、Vcc(Cpr) 検出するまではオフ状態を保持します。オフ状態保持時には IS 出力はされません。



### 3.6.4 GND 浮き保護

負荷が GND 電位に接続されている状態で、GND 端子の GND 電位への接続が切断されたとき、VIN の初期状態が VIH を超えていた場合は出力をターンオフし、VIN の初期状態が VIL を下回っていた場合はオフ状態を保持します。

### 3.6.5 負荷ショート保護

#### 過負荷(負荷ショート状態含む)時にターンオンした場合

(a)を検出すると自動的にシャットダウンします。IS 端子は Iis,fault を出力します。入力を介してリセットされるまでシャットダウン状態を保持します。

(b)を検出すると自動的にシャットダウンし、パワーリミテーションモードで自己復帰します。

(c)を検出すると自動的にシャットダウンします。サーマルトグルモードで自己復帰します。

(d)を検出すると電流制限を行います。

IS 端子はパワーリミテーションモードまたはサーマルトグルモード動作中、Iis,fault を出力します。

(a)  $IL > IL(SC)$

(b)  $\Delta Tch > dTth$

(c)  $Tch > aTth$

(d)  $Von > Von(CL1)$  after  $td(CL)$

#### 出力オン状態時に過負荷(負荷ショート状態含む)状態が発生した場合

一度  $Von < Von(CL2)$  となった後に(a)を検出すると自動的にパワーリミテーション動作します。

(b)を検出すると自動的にシャットダウンし、パワーリミテーションモードで自己復帰します。

(c)を検出すると自動的にシャットダウンします。サーマルトグルモードで自己復帰します。

パワーリミテーション動作中、サーマルトグル動作中、IS 端子は Iis,fault を出力します。

(a)  $Von > Von(CL2)$

(b)  $\Delta Tch > dTth$

(c)  $Tch > aTth$

#### パワーリミテーション動作

$\Delta Tch > dTth$  検出によるシャットダウンからの自己復帰時に  $IL(CL)$ にて電流制限動作します。IS 端子はパワーリミテーション動作時かつ  $Von > Von(CL1)$ 時に Iis,fault を出力します。 $\Delta Tch > dTth$  検出によるシャットダウンからの自己復帰時においても、負荷ショートインピーダンス条件によって、 $Von < Von(CL2)$  となる場合は、 $IL(CL)$ による電流制限動作をしません。この場合、パワーリミテーションによるトグル動作中において IS 端子は、オン状態ではセンス電流、オフ状態では Iis,fault を出力します。

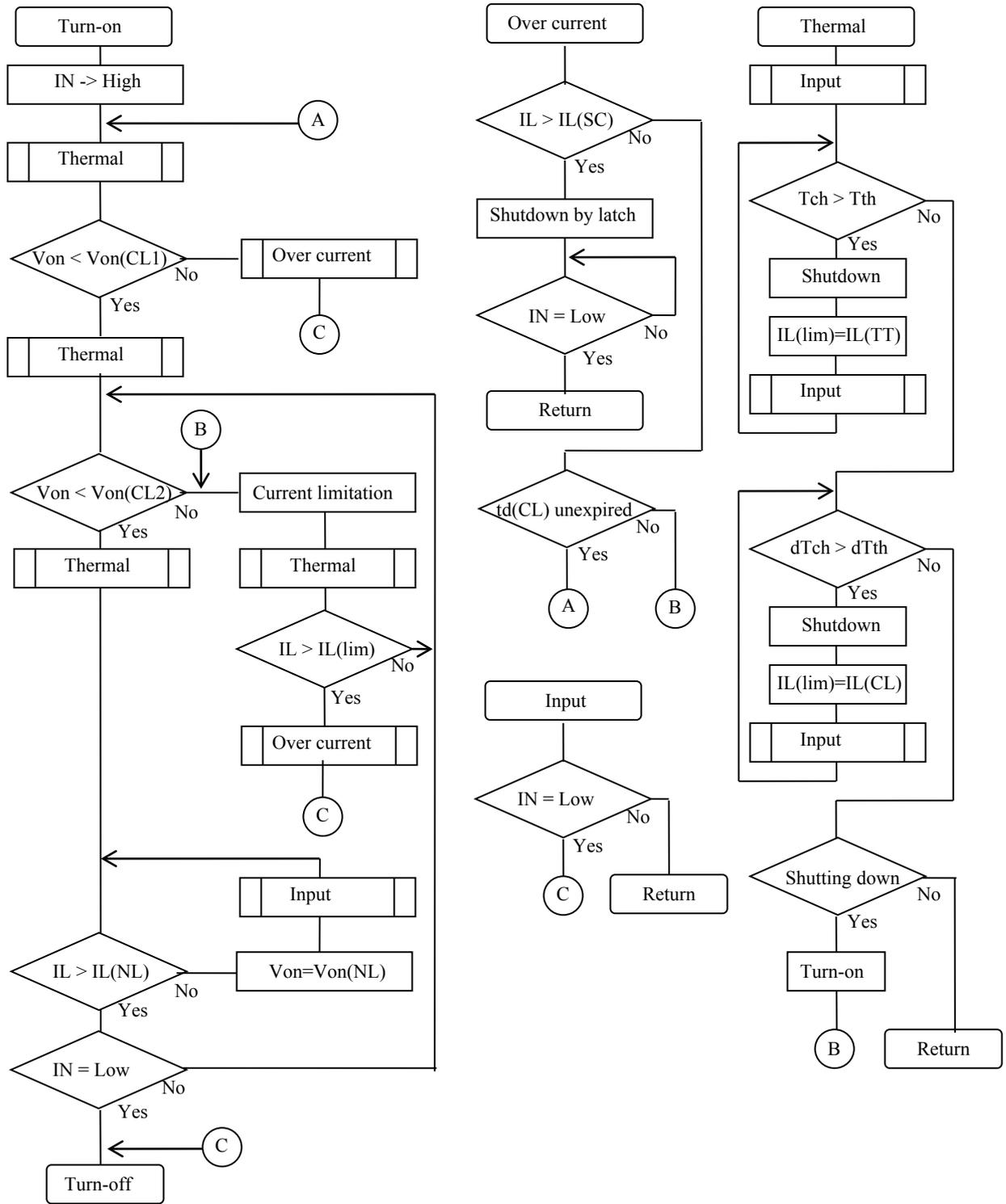
#### サーマルトグル動作

$Tch > aTth$  検出によるシャットダウンからの自己復帰時に  $IL(TT)$ にて電流制限動作します。IS 端子はサーマルトグル動作時かつ  $Von > Von(CL1)$ 時に Iis,fault を出力します。 $Tch > aTth$  検出によるシャットダウンからの自己復帰時においても、負荷ショートインピーダンス条件によって、 $Von < Von(CL2)$  となる場合は、 $IL(TT)$ による電流制限動作をしません。この場合、サーマルトグルによるトグル動作中において IS 端子は、オン状態ではセンス電流、オフ状態では Iis,fault を出力します。

#### delta Tch

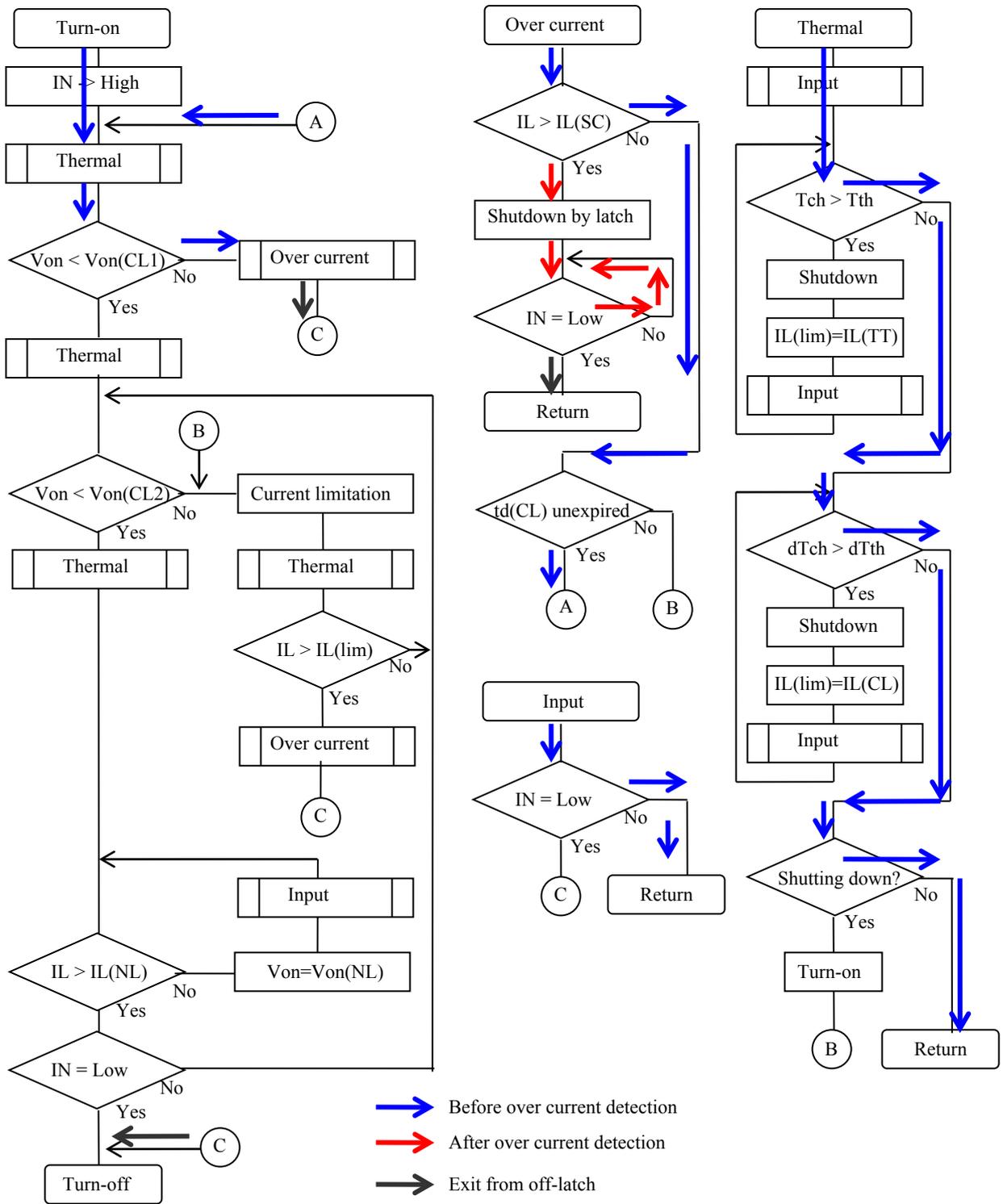
パワーMOS部に設置された温度検出センサと制御部に設置された温度検出センサの間の接合温度の温度差です。

状態遷移フローチャート



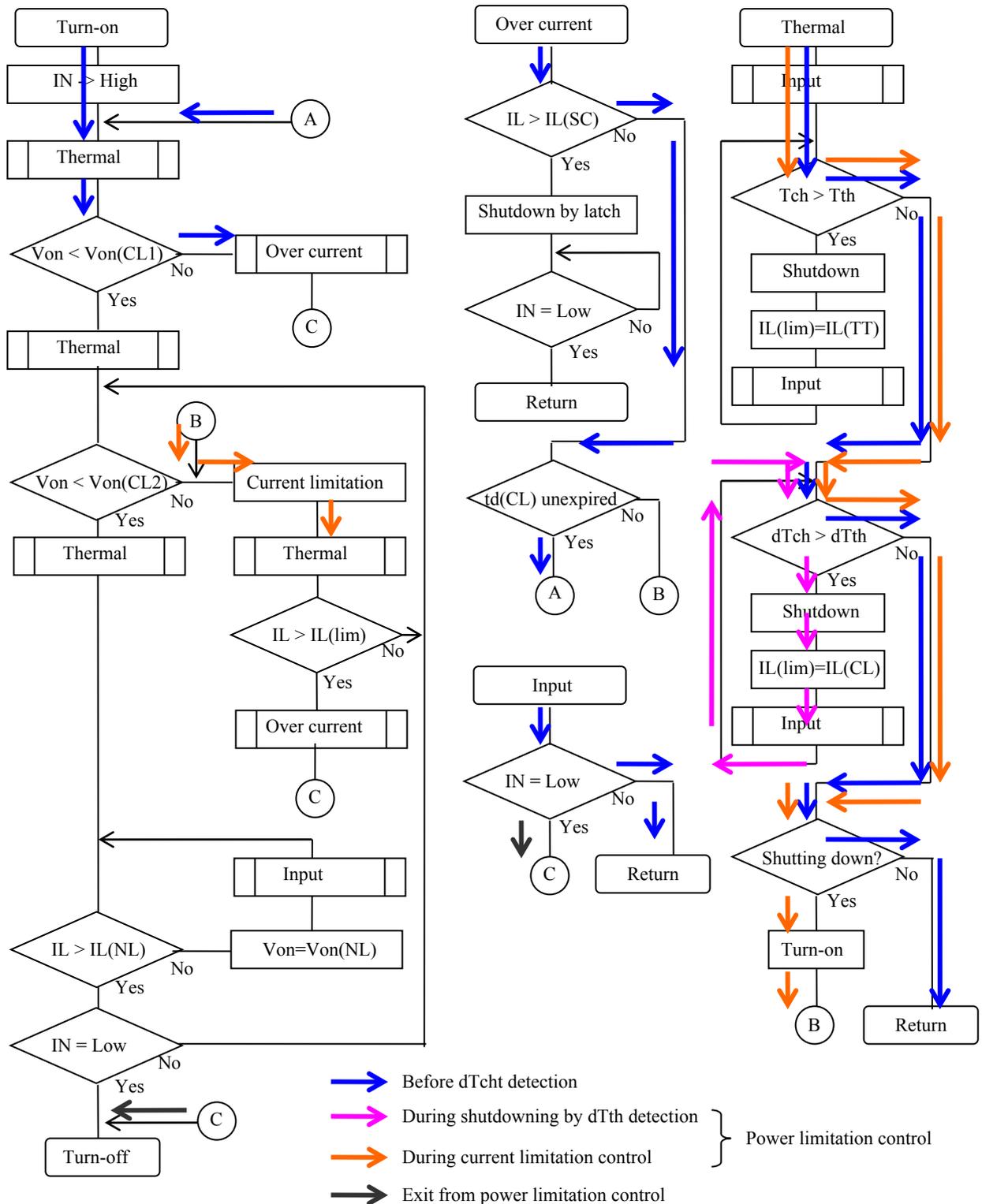
過負荷(負荷ショート状態含む)時にターンオンした場合

(a)  $IL > IL(SC)$



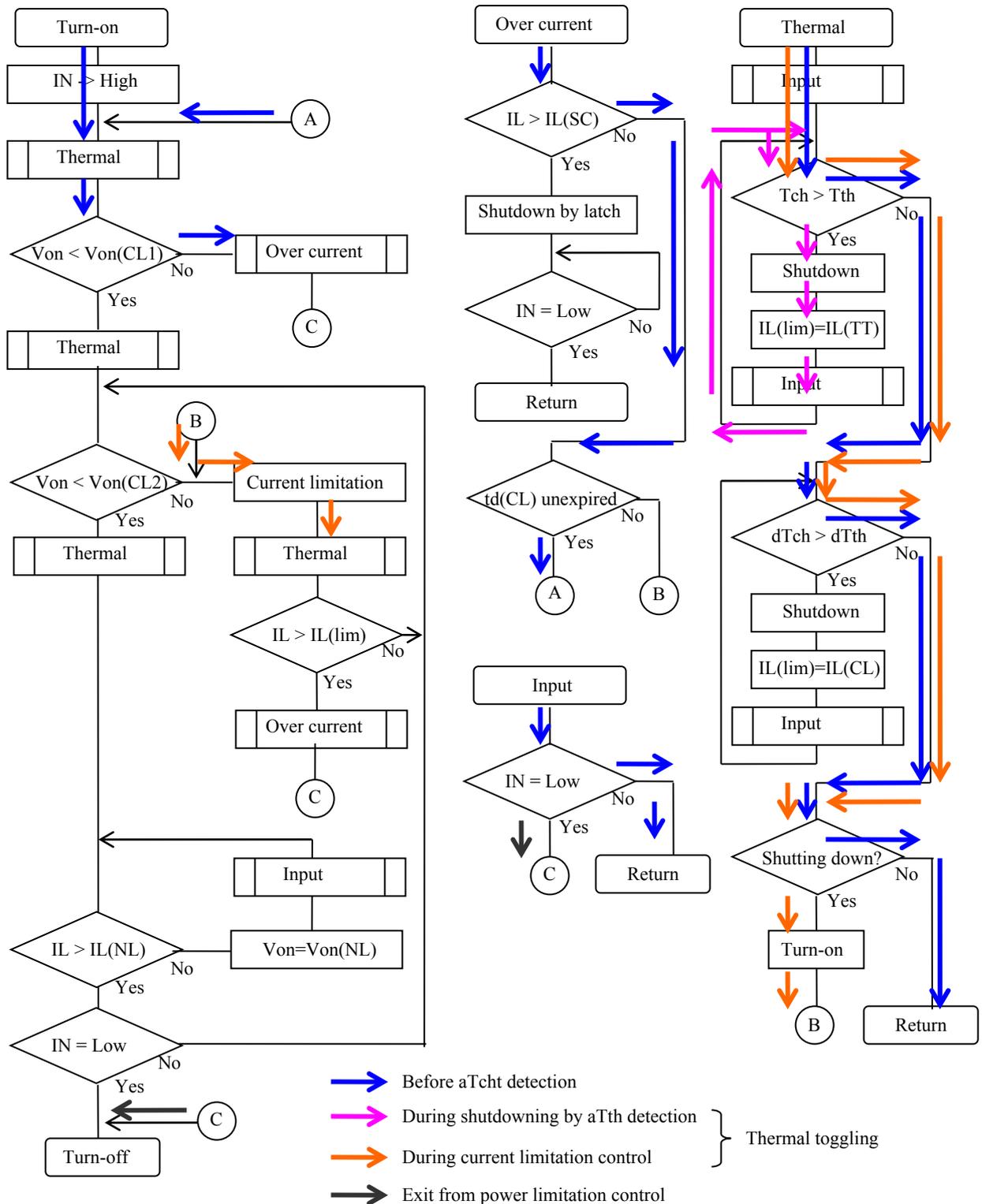
過負荷(負荷ショート状態含む)時にターンオンした場合

(b)  $\Delta T_{ch} > \Delta T_{th}$



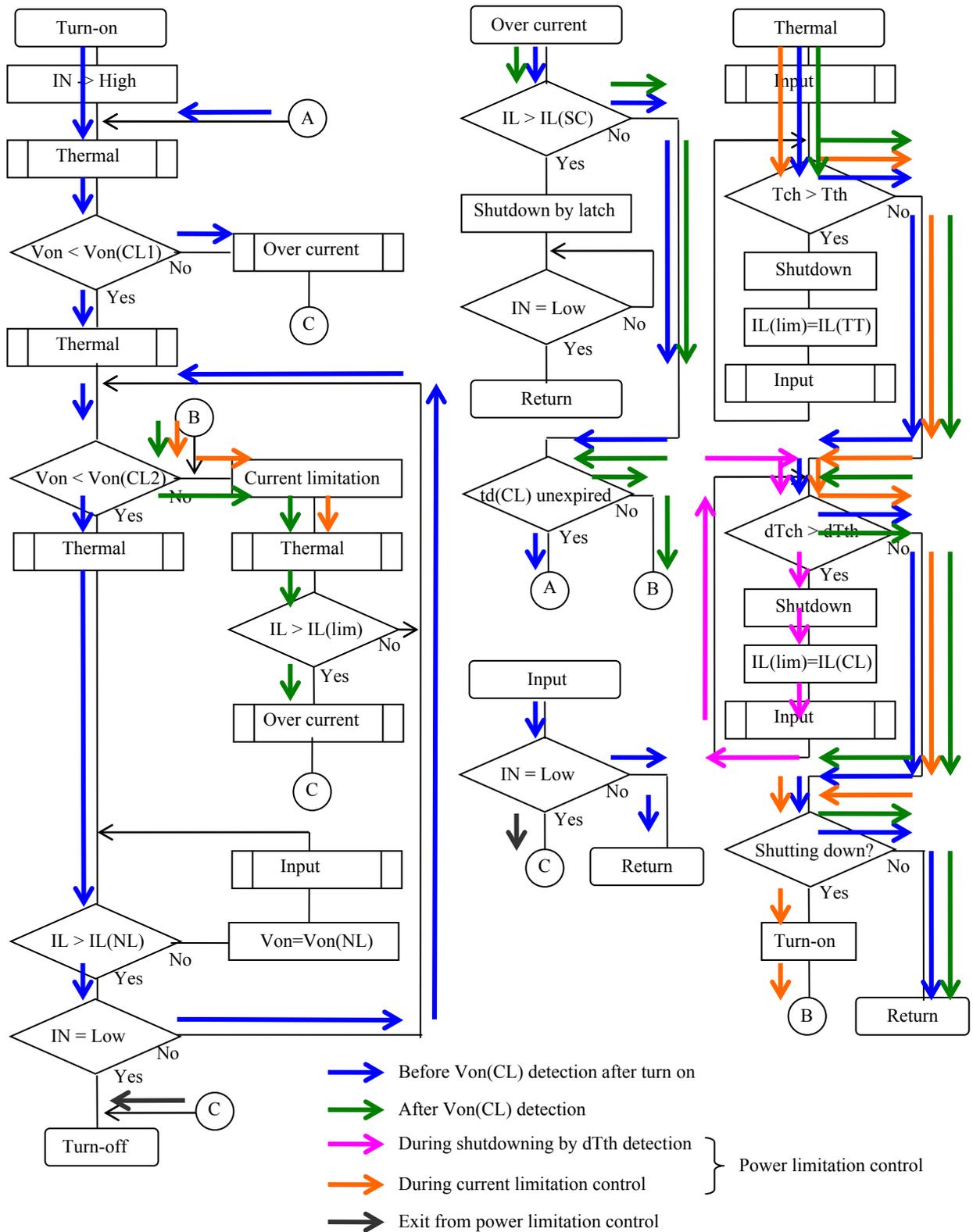
過負荷(負荷ショート状態含む)時にターンオンした場合

(c)  $T_{ch} > aT_{th}$



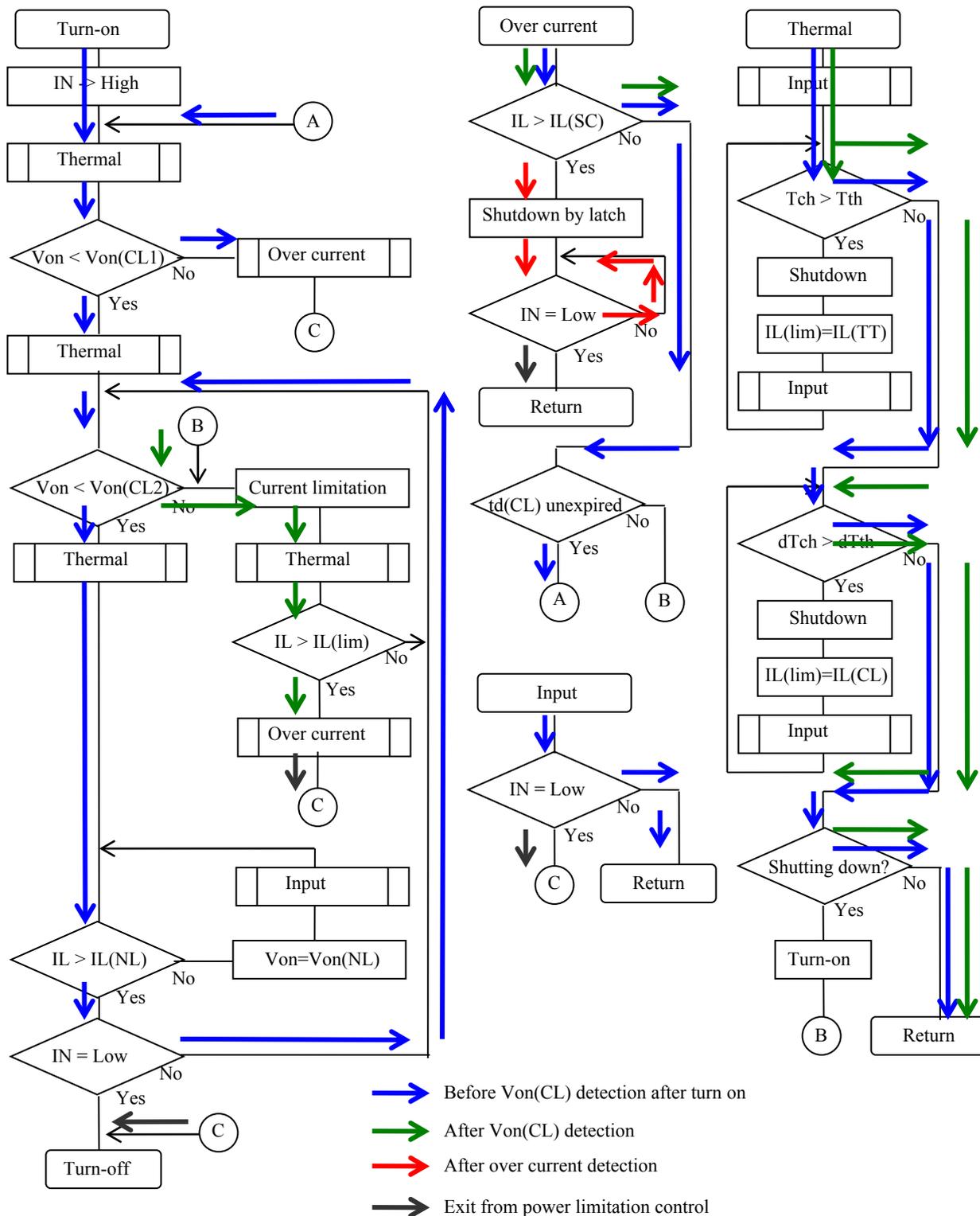
出力オン状態時に過負荷(負荷ショート状態含む)状態が発生した場合

(a)  $V_{on} > V_{on}(CL)$  with weak short condition



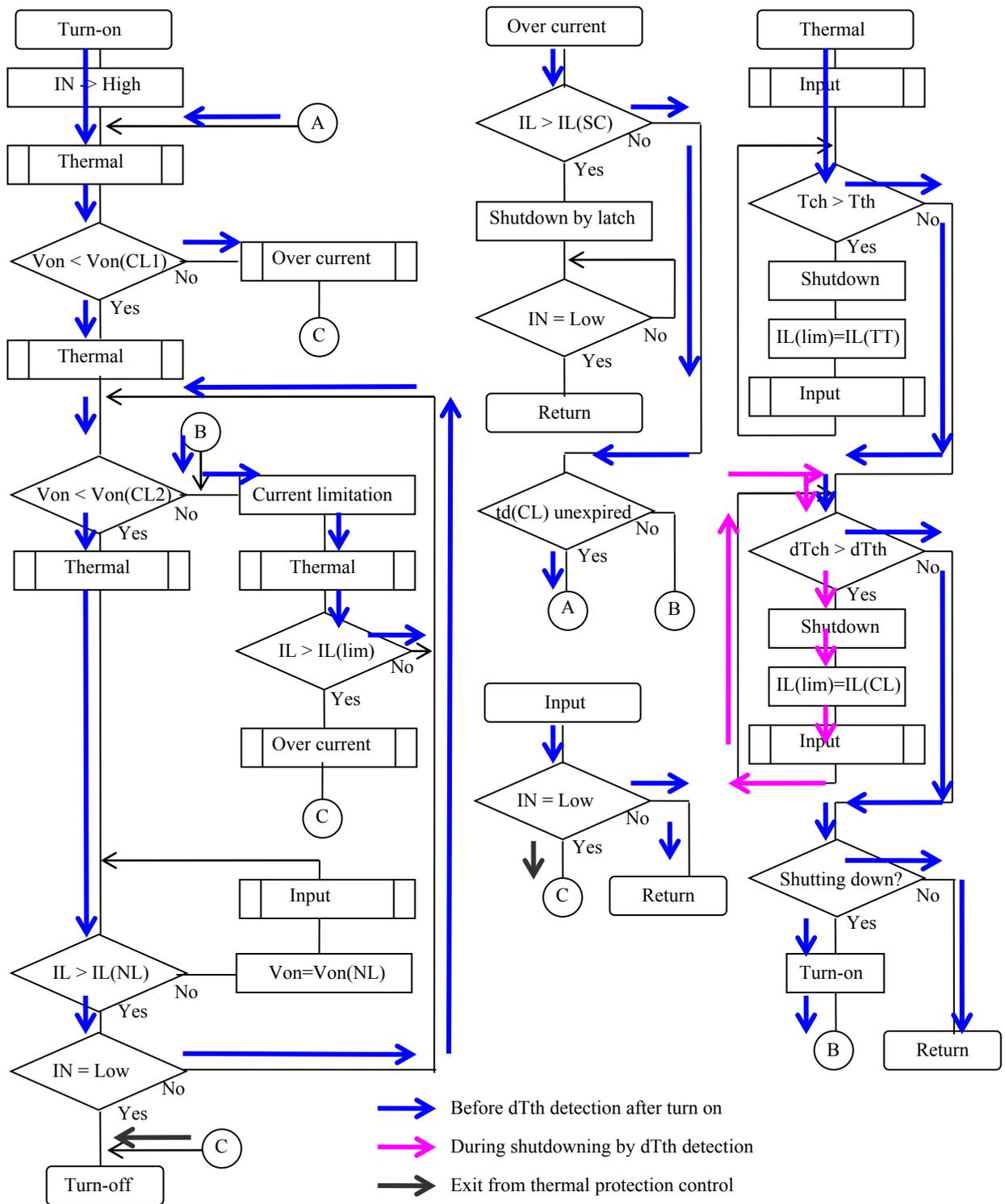
出力オン状態時に過負荷(負荷ショート状態含む)状態が発生した場合

(a)  $V_{on} > V_{on}(CL)$  with dead condition



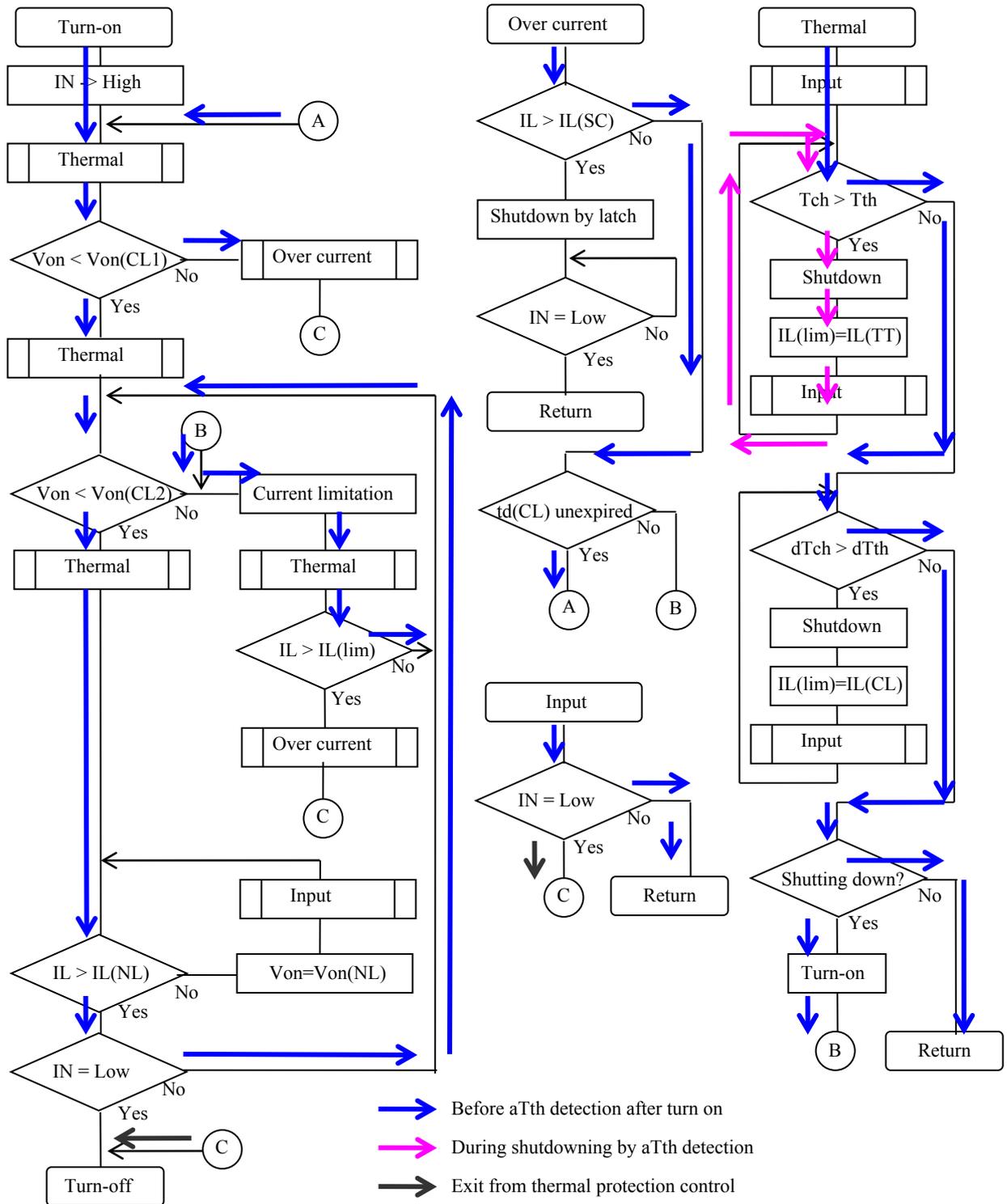
出力オン状態時に過負荷(負荷ショート状態含む)状態が発生した場合

(b)  $\Delta T_{ch} > \Delta T_{th}$



出力オン状態時に過負荷(負荷ショート状態含む)状態が発生した場合

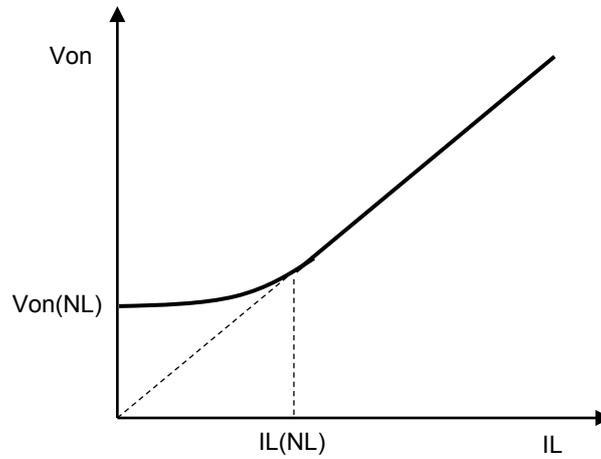
(c)  $T_{ch} > aT_{th}$



### 3.6.6 低出力電流時のオン抵抗制御機能の動作

軽負荷(低出力電流)時に KILIS 精度向上のため、オン抵抗を制御する機能を内蔵しています。

通常、 $V_{on}(VCC-OUT)$ は  $I_L$  に比例しますが、 $I_L < I_L(NL)$  になるような負荷条件下では、 $V_{on} = V_{on}(NL) = 30mV(\text{typ})$  になるよう、オン抵抗を大きくするような制御を行ないます。



3.6.7 自己診断出力

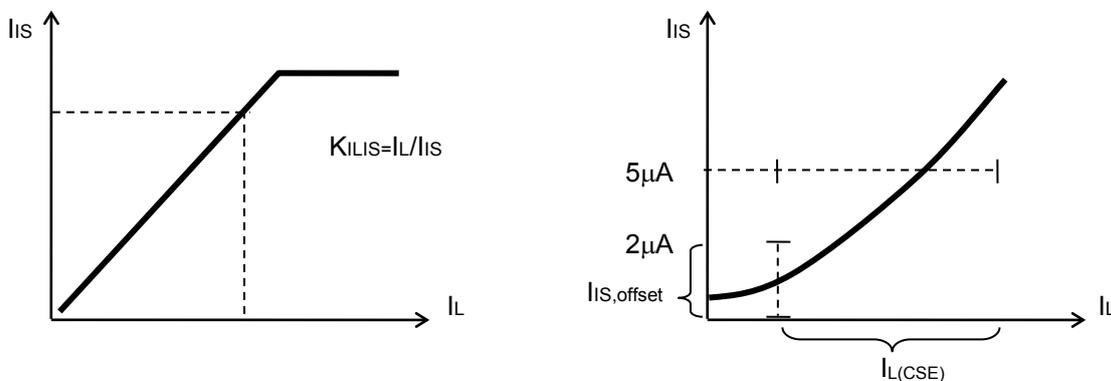
真理値表

	SEN 端子	入力	出力	IS 端子出力 <sup>2)</sup>
通常動作	H	H	VCC	IIS = IL/KILIS
		L	L <sup>1)</sup>	< 1μA (lis,dis)
過電流検出によるシャットダウン		H	L <sup>1)</sup>	lis,fault <sup>3)</sup>
		L	L <sup>1)</sup>	< 1μA (lis,dis)
パワーリミテーション		H	VOUT <sup>6)</sup>	IIS = IL/KILIS in case of Von<Von(CL1) lis,fault <sup>4)</sup> in case of Von>Von(CL1)
			L <sup>1)</sup>	lis,fault <sup>4)</sup>
		L	L <sup>1)</sup>	< 1μA (lis,dis)
サーマルトグル		H	VOUT <sup>6)</sup>	IIS = IL/KILIS in case of Von<Von(CL1) lis,fault <sup>5)</sup> in case of Von>Von(CL1)
			L <sup>1)</sup>	lis, fault <sup>5)</sup>
		L	L <sup>1)</sup>	< 1μA (lis,dis)
VCC-OUT ショート	H	VCC	< 2μA (lis,offset)	
	L	VOUT <sup>7)</sup>	lis,fault in case of VOUT>VOUT(OL)	
負荷オープン	H	VCC	< 2μA (lis,offset)	
	L	VOUT <sup>7)</sup>	lis,fault in case of VOUT>VOUT(OL)	
X <sup>8)</sup>	L	X <sup>8)</sup>	X <sup>8)</sup>	< 1μA (lis,dis)

- 1) OUT 端子が負荷経路で GND 電位に接続されている場合
- 2) IS 端子が抵抗経路で GND 電位に接続されている場合
- 3) IN 端子によるリセットがあるまで IS 端子は Iis,fault を保持
- 4) パワーリミテーション中、Von>Von(CL1)であれば IS 端子は Iis,fault を保持
- 5) サーマルトグル中、Von>Von(CL1)であれば IS 端子は Iis,fault を保持
- 6) VOUT は負荷ショートインピーダンスに依存
- 7) VOUT は VCC-OUT-GND の抵抗成分比に依存。
- 8) Don't care

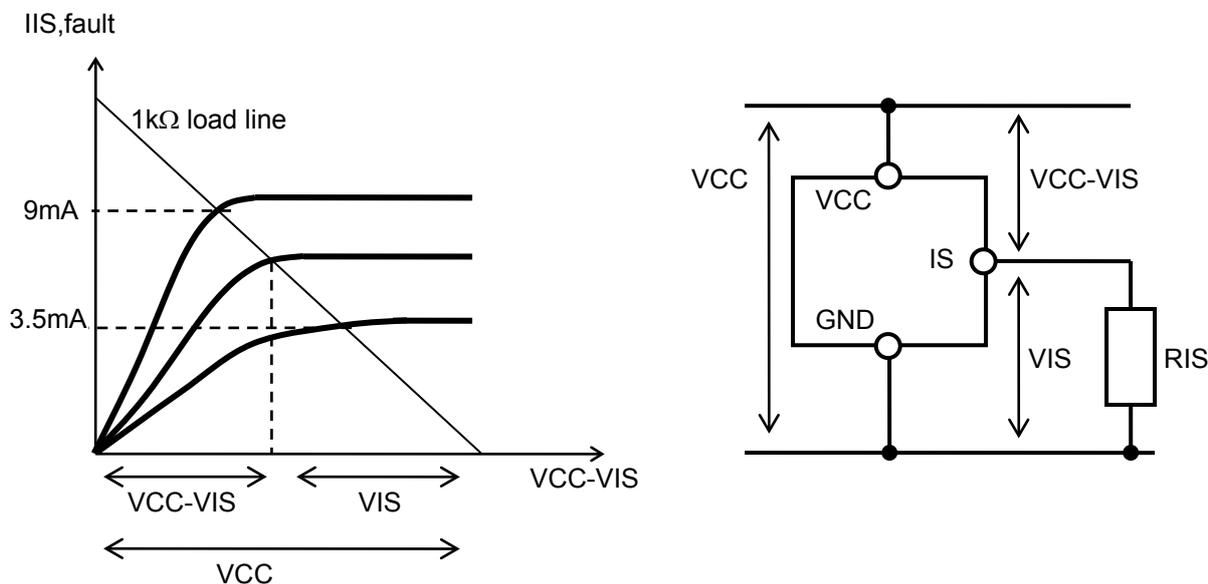
センス電流出力

出力電流に比例した電流を IS 端子から出力します。定常電流より高い出力電流条件ではセンス電流出力は飽和します。定常電流よりかなり低い場合、出力電流が  $I_{L(CSE) \max}$  以上では電流センス出力が  $5\mu\text{A}$  より大きくなります。出力電流が  $I_{L(CSE)\min}$  以下では電流センス出力が  $I_{IS,\text{offset} \max}$  である  $2\mu\text{A}$  より低くなります。

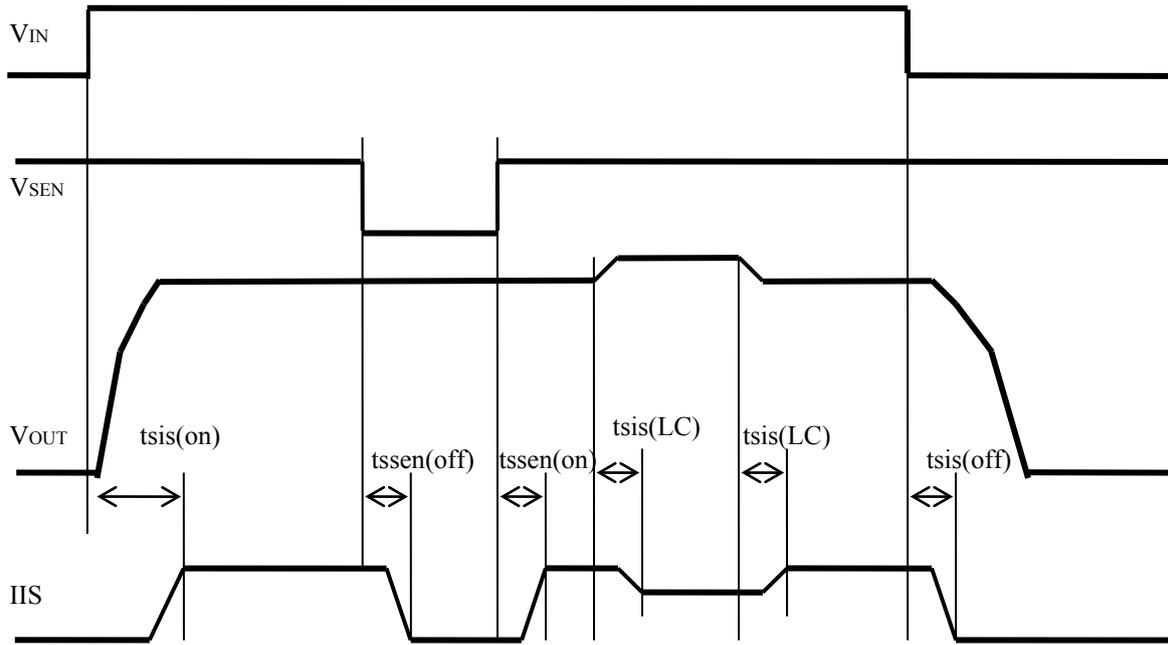


異常時センス電流

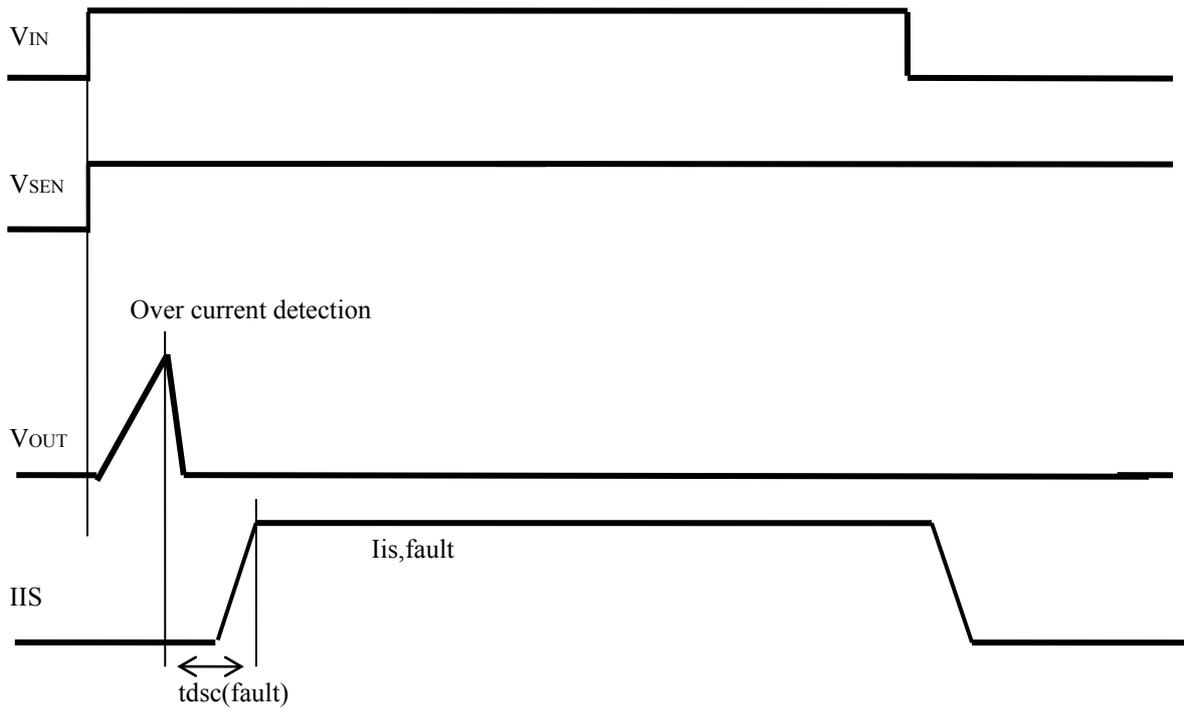
過電流検出、パワーリミテーション、サーマルトグル動作時など異常状態検出時に IS 端子は  $I_{IS,\text{fault}}$  (定電流) を出力します。  $I_{IS,\text{fault}}$  は  $R_{IS} = 1\text{k}\Omega$  の条件で規定されます。  $I_{IS,\text{fault}}$  は  $V_{CC} - V_{IS}$  電圧に依存して減衰します。  $I_{IS,\text{fault}}$  出力の動作点は  $R_{IS}$  条件にも依存します。例えば、  $R_{IS} = 1\text{k}\Omega$  条件では、  $I_{IS,\text{fault}}$  は  $3.5\text{mA} \sim 9\text{mA}$ 、  $V_{CC} - V_{IS}$  は  $4.5\text{V} \sim 10\text{V}$ 、  $V_{CC} = 13.5\text{V}$  とすると  $V_{IS}$  は  $9\text{V} \sim 3.5\text{V}$  となります。  $R_{IS}$  が  $1\text{k}\Omega$  より大きい場合、  $I_{IS,\text{fault}}$  としては規格値より小さくなりますが、  $V_{IS}$  電圧の動作点としては  $R_{IS} = 1\text{k}\Omega$  条件よりも大きい電圧となります。



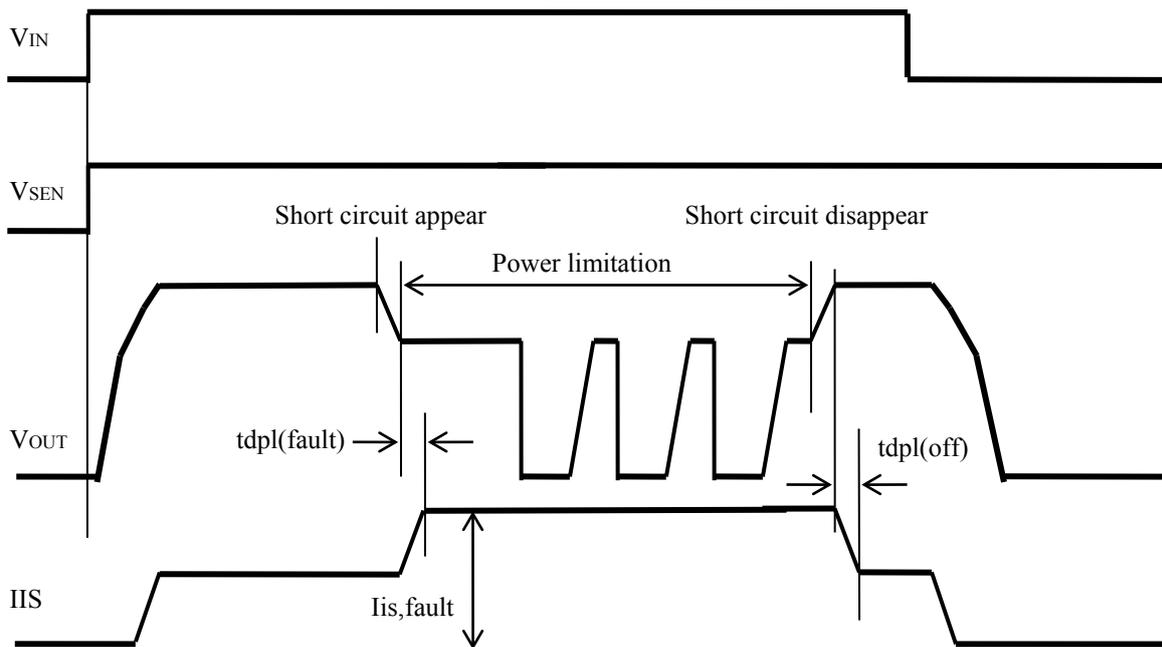
センス電流出力安定時間



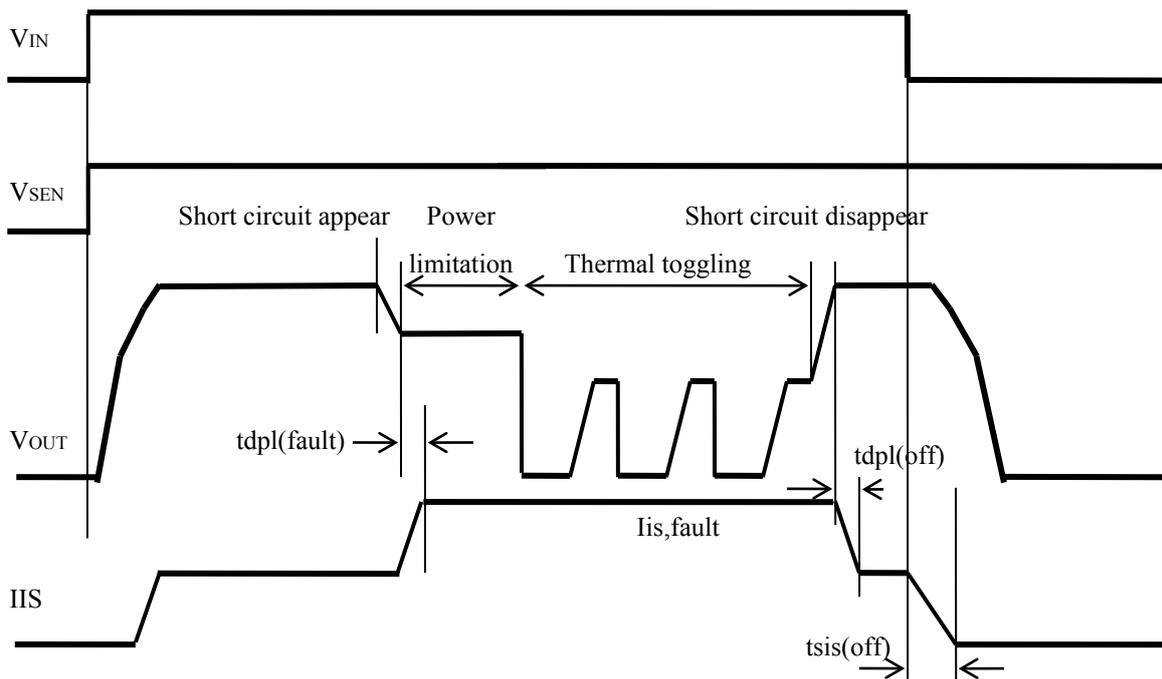
過電流検出時異常時センス電流出力遅延時間



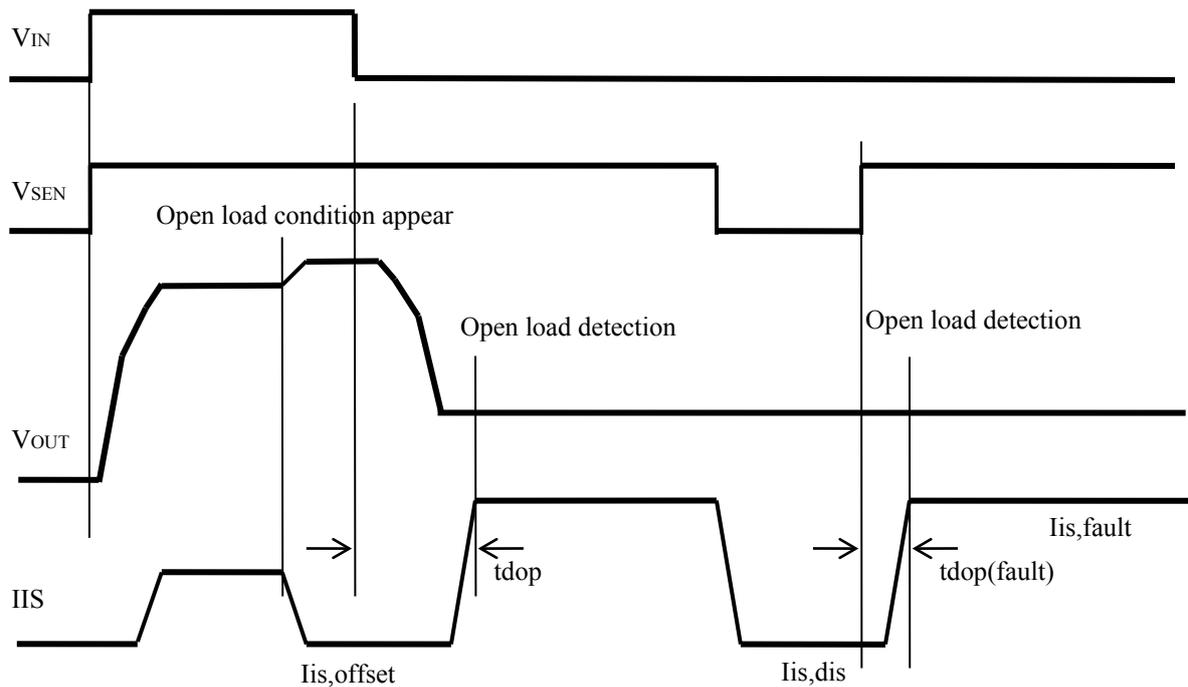
パワーリミテーション動作時異常時センス電流出力遅延時間



サーマルトグル動作時異常時センス電流出力遅延時間



負荷オープン検出時異常時センス電流出力遅延時間

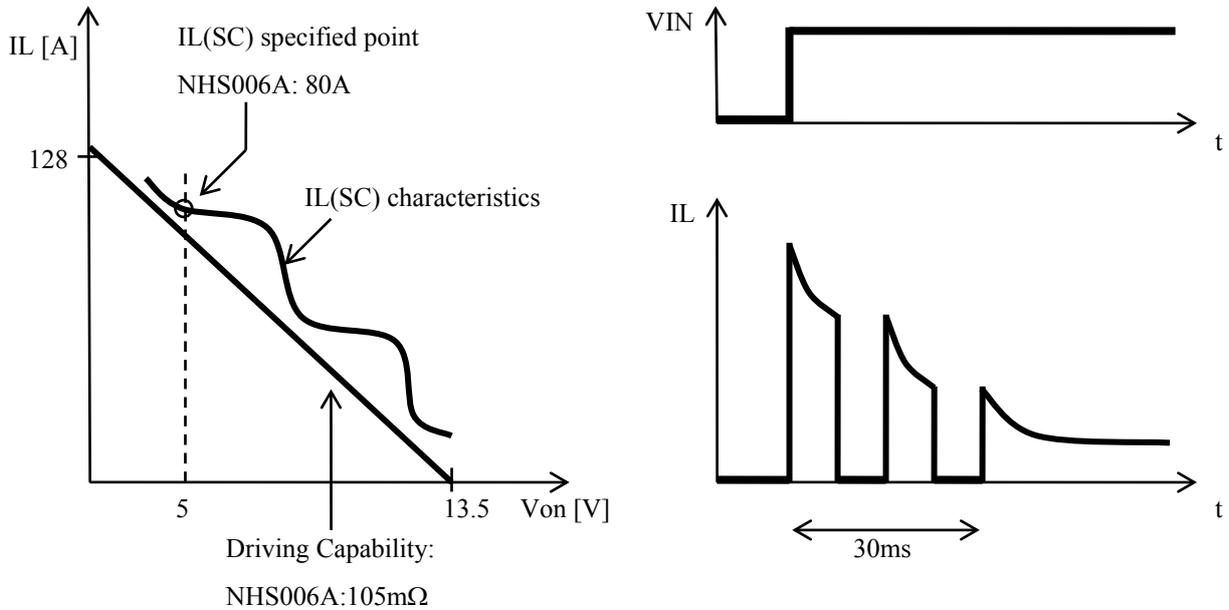


3.6.8 Nominal Load

Product	Nominal Load
NHS006A	1.5Ω

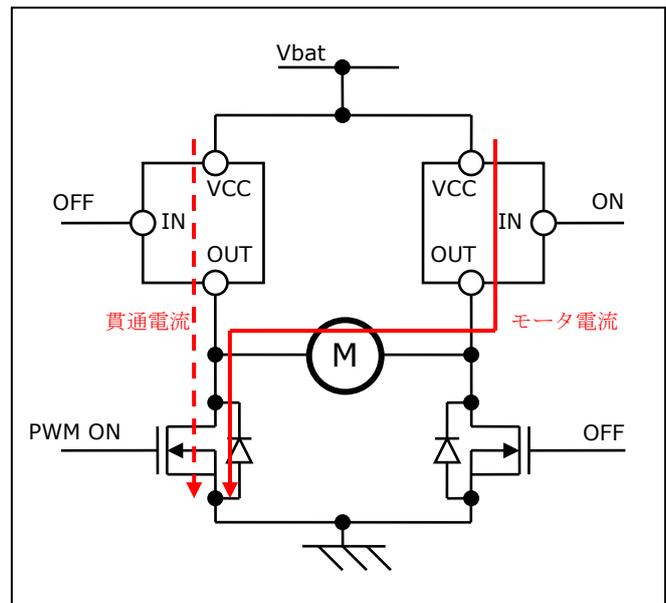
3.6.9 負荷駆動容量

負荷駆動容量は負荷の抵抗値(オン抵抗含む)として規定されます。過電流検出特性は負荷駆動容量以下となるよう設計されています。突入電流ピーク値から換算される負荷の抵抗値が負荷駆動容量の規定値より大きければ、突入電流を過電流として検出することがないことを意味しています。条件によってはパワーリミテーション動作することがあります。突入電流ピーク値から換算される負荷の抵抗値が負荷駆動容量の規定値より大きければ、パワーリミテーション動作は 30ms 以内に解除されます。本特性は負荷駆動容量に相当する抵抗負荷を DC 駆動できることを意味しているものではありません。



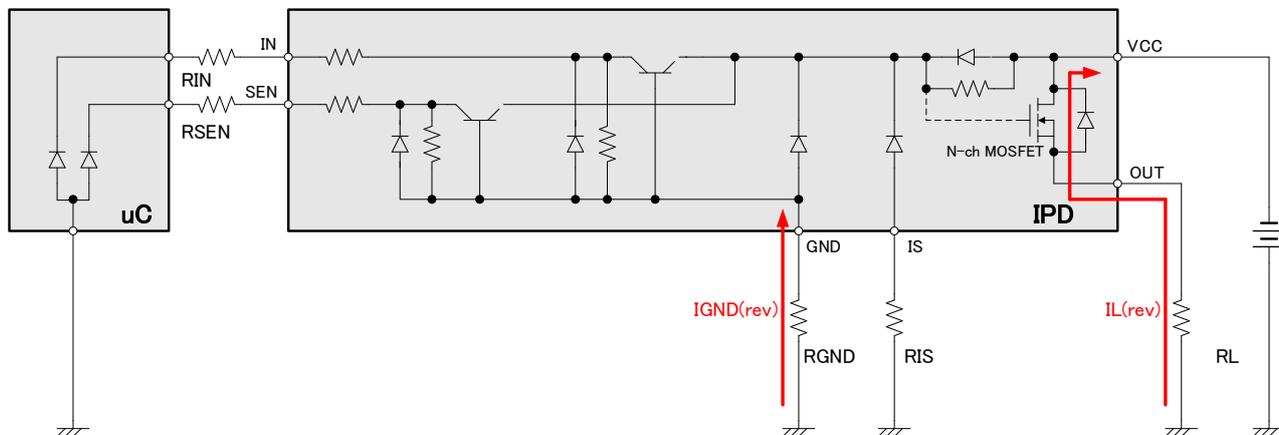
3.6.10 Hブリッジ回路ハイサイド使用时貫通電流保護

Hブリッジ回路のハイサイドドライバとして使用する場合、ローサイドドライバスイッチオン時の貫通電流による過大損失を防ぎ、ハイサイドドライバ自身とローサイドドライバを保護します。



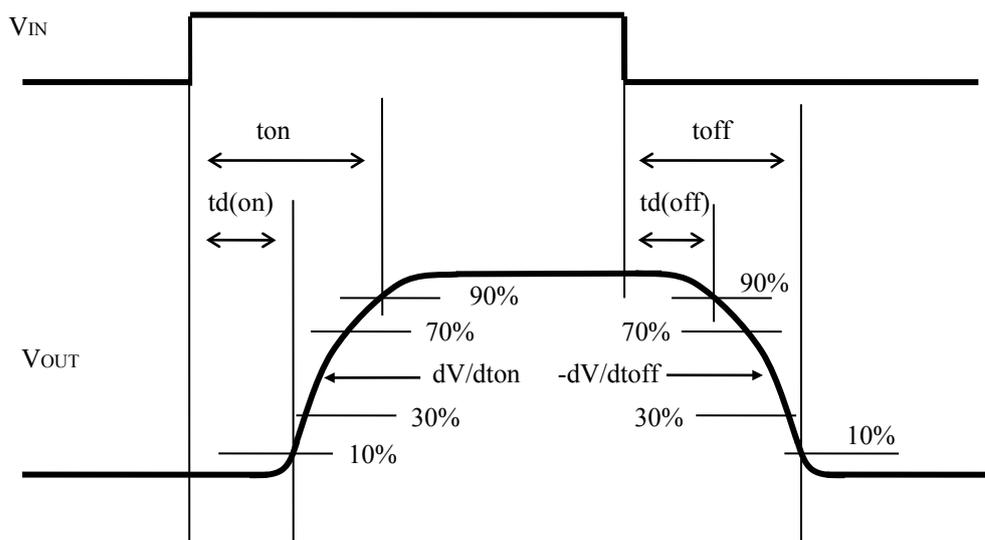
3.6.11 出力 ON によるバッテリー逆接保護

バッテリーを逆接すると GND ピンからリバース電流  $I_{GND(rev)}$  が流れた時のみ出力 Nch MOSFET がオンする仕組みが搭載されています。Nch MOSFET を経由するリバース電流  $I_{L(rev)}$  は接続されている負荷  $R_L$  により制限しなくてはなりません。 $I_{GND(rev)}$  は外付け抵抗  $R_{GND}$  がなくても 2mA 程度に制限されます。IN, SEN, IS からのリバース電流は 3.2 ピン配置を参考に外部部品を挿入することで制限してください。



3.6.12 測定条件

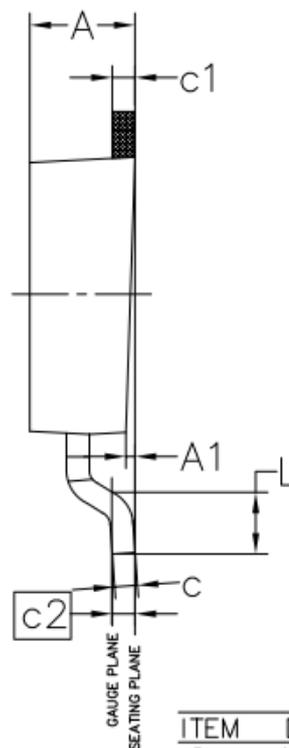
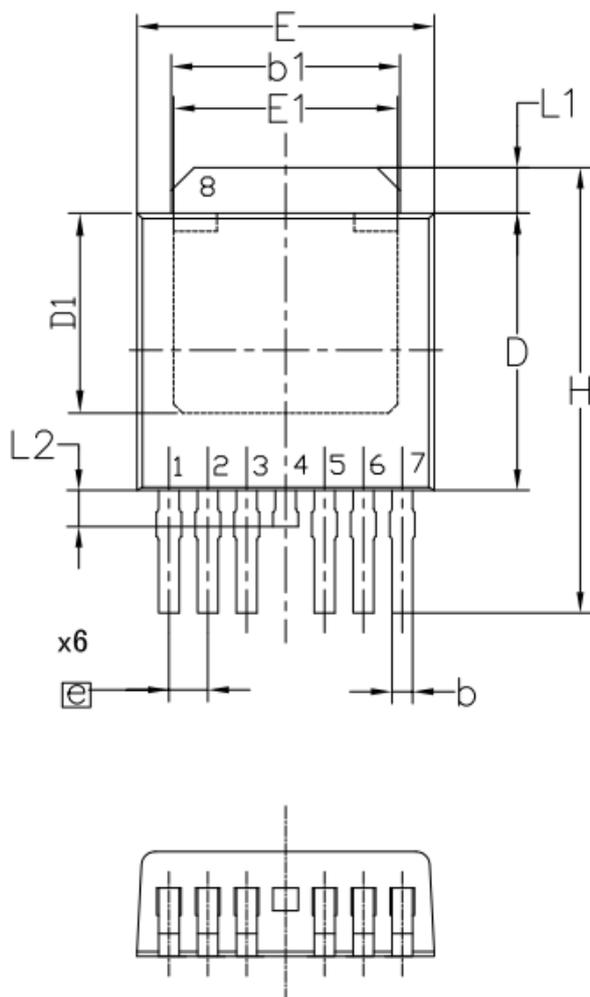
OUT 端子スイッチング測定条件



3.7 外形寸法図

JEITA Package Code	Renesas Code	Previous Code	Mass(TYP.)[g]
-	PRSS0008ZA-A	P7J5-85-314	0.33

Unit : mm

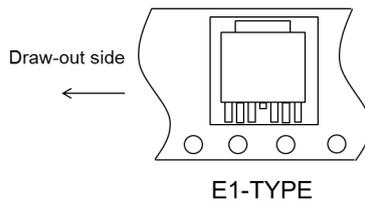


ITEM	DIMENSIONS
D	6.10±0.20
D1	4.4TYP(4.0MIN)
E	6.50±0.20
E1	4.9TYP(4.8MIN)
H	9.8TYP(10.3MAX)
A	2.30±0.10
A1	0.125MAX
b	0.45±0.10
b1	5.0
c	0.50±0.10
c1	0.50±0.10
c2	0.508
e	0.85
L	1.52±0.12
L1	1.0
L2	0.80

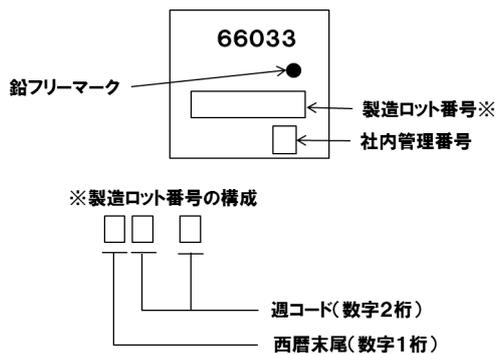
NOTE

1, No Plating area

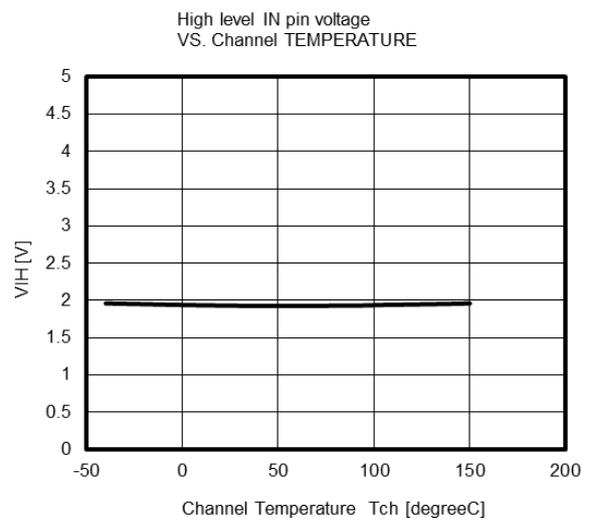
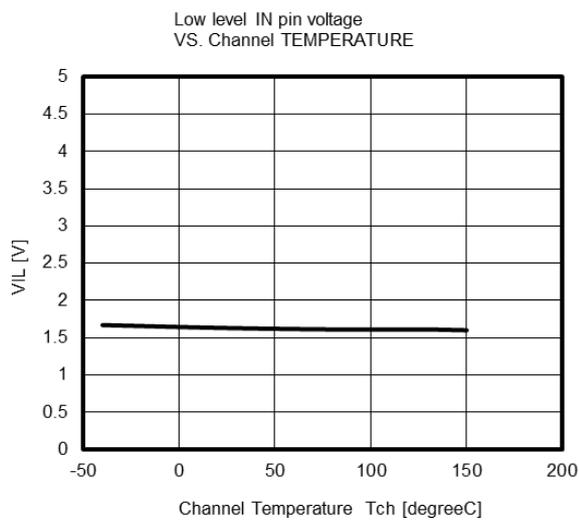
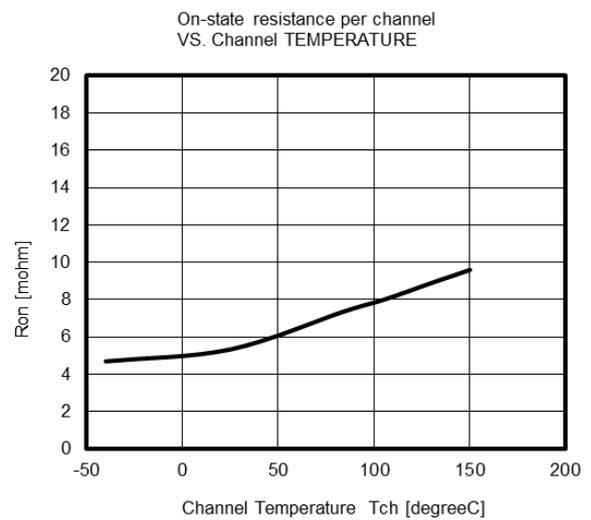
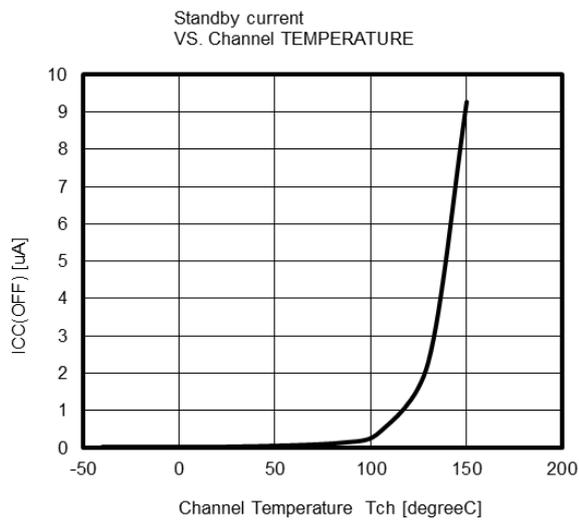
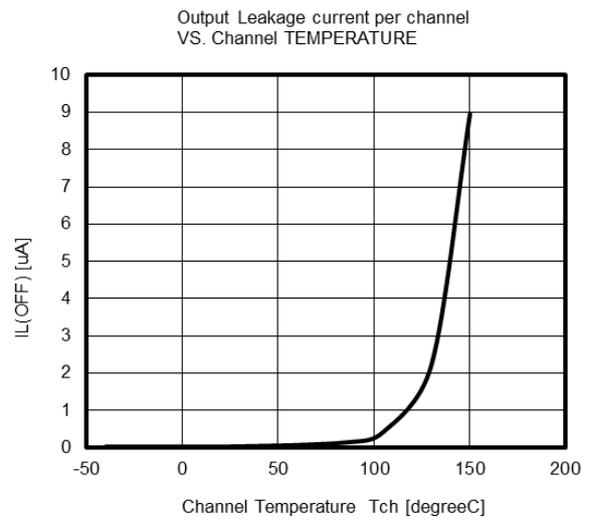
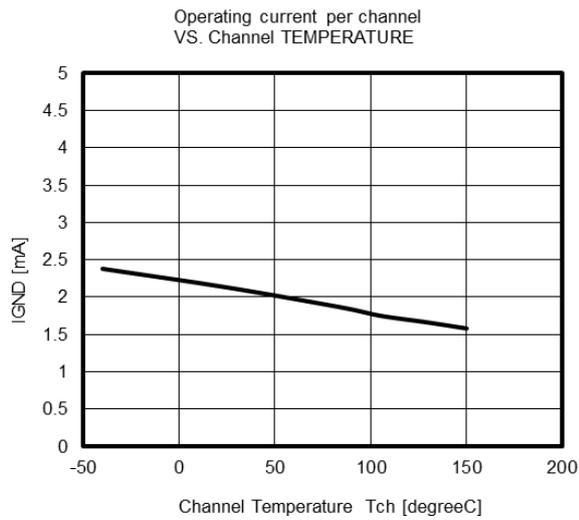
### 3.8 テーピング仕様

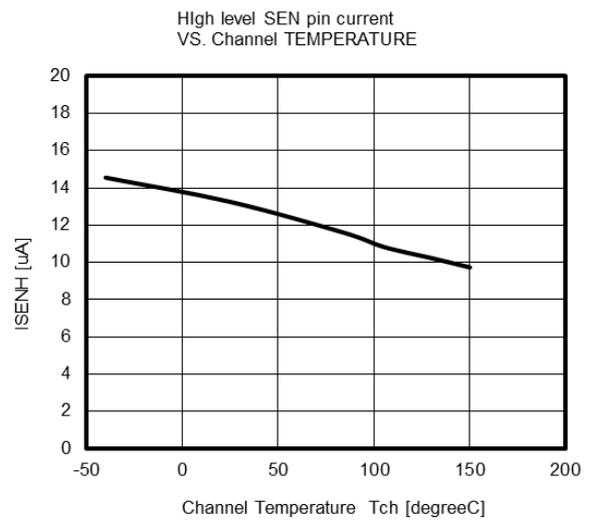
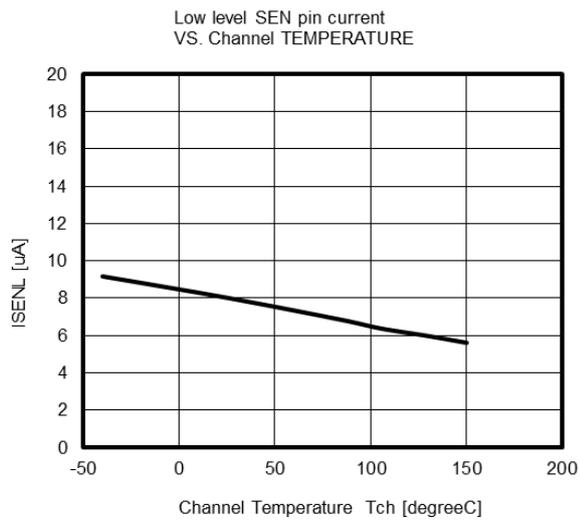
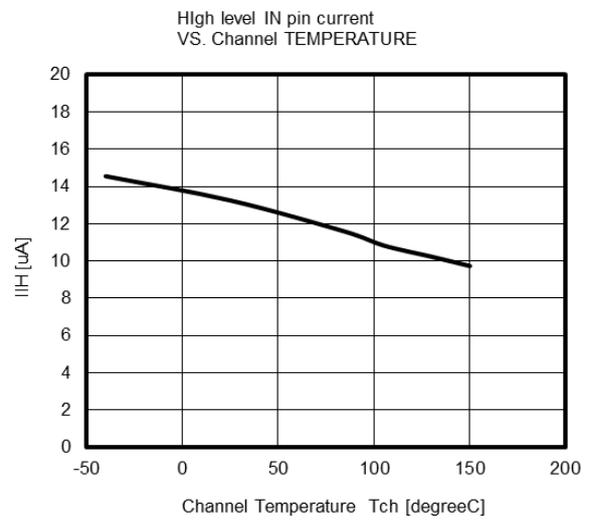
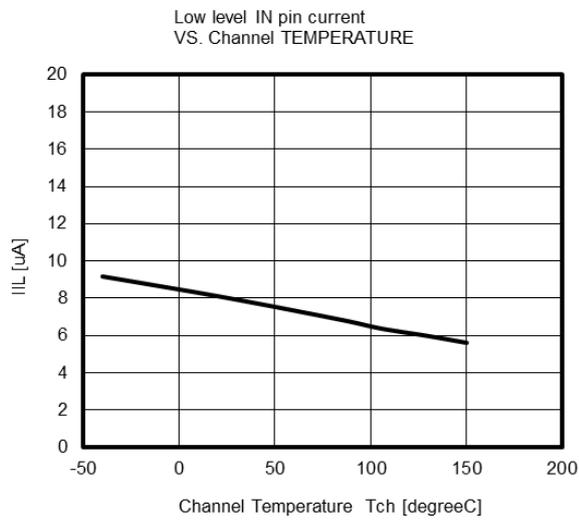
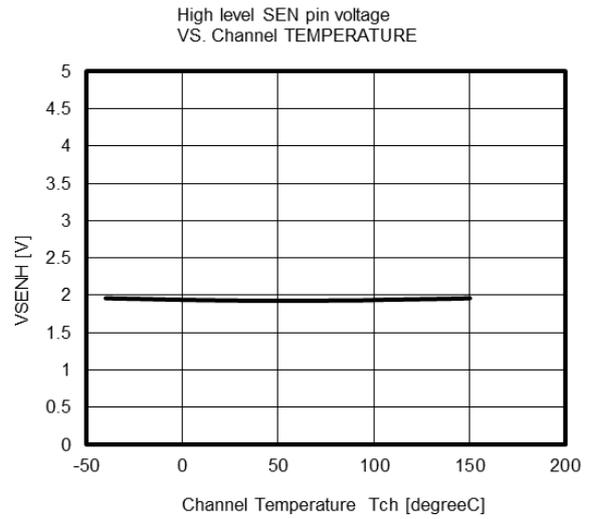
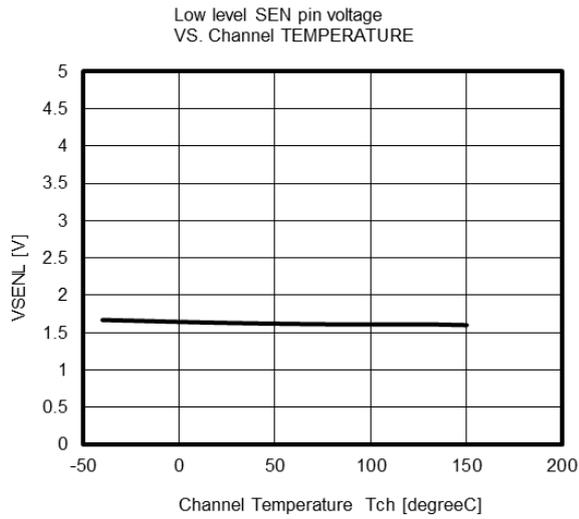


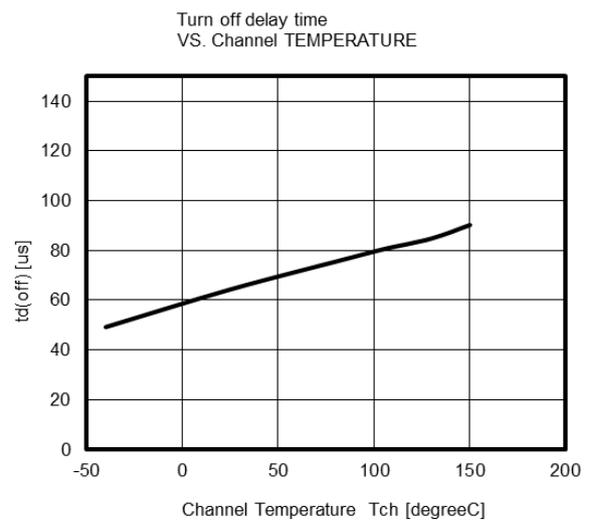
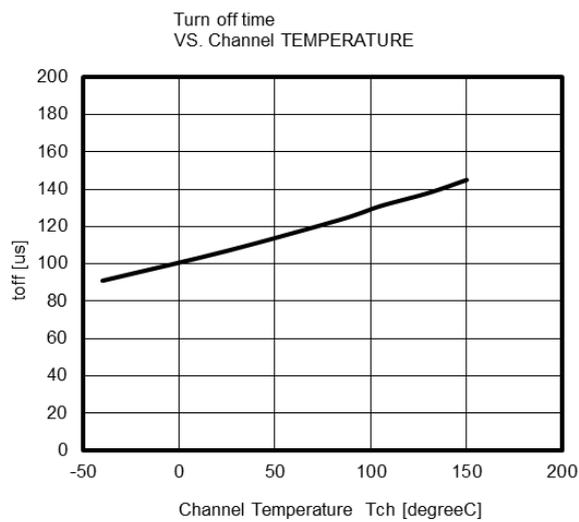
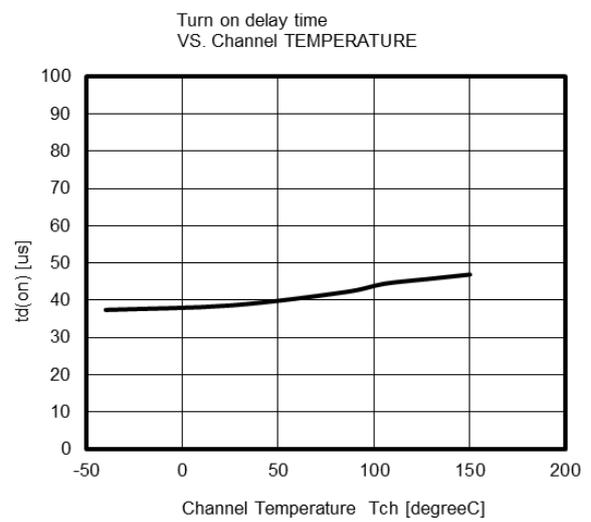
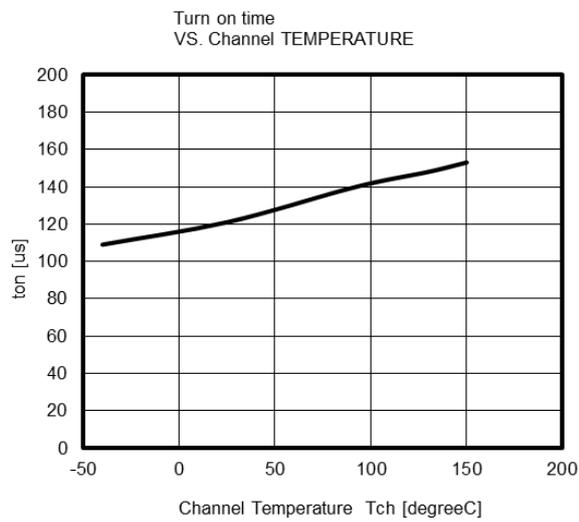
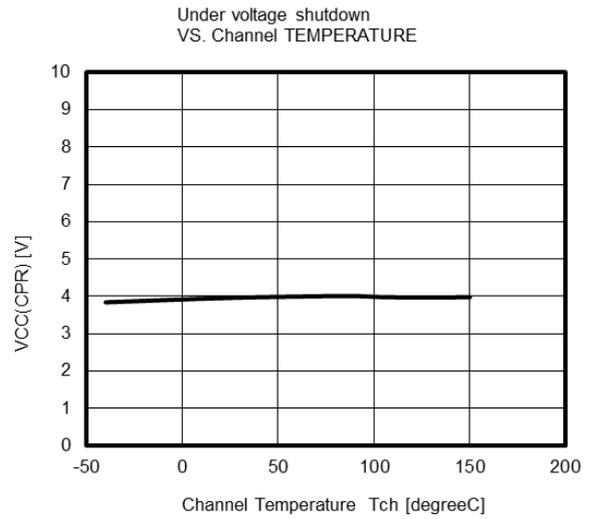
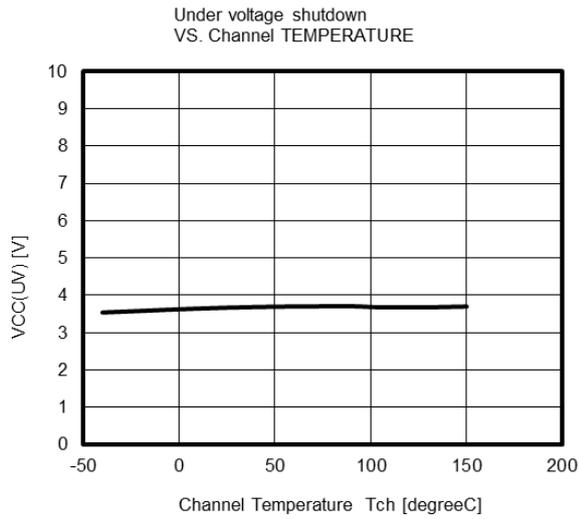
### 3.9 捺印仕様

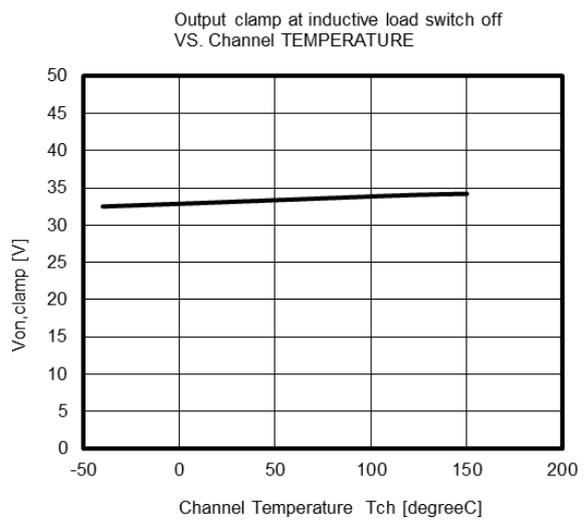
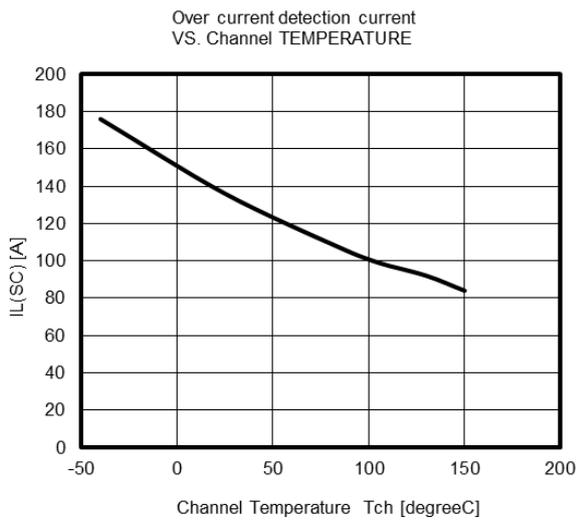
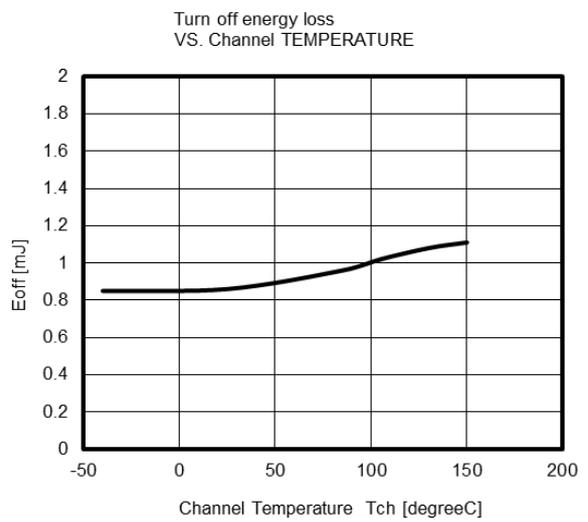
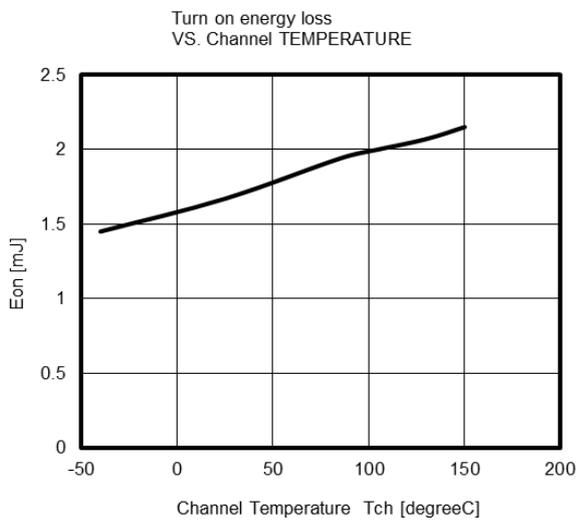
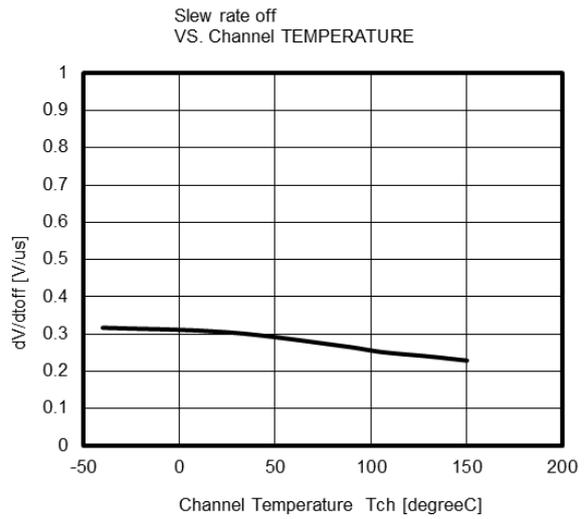
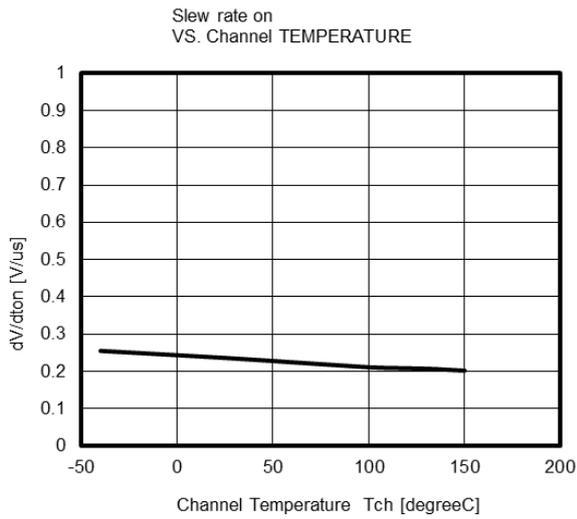


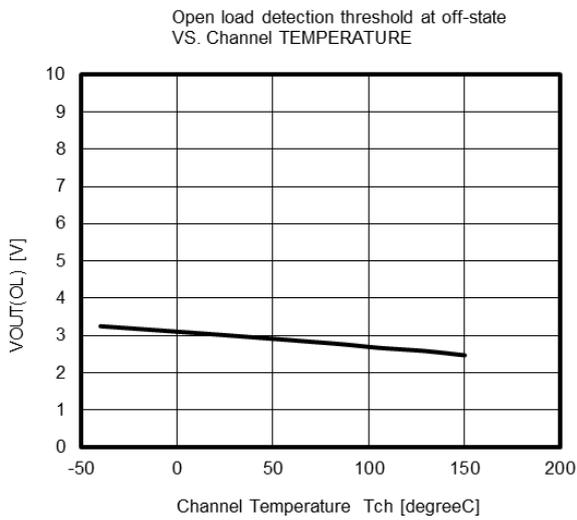
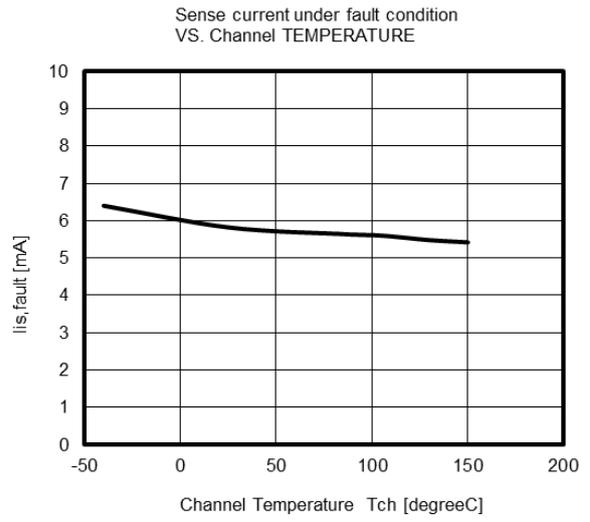
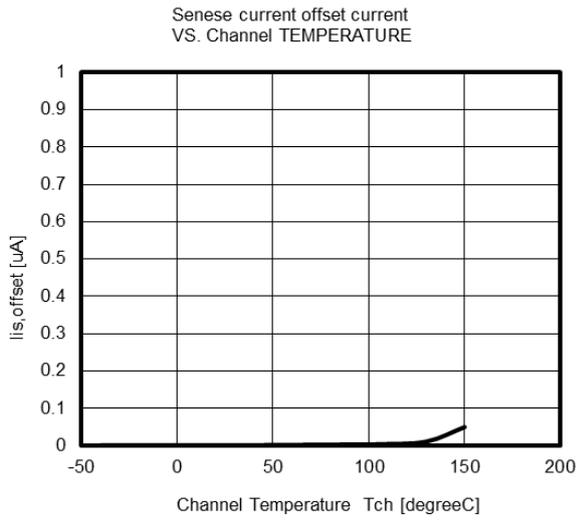
4. 特性曲線



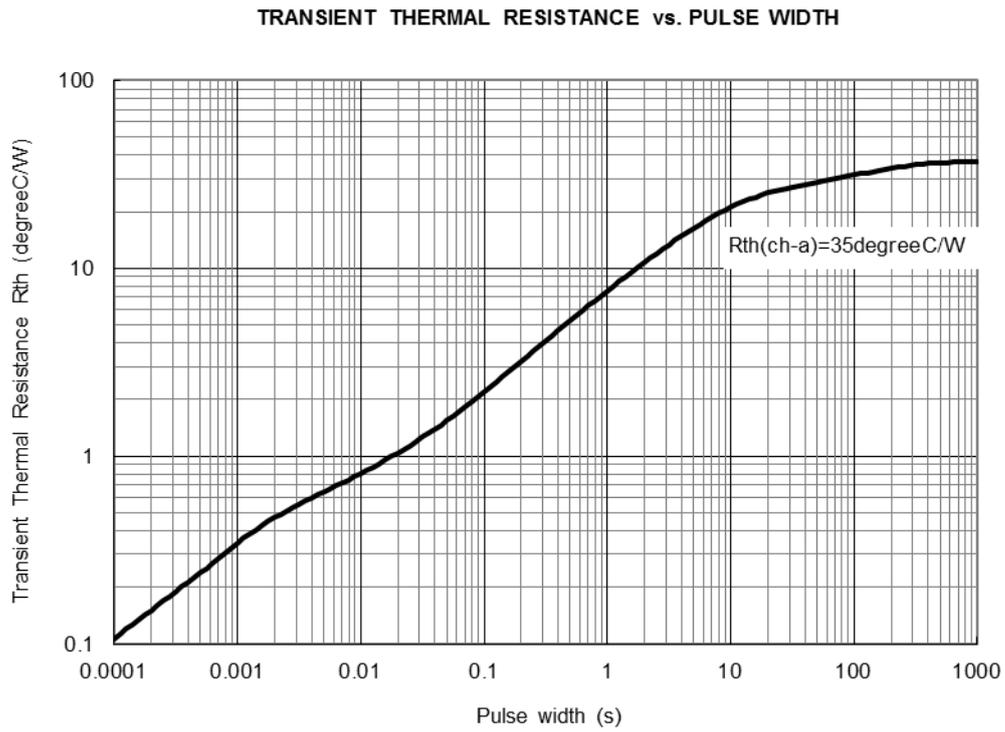




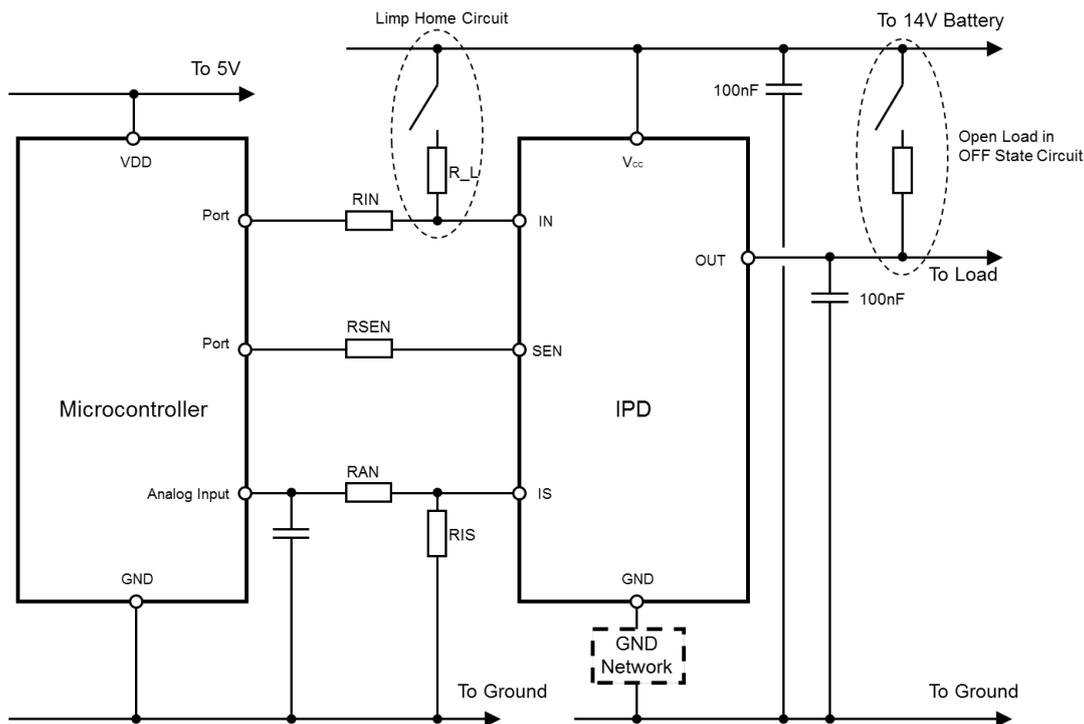




5. 過渡熱抵抗特性



6. アプリケーション例

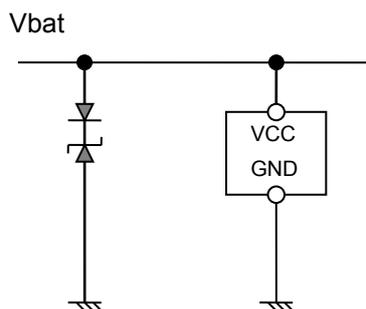


RIN, RSEN, RAN の抵抗値は 2k~50kΩを推奨いたします。リンプホーム回路を実装する場合、R<sub>L</sub> の抵抗値は 4kΩを推奨いたします。但しマイコンへの流れ込み電流を考慮し RIN の値を設定してください。

HBM 耐量の向上が必要な場合 OUT 端子と Ground の間に抵抗追加が有効です。抵抗値は 100kΩを推奨いたします。

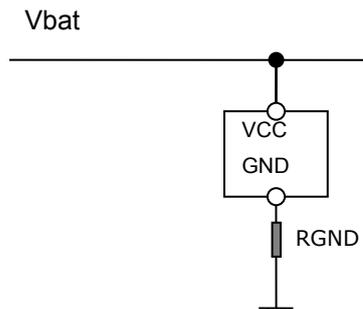
\*GND Network 推奨例

V<sub>loaddump</sub> < 35V の場合



外付け部品は必須ではありません。

35V < V<sub>loaddump</sub> < 42V の場合



ロードダンプ時の制御回路電源ダイオードに流れる電流を制限するために、外付け抵抗の設置を推奨します。外付け抵抗値の推奨値は 100Ωです。

改訂記録	μPD166033T1U データシート
------	---------------------

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2014.03.27	1-38	初版発行
2.00	2015.05.22	23	"低出力電流時のオン抵抗制御機能の動作"を追加

すべての商標および登録商標は、それぞれの所有者に帰属します。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したものです。誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、  
各品質水準は、以下に示す用途に製品が使用されることを意図しております。  
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、  
家電、工作機械、パーソナル機器、産業用ロボット等  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、  
防災・防犯装置、各種安全装置等  
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じて、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問い合わせください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍用用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

営業お問い合わせ窓口

<http://www.renesas.com>

営業お問い合わせ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒100-0004 千代田区大手町2-6-2 (日本ビル)

技術的なお問合せおよび資料のご請求は下記へどうぞ。  
総合お問い合わせ窓口：<http://japan.renesas.com/contact/>