

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

40ビット高耐圧CMOSドライバ

μ PD16310は、PDP、EL、FIPなどのフラット・ディスプレイ・パネル用の高耐圧CMOSドライバです。ビットの双方向シフトレジスタ、ビットラッチ、高耐圧CMOSドライバから構成されています。ロジック部はマイクロコンピュータと直結できるよう、5.0V電源で動作します（CMOSレベル入力）。またドライバ部は80V、50mA MAX.の高耐圧出力で、ロジック部、ドライバ部ともCMOSで構成されていますので、低消費電力です。

特 徴

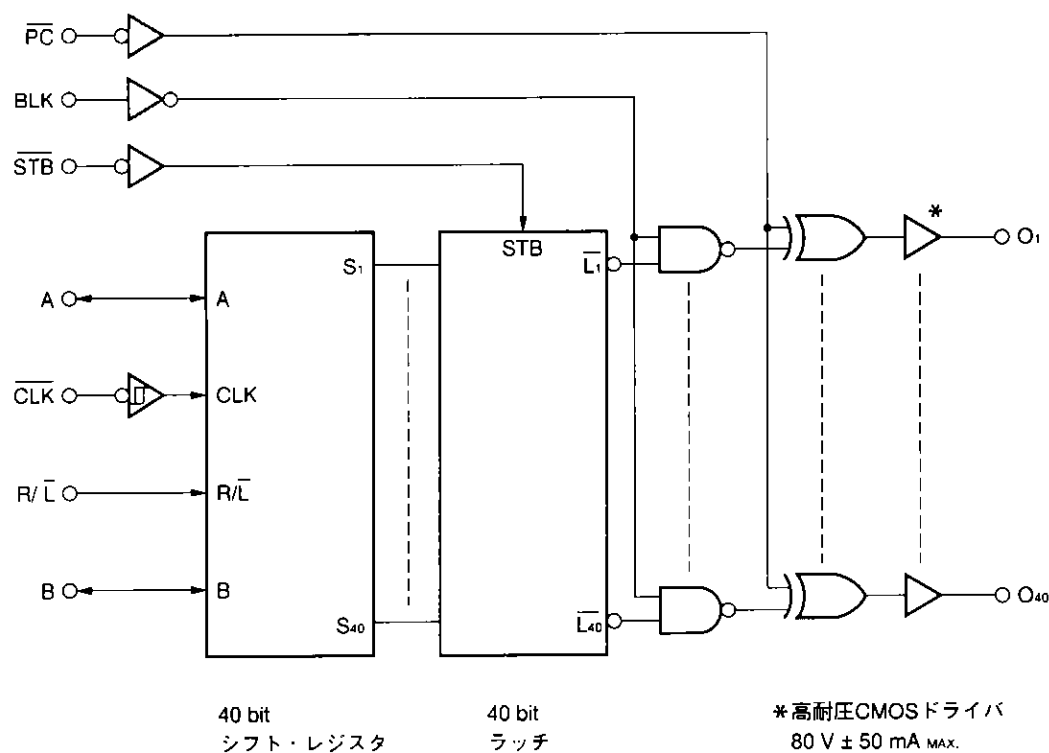
- 40ビット双方向シフトレジスタ内蔵
- 高速データ転送可能 ($f_{max.} = 20\text{ MHz MIN.}$)
- 高耐圧出力 (80V, 50mA MAX.)
- PC端子により、全ドライバ出力の極性反転が可能
- 転送クロック(外部)とラッチによるデータ制御
- 動作温度範囲が広い ($-40 \sim +85\text{ }^\circ\text{C}$)
- 高耐圧CMOS構造

オーダ情報

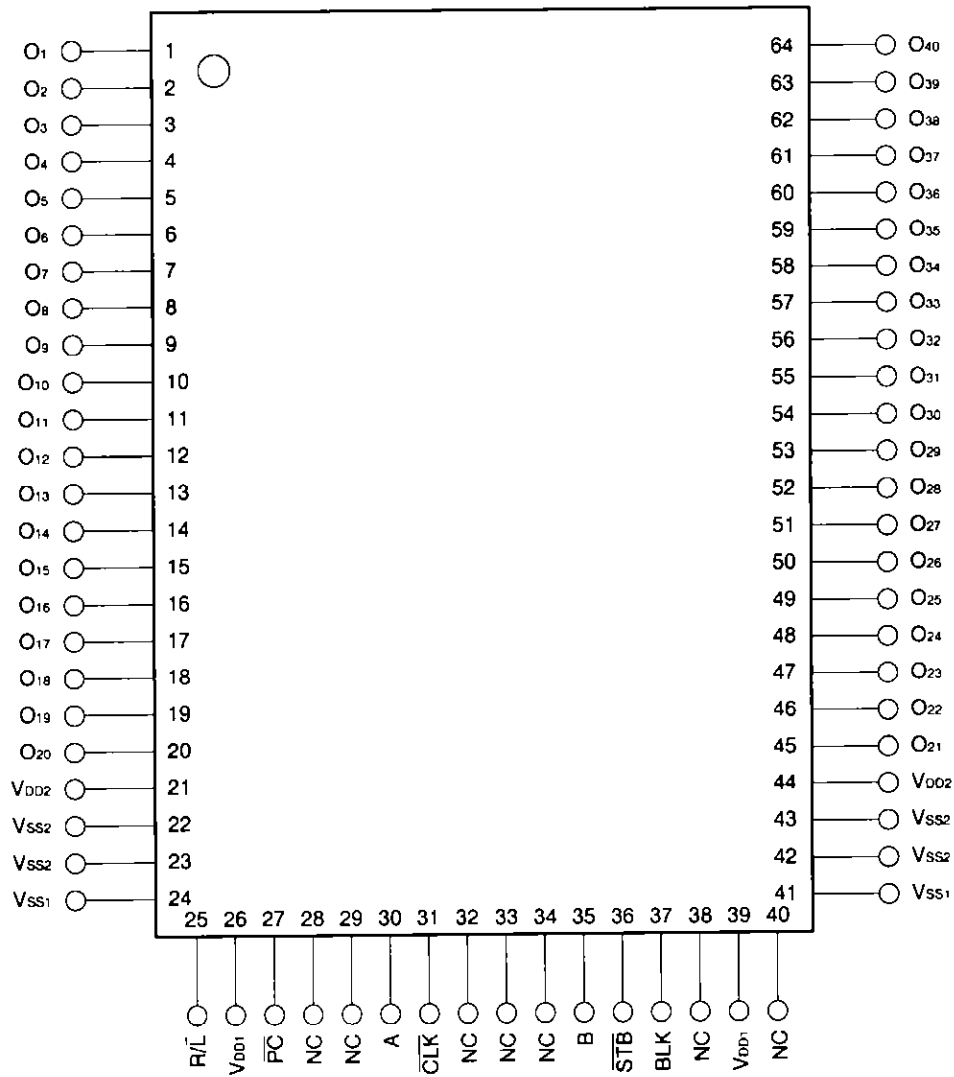
オーダ名称	パッケージ	品質水準
μ PD16310GF-3L9	80ピン・プラスチックQFP (3方向リード)	標準 (一般電子機器用)

品質水準とその応用分野の詳細については当社発行の資料「NEC 半導体デバイスの品質水準」(IEI-620)をご覧ください。

ブロック図



端子接続図 (Top View)



- ・ 33 ピンはリード・フレームに接続されていますので必ずオープンとしてください。
- ・ V_{DD1}, V_{DD2}, V_{SS1}, V_{SS2}は必ず全ピン使用してください。また, V_{SS1}とV_{SS2}は, 同電位でご使用ください。
- ・ ラッチアップ破壊防止のため, 電源投入順序は, V_{DD1}, ロジック信号, V_{DD2}の順とし, シャ断時は, この逆としてください。また, 遷移期間中もこの関係を守ってください。

端子説明

端子記号	端子名	ピン番号	説明
PC	極性反転入力	27	PC = L : 全出力極性反転
BLK	ブランク入力	37	BLK = H : 全出力 = H or L
STB	ラッチ・ストロブ入力	36	Lでスルー, Hでデータ保持
A	RIGHTデータ入出力	30	R/L = H : A入力, B出力 R/L = L : B入力, A出力
B	LEFTデータ入出力	35	
CLK	クロック入力	31	立ち下がりでシフト実行
R/L	シフト方向コントロール入力	25	Hで右シフト・モード A→O ₁ …O ₄₀ →B Lで左シフト・モード B→O ₄₀ …O ₁ →A
O ₁ ~O ₄₀	高耐圧出力	1~20, 45~64	80 V 50 mA MAX.
V _{DD1}	ロジック部電源	26, 39	5.0 V±10 %
V _{DD2}	ドライバ部電源	21, 44	10~70 V
V _{SS1}	ロジック・グランド	24, 41	システムのGNDに接続
V _{SS2}	パワー・グランド	22, 23, 42, 43	システムのGNDに接続
NC	空き端子	28, 29, 32, 33 38, 40	ノン・コネクション 33ピンは必ずオープンとしてください。

真理値表 1 (シフトレジスタ部)

入 力		入 出 力		シフトレジスタ
R/L	CLK	A	B	
H	↓	入力	出力	右シフト実行
H	H or L		出力 *1	保持
L	↓	出力 *2	入力	左シフト実行
L	H or L	出力		保持

*1 クロックの立ち下がりで, S₃₉はS₄₀に移行してBより出力される。

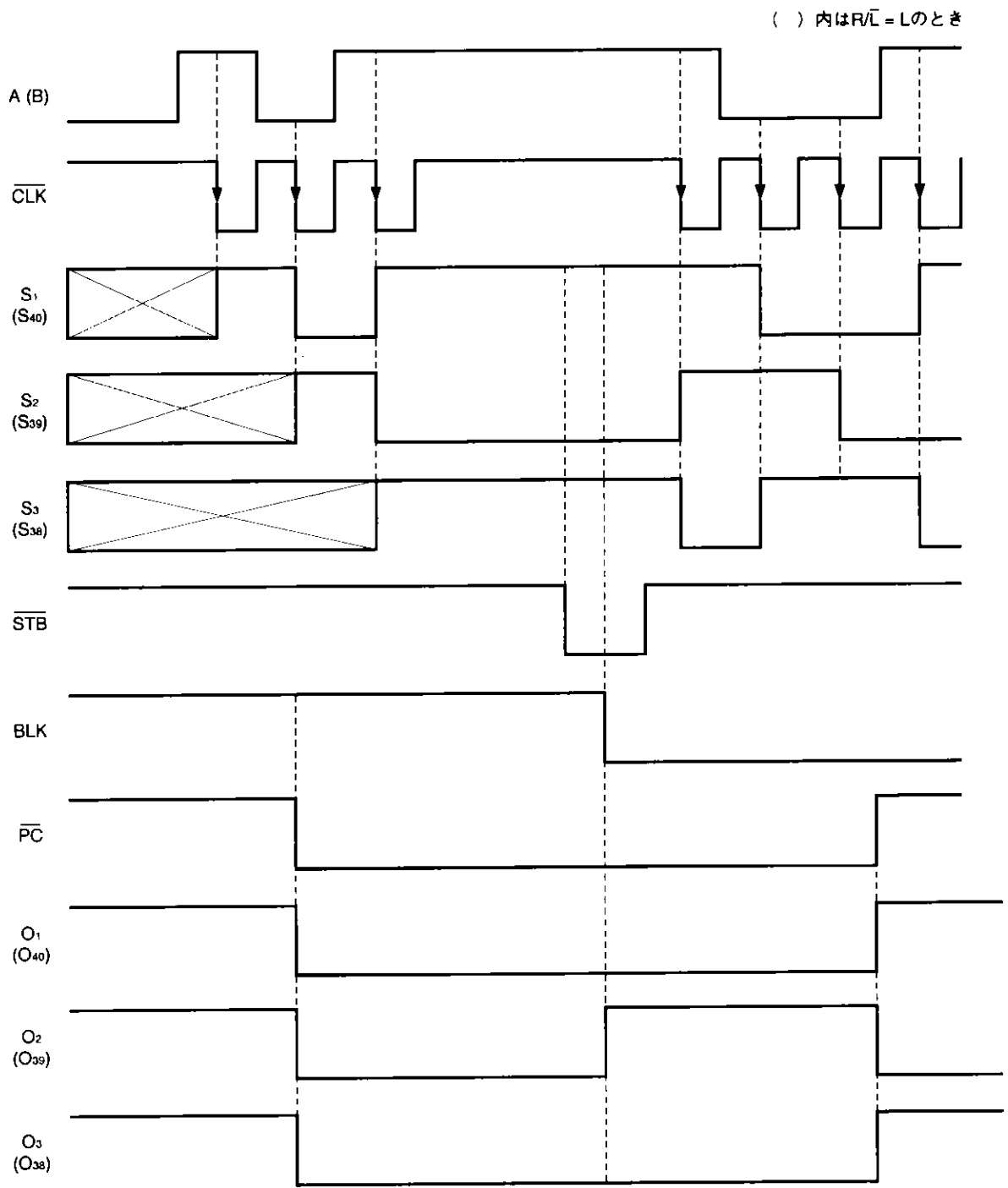
*2 クロックの立ち下がりで, S₂はS₁に移行してAより出力される。

真理値表 2 (ラッチ, ドライバ部)

A/B	入 力			ドライバ出力の状態
	STB	BLK	PC	
x	x	H	H	H (全ドライバ:H)
x	x	H	L	L (全ドライバ:L)
H	L	L	H	H
H	L	L	L	L
L	L	L	H	L
L	L	L	L	H
x	H	L	H	STBがHになる直前のDATAを出力する
x	H	L	L	STBがHになる直前のDATAを反転出力する

x = H or L, H = ハイ・レベル, L = ロウ・レベル

タイミング・チャート



絶対最大定格 (Ta = 25 °C, VSS1 = VSS2 = 0 V)

項 目	略 号	定 格	単 位
ロジック部電源電圧	VDD1	-0.5~+7.0	V
ロジック部入力電圧	Vi	-0.5~VDD1+0.5	V
ロジック部出力電圧	Vo1	-0.5~VDD1+0.5	V
ドライバ部電源電圧	VDD2	-0.5~+80	V
ドライバ出力電圧	Vo2	-0.5~VDD2+0.5	V
ドライバ出力電流	Io2	±50	mA
パッケージ許容損失	Pd	1 000	mW
動作温度	T _{opt.}	-40~+85	°C
保存温度	T _{stg.}	-65~+150	°C

推奨動作範囲 (Ta = 25 °C, VSS1 = VSS2 = 0 V)

項 目	略 号	MIN.	TYP.	MAX.	単 位
ロジック部電源電圧	VDD1	4.5	5.0	5.5	V
ハイ・レベル入力電圧	V _{IH}	0.7 · VDD1		VDD1	V
ロウ・レベル入力電圧	V _{IL}	0		0.2 · VDD1	V
ドライバ部電源電圧	VDD2	10		70	V
ドライバ出力電流	I _{OL2}			+40	mA
	I _{OH2}			-40	mA

電気的特性 (Ta = 25 °C, VDD1 = 5.0 V, VDD2 = 70 V, VSS1 = VSS2 = 0 V)

項 目	略 号	条 件	MIN.	TYP.	MAX.	単 位
ハイ・レベル出力電圧	V _{OH1}	ロジック I _{OH1} = -1.0 mA	0.9 VDD1			V
ロウ・レベル出力電圧	V _{OL1}	ロジック I _{OL1} = 1.0 mA			0.1 VDD1	V
ハイ・レベル出力電圧	V _{OH21}	O ₁ ~O ₄₀ , I _{OH2} = -1.0 mA	69			V
	V _{OH22}	O ₁ ~O ₄₀ , I _{OH2} = -10 mA	65			V
ロウ・レベル出力電圧	V _{OL21}	O ₁ ~O ₄₀ , I _{OL2} = 5.0 mA			1.0	V
	V _{OL22}	O ₁ ~O ₄₀ , I _{OL2} = 40 mA			10	V
ハイ・レベル入力電流	I _{IH}	V _i = VDD1			1.0	μA
ロウ・レベル入力電流	I _{IL}	V _i = 0 V			-1.0	μA
ハイ・レベル入力電圧	V _{IH}		0.7 VDD1			V
ロウ・レベル入力電圧	V _{IL}				0.2 VDD1	V
静 消 費 電 流	I _{DD1}	ロジック部, Ta = 25 °C			10	μA
	I _{DD1}	ロジック部, Ta = -40~+85 °C			100	μA
	I _{DD2}	ドライバ部, Ta = 25 °C			100	μA
	I _{DD2}	ドライバ部, Ta = -40~+85 °C			1 000	μA

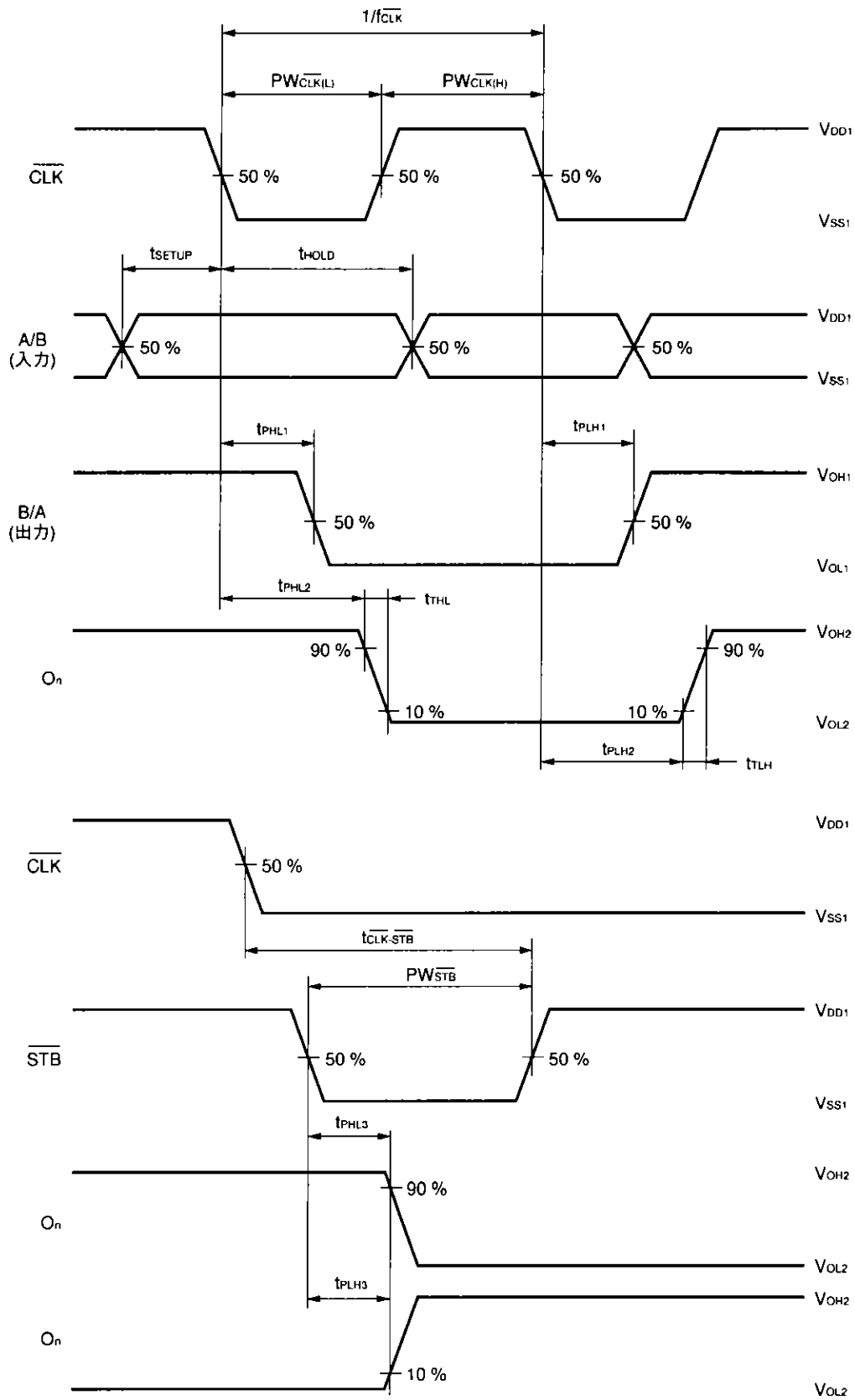
スイッチング特性 ($T_a = 25\text{ }^\circ\text{C}$, $V_{DD1} = 5.0\text{ V}$, $V_{DD2} = 70\text{ V}$, $V_{SS1} = V_{SS2} = 0\text{ V}$, ロジック $C_L = 15\text{ pF}$,
ドライバ $C_L = 50\text{ pF}$)

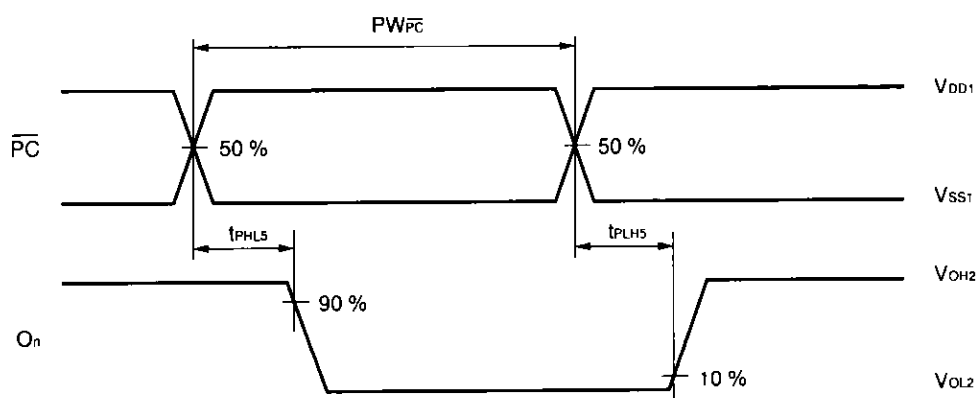
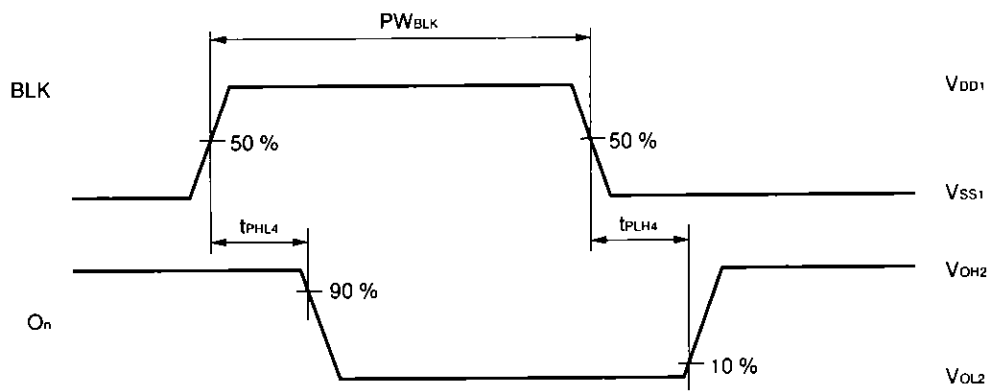
項目	略号	条件	MIN.	TYP.	MAX.	単位
伝達遅延時間	t_{PHL1}	$\overline{\text{CLK}} \rightarrow \text{A/B}$			50	ns
	t_{PLH1}				50	ns
	t_{PHL2}	$\overline{\text{CLK}} \rightarrow O_1 \sim O_{40}$			160	ns
	t_{PLH2}				160	ns
	t_{PHL3}	$\overline{\text{STB}} \rightarrow O_1 \sim O_{40}$			150	ns
	t_{PLH3}				150	ns
	t_{PHL4}	$\text{BLK} \rightarrow O_1 \sim O_{40}$			145	ns
	t_{PLH4}				145	ns
	t_{PHL5}	$\overline{\text{PC}} \rightarrow O_1 \sim O_{40}$			140	ns
t_{PLH5}				140	ns	
立ち上がり時間	t_{TLH}	$O_1 \sim O_{40}$			70	ns
立ち下がり時間	t_{THL}	$O_1 \sim O_{40}$	2		70	ns
最大クロック周波数	f_{max}	Duty = 50%, データ取り込み	20			MHz
		カスケード接続時	16			MHz
入力容量	C_i				15	pF

タイミング必要条件 ($T_a = -40 \sim 85\text{ }^\circ\text{C}$, $V_{DD1} = 4.5 \sim 5.5\text{ V}$, $V_{SS1} = V_{SS2} = 0\text{ V}$)

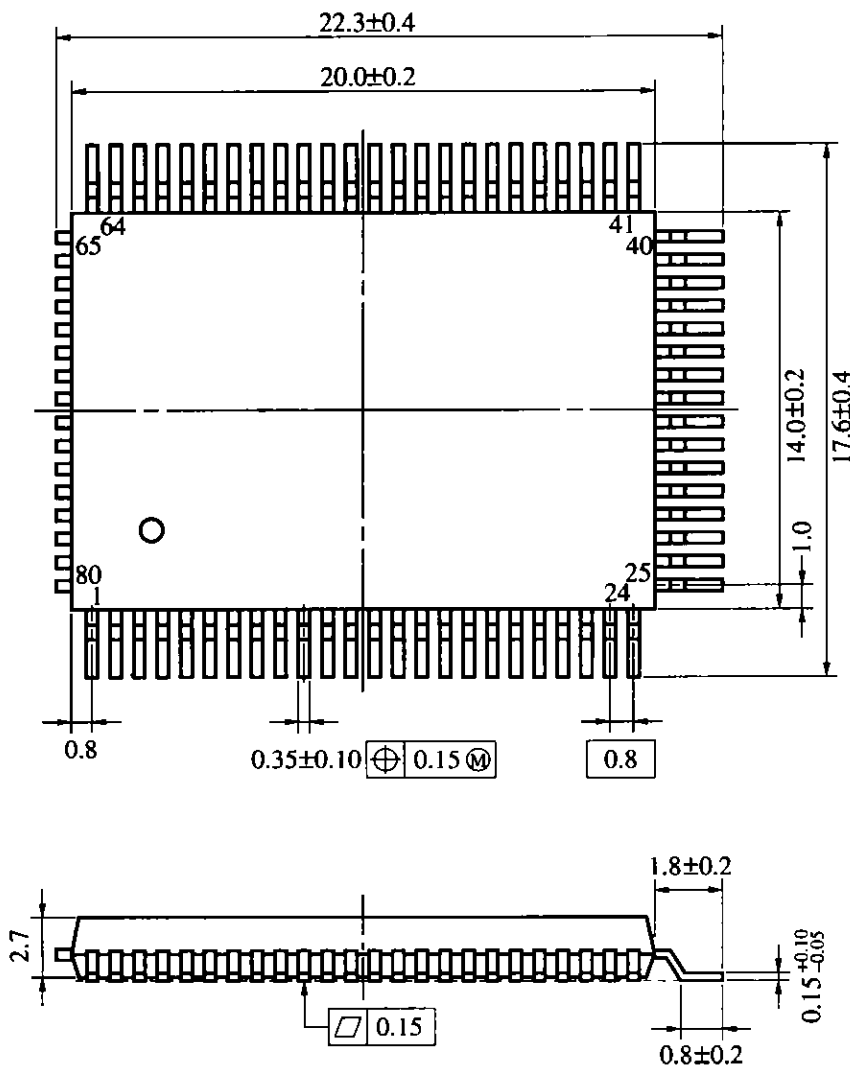
項目	略号	条件	MIN.	TYP.	MAX.	単位
クロック・パルス幅	$PW_{\overline{\text{CLK}}}$		20			ns
ストローブ・パルス幅	$PW_{\overline{\text{STB}}}$		20			ns
ブランク・パルス幅	PW_{BLK}		200			ns
$\overline{\text{PC}}$ パルス幅	$PW_{\overline{\text{PC}}}$		200			ns
データ・セットアップ時間	t_{SETUP}		10			ns
データ・ホールド時間	t_{HOLD}		10			ns
クロック-ストローブ間時間	$t_{\overline{\text{CLK}}-\overline{\text{STB}}}$	$\overline{\text{CLK}} \downarrow \rightarrow \overline{\text{STB}} \uparrow$	50			ns

スイッチング特性波形

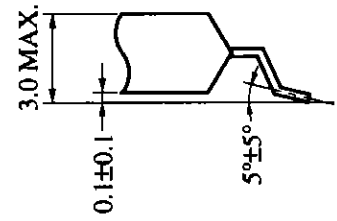




80ピン・プラスチック QFP (14×20) (3方向) 外形図 (単位: mm)



端子先端形状詳細図



P80GF-80-3L9-1

半田付け推奨条件

本製品の半田付け実装は、下表の推奨条件で実施願います。

なお、推奨条件以外の半田付け方式および半田付け条件については、販売員にご相談ください。

表面実装タイプ

半田付け推奨条件の詳細は、インフォメーション資料「半導体デバイス実装マニュアル」(IEI-616)をご参照ください。

μPD16310GF-3L9

半田付け方式	半 田 付 け 条 件	推奨条件記号
赤外線リフロ	パッケージ・ピーク温度：230℃、時間：30秒以内（210℃以上）、回数：1回 制限日数：なし*	IR30-00-1
VPS	パッケージ・ピーク温度：215℃、時間：40秒以内（200℃以上）、回数：1回 制限日数：なし*	VP15-00-1
端子部分加熱	端子部温度：300℃以下、時間：10秒以内、制限日数：なし*	

*：ドライバック開封後の保管日数で、保管条件は25℃、65%RH以下。

注 半田付け方式の併用は避けください（ただし、端子部分加熱方式は除く）。

参考資料

「NEC半導体デバイスの信頼性品質管理」(IEM-5069)

「NEC半導体デバイスの品質水準」(IEI-620)

「半導体デバイス実装マニュアル」(IEI-616)

(X ㄷ)

[メ モ]

- 文書による当社の承諾なしに本資料の転載複製を禁じます。
- この製品を使用したことにより、第三者の工業所有権等にかかわる問題が発生した場合、当社製品の構造製法に直接かかわるもの以外につきましては、当社はその責を負いませんのでご了承ください。
- 当社は、航空宇宙機器、海底中継器、原子力制御システム、生命維持のための医療用機器などに推奨できる製品を標準的には用意しておりません。当社製品をこれらの用途にご使用をお考えのお客様、および、「標準」品質水準品を当社が意図した用途以外にご使用をお考えのお客様は、事前に販売窓口までご連絡頂きますようお願い致します。

当社推奨の用途例

標準：コンピュータ、OA機器、通信機器、計測機器、工作機械、産業用ロボット、AV機器、家電等
 特別：輸送機器（列車、自動車等）、交通信号機器、防災／防犯装置等

- この製品は耐放射線設計をしておりません。

M4 92.6

— お問い合わせは、最寄りのNECへ —

【営業関係お問い合わせ先】

コンシューマ半導体販売事業部 OA半導体販売事業部 インタストリ半導体販売事業部	〒108-01	東京都港区芝五丁目7番1号 (NEC本社ビル)	東京 (03)3454-1111	(大代表)
中部支社 半導体販売部	〒460	名古屋市中区栄四丁目14番5号 (松下中目ビル)	名古屋 (052)242-2755	
関西支社 半導体第一販売部 半導体第二販売部 半導体第三販売部	〒540	大阪市中央区城見一丁目4番24号 (NEC関西ビル)	大阪 (06) 945-3178 大阪 (06) 945-3200 大阪 (06) 945-3208	
北海道支社 札幌 (011)231-0161 東北支社 仙台 (022)261-5511 岩手支店 盛岡 (0196)51-4344 山形支店 山形 (0236)23-5511 郡山支店 郡山 (0249)23-5511 いわき支店 いわき (0246)21-5511 長岡支店 長岡 (0258)36-2155 水戸支店 水戸 (0292)26-1717 神奈川支社 横浜 (045)324-5511 群馬支店 高崎 (0273)26-1255 太田支店 太田 (0276)46-4011 宇都宮支店 宇都宮 (0286)21-2281	小山支店 小山 (0285)24-5011 長野支社 長野 (0262)35-1444 松本支店 松本 (0263)35-1666 上諏訪支店 上諏訪 (0266)53-5350 甲府支店 甲府 (0552)24-4141 埼玉支店 埼玉 (048)641-1411 立川支店 立川 (0425)26-5981 千葉支店 千葉 (043)238-8116 茨城支店 茨城 (054)255-2211 新潟支店 新潟 (0559)63-4455 沼津支店 沼津 (053)452-2711 北陸支店 金沢 (0762)23-1621	福井支店 福井 (0776)22-1866 富山支店 富山 (0764)31-8461 京都支社 京都 (075)344-7824 神戸支社 神戸 (078)332-3311 中国支社 広島 (082)242-5504 鳥取支店 鳥取 (0857)27-5311 岡山支店 岡山 (086)225-4455 四国支店 高松 (0878)36-1200 新居浜支店 新居浜 (0897)32-5001 松山支店 松山 (0899)45-4111 九州支社 福岡 (092)271-7700 北九州支店 北九州 (093)541-2887		

【本資料に関する技術お問い合わせ先】

半導体応用技術本部 汎用デバイス技術部	〒210	川崎市幸区塚越三丁目484番地	川崎 (044)548-8862	半導体 インフォメーションセンター FAX(044)548-7900 (FAXにてお願い致します)
半導体応用技術本部 中部応用システム技術部	〒460	名古屋市中区栄四丁目14番5号 (松下中目ビル)	名古屋 (052)242-2762	
半導体応用技術本部 西日本応用システム技術部	〒540	大阪市中央区城見一丁目4番24号 (NEC関西ビル)	大阪 (06) 945-3383	