

TBB1002

バイアス回路内蔵 MOS FET IC UHF/VHF 高周波増幅

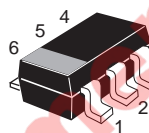
R07DS0313JJ1000
(Previous: RJJ03G0754-0900)
Rev.10.00
2011.03.28

特長

- 小型面実装外形 (CMPAK-6) に 2 個の BBFET を内蔵 : PC 基板面積縮小が可能。
- 世界標準チューナの RF 段に最適。
- チューナの組立コスト低減に有利。
- 静電破壊耐量大 : サージ吸収用保護ダイオードを内蔵
200 V 以上 (C = 200 pF, R = 0)

外観図

ルネサスパッケージコード: PTSP0006JA-A
(パッケージ名称: CMPAK-6)



1. ゲート1(1)
2. ソース
3. ドレイン(1)
4. ドレイン(2)
5. ゲート2
6. ゲート1(2)

- 【注】 1. 現品表示マークは「BM」です。
2. TBB1002 は、ルネサス TWIN BBFET の個別型名です。

絶対最大定格

(Ta = 25°C)

項目	記号	定格値	単位
ドレイン・ソース電圧	V_{DS}	6	V
ゲート1・ソース電圧	V_{G1S}	+6 -0	V
ゲート2・ソース電圧	V_{G2S}	+6 -0	V
ドレイン電流	I_D	30	mA
許容チャネル損失	P_{ch}^{T3}	250	mW
チャネル温度	T_{ch}	150	°C
保存温度	T_{stg}	-55 ~ +150	°C

【注】 3. ガラスエポキシ基板 (49 mm × 38 mm × 1 mm) 搭載時の許容値。

電気的特性

・ FET1

(Ta = 25°C)

項目	記号	Min	Typ	Max	単位	測定条件
ドレイン・ソース破壊電圧	$V_{(BR)DSS}$	6	—	—	V	$I_D = 200 \mu A, V_{G1S} = V_{G2S} = 0$
ゲート1・ソース破壊電圧	$V_{(BR)G1SS}$	+6	—	—	V	$I_{G1} = +10 \mu A, V_{G2S} = V_{DS} = 0$
ゲート2・ソース破壊電圧	$V_{(BR)G2SS}$	+6	—	—	V	$I_{G2} = +10 \mu A, V_{G1S} = V_{DS} = 0$
ゲート1 遮断電流	I_{G1SS}	—	—	+100	nA	$V_{G1S} = +5 V, V_{G2S} = V_{DS} = 0$
ゲート2 遮断電流	I_{G2SS}	—	—	+100	nA	$V_{G2S} = +5 V, V_{G1S} = V_{DS} = 0$
ゲート1・ソース遮断電圧	$V_{G1S(off)}$	0.5	0.75	1.0	V	$V_{DS} = 5 V, V_{G2S} = 4 V, I_D = 100 \mu A$
ゲート2・ソース遮断電圧	$V_{G2S(off)}$	0.5	0.75	1.0	V	$V_{DS} = 5 V, V_{G1S} = 5 V, I_D = 100 \mu A$
ドレイン電流	$I_{D(op)}$	13	17	21	mA	$V_{DS} = 5 V, V_{G1} = 5 V$ $V_{G2S} = 4 V, R_G = 100 k\Omega$
順伝達アドミタンス	$ y_{fs} $	21	26	31	mS	$V_{DS} = 5 V, V_{G1} = 5 V, V_{G2S} = 4 V$ $R_G = 100 k\Omega, f = 1 kHz$
入力容量	C_{iss}	1.4	1.8	2.2	pF	$V_{DS} = 5 V, V_{G1} = 5 V$
出力容量	C_{oss}	1.0	1.4	1.8	pF	$V_{G2S} = 4 V, R_G = 100 k\Omega$
帰還容量	C_{rss}	—	0.02	0.04	pF	$f = 1 MHz$
電力利得	PG	16	21	—	dB	$V_{DS} = V_{G1} = 5 V, V_{G2S} = 4 V$ $R_G = 100 k\Omega, f = 900 MHz$
雑音指数	NF	—	1.7	2.5	dB	$Z_i = S11^*, Z_o = S22^*(PG)$ $Z_i = S11opt (NF)$

・ FET2

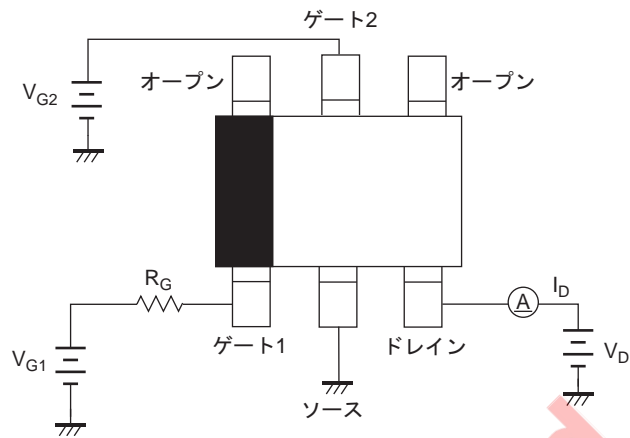
(Ta = 25°C)

項目	記号	Min	Typ	Max	単位	測定条件
ドレイン・ソース破壊電圧	$V_{(BR)DSS}$	6	—	—	V	$I_D = 200 \mu A, V_{G1S} = V_{G2S} = 0$
ゲート1・ソース破壊電圧	$V_{(BR)G1SS}$	+6	—	—	V	$I_{G1} = +10 \mu A, V_{G2S} = V_{DS} = 0$
ゲート2・ソース破壊電圧	$V_{(BR)G2SS}$	+6	—	—	V	$I_{G2} = +10 \mu A, V_{G1S} = V_{DS} = 0$
ゲート1 遮断電流	I_{G1SS}	—	—	+100	nA	$V_{G1S} = +5 V, V_{G2S} = V_{DS} = 0$
ゲート2 遮断電流	I_{G2SS}	—	—	+100	nA	$V_{G2S} = +5 V, V_{G1S} = V_{DS} = 0$
ゲート1・ソース遮断電圧	$V_{G1S(off)}$	0.5	0.75	1.0	V	$V_{DS} = 5 V, V_{G2S} = 4 V, I_D = 100 \mu A$
ゲート2・ソース遮断電圧	$V_{G2S(off)}$	0.5	0.75	1.0	V	$V_{DS} = 5 V, V_{G1S} = 5 V, I_D = 100 \mu A$
ドレイン電流	$I_{D(op)}$	14	18	22	mA	$V_{DS} = 5 V, V_{G1} = 5 V, V_{G2S} = 4 V$ $R_G = 82 k\Omega$
順伝達アドミタンス	$ y_{fs} $	20	25	30	mS	$V_{DS} = 5 V, V_{G1} = 5 V, V_{G2S} = 4 V,$ $R_G = 82 k\Omega, f = 1 kHz$
入力容量	C_{iss}	2.2	2.6	3.0	pF	$V_{DS} = 5 V, V_{G1} = 5 V$
出力容量	C_{oss}	1.2	1.6	2.0	pF	$V_{G2S} = 4 V, R_G = 82 k\Omega$
帰還容量	C_{rss}	—	0.03	0.05	pF	$f = 1 MHz$
電力利得	PG	22	27	—	dB	$V_{DS} = V_{G1} = 5 V, V_{G2S} = 4 V$
雑音指数	NF	—	1.2	1.7	dB	$R_G = 82 k\Omega, f = 200 MHz$

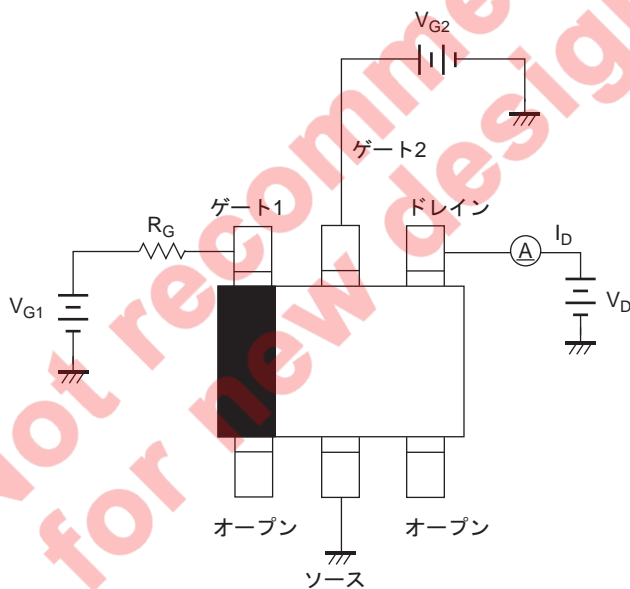
試験回路

- ・動作特性項目の DC バイアス回路 ($I_{D(OP)}$, $|y_{fs}|$, C_{iss} , C_{oss} , C_{rss} , NF , PG)

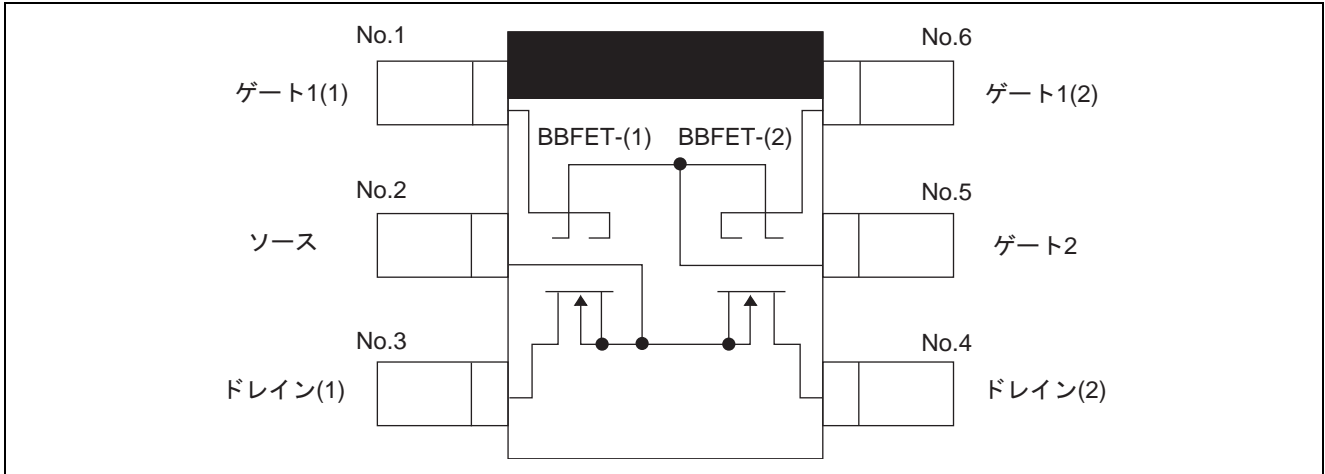
FET1 測定時



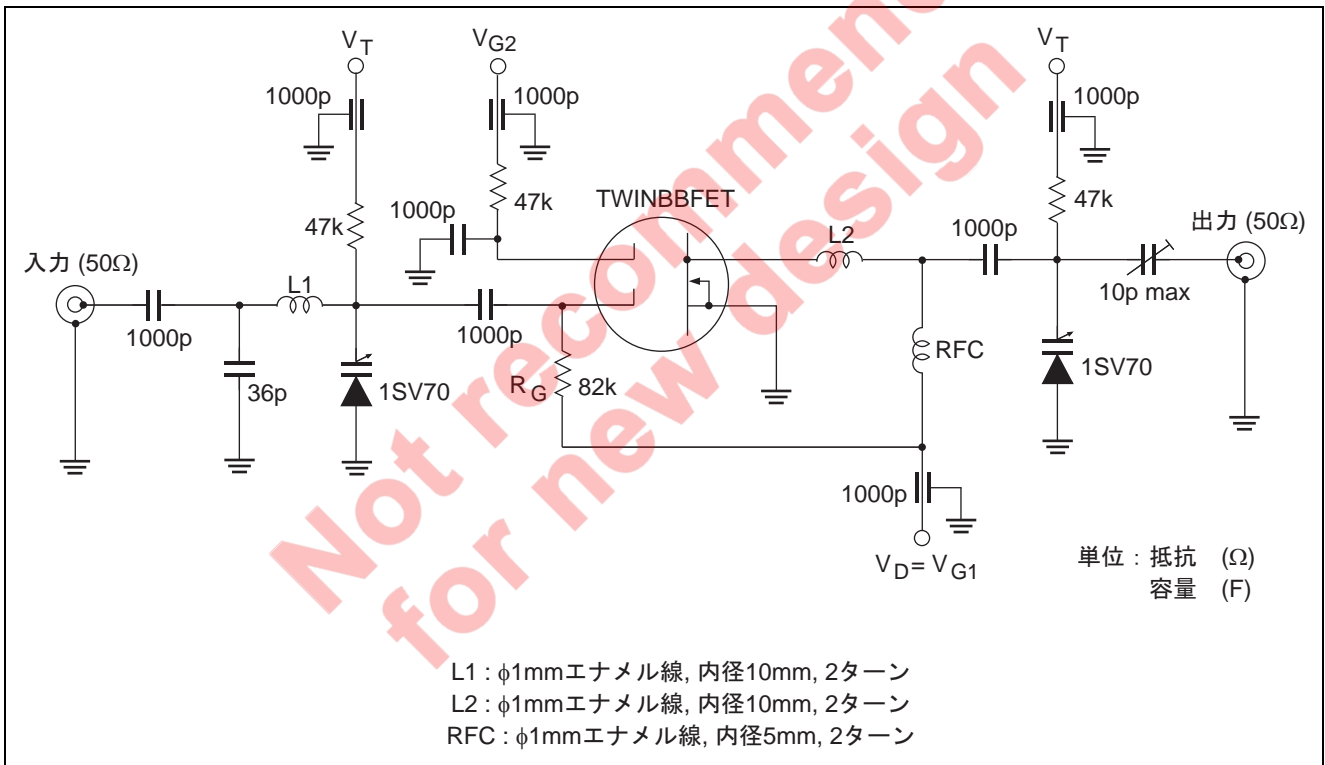
FET2 測定時



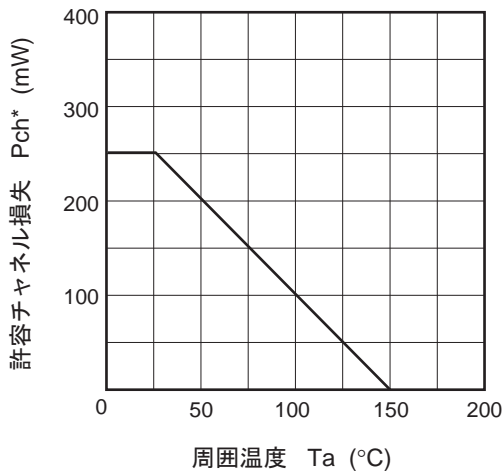
・内部等価回路



・200MHz PG, NF 試験回路

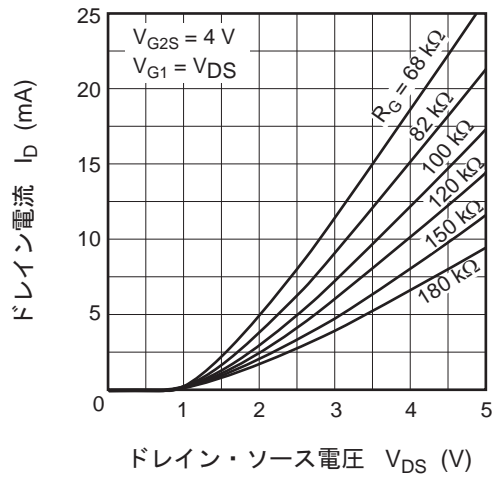


許容チャネル損失の
周囲温度による変化

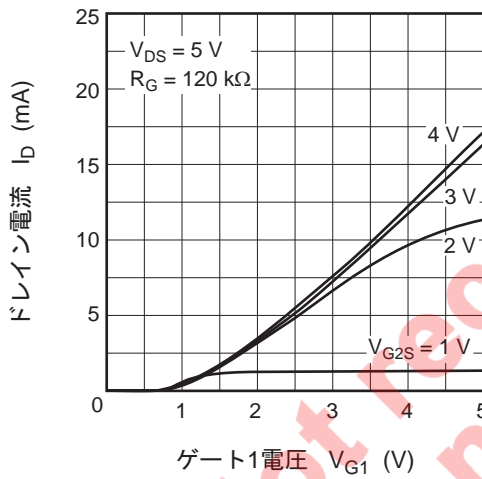


* ガラスエポキシ基板搭載時 (49mm × 38mm × 1mm)

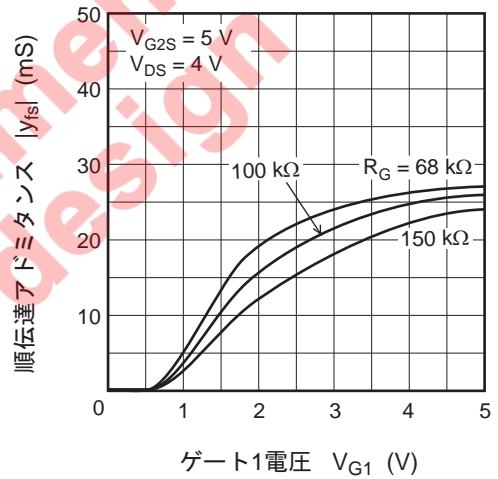
ソース接地出力静特性 (FET1)



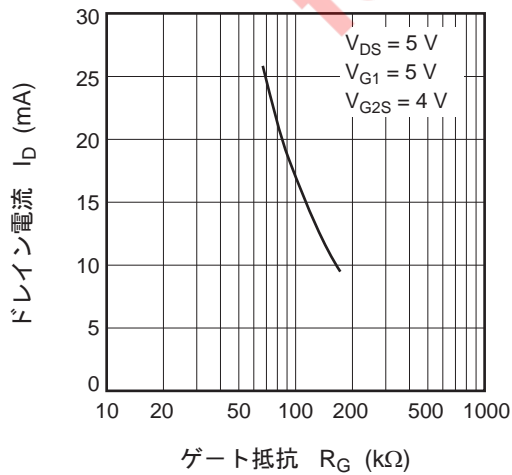
ドレイン電流対ゲート1電圧特性 (FET1)



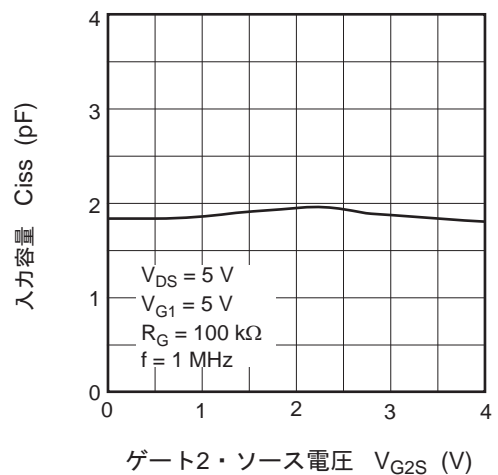
順伝達アドミタンス対
ゲート1電圧特性 (FET1)



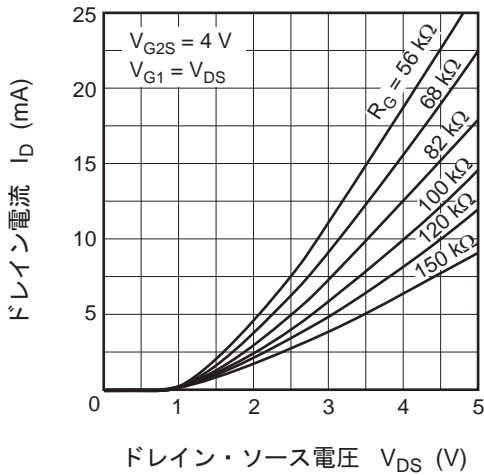
ドレイン電流対ゲート抵抗特性 (FET1)



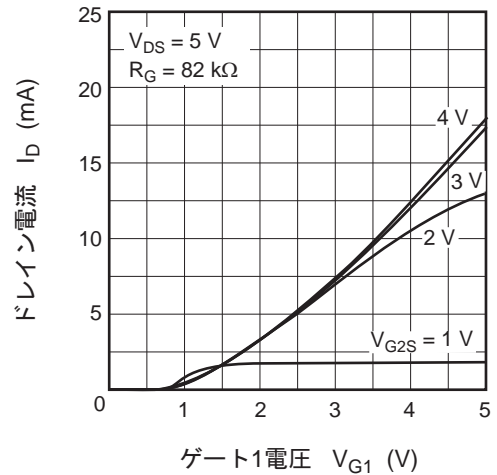
入力容量対
ゲート2・ソース電圧特性 (FET1)



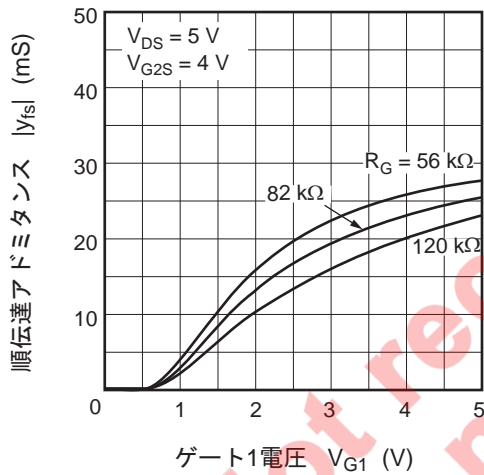
ソース接地出力静特性(FET2)



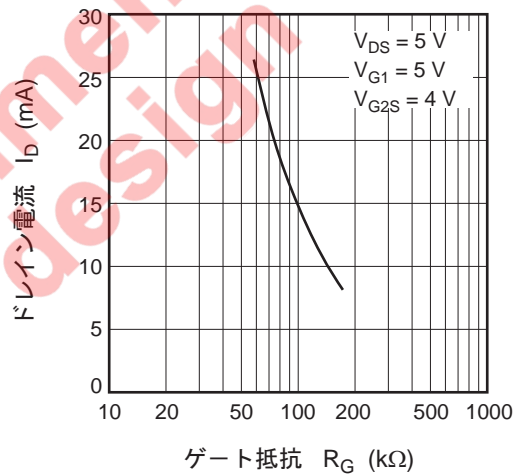
ドレイン電流対
ゲート1電圧特性 (FET2)



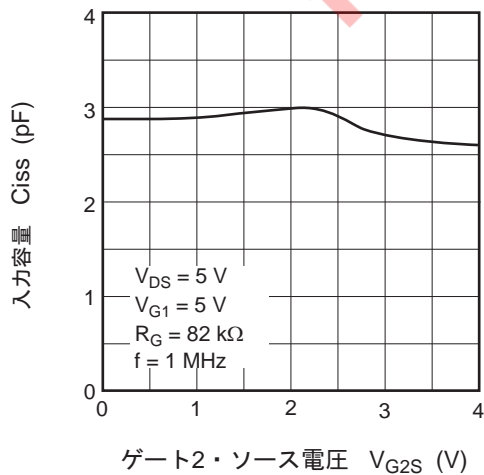
順伝達アドミタンス対
ゲート1電圧特性 (FET2)



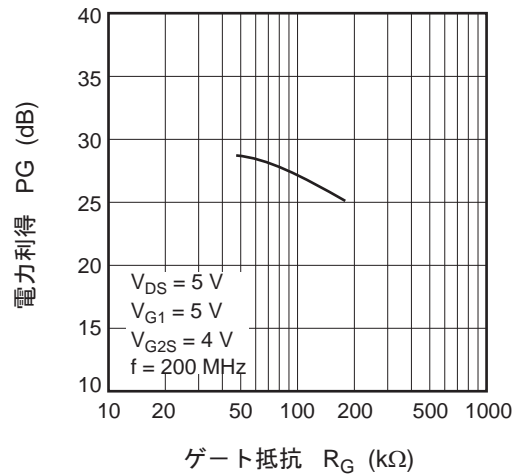
ドレイン電流対ゲート抵抗特性 (FET2)

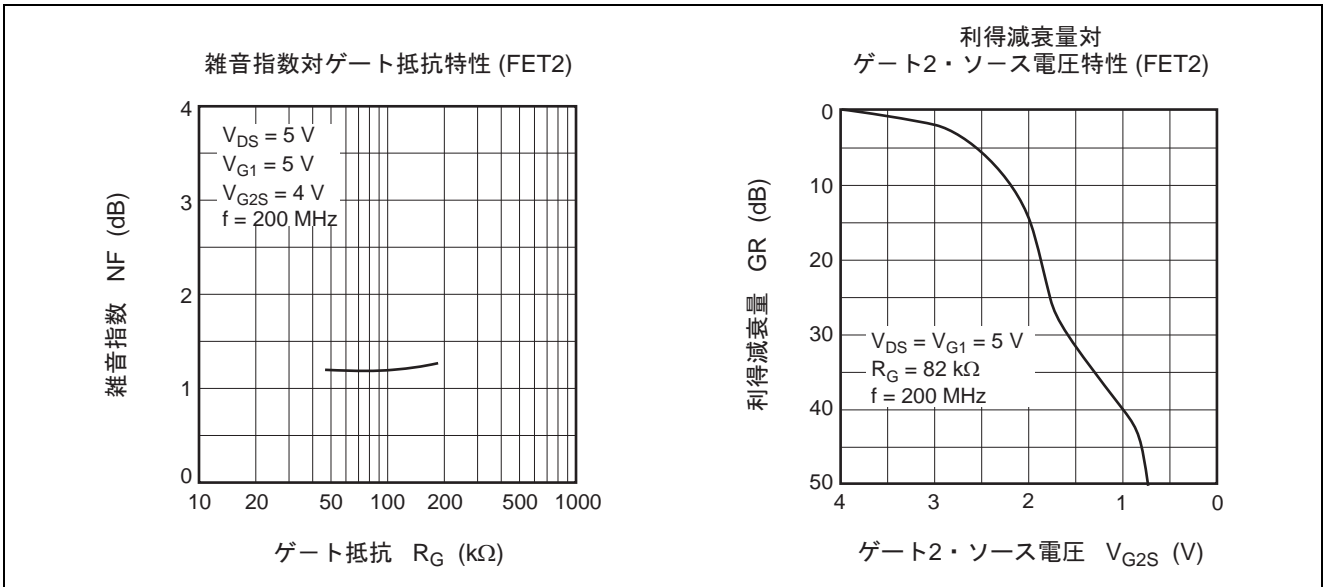


入力容量対
ゲート2・ソース電圧特性 (FET2)



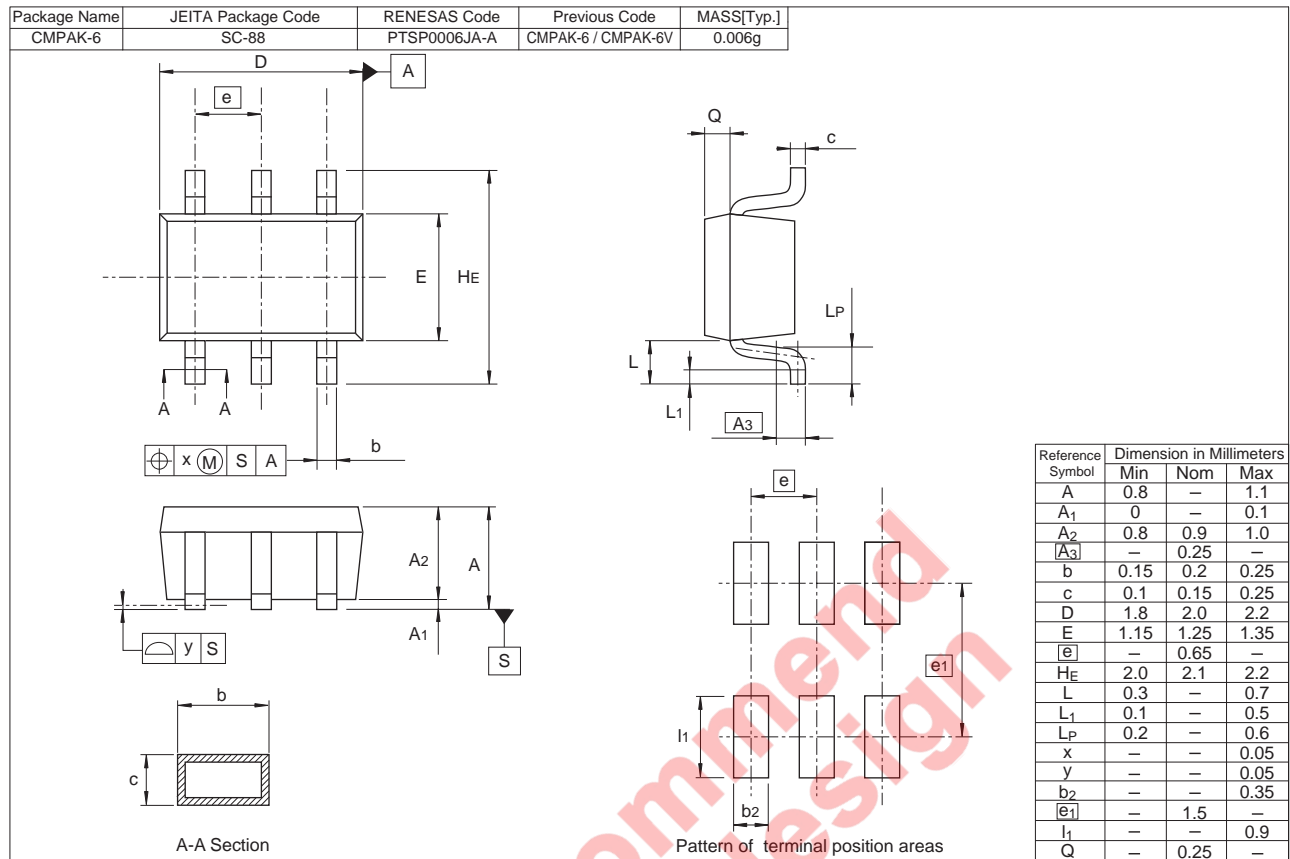
電力利得対ゲート抵抗特性 (FET2)





Not recommend
for new design

外形寸法図



発注情報

発注型名	梱包数量	梱包形態
TBB1002BMTL-E	3000 個	φ178 mm リール, 8 mm エンボステーピング
TBB1002BMTL-H		

【注】 各グレード分けについては生産を停止している場合があります。
 ご注文の場合は弊社営業または特約店に生産ステータスをご確認ください。

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事情報の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/inquiry>