

R1EV58064BxxNシリーズ

R1EV58064BxxRシリーズ

64K EEPROM (8-Kword × 8-bit)

Ready/Busy function

RES function (R1EV58064BxxR)

R10DS0207JJ0201

Rev.2.01

2020.04.01

概要

R1EV58064BxxN シリーズと R1EV58064BxxR シリーズは、8192 ワード×8 ビット EEPROM（電氣的書き換え可能な ROM）です。最新の MONOS メモリ技術、CMOS プロセスおよび回路技術を採用し、高速・低消費電力および高信頼性を実現しています。また、64 バイトページ書き換え機能により、データ書き換えが高速化されています。

特長

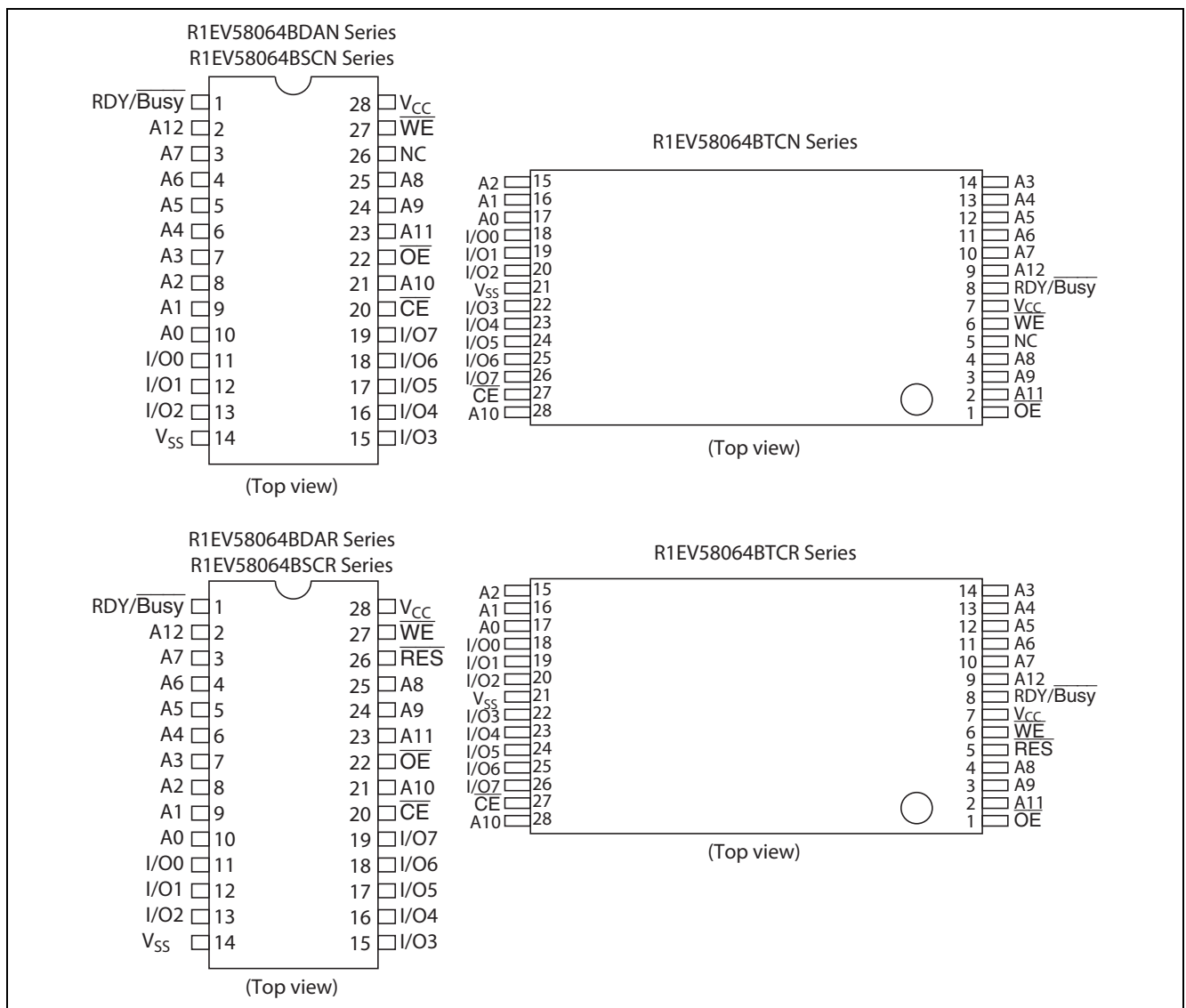
- 単一電源：2.7～5.5V
- アクセス時間:
 - 100ns (max), 2.7V ≤ V_{CC} < 4.5V
 - 70ns (max), 4.5V ≤ V_{CC} ≤ 5.5V
- 消費電力:
 - 動作時：20mW/MHz (typ)
 - スタンバイ時：110μW (max)
- アドレス，データ， $\overline{\text{CE}}$ ， $\overline{\text{OE}}$ ， $\overline{\text{WE}}$ ラッチ
- 自動バイト書き換え：10 ms (max)
- 自動ページ書き換え（64 バイト）：10 ms (max)
- Ready/Busy
- Data ポーリング，トグルビット
- 電源 ON/OFF 時のデータ保護機能
- JEDEC Byte-wide Standard に準拠
- CMOS および MONOS プロセス
- 書き換え回数 10⁵ 回以上
- データ保持 10 年以上
- ソフトウェアデータプロテクション
- リセット機能によるデータ保護 (R1EV58064BxxR シリーズのみでサポートします。)
- 動作温度範囲：-40～+85°C
- 本製品は鉛フリーです。

製品ラインアップ

Orderable Part Name	Access time	Package	Shipping Container	Quantity
R1EV58064BDANBI#B*	100ns	600mil 28-pin plastic DiP PRDP0028AB-A (DP-28V)	Tube	Max. 13 pcs/tube
R1EV58064BDARBI#B*	100ns			Max. 325 pcs/inner box
R1EV58064BSCNBI#B*	100ns	400mil 28-pin plastic SOP PRSP0028DC-A (FP-28DV)	Tube	Max. 25 pcs/tube
R1EV58064BSCRBI#B*	100ns		Tape and reel	Max. 1,000 pcs/inner box
R1EV58064BSCNBI#S*	100ns			1,000 pcs/reel
R1EV58064BSCRBI#S*	100ns	28-pin plastic TSOP PTSA0028ZB-A (TFP-28DBV)	Tray	Max. 60 pcs/tray
R1EV58064BTCNBI#B*	100ns			Max. 600 pcs/inner box
R1EV58064BTCRBI#B*	100ns			

【注】1: *=履歴コード(0,2等)

ピン配置



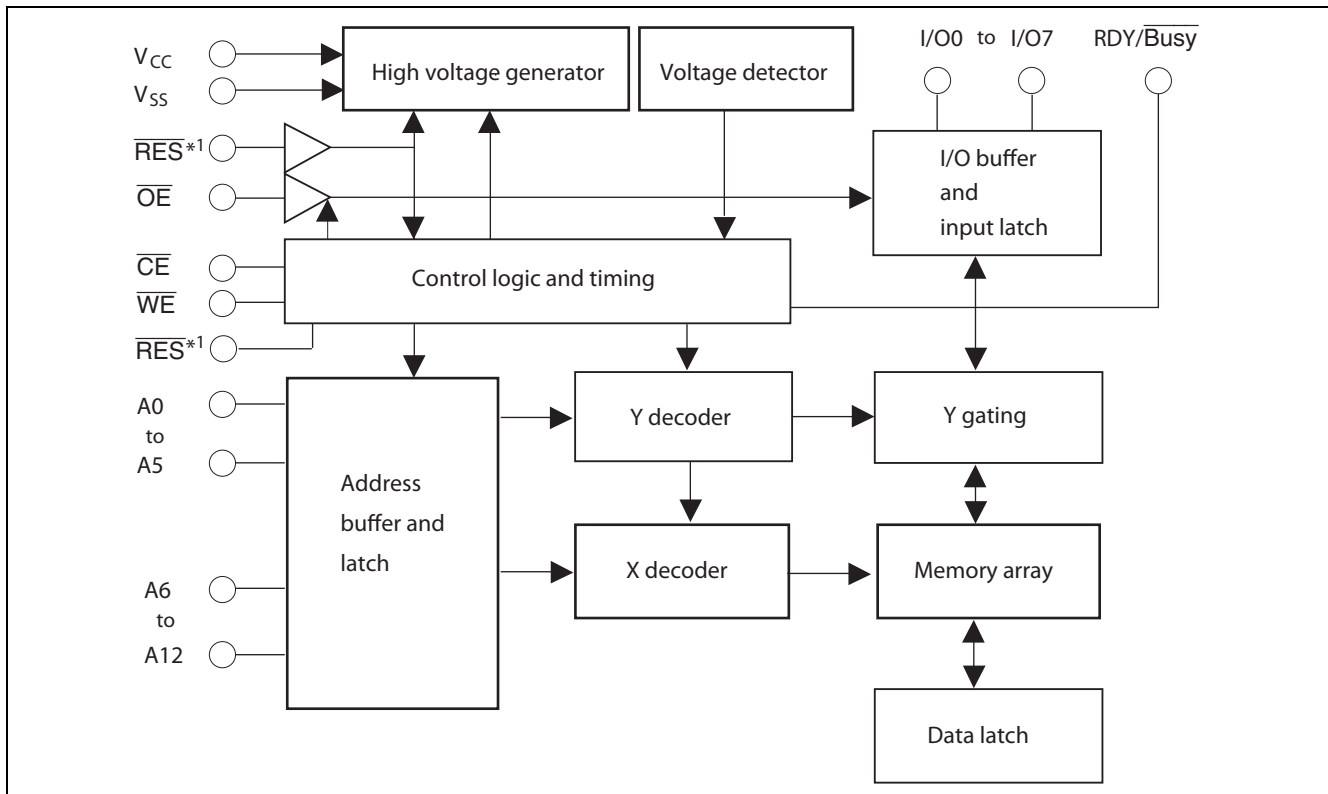
ピン説明

ピン	ピン名称
A0～A12	アドレス入力
I/O0～I/O7	データ入出力
$\overline{\text{CE}}$	チップイネーブル
$\overline{\text{OE}}$	出力イネーブル
$\overline{\text{WE}}$	ライトイネーブル
$\text{RDY}/\overline{\text{Busy}}$	レディビジー
V_{CC}	電源
V_{SS}	接地
$\overline{\text{RES}}^{*1}$	リセット
NC	ノーコネクション

【注】 1. この機能は、R1EV58064BxxR シリーズのみでサポートします。

ブロックダイアグラム

【注】 1. この機能は、R1EV58064BxxR シリーズのみでサポートします。



ピン接続

モード	ピン					
	CE	OE	WE	RES*3	RDY/Busy	I/O
Read	V _{IL}	V _{IL}	V _{IH}	V _H *1	High-Z	Dout
Standby	V _{IH}	×*2	×	×	High-Z	High-Z
Write	V _{IL}	V _{IH}	V _{IL}	V _H	High-Z to V _{OL}	Din
Deselect	V _{IL}	V _{IH}	V _{IH}	V _H	High-Z	High-Z
Write inhibit	×	×	V _{IH}	×	—	—
Write inhibit	×	V _{IL}	×	×	—	—
Data polling	V _{IL}	V _{IL}	V _{IH}	V _H	V _{OL}	Dout (I/O7)
Program reset	×	×	×	V _{IL}	High-Z	High-Z

- 【注】 1. 推奨 DC 動作条件を参照
 2. ×：任意
 3. この機能は、R1EV58064BxxR シリーズのみでサポートします。

絶対最大定格

項 目	記 号	定 格 値	単 位
電源電圧 (V _{SS} に対して)	V _{CC}	−0.6~+7.0	V
入力電圧 (V _{SS} に対して)	V _{in}	−0.5*1~+7.0*3	V
動作温度*2	T _{opr}	−40~+85	°C
保存温度	T _{stg}	−55~+125	°C

- 【注】 1. パルス幅が 50ns 以下の場合は、−3.0V
 2. データ保持を含む
 3. この値は V_{CC} + 1V を超過しないでください。

推奨 DC 動作条件

項 目	記号	Min	Typ	Max	単位
電源電圧	V _{CC}	2.7	—	5.5	V
	V _{SS}	0	0	0	V
入力電圧*6	V _{IL}	−0.3*1	—	0.6*5	V
	V _{IH}	2.4*2	—	V _{CC} + 0.3*3	V
	V _H *4	V _{CC} − 0.5	—	V _{CC} + 1.0	V
動作温度	T _{opr}	−40	—	+85	°C

- 【注】 1. パルス幅が 50ns 以下の場合は−1.0V
 2. V_{CC} = 3.6~5.5V の場合は V_{IH} = 3.0V
 3. パルス幅が 50ns 以下の場合は V_{CC} + 1.0V
 4. この機能は、R1EV58064BxxR シリーズでのみサポートします。
 5. V_{CC} = 3.6~5.5V の場合は V_{IL} = 0.8V
 6. リード動作時、および書き換え動作時の入力電圧条件は、AC 特性の測定条件を参照してください。

DC 特性

(Ta = -40~+85°C, V_{CC} = 2.7~5.5V)

項 目	記号	Min	Typ	Max	単位	測定条件
入力漏洩電流	I _{LI}	—	—	2*1	μA	V _{CC} = 5.5V, V _{in} = 5.5V
出力漏洩電流	I _{LO}	—	—	2	μA	V _{CC} = 5.5V, V _{out} = 5.5V/0.4V
スタンバイ時電源電流	I _{CC1}	—	1~2	5	μA	$\overline{CE} = V_{CC}$
	I _{CC2}	—	—	1	mA	$\overline{CE} = V_{IH}$
動作時電源電流	I _{CC3}	—	—	6	mA	I _{out} = 0mA, duty = 100%, cycle = 1 μs, V _{CC} = 3.6V
		—	—	10	mA	I _{out} = 0mA, duty = 100%, cycle = 1 μs, V _{CC} = 5.5V
		—	—	15	mA	I _{out} = 0mA, duty = 100%, cycle = 100 ns, V _{CC} = 3.6V
		—	—	25	mA	I _{out} = 0mA, duty = 100%, cycle = 70ns, V _{CC} = 5.5V
出力電圧	V _{OL}	—	—	0.4	V	I _{OL} = 2.1mA
	V _{OH}	V _{CC} × 0.8	—	—	V	I _{OH} = -400μA

【注】 1. $\overline{RES}$ ピンの場合は, 100 μA max (R1EV58064BxxR シリーズのみでサポートします)。

容量

(Ta = +25°C, f = 1MHz)

項 目	記号	Min	Typ	Max	単位	測定条件
入力容量	C _{in} *1	—	—	6	pF	V _{in} = 0V
出力容量	C _{out} *1	—	—	12	pF	V _{out} = 0V

【注】 1. このパラメータは, 全数測定されたものではなく, サンプル値です。

AC 特性

(Ta = -40~+85°C, V_{CC} = 2.7~5.5V)

- 入力パルスレベル : 0.4~2.4V (V_{CC} = 2.7~3.6V), 0.4V~3.0V (V_{CC} = 3.6~5.5V)
0V~V_{CC} (RES*2)
- 入力立ち上がり／立ち下がり時間 : ≤ 5ns
- 入力タイミング参照レベル : 0.8V, 1.8V
- 出力負荷 : 1TTL Gate + 100pF
- 出力判定レベル : 1.5V, 1.5V

リードサイクル 1 (2.7V ≤ V_{CC} < 4.5V)

項 目	記 号	Min	Max	単位	測 定 条 件
アクセス時間	t _{ACC}	—	100	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
$\overline{CE}$ ・出力遅延時間	t _{CE}	—	100	ns	$\overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
$\overline{OE}$ ・出力遅延時間	t _{OE}	10	50	ns	$\overline{CE} = V_{IL}, \overline{WE} = V_{IH}$
データ出力ホールド時間	t _{OH}	0	—	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
出力ディスエイブル遅延時間	t _{DF} *1	0	40	ns	$\overline{CE} = V_{IL}, \overline{WE} = V_{IH}$
	t _{DFR} *1, 2	0	350	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
RES・出力遅延時間	t _{RR} *2	0	450	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$

書き換えサイクル 1 (2.7V ≤ V_{CC} < 4.5V)

項目	記号	Min*3	Typ	Max	単位
アドレスセットアップ時間	t _{AS}	0	—	—	ns
アドレスホールド時間	t _{AH}	50	—	—	ns
$\overline{CE}$ セットアップ時間 (WE 制御)	t _{CS}	0	—	—	ns
$\overline{CE}$ ホールド時間 (WE 制御)	t _{CH}	0	—	—	ns
$\overline{WE}$ セットアップ時間 ($\overline{CE}$ 制御)	t _{WS}	0	—	—	ns
$\overline{WE}$ ホールド時間 ($\overline{CE}$ 制御)	t _{WH}	0	—	—	ns
$\overline{OE}$ セットアップ時間	t _{OES}	0	—	—	ns
$\overline{OE}$ ホールド時間	t _{OEH}	0	—	—	ns
データセットアップ時間	t _{DS}	50	—	—	ns
データホールド時間	t _{DH}	0	—	—	ns
WE パルス幅 (WE 制御)	t _{WP}	0.200	—	30	μs
$\overline{CE}$ パルス幅 ($\overline{CE}$ 制御)	t _{CW}	0.200	—	30	μs
データラッチ時間	t _{DL}	100	—	—	ns
バイトロードサイクル	t _{BLC}	0.3	—	30	μs
バイトロード時間	t _{BL}	100	—	—	μs
ライトサイクル時間	t _{WC}	—	—	10*4	ms
RDY/Busy 遅延時間	t _{DB}	120	—	—	ns
書き換え待機時間	t _{DW}	0*5	—	—	ns
リセット解除時間*2	t _{RP}	100	—	—	μs
リセットハイ設定時間*2, 6	t _{RES}	1.0	—	—	μs

- 【注】
- t_{DF}, t_{DFR}は出力が開放状態に達し、出力レベルを参照できなくなった場合で定義します。
 - この機能は、R1EV58064BxxR シリーズのみでサポートします。
 - 使用時の Min 値です。
 - RDY/Busy あるいは、データポーリングを使用しない場合は、10ms 以上に設定してください。10ms 以内に書き換えは自動的に終了します。
 - RDY/Busy あるいは、データポーリングを用いて書き換え終了検出を行う場合は、終了検出後ただちに (t_{DW} 経過後)、次の書き換えに入ることができます。
 - このパラメータは全数測定されたものではなく、サンプル値です。
 - A6 から A12 までのページアドレスは、 $\overline{WE}$ の最初の立ち下がりでラッチされます。
 - A6 から A12 までのページアドレスは、 $\overline{CE}$ の最初の立ち下がりでラッチされます。
 - リードサイクルを参照してください。

リードサイクル 2 ($4.5V \leq V_{CC} \leq 5.5V$)

項 目	記 号	Min	Max	単位	測 定 条 件
アクセス時間	t_{ACC}	—	70	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
$\overline{CE}$ ・出力遅延時間	t_{CE}	—	70	ns	$\overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
$\overline{OE}$ ・出力遅延時間	t_{OE}	10	40	ns	$\overline{CE} = V_{IL}, \overline{WE} = V_{IH}$
データ出力ホールド時間	t_{OH}	0	—	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
出力ディスエ이블遅延時間	t_{DF}^{*1}	0	30	ns	$\overline{CE} = V_{IL}, \overline{WE} = V_{IH}$
	$t_{DFR}^{*1,2}$	0	350	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$
RES・出力遅延時間	t_{RR}^{*2}	0	450	ns	$\overline{CE} = \overline{OE} = V_{IL}, \overline{WE} = V_{IH}$

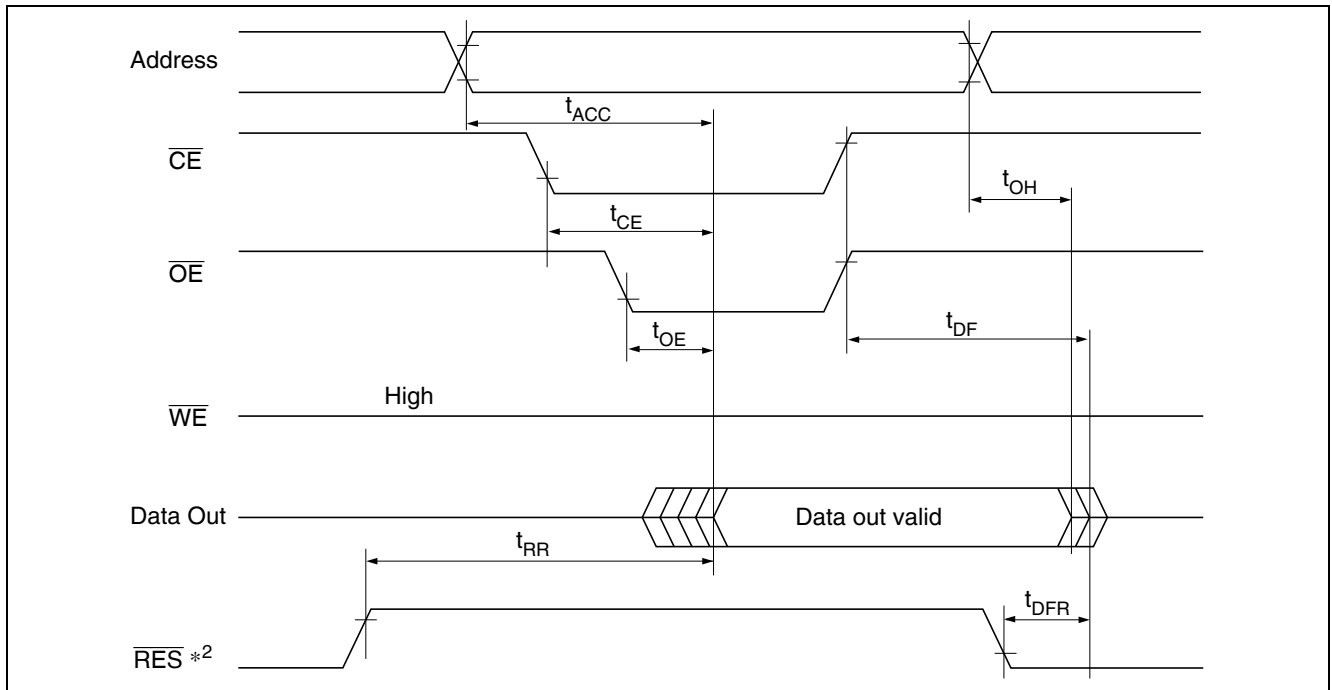
書き換えサイクル 2 ($4.5V \leq V_{CC} \leq 5.5V$)

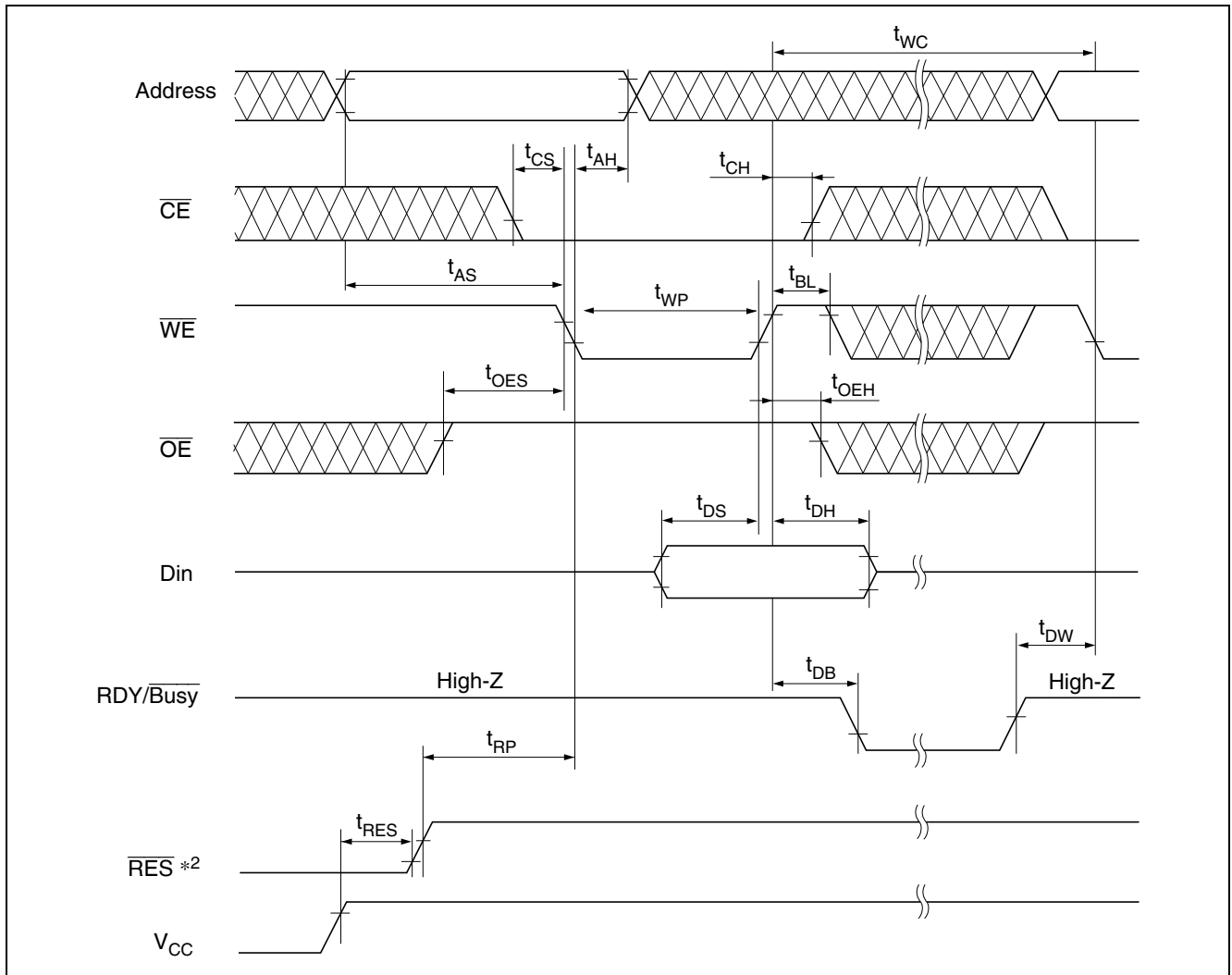
項目	記号	Min ^{*3}	Typ	Max	単位
アドレスセットアップ時間	t_{AS}	0	—	—	ns
アドレスホールド時間	t_{AH}	50	—	—	ns
$\overline{CE}$ セットアップ時間 ($\overline{WE}$ 制御)	t_{CS}	0	—	—	ns
$\overline{CE}$ ホールド時間 ($\overline{WE}$ 制御)	t_{CH}	0	—	—	ns
$\overline{WE}$ セットアップ時間 ($\overline{CE}$ 制御)	t_{WS}	0	—	—	ns
$\overline{WE}$ ホールド時間 ($\overline{CE}$ 制御)	t_{WH}	0	—	—	ns
$\overline{OE}$ セットアップ時間	t_{OES}	0	—	—	ns
$\overline{OE}$ ホールド時間	t_{OEH}	0	—	—	ns
データセットアップ時間	t_{DS}	50	—	—	ns
データホールド時間	t_{DH}	0	—	—	ns
$\overline{WE}$ パルス幅 ($\overline{WE}$ 制御)	t_{WP}	0.100	—	30	μs
$\overline{CE}$ パルス幅 ($\overline{CE}$ 制御)	t_{CW}	0.100	—	30	μs
データラッチ時間	t_{DL}	50	—	—	ns
バイトロードサイクル	t_{BLC}	0.2	—	30	μs
バイトロード時間	t_{BL}	100	—	—	μs
ライトサイクル時間	t_{WC}	—	—	10 ^{*4}	ms
RDY/Busy 遅延時間	t_{DB}	120	—	—	ns
書き換え待機時間	t_{DW}	0 ^{*5}	—	—	ns
リセット解除時間 ^{*2}	t_{RP}	100	—	—	μs
リセットハイ設定時間 ^{*2,6}	t_{RES}	1.0	—	—	μs

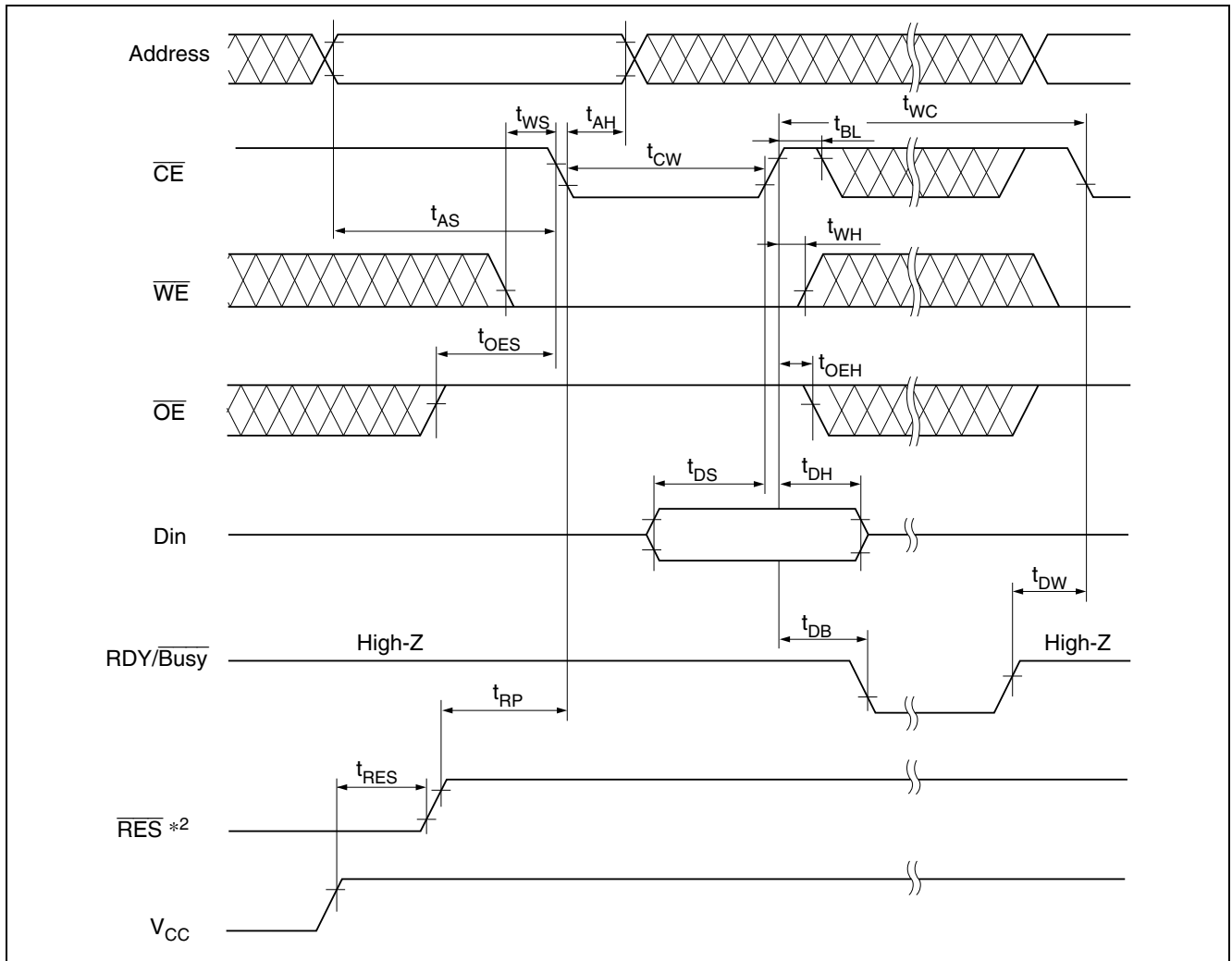
- 【注】
- t_{DF} , t_{DFR} は出力が開放状態に達し、出力レベルを参照できなくなった場合で定義します。
 - この機能は、R1EV58064BxxR シリーズのみでサポートします。
 - 使用時の Min 値です。
 - RDY/Busy あるいは、データポーリングを使用しない場合は、10ms 以上に設定してください。10ms 以内に書き換えは自動的に終了します。
 - RDY/Busy あるいは、データポーリングを用いて書き換え終了検出を行う場合は、終了検出後ただちに (t_{DW} 経過後)、次の書き換えに入ることができます。
 - このパラメータは全数測定されたものではなく、サンプル値です。
 - A6 から A12 までのページアドレスは、 $\overline{WE}$ の最初の立ち下がりでラッチされます。
 - A6 から A12 までのページアドレスは、 $\overline{CE}$ の最初の立ち下がりでラッチされます。
 - リードサイクルを参照してください。

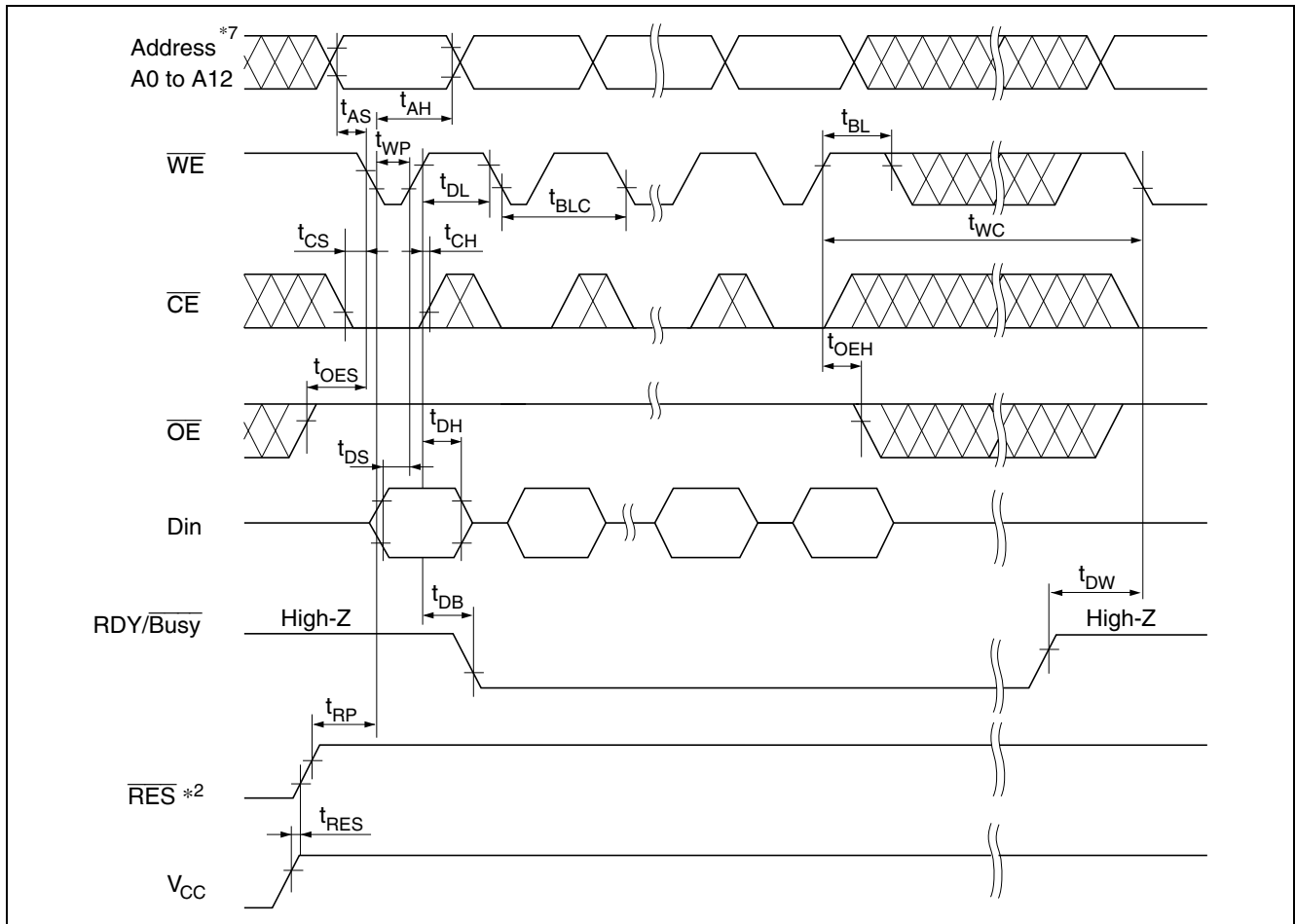
タイミング波形

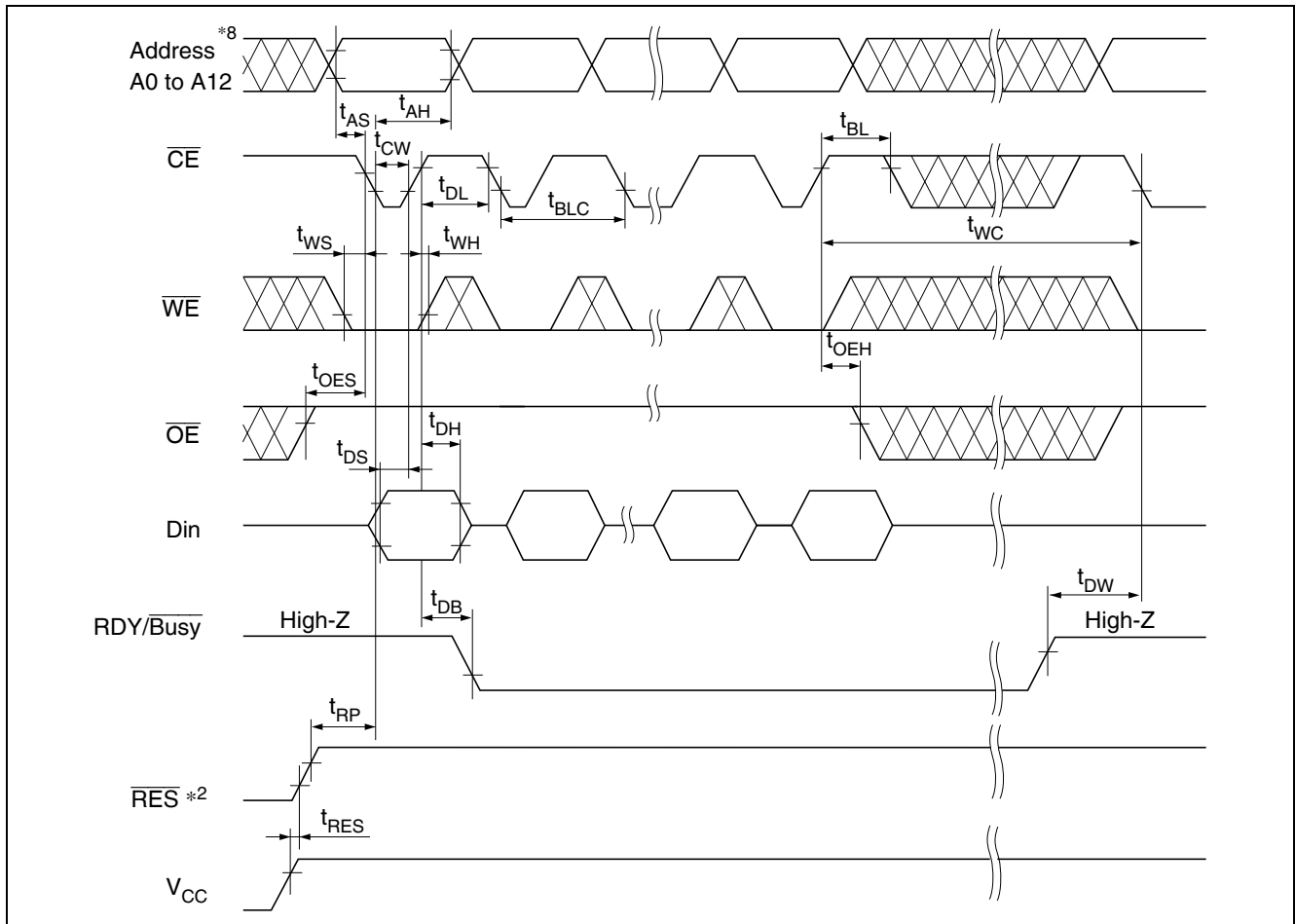
リードタイミング波形



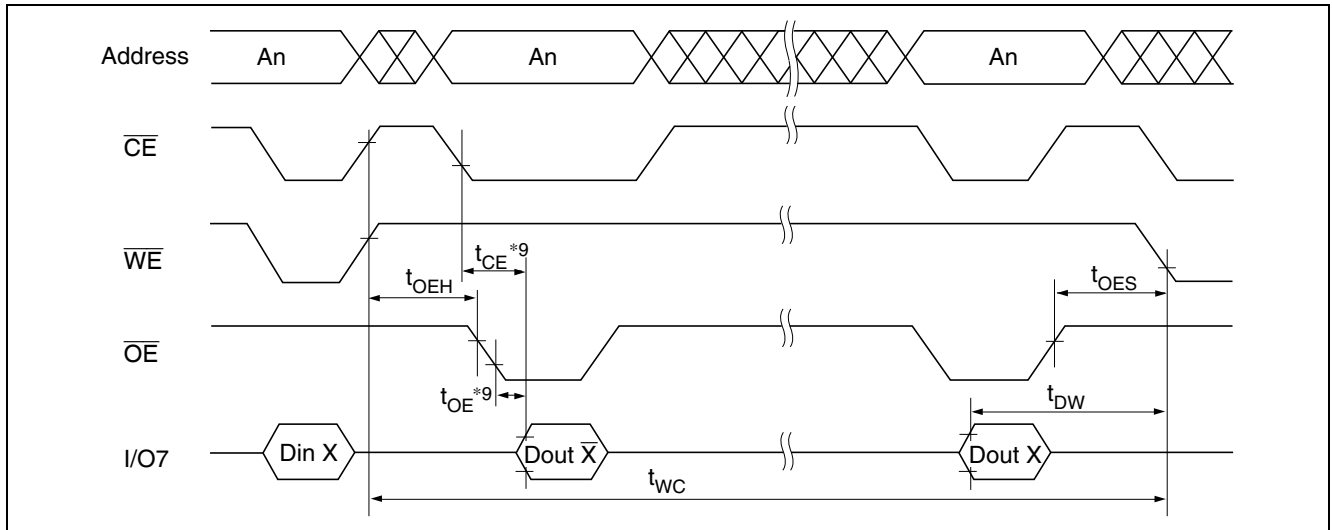
バイト書き換えタイミング波形-1 ($\overline{\text{WE}}$ 制御)

バイト書き換えタイミング波形-2 ($\overline{\text{CE}}$ 制御)

ページ書き換えタイミング波形-1 ($\overline{\text{WE}}$ 制御)

ページ書き換えタイミング波形-2 ($\overline{\text{CE}}$ 制御)

データポーリング(Data polling)タイミング波形

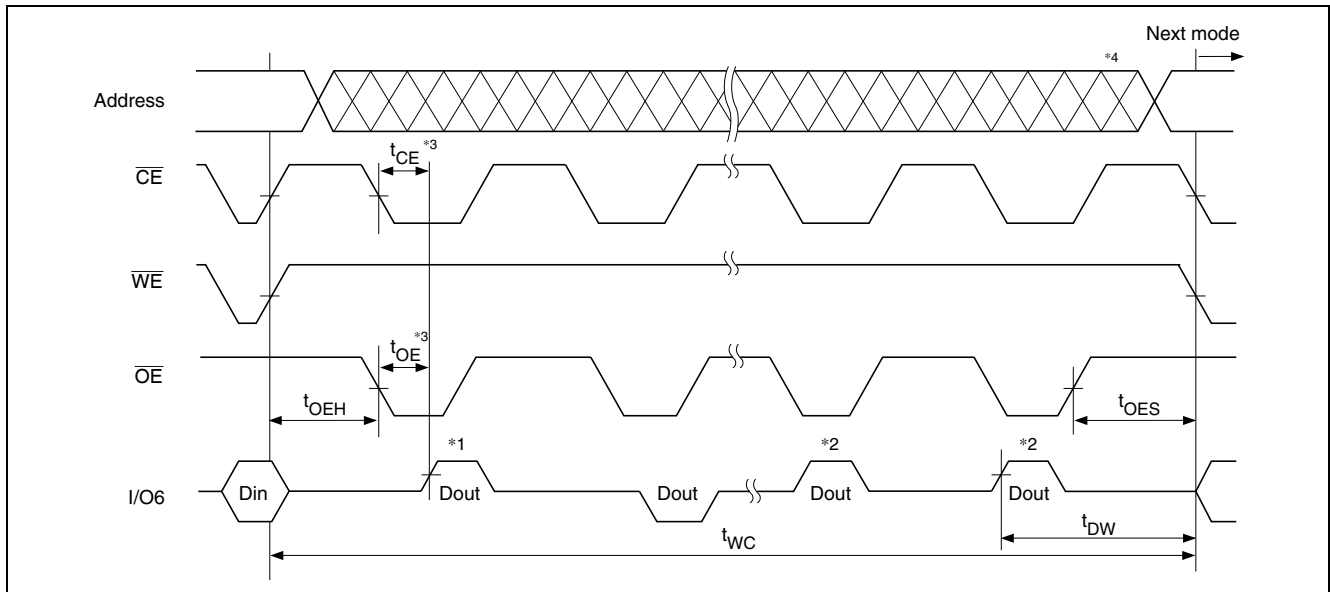


トグルビット

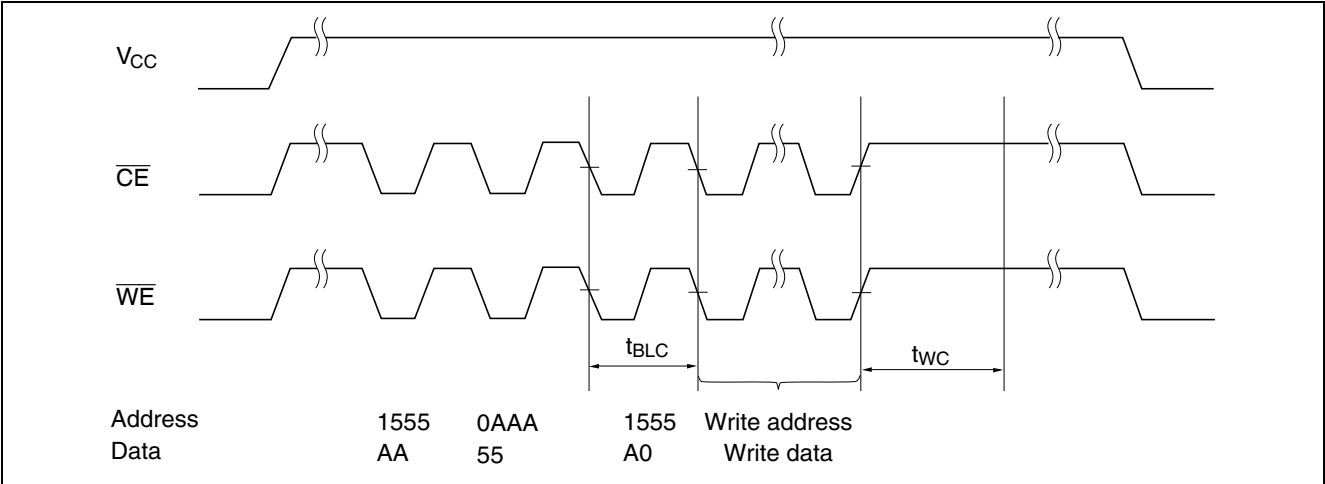
トグルビット機能により、EEPROM が書き換え中かどうかを識別することができます。トグルビットは I/O 6 に割り当てられています。書き換え中に読み出しを行うと、読み出すごとに"1"と"0"が交互に出力されます。したがって、I/O 6 に同一データが 2 回以上続けて出力された時点が書き換え終了となります。書き換え終了検出後、ただちに (t_{DW} 後) 次のモードに入ることができます。

トグルビット波形

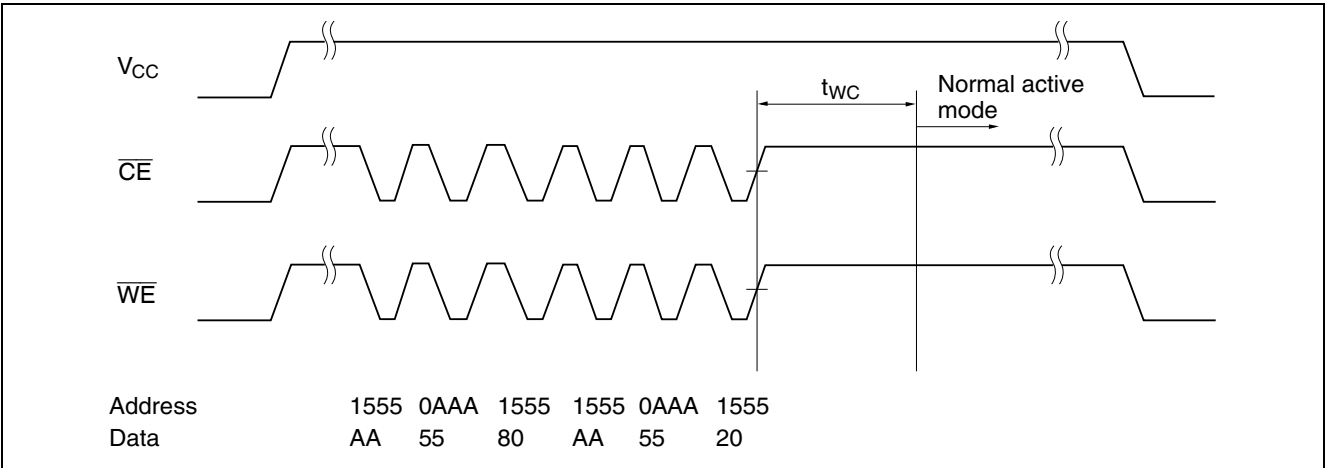
- 【注】
1. I/O6 初期状態は、High 状態です。
 2. I/O6 終了状態は、変化します。
 3. リードサイクルを参照してください。
 4. アドレスは任意ですが、期間中は変化させないでください。



ソフトウェアデータプロテクションタイミング波形-1（プロテクトモード時）



ソフトウェアデータプロテクションタイミング波形-2（プロテクトモード解除）



機能説明

自動ページ書き換え

本製品は、ページモードでの書き換え機能を持っており、複数バイトのデータを一度に書き換えることができます。1 ページで書き換え可能なバイト数は最大 64 バイトであり、64 バイト以内の任意のデータ数を任意のアドレス(A0-A5) 順序で書き換えることができます。最初の 1 バイトデータを入力すると、2 番目のバイトデータのために 30 μ s のデータ入力窓が開き、この 30 μ s 以内ならば次のバイトデータを入力することができます。以後データを 1 バイト入力するごとに 30 μ s のデータ入力窓が開き、順次データを入力していくことができます。また、データを入力したのち 100 μ s の期間 $\overline{\text{CE}}$ または $\overline{\text{WE}}$ 端子を High 状態に保った場合には、書き換えモードに自動的に入り、それまでに入力したデータが書き換わります。

Data polling (データポーリング)

データポーリングとは、書き換え時間中に EEPROM を読み出しモードにすると、最終入力データの反転データが I/O7 から出力され、EEPROM が書き換え中であることを表示する機能です。

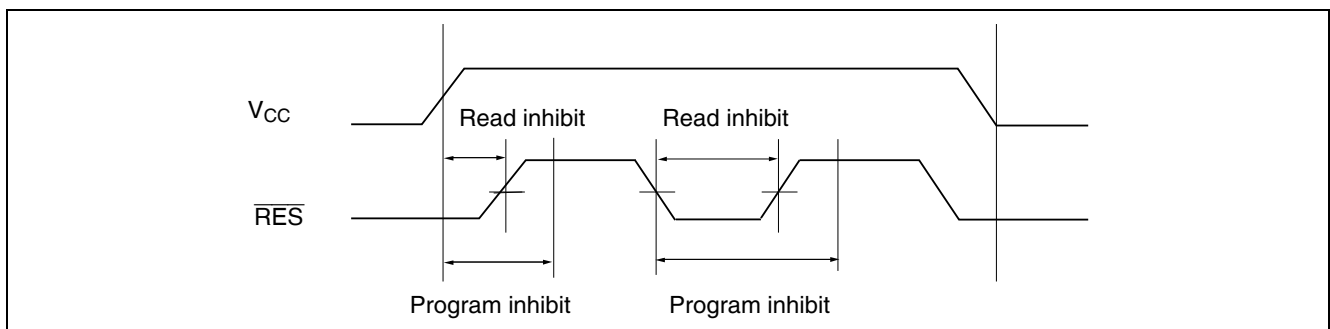
データポーリング機能を用いることにより、EEPROM の動作状態が読み出し可能状態かどうかを識別することができます。

RDY/ $\overline{\text{Busy}}$ 信号

RDY/ $\overline{\text{Busy}}$ 信号は、EEPROM が書き換え中のとき、Low 状態になり、読み出し可能なとき、High-Z 状態になります。この RDY/ $\overline{\text{Busy}}$ 信号の出力でも EEPROM の動作状態を識別できます。

$\overline{\text{RES}}$ 信号の機能 (R1EV58064BxxR シリーズのみでサポートします)

$\overline{\text{RES}} = \text{Low}$ の場合、書き換え禁止状態になるため、 V_{CC} 電源投入・解除時に $\overline{\text{RES}} = \text{Low}$ に保つことにより、データを保護することができます。 $\overline{\text{RES}}$ 端子には、ラッチ機能が付いていないため、読み出し中・書き換え中は必ず High に保ってください。



$\overline{WE}$, $\overline{CE}$ 信号の機能

書き換えサイクル中、アドレスは $\overline{WE}$ または $\overline{CE}$ の立ち下がり、I/O（データ）は $\overline{WE}$ または $\overline{CE}$ の立ち上がりで、それぞれラッチされます。

書き換え回数について

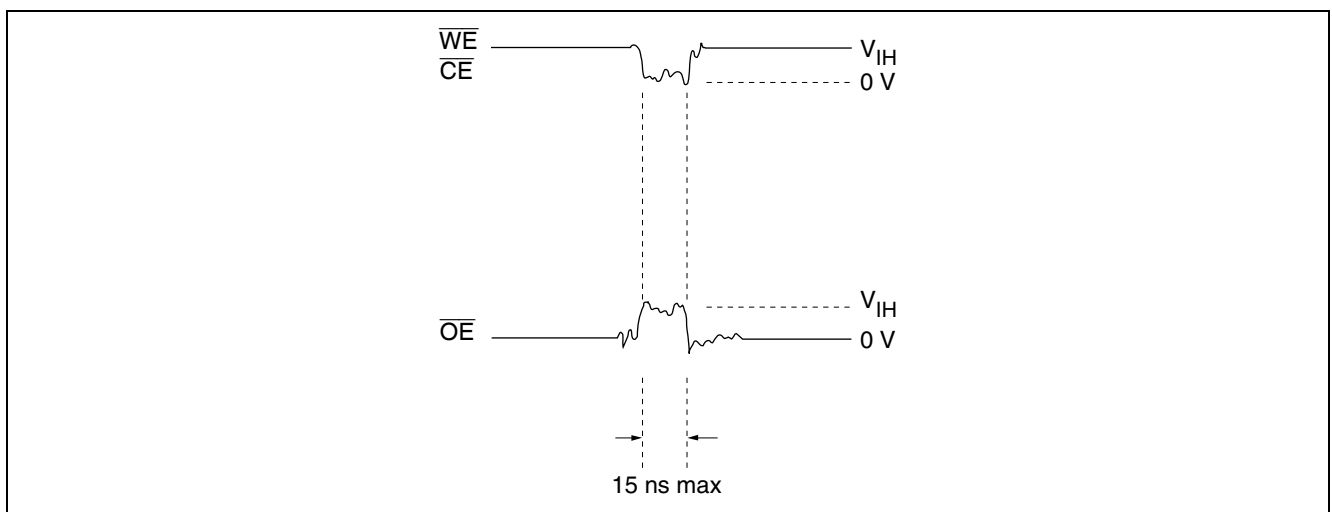
書き換え回数は、 10^5 回（累積不良率 1%以下）です。書き換え後のデータ保持 10 年間が可能です。

データ保護について

本製品は、動作中および電源投入・解除時のデータ保護対策として、次のような機能を内蔵しています。

1. 動作中に制御ピン($\overline{CE}$, $\overline{OE}$, $\overline{WE}$)に加わるノイズに対するデータ保護

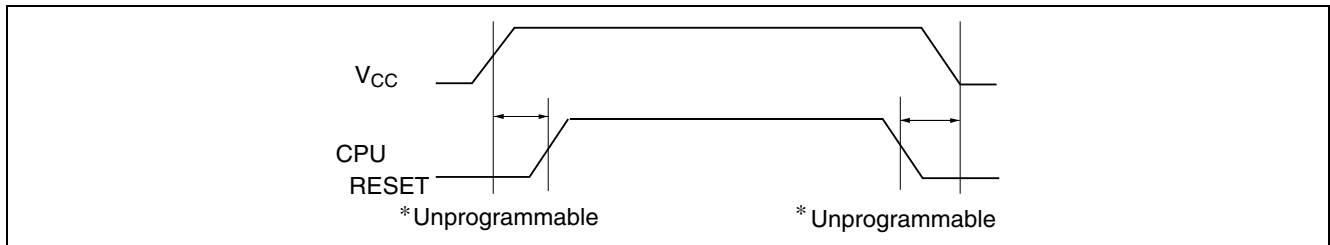
制御ピンに加わるノイズがトリガーとなって、読み出し中、または待機中に書き換えモードに誤って入る可能性があります。このような場合の対策として、ノイズ幅が 15ns 以内ならば、書き換えモードに入らないようなノイズキャンセル機能を持っています。15ns 幅以上のノイズが制御ピンに加わらないようにご注意ください。



2. V_{CC} 電源投入・解除時のデータ保護、誤書き込み防止

V_{CC} 電源投入・解除時に CPU 等からのノイズが制御ピンに加わった場合、誤って EEPROM が書き換えモードに入る可能性があります。したがって V_{CC} 電源投入・解除時には EEPROM を書き換え禁止、待機または読み出し状態に保ってください。

【注】 CPU のリセット信号等を利用して電源投入・解除時における EEPROM の誤書き込みを阻止してください。

2.1 $\overline{CE}$, $\overline{OE}$, $\overline{WE}$ によるデータ保護

電源投入・解除時の制御ピン ($\overline{CE}$, $\overline{OE}$, $\overline{WE}$) に対する入力電圧組み合わせは、下表のとおりです。

$\overline{CE}$	V _{CC}	x	x
$\overline{OE}$	x	V _{SS}	x
$\overline{WE}$	x	x	V _{CC}

x: 任意

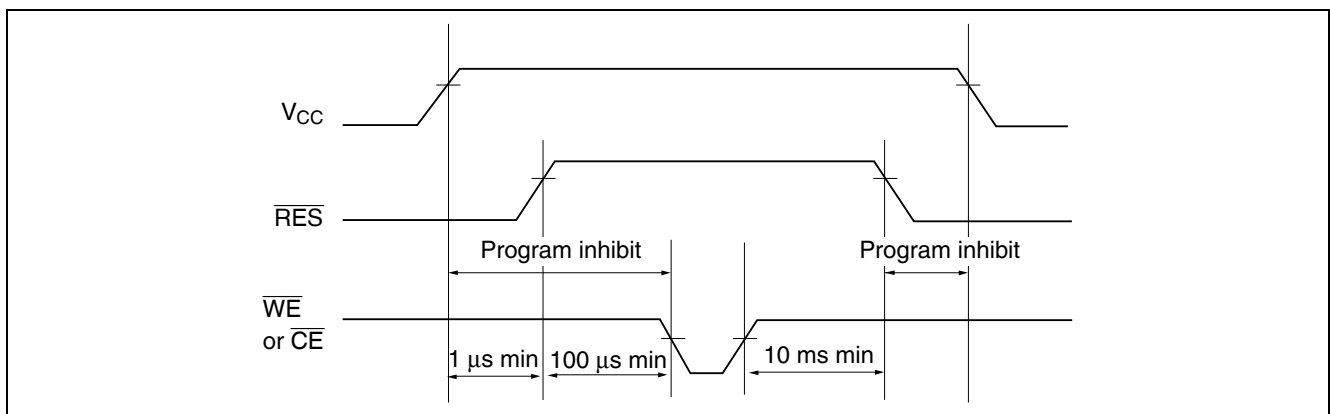
V_{CC}: V_{CC} レベル引き上げ

V_{SS}: V_{SS} レベル引き下げ

2.2 $\overline{RES}$ によるデータ保護 (R1EV58064BxxR シリーズのみでサポートします)

電源投入・解除時には CPU のリセット信号を $\overline{RES}$ 端子に入力して EEPROM を書き換え禁止状態に保ってください。

また、 $\overline{RES}$ 端子が Low になると、書き換え動作が停止します。書き換え動作中 $\overline{RES}$ 端子を Low にした場合は正常な書き換えは行われません。最終書き換えパルスを入力後、10ms 以上経ってから $\overline{RES}$ 端子を Low にしてください。



3. ソフトウェアデータプロテクション

本製品は、実装時に外部回路から発生するノイズに起因する誤書き換えを防止するために、ソフトウェアデータプロテクション機能を設けています。ソフトウェアデータプロテクションモード時には、書き換えデータの前に次のような3バイトのデータを入力する必要があります。また、この3バイトデータによって、通常のノンプロテクション状態からプロテクションモードへのモード変更も行っています。また、3バイトコードのみの入力だけでもプロテクションモードに入ることができます。

Address	Data
1555	AA
↓	↓
0AAA	55
↓	↓
1555	A0
↓	↓
Write address Write data } Normal data input	

ソフトウェアデータプロテクションモードを解除して、ノンプロテクション状態に戻すには、次の6バイトデータを入力します。以後、ソフトウェアプロテクション機能は働かず、通常書き換えを行えます。ただし、解除サイクルと同一サイクル時に書き換えデータを入力しても、データの書き換えはできません。

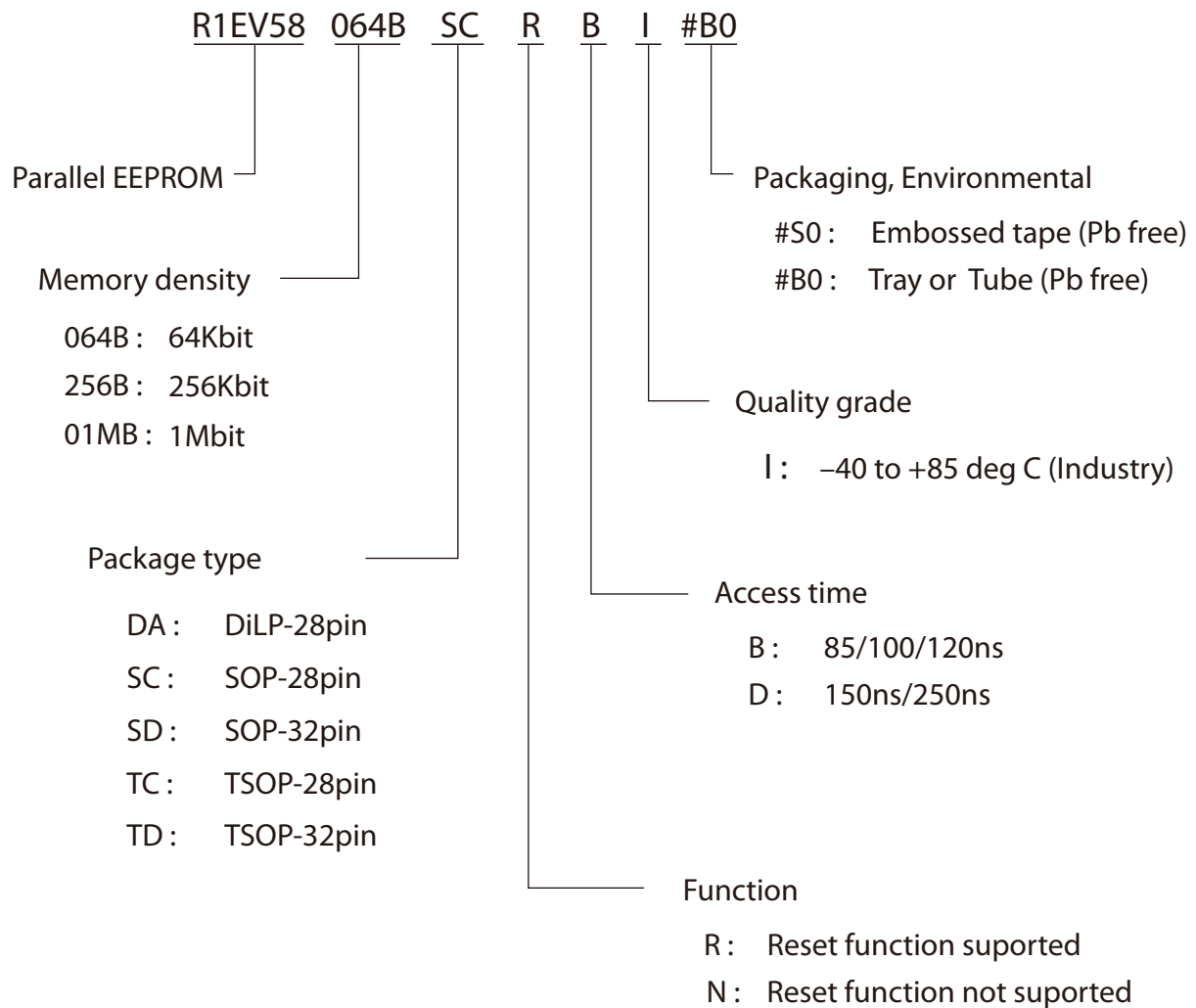
Address	Data
1555	AA
↓	↓
0AAA	55
↓	↓
1555	80
↓	↓
1555	AA
↓	↓
0AAA	55
↓	↓
1555	20

出荷時はノンプロテクション状態になっています。

【注】 他社品と当社品でソフトウェアデータプロテクションの設定／解除方法が異なる場合がありますのでご注意ください。なおご不明な点がございましたら、弊社営業窓口までお問い合わせください。

受注型名ルール

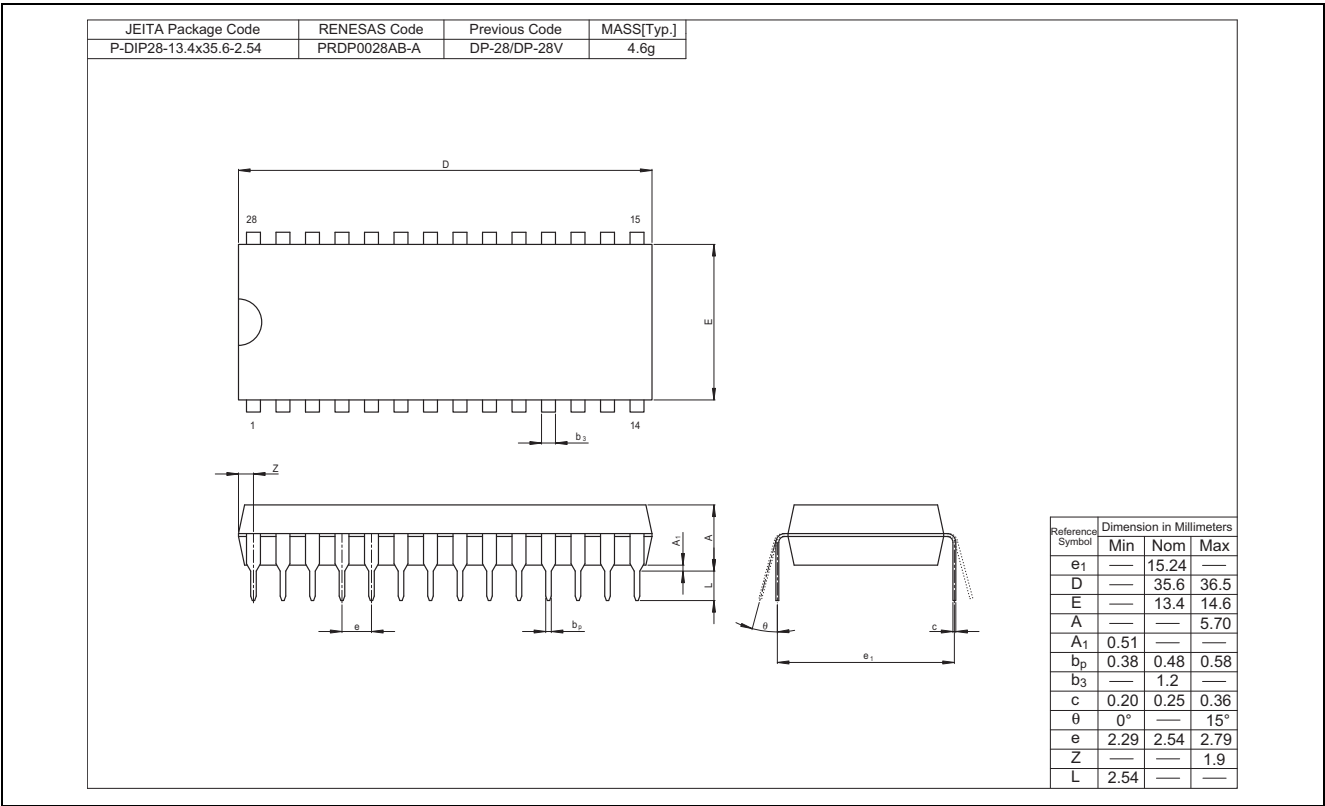
Orderable part Number Guide of Parallel EEPROM



外形寸法図

R1EV58064BDAN シリーズ

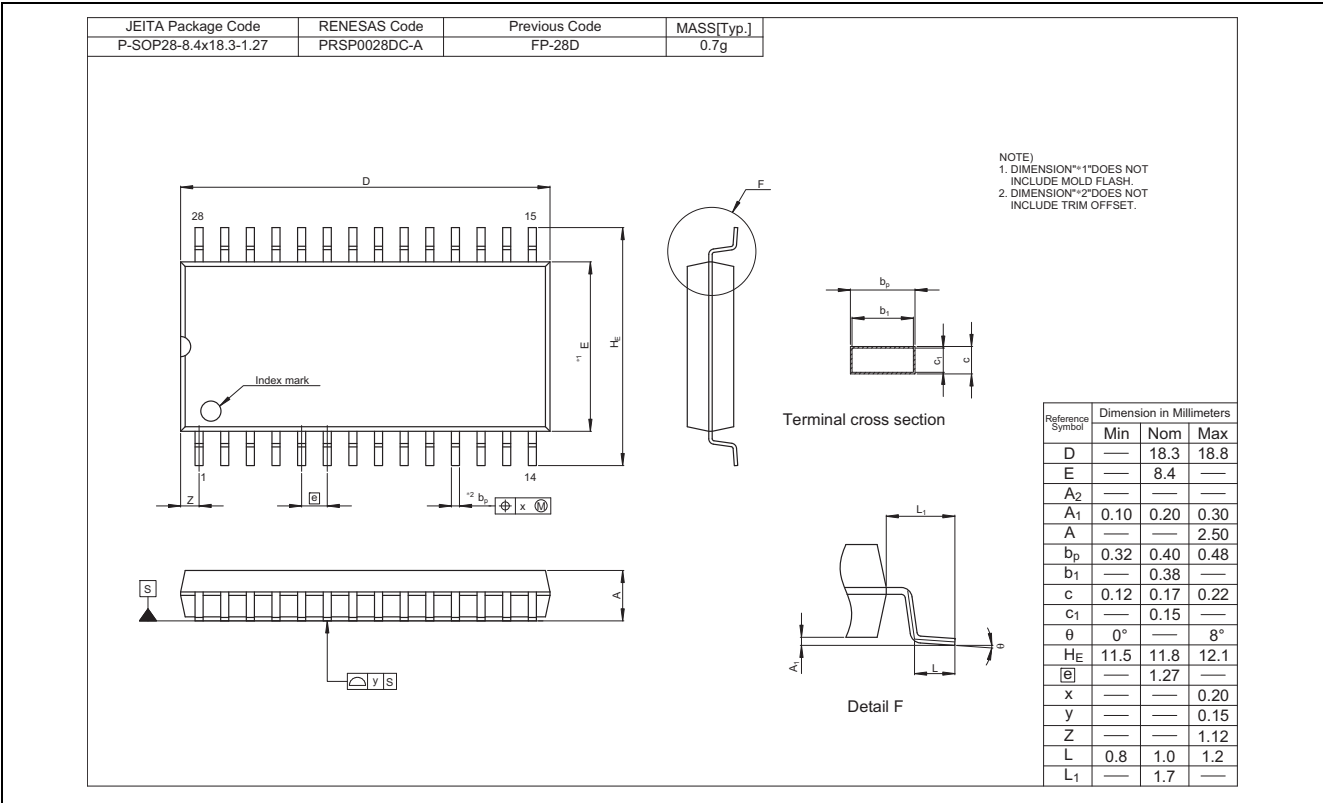
R1EV58064BDAR シリーズ (PRDP0028AB-A / Previous Code: DP-28V)



(次頁へ続く)

R1EV58064BSCN シリーズ

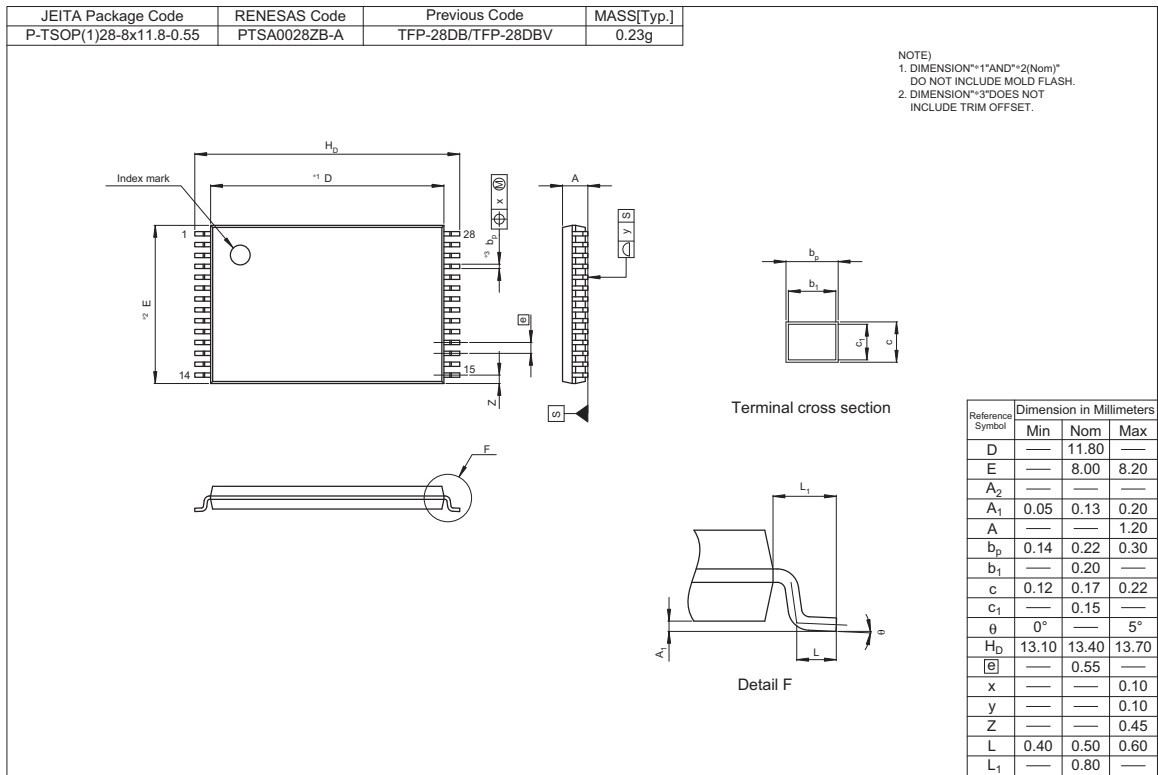
R1EV58064BSCR シリーズ (PRSP0028DC-A / Previous Code: FP-28DV)



(次頁へ続く)

R1EV58064BTCN シリーズ

R1EV58064BTCR シリーズ(PTSA0028ZB-A / Previous Code: TFP-28DBV)



改訂記録	R1EV58064BxxNシリーズ / R1EV58064BxxRシリーズ データシート
------	---

Rev.	発行日	改訂内容	
		ページ	ポイント
0.01	2013.10.17	—	新規登録
0.02	2013.10.18	20	受注形名ルール : Access time 記号の A と C を削除
0.03	2013.11.12	2	製品ラインアップ : "R1EV58064BSCNBI#S0", "R1EV58064BSCRBI#S0"を追加
1.00	2014.06.09	—	暫定解除
2.00	2016.05.12	4	推奨 DC 動作条件: 注 6 を追加
		6	AC 特性: $\overline{WE}$ パルス幅の Max 規定 $t_{WP(max)}=30\mu s$ を追加 AC 特性: $\overline{CE}$ パルス幅の Max 規定 $t_{CW(max)}=30\mu s$ を追加
		7	AC 特性: $\overline{WE}$ パルス幅の Max 規定 $t_{WP(max)}=30\mu s$ を追加 AC 特性: $\overline{CE}$ パルス幅の Max 規定 $t_{CW(max)}=30\mu s$ を追加
2.01	2020.04.01	2	製品ラインナップの表記を更新
		最終頁	ご注意書きを最新版に更新

すべての商標および登録商標は、それぞれの所有者に帰属します。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じて、当社は一切その責任を負いません。

6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1 2017.11)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。