

PS8551L4

R08DS0039JJ0200

Rev.2.00

光結合型アナログ出力 アイソレーション・アンプ

2012.08.24

PS8551L4 は、入力側に高精度な A/D 変換回路を備えた IC と高速応答かつ高発光効率の GaAlAs 発光ダイオードを使用し、出力側に高精度な D/A 変換回路を備えた IC を用いた光結合型アイソレーション・アンプです。

高耐ノイズ（高 CMTI）に加え、高い直線性（ノン・リニアリティ）を持つので、モータ電流検出部用に最適です。

特 徴

ノン・リニアリティ（NL200 = 0.35% MAX.）

瞬時同相除去電圧が高い（CMTI = 10 kV/μs MIN.）

入出力間絶縁耐圧が高い（BV = 5 000 Vr.m.s.）

ゲインばらつきが小さい（G = 7.76 ~ 8.24 V/V（±3%））

中心ゲイン：8 V/V TYP.

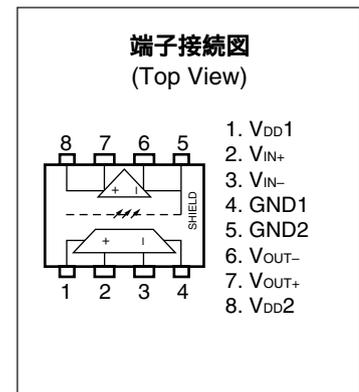
パッケージ：8 ピン DIP の長沿面表面実装用リード・フォーミング品（L4）

エンボス・テーピング対応品：PS8551L4-E3：1 000 個/リール

鉛フリー対応品

★ 海外安全規格

- ・ UL 認定品：No. E72422
- ・ CSA 認定品：No. CA 101391 (CA5A, CAN/CSA-C22.2 60065, 60950)
- ・ SEMKO 認定品：No. 1115598
- ・ DIN EN60747-5-2 (VDE0884 Part2) 認定品：No. 40024069（オプション対応いたします）



用 途

AC サーボ，インバータ

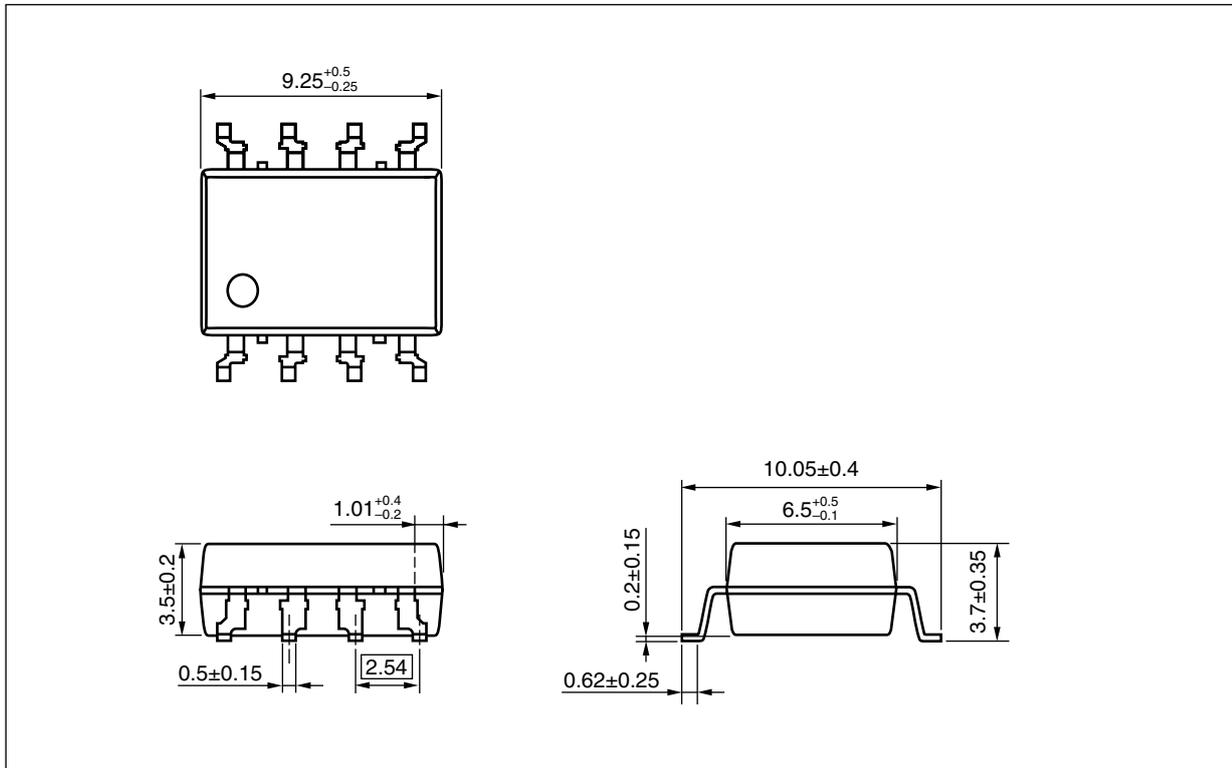
計測，制御機器

本文欄外の 印は、本版で改訂された主な箇所を示しています。

この" "をPDF上でコピーして「検索する文字列」に指定することによって、改版箇所を容易に検索できます。

外形図 (単位 : mm)

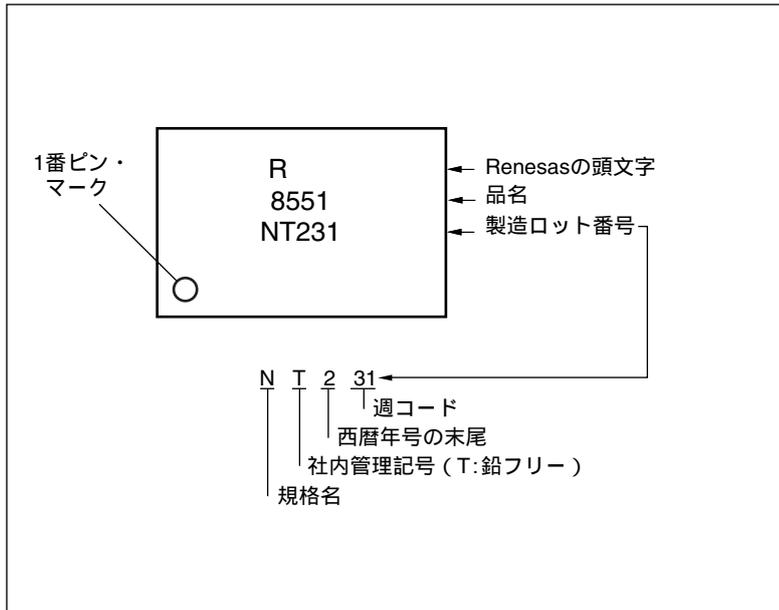
長沿面表面実装用リード・フォーミング・タイプ (L4)



構造パラメータ

項目	単位 (MIN.)
空間距離	8 mm
外部沿面距離	8 mm
絶縁物厚	0.4 mm

捺印例



オーダ情報

品名	オーダ名称	メッキ仕様	包装形態	海外安全規格	申請品名 ^注
PS8551L4	PS8551L4-AX	鉛フリー (Ni/Pd/Au)	マガジン・ケース 50 個	標準品 (UL, CSA, SEMKO 認定品)	PS8551L4
PS8551L4-E3	PS8551L4-E3-AX		エンボス・テーピング 1 000 個/リール		
PS8551L4-V	PS8551L4-V-AX		マガジン・ケース 50 個	DIN EN60747-5-2	
PS8551L4-V-E3	PS8551L4-V-E3-AX		エンボス・テーピング 1 000 個/リール	(VDE0884 Part2) 認定品 (オプション)	

注 海外安全規格申請は申請品名で行ってください。

絶対最大定格（特に指定のないかぎり $T_A = 25^\circ\text{C}$ ）

項目	略号	定格	単位
動作周囲温度	T_A	- 40 ~ + 85	$^\circ\text{C}$
保存温度	T_{stg}	- 55 ~ + 125	$^\circ\text{C}$
電源電圧	$V_{\text{DD1}}, V_{\text{DD2}}$	0 ~ 5.5	V
入力電圧	$V_{\text{IN+}}, V_{\text{IN-}}$	- 2 ~ $V_{\text{DD1}} + 0.5$	V
瞬時入力電圧（2秒以内）	$V_{\text{IN+}}, V_{\text{IN-}}$	- 6 ~ $V_{\text{DD1}} + 0.5$	V
出力電圧	$V_{\text{OUT+}}, V_{\text{OUT-}}$	- 0.5 ~ $V_{\text{DD2}} + 0.5$	V
絶縁耐圧 ^注	BV	5 000	Vr.m.s.

注 $T_A = 25$, RH = 60%, AC 電圧を 1 分間印加（入力側全電極端子一括と出力側全電極端子一括間）

推奨動作条件

項目	略号	MIN.	MAX.	単位
動作周囲温度	T_A	- 40	85	$^\circ\text{C}$
電源電圧	$V_{\text{DD1}}, V_{\text{DD2}}$	4.5	5.5	V
入力電圧（線形領域） ^注	$V_{\text{IN+}}, V_{\text{IN-}}$	- 200	200	mV

注 $V_{\text{IN-}} = 0\text{ V}$ (GND1 に接続) での使用を推奨。 $V_{\text{IN-}}$ が 2.5 V 以上になると内部テストモードが動作しますので、このような設定では使用しないでください。

電気的特性 (DC 特性) (特に指定のないかぎり TYP.は $T_A = 25^\circ\text{C}$, $V_{IN+} = V_{IN-} = 0\text{ V}$, $V_{DD1} = V_{DD2} = 5\text{ V}$, MIN., MAX.は「推奨動作条件」参照)

項目	略号	条件	MIN.	TYP.	MAX.	単位
入力オフセット電圧	V_{os}	$T_A = 25^\circ\text{C}$	- 2	0.3	2	mV
			- 3		3	
入力オフセット電圧温度ドリフト	$ dV_{os}/dT_A $	$T_A = 25 \sim +85^\circ\text{C}$		3	10	$\mu\text{V}/^\circ\text{C}$
ゲイン ^{注1}	G	$-200\text{ mV} \leq V_{IN+} \leq 200\text{ mV}$, $T_A = 25^\circ\text{C}$	7.76	8	8.24	V/V
ゲイン温度ドリフト	$ dG/dT_A $			0.00087		$\text{V/V}/^\circ\text{C}$
出力ノン・リニアリティ (200 mV) ^{注2}	NL200	$-200\text{ mV} \leq V_{IN+} \leq 200\text{ mV}$		0.021	0.35	%
ノン・リニアリティ (200 mV) 温度ドリフト	$ dNL200/dT_A $			0.0002		$\%/^\circ\text{C}$
出力ノン・リニアリティ (100 mV) ^{注2}	NL100	$-100\text{ mV} \leq V_{IN+} \leq 100\text{ mV}$		0.014	0.2	%
出力がクリップしない最大入力電圧	$ V_{IN+} _{MAX.}$			308		mV
入力供給電流	I_{DD1}	$V_{IN+} = 400\text{ mV}$		16	20	mA
出力供給電流	I_{DD2}	$V_{IN+} = -400\text{ mV}$		10	16	mA
入力バイアス電流	I_{IN+}	$V_{IN+} = 0\text{ V}$		- 0.5	5	μA
入力バイアス電流温度ドリフト	$ dI_{IN+}/dT_A $			0.45		$\text{nA}/^\circ\text{C}$
飽和出力電圧 (ロウ・レベル)	V_{OL}	$V_{IN+} = -400\text{ mV}$		1.29		V
飽和出力電圧 (ハイ・レベル)	V_{OH}	$V_{IN+} = 400\text{ mV}$		3.8		V
0 V 入力時 出力電圧	V_{OCM}	$V_{IN+} = V_{IN-} = 0\text{ V}$	2.2	2.55	2.8	V
出力短絡電流	$ I_{osc} $			18.6		mA
等価入力抵抗	R_{IN}			320		$\text{k}\Omega$
出力抵抗	R_{OUT}			15		Ω
入力 DC 同相雑音除去能力 ^{注3}	$CMRR_{IN}$			76		dB

注 1. ゲインは図 2 NL200, G 測定回路において, 差動入力電圧 ($V_{IN+} - V_{IN-}$: $V_{IN+} = -200\text{ mV} \sim 200\text{ mV}$, $V_{IN-} = 0\text{ V}$) に対し, 差動出力電圧 ($V_{OUT+} - V_{OUT-}$) を測定し, このグラフから最小二乗法により得られた最適直線の傾きで定義します。

2. ノン・リニアリティは図 2 NL200, G 測定回路において, 差動入力電圧 ($V_{IN+} - V_{IN-}$) に対し, 差動出力電圧 ($V_{OUT+} - V_{OUT-}$) を測定し, このグラフから最小二乗法により得られた最適直線に対し, 偏差 (残差) において, プラス側最大値からマイナス側最大値を引いた値 (偏差の peak to peak) の 1/2 をフルスケールの差動出力電圧で割った値 (%) です。たとえば, 入力 $V_{IN+} = \pm 200\text{ mV}$ に対して 3.2 V の差動出力, 偏差 (残差) の最大最小の差が 22.4 mV の場合, 出力ノン・リニアリティは $NL200 = 22.4/(2 \times 3200) = 0.35\%$

3. $CMRR_{IN}$ は同相信号ゲイン (両入力ピンを接続し, 信号を入力) に対する差動信号ゲイン (入力ピン間に差動信号を入力) の比を dB で表示します。

電気的特性 (AC 特性) (特に指定のないかぎり TYP.は $T_A = 25^\circ\text{C}$, $V_{IN+} = V_{IN-} = 0\text{ V}$, $V_{DD1} = V_{DD2} = 5\text{ V}$, MIN., MAX.は推奨動作範囲)

項目	略号	条件	MIN.	TYP.	MAX.	単位
出力帯域幅 (-3 dB)	f_c	$V_{IN+} = 200\text{ mV}_{p-p}$, sine wave	50	100		kHz
出力ノイズ	N_{OUT}	$V_{IN+} = 0\text{ V}$		31.5		mVr.m.s.
伝達遅延時間 (50-10%)	t_{PD10}	$V_{IN+} = 0 \sim 150\text{ mV}$ ステップ		2.03	3.3	μs
伝達遅延時間 (50-50%)	t_{PD50}			4.01	5.6	
伝達遅延時間 (50-90%)	t_{PD90}			6.02	9.9	
立ち上がり時間/立ち下がり時間 (10-90%)	t_r/t_f	$V_{IN+} = 0 \sim 150\text{ mV}$ ステップ		3.53	6.6	μs
コモン・モード・トランジェント除去能力 ^{注1}	CMTI	$V_{CM} = 0.5\text{ kV}$, $T_A = 25^\circ\text{C}$	10	25		kV/ μs
電源ノイズ除去能力 ^{注2}	PSR	$f = 1\text{ MHz}$		100		mVr.m.s.

- 注 1. 図 9 CMTI 測定回路において, 入力側 GND1-出力側 GND2 間(4 ピン-5 ピン間)に急峻な立ち上がり/立ち下がりのパルス ($V_{CM} = 0.5\text{ kV}$) を印加し, 差動出力電圧 ($V_{OUT+} - V_{OUT-}$) がその平均出力に対して 200 mV ($>1\mu\text{s}$) 以上変動する点で規定します。
2. V_{DD1} および V_{DD2} に 1 V_{p-p} , 1 MHz , 立ち上がり時間および立ち下がり時間が 40 ns の矩形波パルスを印加した場合に, 差動出力に現れる瞬間的な電圧の大きさです。

測定回路

図1 Vos測定回路

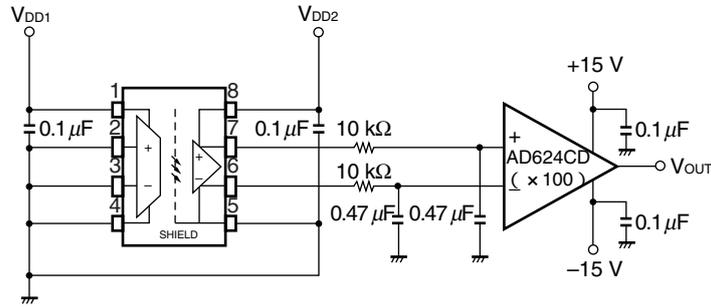


図2 NL200, G測定回路

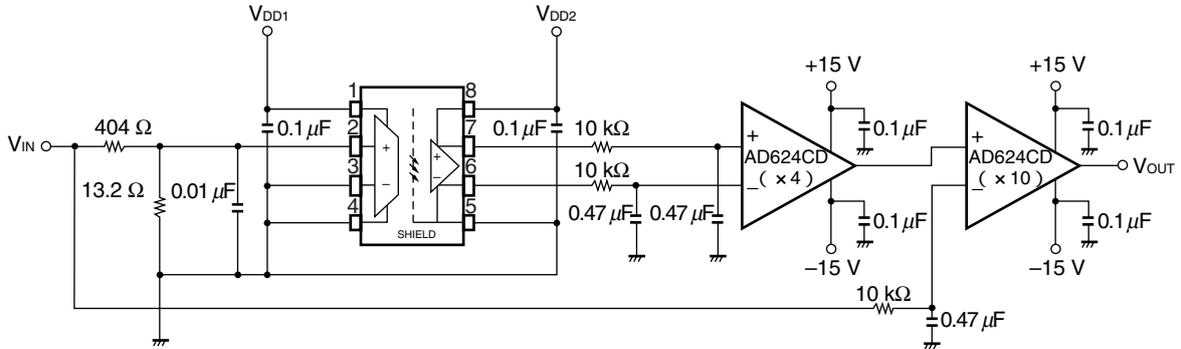


図3 Idd1測定回路

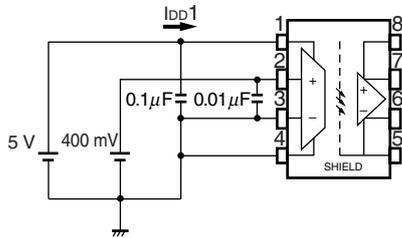


図4 Idd2測定回路

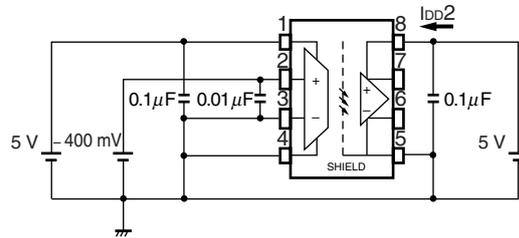


图5 I_{IN+} 測定回路

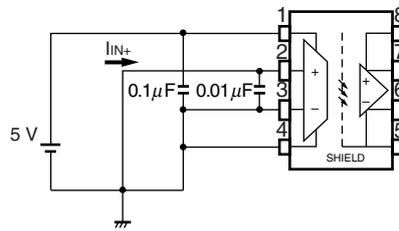
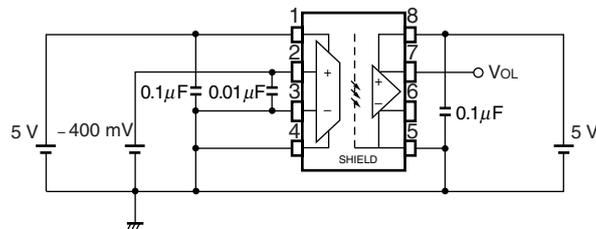
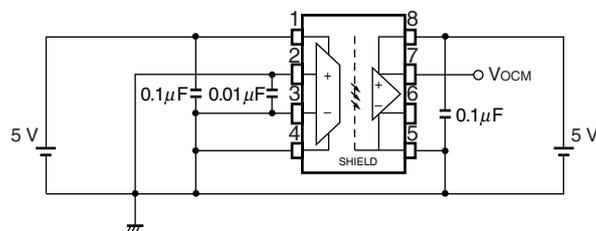


图6 V_{OUT} 測定回路

V_{OL}



V_{OCM}



V_{OH}

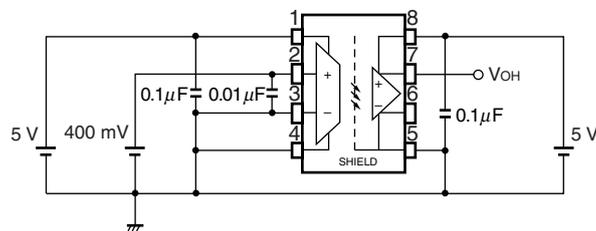


图7 Iloscl測定回路

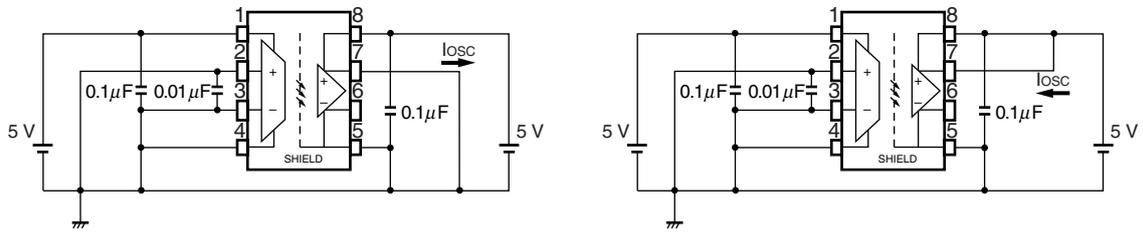


图8 tpd測定回路

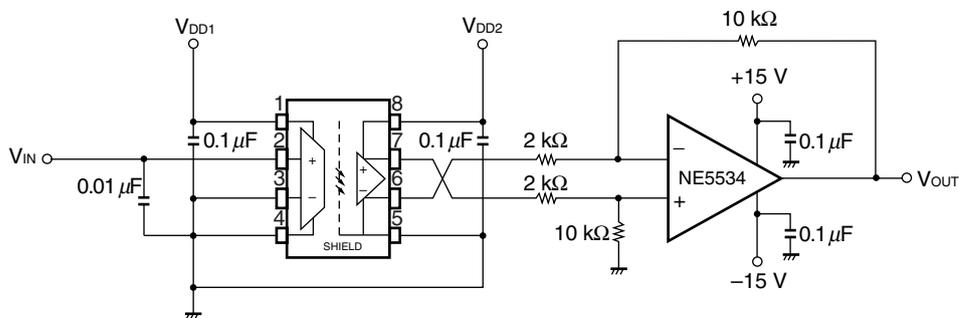
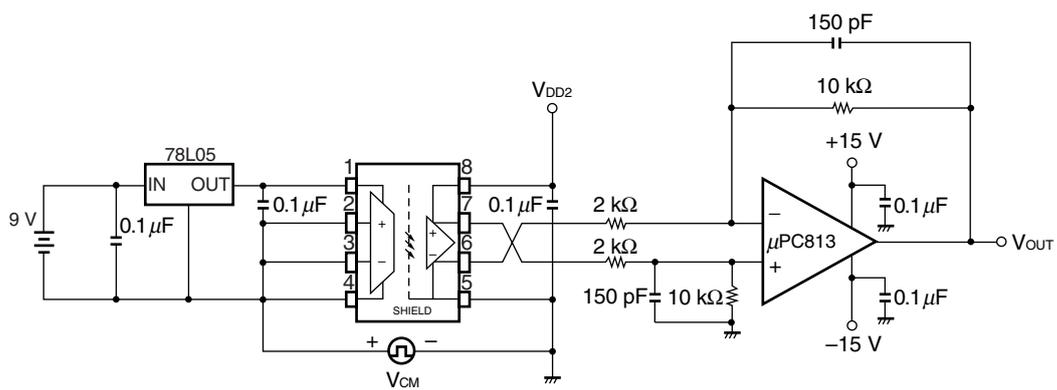
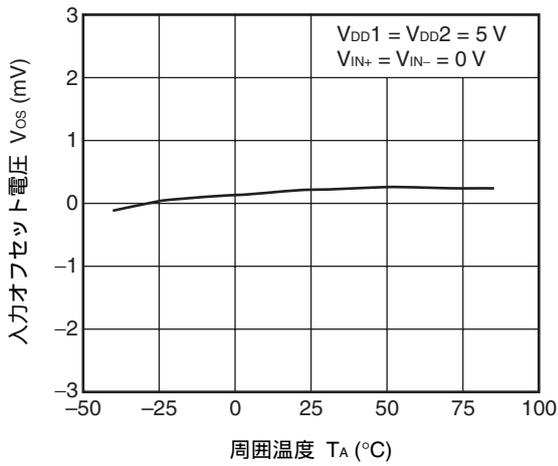


图9 CMTI測定回路

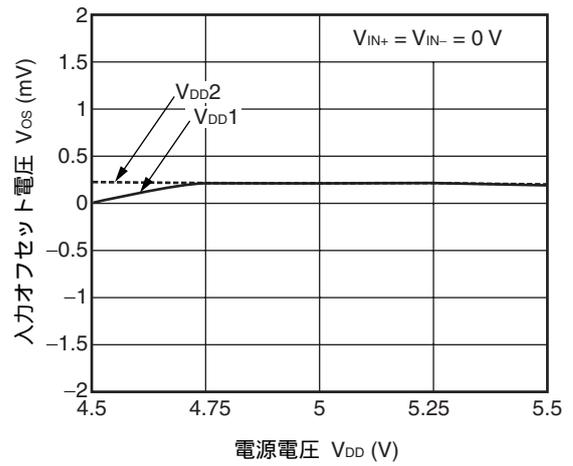


特性曲線 (特に指定のないかぎり $T_A = 25^\circ\text{C}$, 参考値)

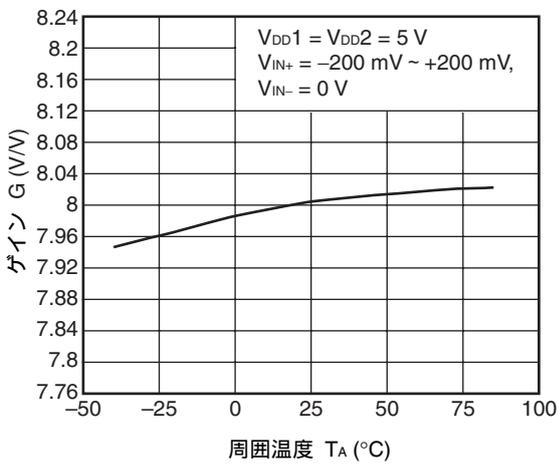
入力オフセット電圧 vs. 周囲温度



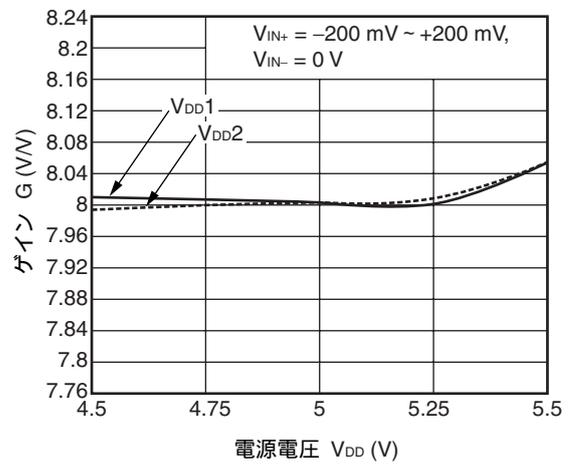
入力オフセット電圧 vs. 電源電圧



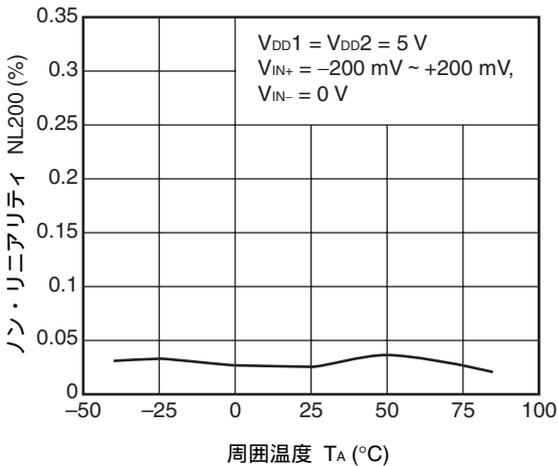
ゲイン vs. 周囲温度



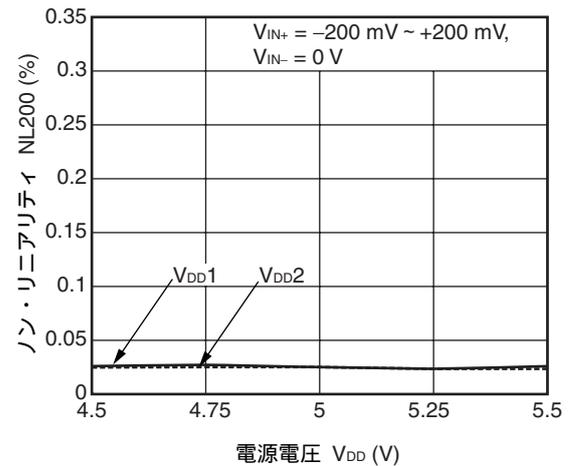
ゲイン vs. 電源電圧



ノン・リニアリティ vs. 周囲温度

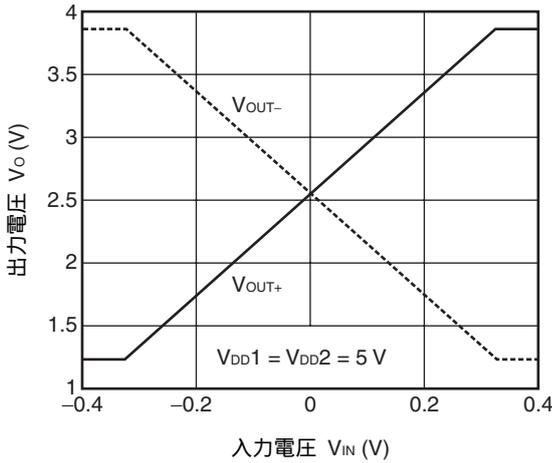


ノン・リニアリティ vs. 電源電圧

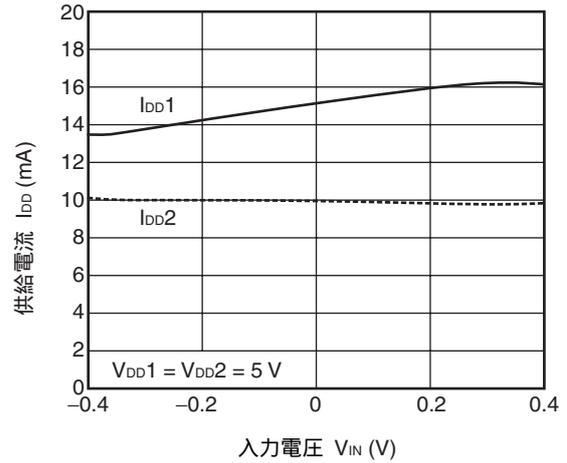


備考 グラフ中の値は参考値を示します。

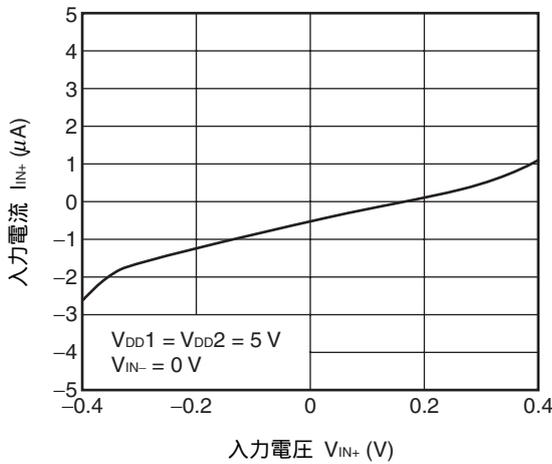
出力電圧 vs. 入力電圧



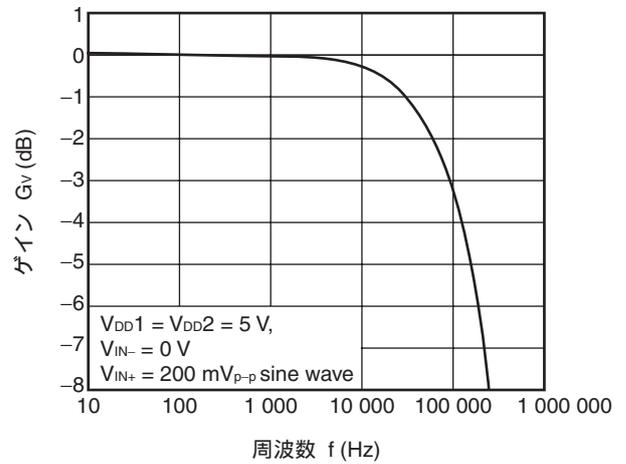
供給電流 vs. 入力電圧



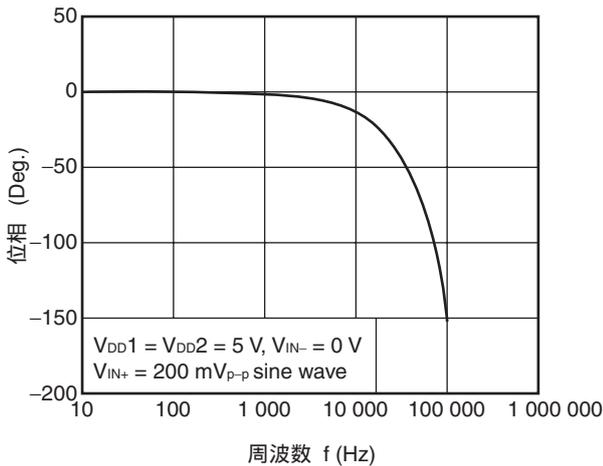
入力電流 vs. 入力電圧



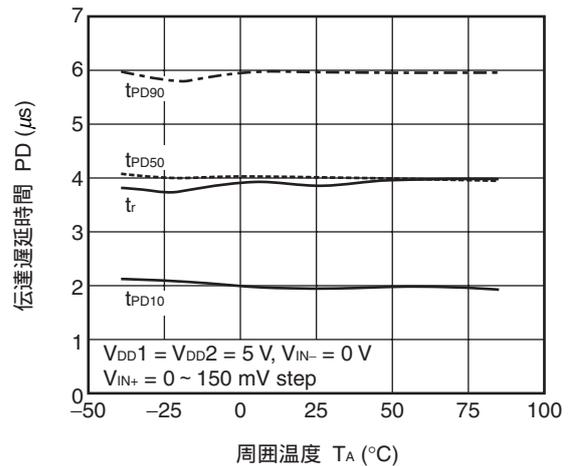
ゲイン vs. 周波数



位相 vs. 周波数



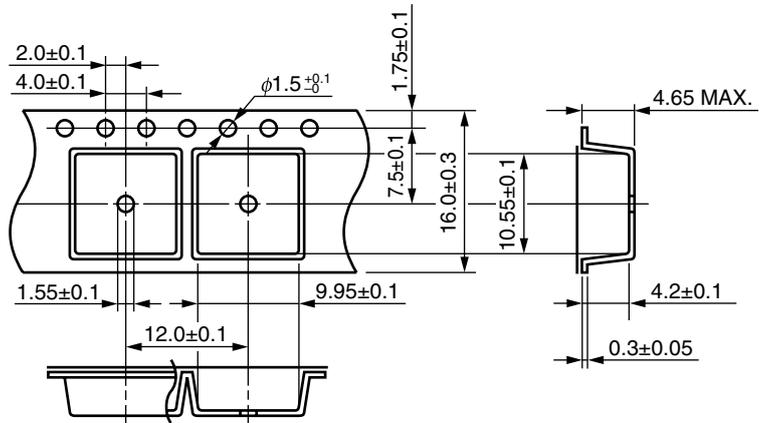
伝達遅延時間 vs. 周囲温度



備考 グラフ中の値は参考値を示します。

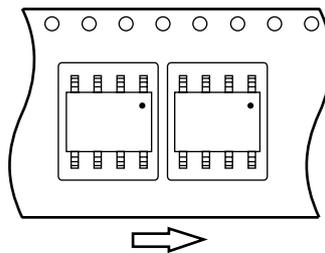
テーピング仕様 (単位 : mm)

外形および寸法 (テープ)

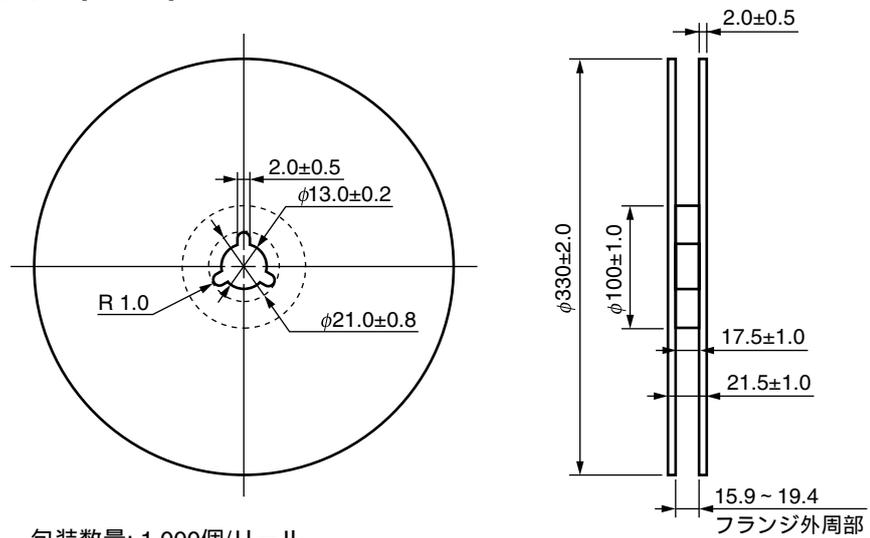


テープ方向

PS8551L4-E3

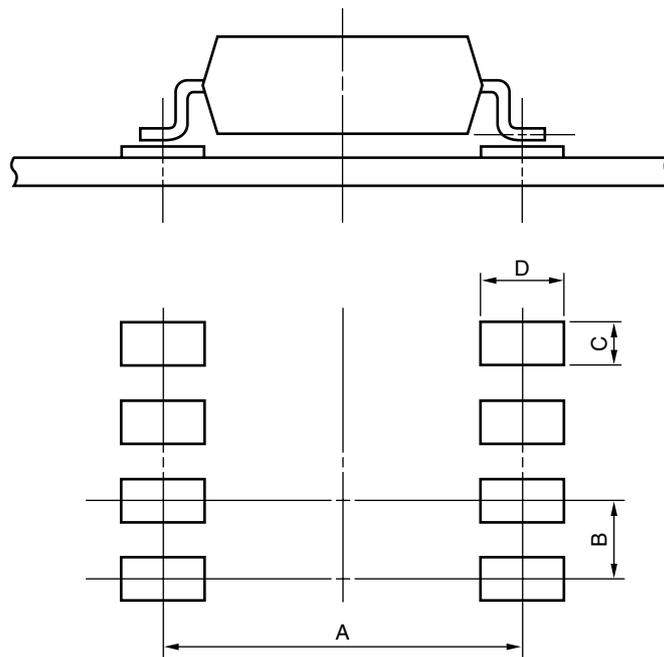


外形および寸法 (リール)



包装数量: 1 000個/リール

推奨マウント・パッド寸法 (単位 : mm)



品名	リード・フォーミング	A	B	C	D
PS8551L4	表面実装用リード・フォーミング	9.0	2.54	1.7	2.0

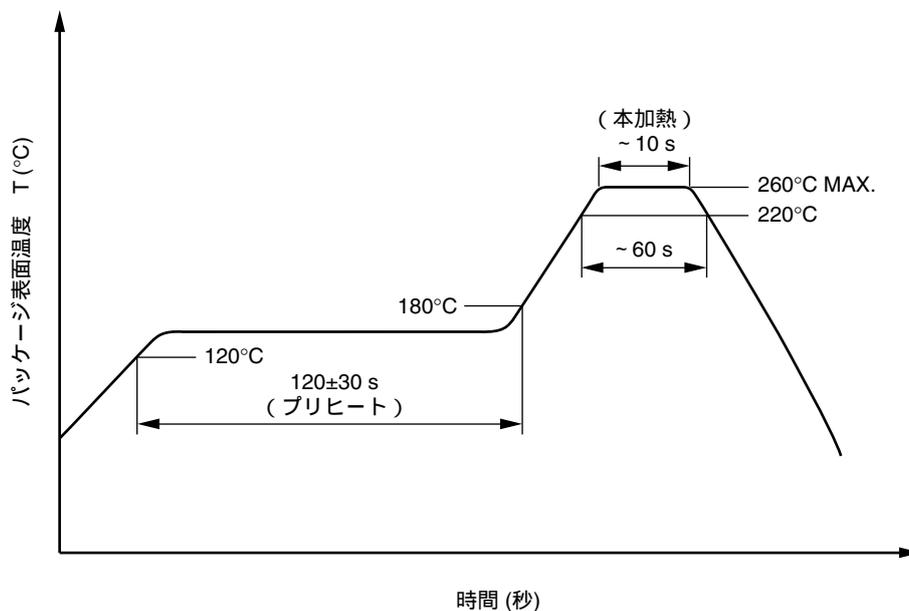
取り扱い注意事項

1. 半田付け推奨条件

(1) 赤外線リフロによる実装時

- ・ ピーク温度 260°C 以下 (パッケージ表面温度)
- ・ ピーク温度の時間 10 s 以内
- ・ 220°C 以上の時間 60 s 以内
- ・ プリヒート温度 120 ~ 180°C の時間 120±30 s
- ・ リフロ回数 3 回以内
- ・ フラックス 塩素分の少ないロジン系フラックス (塩素 0.2 Wt%以下を推奨)

赤外線リフロ推奨温度プロファイル



(2) ウェーブ・ソルダーリングによる実装時

- ・ 温度 260°C 以下 (溶融半田温度)
- ・ 時間 10 s 以内
- ・ 予備加熱 120°C 以下 (パッケージ表面温度)
- ・ 回数 1 回 (モールド部浸漬可)
- ・ フラックス 塩素分の少ないロジン系フラックス (塩素 0.2 Wt%以下を推奨)

(3) 手付け

- ・ 最高温度 (リード部温度) 350°C 以下
- ・ 時間 (デバイスの一辺あたり) 3 s 以内
- ・ フラックス 塩素分の少ないロジン系フラックス (塩素 0.2 Wt%以下を推奨)

(a) デバイスのリード根元より 1.5 ~ 2.0 mm 以上離してください。

(4) 注意事項

- ・フラックス洗浄について
フロン系および塩素系溶剤による洗浄は避けてください。

2. ノイズについての注意事項

フォトカブラの入力 - 出力間に立ち上がりの急峻な電圧が印加されると、定格内であっても出力側がオン状態になることがありますので、ご確認のうえご使用願います。

★ 使用上の注意

1. 本製品は高速化設計のため、静電気の影響を受けやすくなっております。取り扱いの際は人体アースなど静電気対策を行ってください。
2. ボード設計時
 - (1) V_{DD} - GND 間に $0.1 \mu\text{F}$ 以上のバイパス・コンデンサを挿入してください。また、フォトカブラ - コンデンサ間のリード距離は 10 mm 以内としてください。
 - (2) 入力端子 (V_{IN+} , V_{IN-}) および出力端子 (V_{OUT+} , V_{OUT-}) につながるパターンは極力短くしてください。
 - (3) フォトカブラのつりピン (パッケージのピン間に露出する短い金属部分) へは配線を接続しないでください。つりピンに接続しますとフォトカブラの内部電位へ影響し、正常に動作しません。
 - (4) フォトカブラ入力へは使用周波数帯域に入力周波数を制限するため、必ずアンチエイリアシングフィルタ (RC フィルタ: たとえば, $R = 68 \Omega$, $C = 0.01 \mu\text{F}$ 等) を接続してください。
 - (5) PS8551 の出力信号には内部で発生するチョッパーノイズや量子化ノイズ等のノイズ成分を含んでいます。このため、PS8551 の後段に接続するオペアンプ (ポストアンプ) にはロウ・パス・フィルタ (たとえば, $R = 10 \text{ k}\Omega$, $C = 150 \text{ pF}$ 等) 機能を付加し、出力を必要な帯域に制限してください。
 - (6) 1次側電源 (V_{DD1}) がOFFし、2次側電源 (V_{DD2}) のみ供給されている場合 ($V_{DD1} = 0 \text{ V}$, $V_{DD2} = 5 \text{ V}$) での出力レベルは、入力電圧 (V_{IN+} , V_{IN-}) に関わらず、 V_{OUT+} はロウレベル、 V_{OUT-} はハイレベル ($V_{OUT+} = 1.3 \text{ V TYP.}$, $V_{OUT-} = 3.8 \text{ V TYP.}$) となります。
これは、通常動作時 ($V_{DD1} = V_{DD2} = 5 \text{ V}$) の入力に $V_{IN+} = -400 \text{ mV}$, $V_{IN-} = 0 \text{ V}$ が印加されている状態の出力と等価です。
3. 保管は高温多湿を避けてください。

★ VDE 認定仕様

項 目	略 号	定 格	単 位
環境試験クラス (IEC 60068-1/DIN EN 60068-1)		40/085/21	
絶縁強度			
最大許容動作絶縁電圧	U_{IORM}	1 130	V_{peak}
試験電圧 (部分放電試験, 手順 a, 型式試験とランダム試験)	U_{pr}	1 808	V_{peak}
$U_{pr} = 1.6 \times U_{IORM}$ 判定基準: 部分放電 $P_d < 5 \text{ pC}$			
試験電圧 (部分放電試験, 手順 b, 全数試験)	U_{pr}	2 119	V_{peak}
$U_{pr} = 1.875 \times U_{IORM}$ 判定基準: 部分放電 $P_d < 5 \text{ pC}$			
最大許容電圧 (過度的電圧)	U_{TR}	8 000	V_{peak}
汚染度 (DIN EN 60664-1 VDE0110 Part 1)		2	
絶縁材の耐トラッキング性 (IEC 60112/DIN EN 60112 (VDE 0303 Part 11))	CTI	175	
材料グループ (DIN EN 60664-1 VDE0110 Part 1)		a	
許容保存温度	T_{stg}	- 55 ~ + 125	°C
許容動作温度	T_A	- 40 ~ + 85	°C
絶縁抵抗最小値			
$T_A = 25^\circ\text{C}$ ($V_{IO} = 500 \text{ V}$)	Ris MIN.	10^{12}	Ω
$T_A \text{ MAX. 最小 } 100^\circ\text{C}$ ($V_{IO} = 500 \text{ V}$)	Ris MIN.	10^{11}	Ω
安全最大定格 (故障時の最大許容値)			
温度ディレイティングカーブ参照			
ケース温度	T_{si}	175	°C
電流 (入力電流 I_F , $P_{si} = 0$)	I_{si}	400	mA
電力 (出力ないし全損失電力)	P_{si}	700	mW
T_{si} における絶縁抵抗 ($V_{IO} = 500 \text{ V}$)	Ris MIN.	10^9	Ω

<p>注意 GaAs 製品</p>	<p>この製品には、ガリウムヒ素 (GaAs) を使用しています。 GaAs の粉末や蒸気は有害ですから、次の点にご注意ください。</p> <ul style="list-style-type: none">・廃棄する際には、次のような廃棄処理をすることを推奨します。<ol style="list-style-type: none">1. 「ヒ素含有物等の産業廃棄物の収集、運搬、処理の資格」を持つ処理業者に委託する。2. 一般産業廃棄物および家庭用廃棄物とは区別し、「特別管理産業廃棄物」として、最終処分まで管理する。・焼却、破壊、切断、粉碎や化学的な分解を行わないでください。・対象デバイスをなめたり、口に入れたりしないでください。
--------------------------	--

改版履歴	PS8551L4 データシート
------	-----------------

Rev.	発行日	改訂内容	
		ページ	ポイント
—	2007.09	—	旧番号 : PN10670JJ01V0DS
1.00	2011.06.14	全体	暫定版 データシート → データシート
		全体	海外安全規格 認定
		p.3	捺印例 変更 オーダ情報 追加
		p.4	絶対最大定格, 推奨動作条件 変更
		p.5	電気的特性 (DC 特性) 変更
		p.6	電気的特性 (AC 特性) 変更
		p.7~9	測定回路 追加
		p.10, 11	特性曲線 追加
		p.13	推奨マウント・パッド寸法 追加
		p.15	使用上の注意 変更
		p.16	VDE 認定仕様 追加
2.00	2012.08.24	p.1	海外安全規格 変更
		p.15	使用上の注意 変更
		p.16	VDE 認定仕様 変更

すべての商標および登録商標は、それぞれの所有者に帰属します。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、
家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、
防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っていません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問い合わせください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/contact/>