

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

M64894FP/GP

PLL 周波数シンセサイザ

RJJ03F0022-0100Z

Rev.1.00

2003.09.04

概要

M64894FP/GP は、I²C バス制御の PLL 周波数シンセサイザ IC で、最高動作周波数 1.3GHz の 2 モジュラスプリスケラと PLL 部、バンドドライバ、高耐圧チューニングアンプを 1 チップに内蔵した半導体集積回路です。

特長

- バンドスイッチドライバ(PNP)4 回路内蔵 (I_o=40mA, V_{sat}=0.2V typ, @V_{cc1} ~ 13.2V)
- チューニング電圧供給用高耐圧アンプ内蔵
- 低消費電流 (I_{cc}=20mA at V_{cc}=5V)
- 高速動作が可能なプリスケラ内蔵 (F_{max}=1.3GHz)
- X'tal 4MHz で 3 タイプチューニングステップを実現 (分周比 1/512, 1/640, 1/1024)
- I²C バス入力形式 (Read & Write mode)
- 5 ビット A/D コンバータ内蔵
- チップアドレス切り換え可能
- パワーオンリセット回路内蔵
- 小型パッケージ (16 ピン SOP/SSOP)

用途

- TV, VTR 用チューナ

推奨動作条件

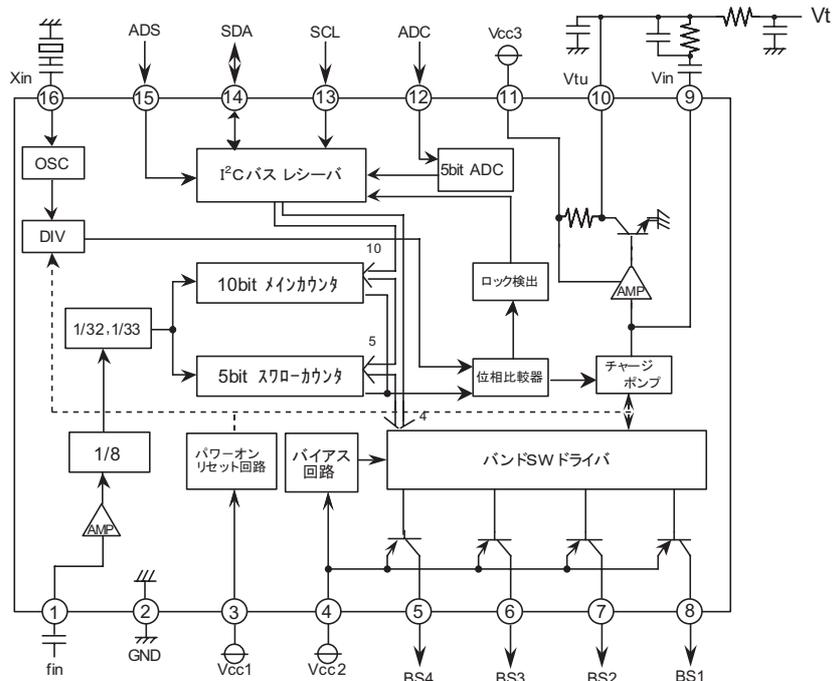
- 電源電圧範囲
VCC1=4.5 ~ 5.5V
VCC2=VCC1 ~ 13.2V
VCC3=28 ~ 35V
- 定格電源電圧
VCC1=5.0V
VCC2=12V
VCC3=33V

ピン接続図

プリスケール入力	fin	1	16	Xin	水晶振動子 接続端子
接地	GND	2	15	ADS	アドレス切替入力
電源電圧1	Vcc1	3	14	SDA	データ入力
電源電圧2	Vcc2	4	13	SCL	クロック入力
バンド切替出力4	BS4	5	12	ADC	AD入力
バンド切替出力3	BS3	6	11	Vcc3	電源電圧3
バンド切替出力2	BS2	7	10	Vtu	チューニング出力
バンド切替出力1	BS1	8	9	Vin	フィルタ入力

外形図 16P2S/16P2Z

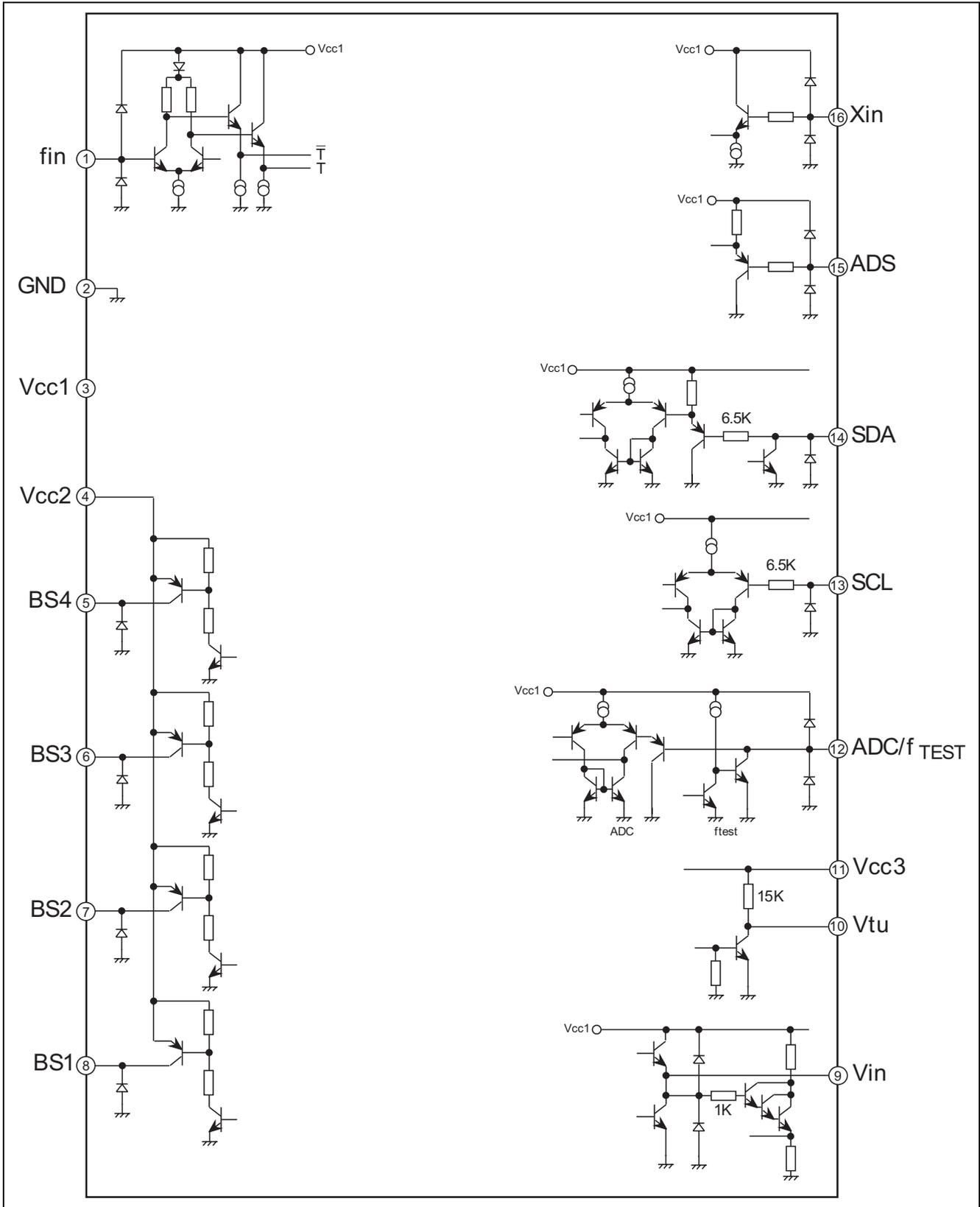
ブロック図



端子機能説明

端子番号	記号	端子名	機能説明
1	f in	プリスケアラ入力端子	V.C.O の周波数を印加します。
2	GND	接地	0V に接続
3	Vcc1	電源電圧 1	電源電圧端子 5.0 ± 0.5V を印加
4	Vcc2	電源電圧 2	バンド切替用電源電圧端子 Vcc1 ~ 13.2V を印加
5	BS4	バンド切替用出力端子	バンド切替用出力端子で出力形式は 4 端子共 PNP オープンコレクタ方式です。 バンド SW データが "H" の時は出力が "ON" し, "L" の時は出力が "OFF" します。
6	BS3		
7	BS2		
8	BS1		
9	Vin	フィルタ入力 (チャージポンプ出力)	L.P.F.の入力とチャージポンプ回路の出力端子。 チャージポンプの出力は、基準周波数(fref)に比べ、プログラマブルディバイダ分周出力(f1/N)の位相が進んでいる時は、電流"ソ - ス", 遅れている時は電流"シンク", 同位相の時はハイインピ - ダンス状態となります。
10	Vtu	チューニング出力	チューニング電圧を供給します。
11	Vcc3	電源電圧 3	チューニング電圧用電源電圧端子 28V ~ 35V を印加
12	ADC	AD 入力端子	入力電圧の A/D 変換を行う。 Control Byte 入力時 テストモード設定によりプログラマブルディバイダ周出力、基準周波数出力が選択されます。
13	SCL	クロック入力	クロック信号の立ち上がりでデータをシフトレジスタに読み込みます。
14	SDA	データ入力	バンド SW, プログラマブルディバイダ分周比, テストモード設定, ライト/リードモードの設定入力です。 リードモード時, Lock 出力, パワーダウンフラグ, 5 レベル A/D コンバータの状態を読み出す事ができます。
15	ADS	アドレス切替入力	チップアドレスを端子の入力条件にて設定します。
16	Xin	水晶振動子接続端子	4.0MHz の水晶振動子を接続します。

内部等価回路



データ設定方法

チップアドレスとそれに続く 2 または 4 バイトのデータからなる入力情報は、I²C バスレーバに受けとられます。許可されるバスプロトコルの定義は以下に示されます。

```

1__STA  CA  CB  BB  STO
2__STA  CA  D1 D2  STO
3__STA  CA  CB  BB  D1 D2  STO
4__STA  CA  D1 D2  CB  BB  STO

```

STA : スタートコンディション

STO : ストップコンディション

CA : チップアドレス

CB : コントロールデータバイト

BB : バンドデータバイト

D1 : ディバイダデータバイト

D2 : ディバイダデータバイト

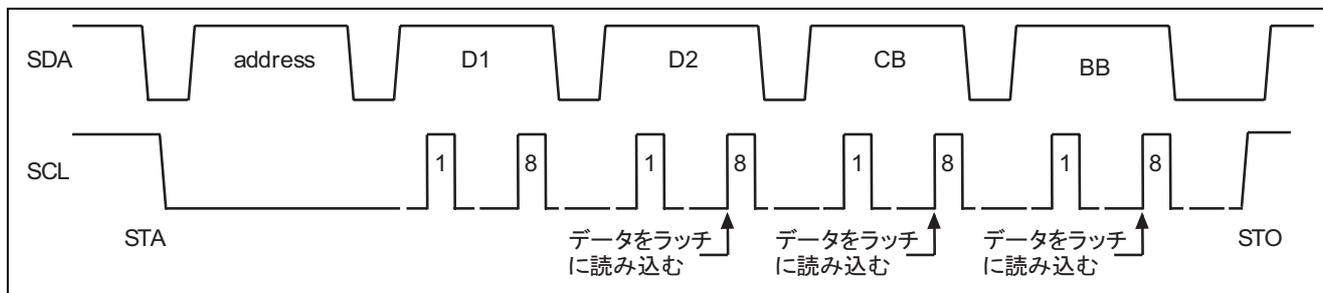
回路動作に必要な 5 バイトの情報は、チップアドレス、2 バイトのコントロールデータとバンドデータ、そして、2 バイトのディバイダデータバイトです。チップアドレスの後、2 または 4 バイトのデータが受けとられます。

ディバイダデータとコントロールデータ、バンドデータを区別する為 1 番目と 3 番目のデータバイトにはファンクションビットが含まれています。ディバイダデータは"0"が先行し、コントロール、バンドデータは"1"が先行します。

データの読み込みタイミングは、下図の様になります。

ディバイダデータは 2 バイト目のディバイダデータ(D2)の 8 ビット目のクロック信号の立ち上がりで 15 ビットのデータを読み込みます。コントロールデータ(CB)、バンドデータ(BB)は、それぞれ 8 ビット目のクロック信号の立ち上がりで、読み込みます。

データ読み込みタイミング例



ライトデータフォーマット

	バイト	MSB								LSB
1	Address Byte	1	1	0	0	0	MA1	MA0	0	A
2	Devider Byte1	0	N14	N13	N12	N11	N10	N9	N8	A
3	Devider Byte2	N7	N6	N5	N4	N3	N2	N1	N0	A
4	Control Byte1	1	CP	T2	T1	T0	Rsa	Rsb	OS	A
5	BandSW Byte	X	X	X	X	BS4	BS3	BS2	BS1	A

リードデータフォーマット

	バイト	MSB								LSB
1	Address Byte	1	1	0	0	0	MA1	MA0	1	A
2	Status Byte1	POR	FL	X	X	X	A2	A1	A0	A

データ入力設定例

ライトモードデータ入力例(ループ状態)

	バイト	MSB							LSB	データ設定状態	
1	Address Byte	1	1	0	0	0	1	1	0	1	ADS:Vcc1 印加
2	Devider Byte1	0	1	0	0	0	0	0	0	1	分周比 N=16544
3	Devider Byte2	1	0	1	0	0	0	0	0	1	
4	Control Byte1	1	1	0	0	0	0	1	0	1	CP:270 μ A fref :1/1024
5	BandSW Byte	0	0	0	0	1	0	0	0	1	BS4:ON

$$\begin{aligned} \text{ロック周波数 } f_{vco} &= N \times 8 \times f_{ref} \\ &= 16544 \times 8 \times (4\text{MHz}/1024) = 517 \text{ MHz} \end{aligned}$$

リードモードデータ入力及び出力例(ループ状態時)

	バイト	MSB							LSB	ICの状態
1	Address Byte	1	1	0	0	0	1	1	1	
2	Status Byte1(入力)	1	1	1	1	1	1	1	1	
2'	Status Byte1(出力)	0	1	1	1	1	0	1	1	ロック時 ADC:オープン

ライトモード、リードモードの各バイトの9ビット目(LSB)において ACK (アクノリッジ) 信号"0"を返すので、実使用時(マイコン制御)には"1"にてご使用下さい。

各ビットの定義

X : ランダム 0 or 1

MA 1, MA 0 : プログラマブル・アドレスビット

ADDRES 端子印加電圧	MA1	MA0
0 ~ 0.1 \times Vcc1	0	0
常に動作 (0 ~ Vcc1)	0	1
0.4 \times Vcc1 ~ 0.6 \times Vcc1	1	0
0.9 \times Vcc1 ~ Vcc1	1	1

N 1 4 ~ N 0 : プログラマブルディバイダの分周比設定

$$\text{分周比 } N = N_{14}(2^{14} = 16384) + \dots + N_0(2^0 = 1)$$

分周比 N の範囲は 1,024 ~ 32,768

$$\begin{aligned} \text{例) } f_{vco} &= f_{ref} \times 8 \times N \\ &= 3.90625 \times 8 \times N \\ &= 31.25 \times N \quad (\text{kHz}) \end{aligned}$$

C P : チャージポンプ出力電流設定

C P	チャージポンプ電流	モード
0	70 μ A	テスト
1	270 μ A	通常

T 2 , T 1 , T 0 : テストモード設定

T2	T1	T0	チャージポンプ	12ピン出力	モード
0	0	X	通常動作	ADC 入力	通常動作
0	1	X	ハイインピーダンス	ADC 入力	テスト
1	1	0	シンク	ADC 入力	テスト
1	1	1	ソース	ADC 入力	テスト
1	0	0	ハイインピーダンス	f ref 出力	テスト
1	0	1	ハイインピーダンス	f 1/N 出力	テスト

R S a , R S b : 基準周波数分周比設定

R S a	R S b	分周比
1	1	1/512
0	1	1/1024
X	0	1/640

O S : チューニングアンプ設定

O S	チューニング電圧出力	モード
0	ON	通常
1	OFF	テスト

P O R : パワーオンリセットフラグ。リセット時に"1"を返します。

F L : ロック検出フラグ。ロック時に " 1 " を , アンロック時"0"を返します。

A 2 , A 1 , A 0 : 5レベルA/Dコンバータデータ

A D C 端子印加電圧	A 2	A 1	A 0
$0.6 \times V_{cc1} \sim V_{cc1}$	1	0	0
$0.45 \times V_{cc1} \sim 0.6 \times V_{cc1}$	0	1	1
$0.3 \times V_{cc1} \sim 0.45 \times V_{cc1}$	0	1	0
$0.15 \times V_{cc1} \sim 0.3 \times V_{cc1}$	0	0	1
$0 \sim 0.15 \times V_{cc1}$	0	0	0

(電圧確度許容範囲 : $\pm 0.03 \times V_{cc1} [V]$)

パワーオンリセット動作 (電源投入時の初期状態)

B S 4 ~ B S 1 : OFF

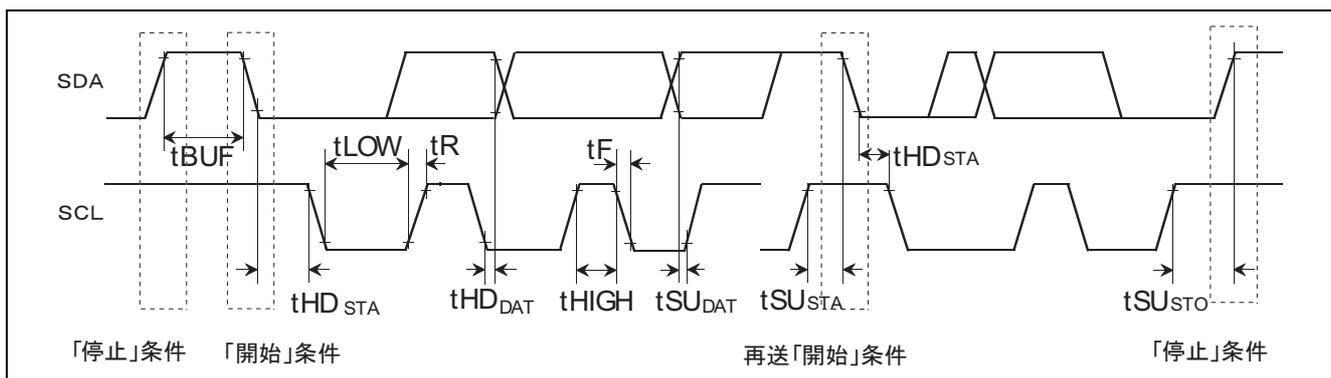
チャージポンプ : ハイインピーダンス

チューニングアンプ : OFF

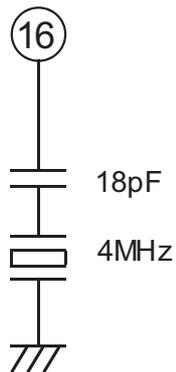
チャージポンプ電流 : 270 μ A

分周比 : 1/1024

タイミング図



発振回路外部接続



水晶振動子特性
 実効抵抗 : 300 Ω 以下
 負荷容量 : 20 pF

絶対最大定格

指定のない場合は, $T_a = -20 \sim +75$ です。

項目	記号	最大定格	単位	備考
電源電圧 1	V _{cc1}	6.0	V	3 ピン
電源電圧 2	V _{cc2}	14.4	V	4 ピン
電源電圧 3	V _{cc3}	36.0	V	11 ピン
入力電圧	V _i	6.0	V	電源電圧 (V _{cc1}) を超えないこと
出力電圧	V _o	6.0	V	12 ピン
バンド出力 OFF 時印加電圧	V _{BSOFF}	14.4	V	
バンド出力 出力電流	I _{BSON}	50.0	mA	バンド出力 1 回路当たり
バンド出力 ON 時通電時間	t _{BSON}	10	sec	バンド出力 1 回路 50mA 3 回路同時通電時
消費電力	P _d	470	mW	T _a = +75
動作周囲温度	T _{opr}	-20 ~ +75		
保存温度	T _{stg}	-40 ~ +125		

推奨使用条件

指定のない場合は, $T_a = -20 \sim +75$ です。

項目	記号	推奨値	単位	備考
電源電圧 1	V _{cc1}	4.5 ~ 5.5	V	3 ピン
電源電圧 2	V _{cc2}	V _{cc1} ~ 13.2	V	4 ピン
電源電圧 3	V _{cc3}	28 ~ 35	V	11 ピン
動作周波数 (1)	f _{opr1}	4.0	MHz	水晶発振回路
動作周波数 (2) fin 入力	f _{opr2}	80 ~ 1300	MHz	プリスケアラ入力
バンド出力 電流 5 ~ 8	I _{BDL}	0 ~ 40	mA	通常 1 回路 ON で使用, 最大 2 回路同 ON, 3 回路以上同時 ON は禁止。

電氣的特性

指定のない場合は、 $T_a = -20 \sim +75$ です。 $V_{cc1} = 5.0V$, $v_{cc2} = 12V$, $V_{cc3} = 33V$ です。

項目	記号	測定端子	規格値			単位	測定条件	
			最小	標準	最大			
入力端子	"H"入力電圧	V IH	13~14	3.0	-	$V_{cc1} + 0.3$	V	
	"L"入力電圧	V IL	13~14	-	-	1.5	V	
	"H"入力電流	I IH	13~14	-	-	10	μA	$V_{cc1} = 5.5V$, $V_i = 4.0V$
	"L"入力電流	I IL1	13	-	-4	-10	μA	$V_{cc1} = 5.5V$, $V_i = 0.4V$
		I IL2	14	-	-14	-30	μA	$V_{cc1} = 5.5V$, $V_i = 0.4V$
SDA出力	"L"出力電圧	V oH	14	-	-	0.4	V	$V_{cc} = 5.5V$, $I_o = 3mA$
	リーク電流	I Lo	14	-	-	10	μA	$V_{cc1} = 5.5V$, $V_o = 5.5V$
バンドSW	出力電圧	V BS	5~8	11.6	11.8	-	V	$V_{cc} = 12V$, $I_o = -40mA$
	リーク電流	I oLK2	5~8	-	-	-10	μA	$V_{cc2} = 12V$, バンド SW OFF, $V_o = 0V$
出チユーニシカグ	出力電圧"H"	V toH	10	32.5	-	-	V	$V_{cc3} = 33V$
	出力電圧"L"	V toL	10	-	0.2	0.3	V	$V_{cc3} = 33V$
チャイジポンプ	"H"出力電流	I cPH	9	-	± 270	± 370	μA	$V_{cc1} = 5.0V$, $V_o = 2.5V$, $CP = 1$
	"L"出力電流	I cPL	9	-	± 70	± 110	μA	$V_{cc1} = 5.0V$, $V_o = 2.5V$, $CP = 0$
	リーク電流	I cpLK	9	-	-	± 50	nA	$V_{cc1} = 5.0V$, $V_o = 2.5V$, $T1 = 1$, $T2 = 0$
電源電流 1	I cc1	3	-	20	30	mA	$V_{cc1} = 5.5V$	
電源電流 2	4回路 OFF	I cc2A	4	-	-	0.3	mA	$V_{cc2} = 12V$
	1回路 ON 出力 OPEN	I cc2B	4	-	6.0	8.0	mA	$V_{cc2} = 12V$, $I_o = 0mA$
	1回路 ON 出力電流 40mA	I cc2C	4	-	46.0	48.0	mA	$V_{cc} = 12V$, $I_o = -40mA$
電源電流 3	I cc3	11	-	3.0	4.0	mA	$V_{cc3} = 33V$ 出力 ON	

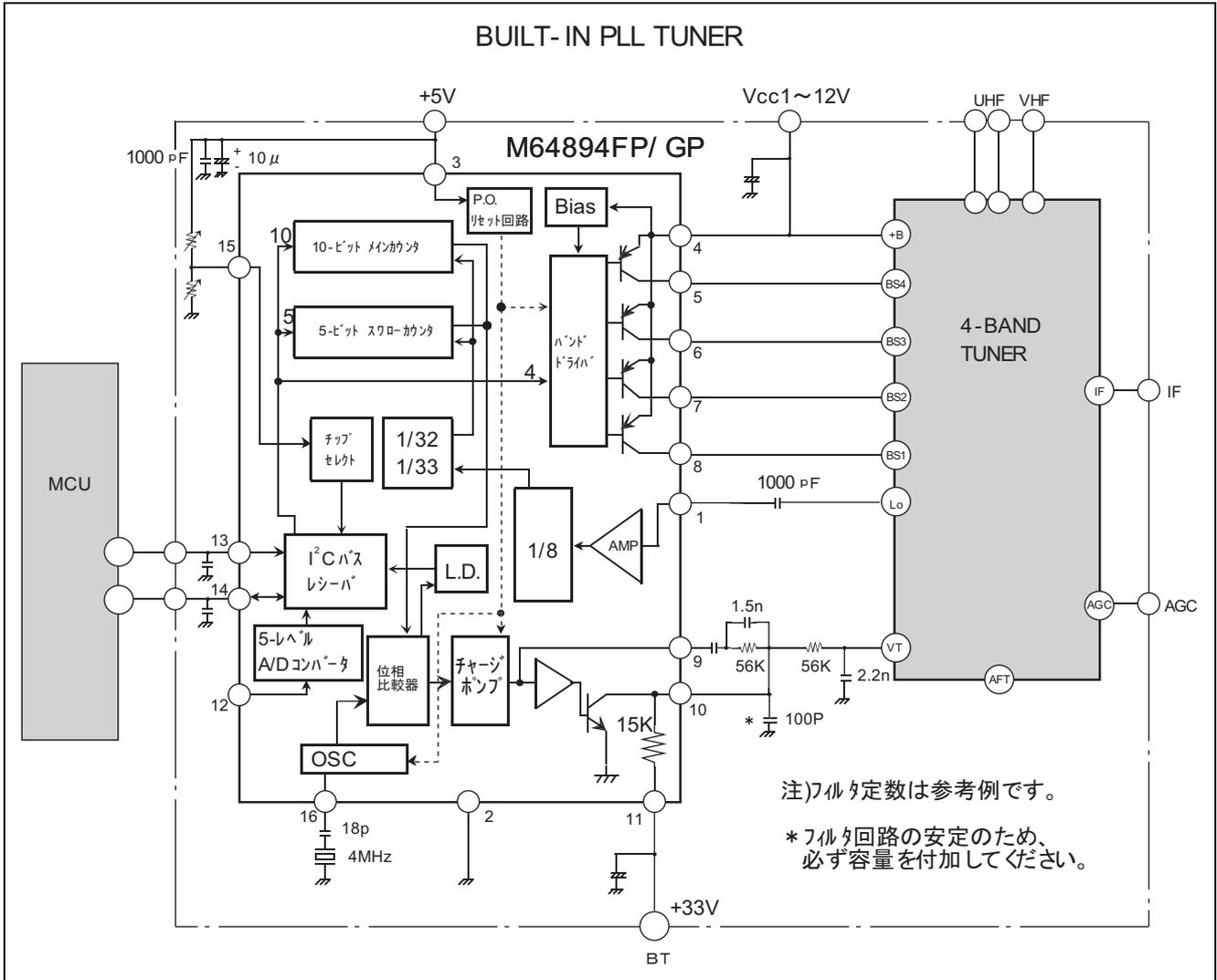
標準値は、 $V_{cc1} = 5.0V$, $V_{cc2} = 12V$, $V_{cc3} = 33V$ $T_a = +25$ での値です。

スイッチング特性

指定のない場合は, $T_a = -20 \sim +75$ です。

項目	記号	測定端子	規格値			単位	測定条件	
			最小	標準	最大			
プリスケアラ動作周波数	f opr2	1	80	-	1300	MHz	Vcc1=4.5 ~ 5.5V Vin = Vinmin ~ Vinmax	
動作入力電圧	V IN	1	- 24	-	4	dBm	Vcc1 = 4.5 ~ 5.5V	80 ~ 100MHz
			- 27	-	4			100 ~ 200MHz
			- 30	-	4			200 ~ 800MHz
			- 27	-	4			800 ~ 1000MHz
			- 18	-	4			1000 ~ 1300MHz
クロック周波数	f SCL	1 3	0	-	100	kHz	Vcc=4.5 ~ 5.5V	
バスフリータイム	t BUF	1 4	4.7	-	-	μ S	タイミング図参照	
データホールド時間	t HDSTA	1 3	4	-	-	μ S		
SCL LOW ホールド時間	t LOW	1 3	4.7	-	-	μ S		
SCL HIGH ホールド時間	t HIGH	1 3	4	-	-	μ S		
セットアップ時間	t SUSTA	1 3 1 4	4.7	-	-	μ S		
データホールド時間	t HDDAT	1 3 1 4	0	-	-	S		
データセットアップ時間	t SUDAT	1 3 1 4	250	-	-	nS		
立ち上がり時間	tR	1 3 1 4	-	-	1000	nS		
立ち下がり時間	tF	1 3 1 4	-	-	300	nS		
セットアップ時間	t SUSTO	1 3	4	-	-	μ S		

応用回路例

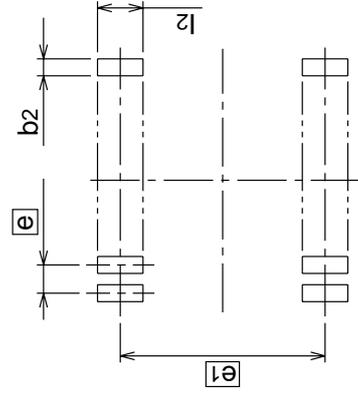
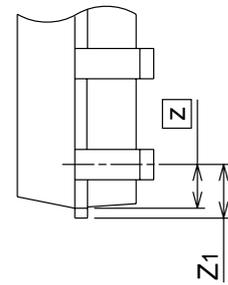
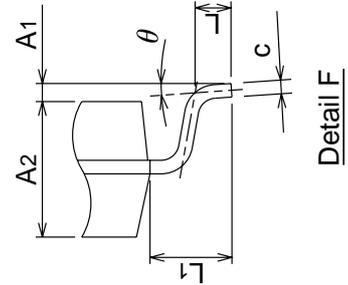
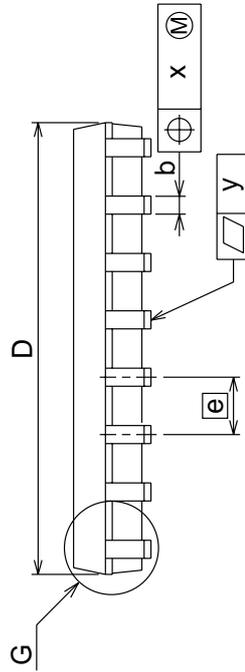
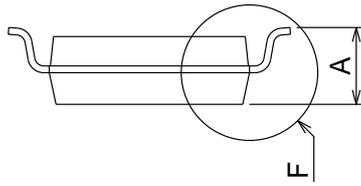
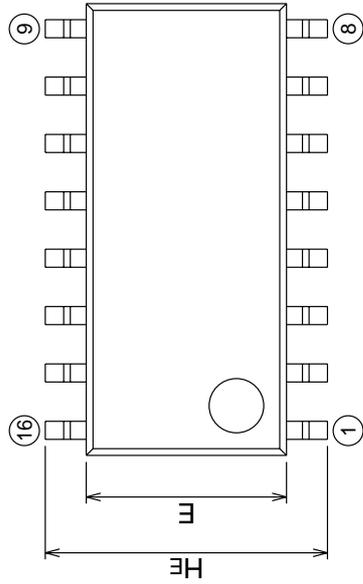


外形寸法图

16P2S-A

Plastic 16pin 225mil SOP

EIAJ Package Code SOP16-P-225-1.27	JEDEC Code —	Weight(g) 0.15	Lead Material Cu Alloy
---------------------------------------	-----------------	-------------------	---------------------------



Recommended Mount Pad

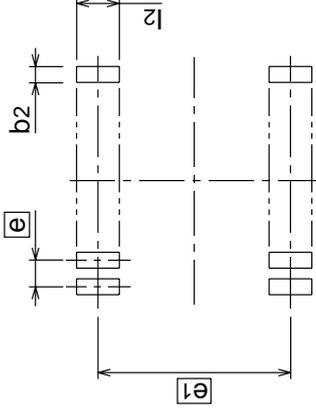
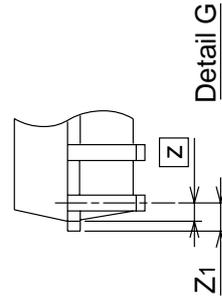
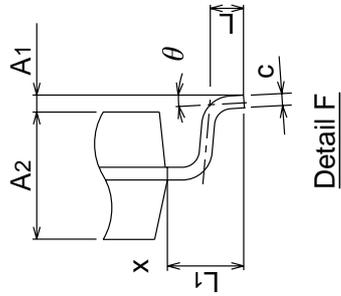
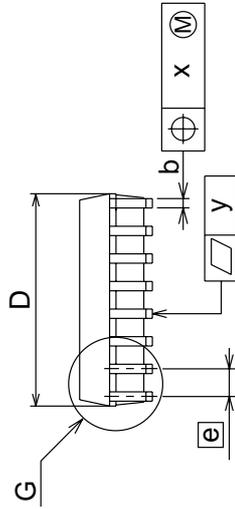
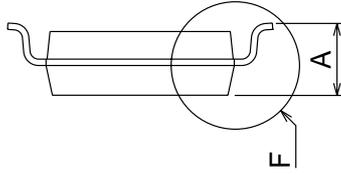
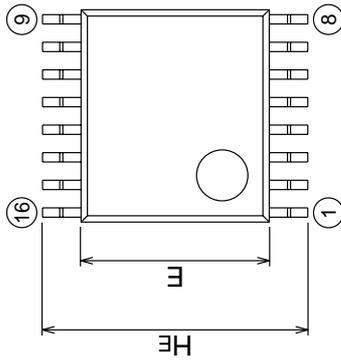
Symbol	Dimension in Millimeters		
	Min	Nom	Max
A	—	—	1.9
A1	0.05	—	—
A2	—	1.5	—
b	0.35	0.4	0.5
c	0.13	0.15	0.2
D	9.8	10.0	10.2
E	4.2	4.4	4.6
e	—	1.27	—
HE	5.9	6.2	6.5
L	0.2	0.4	0.6
L1	—	0.9	—
z	—	0.555	—
Z1	—	—	0.705
x	—	—	0.25
y	—	—	0.1
θ	0°	—	10°
b2	—	0.76	—
e1	—	5.72	—
l2	1.27	—	—

16P2Z-A

(MMP)

Plastic 16pin 225mil SSOP

EIAJ Package Code SSOP16-P-225-0.65	JEDEC Code —	Weight(g) 0.08	Lead Material Cu Alloy
--	-----------------	-------------------	---------------------------



Recommended Mount Pad

Symbol	Dimension in Millimeters		
	Min	Nom	Max
A	—	—	1.9
A1	0.05	—	—
A2	—	1.5	—
b	0.17	0.22	0.32
c	0.13	0.15	0.2
D	4.8	5.0	5.2
E	4.2	4.4	4.6
e	—	0.65	—
HE	5.9	6.2	6.5
L	0.2	0.4	0.6
L1	—	0.9	—
Z	—	0.225	—
Z1	—	—	0.375
x	—	—	0.13
y	—	—	0.1
θ	0°	—	10°
b2	—	0.35	—
e1	—	5.72	—
l2	1.27	—	—

株式会社ルネサス テクノロジ 営業企画統括部 〒100-0004 東京都千代田区大手町2-6-2 日本ビル

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報を確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。



営業お問合せ窓口
株式会社ルネサス販売

<http://www.renesas.com>

本	社	〒100-0004	千代田区大手町2-6-2 (日本ビル)	(03) 5201-5350
京	支	〒212-0058	川崎市幸区鹿島田890-12 (新川崎三井ビル)	(044) 549-1662
西	支	〒190-0023	立川市柴崎町2-2-23 (第二高島ビル2F)	(042) 524-8701
札	支	〒060-0002	札幌市中央区北二条西4-1 (札幌三井ビル5F)	(011) 210-8717
東	支	〒980-0013	仙台市青葉区花京院1-1-20 (花京院スクエア13F)	(022) 221-1351
い	支	〒970-8026	いわき市平小太郎町4-9 (損保ジャパンいわき第二ビル3F)	(0246) 22-3222
茨	支	〒312-0034	ひたちなか市堀口832-2 (日立システムプラザ勝田1F)	(029) 271-9411
新	支	〒950-0087	新潟市東大通1-4-2 (新潟三井物産ビル3F)	(025) 241-4361
松	支	〒390-0815	松本市深志1-2-11 (昭和ビル7F)	(0263) 33-6622
中	支	〒460-0008	名古屋市中区栄3-13-20 (栄センタービル4F)	(052) 261-3000
浜	支	〒430-7710	浜松市板屋町111-2 (浜松アクタワー10F)	(053) 451-2131
西	支	〒541-0044	大阪市中央区伏見町4-1-1 (大阪明治生命館ランドアクシスタワー10F)	(06) 6233-9500
北	支	〒920-0031	金沢市広岡3-1-1 (金沢パークビル8F)	(076) 233-5980
中	支	〒730-0036	広島市中区袋町5-25 (広島袋町ビルディング8F)	(082) 244-2570
松	支	〒790-0003	松山市三番町4-4-6 (GEエジソンビル松山2号館3F)	(089) 933-9595
鳥	支	〒680-0822	鳥取市今町2-251 (日本生命鳥取駅前ビル)	(0857) 21-1915
九	支	〒812-0011	福岡市博多区博多駅前2-17-1 (ヒロカネビル本館5F)	(092) 481-7695
鹿	支	〒890-0053	鹿児島市中央町12-2 (明治生命西鹿児島ビル2F)	(099) 284-1748

技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：カスタマサポートセンタ E-Mail: csc@renesas.com