

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

この説明書では、V850E/IA4 用の A/D コンバータ 0, 1 のサンプル・プログラム関数について説明します。

なお、この説明書では V850E/IA4 を使用した場合で記述しています。V850E/IA3, V850ES/IK1, V850ES/IE2 を使用した場合は、この説明書を参考にしてください。

ご注意

このサンプル・プログラムはあくまで参考用のものであり、当社がこの動作を保証するものではありません。
このサンプル・プログラムを使用する場合、お客様のセット上で十分な評価をしたうえでご使用いただきますようお願いいたします。

入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。

CMOSデバイスの入力が入力ノイズなどに起因して、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定な場合はもちろん、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域を通過する遷移期間中にチャタリングノイズ等が入らないようご注意ください。

未使用入力の処理

CMOSデバイスの未使用端子の入力レベルは固定してください。

未使用端子入力については、CMOSデバイスの入力に何も接続しない状態で動作させるのではなく、プルアップかプルダウンによって入力レベルを固定してください。また、未使用の入出力端子が出力となる可能性（タイミングは規定しません）を考慮すると、個別に抵抗を介して V_{DD} または GND に接続することが有効です。

資料中に「未使用端子の処理」について記載のある製品については、その内容を守ってください。

静電気対策

MOSデバイス取り扱いの際は静電気防止を心がけてください。

MOSデバイスは強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジン・ケース、または導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。

また、MOSデバイスを実装したボードについても同様の扱いをしてください。

初期化以前の状態

電源投入時、MOSデバイスの初期状態は不定です。

電源投入時の端子の出力状態や入出力設定、レジスタ内容などは保証しておりません。ただし、リセット動作やモード設定で定義している項目については、これらの動作ののちに保証の対象となります。

リセット機能を持つデバイスの電源投入後は、まずリセット動作を実行してください。

電源投入切断順序

内部動作および外部インタフェースで異なる電源を使用するデバイスの場合、原則として内部電源を投入した後に外部電源を投入してください。切断の際には、原則として外部電源を切断した後に内部電源を切断してください。逆の電源投入切断順により、内部素子に過電圧が印加され、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源投入切断シーケンス」についての記載のある製品については、その内容を守ってください。

電源OFF時における入力信号

当該デバイスの電源がOFF状態の時に、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源OFF時における入力信号」についての記載のある製品については、その内容を守ってください。

本製品のうち、外国為替及び外国貿易法の規定により規制貨物等（または役務）に該当するものについては、日本国外に輸出する際に、同法に基づき日本国政府の輸出許可が必要です。

非該当品 : μ PD70F3184, 70F3186, 70F3329, 70F3713, 70F3714

ユーザ判定品 : μ PD703183, 703185, 703186, 703327, 703329

- 本資料に記載されている内容は2006年7月現在のものです。今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

はじめに

- 注 意 1.** この説明書で使用するプログラムは、NEC エレクトロニクスのホームページ (<http://www.necel.co.jp/>) よりダウンロードしてください。
- 2.** このサンプル・プログラムを使用する場合は、次のスタートアップ・ファイル、リンク・ディレクティブ・ファイルを参照し、必要に応じて修正してください。
- ・スタートアップ・ファイル : IA4_start.s
 - ・リンク・ディレクティブ・ファイル : IA4_link.dir

凡 例 関数一覧表は次のように構成されています。

テーマ

【機能】	テーマの説明
【関数名】	サンプル関数の名前
【引き数】	引き数の型と概要
【処理内容】	サンプル関数の処理内容
【使用SFR】	レジスタ名と設定内容
【call関数】	呼び出し関数の名前と機能
【変数】	サンプル関数での使用変数の型、名前、概要
【割り込み】	関数名
【割り込み要因】	名称
【ファイル名】	対応するサンプル・プログラム・ファイル名
【注意事項】	関数使用上の注意。使い方

割り込み関数

【関数名】	割り込み関数の名前
【処理内容】	割り込み関数の処理内容
【使用SFR】	レジスタ名と設定内容
【call関数】	なし
【変数】	変数名、機能
【ファイル名】	対応するサンプル・プログラム・ファイル名
【注意事項】	なし

製品間の違い V850E/IA4 と V850E/IA3, V850ES/IK1, V850ES/IE2 の A/D コンバータ 0, 1 についての製品間の違いを次に示します。

項目	V850E/IA4	V850E/IA3	V850ES/IK1	V850ES/IE2
アナログ入力	2回路合計：8ch A/Dコンバータ0：4ch A/Dコンバータ1：4ch	2回路合計：6ch A/Dコンバータ0：2ch A/Dコンバータ1：4ch	2回路合計：8ch A/Dコンバータ0：4ch A/Dコンバータ1：4ch	
入力レベル増幅用オペアンプ	2回路合計：6ch A/Dコンバータ0：3ch A/Dコンバータ1：3ch	2回路合計：5ch A/Dコンバータ0：2ch A/Dコンバータ1：3ch	なし	
過電圧検出用コンパレータ	2回路合計：6ch A/Dコンバータ0：3ch A/Dコンバータ1：3ch	2回路合計：5ch A/Dコンバータ0：2ch A/Dコンバータ1：3ch	なし	
AV _{DD0} , AV _{DD1} , AV _{REF0} , AV _{REF1}	兼用端子	兼用端子	独立端子	

関連資料 関連資料は暫定版の場合がありますが、この資料では「暫定」の表示をしておりません。あらかじめご了承ください。

V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2 に関する資料

資料名	資料番号
V850E1 ユーザーズ・マニュアル アーキテクチャ編	U14559J
V850E/IA3, V850E/IA4 ユーザーズ・マニュアル ハードウェア編	U16543J
V850ES ユーザーズ・マニュアル アーキテクチャ編	U15943J
V850ES/IK1 ユーザーズ・マニュアル ハードウェア編	U16910J
V850ES/IE2 ユーザーズ・マニュアル ハードウェア編	U17716J
V850シリーズによるインバータ制御 アプリケーション・ノート ホール・センサによるベクトル制御編	U17338J
V850シリーズによるインバータ制御 アプリケーション・ノート エンコーダによるベクトル制御編	U17324J
V850シリーズによるインバータ制御 アプリケーション・ノート ゼロクロス検出による120度通電方式制御編	U17209J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート シリアル通信 (UARTA) 編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18233J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート シリアル通信 (CSIB) 編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18234J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート DMA機能編 (V850E/IA3, V850E/IA4)	U18235J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート タイマM編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18236J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート ウォッチドッグ・タイマ編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18237J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート タイマP編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18238J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート タイマQ編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18239J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート タイマENC編 (V850E/IA3, V850E/IA4)	U18240J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート ポート機能編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18241J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート クロック・ジェネレータ編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18242J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート スタンバイ機能編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18243J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート 割り込み機能編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	U18244J
サンプル・プログラム関数使用法説明書 アプリケーション・ノート A/Dコンバータ0, 1編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2)	このマニュアル
サンプル・プログラム関数使用法説明書 アプリケーション・ノート A/Dコンバータ2編 (V850E/IA3, V850E/IA4)	U18246J

目 次

A/D コンバータ 0, 1	
外部トリガ・モード (連続スキャン・モード) ...	8
A/D コンバータ 0, 1	
ソフトウェア・トリガ・モード (連続セレクト・モード, 1 バッファ) ...	13
A/D コンバータ 0, 1	
ソフトウェア・トリガ・モード (連続セレクト・モード, 4 バッファ) ...	18
A/D コンバータ 0, 1	
タイマ・トリガ・モード (ワンショット・セレクト・モード, 1 バッファ) ...	23

A/D コンバータ 0, 1

外部トリガ・モード (連続スキャン・モード)

【機能】	A/D 変換動作開始タイミングをハードウェア・トリガ・モードの外部トリガ・モードに設定し、A/D 変換を行います。
【関数名】	ad0_external_main
【引き数】	なし
【処理内容】	ADTRG0 端子からトリガが入力されると、ANI00 端子、ANI01 端子、ANI02 端子、ANI03 端子までを順に選択し、A/D 変換を連続で行い、A/D 変換結果をアナログ入力端子に対応した buf[], buf_1[], buf_2[], buf_3[] に格納します。 指定したアナログ入力端子の変換動作が終了すると A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。 A/D 変換は 10 回行います。
【使用 S F R】	AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア, マスク解除, 優先レベル 7 に設定)
【call 関数】	ad_trgger_port_set, ad_port_set, ad_set, ad_start, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ unsigned short int buf_1[] : 変換データ格納バッファ unsigned short int buf_2[] : 変換データ格納バッファ unsigned short int buf_3[] : 変換データ格納バッファ volatile unsigned char count : 変換カウント変数
【割り込み】	ad0_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_external_trigger.c
【注意事項】	なし

【関数名】	ad_trigger_port_set
【処理内容】	兼用端子の設定を行います。
【使用 S F R】	PMC0 : 0x10 (P40 端子を ADTRG0 入力端子に指定)
【call 関数】	なし
【変数】	なし
【ファイル名】	ad01_external_trigger.c

【関 数 名】 ad_port_set

【処 理 内 容】 アナログ入力端子の設定を行います。

【使 用 S F R】 ADA0S : 0x03 (アナログ入力端子を ANI00 端子, ANI01 端子, ANI02 端子, ANI03 端子に設定)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 ADA0M0 : 0x16 (連続スキャン・モード, 有効エッジを立ち下がりエッジ, ハードウェア・トリガ・モードに設定)

ADA0M2 : 0x00 (1 バッファ・モード, 外部トリガ・モードに設定)

ADA0M1 : 0x02 (変換クロック数を 186 (2.91 μ s) に設定)

OP0CTL0 : 0x00 (オペアンプ 0 動作禁止)

OP0CTL1 : 0x00 (コンパレータ 0 動作禁止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を許可します。

【使 用 S F R】 ADA0M0.ADA0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

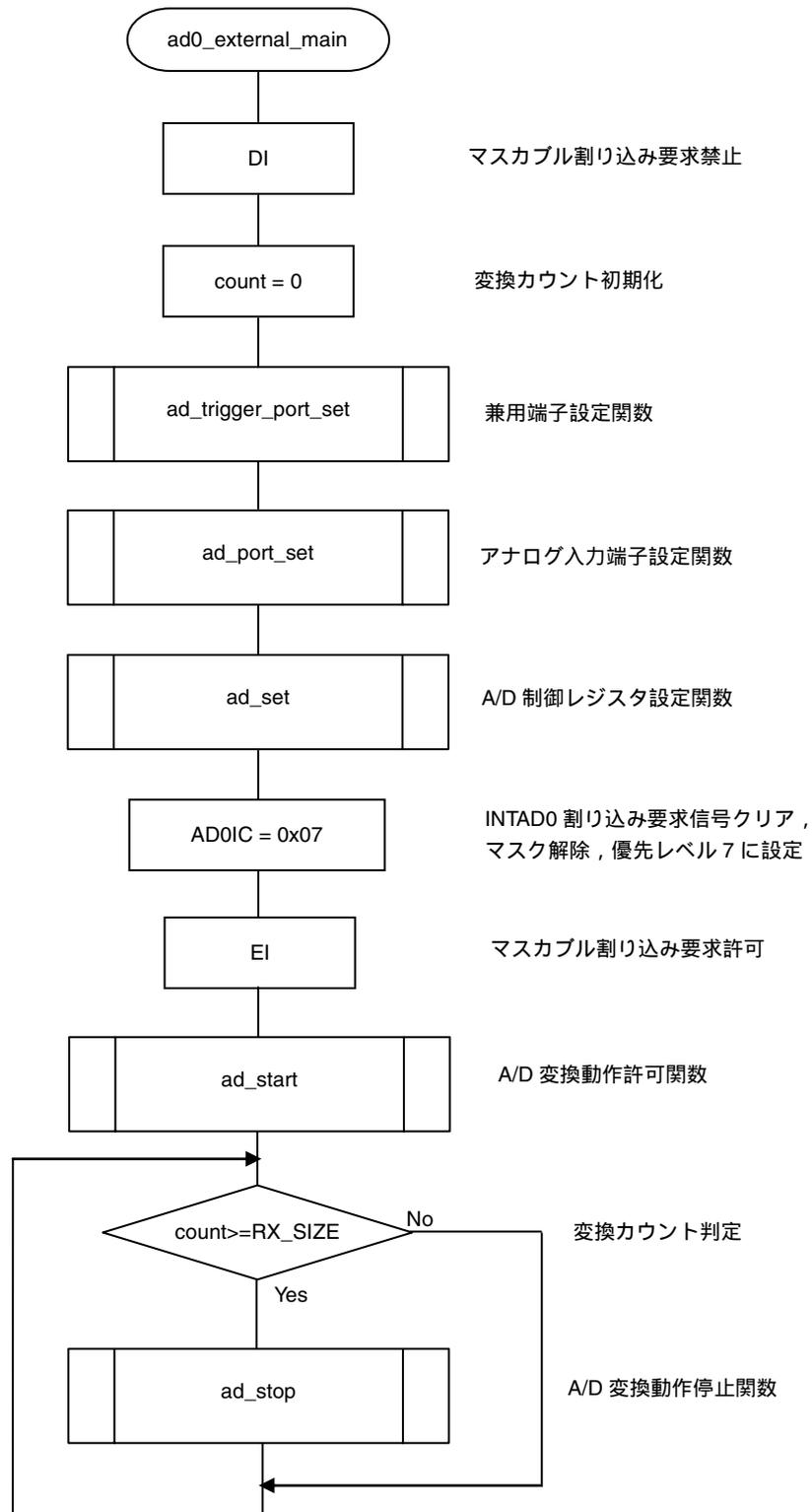
【変 数】 なし

【フ ァ イ ル 名】 ad01_external_trigger.c

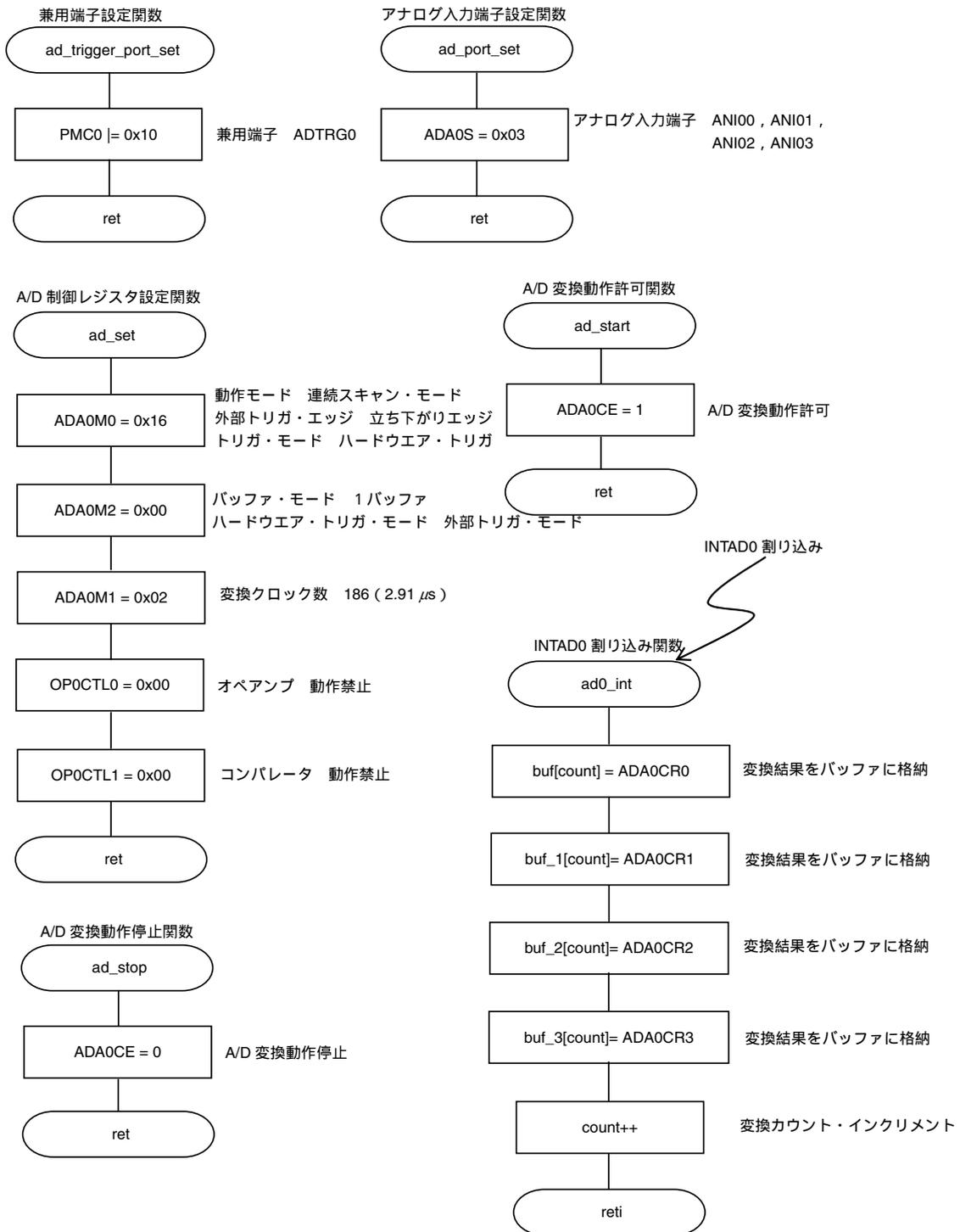
【関 数 名】 ad_stop
【処 理 内 容】 A/D 変換動作を停止します。
【使 用 S F R】 ADA0M0.ADA0CE : 0 (A/D 変換動作停止)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_external_trigger.c

割り込み関数

【関 数 名】 ad0_int
【処 理 内 容】 A/D 変換結果データをバッファに格納します。
【使 用 S F R】 ADA0CR0 A/D0 変換結果レジスタ 0
ADA0CR1 A/D0 変換結果レジスタ 1
ADA0CR2 A/D0 変換結果レジスタ 2
ADA0CR3 A/D0 変換結果レジスタ 3
【call 関数】 なし
【変 数】 unsigned short int buf [] : 変換データ格納バッファ
unsigned short int buf _1[] : 変換データ格納バッファ
unsigned short int buf _2[] : 変換データ格納バッファ
unsigned short int buf _3[] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数
【フ ァ イ ル 名】 ad01_external_trigger.c



外部トリガ・モード (連続スキャン・モード) (2/2)



A/D コンバータ 0, 1

ソフトウェア・トリガ・モード (連続セレクト・モード, 1 バッファ)

【機能】	A/D 変換動作開始タイミングをソフトウェア・トリガ・モードに設定し, A/D 変換を行います。
【関数名】	ad0_software_main
【引き数】	なし
【処理内容】	ADA0M0.ADA0CE ビットをセット (1) することで, A/D 変換を開始します。ANI00 端子を A/D 変換し, A/D 変換結果を buf[] に格納します。 1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。 A/D 変換は 10 回行います。
【使用 S F R】	AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア, マスク解除, 優先レベル 7 に設定)
【call 関数】	ad_port_set, ad_set, ad_start, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ volatile unsigned char count : 変換カウント変数
【割り込み】	ad0_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_software_trigger.c
【注意事項】	なし

【関数名】	ad_port_set
【処理内容】	アナログ入力端子の設定を行います。
【使用 S F R】	ADA0S : 0x04 (アナログ入力端子を ANI00 + オペアンプに設定)
【call 関数】	なし
【変数】	なし
【ファイル名】	ad01_software_trigger.c

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 ADA0M0 : 0x00 (連続セレクト・モード, 有効エッジをエッジ検出なし,
ソフトウェア・トリガ・モードに設定)
ADA0M2 : 0x00 (1 バッファ・モードに設定)
ADA0M1 : 0x02 (変換クロック数を 186 (2.91 μ s) に設定)
OP0CTL0 : 0x10 (オペアンプ 0 動作許可, ゲイン 2.5 倍)
OP0CTL1 : 0x10 (コンパレータ 0 動作許可)

【call 関数】 なし

【変 数】 unsigned int wait_co

【フ ァ イ ル 名】 ad01_software_trigger.c

【注 意 事 項】 オペアンプおよびコンパレータの動作許可後は, 50 μ s の安定時間が必要となります。

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を開始します。

【使 用 S F R】 ADA0M0.ADA0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software_trigger.c

【関 数 名】 ad_stop

【処 理 内 容】 A/D 変換動作を停止します。

【使 用 S F R】 ADA0M0.ADA0CE : 0 (A/D 変換動作停止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software_trigger.c

割り込み関数

【関 数 名】 ad0_int

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

【使 用 S F R】 ADA0CR4 A/D0 変換結果レジスタ 4

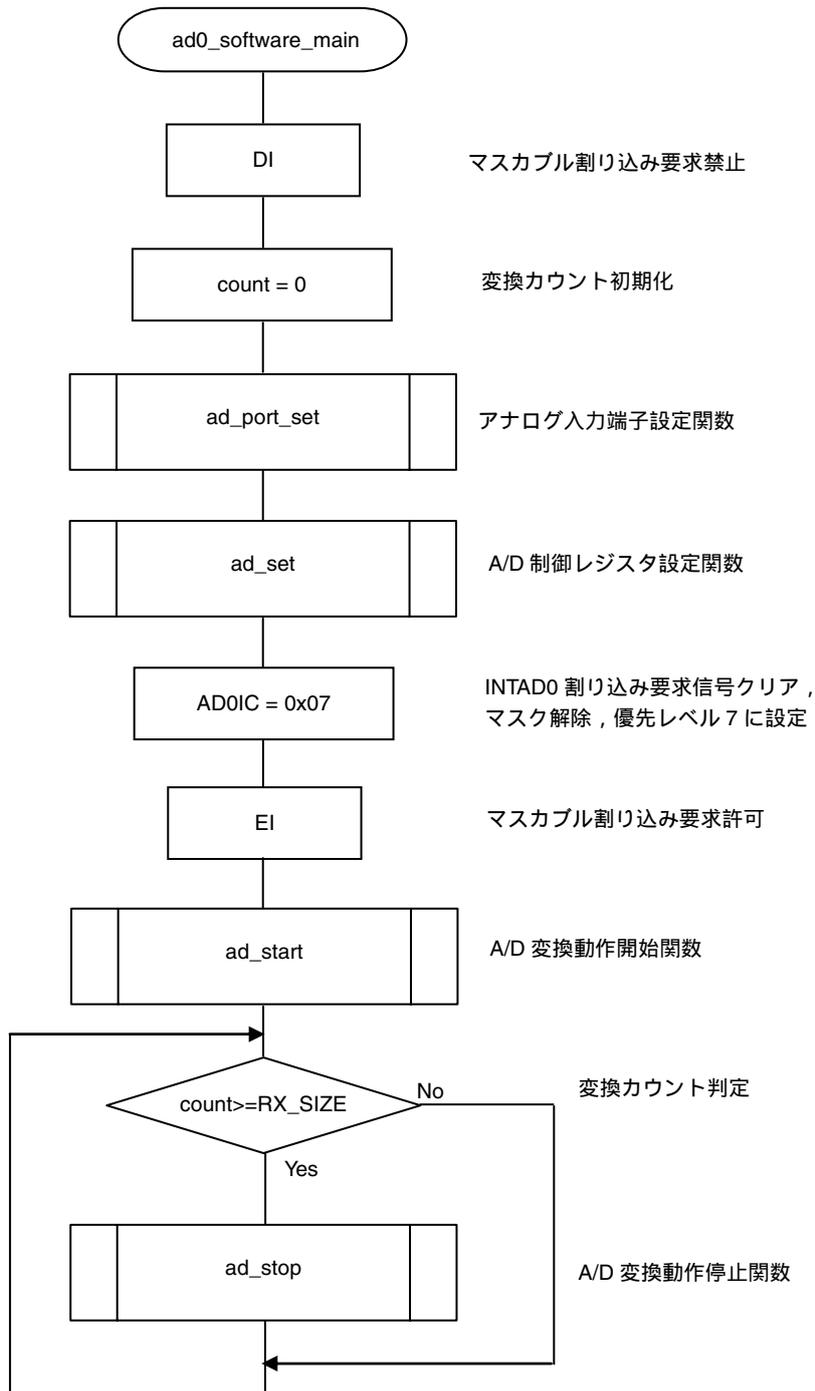
【call 関数】 なし

【変 数】 unsigned short int buf [] : 変換データ格納バッファ

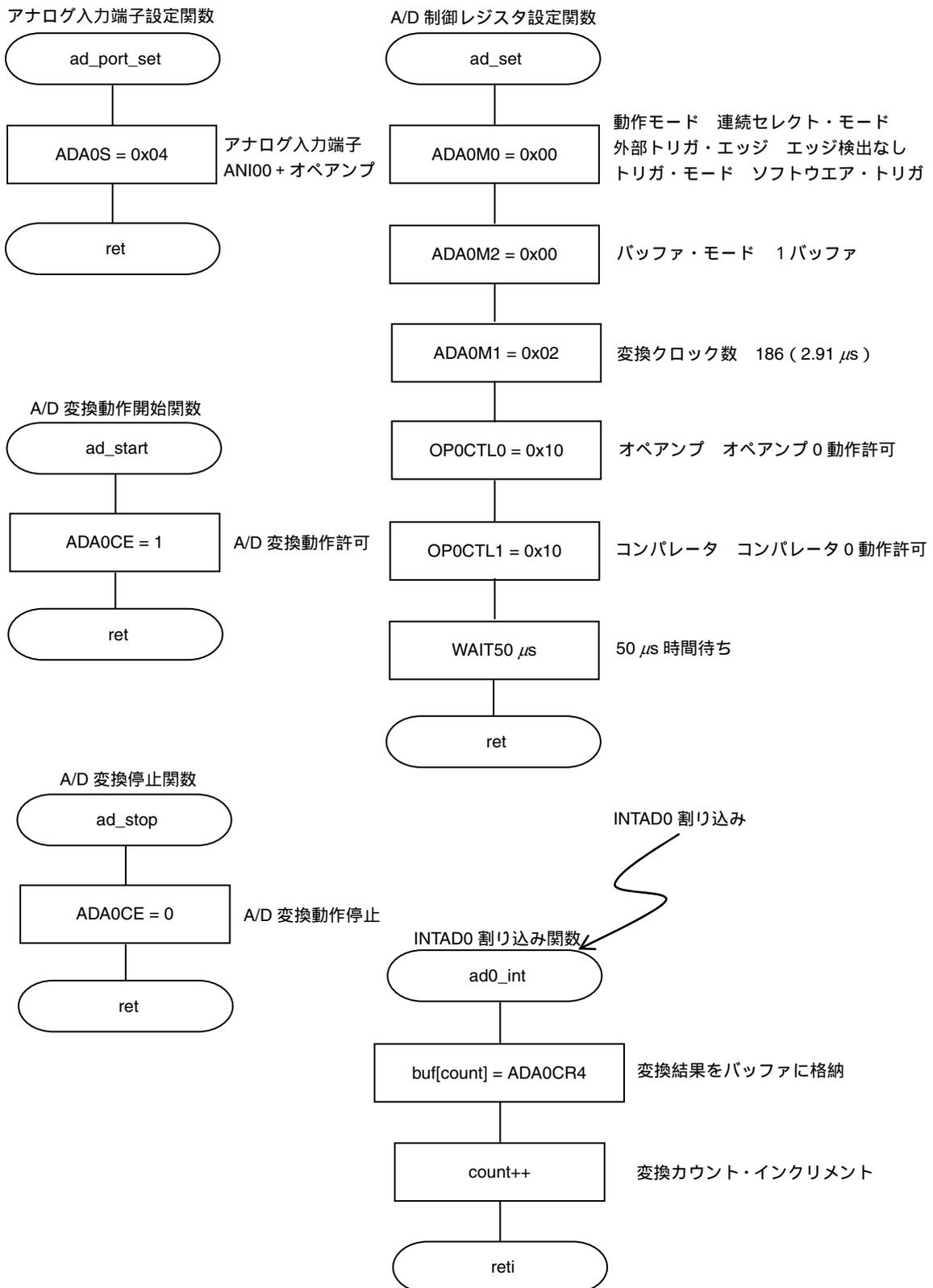
volatile unsigned char count : 変換カウント変数

【フ ァ イ ル 名】 ad01_software_trigger.c

ソフトウェア・トリガ・モード（連続セレクト・モード，1 バッファ）（1/2）



ソフトウェア・トリガ・モード (連続セレクト・モード, 1 バッファ) (2/2)



A/D コンバータ 0, 1

ソフトウェア・トリガ・モード (連続セレクト・モード, 4 バッファ)

【機能】 A/D 変換動作開始タイミングをソフトウェア・トリガ・モードに設定し, A/D 変換を行います。

【関数名】 ad0_software1_main

【引き数】 なし

【処理内容】 ADA0M0.ADA0CE ビットをセット (1) することで, A/D 変換を開始します。ANI00 端子を 4 回 A/D 変換し, A/D 変換結果を buf[], buf_1[], buf_2[], buf_3[] に格納します。
4 回の A/D 変換が終了すると A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。
A/D 変換は 10 回行います。

【使用 S F R】 AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア, マスク解除, 優先レベル 7 に設定)

【call 関数】 ad_port_set, ad_set, ad_start, ad_stop

【変数】 unsigned short int buf[] : 変換データ格納バッファ
volatile unsigned char count : 変換カウント変数

【割り込み】 ad0_int

【割り込み要因】 INTAD0

【ファイル名】 ad01_software1_trigger.c

【注意事項】 なし

【関数名】 ad_port_set

【処理内容】 アナログ入力端子の設定を行います。

【使用 S F R】 ADA0S : 0x00 (アナログ入力端子を ANI00 端子に設定)

【call 関数】 なし

【変数】 なし

【ファイル名】 ad01_software1_trigger.c

【関 数 名】 ad_set

【処 理 内 容】 A/D 変換制御レジスタの設定を行います。

【使 用 S F R】 ADA0M0 : 0x00 (連続セレクト・モード, 有効エッジをエッジ検出なし,
ソフトウェア・トリガ・モードに設定)
ADA0M2 : 0x80 (4 バッファ・モードに設定)
ADA0M1 : 0x02 (変換クロック数を 186 (2.91 μ s) に設定)
OP0CTL0 : 0x00 (オペアンプ 0 動作禁止)
OP0CTL1 : 0x00 (コンパレータ 0 動作禁止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software1_trigger.c

【関 数 名】 ad_start

【処 理 内 容】 A/D 変換動作を開始します。

【使 用 S F R】 ADA0M0.ADA0CE : 1 (A/D 変換動作許可)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software1_trigger.c

【関 数 名】 ad_stop

【処 理 内 容】 A/D 変換動作を停止します。

【使 用 S F R】 ADA0M0.ADA0CE : 0 (A/D 変換動作停止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_software1_trigger.c

割り込み関数

【関 数 名】 ad0_int

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

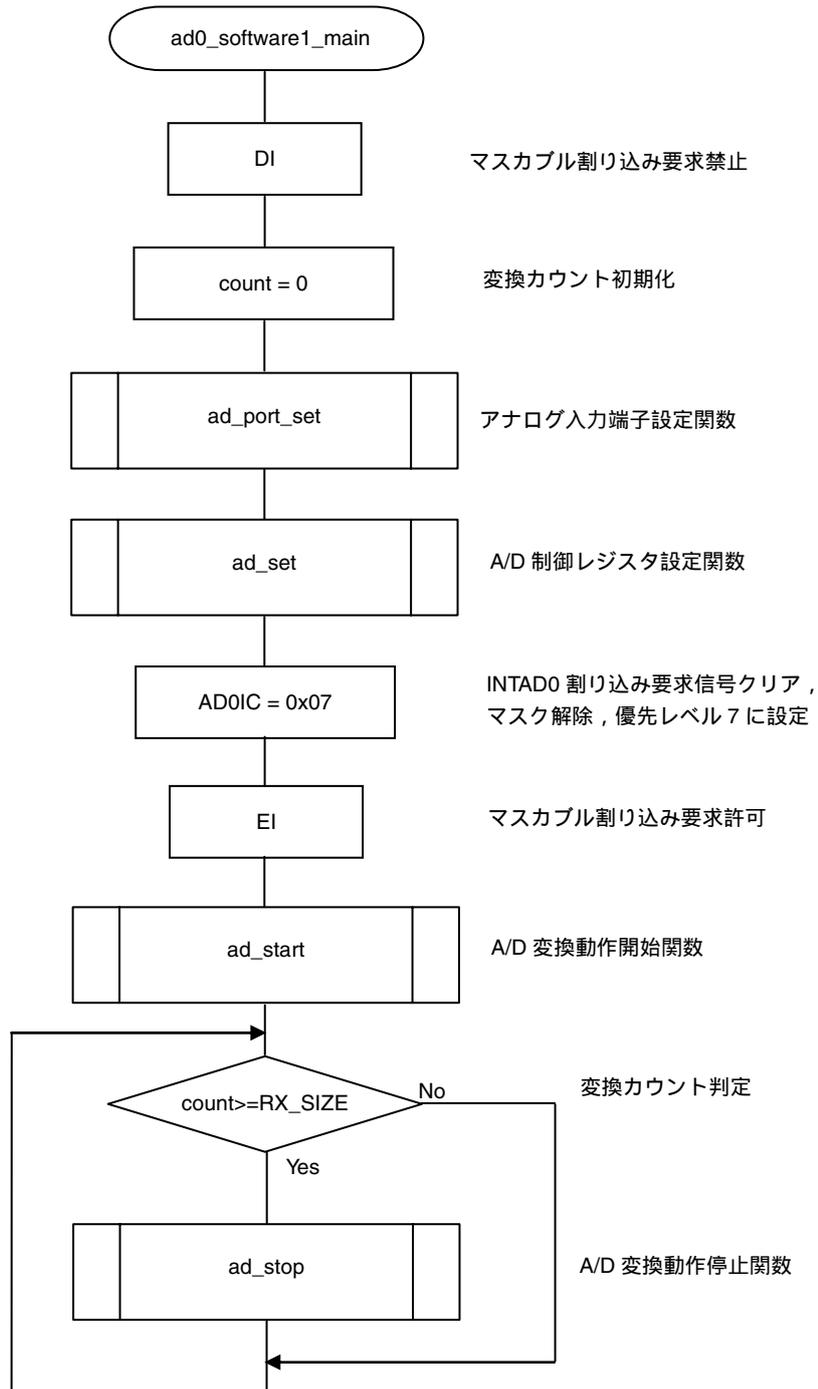
【使 用 S F R】 ADA0CR0 A/D0 変換結果レジスタ 0
 ADA0CR1 A/D0 変換結果レジスタ 1
 ADA0CR2 A/D0 変換結果レジスタ 2
 ADA0CR3 A/D0 変換結果レジスタ 3

【call 関数】 なし

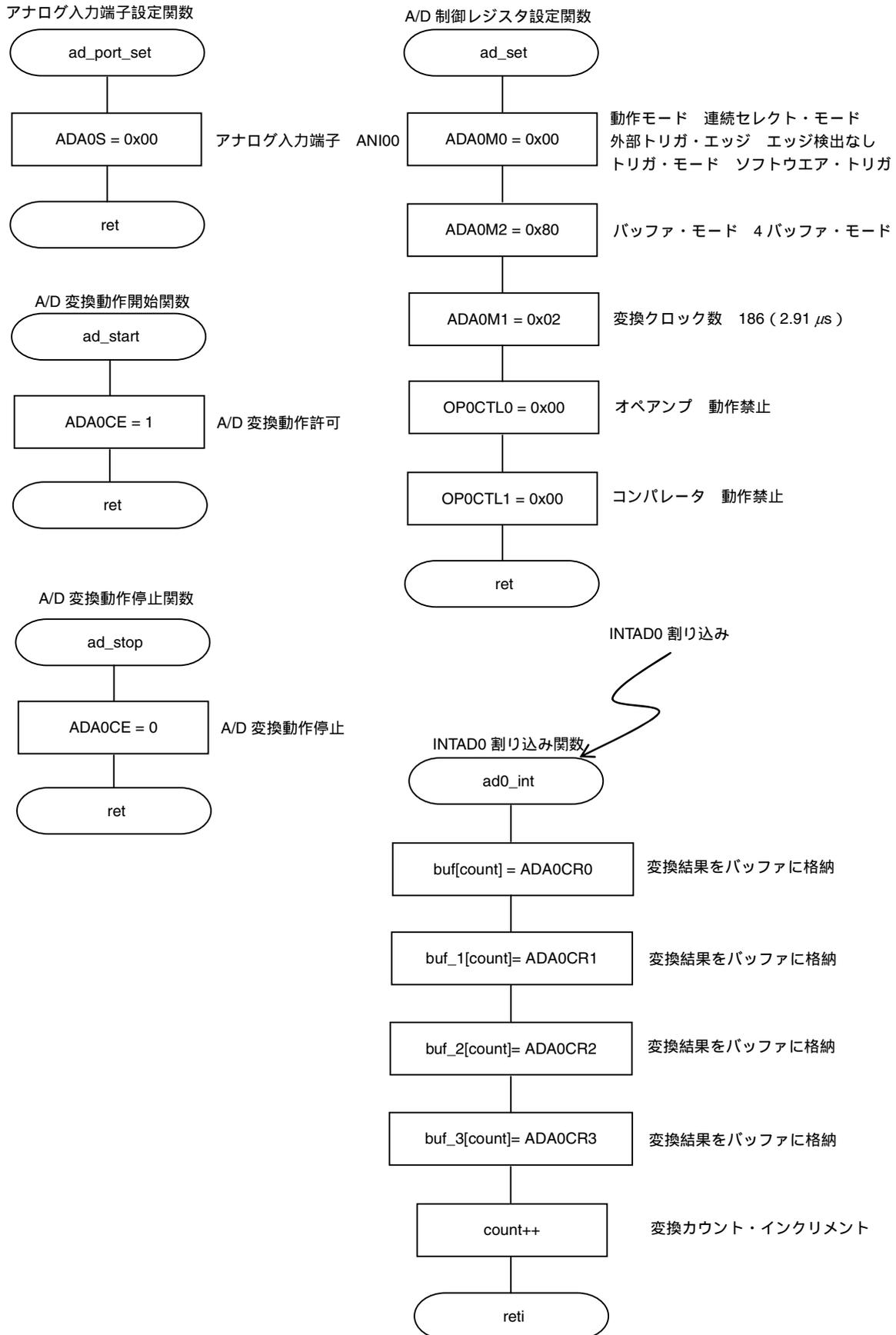
【変 数】 unsigned short int buf [] : 変換データ格納バッファ
 unsigned short int buf _1[] : 変換データ格納バッファ
 unsigned short int buf _2[] : 変換データ格納バッファ
 unsigned short int buf _3[] : 変換データ格納バッファ
 volatile unsigned char count : 変換カウント変数

【フ ァ イ ル 名】 ad01_software1_trigger.c

ソフトウェア・トリガ・モード（連続セレクト・モード，4 バッファ）（1/2）



ソフトウェア・トリガ・モード (連続セレクト・モード, 4 バッファ) (2/2)



A/D コンバータ 0, 1

タイマ・トリガ・モード (ワンショット・セレクト・モード, 1 バッファ)

【機能】	A/D 変換動作開始タイミングをハードウェア・トリガ・モードのタイマ・トリガ・モード 0 に設定し, A/D 変換を行います。
【関数名】	ad0_timer_main
【引き数】	なし
【処理内容】	タイマ (モータ制御機能) の A/D 変換開始トリガ信号が入力されると, A/D 変換を開始します。ANI00 端子を A/D 変換し, A/D 変換結果を buf[] に格納します。 1 回の A/D 変換終了ごとに A/D0 変換終了割り込み要求信号 (INTAD0) が発生します。 A/D 変換は 10 回行います。
【使用 S F R】	AD0IC : 0x07 (A/D0 変換終了割り込み要求信号 (INTAD0) クリア, マスク解除, 優先レベル 7 に設定)
【call 関数】	Ad_port_set, ad_set, ad_start, ad_timer_trigger, ad_stop
【変数】	unsigned short int buf[] : 変換データ格納バッファ volatile unsigned char count : 変換カウント変数
【割り込み】	ad01_int
【割り込み要因】	INTAD0
【ファイル名】	ad01_timer_trigger.c
【注意事項】	なし

【関数名】	ad_port_set
【処理内容】	アナログ入力端子の設定を行います。
【使用 S F R】	ADA0S : 0x04 (アナログ入力端子を ANI00 端子 + オペアンプに設定)
【call 関数】	なし
【変数】	なし
【ファイル名】	ad01_timer_trigger.c

【関 数 名】 ad_set
【処 理 内 容】 A/D 変換制御レジスタの設定を行います。
【使 用 S F R】 ADA0M0 : 0x22 (ワンショット・セレクト・モード, 有効エッジ検出なし, ハードウェア・トリガ・モードに設定)
ADA0M2 : 0x01 (1パツファ・モード, タイマ・トリガ・モード 0 に設定)
ADA0M1 : 0x02 (変換クロック数を 186 (2.91 μ s) に設定)
OP0CTL0 : 0x10 (オペアンプ 0 動作許可, ゲイン 2.5 倍)
OP0CTL1 : 0x10 (コンパレータ 0 動作許可)
【call 関数】 なし
【変 数】 unsigned int wait_co
【フ ァ イ ル 名】 ad01_timer_trigger.c
【注 意 事 項】 オペアンプおよびコンパレータの動作許可後は, 50 μ s の安定時間が必要となります。

【関 数 名】 ad_start
【処 理 内 容】 A/D 変換動作を許可します。
【使 用 S F R】 ADA0M0.ADA0CE : 1 (A/D 変換動作許可)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_timer_trigger.c

【関 数 名】 ad_timer_trigger
【処 理 内 容】 A/D 変換のタイマ・トリガ設定を行います。
【使 用 S F R】 TP0CTL0.TP0CE : 1 (TMP0 動作開始)
TQ0CTL0.TQ0CE : 1 (TMQ0 動作開始)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 ad01_timer_trigger.c
【注 意 事 項】 interrupt.c の int_tmp_init 関数, int_tmq_init 関数, int_tmq_op_init 関数と同一の設定をしているので省略しています。
interrupt.c については, サンプル・プログラム関数使用法説明書 アプリケーション・ノート 割り込み機能編 (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2) (U18244J) を参照してください。

【関 数 名】 ad_stop

【処 理 内 容】 A/D 変換動作を停止します。

【使 用 S F R】 ADA0M0.ADA0CE : 0 (A/D 変換動作停止)

【call 関数】 なし

【変 数】 なし

【フ ァ イ ル 名】 ad01_timer_trigger.c

【関 数 名】 ad0_int

【処 理 内 容】 A/D 変換結果データをバッファに格納します。

【使 用 S F R】 ADA0CR4 A/D0 変換結果レジスタ 4

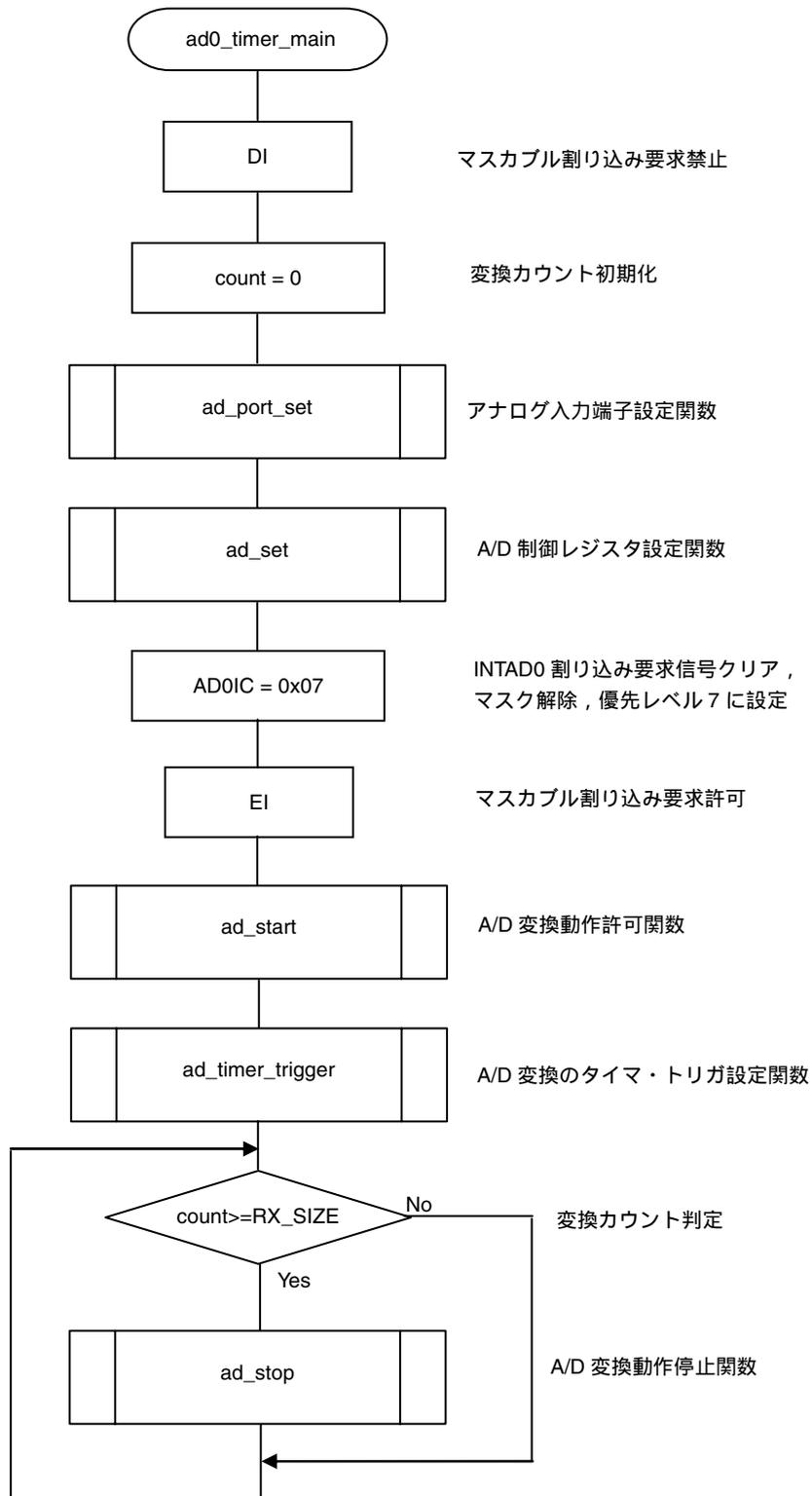
【call 関数】 なし

【変 数】 unsigned short int buf [] : 変換データ格納バッファ

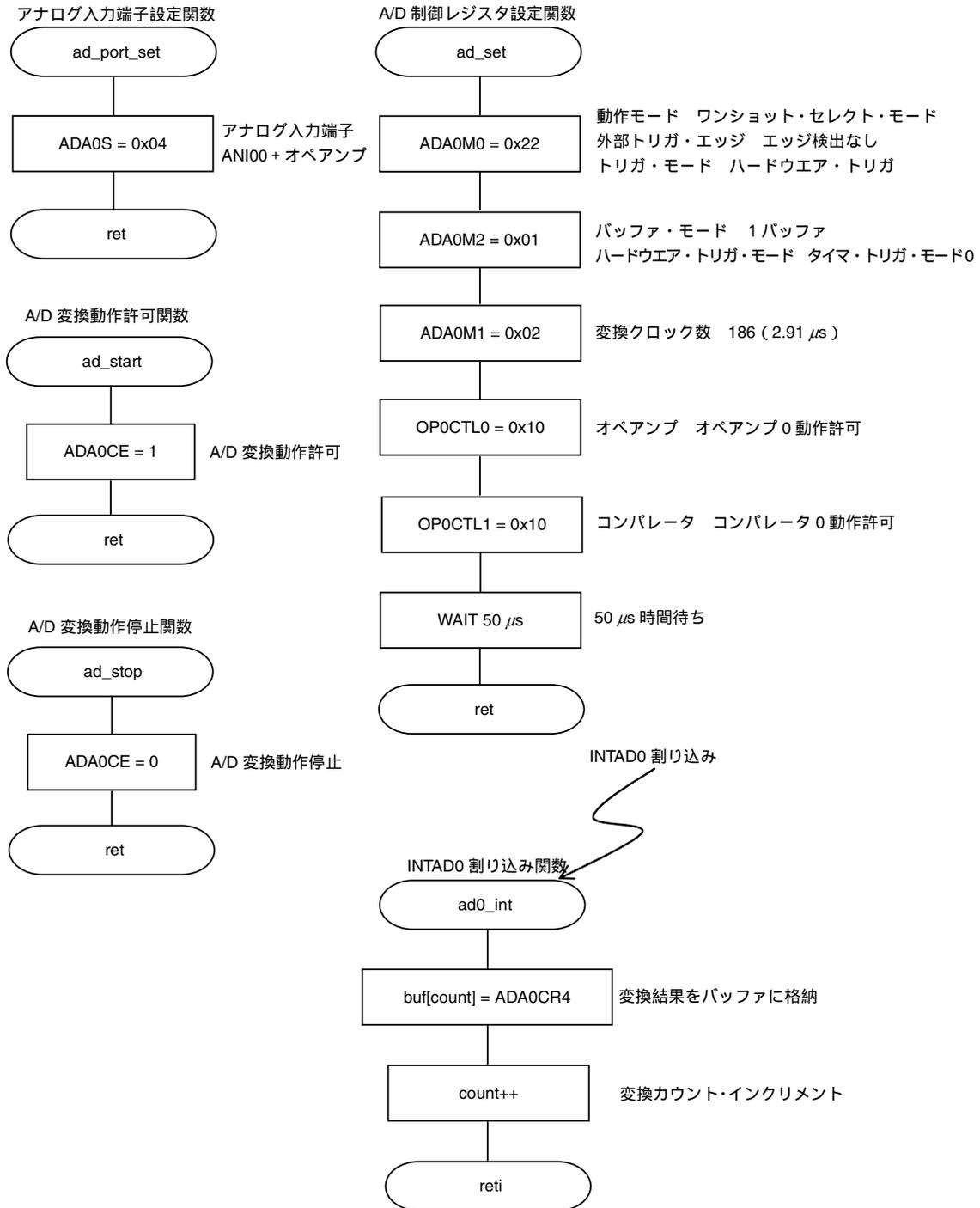
volatile unsigned char count : 変換カウント変数

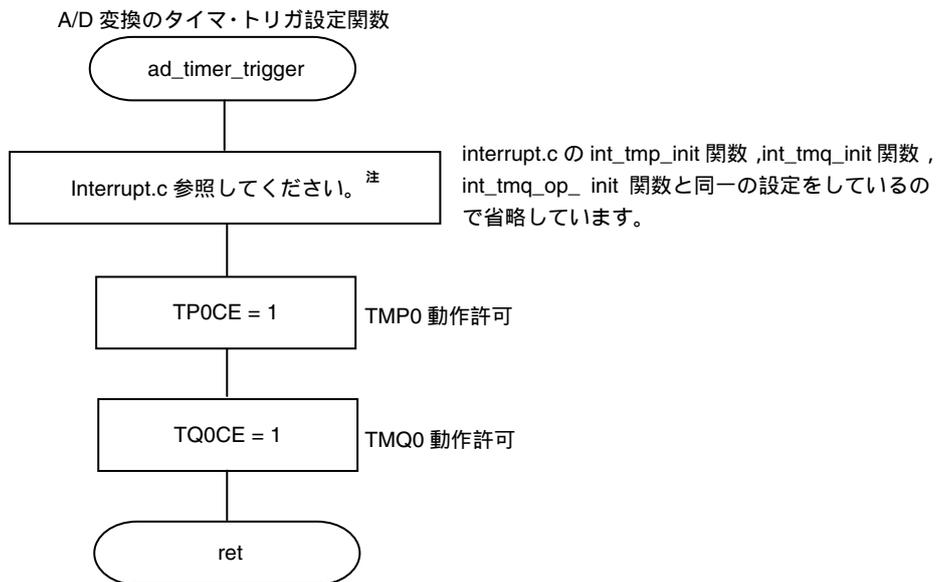
【フ ァ イ ル 名】 ad01_timer_trigger.c

タイマ・トリガ・モード (ワンショット・セレクト・モード, 1 バッファ) (1/3)



タイマ・トリガ・モード (ワンショット・セレクト・モード, 1 バッファ) (2/3)





注 Interrupt.c については、**サンプル・プログラム関数使用法説明書 アプリケーション・ノート 割り込み機能編** (V850E/IA3, V850E/IA4, V850ES/IK1, V850ES/IE2) (U18244J) を参照してください。

【発 行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

—— お問い合わせ先 ——

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係、技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00，午後 1:00～5:00)

電 話 : 044-435-9494

E-mail : info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか、NECエレクトロニクスの販売特約店へお申し付けください。

C04.2T