

V850E2/ML4

R01AN1490JJ0100

Rev.1.00

メモリ・コントローラ制御編

2013.2.28

要旨

本アプリケーションノートでは、V850E2/ML4において、SDRAM に接続するメモリ・コントローラの設定方法を示し、そのサンプルコードの動作概要や使用方法について説明します。

本サンプルコードの主な仕様を以下に示します。

- SDRAM と接続するメモリコントローラ (MEMC) の動作設定
- MEMC の使用するポートの設定
- SDRAM などに対するメモリテストプログラム

対象デバイス

V850E2/ML4

開発環境

評価ボード：V850E2/ML4用 CPU ボード(R0K0F4022C000BR)

エミュレータ：E1 エミュレータ

開発環境：CubeSuite+、GHS MULTI V5.1.7D、IAR for V850 Kickstart V3.80 (いずれかで可)

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 仕様.....	3
2. 動作確認条件.....	5
3. ハードウェア説明.....	6
3.1 ハードウェア構成例.....	6
3.2 使用端子一覧.....	7
4. ソフトウェア説明.....	8
4.1 動作概要.....	8
4.2 必要メモリサイズ.....	9
4.3 ファイル構成.....	10
4.4 オプション設定メモリ.....	10
4.5 定数一覧.....	11
4.6 関数一覧.....	11
4.7 関数仕様.....	12
4.8 フローチャート.....	13
4.8.1 メイン処理.....	13
4.8.2 MEMC 初期化処理.....	14
5. サンプルコード.....	15
6. 参考ドキュメント.....	15

1. 仕様

このサンプルコードでは、メモリ・コントローラ(MEMC)に接続された SDRAM(アドレス 0x0C000000 ~、Eバス CS4 空間)の初期設定を行います。

この SDRAM への 32byte のライト/リードを行い、書き込んだデータを検証するテストを実施します。書き込みデータが正常に読めた場合は緑 LED を、正常に読めなかった場合は橙 LED をそれぞれ点灯させます。

表 1.1 に使用する周辺機能と用途を、図 1.1 に使用例を示します。

表 1.2 にメモリマップを示します。

表1.1 使用する周辺機能と用途

周辺機能	用途
メモリ・コントローラ(MEMC)	SDRAM に接続

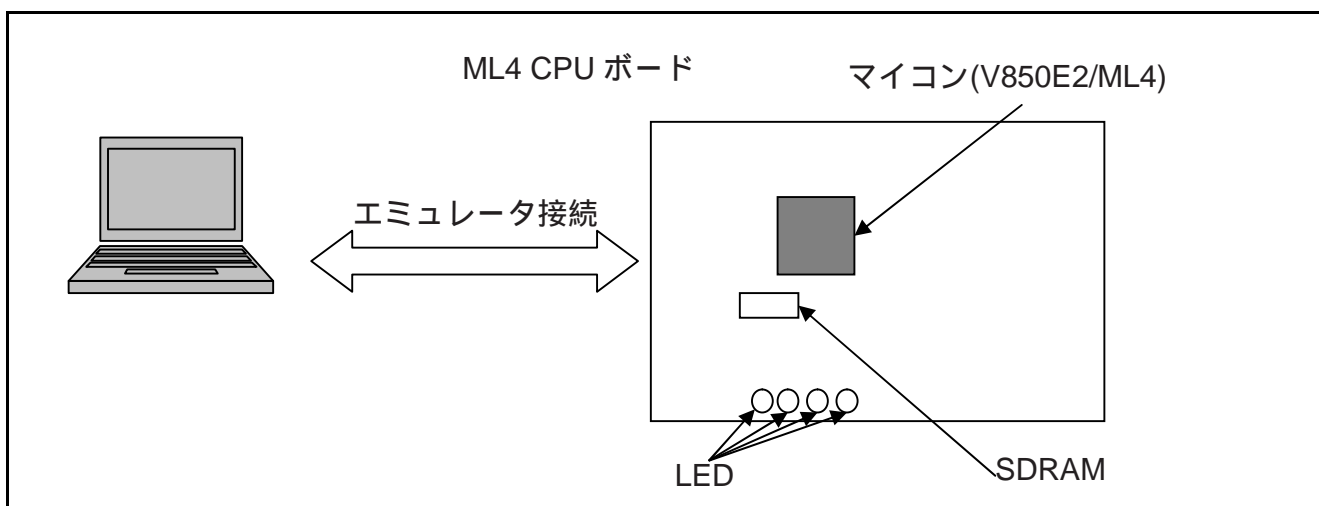


図1.1 使用例

表1.2 メモリマップ

アドレス	内容	V850E2/ML4 CPU ボードでの外部メモリ配置
0xFFFF FFFF 0x1000 0000	アドレッシング不可能	
0x0FFF FFFF 0x0C00 0000	E バス領域 メモリ・コントローラ CS4, 64MB	SDRAM
0x0BFF FFFF 0x0800 0000	CS3 64MB	
0x07FF FFFF 0x0400 0000	CS2 64MB	
0x03FF FFFF 0x0200 0000	CS1 32MB	
0x01FF FFFF 0x000C 0000	アクセス禁止	
0x000B FFFF 0x0000 0000	内蔵フラッシュ 768KB/1MB	
0xFFFF FFFF 0xFFFF 8000	Pバス周辺I/O領域 (32 K バイト)	
0xFFFF 7FFF 0xFFFF 5000	CPU 周辺バス周辺 I/O (12 K バイト)	
0xFFFF 4FFF 0xFF84 0000	アクセス禁止	
0xFF83 FFFF 0xFF40 0000	Pバス周辺I/O領域 (256 K + 4 M バイト)	
0xFF3F FFFF 0xFEE0 0000	アクセス禁止	
0xFEDF FFFF 0xFEDF 0000	内蔵 RAM 64KB	
0xFEDE FFFF 0xFEAE 0000	アクセス禁止	
0xF9FF FFFF 0xF981 0000	Hバス周辺I/O領域・ (7.9375 M バイト)	
0xF980 FFFF 0xF980 0000	H バス共有 メモリ領域 (64 K バイト)	
0xF97F FFFF 0xF000 0000	アクセス禁止	
0xEFFF FFFF 0x8000 0000	アドレッシング不可能 / 運用不可能	

2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表2.1 動作確認条件

項目	内容
使用マイコン	V850E2/ML4
動作周波数	200MHz(発振 10MHz x PLL 20 逡倍)
動作電圧	3.3V
統合開発環境	CubeSuite+ V1.00
	GHS MULTI V5.1.7D
	IAR for V850 Kickstart V3.80.1
C コンパイラ	CX V1.20(CubeSuite+)、最適化：デフォルト
	C-V850E 5.1.7 RELEASE(GHS MULTI)、最適化：デフォルト
	IAR C/C++ Compiler for V850 3.80.1 [Kickstart] (3.80.1.30078)、最適化：デフォルト
動作モード	通常動作モード
サンプルコードのバージョン	V1.00
CPU ボード	V850E2/ML4用 CPU ボード(R0K0F4022C000BR)
エミュレータ	E1
使用ツール	なし

3. ハードウェア説明

3.1 ハードウェア構成例

図 3.1 に V850E2/ML4 CPU ボード上での SDRAM の接続を示します。

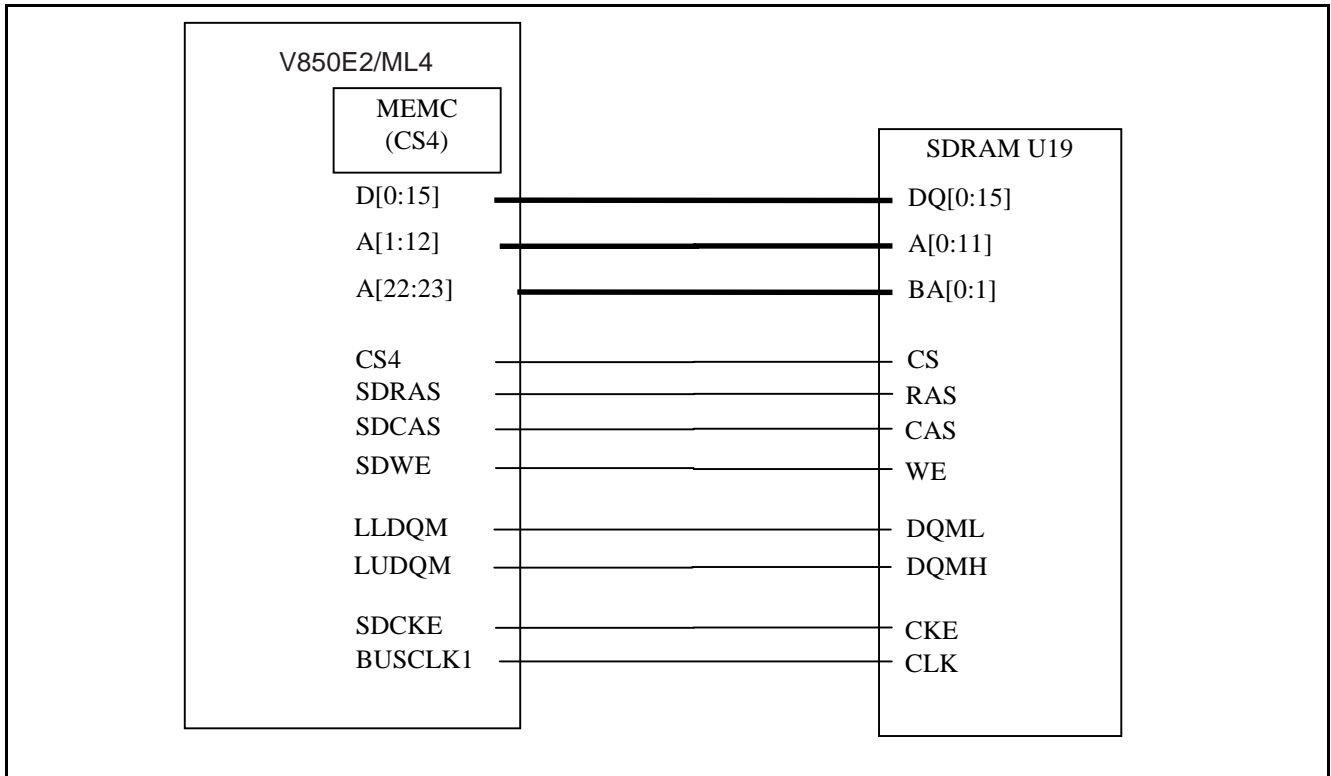


図3.1 V850E2/ML4 CPU ボード上での接続 (MEMC と SDRAM の接続)

3.2 使用端子一覧

次の表に LED、MEMC で使用する端子を示します。

表3.1 使用端子と機能 (LED)

端子名	入出力	内容
PORT P1_4	出力	ボード上緑色 LED に接続し、その点灯を制御。
PORT P1_5	出力	ボード上橙色 LED に接続し、その点灯を制御。

表3.2 使用端子と機能 (MEMC)

端子名	入出力	内容
D[0:15]	入出力兼用	外部メモリに対する 16 ビット・データ・バス
A[1:12]	出力	外部メモリに対する 12 ビット・アドレス・バス
SDCKE	出力	SDRAM クロック・イネーブル出力信号
BUSCLK	出力	バス・クロック出力
SDCAS	出力	SDRAM に対するカラム・アドレス・ストロープ信号出力
SDRAS	出力	SDRAM に対するロウ・アドレス・ストロープ信号出力
LLDQM	出力	SDRAM 用入出力マスク信号出力(D0-D7)
LUDQM	出力	SDRAM 用入出力マスク信号出力(D8-D15)
SDWE	出力	SDRAM 用ライト・イネーブル信号出力
CS4	出力	外部 SRAM に対するチップ・セレクト信号出力

4. ソフトウェア説明

4.1 動作概要

ソフトウェアの動作の概要を図 4.1 に示します。main()で各種初期化関数を呼び、メモリ・コントローラおよび LED の設定を行います。

設定後に SDRAM にテストデータを書き込み、同じアドレスから書き込んだものと同じのデータが読み込めるかテストします。

図 4.1にシーケンスを示します。

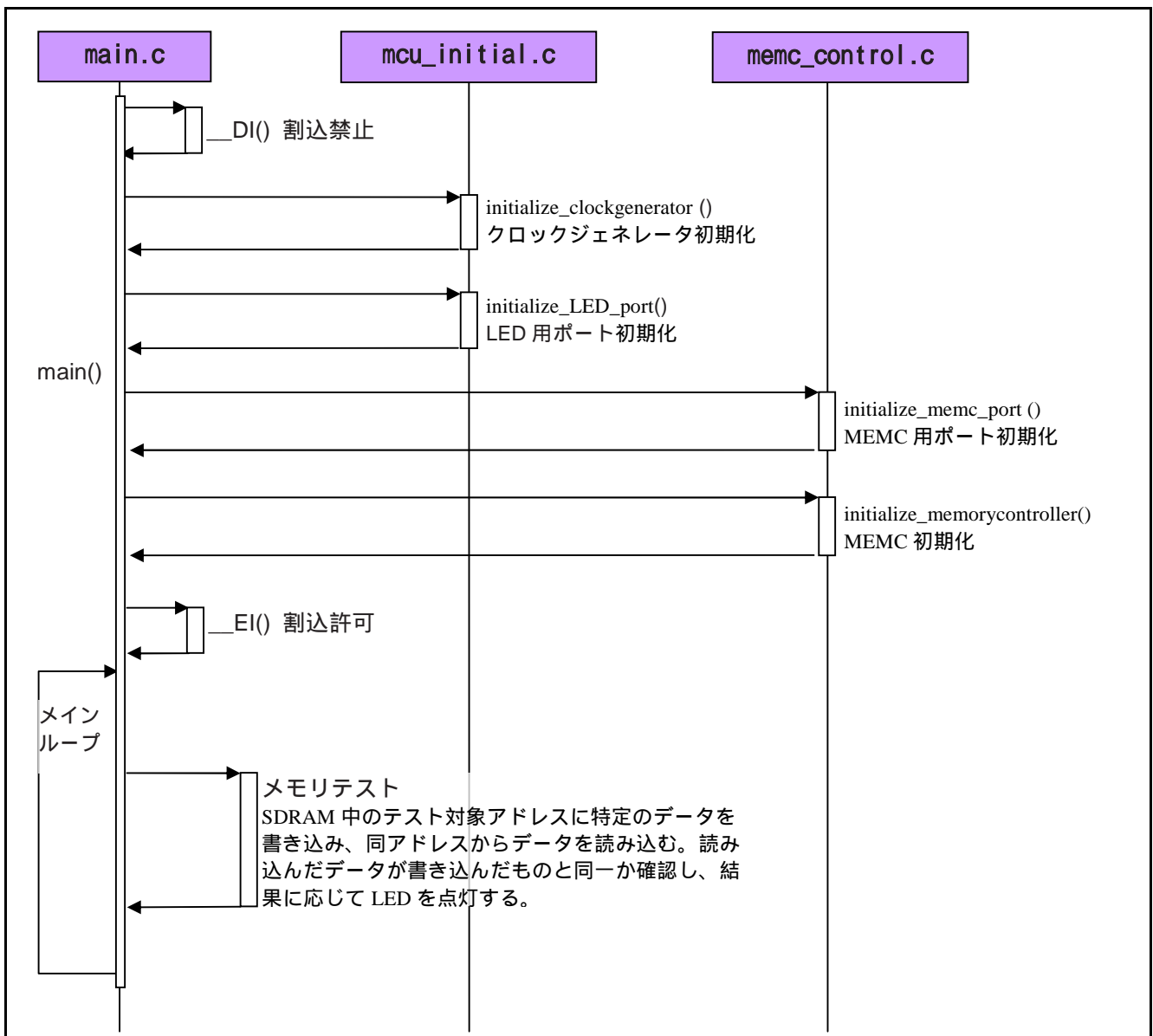


図4.1 シーケンス

4.2 必要メモリサイズ

表 4.1に必要メモリサイズを示します。(CubeSuite+、最適化オプション = デフォルトで測定)

表4.1 必要メモリサイズ

使用メモリ	サイズ	備考
ROM	1526	CubeSuite+の生成する map ファイルに出力された ROM 領域で使用するサイズ
RAM	4108	CubeSuite+の生成する map ファイルに出力された RAM 領域で使用するサイズ
最大使用ユーザスタック	24	CubeSuite+のスタック見積もりツールで算出
最大使用割り込みスタック	0	同上

【注】 必要メモリサイズはCコンパイラのバージョンやコンパイルオプションにより異なります。

4.3 ファイル構成

表 4.2にサンプルコードで使用するファイルを示します。なお、統合開発環境で自動生成されるファイルは除きます。

表4.2 サンプルコードで使用するファイル

ファイル名	概要	備考
crtE.s	ハードウェア初期化処理	CubeSuite+でのみ使用
startup.s		GHS MULTI でのみ使用
V850E2ML4.dir	リンク・ディレクティブ・ファイル	CubeSuite+でのみ使用
V850E2 ML4.ld		GHS MULTI でのみ使用
vector.s	ベクタ・テーブル	GHS MULTI でのみ使用
memc.h	マクロ・変数・関数宣言	
df4022_800.h	V850E2/ML4 用レジスタマクロ宣言	GHS MULTI でのみ使用
r_typedefs.h	標準型再定義	CubeSuite+でのみ使用
main.c	メイン処理	
mcu_initial.c	H/W 初期設定	
memc_initial.c	MEMC 用初期化処理	

4.4 オプション設定メモリ

本サンプルコードでは、オプション・バイトの設定は行っていません。必要に応じて設定してください。

4.5 定数一覧

表 4.3にサンプルコードで使用する定数を示します。

表4.3 サンプルコードで使用する定数

定数名	設定値	内容
const uint32_t addr[]	{ 0x0c000010, /* SDRAM (MEMC) */ 0xfedfa000 /* INNER RAM */ };	テストデータ書き込みのアドレス 1 番目は SDRAM 中、2 番目は内蔵 RAM 中のアドレスを示します。

4.6 関数一覧

表 4.4に関数を示します。

表4.4 関数

関数名	概要
void main(void)	各初期化処理関数を呼び出したあと、メモリテストを実行
void initialize_clockgenerator(void);	クロックジェネレータ初期化
void initialize_LED_port(void);	LED 用ポート初期化
void initialize_memc_port(void);	MEMC 用ポート初期化
void initialize_memorycontroller(void);	MEMC 初期化

4.7 関数仕様

サンプルコードの関数仕様を示します。

main()	
概要	メイン関数、最初に呼び出される関数
ヘッダ	-
宣言	void main(void)
説明	各初期化処理関数を呼び出し、メモリテストを実行、テスト結果に応じて橙(エラーあり)、緑(エラーなし)の LED を点灯します。
引数	-
リターン値	-
initialize_clockgenerator()	
概要	クロックジェネレータ初期化
ヘッダ	memc.h
宣言	void initialize_clockgenerator(void)
説明	使用しない USB へのクロック供給を停止します。
引数	-
リターン値	-
initialize_LED_port()	
概要	LED 用ポート設定
ヘッダ	memc.h
宣言	void initialize_LED_port(void)
説明	LED 用に P1_4, P1_5, P4_3, P4_4 をポート・モード出力に設定します。
引数	-
リターン値	-
initialize_memc_port()	
概要	MEMC 用ポート設定
ヘッダ	memc.h
宣言	void initialize_memc_port(void)
説明	表 3.2 使用端子と機能 (MEMC) に沿うようにポート設定を行います。
引数	-
リターン値	-
initialize_memorycontroller()	
概要	MEMC の初期設定
ヘッダ	memc.h
宣言	void initialize_memorycontroller(void)
説明	SDRAM を利用できるようメモリ・コントローラを設定します。
引数	-
リターン値	-

4.8 フローチャート

4.8.1 メイン処理

図 4.2にメイン処理のフローチャートを示します。

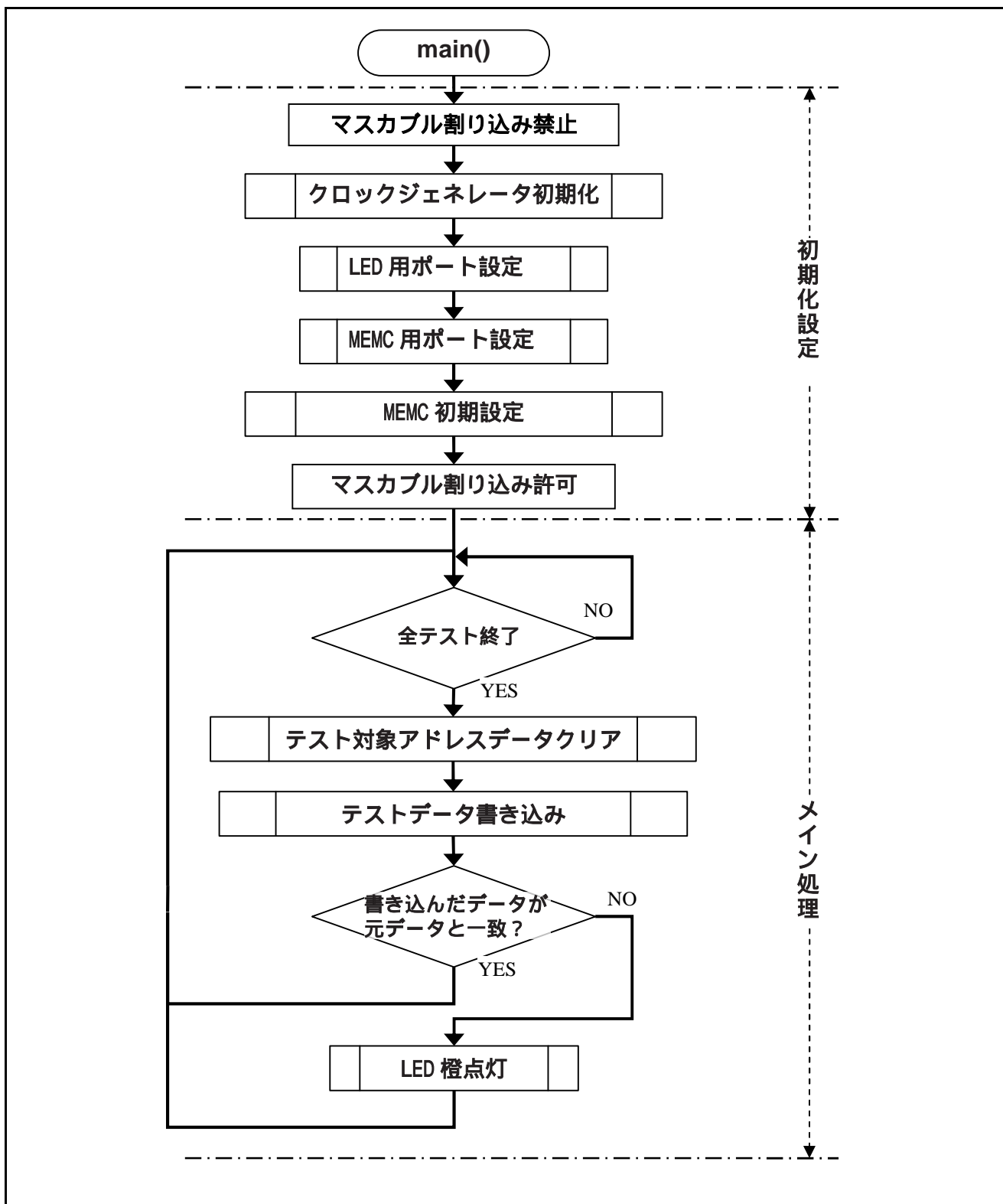


図4.2 メイン処理

4.8.2 MEMC 初期化処理

MEMC 初期化の基本的な手順について説明します。

図 4.3 にそのフローチャートを示します。

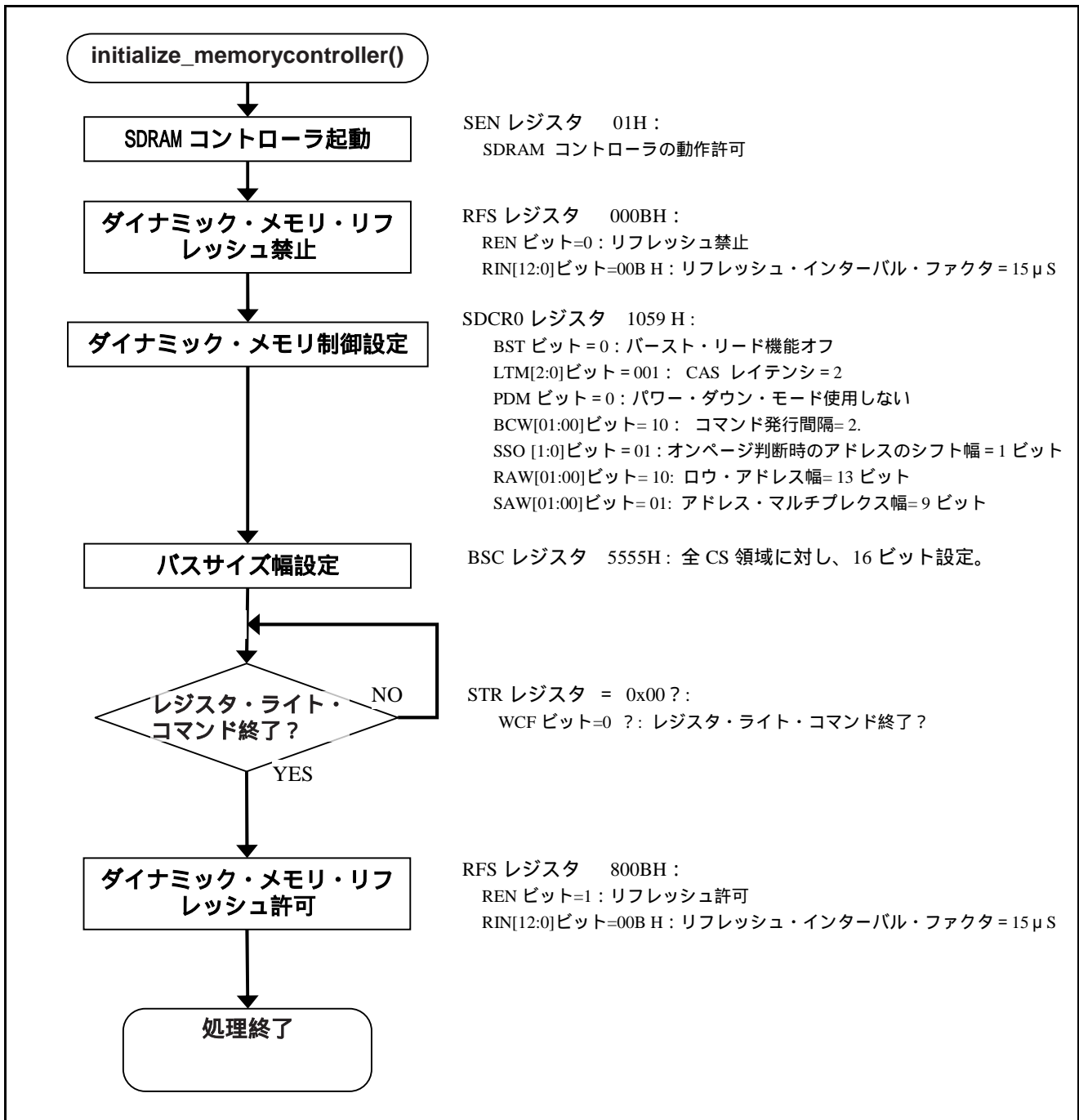


図4.3 MEMC 初期化手順

5. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

6. 参考ドキュメント

ユーザズマニュアル：ハードウェア

V850E2/ML4 ユーザズマニュアル ハードウェア編 (R01UH0262JJ)

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com>

お問合せ先

<http://japan.renesas.com/inquiry>

改訂記録	V850E2/ML4 アプリケーションノート メモリ・コントローラ制御編
------	--------------------------------------

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2013.02.28	—	初版発行

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレスのアクセス禁止

【注意】リザーブアドレスのアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレスがあります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、事前に問題ないことをご確認下さい。

同じグループのマイコンでも型名が違くと、内部メモリ、レイアウトパターンの相違などにより、特性が異なる場合があります。型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、
家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、
防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサスエレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/contact/>