

# SH7254R グループ

R01AN1163JJ0100

Rev.1.00

## A-DMAC による A/D 変換データ転送\_タイマトリガ

2012.05.08

### 要旨

本アプリケーションノートでは SH72546R の A-DMAC による A/D 変換データ転送動作例を示します。

### 動作確認デバイス

- ・ SH72546R

### 適用条件

- ・ マイコン : SH72546R
- ・ 動作周波数 : 内部クロック 200MHz  
: 周辺クロック 40MHz
- ・ 動作モード : シングルチップモード
- ・ 統合開発環境 : ルネサス エレクトロニクス製  
High-performance Embedded Workshop Ver.4.09.00
- ・ C コンパイラ : ルネサス エレクトロニクス製 SuperH RISC engine ファミリ  
C/C++ コンパイラパッケージ Ver.9.04.00 Release 00
- ・ コンパイルオプション High-performance Embedded Workshop でのデフォルト設定  
-cpu=sh2afpu -object="\$(CONFIGDIR)¥\$(FILELEAF).obj"  
-debug -gbr=auto -chgincpath -errorpath -global\_volatile=0  
-opt\_range=all -infinite\_loop=0 -del\_vacant\_loop=0 -struct\_alloc=1  
-nologo

### 目次

1. 仕様 .....	2
2. 使用機能説明 .....	2
3. 動作説明 .....	4
4. ソフトウェア説明 .....	5
5. プログラムリスト .....	6

## 1. 仕様

本タスク例では図 1 に示すように、AN0 に印加される電圧を SH72546R の A/D 変換器(AD\_A)を使用し割り込み変換で測定します。割り込み変換はタイマトリガ(タイマ G1 コンペアマッチ)にて 5ms 周期毎に開始し、測定結果は A-DMAC によるデータ転送にて RAM に格納します。(転送先 RAM は固定とする)。

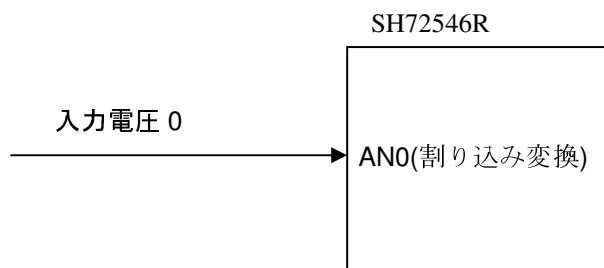


図 1 SH72546R による電圧の測定ブロック図

## 2. 使用機能説明

表 1、表 2、表 3 に本タスク例で用いる各周辺機能の使用リソースを示します。

表 1 ATU-Ⅲ使用リソース

ATU-Ⅲ機能		機能	
レジスタ	ATUENR	TGE PSCE	タイマ G のカウントを動作させるか、停止させるかを設定します。 プリスケアラのカウンタを動作させるか、停止させるかを設定します。
	PSCR0	PSC0	プリスケアラの分周比を設定します。
	TSTRG	STRG1	サブブロックのタイマカウンタ G1 を動作させるか、停止させるかを設定します。
	TCRG1	CKSELG1	サブブロックのタイマカウンタ G1 のクロックソースを指定します。
		CMPOEG1 CMEG1	サブブロックのタイマカウンタ G1 とコンペアマッチレジスタの値が一致したときに、コンペアマッチパルスを外へ出力するかどうかを設定します。 サブブロックにおけるタイマステータスレジスタ G1 のコンペアマッチフラグ G1 に対応する割り込みの許可/禁止を指定します。
OCRG1	-	コンペアマッチ値を指定します。	

表 2 A/D 変換器使用リソース

A/D 変換器機能		機能	
端子	AN0	アナログ電圧を印加します。	
レジスタ	ADR0	-	AN0 を A/D 変換した結果を格納する 16 ビットの読み出し専用レジスタです。
	ADCER0	ADRFMT CKS ITTRGS	A/D データレジスタのフォーマットを選択します。 A/D 変換時間を選択します。 AN0 の割り込み変換トリガソースを ATU-III のタイマ D00A にするか ATU-III のタイマ G1 にするかを選択します。
	ADTRE0	ADTRGE0	ADTRGE0 ビットを 1 にセットすると、AN0 の割り込み変換要求を許可します。
	ADTRS0	ADTRS0	ADTRS0 ビットを 0 に、ADCER0 の ITTRGS ビットを 0 にそれぞれ設定すると、タイマ D00A が割り込み変換要求トリガに選択され、ADTRS0 ビットを 0 に、ITTRGS ビットを 1 にそれぞれ設定すると、タイマ G1 が割り込み変換要求トリガに選択されます。
	ADTRD0	ADIDE0	A/D 割り込み変換終了割り込みの発生を許可/禁止します。

表 3 A-DMAC 使用リソース

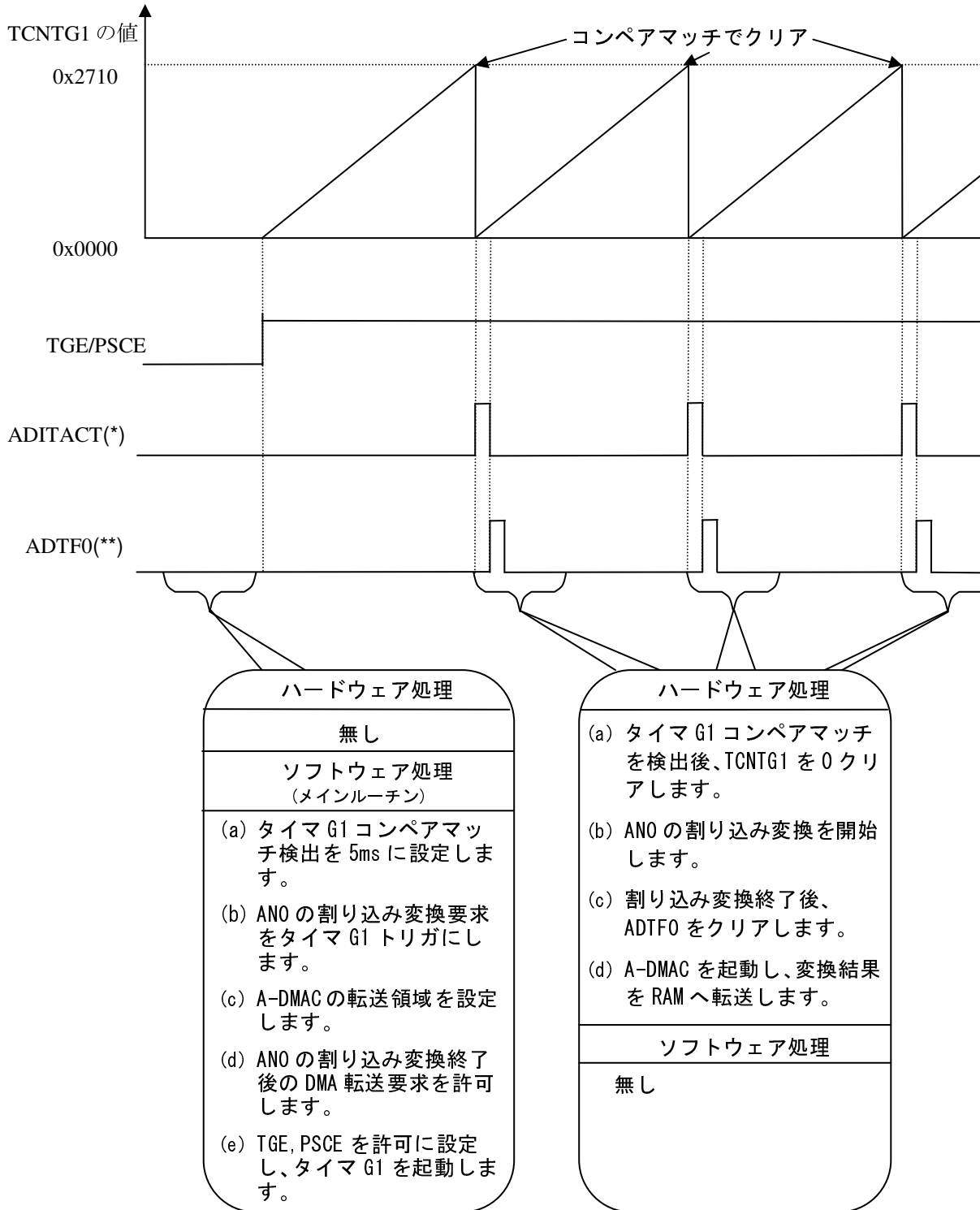
A-DMAC 機能		機能	
レジスタ	ADMAOR	DME	全てのチャンネルの DMA 転送を許可または禁止します。
	ADMAABR	AA	エイリアス領域の先頭アドレスを指定します。
	ADMATCR1	-	DMA 転送の回数を示します。
	ADMAAR1	-	エイリアス領域の先頭アドレスからの相対アドレスを指定します。
	ADMARTCR1	-	ADMATCR のリロード値を指定します。
	ADMARAR1	-	ADMAAR レジスタのリロード値を指定します。

表 4 INTC 使用リソース

INTC 機能		機能	
レジスタ	IPR20	-	CMIG0~CMIG5,CMIH の割り込み優先レベルを設定します。

### 3. 動作説明

図 2 に本タスク例の動作をハードウェア処理及びソフトウェア処理に分けて説明します。  
5ms 毎のコンペアマッチをトリガとして割り込み変換を行い、測定結果を A-DMAC を使用し RAM へ格納します。



\*) ADSCACT はリード専用のモニタ用信号です。  
1 の時は割り込み変換中であることを示します。

\*\*) ADTF0 は割り込み変換終了フラグです。  
A-DMAC 起動時にクリアされます。

図 2 A/D 変換動作説明

## 4. ソフトウェア説明

## 4.1 モジュール説明

表 4 に本タスク例のモジュール説明を示します。

表 5 モジュール説明

モジュール名	ラベル名	機能
メインルーチン	main	ATU-Ⅲ,ADC,A-DMAC の初期設定を行います。
タイマ G1 割り込みルーチン	Int_Cmig1	タイマ G1 の割り込み処理を行います。

## 4.2 レジスタ説明

表 5 に本タスク例で使用するレジスタを示します。

表 6 使用レジスタ説明

レジスタ名	機能	設定値	使用モジュール名
PSCR0	プリスケアラの分周比を 1/20 に設定します。	0x0013	メインルーチン
TCRG1	クロックソースにクロックバス 0 を指定します。 TCNTG1 と OCRG1 のコンペアマッチでパルスを出力し、CMFG1 による割り込みを許可します。	0x03	
OCRG1	コンペアマッチ値を 10000 <sub>(10)</sub> に指定します。	0x2710	
TSTRG	TCNTG1 のカウント動作を許可します。	0x02	
ADCER0	A/D データレジスタのフォーマットを左詰めにします。 A/D 変換時間を 50 ステートにします。 AN0 の割り込み変換の起動トリガをタイマ G1 にします。 ATU-Ⅲのタイマ G1 トリガによる AN0 の割り込み変換の起動を行います。	0x0001	
ADTRE0	AN0 に対して ATU-Ⅲのタイマまたはソフトトリガからの割り込み変換要求許可にします。	0x0001	
ADTRS0	AN0 の割り込み変換要求として ATU-Ⅲタイマ D0 またはタイマ G1 を選択します。	0x0000	
ADTRD0	AN0 の割り込み変換終了後の割り込み要求または DMA 転送要求を許可にします。	0x0001	
ADMAOR	全てのチャンネルの DMA 転送を許可します。	0x01	
ADMAABR	エイリアス領域の先頭アドレスを H'FFF80000 に指定します。	0x00	
ADMARAR1	ADMAAR1 レジスタのリロード値を H'1200 に指定します。	0x1200	
ADMAAR1	エイリアス領域の先頭アドレスからの相対アドレスを H'1200 に指定します。(H'FFF8000 + H'1200)	0x1200	
ADMARTCR1	ADMATCR1 のリロード値を 1 回に指定します。	0x0001	
ADMATCR1	DMA 転送の回数を 1 回に指定します。	0x0001	
IPR20	CMIG1 の割り込み優先レベルを 15 に設定します。	0xF000	
ATUENR	タイマ G のカウント動作を許可します。 プリスケアラのカウント動作を許可します。	0x0081	

## 5. プログラムリスト

```

/*****
* DISCLAIMER
* This software is supplied by Renesas Electronics Corporation and is only
* intended for use with Renesas products. No other uses are authorized. This
* software is owned by Renesas Electronics Corporation and is protected under
* all applicable laws, including copyright laws.
* THIS SOFTWARE IS PROVIDED "AS IS" AND RENESAS MAKES NO WARRANTIES REGARDING
* THIS SOFTWARE, WHETHER EXPRESS, IMPLIED OR STATUTORY, INCLUDING BUT NOT
* LIMITED TO WARRANTIES OF MERCHANTABILITY, FITNESS FOR A PARTICULAR PURPOSE
* AND NON-INFRINGEMENT. ALL SUCH WARRANTIES ARE EXPRESSLY DISCLAIMED.
* TO THE MAXIMUM EXTENT PERMITTED NOT PROHIBITED BY LAW, NEITHER RENESAS
* ELECTRONICS CORPORATION NOR ANY OF ITS AFFILIATED COMPANIES SHALL BE LIABLE
* FOR ANY DIRECT, INDIRECT, SPECIAL, INCIDENTAL OR CONSEQUENTIAL DAMAGES FOR
* ANY REASON RELATED TO THIS SOFTWARE, EVEN IF RENESAS OR ITS AFFILIATES HAVE
* BEEN ADVISED OF THE POSSIBILITY OF SUCH DAMAGES.
* Renesas reserves the right, without notice, to make changes to this software
* and to discontinue the availability of this software. By using this software,
* you agree to the additional terms and conditions found by accessing the
* following link:
* http://www.renesas.com/disclaimer *
* Copyright (C) 2011 Renesas Electronics Corporation. All rights reserved.
*****/
/*****
* File Name      : SH7254R.c
* Version        : 1.00
* Device(s)      : SH72546R
* Tool-Chain     : High-performance Embedded Workshop (Ver.4.09.00.007).
*                 : C/C++ compiler package for the SuperH RISC engine family
*                 : (Ver.9.04 Release00).
* OS             : None
* H/W Platform   : SH725xEVB04-C(CPU board)
* Description     : This is the main tutorial code.
* Operation      : AD conversion data transfer by A-DMAC.(Timer trigger)
*****/
/*****
* History : DD.MM.YYYY Version Description
*         : 23.12.2011 1.00 First Release
*****/

/*****
Includes <System Includes> , "Project Includes"
*****/
#include <machine.h>          /* Built-in function header */
#include "iodefine.h"        /* I/O header */

/*****
Private global variables and functions
*****/
void main(void);            /* Main function */
void Int_Cmigl(void);       /* Compare match flag clearfunction*/

/*****
* Function Name: main
* Description : The main loop
* Argument : none
* Return Value : none
*****/

```

```

*****/
void main(void)
{
  /* ATU-III Initialize */
  /* Configure PSCR0
  b15:b10 Reserved - Read only bit
  b9:b0   PSCn - Division Ratio - Set to 1/20 of the prescaler division ratio */
  ATUCTRL.PSCR0.WORD = 0x0013;

  /* Configure TCRG
  b7      Reserved - Read only bit
  b6:b4   CKSELGn - Select Timer Counter Gn Clock Source - Clock bus 0
  b3:b2   Reserved - Read only bit
  b1      CMPOEGn - Pulse Output Enable - Outputs a pulse when a compare match
  b0      CMEGn - Compare Match Interrupt Enable - Enable CMFG4 interrupt */
  ATUG.SUBBLOCK[1].TCRG.BYTE = 0x03;

  /* Configure OCRG
  b15:b0  OCRGn - Timer Counter - Compare match value 10000  */
  ATUG.SUBBLOCK[1].OCRG = 0x2710;

  /* Configure TSTRG
  b7:b6   Reserved - Read only bit
  b5:b2,b0 STRG5-2,0 - Timer Counter G5-2,G0 State - Stop
  b1      STRG1 - Timer Counter G1 State - Enable  */
  ATUG.TSTRG.BYTE = 0x02;

  /* ADC Initialize  */
  /* Configure ADCER
  b15     ADRFMT - A/D Data Register Format Sselect - Selects left-alignment
  b14:b12 Reserved - Read only bit
  b11     DIAGM - Self Test Enable - Disable
  b10     DIAGLD - Self Test Mode Select - Self-test is performed with automatic
  rotation
  b9:b8   DIAGVAL - Self Test Voltage Select - Reserved
  b7      CKS - Clock Select - A/D conversion time = 50state
  b6:b1   Reserved - Read only bit
  b0      ITTRGS - Expanded Interrupt Conversion Trigger Source Selection -
  AN0 interrupt conversion is triggered by the timer G1 in the ATU-III*/
  ADCA.ADCER.WORD = 0x0001;

  /* Configure ADTRE
  b15:b1  ADTRGE15-1 - AN15-AN1 Interrupt Conversion Request - Disable
  b0      ADTRGE0 - AN0 Interrupt Conversion Request - Enable  */
  ADCA.ADTRE.WORD = 0x0001;

  /* Configure ADTRS
  b15:b1  ADTRSn - Select Interrupt Trigger Source - Uses the timer D
  in the ATU-III as an ANn interrupt conversion request source
  b0      ADTRS0 - Uses the timer D00A or timer G1 in the ATU-III as an AN0
  interrupt conversion request source  */
  ADCA.ADTRS.WORD = 0x0000;

  /* Configure ADTRD
  b15:b1  ADIDEn - Interrupt Conversion Finish Enable - Disable ADIDn interrupt request
  b0      ADIDE0 - Interrupt Conversion Finish Enable - Enable ADID0 interrupt request
  or
  DMA transfer request */

```

```

ADCA.ADTRD.WORD = 0x0001;
                /* Enable DMA transfer request after conversion AN0 */

/* A-DMAC Initialize */
/* Configure ADMAOR
b7:b0  Reserved - Read only bit
b1      DME - DMA Master Enable Flag - Enable DMA transfer */
ADMAC.ADMAOR.BYTE = 0x01;

/* Configure ADMAABR
b7:b3  Reserved - Read only bit
b2:b0  AA - Alias Area Address - Set H'FFF80000 */
ADMAC.ADMAABR.BYTE = 0x00;

/* Configure ADMARAR1
b15:b0 Reload Alias Pointer Register - Set reload alias region
        relative address: H'00001200 */
ADMAC.ADMARAR1 = 0x1200;

/* Configure ADMAAR1
b15:b0 A-DMAC Alias Pointer Register - Set alias area
        relative address : H'00001200 */
ADMAC.ADMAAR1 = 0x1200;

/* Configure ADMARTCR1
b15:b0 A-DMAC Reload Transfer Count Register - Number of reload :1 */
ADMAC.ADMARTCR1 = 0x0001;

/* Configure of ADMATCR1
b15:b10 Reserved - Read only bit
b9:b0  A-DMAC Transfer Count Register - Number of transfer :1 */
ADMAC.ADMATCR1 = 0x0001;

/* Configure IPR20 - Interrupt Priority Configuration Register
b15:b12 ATU-G - CMIG0 to 3 Interrupt Priority Level - Level 15
b11:b8  ATU-G - CMIG4 to 5 Interrupt Priority Level - Level 0
b7:b4   ATU-H - CMIH Interrupt Priority Level - Level 0
b3:b0   Reserved - Read only bit*/
INTC.IPR20.WORD = 0xF000;

set_imask(0x0);                /* Set Interrupt Mask Level to 0 */

/* Configure ATUENR
b15:b10 Reserved - Read only bit
b9:b8,b6:b1 TJE,THE,T[F-A]E - Timer J,H,F-A Enable - Stop
b7          TGE - Timer G Enable - Enable
b0          PSCE - Prescaler Enable - Prescaler enable */
ATUCTRL.ATUENR.WORD = 0x0081;

while(1)
{
}
/* Interrupt Pending */
} /* End of function main() */

/*****
* Function Name: Int_Cmig1
* Description : Timer G1 Interrupt Function
* Argument : none
*****/

```



```
* Return Value : none
*****/
void Int_Cmig1(void)
{
    /* Configure TSRG
    b7:b2  Reserved - Read only bit
    b1     OVFG - Overflow Flag - No overflow
    b0     CMFG - Compare Match Flag - Clear subblock G compare match detect flag
    */
    ATUG.SUBBLOCK[1].TSRG.BIT.CMFG &= 0;
} /* End of function Int_Adi0() */
```

## ホームページとサポート窓口

- ルネサス エレクトロニクスホームページ  
<http://japan.renesas.com/>
- お問い合わせ先  
<http://japan.renesas.com/inquiry>

すべての商標および登録商標は、それぞれの所有者に帰属します

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

### 1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

### 2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. リザーブアドレスのアクセス禁止

【注意】リザーブアドレスのアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレスがあります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、事前に問題ないことをご確認下さい。

同じグループのマイコンでも型名が違くと、内部メモリ、レイアウトパターンの相違などにより、特性が異なる場合があります。型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。  
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、  
家電、工作機械、パーソナル機器、産業用ロボット等  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、  
防災・防犯装置、各種安全装置等  
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っていません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍用用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/contact/>