RZ/A2M グループ
色／画質補正サンプルプログラム

要旨

RZ/A2M 用 色／画質補正サンプルプログラムについて解説します。

動作確認デバイス

RZ/A2M

目次

1. 概要 2
1.1 処理概要 3
1.2 DRP Library 4
1.3 動作確認環境 4

2. 動作確認条件 5

3. 関連アプリケーションノート 6

4. ファイル構成 7

5. サンプルプログラム解説 9
5.1 自動露出補正(AE) 9
5.2 デモザイク 11
5.3 色補正 11
5.4 ノイズ除去 12
5.5 鮮鋭化 12
5.6 3D ノイズリダクション 12
5.7 メモリフットプリント 13
5.7.1 内蔵 RAM 使用量 13
5.7.2 ROM 使用量 13

6. 参考ドキュメント 14

1. 概要

本アプリケーションノートは、DRP (Dynamic Reconfigurable Processor) を使用して、ベイヤー形式の画像を YCbCr422 形式に変換するサンプルプログラムについて説明します。DRP の Simple ISP ライブラリを使用することで、色の補正やノイズ除去を行い、色再現性の高い画像を得ることができます。

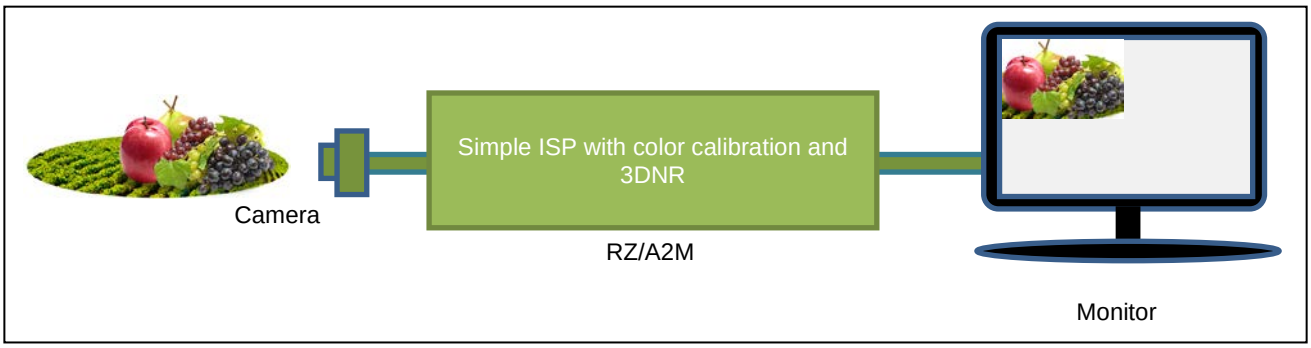


図 1-1 サンプルプログラムのシステム概要

表 1-1 カメラ入力仕様

入力画像フォーマット	ベイヤー形式 8[bpp]
画像キャプチャサイズ	640 x 480
キャプチャフレームレート	60 fps

表 1-2 ディスプレイ出力仕様

出力画像フォーマット	YCbCr422 形式 [16bpp]
出力画像表示サイズ	640 x 480
画像表示フレームレート	30 fps

1.1　処理概要

本サンプルプルグラムは、ベイヤー形式でキャプチャされた画像を Simple ISP でカラー画像に変換し、色の補正とノイズ除去を行います。Simple ISP 処理の詳細は、5 サンプルプログラム解説を参照してください。

図 1-2 に、本サンプルプログラムのシステムブロックを示します。

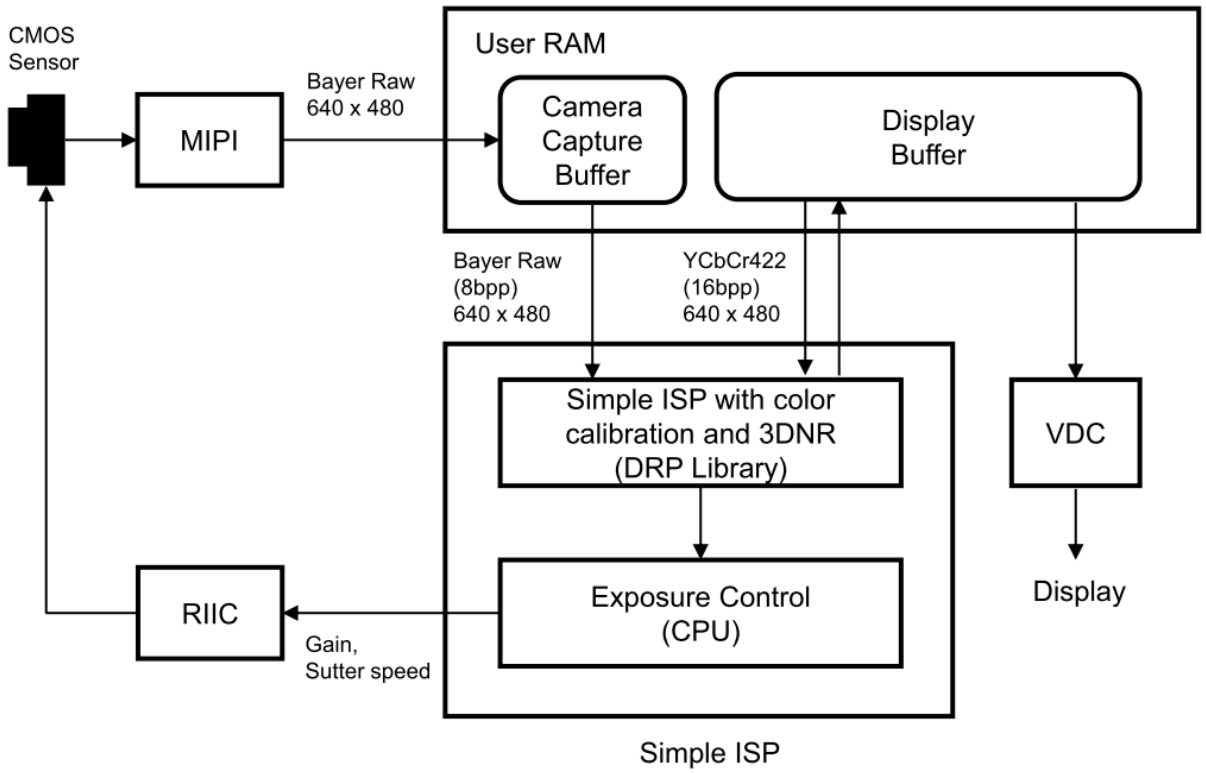


図 1-2 色／画質補正サンプルプログラムのシステムブロック

1.2　DRP Library

DRP Library とは、RZ/A2M に搭載されている DRP 上で様々な機能を実現するためのライブラリです。詳細は DRP Library ユーザーズマニュアル(R01US0367)を参照してください。

本サンプルプログラムでは、以下のライブラリを使用します。

表 1-3 使用するライブラリー覧

Library Name	Tile num	Description
Simple ISP with color calibration and 3DNR	6	バイアス補正、色成分積算、デモザイク、ゲイン補正、カラーマトリクス補正、YCbCr 変換、ノイズ除去、鮮鋭化、ガンマ補正、3D ノイズリダクション

1.3　動作確認環境

図 1-3 に本サンプルプログラム実行を確認するための環境を示します。DIP SW、ジャンパの設定は、readme-j.txt を参照してください。

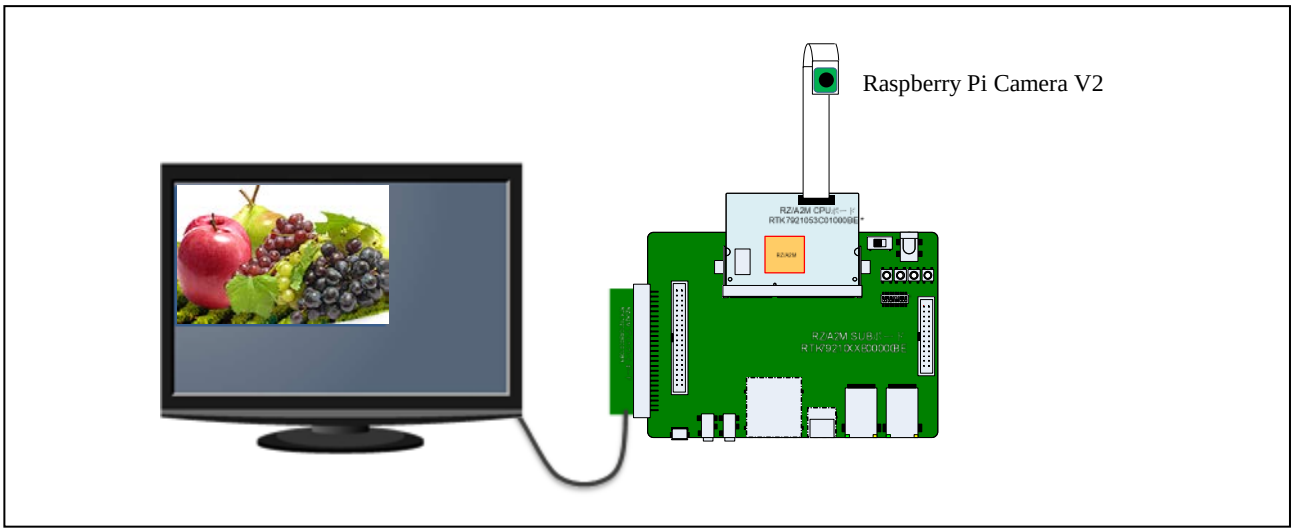


図 1-3 動作確認環境

2. 動作確認条件

サンプルコードは、下記の条件で動作を確認しています。

表 2-1 動作確認条件

項目	内容
使用マイコン	RZ/A2M
動作周波数（注）	CPU クロック（Iφ）：528MHz 画像処理クロック（Gφ）：264MHz 内部バスクロック（Bφ）：132MHz 周辺クロック 1（P1φ）：66MHz 周辺クロック 0（P0φ）：33MHz QSPI0_SPCLK：66MHz CKIO：132MHz
動作電圧	電源電圧（I/O）：3.3V 電源電圧（1.8/3.3V 切替 I/O（PVcc_SPI））：3.3V 電源電圧（内部）：1.2V
統合開発環境	e2 studio （e2 studio の Version は readme-j.txt を参照してください）
C コンパイラ	GNU Arm Embedded Toolchain 6-2017-q2-update
	コンパイラオプション（ディレクトリパスの追加は除く） Release: -mcpu=cortex-a9 -march=armv7-a -marm -mlittle-endian -mfloat-abi=hard -mfpu=neon -mno-unaligned-access -Os -ffunction-sections -fdata-sections -Wunused -Wuninitialized -Wall -Wextra -Wmissing-declarations -Wconversion -Wpointer-arith -Wpadded -Wshadow -Wlogical-op -Waggregate-return -Wfloat-equal -Wnull-dereference -Wmaybe-uninitialized -Wstack-usage=100 -fabi-version=0 Hardware Debug: -mcpu=cortex-a9 -march=armv7-a -marm -mlittle-endian -mfloat-abi=hard -mfpu=neon -mno-unaligned-access -Og -ffunction-sections -fdata-sections -Wunused -Wuninitialized -Wall -Wextra -Wmissing-declarations -Wconversion -Wpointer-arith -Wpadded -Wshadow -Wlogical-op -Waggregate-return -Wfloat-equal -Wnull-dereference -Wmaybe-uninitialized -g3 -Wstack-usage=100 -fabi-version=0
動作モード	ブートモード 3 （シリアルフラッシュブート 3.3V 品）
使用ボード	RZ/A2M CPU ボード　RTK7921053C00000BE RZ/A2M SUB ボード　RTK79210XXB00000BE RZ/A2M 評価ボード用ディスプレイ出力ボード RTK79210XXB00010BE
使用カメラ	Raspberry Pi Camera V2
使用モニタ	Full-WXGA(1366x768)解像度に対応したモニタ
使用デバイス （ボード上で使用する機能）	• シリアルフラッシュメモリ（SPI マルチ I/O バス空間に接続） メーカ名：Macronix 社、型名：MX25L51245GXD

【注】 クロックモード 1（EXTAL 端子からの 24MHz のクロック入力）で使用時の動作周波数です。

3. 関連アプリケーションノート

本アプリケーションノートに関連するドキュメントを以下に示します。併せて参照してください。

RZ/A2M グループ RZ/A2M Software Core Package (R01AN4775)
（最新版をルネサス エレクトロニクスホームページから入手してください。）

RZ/A2M グループ DRP Driver ユーザーズマニュアル (R01US0355)
（最新版をルネサス エレクトロニクスホームページから入手してください。）

RZ/A2M グループ DRP Library ユーザーズマニュアル (R01US0367)
（最新版をルネサス エレクトロニクスホームページから入手してください。）

4.　ファイル構成

本サンプルプログラムのファイル構成を以下に示します。

```
rza2m_drp_simpleisp_sample1_freertos_gcc.zip                : プロジェクトトップフォルダ
  ├──.settings                                              : プロジェクト設定ファイル
  ├──bootloader                                             : QSPI ブートローダ
  ├──doc   : プロジェクトのドキュメント
  │    ├──r01an5440ej0101-rza2m-freertos-simpleisp1-gcc.pdf : RZ/A2M Group Color and Image quality correction Application Note (英語)
  │    └──r01an5440jj0101-rza2m-freertos-simpleisp1-gcc.pdf : RZ/A2M グループ 色／画質補正サンプルアプリケーションノート(日本語)
  ├──generate                                               :Smart Configurator で生成/設定可能なソースコード
  │    ├──compiler                                          : コンパイラ依存部分ソースコード
  │    ├──configuration                                     : プロジェクト設定項目ヘッダファイル
  │    ├──drivers                                           : 基本ドライバ
  │    │    ├──r_cache                                     : キャッシュドライバ
  │    │    │    ├──doc                                    : キャッシュドライバのドキュメント
  │    │    │    ├──inc                                    : キャッシュドライバのヘッダファイル
  │    │    │    └──src                                    : キャッシュドライバのソースコード
  │    │    ├──r_cpg                                      : クロックパルス発振器ドライバ（内部構成はキャッシュドライバと同様）
  │    │    ├──r_gpio                                     : 汎用入出力ポートドライバ（内部構成はキャッシュドライバと同様）
  │    │    ├──r_intc                                     : 割り込みコントローラドライバ（内部構成はキャッシュドライバと同様）
  │    │    ├──r_mmu                                      : MMU ドライバ（内部構成はキャッシュドライバと同様）
  │    │    └──r_stb                                      : STB ドライバ（内部構成はキャッシュドライバと同様）
  │    ├──os_abstraction                                   : OS 抽象化層（内部構成はキャッシュドライバと同様）
  │    │    ├──doc                                        : OS 抽象化層のドキュメント
  │    │    ├──inc                                        : OS 抽象化層のヘッダファイル
  │    │    └──src                                        : OS 抽象化層のソースコード
  │    ├──sc_drivers                                       : 一般ドライバ
  │    │    ├──r_cbuffer                                  : リングバッファ（内部構成は DRP ドライバと同様）
  │    │    ├──r_ceu                                      : CEU ドライバ（内部構成は DRP ドライバと同様）
  │    │    ├──r_drp                                      : DRP Driver 一式
  │    │    │    ├──doc                                   : DRP ドライバのドキュメント
  │    │    │    │    ├──r01us0355ej0102-rza2m-drp-driver-gcc.pdf : RZ/A2M Group DRP Driver User's Manual (R01US0355) (英語)
  │    │    │    │    ├──r01us0355jj0102-rza2m-drp-driver-gcc.pdf : RZ/A2M グループ DRP Driver ユーザーズマニュアル(R01US0355) (日本語)
  │    │    │    │    ├──r01us0367ej0108-rza2m-drp-library.pdf : RZ/A2M Group DRP Library User's Manual (英語)
  │    │    │    │    └──r01us0367jj0108-rza2m-drp-library.pdf : RZ/A2M グループ DRP Library ユーザーズマニュアル (R01US0367) (日本語)
  │    │    │    ├──drp_lib                               : DRP ライブラリのソースコード
  │    │    │    ├──inc                                   : DRP ドライバのヘッダファイル
  │    │    │    └──src                                   : DRP ドライバのソースコード
  │    │    ├──r_mipi                                     : MIPI ドライバ（内部構成は DRP ドライバと同様）
  │    │    ├──r_ostm                                     : OS タイマドライバ（内部構成は DRP ドライバと同様）
  │    │    ├──r_riic                                     : I2C バスドライバ（内部構成は DRP ドライバと同様）
  │    │    ├──r_rvapi                                    : 映像ドライバ（内部構成は DRP ドライバと同様）
  │    │    ├──r_scifa                                    : SCIFA ドライバ（内部構成は DRP ドライバと同様）
  │    │    └──r_vdc                                      : VDC ドライバ（内部構成は DRP ドライバと同様）
  │    └──system                                           : システムファイル（レジスタ定義など）
  └──src                                                   : アプリケーションソースコード
       ├──application_code                                 : main.c
       ├──config_files                                     : 設定ファイル
       ├──FreeRTOS                                         : FreeRTOSTM
       │    └──include                                     : FreeRTOSTM 用ヘッダファイル
       └──renesas                                          : ルネサス製ソフトウェア
            └──application                                 : ルネサス製アプリケーションソフトウェア
                 ├──common                                 : 共通処理フォルダ
                 │    ├──camera                            : Raspberry Pi Camera V2 コントロール処理格納フォルダ
                 │    ├──perform                           : 経過時間測定処理格納フォルダ
                 │    ├──port_setting                      : ポート設定処理格納フォルダ
                 │    └──render                            : 文字・ドット描画処理格納フォルダ
                 └──inc                                    : ヘッダファイル格納フォルダ
```

本サンプルプログラムには、以下のオープンソースソフトウェアが同梱されています。

表 4-1 同梱されているオープンソースソフトウェアー覧

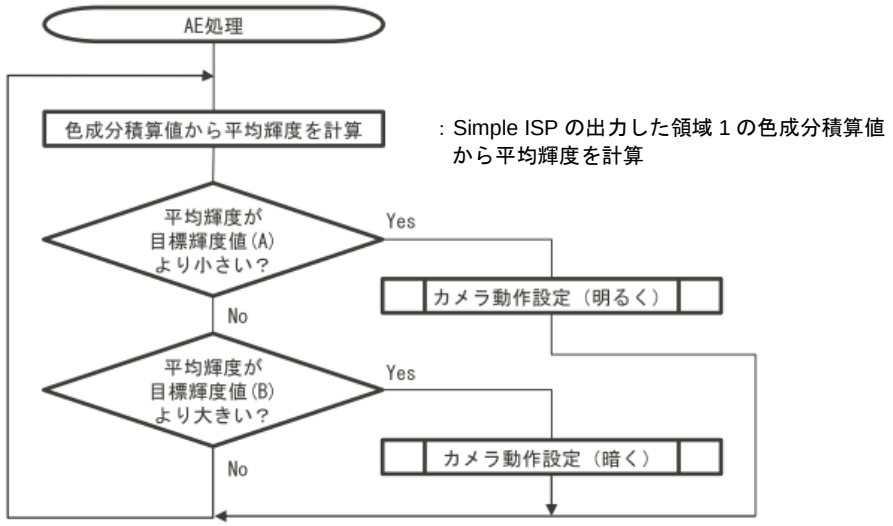
名称	説明
FreeRTOS	MIT ライセンスで配布されているオープンソースのソフトウェアです。 MIT ライセンスについては、 https://opensource.org/licenses/mit-license.php を参照してください。 FreeRTOS は、組み込みマイコン向けのリアルタイムオペレーションシステムカーネルです。本サンプルプログラムでは、Kernel V10.0.0 を使用しています。FreeRTOS ソースコードの所在は、ファイル構成を参照してください。

5.　サンプルプログラム解説

本サンプルプログラムは、DRP の Simple ISP ライブラリを使用して、ベイヤー形式の画像を YCbCr422 形式の画像に変換し、色補正とノイズ除去を行います。本章では、Simple ISP 処理の詳細について説明します。

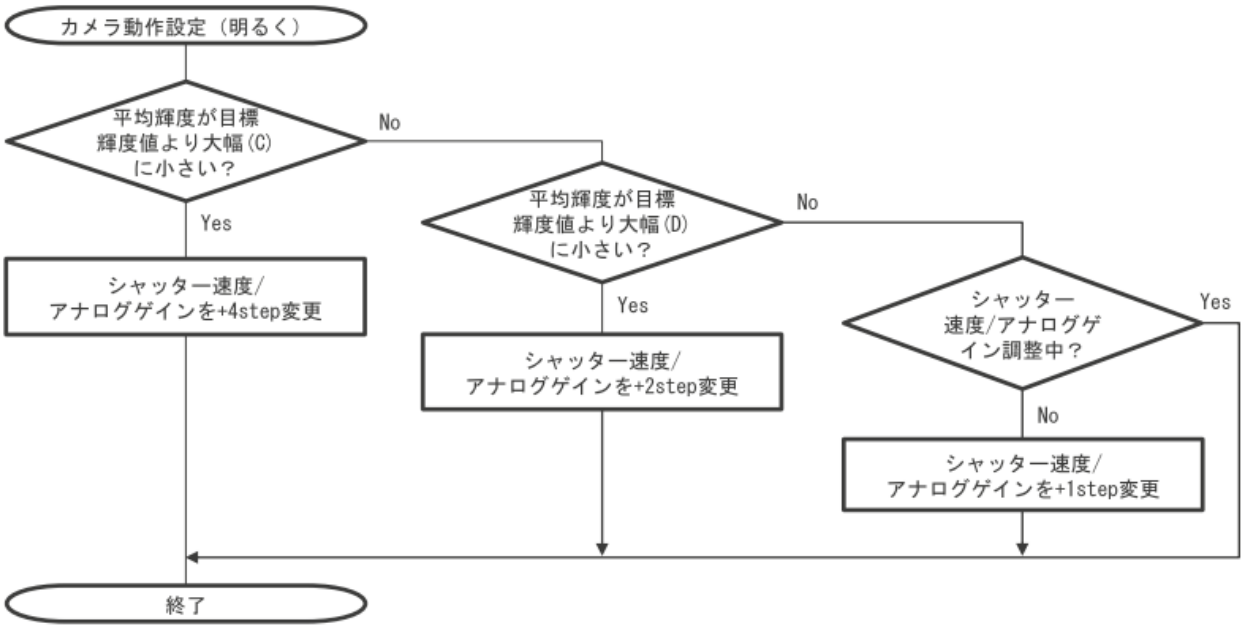
5.1　自動露出補正(AE)

Simple ISP の出力した色成分積算値を基に、カメラの露出（シャッター速度と、カメラゲイン調整）を補正します。カメラの露出制御は CPU で行います。カメラ制御の処理フローは、図 5-1、図 5-2、図 5-3 を参照してください。



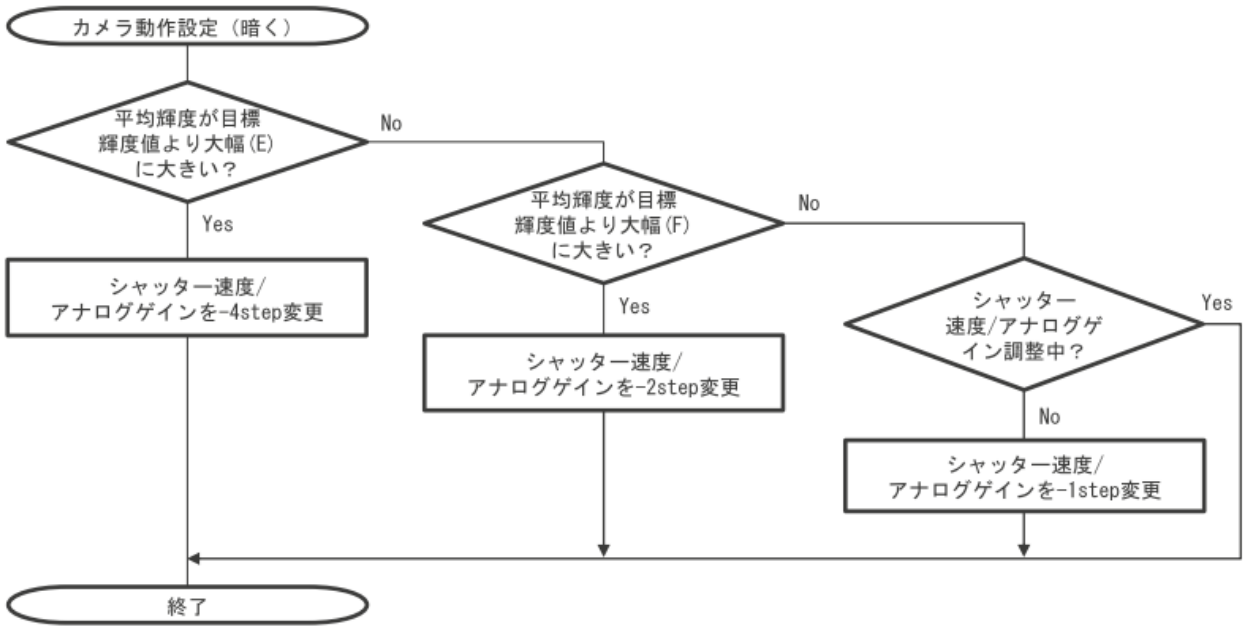
【注】　104（±15）を、目標輝度値としています。
(A = 89, B = 119)

図 5-1 AE 処理フロー



【注】　C. 平均輝度値が目標輝度値より大きく下回った。(< 44)
　　D. 平均輝度値が目標輝度値より大きく下回った。(< 74)

図 5-2 カメラ動作設定(明るく) フローチャート



【注】　E. 平均輝度値が目標輝度値より大きく上回った。(> 164)
　　F. 平均輝度値が目標輝度値より大きく上回った。(> 134)

図 5-3 カメラ動作設定(暗く)フローチャート

5.2　デモザイク

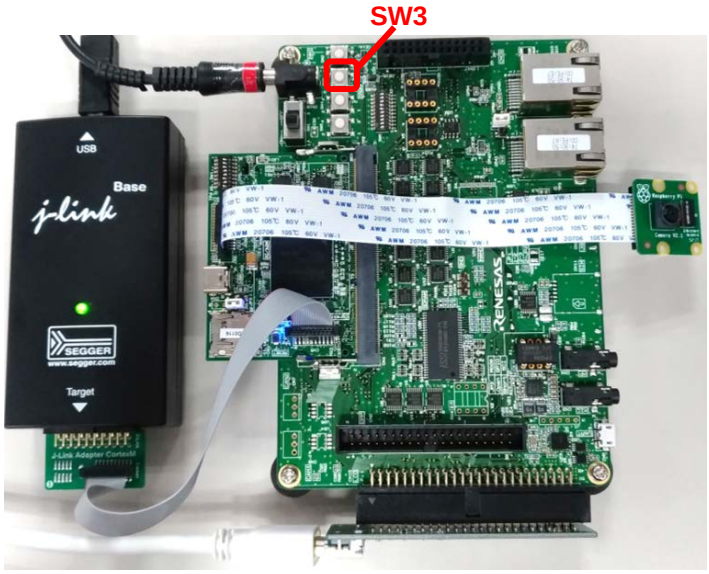
Simple ISP で、入力画像をベイヤー形式から RGB 形式に変換します。

5.3　色補正

Simple ISP で、5.2 デモザイクで生成した RGB の情報に対し、バイアス、ゲイン補正と 3x3 行列演算によるカラーマトリクス補正を行います。補正する色は、SW3 を押下するごとに、OFF(初期設定)→Bias/Gain correction ON→Color Matrix correction ON(Standard)→Color Matrix correction ON(Sepia)の順に切り替わります。もう一度 SW3 を押下すると OFF に戻ります。それぞれのバイアス、ゲイン、カラーマトリクス補正の設定値は、以下の通りです。

表 5-1 バイアス／ゲイン／カラーマトリクス補正のパラメータ設定値一覧

	バイアス	ゲイン			カラーマトリクス(matrix_cxx)		
	bias_r/ bias_g/ bias_b 共通	gain_r	gain_g	gain_b	c11 c21 c31	c12 c22 c32	c13 c23 c33
OFF	0x00	0x1000	0x1000	0x1000	0x2000 0x0000 0x0000	0x0000 0x2000 0x0000	0x0000 0x0000 0x2000
Bias/Gain correction ON	0xF0	0x2480	0x1800	0x275B	0x2000 0x0000 0x0000	0x0000 0x2000 0x0000	0x0000 0x0000 0x2000
Color Matrix correction ON (Standard)	0xF0	0x2480	0x1800	0x275B	0x25DD 0xFD6A 0x029E	0xFEF0 0x1EF4 0xECF0	0xF79A 0xFDD5 0x2C0D
Color Matrix correction ON(Sepia)	0xF0	0x255D	0x1800	0x27BC	0x0946 0x0512 0xFF7D	0x15A7 0x1AF2 0x1BFA	0x04CE 0xFF8F 0xFC78



5.4　ノイズ除去

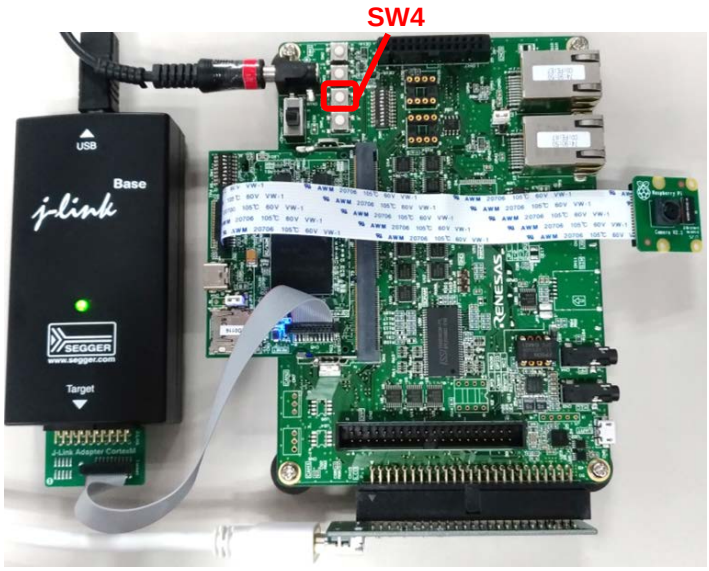
Simple ISP で、5.3 色補正で補正した RGB の情報に対し、RGB 形式から YCbCr 形式に変換した輝度 Y に対して、メディアンフィルタ処理を行います。

5.5　鮮鋭化

Simple ISP で、5.4 ノイズ除去で補正した画像の輝度 Y に対して、Unsharp masking アルゴリズムを使用した鮮鋭化を行います。

5.6　3D ノイズリダクション

Simple ISP で、5.5 鮮鋭化で補正した画像の輝度 Y と色差 Cb/Cr に対して、3D ノイズリダクションを行います。SW4 を押下すると、3D ノイズリダクションを有効化します。再度 SW4 を押下すると、無効化します。3D ノイズリダクションを有効化した時のパラメータの設定値は、推奨値を設定しています。



5.7　メモリフットプリント

本サンプルプログラムでは、内蔵 RAM を約 2.8Mbytes、ROM を約 Mbytes 使用します。それぞれの主な用途と概算サイズを説明します。

5.7.1　内蔵 RAM 使用量

用途	概算サイズ(Mbyte)
カメラキャプチャバッファ	0.6
ディスプレイバッファ	1.5
MMU ページテーブル	0.1
スタック領域	0.04
ヒープ領域	0.03
FreeRTOS が使うヒープ領域	0.5

5.7.2　ROM 使用量

用途	概算サイズ(Mbyte)
サンプルプログラム	0.2
DRP コンフィグレーションデータ	0.54

6. 参考ドキュメント

ユーザーズマニュアル：ハードウェア

RZ/A2M グループ ユーザーズマニュアル ハードウェア編
（最新版をルネサス エレクトロニクスホームページから入手してください。）

RTK7921053C00000BE（RZ/A2M CPU ボード）ユーザーズマニュアル
（最新版をルネサス エレクトロニクスホームページから入手してください。）

RTK79210XXB00000BE（RZ/A2M SUB ボード）ユーザーズマニュアル
（最新版をルネサス エレクトロニクスホームページから入手してください。）

Arm Architecture Reference Manual ARMv7-A and ARMv7-R edition Issue C
（最新版を Arm ホームページから入手してください。）

Arm Cortex™-A9 Technical Reference Manual Revision: r4p1
（最新版を Arm ホームページから入手してください。）

Arm Generic Interrupt Controller Architecture Specification - Architecture version2.0
（最新版を Arm ホームページから入手してください。）

Arm CoreLink™ Level 2 Cache Controller L2C-310 Technical Reference Manual Revision: r3p3
（最新版を Arm ホームページから入手してください。）

テクニカルアップデート／テクニカルニュース
（最新の情報をルネサス エレクトロニクスホームページから入手してください。）

ユーザーズマニュアル：統合開発

統合開発環境 e2 studio のユーザーズマニュアルは、ルネサス エレクトロニクスホームページから入手してください。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2020/06/30	-	初版
1.01	2020/09/30	7	4. ファイル構成を更新
		9, 10	図 5-1、図 5-2、図 5-3　AE 処理フローを変更

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策
   CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。
2. 電源投入時の処置
   電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。
3. 電源オフ時における入力信号
   当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。
4. 未使用端子の処理
   未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。
5. クロックについて
   リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。
6. 入力端子の印加波形
   入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、V_{IL}（Max.）から V_{IH}（Min.）までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、V_{IL}（Max.）から V_{IH}（Min.）までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。
7. リザーブアドレス（予約領域）のアクセス禁止
   リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。
8. 製品間の相違について
   型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

   標準水準：　コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

   高品質水準：輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

   当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1　2017.11)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。

© 2020 Renesas Electronics Corporation. All rights reserved.