

## RX ファミリ、H8SX ファミリ

### RCAN-TL1（H8SX ファミリ）と CAN（RX ファミリ）の相違点

#### 要旨

本アプリケーションノートは、H8SX ファミリが搭載しているコントローラエリアネットワーク（RCAN-TL1）をご使用されているユーザに対し、RX ファミリへの移行を検討していただく際の CAN の相違点を記載した参考資料です。

本アプリケーションノートでは、対象デバイスに記載している製品の中から表 1 に示すグループの CAN を比較しています。表 1 に示すデバイス以外は、ユーザーズマニュアルをご確認ください。

また、RX200 シリーズに搭載されている RSCAN は、比較元である CAN とはソフトウェアの互換性が全くありませんので、本アプリケーションノートでは対象としておりません。RX ファミリにおける RSCAN と CAN の相違については 5. 関連ドキュメントをご確認ください。

表 1 CAN 仕様の比較対象デバイス

| 比較対象 | ファミリ      | グループ             | 搭載 CAN   |
|------|-----------|------------------|----------|
| 比較元  | H8SX ファミリ | H8SX/1720S グループ  | RCAN-TL1 |
| 比較先  | RX ファミリ   | RX65N、RX651 グループ | CAN      |

#### 対象デバイス

下記のうち、CAN が搭載されている製品

RCAN-TL1 搭載デバイス

H8SX/1720S グループ

CAN 搭載デバイス

RX600 シリーズ、RX700 シリーズ

## 目次

|                                              |    |
|----------------------------------------------|----|
| 1. 機能の相違.....                                | 3  |
| 2. レジスタの相違 .....                             | 9  |
| 2.1 レジスタ一覧.....                              | 9  |
| 2.2 制御レジスタの詳細.....                           | 12 |
| 2.3 ステータスフラグの詳細.....                         | 14 |
| 2.4 ビットタイミングと転送速度設定の詳細 .....                 | 16 |
| 2.5 メールボックスの送受信設定の詳細.....                    | 17 |
| 2.6 割り込み要因のステータスフラグの詳細 .....                 | 20 |
| 2.7 割り込み要因の要求を許可/禁止するフラグの詳細.....             | 24 |
| 2.8 受信メッセージの Identifier によるフィルタリング設定の詳細..... | 27 |
| 2.9 タイマ制御/タイムトリガの詳細.....                     | 28 |
| 3. メールボックスの相違.....                           | 30 |
| 4. その他の相違.....                               | 37 |
| 4.1 スリープモードの設定手順 .....                       | 37 |
| 4.2 CAN リセットによる初期化.....                      | 38 |
| 4.3 エンディアン .....                             | 38 |
| 5. 関連ドキュメント.....                             | 39 |
| 改訂記録.....                                    | 40 |

## 1. 機能の相違

以下に機能の相違を示します。いずれかのグループにしか存在しない、または両方のグループに存在するが相違点がある項目は赤字にしています。

表 2 H8SX/1720S (RCAN-TL1) と RX65N (CAN) の機能の相違

| 項目        |                                                           | H8SX/1720S (RCAN-TL1)                                                                                                                                      | RX65N (CAN)                                                                                                                                                                                       |
|-----------|-----------------------------------------------------------|------------------------------------------------------------------------------------------------------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| プロトコル     |                                                           | Bosch 2.0B active 対応 (ISO11898-1 規格)                                                                                                                       |                                                                                                                                                                                                   |
|           |                                                           | タイムトリガ (ISO11898-4 規格) 対応                                                                                                                                  | 無                                                                                                                                                                                                 |
| ビットレート    | 転送速度                                                      | 最大 1Mbps                                                                                                                                                   |                                                                                                                                                                                                   |
|           | ビットレート計算式                                                 | $f_{CLK} / (2 \times (BRP+1) \times (TSEG1+TSEG2+1))$ <p>fCLK : 周辺バスクロック</p> <p>BRP : ボーレートプリスケラ (2x (設定値+1) で fCLK を分周)</p> <p>TSEG1,2 : タイムセグメント 1,2</p> | $f_{CAN} / ((BRP+1) \times (1+TSEG1+TSEG2))$ <p>fCAN : 周辺クロック or メインクロック</p> <p>BRP : ボーレートプリスケラ (設定値+1 で fCAN を分周)</p> <p>TSEG1,2 : タイムセグメント 1,2</p>                                             |
| チャンネル     |                                                           | 2 チャンネル                                                                                                                                                    |                                                                                                                                                                                                   |
| ID フォーマット |                                                           | 各メールボックス (MBi.IDE ビット) で、標準 ID か拡張 ID かを選択                                                                                                                 | <ul style="list-style-type: none"> <li>ID フォーマットモード ビット (IDFM) で全メールボックスの ID フォーマットを指定</li> <li>ID フォーマットモード ビット (IDFM) でミックス ID モードを選択した場合、各メールボックス (MBj.IDE ビット) で、標準 ID か拡張 ID かを選択</li> </ul> |
| メールボックス   | バッファ構成                                                    | 各チャンネル 32 バッファ (受信専用×1、送信／受信設定可能×31)                                                                                                                       | 各チャンネル 32 バッファ (送信／受信設定可能×32)                                                                                                                                                                     |
|           | FIFO メールボックスモード                                           | 無                                                                                                                                                          | 送信／受信設定可能×24、送信用 4 段、受信用 4 段の FIFO として設定可能                                                                                                                                                        |
|           | 64 メールボックス機能<br>(2 チャンネルのメールボックスで 1 チャンネルの 64 メールボックスを構成) | 有                                                                                                                                                          | 無                                                                                                                                                                                                 |
|           | ID 並べ替え                                                   | 有<br>※HCAN2 との互換機能                                                                                                                                         | 無                                                                                                                                                                                                 |

| 項目     |                           | H8SX/1720S (RCAN-TL1)                              | RX65N (CAN)                                                                                  |
|--------|---------------------------|----------------------------------------------------|----------------------------------------------------------------------------------------------|
| データ送信  | 送信優先順位の選択                 | メールボックス（バッファ）の番号順（降順）<br>メッセージ優先順位（Identifier）の高い順 | メールボックス（バッファ）の番号順（昇順）<br>メッセージ優先順位（Identifier）の高い順                                           |
|        | 送信要求取り消し                  | 可能                                                 | 可能<br>※レジスタの操作方法が異なります。2.5 メールボックスの送受信設定の詳細を参照ください。                                          |
|        | ワンショット送信機能                | 無                                                  | 1 回のみ送信<br>（CAN バスエラー、アービトレーションロストの場合でも再送信なし）                                                |
| データ受信  | データフレームとリモートフレーム受信        | データフレームとリモートフレーム両方受信可能                             | データフレームかリモートフレームどちらかを選択<br>※FIFO メールボックスモードのとき、FIDCR0.RTR ビットと FIDCR1.RTR ビットの組み合わせにより両方受信可能 |
|        | メッセージ ID マスク機能            | メールボックスごとに設定可能（メールボックス内にマスクの設定フィールドを持つ）            | 8 個のマスク設定可能（4 メールボックス単位）<br>対象は全メールボックス                                                      |
|        | オーバーライトモードかオーバーランモードの選択機能 | 選択可能                                               |                                                                                              |
|        | ワンショット受信機能                | 無                                                  | 1 回のみ受信<br>（受信完了後は受信メールボックスとして動作しない）                                                         |
| 送信割り込み | メッセージ送信完了割り込み             | 有                                                  |                                                                                              |
|        | メッセージ送信取り消し完了割り込み         | 有                                                  | 無<br>※送信アボート完了フラグ（TRMABT）で確認可能                                                               |
|        | 送信 FIFO 割り込み              | 無                                                  | 有                                                                                            |
| 受信割り込み | メッセージ受信割り込み               | 有                                                  |                                                                                              |
|        | リモートフレーム受信割り込み            | 有                                                  | 有<br>※リモート送信要求ビット（RTR）でリモートフレームに設定したメールボックスは、リモートフレームを受信するとメッセージ受信割り込み要求が発生                  |
|        | 受信 FIFO 割り込み              | 無                                                  | 有                                                                                            |

| 項目      |                                                         | H8SX/1720S (RCAN-TL1)                        | RX65N (CAN)                                                                |
|---------|---------------------------------------------------------|----------------------------------------------|----------------------------------------------------------------------------|
| エラー割り込み | エラーパッシブ割り込み<br>(TEC $\geq$ 128 または REC $\geq$ 128)      | 有                                            |                                                                            |
|         | バスオフ開始割り込み<br>(TEC $\geq$ 256)                          | 有                                            |                                                                            |
|         | バスオフ復帰割り込み<br>(バスオフ状態から通常復帰 (11 の連続するレセシブビットを 128 回検出)) | 有                                            |                                                                            |
|         | エラーワーニング割り込み (TEC $\geq$ 96, REC $\geq$ 96)             | 有<br>(送信エラーと受信エラーを個別に割り込み発生)                 | 有<br>(送信エラーと受信エラーを包括して割り込み発生)                                              |
|         | オーバロードフレーム送信割り込み                                        | 有                                            |                                                                            |
|         | 未読メッセージのオーバーライト割り込み                                     | 有                                            | 無<br>※メッセージロストフラグ (MSGLOST) で確認可能                                          |
|         | 受信オーバラン割り込み                                             | 有                                            |                                                                            |
|         | バスロック割り込み<br>(CAN バス上に 32 の連続するドミナントビットを検出)             | 無                                            | 有                                                                          |
|         | バスエラー割り込み (CAN バス上にスタッフエラーやフォームエラーなどを検出)                | 無                                            | 有                                                                          |
|         | その他の割り込み                                                | ソフトウェアリセットまたはハードウェアリセットによるリセットモードへの遷移で割り込み発生 | 無<br>※パワーオンリセット検出フラグ (PORF) やディープソフトウェアスタンバイリセットフラグ (DPSRSTF) でリセット種類を判別可能 |
|         | リセット処理割り込み                                              | ソフトウェアリセットまたはハードウェアリセットによるリセットモードへの遷移で割り込み発生 | 無<br>※パワーオンリセット検出フラグ (PORF) やディープソフトウェアスタンバイリセットフラグ (DPSRSTF) でリセット種類を判別可能 |
|         | ホルト割り込み                                                 | ホルトモードへの遷移で割り込み発生                            | 無                                                                          |
|         | スリープ割り込み                                                | スリープモードへの遷移で割り込み発生                           | 無                                                                          |
|         | スタートシステムマトリクス割り込み                                       | 次のシステムマトリクスでメッセージの送信または受信完了時に割り込み発生          | 無                                                                          |

| 項目                      |                                           | H8SX/1720S (RCAN-TL1)                                                                                                                              | RX65N (CAN)                                                                                         |
|-------------------------|-------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------------------|-----------------------------------------------------------------------------------------------------|
|                         | タイマコンペアマッチ割り込み                            | TCMR0~TCMR3 のコンペアマッチで割り込み発生                                                                                                                        | 無                                                                                                   |
|                         | タイマオーバーラン割り込み                             | タイマ (TCNTR) のオーバーランで割り込み発生                                                                                                                         | 無                                                                                                   |
|                         | Next_is_Gap 受信割り込み                        | Next_is_Gap 付きタイムリファレンスメッセージを受信で割り込み発生                                                                                                             | 無                                                                                                   |
|                         | メッセージエラー割り込み                              | テストモード時にメッセージエラー発生で割り込み発生                                                                                                                          | 無                                                                                                   |
|                         | スリープモード中に CAN バス動作 (ドミナントビット検出) による割り込み発生 | スリープモード中に CAN バス動作 (ドミナントビット検出) による割り込み発生                                                                                                          | 無                                                                                                   |
| ハードウェアリセット              | 初期化するレジスタ                                 | メールボックスのうち、RAM に配置されたメッセージコントロールフィールド 0 (CONTROL0)、ローカルアクセプタンスフィルタマスク (LAFM)、メッセージデータフィールド (MSG_DATA_0~MSG_DATA_7) を除く全てのレジスタ                      | MKRk、FIDCR、MKIVLR、MIER、TFPCR、RFPCR、CSSR、AFSR、メールボックスを除く全てのレジスタ                                      |
|                         | リセット後の状態遷移                                | コンフィグレーションモード (リセットモード)                                                                                                                            | スリープモード                                                                                             |
|                         | リセット後の初期設定処理                              | コンフィグレーションモード (リセットモード) で実施                                                                                                                        | スリープモードを解除し、リセットモードに遷移してから実施                                                                        |
| ソフトウェアリセット              | 初期化するレジスタ                                 | MCR0 ビットを除く全てのレジスタ<br><br>(メールボックスのうち、RAM に配置されたメッセージコントロールフィールド 0 (CONTROL0)、ローカルアクセプタンスフィルタマスク (LAFM)、メッセージデータフィールド (MSG_DATA_0~MSG_DATA_7) を除く) | MCTLj、STR (SLPST ビットと TFST ビットを除く)<br>EIFR、RECR、TECR、TSR、MSSR、MSMR、RFCR、TFCR、TCR、ECSR (EDPM ビットを除く) |
| 通常状態 (エラーアクティブ、エラーパッシブ) | 遷移方法                                      | 制御レジスタで遷移                                                                                                                                          |                                                                                                     |

| 項目                      |                    | H8SX/1720S (RCAN-TL1)                                                                                                                                                                | RX65N (CAN)                                                                                                                                                                                      |
|-------------------------|--------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|
| バスオフ状態                  | 遷移方法               | 送信エラーカウンタ TEC $\geq$ 256 で遷移                                                                                                                                                         |                                                                                                                                                                                                  |
|                         | 復帰時のモード遷移          | 3 種類の遷移が可能<br>1)バスオフ状態で 11bit の連続するレセシブビットを 128 回検出し、エラーアクティブ状態に遷移<br>2)バスオフ遷移時に HALT モードに移行 (割り込みあり)<br>3) エラーパッシブモードからバスオフ状態に遷移した場合、11bit の連続するレセシブビットを 128 回検出すると、再びエラーパッシブモードに遷移 | 4 種類の選択が可能<br>1)バスオフ状態で 11bit の連続するレセシブビットを 128 回検出し、エラーアクティブ状態に遷移<br>2)バスオフ遷移時に HALT モードに移行 (割り込みなし)<br>3)バスオフ復帰時に HALT モードに移行 (割り込みあり)<br>4)バスオフ状態で手動 (プログラム) によりエラーアクティブ状態か HALT モードに移行するかを選択 |
| コンフィグレーションモード (リセットモード) | 遷移方法               | ハードウェアリセット後に遷移、または制御レジスタで遷移                                                                                                                                                          | 制御レジスタで遷移                                                                                                                                                                                        |
| スリープモード                 | 遷移方法               | 制御レジスタで遷移                                                                                                                                                                            | 制御レジスタで遷移、またはリセット後に遷移                                                                                                                                                                            |
|                         | 解除後のモード遷移          | 制御レジスタの設定または CAN バス動作 (ドミナントビット検出) 検出により、エラーアクティブ状態に遷移<br>制御レジスタの設定により、ホルトモードに遷移                                                                                                     | 制御レジスタの設定によりリセットモード、または HALT モードに遷移                                                                                                                                                              |
| HALT モード                | 遷移方法               | 制御レジスタで遷移                                                                                                                                                                            |                                                                                                                                                                                                  |
| エラー状態の監視                | CAN バスエラー状態のモニタリング | 不可 (専用フラグなし)                                                                                                                                                                         | スタッフエラー、フォームエラー、ACK エラーなどの CAN バスエラー発生をモニタリング可能                                                                                                                                                  |
|                         | エラーカウンタの読み出し       | 受信および送信エラーカウンタの読み出し可能                                                                                                                                                                |                                                                                                                                                                                                  |
| DTC/DMAC 転送機能           |                    | メッセージ受信により DMAC 起動可能<br>対象はメールボックス 0 のみ                                                                                                                                              | 無                                                                                                                                                                                                |
| タイムスタンプ機能               |                    | <ul style="list-style-type: none"> <li>16 ビットカウンタによるタイムスタンプ機能</li> <li>ソースクロックの分周を最大 64 分周に設定可能</li> <li>コンペアマッチによる割り込み</li> </ul>                                                   | <ul style="list-style-type: none"> <li>16 ビットカウンタによるタイムスタンプ機能</li> <li>基準クロックは 1,2,4,8 ビットタイムから選択可能</li> </ul>                                                                                   |

| 項目             |                         | H8SX/1720S (RCAN-TL1)                                                                                                                                                                               | RX65N (CAN)                                                                                                                  |
|----------------|-------------------------|-----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|------------------------------------------------------------------------------------------------------------------------------|
| タイムトリガ機能       |                         | <ul style="list-style-type: none"> <li>タイムトリガ送信用の 6 ビットサイクルカウンタ (Basic Cycle)</li> <li>タイムトリガ用レジスタあり</li> <li>タイムトリガ送信および定周期送信もサポート</li> <li>サイクルカウンタ (Basic Cycle) を CAN フレームに組み込んで送信可能</li> </ul> | 無                                                                                                                            |
| ソフトウェアサポートユニット |                         | 無                                                                                                                                                                                                   | <ul style="list-style-type: none"> <li>アクセプタンスフィルタサポート</li> <li>メールボックス検索サポート</li> <li>チャネル検索サポート</li> </ul>                 |
| テスト制御          | 自己診断機能                  | <ul style="list-style-type: none"> <li>リッスンオンリモード</li> <li>セルフテストモード 1 (外部ループバック)</li> <li>セルフテストモード 2 (内部ループバック)</li> <li>ライトエラーカウンタ</li> <li>エラーパッシブモード</li> </ul>                                | <ul style="list-style-type: none"> <li>リッスンオンリモード</li> <li>セルフテストモード 0 (外部ループバック)</li> <li>セルフテストモード 1 (内部ループバック)</li> </ul> |
| PORT インタフェース   | 送受信端子の許可禁止、および送受信端子のモニタ | 有                                                                                                                                                                                                   | 無<br>※送受信端子の許可禁止を MPC の設定で、送受信端子のモニタを PIDR レジスタで代用                                                                           |
| モジュールストップ      | モジュールストップレジスタによるクロック供給  | 有                                                                                                                                                                                                   |                                                                                                                              |

## 2. レジスタの相違

以下にレジスタの相違を示します。いずれかのグループにしか存在しない、または両方のグループに存在するが相違点がある項目は赤字にしています。

### 2.1 レジスタ一覧

表 3 H8SX/1720S (RCAN-TL1) と RX65N (CAN) のレジスタ一覧

| 項目                               | H8SX/1720S (RCAN-TL1)                      | RX65N (CAN)                                                                                                                                                  |
|----------------------------------|--------------------------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------|
| 制御レジスタ                           | マスタコントロールレジスタ (MCR)                        | 制御レジスタ (CTLR)                                                                                                                                                |
| ステータスフラグ                         | ジェネラルステータスレジスタ (GSR)                       | <ul style="list-style-type: none"> <li>ステータスレジスタ (STR)</li> <li>エラー割り込み要因判定レジスタ (EIFR)</li> </ul>                                                            |
| ビットタイミングと転送速度の設定                 | ビットコンフィギュレーションレジスタ 0、1 (BCR0、BCR1)         | ビットコンフィギュレーションレジスタ (BCR)                                                                                                                                     |
| メールボックスの送受信設定                    | メッセージコントロールフィールド (CONTROL1) の MBC[2:0] ビット | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の RECREQ ビット、TRMREQ ビット                                                                                                   |
| 送信待ち設定                           | 送信待ちレジスタ 0、1 (TXPR0、TXPR1)                 | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の TRMREQ ビット                                                                                                              |
| 送信完了ステータスフラグ                     | 送信アクノリッジレジスタ 0、1 (TXACK0、TXACK1)           | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の SENTDATA ビット                                                                                                            |
| 送信待ち取り消し設定                       | 送信キャンセルレジスタ 0、1 (TXCR0、TXCR1)              | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の TRMREQ ビット                                                                                                              |
| 送信メッセージ取り消し完了のステータスフラグ           | アボートアクノリッジレジスタ 0、1 (ABACK0、ABACK1)         | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の SENTDATA ビット、TRMABT ビット                                                                                                 |
| 受信完了ステータスフラグ                     | データフレーム受信完了レジスタ 0、1 (RXPR0、RXPR1)          | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の NEWDATA ビット                                                                                                             |
| リモートフレーム受信完了ステータスフラグ             | リモートフレーム受信完了レジスタ 0、1 (RFPR0、RFPR1)         | -                                                                                                                                                            |
| 割り込み要因のステータスフラグ                  | インタラプトリクエストレジスタ (IRR) ※フラグクリアは“1”書き込み      | <ul style="list-style-type: none"> <li>メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の RECREQ ビット、TRMREQ ビット</li> <li>エラー割り込み要因判定レジスタ (EIFR)</li> </ul> ※フラグクリアは“0”書き込み |
| 各メールボックス（バッファ）の割り込み要求を許可／禁止するフラグ | メールボックスインタラプトマスクレジスタ 0、1 (MBIMR0、MBIMR1)   | メールボックス割り込み許可レジスタ (MIER)                                                                                                                                     |

| 項目                               | H8SX/1720S (RCAN-TL1)                                        | RX65N (CAN)                                                                                                    |
|----------------------------------|--------------------------------------------------------------|----------------------------------------------------------------------------------------------------------------|
| 各割り込み要因の要求を許可／禁止するフラグ            | インタラプトマスクレジスタ (IMR)                                          | <ul style="list-style-type: none"> <li>● 割り込み要求許可レジスタ m (IERm)</li> <li>● エラー割り込み許可レジスタ (EIER)</li> </ul>      |
| 受信エラーカウンタ                        | 受信エラーカウンタ (REC)                                              | 受信エラーカウンタレジスタ (RECR)                                                                                           |
| 送信エラーカウンタ                        | 送信エラーカウンタ (TEC)                                              | 送信エラーカウンタレジスタ (TECR)                                                                                           |
| オーバライトステータスフラグ                   | 未読メッセージステータスレジスタ 0、1 (UMSR0、UMSR1)                           | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) の MSGLOST ビット                                                               |
| 受信メッセージの Identifier によるフィルタリング設定 | メールボックス (MB[N]) (N=0 ~ 31) のローカルアクセプタンスフィルタマスク (LAFML、LAFMH) | <ul style="list-style-type: none"> <li>● マスクレジスタ k (MKRk) (k = 0 ~ 7)</li> <li>● マスク無効レジスタ (MKIVLR)</li> </ul> |
| メールボックス                          | メールボックス (MB[N]) (N=0 ~ 31)                                   | メールボックスレジスタ j (MBj) (j = 0 ~ 31)                                                                               |
| モジュールストップ制御                      | モジュールストップコントロールレジスタ E (MSTPCRE)                              | モジュールストップコントロールレジスタ B (MSTPCRB)<br>※本レジスタの設定前にプロテクトレジスタ (PRCR) の設定が必要                                          |
| FIFO 受信 ID 比較設定                  | -                                                            | FIFO 受信 ID 比較レジスタ 0、1 (FIDCR0、FIDCR1)                                                                          |
| 受信 FIFO 許可/禁止設定                  | -                                                            | 受信 FIFO 制御レジスタ (RFCR)                                                                                          |
| 受信 FIFO ポインタ制御設定                 | -                                                            | 受信 FIFO ポインタ制御レジスタ (RFPCR)                                                                                     |
| 送信 FIFO 制御設定                     | -                                                            | 送信 FIFO 制御レジスタ (TFCR)                                                                                          |
| メールボックス検索モード設定                   | -                                                            | メールボックスサーチモードレジスタ (MSMR)                                                                                       |
| メールボックス検索ステータスレジスタ               | -                                                            | メールボックスサーチステータスレジスタ (MSSR)                                                                                     |
| チャネル検索モード設定                      | -                                                            | チャネルサーチサポートレジスタ (CSSR)                                                                                         |
| 複数の受信 ID マスク機能のサポート              | -                                                            | アクセプタンスフィルタサポートレジスタ (AFSR)                                                                                     |
| CAN バス上のエラーの発生モニタリング             | -                                                            | エラーコード格納レジスタ (ECSR)                                                                                            |
| CAN テストモード制御                     | マスタコントロールレジスタ (MCR) の TST[2:0]ビット                            | テスト制御レジスタ (TCR)                                                                                                |
| タイマ制御                            | タイムトリガコントロールレジスタ 0 (TTCR0)                                   | 制御レジスタ (CTRL) の TSRC ビット、TSPS[1:0]ビット<br>※カウンタのリセットとプリスケアラの選択のみ                                                |
| タイマステータス                         | タイマステータスレジスタ (TSR)                                           | -                                                                                                              |
| タイマカウンタ                          | タイマカウンタレジスタ (TCNTR)                                          | タイムスタンプレジスタ (TSR)                                                                                              |
| サイクルタイム                          | サイクルタイムレジスタ (CYCTR)                                          | -                                                                                                              |

| 項目                              | H8SX/1720S (RCAN-TL1)                        | RX65N (CAN) |
|---------------------------------|----------------------------------------------|-------------|
| タイムリファレンスメッセージの SOF におけるタイマカウンタ | リファレンスマークレジスタ (RFMK)                         | -           |
| タイムトリガ送信のサイクルカウンタ               | サイクルカウンタレジスタ (CCR)                           | -           |
| サイクルカウンタの最大値                    | サイクルマキシマム / Tx_Enable_Window レジスタ (CMAX_TEW) | -           |
| 送信トリガタイム (TTT) のオフセット設定         | リファレンストリガオフセットレジスタ (RFTROFF)                 | -           |
| タイマカウンタまたはサイクルタイムとのコンペアマッチ      | タイマコンペアマッチレジスタ 0 ~ 2 (TCMR0、TCMR1、TCMR2)     | -           |
| サイクルカウンタとのコンペアマッチ指定             | 送信トリガタイムセレクトレジスタ (TTTSEL)                    | -           |

## 2.2 制御レジスタの詳細

表 4 H8SX/1720S (RCAN-TL1) と RX65N (CAN) の制御レジスタ

| H8SX/1720S (RCAN-TL1) |             |                                                                                         | RX65N (CAN)   |                |                                                                                                                 |
|-----------------------|-------------|-----------------------------------------------------------------------------------------|---------------|----------------|-----------------------------------------------------------------------------------------------------------------|
| シンボル                  | ビット名        | 機能                                                                                      | シンボル          | ビット            | 機能                                                                                                              |
| マスタコントロールレジスタ (MCR)   |             |                                                                                         | 制御レジスタ (CTRL) |                |                                                                                                                 |
| MCR0                  | リセットリクエスト   | 0:通常動作モード<br>1:リセットモード (初期値)                                                            | CANM<br>[1:0] | CAN 動作モード選択ビット | 00: 通常動作モード<br>01: リセットモード (初期値)<br>10: Halt モード<br>11: リセットモード (強制移行)<br>※強制移行は送信終了を待たずに移行するモード                |
| MCR1                  | ホルトリクエスト    | 0: 通常動作モード (初期値)<br>1: ホルトモード                                                           |               |                |                                                                                                                 |
| MCR2                  | メッセージ送信方式   | 0: メッセージ ID 優先 (初期値)<br>1: メールボックス番号優先 (降順)                                             | TPM           | 送信優先順位モード選択ビット | 0: メッセージ ID 優先 (初期値)<br>1: メールボックス番号優先                                                                          |
| MCR5                  | CAN スリープモード | 0: スリープモード解除 (初期値)<br>1: スリープモード                                                        | SLPM          | CAN スリープモードビット | 0: スリープモード解除<br>1: スリープモード (初期値)<br>※ハードウェアリセット後はスリープモードに自動遷移                                                   |
| MCR7                  | 自動ウェイクモード   | 0: CAN バス動作によるスリープモード解除を禁止 (初期値)<br>1: CAN バス動作によるスリープモード解除を許可                          | -             | -              | -                                                                                                               |
| MCR6                  | バスオフ時ホルト    | 0: バスオフ時のホルトモード遷移無効 (初期値)<br>1: バスオフ時のホルトモード遷移有効                                        | BOM[1:0]      | バスオフ復帰モード選択ビット | 00: 通常動作モード (初期値)<br>01: バスオフ開始で自動的に Halt モード<br>10: バスオフ復帰で自動的に Halt モード<br>11: プログラムによりバスオフ復帰前に Halt モードに遷移可能 |
| MCR14                 | 自動バスオフホルト   | 0: バスオフ時にホルトモードへ遷移しない (初期値)<br>1: MCR6=1 のとき、バスオフ時にホルトモードへ遷移                            |               |                |                                                                                                                 |
| MCR15                 | ID 並べ替え     | 0: メールボックスのコントロール 0 と LAFM の並びは HCAN2 と同等の順序<br>1: メールボックスのメッセージコントロールの並びは HCAN2 と異なる順序 | -             | -              | -                                                                                                               |

| H8SX/1720S (RCAN-TL1) |        |                                                                                                                                                        | RX65N (CAN)     |                 |                                                                                                                                       |
|-----------------------|--------|--------------------------------------------------------------------------------------------------------------------------------------------------------|-----------------|-----------------|---------------------------------------------------------------------------------------------------------------------------------------|
| シンボル                  | ビット名   | 機能                                                                                                                                                     | シンボル            | ビット             | 機能                                                                                                                                    |
| -                     | -      | -                                                                                                                                                      | IDFM[1:0]       | ID フォーマットモードビット | 00: 標準 ID モード (初期値)<br>01: 拡張 ID モード<br>10: ミックス ID モード<br>11: 設定禁止<br>※ミックス ID モードを選択した場合、各メールボックス (MBj.IDE ビット) で、標準 ID か拡張 ID かを選択 |
| マスタコントロールレジスタ (MCR)   |        |                                                                                                                                                        | テスト制御レジスタ (TCR) |                 |                                                                                                                                       |
| TST[2:0]              | テストモード | 000: 通常動作モード (初期値)<br>001: リスンオンリモード<br>010: セルフテストモード 1 (外部)<br>011: セルフテストモード 2 (内部)<br>100: ライトエラーカウンタ<br>101: エラーパッシブモード<br>110: 設定禁止<br>111: 設定禁止 | TSTM[1:0]       | CAN テストモード選択ビット | 00: テストモード以外 (初期値)<br>01: リスンオンリモード<br>10: セルフテストモード 0 (外部ループバック)<br>11: セルフテストモード 1 (内部ループバック)                                       |
| -                     | -      | -                                                                                                                                                      | TSTE            | テストモード許可ビット     | 0: CAN テストモード禁止<br>1: CAN テストモード許可                                                                                                    |

## 2.3 ステータスフラグの詳細

表 5 H8SX/1720S (RCAN-TL1) と RX65N (CAN) のステータスフラグ

| H8SX/1720S (RCAN-TL1) |               |                                                                                     | RX65N (CAN)            |                          |                                                                                                                                                |
|-----------------------|---------------|-------------------------------------------------------------------------------------|------------------------|--------------------------|------------------------------------------------------------------------------------------------------------------------------------------------|
| シンボル                  | ビット名          | 機能                                                                                  | シンボル                   | ビット                      | 機能                                                                                                                                             |
| ジェネラルステータスレジスタ (GSR)  |               |                                                                                     | エラー割り込み要因判定レジスタ (EIFR) |                          |                                                                                                                                                |
| GSR0                  | バスオフフラグ       | 0: バスオフ状態ではない (初期値)<br>1: バスオフ状態 (TEC $\geq 256$ のとき)<br><br>[クリア条件]<br>バスオフ状態からの復帰 | BOEIF                  | バスオフ開始検出フラグ              | 0: バスオフ状態ではない (初期値)<br>1: バスオフ状態 (TEC $\geq 256$ のとき)<br><br>[クリア条件]<br>0 書き込み                                                                 |
| GSR1                  | 送信/受信ワーニングフラグ | 0: エラーワーニング未検出 (初期値)<br>1: エラーワーニング検出 (TEC $\geq 96$ または REC $\geq 96$ のとき)         | EWIF                   | エラーワーニング検出フラグ            | 0: エラーワーニング未検出 (初期値)<br>1: エラーワーニング検出 (TEC $\geq 96$ または REC $\geq 96$ のとき)                                                                    |
| ジェネラルステータスレジスタ (GSR)  |               |                                                                                     | ステータスレジスタ (STR)        |                          |                                                                                                                                                |
| GSR2                  | メッセージ送信中フラグ   | 0: 送信中<br>1: バスアイドル (初期値)                                                           | TRMST                  | 送信ステータスフラグ (transmitter) | 0: バスアイドルまたは受信 (初期値)<br>1: 送信中またはバスオフ状態<br>※RECST との組み合わせで状態を確認可能<br>バスアイドル: TRMST=0, RECST=0<br>送信中: TRMST=1, RECST=0<br>受信: TRMST=0, RECST=1 |
|                       |               |                                                                                     | RECST                  | 受信ステータスフラグ (receiver)    | 0: バスアイドルまたは送信中 (初期値)<br>1: 受信                                                                                                                 |
| GSR3                  | リセットステータス     | 0: 通常動作状態<br>1: コンフィギュレーションモード (リセットモード) (初期値)                                      | RSTST                  | CAN リセットステータスフラグ         | 0: CAN リセットモードではない<br>1: CAN リセットモード (初期値)                                                                                                     |
| GSR4                  | ホルト/スリープステータス | 0: ホルトモードまたはスリープモードではない (初期値)<br>1: ホルトモードまたはスリープモード                                | HLTST                  | CAN Halt ステータスフラグ        | 0: CAN Halt モードではない (初期値)<br>1: CAN Halt モード                                                                                                   |
|                       |               |                                                                                     | SLPST                  | CAN スリープステータスフラグ         | 0: CAN スリープモードではない<br>1: CAN スリープモード (初期値)                                                                                                     |

| H8SX/1720S (RCAN-TL1) |                          |                                              | RX65N (CAN) |                         |                                              |
|-----------------------|--------------------------|----------------------------------------------|-------------|-------------------------|----------------------------------------------|
| シンボル                  | ビット名                     | 機能                                           | シンボル        | ビット                     | 機能                                           |
| GSR5                  | エラー<br>パッシブ<br>ステータ<br>ス | 0 : エラーパッシブ状態<br>ではない (初期値)<br>1 : エラーパッシブ状態 | EPST        | エラーパッ<br>シブステー<br>タスフラグ | 0 : エラーパッシブ状態<br>ではない (初期値)<br>1 : エラーパッシブ状態 |

## 2.4 ビットタイミングと転送速度設定の詳細

表 6 H8SX/1720S (RCAN-TL1) と RX65N (CAN) のビットタイミングと転送速度設定

| H8SX/1720S (RCAN-TL1)       |             |                                                                                                                                    | RX65N (CAN)              |                  |                                                                                                                                    |
|-----------------------------|-------------|------------------------------------------------------------------------------------------------------------------------------------|--------------------------|------------------|------------------------------------------------------------------------------------------------------------------------------------|
| シンボル                        | ビット名        | 機能                                                                                                                                 | シンボル                     | ビット              | 機能                                                                                                                                 |
| ビットコンフィギュレーションレジスタ 1 (BCR1) |             |                                                                                                                                    | ビットコンフィギュレーションレジスタ (BCR) |                  |                                                                                                                                    |
| TSG1[3:0]                   | タイムセグメント 1  | b15 b12<br>0 0 0 0 : (設定禁止) (初期値)<br>0 0 0 1 : (設定禁止)<br>0 0 1 0 : (設定禁止)<br>0 0 1 1 : 4Tq<br>0 1 0 0 : 5Tq<br>:<br>1 1 1 1 : 16Tq | TSEG1[3:0]               | タイムセグメント 1 制御ビット | b31 b28<br>0 0 0 0 : (設定禁止) (初期値)<br>0 0 0 1 : (設定禁止)<br>0 0 1 0 : (設定禁止)<br>0 0 1 1 : 4Tq<br>0 1 0 0 : 5Tq<br>:<br>1 1 1 1 : 16Tq |
| TSG2[2:0]                   | タイムセグメント 2  | b10 b8<br>0 0 0 : (設定禁止) (初期値)<br>0 0 1 : 2Tq<br>:<br>1 1 1 : 8Tq                                                                  | TSEG2[2:0]               | タイムセグメント 2 制御ビット | b10 b8<br>0 0 0 : (設定禁止) (初期値)<br>0 0 1 : 2Tq<br>:<br>1 1 1 : 8Tq                                                                  |
| BSP                         | ビットサンプルポイント | 0 : 1 箇所のビットサンプリング (初期値)<br>1 : 3 箇所のビットサンプリング                                                                                     | -                        | -                | -                                                                                                                                  |
| SJW[1:0]                    | 再同期ジャンプ幅    | b5 b4<br>0 0 : 1Tq (初期値)<br>0 1 : 2Tq<br>1 0 : 3Tq<br>1 1 : 4Tq                                                                    | SJW[1:0]                 | 再同期ジャンプ幅制御ビット    | b13 b12<br>0 0 : 1Tq (初期値)<br>0 1 : 2Tq<br>1 0 : 3Tq<br>1 1 : 4Tq                                                                  |
| ビットコンフィギュレーションレジスタ 0 (BCR0) |             |                                                                                                                                    | ビットコンフィギュレーションレジスタ (BCR) |                  |                                                                                                                                    |
| BRP[7:0]                    | ボーレートプリスケアラ | 分周比は $2 \times$ (設定値 P+1)<br>※初期値は 0 (2 分周)                                                                                        | BRP[9:0]                 | プリスケアラ分周比選択ビット   | 分周比は (設定値 P+1)<br>※初期値は 0 (1 分周)                                                                                                   |

## 2.5 メールボックスの送受信設定の詳細

表 7 H8SX/1720S (RCAN-TL1) と RX65N (CAN) のメールボックスの送受信設定

| H8SX/1720S (RCAN-TL1)                |                            |                                                                                                           | RX65N (CAN)                        |                        |                                                                                                                        |
|--------------------------------------|----------------------------|-----------------------------------------------------------------------------------------------------------|------------------------------------|------------------------|------------------------------------------------------------------------------------------------------------------------|
| シンボル                                 | ビット名                       | 機能                                                                                                        | シンボル                               | ビット                    | 機能                                                                                                                     |
| メールボックス (MB[N]) (N=0~31)             |                            |                                                                                                           | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |                        |                                                                                                                        |
| MBC<br>[2:0]                         | メールボックス<br>コンフィギュ<br>レーション | 表 8 を参照                                                                                                   | TRMREQ                             | 送信メール<br>ボックス設<br>定ビット | 0 : 送信メールボッ<br>クスに設定しない<br>(初期値)<br>1 : 送信メールボッ<br>クスに設定する<br>※送信用と受信用の<br>設定が分割                                       |
|                                      |                            |                                                                                                           | RECREQ                             | 受信メール<br>ボックス設<br>定ビット | 0 : 受信メールボッ<br>クスに設定しない<br>(初期値)<br>1 : 受信メールボッ<br>クスに設定する<br>※送信用と受信用の<br>設定が分割                                       |
| 送信待ちレジスタ 0、1 (TXPR0、TXPR1)           |                            |                                                                                                           | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |                        |                                                                                                                        |
| TXPR0<br>[15:1]<br>TXPR1<br>[15:0]   | 送信待ちレジス<br>タ               | 0 : アイドル状態<br>(初期値)<br>1 : 送信待ち<br>※TXPR を 1 にす<br>ると送信開始<br>※メッセージの送<br>信完了および取り<br>消し完了後に自動<br>的にクリアされる | TRMREQ                             | 送信メール<br>ボックス設<br>定ビット | 0 : 送信メールボッ<br>クスに設定しない<br>(初期値)<br>1 : 送信メールボッ<br>クスに設定する<br>※TRMREQ を 1 に<br>すると送信開始<br>※メッセージの送信<br>完了でもクリアされ<br>ない |
| 送信アクノリッジレジスタ 0、1 (TXACK0、TXACK1)     |                            |                                                                                                           | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |                        |                                                                                                                        |
| TXACK0<br>[15:1]<br>TXACK1<br>[15:0] | 送信アクノリッ<br>ジレジスタ           | 0 : 送信中または<br>送信していない<br>(初期値)<br>1 : 送信完了<br><br>[クリア条件]<br>1 書き込み                                       | SENTDATA                           | 送信完了フ<br>ラグ            | 0 : 送信中または送<br>信していない (初期<br>値)<br>1 : 送信完了<br><br>[クリア条件]<br>0 書き込み                                                   |

| H8SX/1720S (RCAN-TL1)                 |                          |                                                                                                | RX65N (CAN)                        |                        |                                                                                                  |
|---------------------------------------|--------------------------|------------------------------------------------------------------------------------------------|------------------------------------|------------------------|--------------------------------------------------------------------------------------------------|
| シンボル                                  | ビット名                     | 機能                                                                                             | シンボル                               | ビット                    | 機能                                                                                               |
| 送信キャンセルレジスタ 0、1 (TXCR0、TXCR1)         |                          |                                                                                                | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |                        |                                                                                                  |
| TXCR0<br>[15:1]<br>TXCR1<br>[15:0]    | 送信キャンセル<br>レジスタ          | 0: 送信メッセージ<br>取り消しアイドル<br>状態 (初期値)<br>1: 送信メッセージ<br>の取り消し<br><br>[クリア条件]<br>1 書き込み             | TRMREQ                             | 送信メール<br>ボックス設<br>定ビット | 0: 送信メールボッ<br>クスに設定しない<br>(初期値)<br>1: 送信メールボッ<br>クスに設定する<br>※TRMREQ を 1→0<br>に変更すると送信取<br>り消しとなる |
| アボートアクリッジレジスタ 0、1 (ABACK0、<br>ABACK1) |                          |                                                                                                | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |                        |                                                                                                  |
| ABACK0<br>[15:1]<br>ABACK1<br>[15:0]  | アボートアクリ<br>ッジレジスタ        | 0: 送信完了により<br>取り消し失敗また<br>は取り消し要求な<br>し (初期値)<br>1: 送信メッセージ<br>取り消し完了<br><br>[クリア条件]<br>1 書き込み | TRMABT                             | 送信アボ<br>ート完了フラ<br>グ    | 0: 送信完了により<br>取り消し失敗または<br>取り消し要求なし<br>(初期値)<br>1: 送信メッセージ<br>取り消し完了<br><br>[クリア条件]<br>0 書き込み    |
| データフレーム受信完了レジスタ 0、1 (RXPR0、<br>RXPR1) |                          |                                                                                                | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |                        |                                                                                                  |
| RXPR0<br>[15:0]<br>RXPR1<br>[15:0]    | データフレーム<br>受信完了レジス<br>タ  | 0: 受信中または受<br>信していない (初<br>期値)<br>1: データフレーム<br>受信完了<br><br>[クリア条件]<br>1 書き込み                  | NEWDATA                            | 受信完了フ<br>ラグ            | 0: 受信中または受<br>信していない (初期<br>値)<br>1: データフレーム<br>またはリモートフ<br>レーム受信完了<br><br>[クリア条件]<br>0 書き込み     |
| リモートフレーム受信完了レジスタ 0、1<br>(RFPR0、RFPR1) |                          |                                                                                                | -                                  |                        |                                                                                                  |
| RFPR0<br>[15:0]<br>RFPR1<br>[15:0]    | リモートフレー<br>ム受信完了レジ<br>スタ | 0: 受信中または受<br>信していない (初<br>期値)<br>1: リモートフレー<br>ム受信完了<br><br>[クリア条件]<br>1 書き込み                 | -                                  | -                      | -                                                                                                |

表 8 メールボックスコンフィギュレーション (MBC[2:0]) の設定

| b2 | b0 | データフレーム/<br>リモートフレーム送信 | データフレーム<br>受信 | リモートフレーム<br>受信 | 説明                                          |
|----|----|------------------------|---------------|----------------|---------------------------------------------|
| 0  | 0  | 許可                     | 禁止            | 禁止             | メールボックス 0 は使用不可能<br>タイムトリガ送信は使用可能           |
| 0  | 1  |                        | 禁止            | 許可             | ATX で使用可能<br>メールボックス 0 は使用不可能<br>LAFM は使用可能 |
| 1  | 0  | 禁止                     | 許可            | 許可             | メールボックス 0 は使用可能<br>LAFM は使用可能               |
| 1  | 1  |                        | 許可            | 禁止             | メールボックス 0 は使用可能<br>LAFM は使用可能               |
| 1  | 0  | 設定禁止                   |               |                |                                             |
| 1  | 0  |                        |               |                |                                             |
| 1  | 1  |                        |               |                |                                             |
| 1  | 1  | メールボックスインアクティブ (初期値)   |               |                |                                             |

## 2.6 割り込み要因のステータスフラグの詳細

表 9 H8SX/1720S (RCAN-TL1) と RX65N (CAN) の割り込み要因のステータスフラグ

| H8SX/1720S (RCAN-TL1) |                             |                                                                                                                                                              | RX65N (CAN)                        |             |                                                                                                       |
|-----------------------|-----------------------------|--------------------------------------------------------------------------------------------------------------------------------------------------------------|------------------------------------|-------------|-------------------------------------------------------------------------------------------------------|
| シンボル                  | ビット名                        | 機能                                                                                                                                                           | シンボル                               | ビット         | 機能                                                                                                    |
| インタラプトリクエストレジスタ (IRR) |                             |                                                                                                                                                              | メッセージ制御レジスタ j (MCTLj) (j = 0 ~ 31) |             |                                                                                                       |
| IRR8                  | メールボックス<br>エンプティ割り<br>込みフラグ | 0 : 送信中または送<br>信していない (初期<br>値)<br>1 : 送信完了または<br>送信取り消し完了<br><br>[クリア条件]<br>TXACK (送信アクノ<br>リッジレジスタ) と<br>ABACK (アボートア<br>クノリッジレジス<br>タ) のビットを全て<br>クリアした場合 | SENTDATA                           | 送信完了フ<br>ラグ | 0 : 送信中または送<br>信していない (初期<br>値)<br>1 : 送信完了<br><br>[クリア条件]<br><b>0 書き込み</b>                           |
| IRR1                  | データフレーム<br>受信割り込みフ<br>ラグ    | 0 : 受信中または受<br>信していない (初期<br>値)<br>1 : データフレーム<br>受信完了<br><br>[クリア条件]<br>メールボックスの<br>RXPR (データフ<br>レーム受信完了レジ<br>スタ) のビットをす<br>べてクリアした場合                      | NEWDATA                            | 受信完了フ<br>ラグ | 0 : 受信中または受<br>信していない (初期<br>値)<br>1 : データフレーム<br>およびリモートフ<br>レーム受信完了<br><br>[クリア条件]<br><b>0 書き込み</b> |
| IRR2                  | リモートフレー<br>ム受信割り込み<br>フラグ   | 0 : 受信中または受<br>信していない (初期<br>値)<br>1 : リモートフレー<br>ム受信完了<br><br>[クリア条件]<br>メールボックスの<br>RFPR (リモートフ<br>レーム受信完了レジ<br>スタ) のビットをす<br>べてクリアした場合                    |                                    |             |                                                                                                       |

| H8SX/1720S (RCAN-TL1) |                               |                                                                                                                           | RX65N (CAN)            |                       |                                                                                                                                   |
|-----------------------|-------------------------------|---------------------------------------------------------------------------------------------------------------------------|------------------------|-----------------------|-----------------------------------------------------------------------------------------------------------------------------------|
| シンボル                  | ビット名                          | 機能                                                                                                                        | シンボル                   | ビット                   | 機能                                                                                                                                |
| IRR12                 | CAN スリープ<br>モード時バスア<br>クティビティ | 0 : CAN バスアイド<br>ル状態 (初期値)<br>1 : CAN スリープ<br>モード中に CAN バ<br>スの動作あり<br><br>[クリア条件]<br>1 書き込み                              | -                      | -                     | -                                                                                                                                 |
| インタラプトレジスタ (IRR)      |                               |                                                                                                                           | エラー割り込み要因判定レジスタ (EIFR) |                       |                                                                                                                                   |
| IRR3                  | 送信エラーカウ<br>ンタワーニング<br>割り込みフラグ | 0 : エラーワーニ<br>ング未検出 (初期値)<br>1 : エラーワーニ<br>ング検出 (TEC $\geq$ 96<br>のとき)<br><br>[クリア条件]<br>1 書き込み                           | EWIF                   | エラーワー<br>ニング検出<br>フラグ | 0 : : エラーワーニ<br>ング未検出 (初期<br>値)<br>1 : エラーワーニ<br>ング検出 (TEC $\geq$<br>96 または REC $\geq$ 96<br>のとき)<br><br>[クリア条件]<br><b>0 書き込み</b> |
| IRR4                  | 受信エラーカウ<br>ンタワーニング<br>割り込みフラグ | 0 : エラーワーニ<br>ング未検出 (初期値)<br>1 : エラーワーニ<br>ング検出 (REC $\geq$ 96<br>のとき)<br><br>[クリア条件]<br>1 書き込み                           |                        |                       |                                                                                                                                   |
| IRR5                  | エラーパッシブ<br>割り込みフラグ            | 0 : エラーパッシブ<br>未検出 (初期値)<br>1 : エラーパッシブ<br>検出 (TEC $\geq$ 128 ま<br>たは REC $\geq$ 128 に<br>なったとき)<br><br>[クリア条件]<br>1 書き込み | EPIF                   | エラーパッ<br>シブ検出フ<br>ラグ  | 0 : エラーパッシブ<br>未検出 (初期値)<br>1 : エラーパッシブ<br>検出 (TEC $\geq$ 128<br>または REC $\geq$ 128<br>になったとき)<br><br>[クリア条件]<br><b>0 書き込み</b>    |
| IRR6                  | バスオフ割り込<br>みフラグ               | 0 : バスオフ状態<br>ではない (初期値)<br>1 : バスオフ状態<br>(TEC $\geq$ 256 のと<br>き)<br><br>[クリア条件]<br>1 書き込み                               | BOEIF                  | バスオフ開<br>始検出フラ<br>グ   | 0 : バスオフ状態<br>ではない (初期値)<br>1 : バスオフ状態<br>(TEC $\geq$ 256 のと<br>き)<br><br>[クリア条件]<br><b>0 書き込み</b>                                |

| H8SX/1720S (RCAN-TL1) |                            |                                                                                                                                                                               | RX65N (CAN) |                    |                                                                                                                |
|-----------------------|----------------------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|-------------|--------------------|----------------------------------------------------------------------------------------------------------------|
| シンボル                  | ビット名                       | 機能                                                                                                                                                                            | シンボル        | ビット                | 機能                                                                                                             |
| IRR7                  | オーバーロードフレーム                | 0 : オーバロードフレーム送信未検出 (初期値)<br>1 : オーバロードフレーム送信検出<br><br>[クリア条件]<br>1 書き込み                                                                                                      | OLIF        | オーバーロードフレーム送信検出フラグ | 0 : オーバロードフレーム送信未検出 (初期値)<br>1 : オーバロードフレーム送信検出<br><br>[クリア条件]<br>0 書き込み                                       |
| IRR9                  | メッセージオーバーラン/オーバーライト割り込みフラグ | 0 : オーバラン/オーバーライトなし (初期値)<br>1 : 受信メッセージの廃棄/未読メッセージのオーバーライト<br><br>[クリア条件]<br>UMSR (未読メッセージステータスレジスタ) のすべてのビットがクリア、またはセットされたすべての UMSR に対応する MBIMR (メールボックスインタラプトマスクレジスタ) がセット | ORIF        | 受信オーバーラン検出フラグ      | 0 : 受信オーバーラン未検出 (初期値)<br>1 : 受信オーバーラン検出<br><br>[クリア条件]<br>0 書き込み<br><br>※オーバーランでのみ 1 になる。オーバーライトモードでは 1 にならない。 |
| IRR10                 | スタートシステムマトリックス割り込み         | 0 : システムマトリックスの先頭ではない<br>1 : タイムリファレンスメッセージの送信/受信完了<br><br>[クリア条件]<br>1 書き込み                                                                                                  | -           | -                  | -                                                                                                              |
| IRR11                 | タイマコンペアマッチ割り込み 2           | 0 : TCMR2 のタイマコンペアマッチの未発生<br>1 : TCMR2 のタイマコンペアマッチの発生 (TCMR2=CYCTR)<br><br>[クリア条件]<br>1 書き込み                                                                                  | -           | -                  | -                                                                                                              |

| H8SX/1720S (RCAN-TL1) |                                                                 |                                                                                                                                                                     | RX65N (CAN) |     |    |
|-----------------------|-----------------------------------------------------------------|---------------------------------------------------------------------------------------------------------------------------------------------------------------------|-------------|-----|----|
| シンボル                  | ビット名                                                            | 機能                                                                                                                                                                  | シンボル        | ビット | 機能 |
| IRR13                 | タイマオーバラン<br>割り込み<br>/Next_is_Gap<br>受信割り込み/<br>メッセージエ<br>ラー割り込み | 0: いずれも未発生<br>1: イベントトリガ<br>モード時にタイマ<br>オーバラン発生、ま<br>たはタイムトリガ<br>モード時に<br>Next_is_Gap のリ<br>ファレンスメッセ<br>ージを受信、またはテ<br>ストモードでメッ<br>セージエラー発生<br><br>[クリア条件]<br>1 書き込み | -           | -   | -  |
| IRR14                 | タイマコンペア<br>マッチ割り込み<br>0                                         | 0: TCMR0 のタイ<br>マコンペアマッチの<br>未発生<br>1: TCMR0 のタイ<br>マコンペアマッチの<br>発生<br>(TCMR0=TCNTR)<br><br>[クリア条件]<br>1 書き込み                                                       | -           | -   | -  |
| IRR15                 | タイマコンペア<br>マッチ割り込み<br>1                                         | 0: TCMR1 のタイ<br>マコンペアマッチの<br>未発生<br>1: TCMR1 のタイ<br>マコンペアマッチの<br>発生<br>(TCMR1=CYCTR)<br><br>[クリア条件]<br>1 書き込み                                                       | -           | -   | -  |
| IRR0                  | リセット/ホル<br>ト/スリープ割<br>り込みフラグ                                    | 0: モード遷移なし<br><br>1: リセットモード<br>への遷移、またはホ<br>ルトモードへの遷<br>移、またはスリープ<br>モードへの遷移<br><br>[クリア条件]<br>1 書き込み                                                              | -           | -   | -  |

## 2.7 割り込み要因の要求を許可/禁止するフラグの詳細

表 10 H8SX/1720S (RCAN-TL1) と RX65N (CAN) の割り込み要因の要求を許可/禁止するフラグ

| H8SX/1720S (RCAN-TL1) |                                                                        |                                          | RX65N (CAN) |     |    |
|-----------------------|------------------------------------------------------------------------|------------------------------------------|-------------|-----|----|
| シンボル                  | ビット名                                                                   | 機能                                       | シンボル        | ビット | 機能 |
| インタラプトマスクレジスタ (IMR)   |                                                                        |                                          | -           |     |    |
| IMR8                  | メールボックス<br>エンプティ割り<br>込みマスク                                            | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR1                  | データフレーム<br>受信割り込みマ<br>スク                                               | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR2                  | リモートフレー<br>ム受信割り込み<br>マスク                                              | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR12                 | CAN スリープ<br>モード時バスア<br>クティビティマ<br>スク                                   | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR10                 | スタートシステ<br>ムマトリックス<br>割り込みマスク                                          | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR11                 | タイマコンペア<br>マッチ割り込み<br>2 マスク                                            | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR13                 | タイマオーバラ<br>ン割り込み<br>/Next_is_Gap<br>受信割り込み/<br>メッセージエ<br>ラー割り込みマ<br>スク | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |
| IMR14                 | タイマコンペア<br>マッチ割り込み<br>0 マスク                                            | 0: 割り込み要求許<br>可<br>1: 割り込み要求禁<br>止 (初期値) | -           | -   | -  |

| H8SX/1720S (RCAN-TL1)                       |                                      |                                    | RX65N (CAN)              |                                       |                                    |
|---------------------------------------------|--------------------------------------|------------------------------------|--------------------------|---------------------------------------|------------------------------------|
| シンボル                                        | ビット名                                 | 機能                                 | シンボル                     | ビット                                   | 機能                                 |
| IMR15                                       | タイマコンペア<br>マッチ割り込み<br>1 マスク          | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | -                        | -                                     | -                                  |
| IMR0                                        | リセット/ホル<br>ト/スリープ割<br>り込みマスク         | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | -                        | -                                     | -                                  |
| インタラプトマスクレジスタ (IMR)                         |                                      |                                    | エラー割り込み許可レジスタ (EIER)     |                                       |                                    |
| IMR3                                        | 送信エラーカウ<br>ンタワーニング<br>割り込みマスク        | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | EWIE                     | エラーワー<br>ニング割<br>り込み許可<br>ビット         | 0 : 割り込み要求禁止 (初期値)<br>1 : 割り込み要求許可 |
| IMR4                                        | 受信エラーカウ<br>ンタワーニング<br>割り込みマスク        | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) |                          |                                       |                                    |
| IMR5                                        | エラーパッシブ<br>割り込みマスク                   | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | EPIE                     | エラーパッ<br>シブエント<br>リ割り込み<br>許可ビット      | 0 : 割り込み要求禁止 (初期値)<br>1 : 割り込み要求許可 |
| IMR6                                        | バスオフ割り込<br>みマスク                      | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | BOEIE                    | バスオフ開<br>始割り込み<br>許可ビット               | 0 : 割り込み要求禁止 (初期値)<br>1 : 割り込み要求許可 |
| IMR7                                        | オーバロードフ<br>レームマスク                    | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | OLIE                     | オーバロー<br>ドフレーム<br>送信割り込<br>み許可ビッ<br>ト | 0 : 割り込み要求禁止 (初期値)<br>1 : 割り込み要求許可 |
| IMR9                                        | メッセージオー<br>バラン/オーバ<br>ライト割り込み<br>マスク | 0 : 割り込み要求許可<br>1 : 割り込み要求禁止 (初期値) | ORIE                     | オーバラン<br>割り込み許<br>可ビット                | 0 : 割り込み要求禁止 (初期値)<br>1 : 割り込み要求許可 |
| メールボックスインタラプトマスクレジスタ 0、1<br>(MBIMR0、MBIMR1) |                                      |                                    | メールボックス割り込み許可レジスタ (MIER) |                                       |                                    |
| MBIMR0<br>[15:0]<br>MBIMR1<br>[15:0]        | メールボックス<br>インタラプトマ<br>スク             | 0 : 割り込み許可<br>1 : 割り込み禁止 (初期値)     | MB[31:0]                 | 割り込み許<br>可ビット                         | 0 : 割り込み禁止 (初期値)<br>1 : 割り込み許可     |

H8SX/1720S グループと RX65N グループでは割り込みコントローラの仕様が異なります。RX65N グループで割り込みを発生させる場合、割り込みコントローラで各割り込み許可/禁止の設定が必要です。割り込みコントローラの詳細は「RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編」(R01UH0590) を参照してください。

下記に RX65N グループの CAN 割り込みの種類を示します。

[選択型割り込み B]

CANi 受信完了割り込み (メールボックス 0 ~ 31) [RXMi]

CANi 送信完了割り込み (メールボックス 0 ~ 31) [TXMi]

CANi 受信 FIFO 割り込み[RXFi]

CANi 送信 FIFO 割り込み[TXFi]

[グループ割り込み BE0]

CANi エラー割り込み[ERSi]

(エラー割り込みの各要因)

- バスエラー
- エラーワーニング
- エラーパッシブ
- バスオフ開始
- バスオフ復帰
- 受信オーバラン
- オーバロードフレーム送信
- バスロック

## 2.8 受信メッセージの Identifier によるフィルタリング設定の詳細

表 11 H8SX/1720S (RCAN-TL1) と RX65N (CAN) の受信メッセージの Identifier によるフィルタリング設定

| H8SX/1720S (RCAN-TL1)                   |                   |                                                   | RX65N (CAN)                  |           |                                                                              |
|-----------------------------------------|-------------------|---------------------------------------------------|------------------------------|-----------|------------------------------------------------------------------------------|
| シンボル                                    | ビット名              | 機能                                                | シンボル                         | ビット       | 機能                                                                           |
| ローカルアクセプタンスフィルタマスク (LAFML、LAFMH)        |                   |                                                   | マスクレジスタ k (MKRk) (k = 0 ~ 7) |           |                                                                              |
| STDID_LAFM [10:0]                       | STDID フィルタマスクビット  | 0 : 対応するビットは比較される<br>1 : 対応するビットは比較されない<br>※初期値不定 | SID[10:0]                    | 標準 ID ビット | 0 : 対応するビットは比較されない<br>1 : 対応するビットは比較される<br>※ビットに対する機能が RCAN-TL1 の逆<br>※初期値不定 |
| EXTID_LAFM [17:16]<br>EXTID_LAFM [15:0] | EXTID フィルタマスクビット  | 0 : 対応するビットは比較される<br>1 : 対応するビットは比較されない<br>※初期値不定 | EID[17:0]                    | 拡張 ID ビット | 0 : 対応するビットは比較されない<br>1 : 対応するビットは比較される<br>※ビットに対する機能が RCAN-TL1 の逆<br>※初期値不定 |
| IDE_LAFM                                | IDE ビットフィルタマスクビット | 0 : 対応する IDE ビットが有効<br>1 : 対応する IDE ビットが無効        | -                            | -         | -                                                                            |
| -                                       |                   |                                                   | マスク無効レジスタ (MKIVLR)           |           |                                                                              |
| -                                       | -                 | -                                                 | MB[31:0]                     | マスク無効ビット  | 0 : 対応するメールボックスのマスク有効<br>1 : 対応するメールボックスのマスク無効<br>※初期値不定                     |

## 2.9 タイマ制御/タイムトリガの詳細

表 12 H8SX/1720S (RCAN-TL1) と RX65N (CAN) のタイムスタンプ/タイムトリガの詳細

| H8SX/1720S (RCAN-TL1)      |                            |                                                                         | RX65N (CAN)   |                                |                                                                    |
|----------------------------|----------------------------|-------------------------------------------------------------------------|---------------|--------------------------------|--------------------------------------------------------------------|
| シンボル                       | ビット名                       | 機能                                                                      | シンボル          | ビット                            | 機能                                                                 |
| タイムトリガコントロールレジスタ 0 (TTCR0) |                            |                                                                         | 制御レジスタ (CTLR) |                                |                                                                    |
| TCR15                      | タイマイ<br>ネーブル               | 0: カウンタ<br>(TCNTR) とサイ<br>クルカウンタ<br>(CCR) をクリア<br>してカウント停止<br>1: カウント開始 | -             | -                              | ※カウント開始は通<br>常動作モードへの遷<br>移。<br>停止はスリープモー<br>ドまたは Halt モー<br>ドへの遷移 |
|                            |                            |                                                                         | TSRC          | タイムスタ<br>ンプカウン<br>タリセット<br>ビット | 0: リセットしない<br>1: リセットする                                            |
| TCR14                      | タイムスタ<br>ンプ選択              | 0: タイムスタンプ<br>に CYCTR を使用<br>1: タイムスタンプ<br>に CCR+CYCTR を<br>使用          | -             | -                              | -                                                                  |
| TCR13                      | TCMR2 送信<br>キャンセル<br>イネーブル | 0: コンペアマッチ<br>で送信キャンセル<br>禁止<br>1: コンペアマッチ<br>で送信キャンセル<br>許可            | -             | -                              | -                                                                  |
| TCR12                      | TCMR2 コン<br>ペアマッチ<br>イネーブル | 0: コンペアマッチ<br>無効<br>1: コンペアマッチ<br>有効                                    | -             | -                              | -                                                                  |
| TCR11                      | TCMR1 コン<br>ペアマッチ<br>イネーブル | 0: コンペアマッチ<br>無効<br>1: コンペアマッチ<br>有効                                    | -             | -                              | -                                                                  |
| TCR10                      | TCMR0 コン<br>ペアマッチ<br>イネーブル | 0: コンペアマッチ<br>無効<br>1: コンペアマッチ<br>有効                                    | -             | -                              | -                                                                  |
| TCR6                       | TCMR0 に<br>よるタイマ<br>クリア制御  | 0: コンペアマッチ<br>でカウントクリア<br>しない<br>1: コンペアマッチ<br>でカウントクリア                 | -             | -                              | -                                                                  |

| H8SX/1720S (RCAN-TL1) |               |                                                                                                        | RX65N (CAN) |                                |                                                                                              |
|-----------------------|---------------|--------------------------------------------------------------------------------------------------------|-------------|--------------------------------|----------------------------------------------------------------------------------------------|
| シンボル                  | ビット名          | 機能                                                                                                     | シンボル        | ビット                            | 機能                                                                                           |
| TPSC5~<br>TPSC0       | タイマプリ<br>スケーラ | 分周比は 2× (設定<br>値 P+1)<br>※初期値は 0 (1 分<br>周)<br>※イベントトリガ<br>モード時有効<br>※TTCAN モード時<br>は 1 ビットタイミ<br>ング固定 | TSPS[1:0]   | タイムスタ<br>ンププリス<br>ケーラ選択<br>ビット | b1b0<br>00: 1 ビットタイ<br>ムごと<br>01: 2 ビットタイ<br>ムごと<br>10: 4 ビットタイ<br>ムごと<br>11: 8 ビットタイ<br>ムごと |

## 3. メールボックスの相違

表 13 に RX65N (CAN) のメールボックス構成を、表 14～表 19 に H8SX/1720S (RCAN-TL1) のメールボックス構成を示します。いずれかのグループにしか存在しない項目は赤字にしています。

表 13 RX65N (CAN) のメールボックス構成

| レジスタ名             | b7           | b6  | b5 | b4        | b3       | b2      | b1 | b0         | アクセス<br>サイズ<br>(注 1) | フィールド   |
|-------------------|--------------|-----|----|-----------|----------|---------|----|------------|----------------------|---------|
| MBj<br>(j = 0～31) | IDE<br>(注 2) | RTR | -  | SID[10:6] |          |         |    |            | 8/16/32              | コントロール  |
|                   |              |     |    | SID[5:0]  |          |         |    | EID[17:16] |                      |         |
|                   |              |     |    | EID[15:8] |          |         |    |            |                      |         |
|                   |              |     |    | EID[7:0]  |          |         |    |            |                      |         |
|                   | -            | -   | -  | -         | -        | -       | -  | 8/16/32    | データ                  |         |
|                   | -            | -   | -  | -         | DLC[3:0] |         |    |            |                      |         |
|                   | DATA0        |     |    |           |          |         |    |            |                      |         |
|                   | DATA1        |     |    |           |          |         |    |            |                      |         |
|                   | DATA2        |     |    |           |          | 8/16/32 |    |            |                      |         |
|                   | DATA3        |     |    |           |          |         |    |            |                      |         |
|                   | DATA4        |     |    |           |          |         |    |            |                      |         |
|                   | DATA5        |     |    |           |          |         |    |            |                      |         |
|                   | DATA6        |     |    |           |          | 8/16/32 |    |            |                      |         |
|                   | DATA7        |     |    |           |          |         |    |            |                      |         |
|                   | TSH          |     |    |           |          |         |    |            |                      |         |
|                   | TSL          |     |    |           |          |         |    |            |                      |         |
|                   |              |     |    |           |          |         |    |            |                      | タイムスタンプ |

【注 1】 メールボックスレジスタ j (MBj) (j = 0～31) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

【注 2】 IDE ビットは、CTLR レジスタの IDFM ビットがミックス ID モード (“10b”) のときに有効です。IDFM ビットが “10b” 以外の際には IDE ビットに “0” を書いてください。また、読んだ場合、その値は “0” です。

表 14 H8SX/1720S (RCAN-TL1) のメールボックス構成 (MB0 受信用)

| レジスタ名            | b7               | b6  | b5  | b4               | b3 | b2                    | b1 | b0 | アクセス<br>サイズ(注) | フィールド       |  |
|------------------|------------------|-----|-----|------------------|----|-----------------------|----|----|----------------|-------------|--|
| MB0              | IDE              | RTR | 0   | STDID[10:6]      |    |                       |    |    | 16/32          | コントロール<br>0 |  |
|                  | STDID[5:0]       |     |     |                  |    | EXTID[17:16]          |    |    |                |             |  |
|                  | EXTID[15:8]      |     |     |                  |    |                       |    |    |                |             |  |
|                  | EXTID[7:0]       |     |     |                  |    |                       |    |    |                |             |  |
|                  | IDE_<br>LAFM     | 0   | 0   | STDID_LAFM[10:6] |    |                       |    |    | 16/32          | LAFM        |  |
|                  | STDID_LAFM[5:0]  |     |     |                  |    | EXTID_<br>LAFM[17:16] |    |    |                |             |  |
|                  | EXTID_LAFM[15:8] |     |     |                  |    |                       |    |    |                |             |  |
|                  | EXTID_LAFM[7:0]  |     |     |                  |    |                       |    |    |                |             |  |
|                  | MSG_DATA_0       |     |     |                  |    |                       |    |    | 8/16/32        | データ         |  |
|                  | MSG_DATA_1       |     |     |                  |    |                       |    |    |                |             |  |
|                  | MSG_DATA_2       |     |     |                  |    |                       |    |    |                |             |  |
|                  | MSG_DATA_3       |     |     |                  |    |                       |    |    |                |             |  |
|                  | MSG_DATA_4       |     |     |                  |    |                       |    |    | 8/16/32        |             |  |
|                  | MSG_DATA_5       |     |     |                  |    |                       |    |    |                |             |  |
|                  | MSG_DATA_6       |     |     |                  |    |                       |    |    |                |             |  |
|                  | MSG_DATA_7       |     |     |                  |    |                       |    |    |                |             |  |
|                  | 0                | 0   | NMC | 0                | 0  | MBC[2:0]              |    |    | 8/16           | コントロール<br>1 |  |
| 0                | 0                | 0   | 0   | DLC[3:0]         |    |                       |    |    |                |             |  |
| Time Stamp[15:8] |                  |     |     |                  |    |                       |    | 16 | タイムスタ<br>ンプ    |             |  |
| Time Stamp[7:0]  |                  |     |     |                  |    |                       |    |    |                |             |  |

【注】 メールボックス (MB0) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

表 15 H8SX/1720S (RCAN-TL1) のメールボックス構成 (MB1~MB15)

| レジスタ名             | b7               | b6  | b5  | b4               | b3       | b2                    | b1 | b0 | アクセス<br>サイズ(注) | フィールド        |  |
|-------------------|------------------|-----|-----|------------------|----------|-----------------------|----|----|----------------|--------------|--|
| MBi<br>(i = 1～15) | IDE              | RTR | 0   | STDID[10:6]      |          |                       |    |    | 16/32          | コントロー<br>ル 0 |  |
|                   | STDID[5:0]       |     |     |                  |          | EXTID[17:16]          |    |    |                |              |  |
|                   | EXTID[15:8]      |     |     |                  |          |                       |    |    |                |              |  |
|                   | EXTID[7:0]       |     |     |                  |          |                       |    |    |                |              |  |
|                   | IDE_<br>LAFM     | 0   | 0   | STDID_LAFM[10:6] |          |                       |    |    | 16/32          | LAFM         |  |
|                   | STDID_LAFM[5:0]  |     |     |                  |          | EXTID_<br>LAFM[17:16] |    |    |                |              |  |
|                   | EXTID_LAFM[15:8] |     |     |                  |          |                       |    |    |                |              |  |
|                   | EXTID_LAFM[7:0]  |     |     |                  |          |                       |    |    |                |              |  |
|                   | MSG_DATA_0       |     |     |                  |          |                       |    |    | 8/16/32        | データ          |  |
|                   | MSG_DATA_1       |     |     |                  |          |                       |    |    |                |              |  |
|                   | MSG_DATA_2       |     |     |                  |          |                       |    |    |                |              |  |
|                   | MSG_DATA_3       |     |     |                  |          |                       |    |    |                |              |  |
|                   | MSG_DATA_4       |     |     |                  |          |                       |    |    | 8/16/32        |              |  |
|                   | MSG_DATA_5       |     |     |                  |          |                       |    |    |                |              |  |
|                   | MSG_DATA_6       |     |     |                  |          |                       |    |    |                |              |  |
|                   | MSG_DATA_7       |     |     |                  |          |                       |    |    |                |              |  |
| 0                 | 0                | NMC | ATX | DART             | MBC[2:0] |                       |    |    | 8/16           | コントロー<br>ル 1 |  |
| 0                 | 0                | 0   | 0   | DLC[3:0]         |          |                       |    |    |                |              |  |
| Time Stamp[15:8]  |                  |     |     |                  |          |                       |    | 16 | タイムスタ<br>ンプ    |              |  |
| Time Stamp[7:0]   |                  |     |     |                  |          |                       |    |    |                |              |  |

【注】 メールボックス (MBi) (i=1~15) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

表 16 H8SX/1720S (RCAN-TL1) のメールボックス構成 (MB16~MB23)

| レジスタ名              | b7               | b6  | b5  | b4               | b3       | b2                    | b1 | b0 | アクセス<br>サイズ(注) | フィールド       |              |
|--------------------|------------------|-----|-----|------------------|----------|-----------------------|----|----|----------------|-------------|--------------|
| MBi<br>(i = 16～23) | IDE              | RTR | 0   | STDID[10:6]      |          |                       |    |    | 16/32          | コントロール<br>0 |              |
|                    | STDID[5:0]       |     |     |                  |          | EXTID[17:16]          |    |    |                |             |              |
|                    | EXTID[15:8]      |     |     |                  |          |                       |    |    |                |             |              |
|                    | EXTID[7:0]       |     |     |                  |          |                       |    |    |                |             |              |
|                    | IDE_<br>LAFM     | 0   | 0   | STDID_LAFM[10:6] |          |                       |    |    | 16/32          | LAFM        |              |
|                    | STDID_LAFM[5:0]  |     |     |                  |          | EXTID_<br>LAFM[17:16] |    |    |                |             |              |
|                    | EXTID_LAFM[15:8] |     |     |                  |          |                       |    |    |                |             |              |
|                    | EXTID_LAFM[7:0]  |     |     |                  |          |                       |    |    |                |             |              |
|                    | MSG_DATA_0       |     |     |                  |          |                       |    |    | 8/16/32        | データ         |              |
|                    | MSG_DATA_1       |     |     |                  |          |                       |    |    |                |             |              |
|                    | MSG_DATA_2       |     |     |                  |          |                       |    |    |                |             |              |
|                    | MSG_DATA_3       |     |     |                  |          |                       |    |    |                |             |              |
|                    | MSG_DATA_4       |     |     |                  |          |                       |    |    | 8/16/32        |             |              |
|                    | MSG_DATA_5       |     |     |                  |          |                       |    |    |                |             |              |
|                    | MSG_DATA_6       |     |     |                  |          |                       |    |    |                |             |              |
|                    | MSG_DATA_7       |     |     |                  |          |                       |    |    |                |             |              |
|                    | 0                | 0   | NMC | ATX              | DART     | MBC[2:0]              |    |    |                | 8/16        | コントロー<br>ル 1 |
|                    | 0                | 0   | 0   | 0                | DLC[3:0] |                       |    |    |                |             |              |

【注】 メールボックス (MBi) (i=16~23) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

表 17 H8SX/1720S (RCAN-TL1) のメールボックス構成 (MB24~MB29)

| レジスタ名              | b7                    | b6  | b5    | b4               | b3       | b2                | b1         | b0 | アクセス<br>サイズ(注) | フィールド     |  |  |
|--------------------|-----------------------|-----|-------|------------------|----------|-------------------|------------|----|----------------|-----------|--|--|
| MBi<br>(i = 24～29) | IDE                   | RTR | 0     | STDID[10:6]      |          |                   |            |    | 16/32          | コントロール 0  |  |  |
|                    | STDID[5:0]            |     |       |                  |          | EXTID[17:16]      |            |    |                |           |  |  |
|                    | EXTID[15:8]           |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | EXTID[7:0]            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | IDE_LAFM              | 0   | 0     | STDID_LAFM[10:6] |          |                   |            |    | 16/32          | LAFM      |  |  |
|                    | STDID_LAFM[5:0]       |     |       |                  |          | EXTID_LAFM[17:16] |            |    |                |           |  |  |
|                    | EXTID_LAFM[15:8]      |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | EXTID_LAFM[7:0]       |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | MSG_DATA_0            |     |       |                  |          |                   |            |    | 8/16/32        | データ       |  |  |
|                    | MSG_DATA_1            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | MSG_DATA_2            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | MSG_DATA_3            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | MSG_DATA_4            |     |       |                  |          |                   |            |    | 8/16/32        |           |  |  |
|                    | MSG_DATA_5            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | MSG_DATA_6            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | MSG_DATA_7            |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | 0                     | 0   | NMC   | ATX              | DART     | MBC[2:0]          |            |    | 8/16           | コントロール 1  |  |  |
|                    | 0                     | 0   | 0     | 0                | DLC[3:0] |                   |            |    |                |           |  |  |
|                    | リザーブ                  |     |       |                  |          |                   |            |    | -              | -         |  |  |
|                    | リザーブ                  |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | 送信トリガタイム (TTT) [15:8] |     |       |                  |          |                   |            |    | 16             | トリガタイム    |  |  |
|                    | 送信トリガタイム (TTT) [7:0]  |     |       |                  |          |                   |            |    |                |           |  |  |
|                    | TTW[1:0]              |     | オフセット |                  |          |                   |            |    | 16             | TT コントロール |  |  |
|                    | 0                     | 0   | 0     | 0                | 0        | 0                 | Rep_Factor |    |                |           |  |  |

【注】 メールボックス (MBi) (i=24~29) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

表 18 H8SX/1720S (RCAN-TL1) のメールボックス構成 (MB30)

| レジスタ名 | b7                                 | b6  | b5  | b4               | b3       | b2                    | b1 | b0 | アクセス<br>サイズ(注) | フィールド    |  |  |
|-------|------------------------------------|-----|-----|------------------|----------|-----------------------|----|----|----------------|----------|--|--|
| MB30  | IDE                                | RTR | 0   | STDID[10:6]      |          |                       |    |    | 16/32          | コントロール 0 |  |  |
|       | STDID[5:0]                         |     |     |                  |          | EXTID[17:16]          |    |    |                |          |  |  |
|       | EXTID[15:8]                        |     |     |                  |          |                       |    |    |                |          |  |  |
|       | EXTID[7:0]                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | IDE_<br>LAFM                       | 0   | 0   | STDID_LAFM[10:6] |          |                       |    |    | 16/32          | LAFM     |  |  |
|       | STDID_LAFM[5:0]                    |     |     |                  |          | EXTID_<br>LAFM[17:16] |    |    |                |          |  |  |
|       | EXTID_LAFM[15:8]                   |     |     |                  |          |                       |    |    |                |          |  |  |
|       | EXTID_LAFM[7:0]                    |     |     |                  |          |                       |    |    |                |          |  |  |
|       | MSG_DATA_0                         |     |     |                  |          |                       |    |    | 8/16/32        | データ      |  |  |
|       | MSG_DATA_1                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | MSG_DATA_2                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | MSG_DATA_3                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | MSG_DATA_4                         |     |     |                  |          |                       |    |    | 8/16/32        |          |  |  |
|       | MSG_DATA_5                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | MSG_DATA_6                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | MSG_DATA_7                         |     |     |                  |          |                       |    |    |                |          |  |  |
|       | 0                                  | 0   | NMC | ATX              | DART     | MBC[2:0]              |    |    | 8/16           | コントロール 1 |  |  |
|       | 0                                  | 0   | 0   | 0                | DLC[3:0] |                       |    |    |                |          |  |  |
|       | Time Stamp[15:8] (SOF での TCNTR 値)  |     |     |                  |          |                       |    |    | 16             | タイムスタンプ  |  |  |
|       | Time Stamp[7:0] (SOF での TCNTR 値)   |     |     |                  |          |                       |    |    |                |          |  |  |
|       | タイムリファレンスとしての送信トリガタイム (TTT) [15:8] |     |     |                  |          |                       |    |    | 16             | トリガタイム   |  |  |
|       | タイムリファレンスとしての送信トリガタイム (TTT) [7:0]  |     |     |                  |          |                       |    |    |                |          |  |  |

【注】 メールボックス (MB30) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

表 19 H8SX/1720S (RCAN-TL1) のメールボックス構成 (MB31)

| レジスタ名                             | b7               | b6  | b5  | b4               | b3   | b2                    | b1 | b0 | アクセス<br>サイズ(注) | フィールド        |  |
|-----------------------------------|------------------|-----|-----|------------------|------|-----------------------|----|----|----------------|--------------|--|
| MB31                              | IDE              | RTR | 0   | STDID[10:6]      |      |                       |    |    | 16/32          | コントロール<br>0  |  |
|                                   | STDID[5:0]       |     |     |                  |      | EXTID[17:16]          |    |    |                |              |  |
|                                   | EXTID[15:8]      |     |     |                  |      |                       |    |    |                |              |  |
|                                   | EXTID[7:0]       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | IDE_<br>LAFM     | 0   | 0   | STDID_LAFM[10:6] |      |                       |    |    | 16/32          | LAFM         |  |
|                                   | STDID_LAFM[5:0]  |     |     |                  |      | EXTID_<br>LAFM[17:16] |    |    |                |              |  |
|                                   | EXTID_LAFM[15:8] |     |     |                  |      |                       |    |    |                |              |  |
|                                   | EXTID_LAFM[7:0]  |     |     |                  |      |                       |    |    |                |              |  |
|                                   | MSG_DATA_0       |     |     |                  |      |                       |    |    | 8/16/32        | データ          |  |
|                                   | MSG_DATA_1       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | MSG_DATA_2       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | MSG_DATA_3       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | MSG_DATA_4       |     |     |                  |      |                       |    |    | 8/16/32        |              |  |
|                                   | MSG_DATA_5       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | MSG_DATA_6       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | MSG_DATA_7       |     |     |                  |      |                       |    |    |                |              |  |
|                                   | 0                | 0   | NMC | ATX              | DART | MBC[2:0]              |    |    | 8/16           | コントロー<br>ル 1 |  |
| 0                                 | 0                | 0   | 0   | DLC[3:0]         |      |                       |    |    |                |              |  |
| Time Stamp[15:8] (SOF での TCNTR 値) |                  |     |     |                  |      |                       |    | 16 | タイムスタ<br>ンプ    |              |  |
| Time Stamp[7:0] (SOF での TCNTR 値)  |                  |     |     |                  |      |                       |    |    |                |              |  |

【注】 メールボックス (MB31) に 16 ビットでアクセスするときは偶数アドレス、32 ビットでアクセスするときはアドレスの末尾が 0h、4h、8h、Ch のアドレスにアクセスしてください。

## 4. その他の相違

## 4.1 スリープモードの設定手順

スリープモードへの設定手順やスリープモードからの復帰手順が異なります。以下に各デバイスのスリープモードへの設定手順を示します。詳細な差異は各デバイスのユーザーズマニュアル ハードウェア編を確認してください。

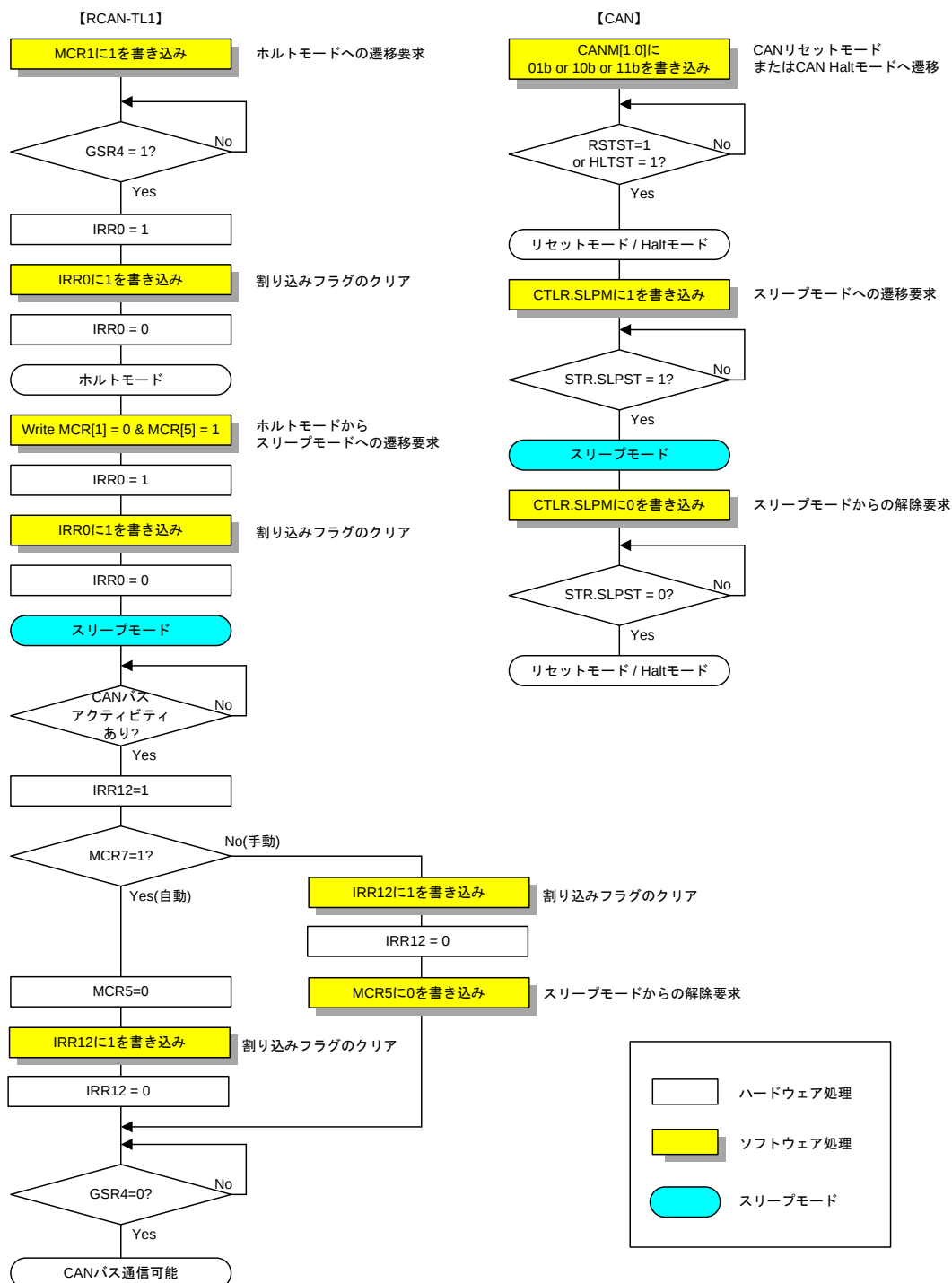


図 1 H8SX/1720S (RCAN-TL1) と RX65N (CAN) のスリープモードへの設定手順

## 4.2 CAN リセットによる初期化

CAN ソフトウェアリセット時のレジスタ初期化動作と遷移タイミングが異なります。表 20 に各デバイスのレジスタ初期化動作と遷移タイミングの差異を示します。

表 20 CAN ソフトウェアリセット時のレジスタ初期化動作と遷移タイミング

| 項目      | H8SX/1720S (RCAN-TL1)                                 | RX65N (CAN)                                                                                                                            |
|---------|-------------------------------------------------------|----------------------------------------------------------------------------------------------------------------------------------------|
| レジスタ初期化 | MCR0 ビットを除く全てのレジスタを初期化<br><br>(RAM に配置のメールボックスデータを除く) | 下記レジスタを初期化およびリセットモード中の初期化状態を維持<br><br>MCTLj、STR (SLPST フラグと TFST フラグを除く)、EIFR、RECR、TECR、TSR、MSSR、MSMR、RFCR、TFRC、TCR、ECSR (EDPM ビットを除く) |
| 遷移タイミング | MCR0 ビットに“1”をセット直後にリセット動作に遷移                          | CTLR.CANM[1:0] ビットに“01b”をセット後、メッセージの送信終了を待つて遷移 (受信完了は待たない)<br><br>[強制移行]<br><br>CTLR.CANM[1:0] ビットに“11b”をセット直後にリセットモードに遷移              |

## 4.3 エンディアン

RX ファミリはリトルエンディアン、ビッグエンディアンの両方をサポートしています。H8SX ファミリ はビッグエンディアンのみサポートしています。

RX ファミリのエンディアン設定に関する詳細は、RX ファミリの各デバイスのユーザーズマニュアルハードウェア編を確認してください。

## 5. 関連ドキュメント

以下に関連ドキュメントを示します。本アプリケーションノートと合わせてご参照ください。

- アプリケーションノート
  - RX ファミリ CAN の使い方 (R01AN1448)
  - RX65N/RX651 グループ RX230/RX231 グループ RX65N グループと RX231 グループの相違点 (R01AN3377)
- ユーザーズマニュアル
  - H8SX/1720S グループ ユーザーズマニュアル ハードウェア編 (R01UH0370)
  - RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編 (R01UH0590)

改訂記録

| Rev. | 発行日       | 改訂内容 |      |
|------|-----------|------|------|
|      |           | ページ  | ポイント |
| 1.00 | Sep.30.19 | -    | 新規作成 |
|      |           |      |      |

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

### 1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

### 2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力ブルアップ電源を入れないでください。入力信号や入出力ブルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

### 4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

### 5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 $V_{IL}$  (Max.) から  $V_{IH}$  (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

### 7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

## ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものいたします。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1 2017.11)

## 本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

[www.renesas.com](http://www.renesas.com)

## お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

[www.renesas.com/contact/](http://www.renesas.com/contact/)

## 商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。