

RL78/G13

R01AN2711JJ0200

Rev. 2.00

2015.07.01

シリアル・アレイ・ユニット

3 線シリアル I/O (スレーブ送受信) CC-RL

要旨

本アプリケーションノートでは、シリアル・アレイ・ユニット (SAU) による 3 線シリアル I/O 通信 (CSI) のスレーブ送受信の使用方法を説明します。CSI を利用してマスタ側からデータを受信し、マスタ側へデータを送信します。

対象デバイス

RL78/G13

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 仕様	3
2. 動作確認条件	7
3. 関連アプリケーションノート	7
4. ハードウェア説明	8
4.1 ハードウェア構成例	8
4.2 使用端子一覧	8
5. ソフトウェア説明	9
5.1 動作概要	9
5.2 オプション・バイトの設定一覧	10
5.3 定数一覧	10
5.4 変数一覧	11
5.5 関数一覧	11
5.6 関数仕様	12
5.7 フローチャート	13
5.7.1 初期設定関数	13
5.7.2 システム関数	14
5.7.3 入出力ポートの設定	15
5.7.4 CPU クロックの設定	17
5.7.5 SAU0 の設定	18
5.7.6 SAU0 チャンネル 0 (CSI00) の動作設定	21
5.7.7 メイン処理	30
5.7.8 SAU0 チャンネル 0 (CSI00) の動作開始処理	32
5.7.9 メイン処理内の無限ループ	35
5.7.10 CSI00 データ送受信開始処理	37
5.7.11 CSI00 の転送完了割り込み処理	40
5.7.12 データ受信完了処理	42
6. サンプルコード	43
7. 参考ドキュメント	43

1. 仕様

本アプリケーションノートでは、シリアル・アレイ・ユニット (SAU) による 3 線シリアル I/O 通信 (CSI) のスレーブ送受信を行います。CSI のスレーブとして動作し、マスタ側からのクロックに同期してデータ送受信を行います。

表 1.1 に使用する周辺機能と用途を、図 1.1 に CSI の動作概要を示します。

図 1.2～図 1.4 にタイミング・チャートを示します。

表 1.1 使用する周辺機能と用途

周辺機能	用途
シリアル・アレイ・ユニット 0 チャンネル 0	CSI00 のスレーブ送受信動作をする

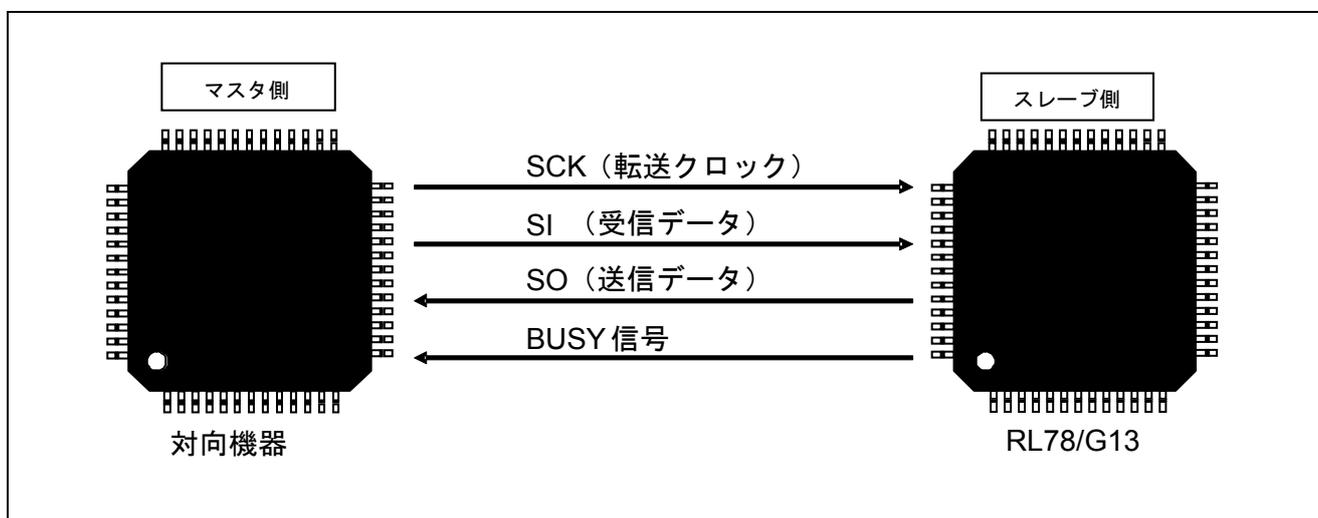


図 1.1 CSI の動作概要

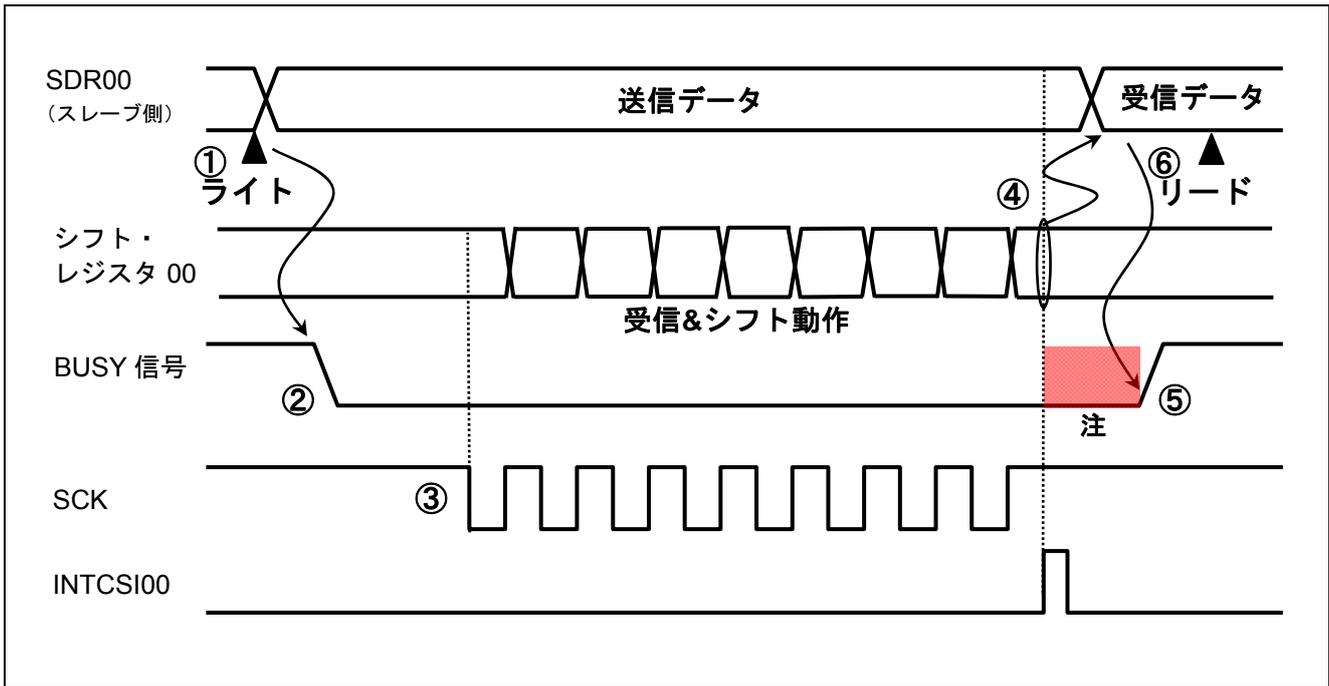


図 1.2 ハンドシェイク動作と通信

- ①[ソフトウェア処理] SDR00 レジスタに送信データ (スレーブ→マスタ) を書き込む。
- ②[ソフトウェア処理] BUSY 信号を立ち下げ、マスタ側に通信可能であることを知らせる。
- ③[ハードウェア処理] マスタ側よりシリアル・クロックが入力され、通信状態となる。
- ④[ハードウェア処理] シフト・レジスタ 00 から SDR00 へ受信データを転送し、転送完了割り込みを発生する。
- ⑤[ソフトウェア処理] BUSY 信号を立ち上げ、マスタ側に転送不可状態を知らせる。
- ⑥[ソフトウェア処理] SDR00 レジスタの受信データを読み込む。

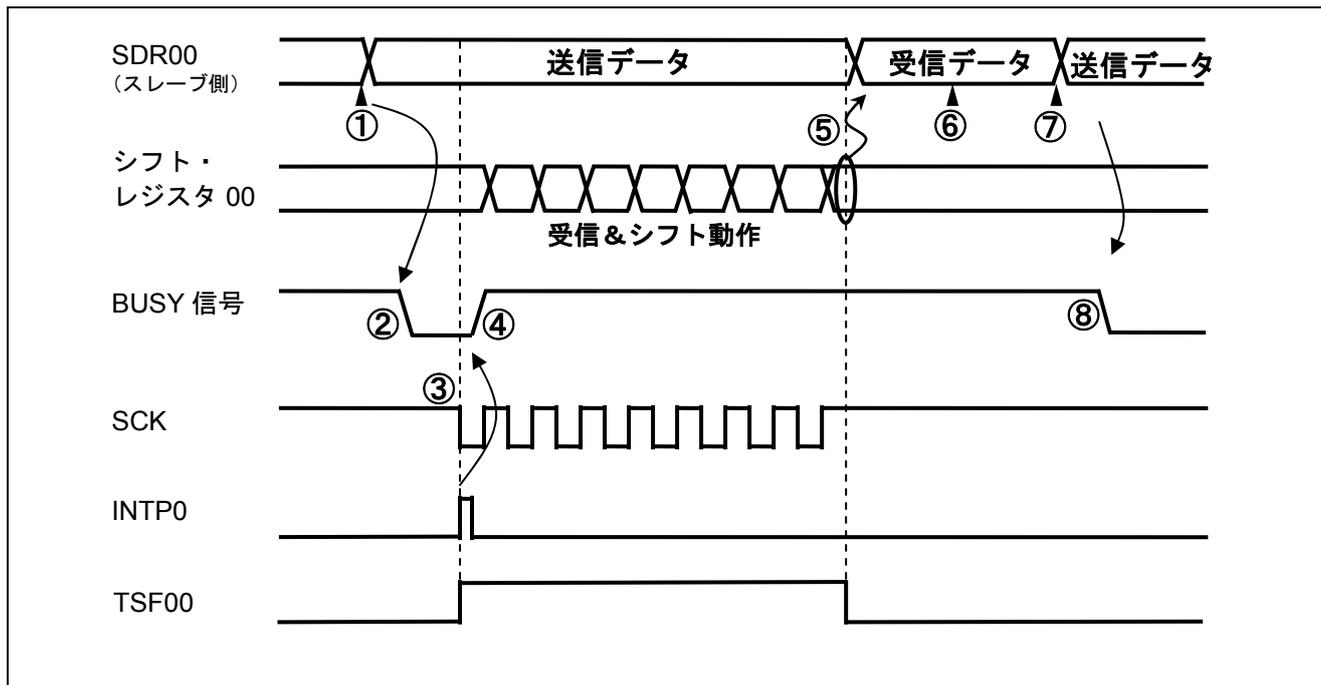


図 1.3 スレーブでの SCK 検出による BUSY 制御の例

・シリアル・クロックのエッジ検出

外部割り込み端子 INTP0 を使って、シリアルクロック (SCK) の立ち下がりを検出することで、通信開始を検出し、BUSY 信号を BUSY 状態にする例です。

- ① [スレーブ側ソフトウェア処理]
SDR00 レジスタに送信データ (スレーブ→マスタ) を書き込む。
- ② [スレーブ側ソフトウェア処理]
BUSY 信号を立ち下げ、マスタ側に通信可能であることを知らせる。
- ③ [マスタ側ソフトウェア処理]
スレーブ側が通信可能であることを確認し、通信を開始する。
[マスタ側ハードウェア処理]
送受信を開始し、シリアル・クロック (SCK) を出力する。
- ④ [スレーブ側ソフトウェア処理]
SCK の立ち下りエッジを INTP0 で検出し、BUSY 信号を立ち上げる^注。
- ⑤ [スレーブ側ハードウェア処理]
転送完了後、シフト・レジスタ 00 の値を SDR00 レジスタに格納する。
- ⑥ [スレーブ側ソフトウェア処理]
SDR00 レジスタの受信データを読み込む。
- ⑦ [スレーブ側ソフトウェア処理]
SDR00 レジスタに次の送信データを書き込む。
- ⑧ [スレーブ側ソフトウェア処理]
スレーブ側が通信可能であることをマスタ側に通知する。

注 BUSY 信号制御は次のデータ送受信のための制御であり、通信中のデータ送受信には影響ありません。

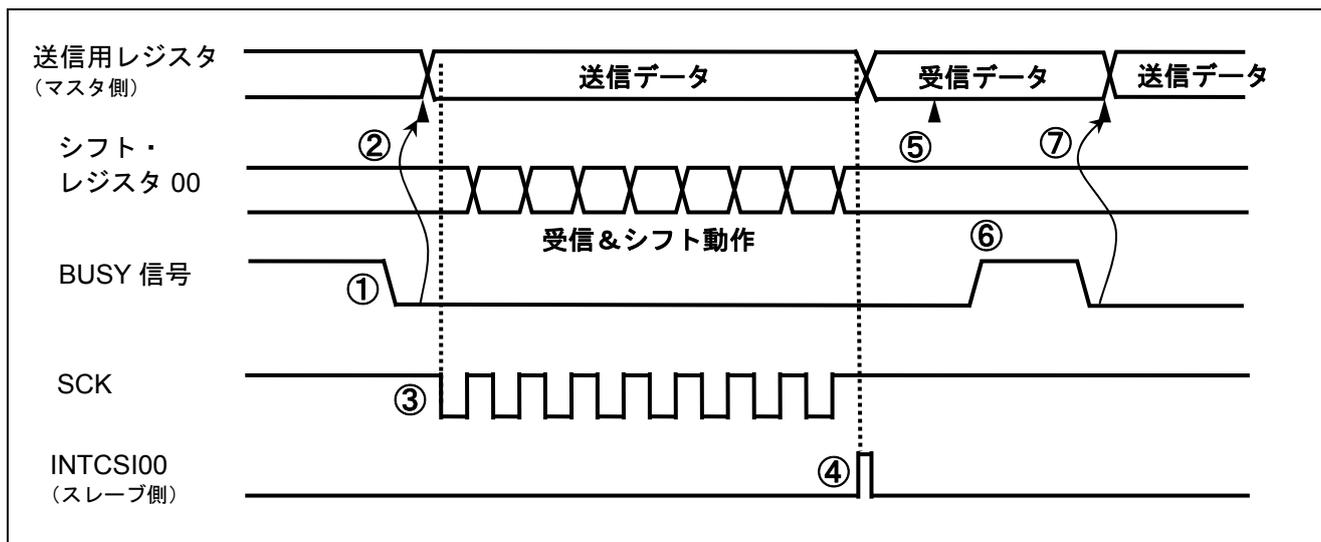


図 1.4 マスタでの BUSY 信号エッジ検出例

- ・ BUSY 信号のエッジ検出

マスタ側がスレーブ側の BUSY 信号の立ち下りエッジを検出することで、通信動作を開始する例です。

- ① [スレーブ側ソフトウェア処理]
 次の送信データ (スレーブ→マスタ) を書き込み、BUSY 信号を立ち下げる。
- ② [マスタ側ソフトウェア処理]
 BUSY 信号の立ち下りエッジを検出し、送信データを送信用レジスタに書き込む。
- ③ [[マスタ側ハードウェア処理]
 送受信を開始し、シリアル・クロック (SCK) を出力する。
- ④ [スレーブ側ハードウェア処理]
 転送完了後、シフト・レジスタ 00 の値を SDR00 レジスタに格納し、転送完了割り込み (INTCSI00) 発生。
- ⑤ [マスタ側ソフトウェア処理]
 受信データを読み出し、BUSY 信号の立ち下がりエッジを待つ^注。
- ⑥ [スレーブ側ソフトウェア処理]
 BUSY 信号を立ち上げ、SDR00 レジスタの受信データを読み出す。その後、SDR00 レジスタに次の送信データを書き込み、BUSY 信号を立ち下げる。
- ⑦ [マスタ側ソフトウェア処理]
 BUSY 信号の立ち下りエッジを検出し、送信データを送信用レジスタに書き込む。

注 ソフトウェアでエッジ検出を行う場合には、BUSY 信号のハイ・レベル期間が短いと、エッジ検出できない場合があります。この場合は BUSY 信号を外部割り込み端子 (INTP0 端子など) に入力して、ハードウェアでエッジ検出を行ってください。

2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表 2.1 動作確認条件

項目	内容
使用マイコン	RL78/G13 (R5F100LEA)
動作周波数	<ul style="list-style-type: none"> ● 高速オンチップオシレータ (HOCO) クロック : 32MHz ● CPU/周辺ハードウェア・クロック : 32MHz
動作電圧	5.0V (2.9V~5.5V で動作可能) LVD 動作 (V_{LVD}) : リセット・モード 2.81V (2.76V~2.87V)
統合開発環境 (CS+)	ルネサス エレクトロニクス製 CS+ for CC V3.01.00
C コンパイラ (CS+)	ルネサス エレクトロニクス製 CC-RL V1.01.00
統合開発環境 (e ² studio)	ルネサス エレクトロニクス製 e ² studio V4.0.0.26
C コンパイラ (e ² studio)	ルネサス エレクトロニクス製 CC-RL V1.01.00

3. 関連アプリケーションノート

本アプリケーションノートに関連するアプリケーションノートを以下に示します。併せて参照してください。

RL78/G13 初期設定 (R01AN02575J) アプリケーションノート

RL78/G13 シリアル・アレイ・ユニット 3 線シリアル I/O (マスタ送受信) (R01AN2547J) アプリケーションノート

4. ハードウェア説明

4.1 ハードウェア構成例

図 4.1 に本アプリケーションノートで使用するハードウェア構成例を示します。

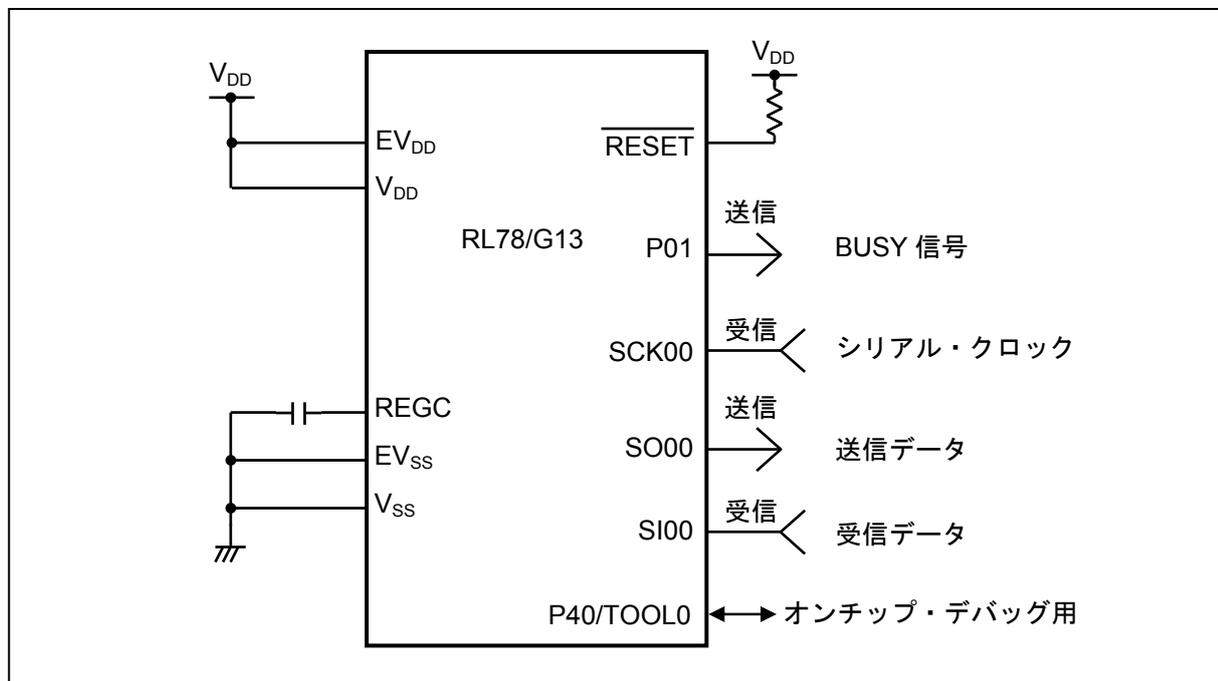


図 4.1 ハードウェア構成

注意 1 この回路イメージは接続の概要を示す為に簡略化しています。実際に回路を作成される場合は、端子処理などを適切に行い、電気的特性を満たすように設計してください（入力専用ポートは個別に抵抗を介して VDD 又は VSS に接続して下さい）。

- 2 EVSS で始まる名前の端子がある場合には VSS に、EVDD で始まる名前の端子がある場合には VDD にそれぞれ接続してください。
- 3 VDD は LVD にて設定したリセット解除電圧 (V_{LVD}) 以上にしてください。

4.2 使用端子一覧

表 4.1 に使用端子と機能を示します。

表 4.1 使用端子と機能

端子名	入出力	内容
P10/SCK00/SCL00	入力	シリアル・クロック入力用端子
P11/SI00/RxD0/TOOL RxD/SDA00	入力	データ受信用端子
P12/SO00/TxD0/TOOL TxD	出力	データ送信用端子
P01/ANI16/TO00/RxD1	出力	BUSY 信号用端子

5. ソフトウェア説明

5.1 動作概要

本アプリケーションノートでは、CSI (スレーブ送受信) により、対向機器 (マスタ側) に対して送信および受信を行います。

(1) SAU0 の初期設定を行います。

<設定条件>

- SAU0 のチャンネル 0 を CSI として使用します。
- 転送モードはシングル転送モードを使用します。
- データとクロックの位相はタイプ 1 を使用します。
- データ転送順序は MSB ファーストを選択します。
- データ長は 8 ビット長を設定します。
- シングル転送モードで転送完了割り込み (INTCSI00) が発生するように設定します。
- クロック入力 は P10/SCK00 端子を使用します。
- データ出力は P12/SO00 端子を使用し、出力値の初期値は 1 に設定します。
- データ入力 は P11/SI00 端子を使用します。
- シリアル通信動作による出力を許可します。

(2) SDR00 レジスタに送信データ (スレーブ→マスタ) を書き込みます。

(3) BUSY 信号をロウ・レベルにし、マスタ側に通信可能であることを知らせます。

(4) HALT 命令を実行して HALT モードに入り、転送完了割り込み (INTCSI00) の発生を待ちます。

(5) 転送完了割り込み (INTCSI00) 発生で、受信データを更新し、BUSY 信号端子に BUSY 状態を出力した後、HALT モードを解除します。

(6) 再びシリアル I/O が通信可能状態になるのを待ちます。

注 最大 4MHz で通信可能です。正し、接続されるマスタの特性及び通信ラインの遅延により異なります。

5.2 オプション・バイトの設定一覧

表 5.1 にオプション・バイト設定を示します。

表 5.1 オプション・バイト設定

アドレス	設定値	内容
000C0H/010C0H	01101110B	ウォッチドッグ・タイマ 動作停止 (リセット解除後、カウント停止)
000C1H/010C1H	01111111B	LVD リセット・モード 2.81V (2.76V~2.87V)
000C2H/010C2H	11101000B	HS モード、HOCO : 32MHz
000C3H/010C3H	10000100B	オンチップ・デバッグ許可

5.3 定数一覧

表 5.2 にサンプルコードで使用する定数を示します。

表 5.2 サンプルコードで使用する定数

定数名	設定値	内容
_0001_SAU_CH0_DATA_OUTPUT_1	0x0001U	SAU0 チャンネル 0 のシリアル・データ出力値設定
_0001_SAU_CH0_OUTPUT_ENABLE	0x0001U	SAU0 チャンネル 0 のシリアル通信動作による出力許可設定
_0001_SAU_CH0_START_TRG_ON	0x0001U	SAU0 チャンネル 0 の動作開始設定
_0001_SAU_OVERRUN_ERROR	0x0001U	オーバー・ラン・エラー発生 (SSR)
MD_STATUSBASE	0x00U	通信ステータスのベース値
MD_OK	MD_STATUSBASE+0x00U	正常終了
MD_ERRORBASE	0x80U	通信エラー・ステータスのベース値
MD_ARGERROR	MD_ERRORBASE+01U	パラメータのエラー

5.4 変数一覧

表 5.3 にグローバル変数を示します。

表 5.3 グローバル変数

Type	Variable Name	Contents	Function Used
unsigned char	g_tx_data	シリアル送信データ	main()
unsigned char	g_rx_data	シリアル受信データ	main()
uint8_t	gp_csi00_rx_address	CSI00 の受信バッファ・アドレス	R_CSI00_Send_Receive() R_CSI00_Interrupt()
uint8_t	gp_csi00_tx_address	CSI00 の送信バッファ・アドレス	R_CSI00_Send_Receive() R_CSI00_Interrupt()
uint16_t	g_csi00_tx_count	CSI00 の送信データ・サイズ	R_CSI00_Send_Receive() R_CSI00_Interrupt()

5.5 関数一覧

表 5.4 に関数を示します。

表 5.4 関数

関数名	概要
R_CSI00_Start	CSI00 の動作開始処理
R_CSI00_Send_Receive	CSI00 のデータ送受信関数
r_csi00_interrupt	CSI00 の転送完了割り込み関数
r_csi00_callback_receiveend	CSI00 のデータ受信完了処理

5.6 関数仕様

サンプルコードの関数仕様を示します。

[関数名] R_CSI00_Start

概要	CSI00 の動作開始処理
ヘッダ	r_cg_macrodriver.h、 r_cg_serial.h、 r_cg_userdefine.h
宣言	void R_CSI00_Start(void)
説明	SAU0 のチャンネル 0 を CSI00 として動作開始させ、通信待機状態にします。
引数	なし
リターン値	なし
備考	なし

[関数名] R_CSI00_Send_Receive

概要	CSI00 のデータ送受信関数
ヘッダ	r_cg_macrodriver.h、 r_cg_serial.h、 r_cg_userdefine.h
宣言	MD_STATUS R_CSI00_Send_Receive(uint8_t *tx_buf、 uint16_t tx_num、 uint8_t *rx_buf)
説明	引数で指定された送受信データ・バッファ・アドレスやバッファ・サイズをグローバル変数に設定し、データの送信を開始します。
引数	uint8_t *tx_buf : [送信データバッファのアドレス] uint16_t tx_num : [送信データバッファのサイズ] uint8_t *rx_buf : [受信データバッファのアドレス]
リターン値	[MD_OK]の場合：送受信設定完了 [MD_ARGERROR]の場合：送受信設定失敗
備考	なし

[関数名] r_csi00_interrupt

概要	CSI00 の転送完了割り込み関数
ヘッダ	r_cg_macrodriver.h、 r_cg_serial.h、 r_cg_userdefine.h
宣言	static void __near r_csi00_interrupt(void)
説明	未送信データがある場合は、受信データを読み出し、未送信データの送信を開始します。未送信データがない場合は、受信データを読み出します。
引数	なし
リターン値	なし
備考	なし

[関数名] r_csi00_callback_receiveend

概要	CSI00 のデータ受信完了処理
ヘッダ	r_cg_macrodriver.h、 r_cg_serial.h、 r_cg_userdefine.h
宣言	static void r_csi00_callback_receiveend(void)
説明	データの受信が完了した場合に、BUSY 信号を BUSY 状態に設定します。
引数	なし
リターン値	なし
備考	なし

5.7 フローチャート

図 5.1 に本アプリケーションノートの全体フローを示します。

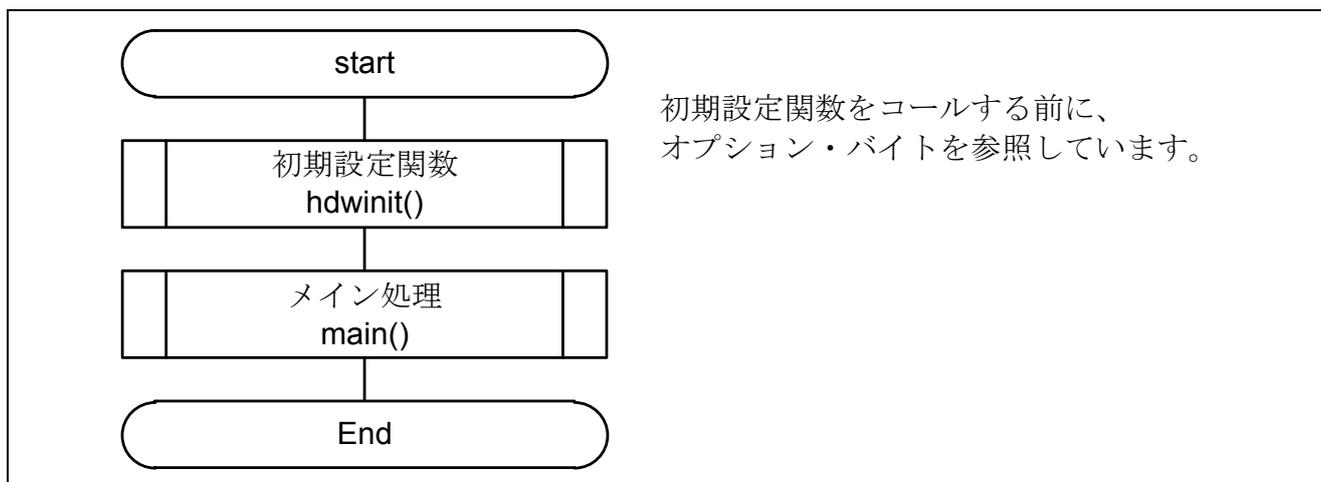


図 5.1 全体フロー

注 初期設定関数の前後でスタートアップ・ルーティンが実行されます。

5.7.1 初期設定関数

図 5.2 に初期設定関数のフローチャートを示します。

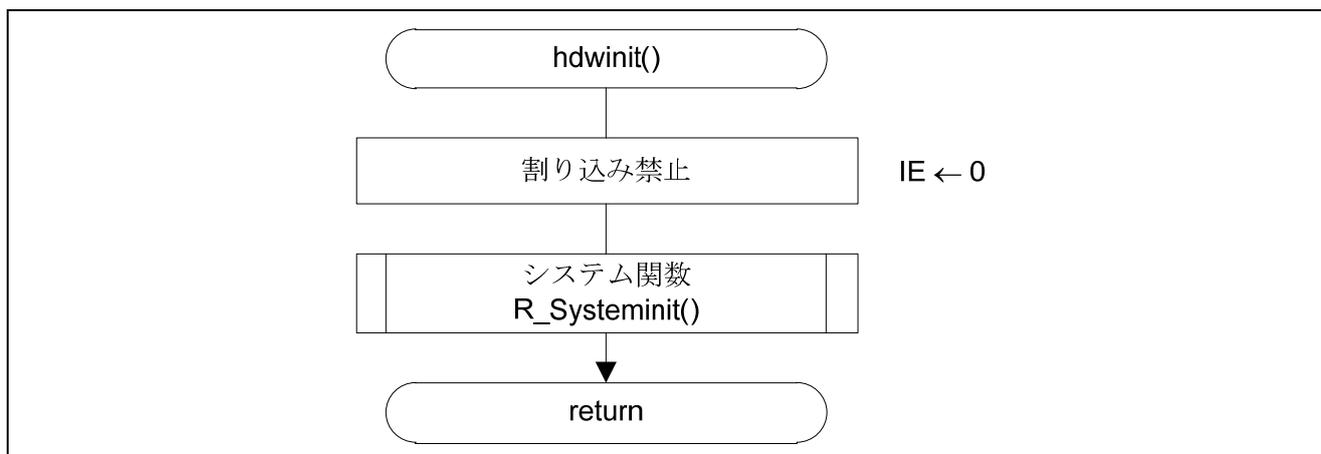


図 5.2 初期設定関数

5.7.2 システム関数

図 5.3 にシステム関数のフローチャートを示します。

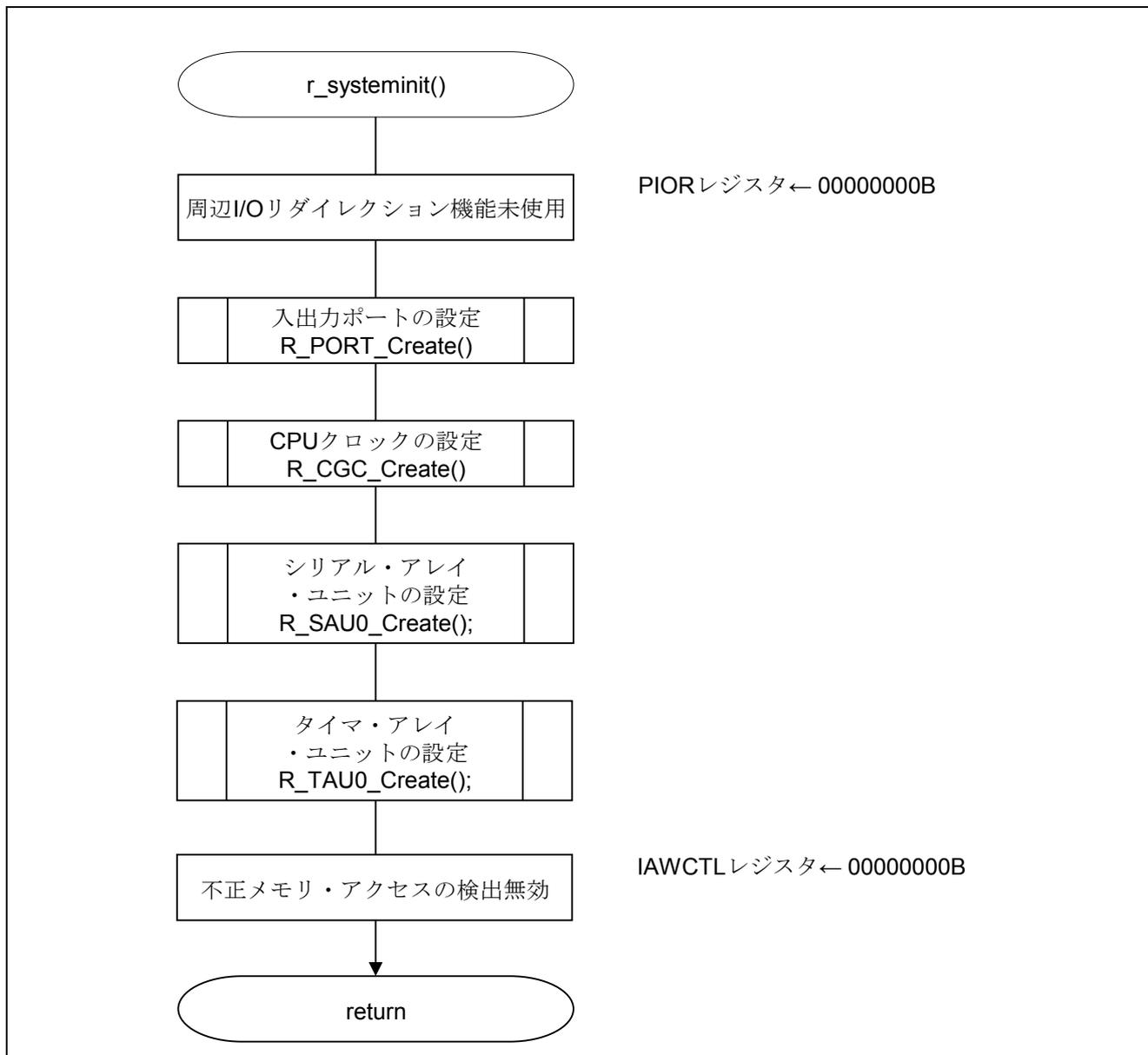


図 5.3 システム関数

5.7.3 入出力ポートの設定

図 5.4 に入出力ポートのフローチャートを示します。

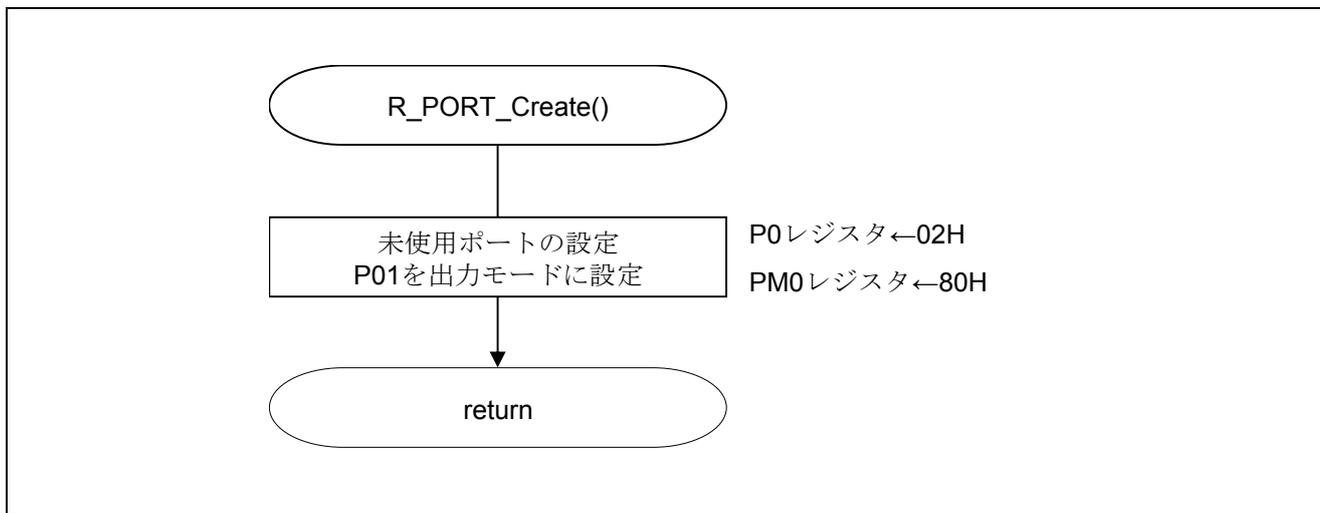


図 5.4 入出力ポートの設定

注 未使用ポートの設定については、RL78/G13 初期設定 (R01AN2575J) アプリケーションノート“フローチャート”を参照して下さい。

注意 未使用のポートは、端子処理などを適切に行い、電気的特性を満たすように設計してください。また、未使用の入力専用ポートは個別に抵抗を介して VDD 又は Vss に接続して下さい。

BUSY 信号出力用のポート設定

- ・ポート・レジスタ 0 (P0)
 - ・ポート・モード・レジスタ 0 (PM0)
- 各ポートの入出力モードと、出力ラッチの選択

略号 : P0

7	6	5	4	3	2	1	0
0	P06	P05	P04	P03	P02	P01	P00
0	x	x	x	x	x	1	x

ビット 1

P01	出力データの制御 (出力モード時)	入力データの読み出し (入力モード時)
0	0 を出力	ロウ・レベルを入力
1	1 を出力	ハイ・レベルを入力

略号 : PM0

7	6	5	4	3	2	1	0
1	PM06	PM05	PM04	PM03	PM02	PM01	PM00
1	x	x	x	x	x	0	x

ビット 1

PM01	P11 の入出力モードの選択
0	出力モード (出力バッファ・オン)
1	入力モード (出力バッファ・オフ)

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

5.7.4 CPU クロックの設定

図 5.5 に CPU クロックの設定のフローチャートを示します。

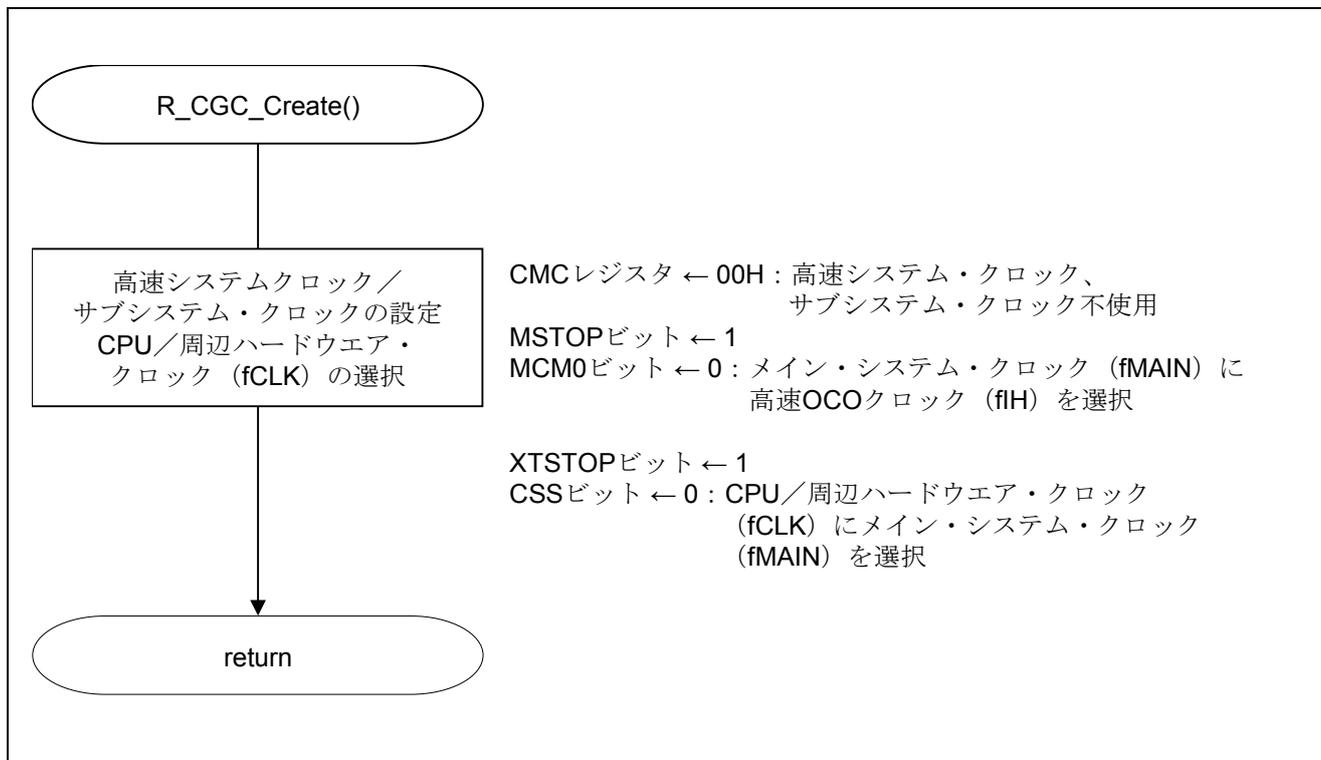


図 5.5 CPU クロックの設定

注意 CPU クロックの設定 (R_CGC_Create()) については、RL78/G13 初期設定 (R01AN2575J) アプリケーションノート “フローチャート” を参照して下さい。

5.7.5 SAU0 の設定

図 5.6 に SAU0 の設定のフローチャートを示します。

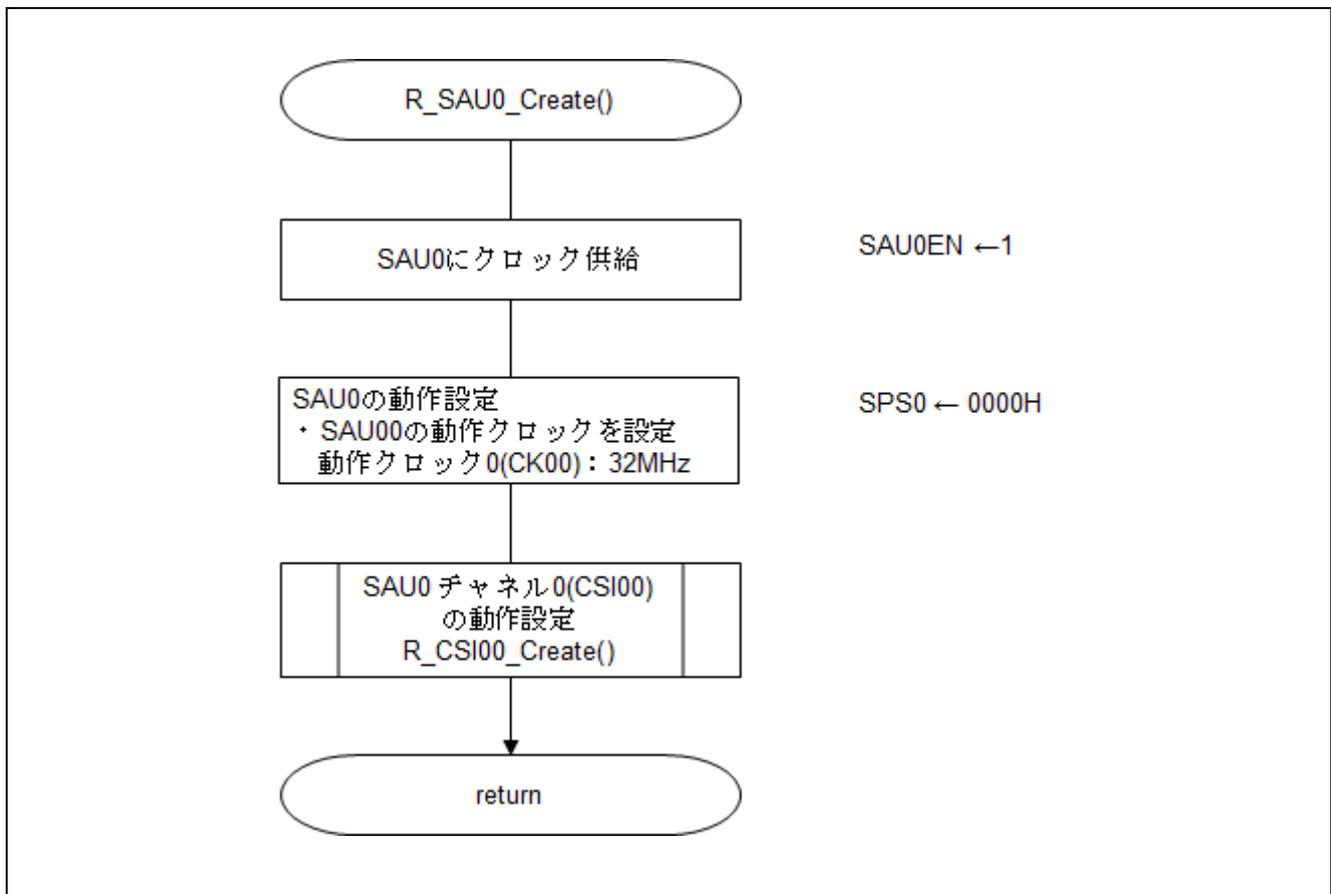


図 5.6 SAU0 の設定

SAU0 へのクロック供給開始

- ・周辺イネーブル・レジスタ 0 (PER0)
SAU0 へのクロック供給を開始します。

略号 : PER0

7	6	5	4	3	2	1	0
RTCEN	IICA1EN	ADCEN	IICA0EN	SAU1EN	SAU0EN	TAU1EN	TAU0EN
x	x	x	x	x	1	x	x

ビット 2

SAU0EN	シリアル・アレイ・ユニット 0 の入力クロックの制御
0	入力クロック供給停止
1	入力クロック供給

注意 レジスタ設定の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

シリアル動作クロックの選択

- ・シリアル・クロック選択レジスタ 0 (SPS0)
SAU0 の動作クロックを選択します。

略号 : SPS0

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	0	PRS 013	PRS 012	PRS 011	PRS 010	PRS 003	PRS 002	PRS 001	PRS 000
0	0	0	0	0	0	0	0	x	x	x	x	0	0	0	0

ビット 3-0

PRS 003	PRS 002	PRS 001	PRS 000	動作クロック (CK00) の選択					
				f_{CLK}	$f_{CLK} =$ 2 MHz	$f_{CLK} =$ 5 MHz	$f_{CLK} =$ 10 MHz	$f_{CLK} =$ 20 MHz	$f_{CLK} =$ 32 MHz
0	0	0	0	f_{CLK}	2 MHz	5 MHz	10 MHz	20 MHz	32 MHz
0	0	0	1	$f_{CLK}/2$	1 MHz	2.5 MHz	5 MHz	10 MHz	16 MHz
0	0	1	0	$f_{CLK}/2^2$	500 kHz	1.25 MHz	2.5 MHz	5 MHz	8 MHz
0	0	1	1	$f_{CLK}/2^3$	250 kHz	625 kHz	1.25 MHz	2.5 MHz	4 MHz
0	1	0	0	$f_{CLK}/2^4$	125 kHz	313 kHz	625 kHz	1.25 MHz	2 MHz
0	1	0	1	$f_{CLK}/2^5$	62.5 kHz	156 kHz	313 kHz	625 kHz	1 MHz
0	1	1	0	$f_{CLK}/2^6$	31.3 kHz	78.1 kHz	156 kHz	313 kHz	500 kHz
0	1	1	1	$f_{CLK}/2^7$	15.6 kHz	39.1 kHz	78.1 kHz	156 kHz	250 kHz
1	0	0	0	$f_{CLK}/2^8$	7.81 kHz	19.5 kHz	39.1 kHz	78.1 kHz	125 kHz
1	0	0	1	$f_{CLK}/2^9$	3.91 kHz	9.77 kHz	19.5 kHz	39.1 kHz	62.5 kHz
1	0	1	0	$f_{CLK}/2^{10}$	1.95 kHz	4.88 kHz	9.77 kHz	19.5 kHz	31.3 kHz
1	0	1	1	$f_{CLK}/2^{11}$	977 Hz	2.44 kHz	4.88 kHz	9.77 kHz	15.6 kHz
1	1	0	0	$f_{CLK}/2^{12}$	488 Hz	1.22 kHz	2.44 kHz	4.88 kHz	7.81 kHz
1	1	0	1	$f_{CLK}/2^{13}$	244 Hz	610 Hz	1.22 kHz	2.44 kHz	3.91 kHz
1	1	1	0	$f_{CLK}/2^{14}$	122 Hz	305 Hz	610 Hz	1.22 kHz	1.95 kHz
1	1	1	1	$f_{CLK}/2^{15}$	61 Hz	153 Hz	305 Hz	610 Hz	977 Hz

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

5.7.6 SAU0 チャンネル 0 (CSI00) の動作設定

図 5.7 に SAU0 チャンネル 0 (CSI00) の動作設定のフローチャートを示します。

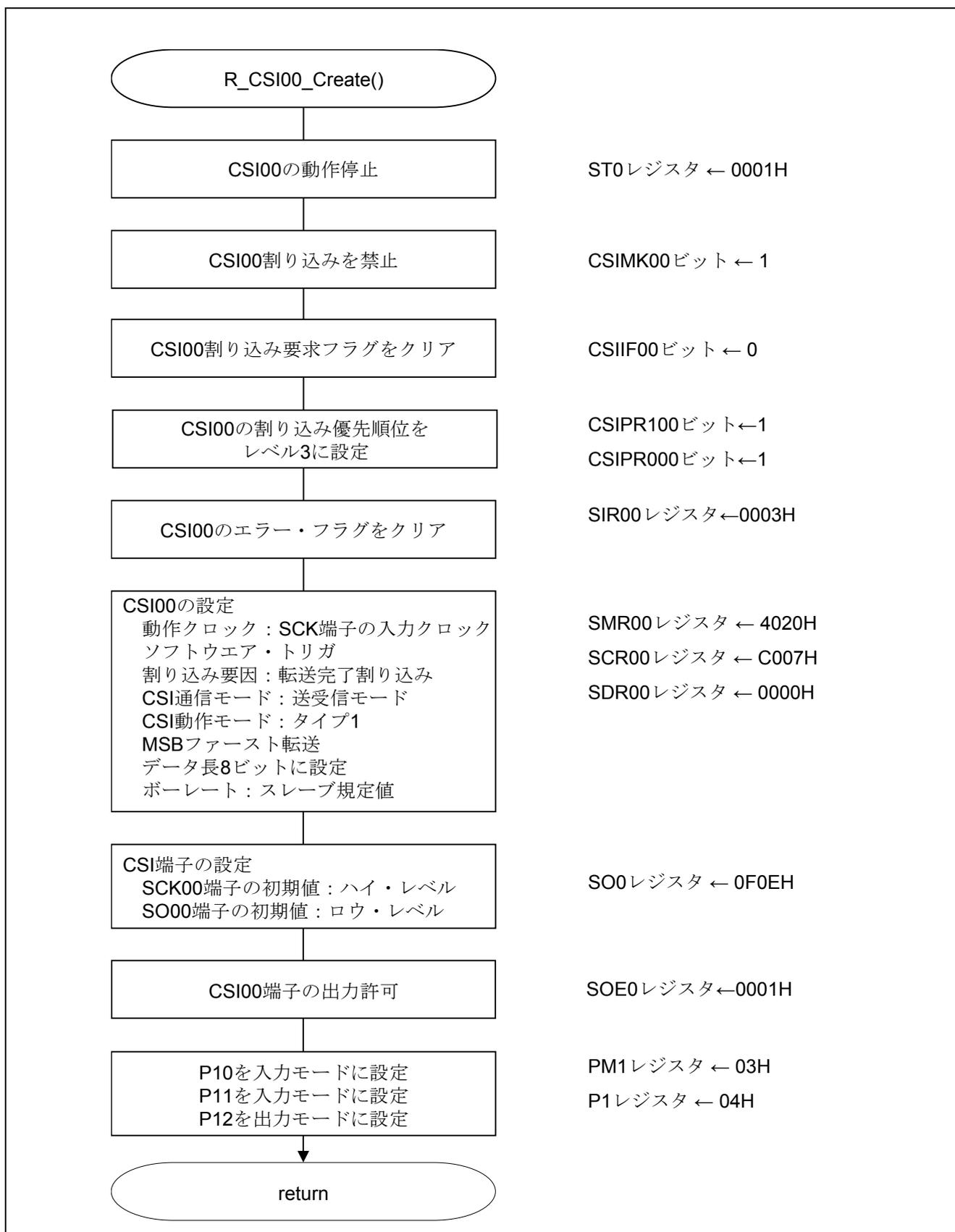


図 5.7 SAU0 チャンネル 0 (CSI00) の動作設定

シリアル・チャンネル 0 の動作停止

- ・シリアル・チャンネル停止レジスタ 0 (ST0)
シリアル・チャンネル 0 の通信/カウントを停止します。

略号 : ST0

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	0	0	0	0	0	ST0 3	ST0 2	ST0 1	ST0 0
0	0	0	0	0	0	0	0	0	0	0	0	x	x	x	1

ビット 0

ST00	チャンネル 0 の動作停止トリガ
0	トリガ動作せず
1	SE00 ビットを 0 にクリアし、通信動作を停止する

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

転送完了割り込みの優先順位設定

- ・優先順位指定フラグ・レジスタ 00H (PR00H)
 - ・優先順位指定フラグ・レジスタ 10H (PR10H)
- 割り込みの優先順位を設定

略号 : PR00H

7	6	5	4	3	2	1	0
SREPR00	SRPR00	STPR00			SREPR02	SRPR02	STPR02
TMPR001	CSIPR001	CSIPR000	DMAPR01	DMAPR00	TMPR011	CSIPR021	CSIPR020
H	IICPR001	IICPR000			H	IICPR021	IICPR020
x	x	1	x	x	x	x	x

略号 : PR10H

7	6	5	4	3	2	1	0
SREPR10	SRPR10	STPR10			SREPR12	SRPR12	STPR12
TMPR101	CSIPR101	CSIPR100	DMAPR11	DMAPR10	TMPR111	CSIPR121	CSIPR120
H	IICPR101	IICPR100			H	IICPR121	IICPR120
x	x	1	x	x	x	x	x

5 ビット

CSIPR000	CSIPR100	優先順位レベルの選択
0	0	レベル 0 を指定 (高優先順位)
0	1	レベル 1 を指定
1	0	レベル 2 を指定
1	1	レベル 3 を指定 (低優先順位)

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

CSI00 のエラー・フラグのクリア

- ・シリアル・フラグ・クリア・トリガ・レジスタ 00 (SIR00)
SAU0 チャンネル 0 の各エラーをクリア

略号 : SIR00

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0		
0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	PEC T00	OVC T00
0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1

ビット 1

PECT00	チャンネル 0 のパリティ・エラー・フラグのクリア・トリガ
0	クリアしない
1	SSR00 レジスタの PEF00 ビットを 0 にクリアする

ビット 0

OVCT00	チャンネル 0 のオーバーラン・エラー・フラグのクリア・トリガ
0	クリアしない
1	SSR00 レジスタの OVF00 ビットを 0 にクリアする

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

SAU0 チャンネル 0 の動作モード設定

- ・シリアル・モード・レジスタ 00 (SMR00)
 - 動作クロック (f_{MCK}) の選択
 - シリアル・クロック (f_{SCK}) 入力の使用可否
 - スタート・トリガ設定、動作モード設定
 - 割り込み要因の選択

略号 : SMR00

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
CKS00	CCS00	0	0	0	0	0	STS00	0	SIS00	1	0	0	MD002	MD001	MD000
0	1	0	0	0	0	0	0	0	0	1	0	0	0	0	0

ビット 1 5

CKS00	チャンネル 0 の動作クロック (f_{MCK}) の選択
0	SPS0 レジスタで設定した動作クロック CK00
1	SPS0 レジスタで設定した動作クロック CK01

ビット 1 4

CCS00	チャンネル 0 の転送クロック (f_{TCLK}) の選択
0	CKS00 ビットで指定した動作クロック f_{MCK} の分周クロック
1	SCK00 端子からの入力クロック f_{SCK} (CSI モードのスレーブ転送)

ビット 8

STS00	スタート・トリガ要因の選択
0	ソフトウェア・トリガのみ有効
1	RxDq 端子の有効エッジ (UART 受信時に選択)

ビット 2 - 1

MD002	MD001	チャンネル 0 の動作モードの設定
0	0	CSI モード
0	1	UART モード
1	0	簡易 I2C モード
1	1	設定禁止

ビット 0

MD000	チャンネル 0 の割り込み要因の選択
0	転送完了割り込み
1	バッファ空き割り込み

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

SAU0 チャンネル 0 の動作モード設定

- ・シリアル通信動作設定レジスタ 00 (SCR00)
 - 動作クロック (f_{MCK}) の選択
 - シリアル・クロック (f_{SCK}) 入力の使用可否
 - スタート・トリガ設定、動作モード設定
 - 割り込み要因の選択

略号 : SCR00

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
TXE	RXE	DAP	CKP	0	EOC	PTC	PTC	DIR	0	SLC	SLC	0	1	DLS	DLS
00	00	00	00	0	00	001	000	00	0	001	000	0	1	001	000
1	1	0	0	0	0	0	0	0	0	0	0	0	1	1	1

ビット 15 - 14

TXE00	RXE00	チャンネル 0 の動作モードの設定
0	0	通信禁止
0	1	受信のみを行う
1	0	送信のみを行う
1	1	送受信を行う

ビット 13 - 12

DAP00	CKP00	CSI モードでのデータとクロックの位相選択	タイプ
0	0		1
0	1		2
1	0		3
1	1		4

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

略号 : SCR00

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
TXE 00	RXE 00	DAP 00	CKP 00	0	EOC 00	PTC 001	PTC 000	DIR 00	0	SLC 001	SLC 000	0	1	DLS 001	DLS 000
1	1	0	0	0	0	0	0	0	0	0	0	0	1	1	1

ビット 7

DIR00	CSI、UART モードでのデータ転送順序の選択
0	MSB ファースト で入出力を行う
1	LSB ファーストで入出力を行う

ビット 1 - 0

DLS001	DLS000	CSI、UART モードでのデータ長の設定
0	0	9 ビット・データ長 (SDR00 レジスタのビット 0-8 に格納) (UART0 モード時のみ選択可)
1	0	7 ビット・データ長 (SDR00 レジスタのビット 0-6 に格納)
1	1	8 ビット・データ長 (SDR00 レジスタのビット 0-7 に格納)
その他		設定禁止

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

SO00 端子の出力値設定

- ・シリアル出力レジスタ 0 (SO0)

シリアル・データ出力端子、シリアル・クロック出力端子の出力値を設定

略号 : SO0

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	CKO 03	CKO 02	CKO 01	CKO 00	0	0	0	0	SO 03	SO 02	SO 01	SO 00
0	0	0	0	x	x	x	x	0	0	0	0	x	x	x	0

ビット 0

SO00	チャンネル 0 のシリアル・データ出力
0	シリアル・データ出力値が "0"
1	シリアル・データ出力値が "1"

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

シリアル通信動作での出力許可設定

- ・シリアル出力許可レジスタ 0 (SOE0)

シリアル通信動作の出力許可を設定

略号 : SOE0

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	0	0	0	0	0	SOE 03	SOE 02	SOE 01	SOE 00
0	0	0	0	0	0	0	0	0	0	0	0	x	x	x	1

ビット 0

SOE00	チャンネル 0 のシリアル出力許可/停止
0	シリアル通信動作による出力停止
1	シリアル通信動作による出力許可

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

SCK00 端子、SO00 端子、SI00 端子のポート設定

- ・ポート・レジスタ 1 (P1)
 - ・ポート・モード・レジスタ 1 (PM1)
- 各ポートの入出力モードと、出力ラッチの選択

略号 : P1

7	6	5	4	3	2	1	0
P17	P16	P15	P14	P13	P12	P11	P10
x	x	x	x	x	1	x	x

ビット 2

P12	出力データの制御 (出力モード時)	入力データの読み出し (入力モード時)
0	0 を出力	ロウ・レベルを入力
1	1 を出力	ハイ・レベルを入力

略号 : PM1

7	6	5	4	3	2	1	0
PM17	PM16	PM15	PM14	PM13	PM12	PM11	PM10
x	x	x	x	x	0	1	1

ビット 2

PM12	P12 の入出力モードの選択
0	出力モード (出力バッファ・オン)
1	入力モード (出力バッファ・オフ)

ビット 1

PM11	P11 の入出力モードの選択
0	出力モード (出力バッファ・オン)
1	入力モード (出力バッファ・オフ)

ビット 0

PM10	P10 の入出力モードの選択
0	出力モード (出力バッファ・オン)
1	入力モード (出力バッファ・オフ)

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

5.7.7 メイン処理

図 5.8 にメイン処理のフローチャートを示します。

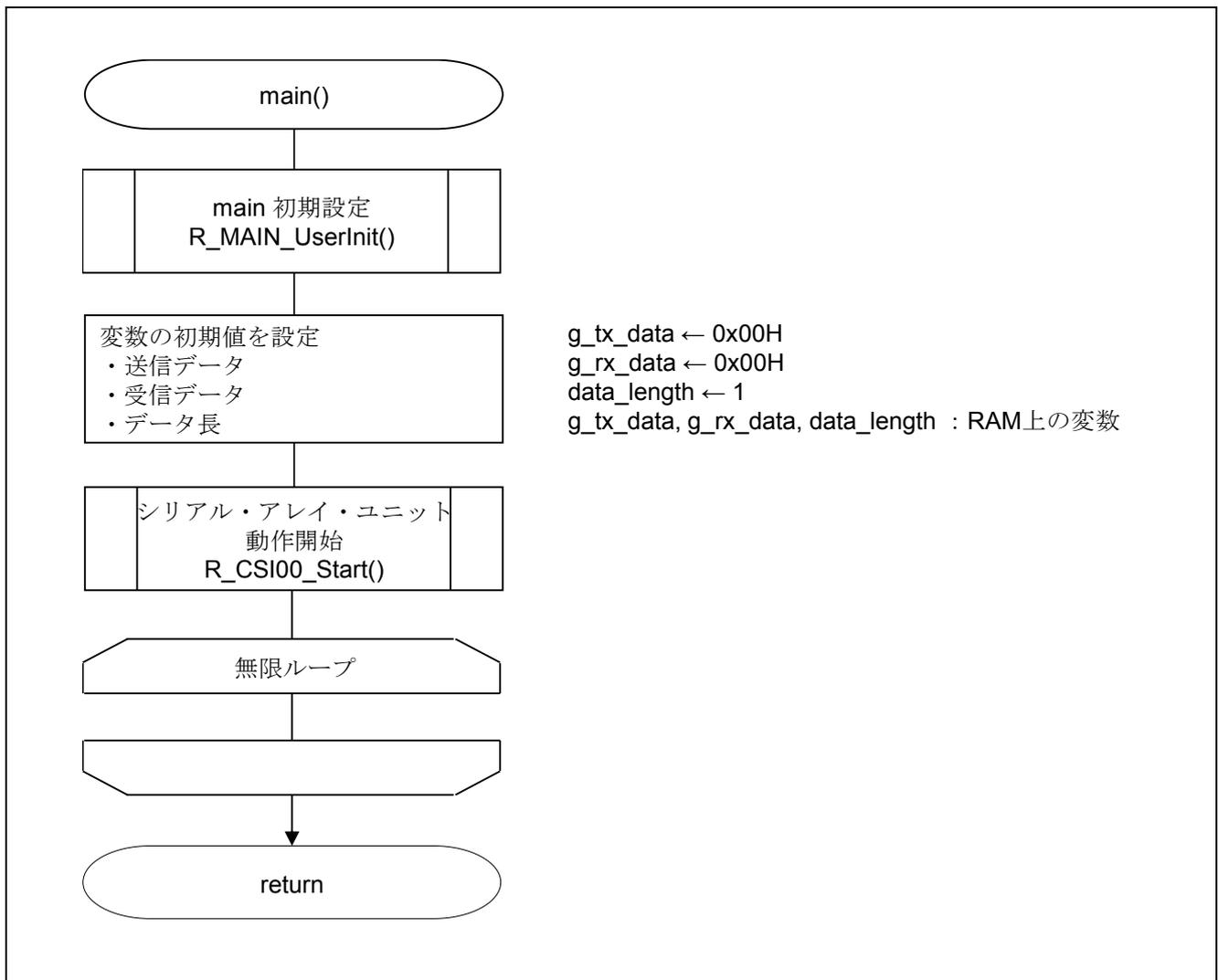


図 5.8 メイン処理

注意 無限ループについては 5.7.9 メイン処理内の無限ループをご参照ください。

メイン初期設定

図 5.9 にメイン初期設定のフローチャートを示します。

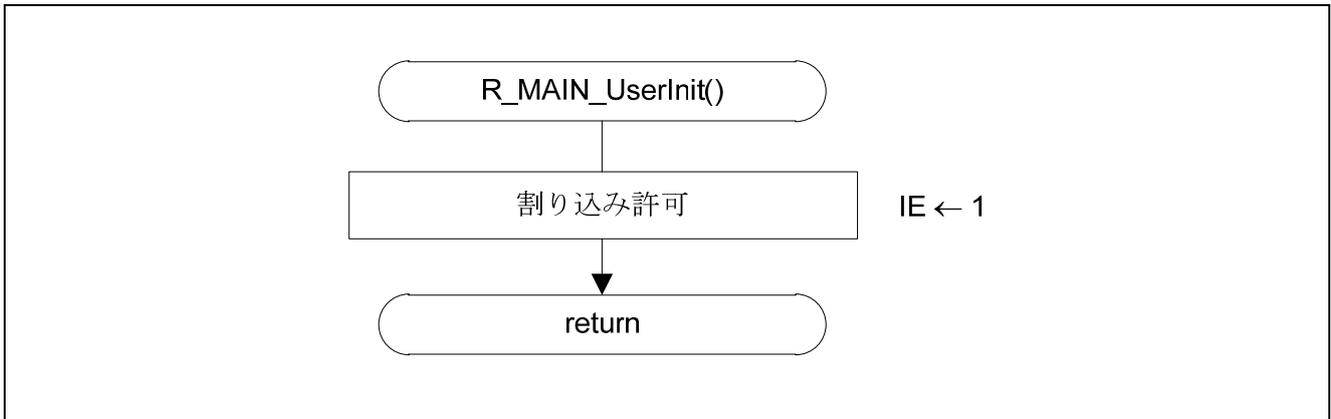


図 5.9 メイン初期設定

5.7.8 SAU0 チャンネル 0 (CSI00) の動作開始処理

図 5.10 に SAU0 チャンネル 0 (CSI00) の動作開始処理のフローチャートを示します。

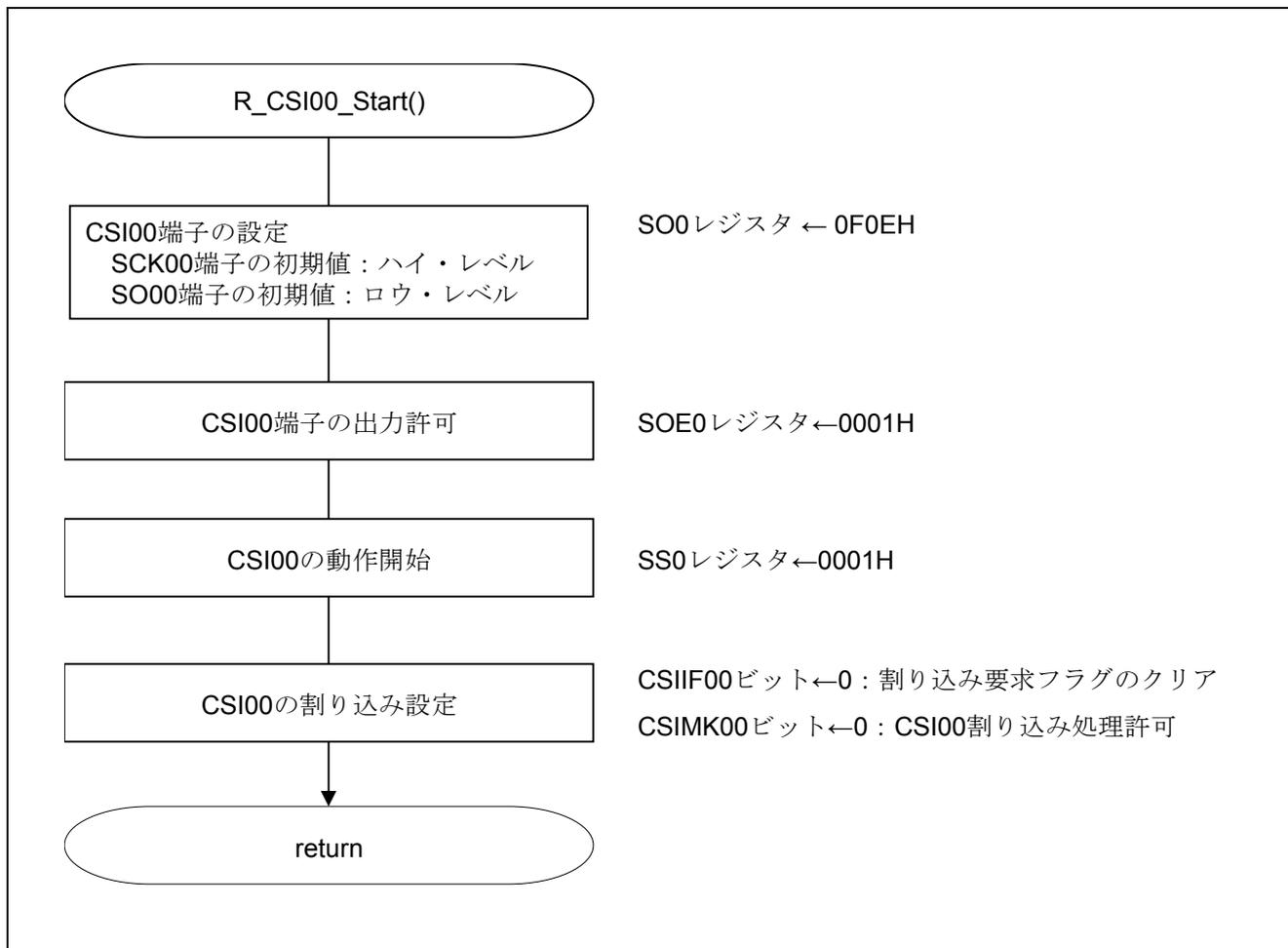


図 5.10 SAU0 チャンネル 0 (CSI00) の動作開始処理

転送完了割り込みの設定

- ・割り込み要求フラグ・レジスタ 0H (IF0H)
割り込み要求フラグをクリア
- ・割り込みマスク・フラグ・レジスタ 0H (MK0H)
割り込み処理許可

略号 : IF0H

7	6	5	4	3	2	1	0
SREIF0 TMIF01H	SRIF0 CSIF01 IICIF01	STIF0 CSIF00 IICIF00	DMAIF1	DMAIF0	SREIF2 TMIF11H	SRIF2 CSIF21 IICIF21	STIF2 CSIF20 IICIF20
x	x	0	x	x	x	x	x

ビット 5

CSIF00	割り込み要求フラグ
0	割り込み要求信号が発生していない
1	割り込み要求信号が発生し、割り込み要求状態

略号 : MK0H

7	6	5	4	3	2	1	0
SREMK0 TMMK01H	SRMK0 CSIMK01 IICMK01	STMK0 CSIMK00 IICMK00	DMAMK1	DMAMK0	SREMK2 TMMK11H	SRMK2 CSIMK21 IICMK21	STMK2 CSIMK20 IICMK20
x	x	0	x	x	x	x	x

ビット 5

CSIMK00	割り込み処理の制御
0	割り込み処理許可
1	割り込み処理禁止

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

シリアル通信許可設定

- ・シリアル・チャンネル開始レジスタ 0 (SS0)
シリアル通信ノカウント開始許可設定

略号 : SS0

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	0	0	0	0	0	SS0	SS0	SS0	SS0
0	0	0	0	0	0	0	0	0	0	0	0	3	2	1	0
0	0	0	0	0	0	0	0	0	0	0	0	x	x	x	1

ビット 0

SS00	チャンネル 0 の動作開始トリガ
0	トリガ動作せず
1	SE00 ビットに 1 をセットし、通信待機状態に遷移する

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

備考 SS0 レジスタの読み出し値は常に 0000H となります。

5.7.9 メイン処理内の無限ループ

図 5.11 にメイン処理内の無限ループのフローチャートを示します。

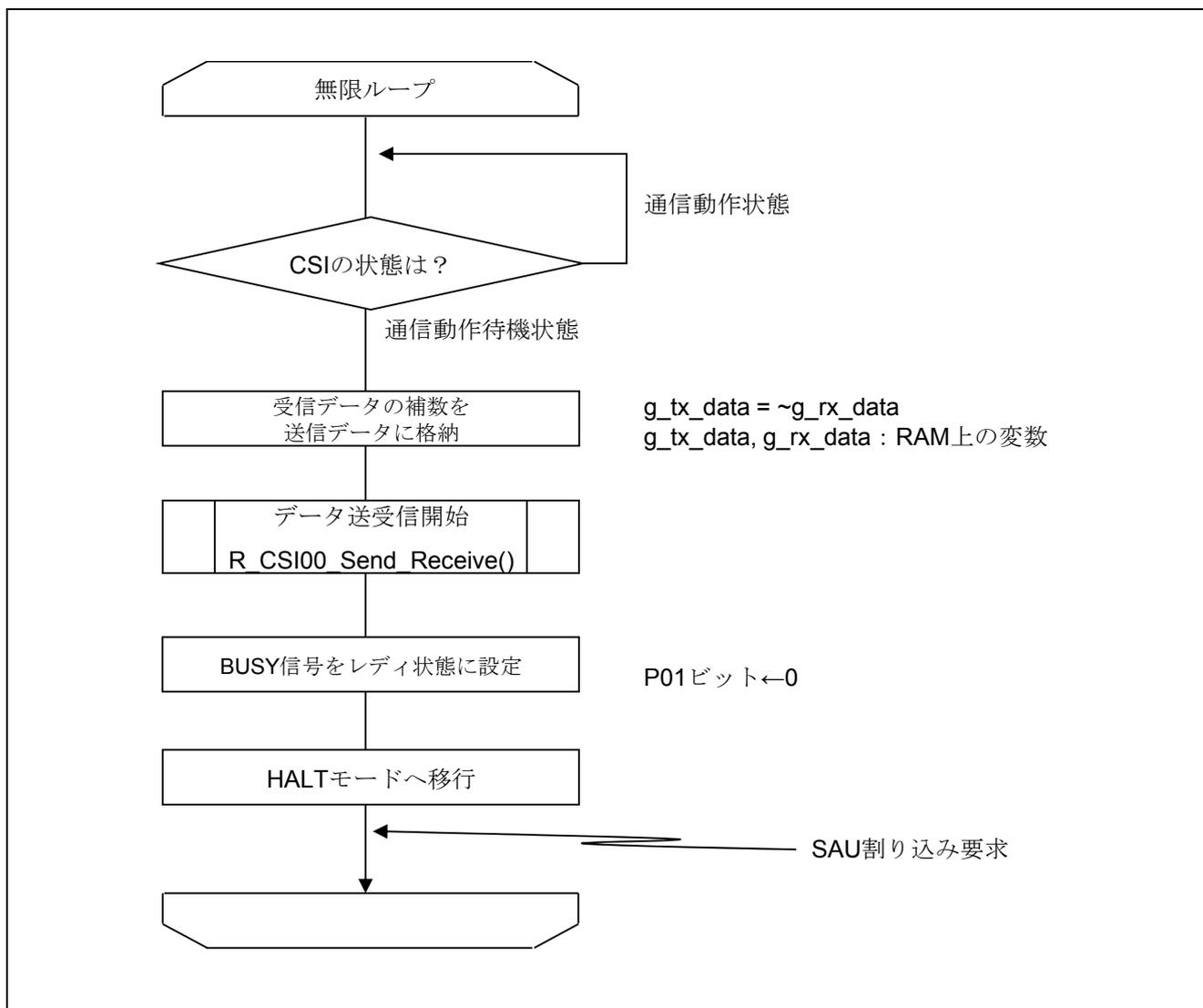


図 5.11 メイン処理内の無限ループ

通信状態の確認

- ・シリアル・ステータス・レジスタ 00 (SSR00)

シリアル・アレイ・ユニット 0 チャンネル 0 の通信ステータス、エラー発生状況を表示

略号 : SSR00

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	0	0	TSF 00	BFF 00	0	0	0	PEF 00	OVF 00
0	0	0	0	0	0	0	0	0	0/1	x	0	0	0	x	x

ビット 6

TSF00	チャンネル 0 の通信状態表示フラグ
0	通信動作停止状態または通信動作待機状態
1	通信動作状態

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

5.7.10 CSI00 データ送受信開始処理

図 5.12、図 5.13 に CSI00 データ送受信開始処理のフローチャートを示します。

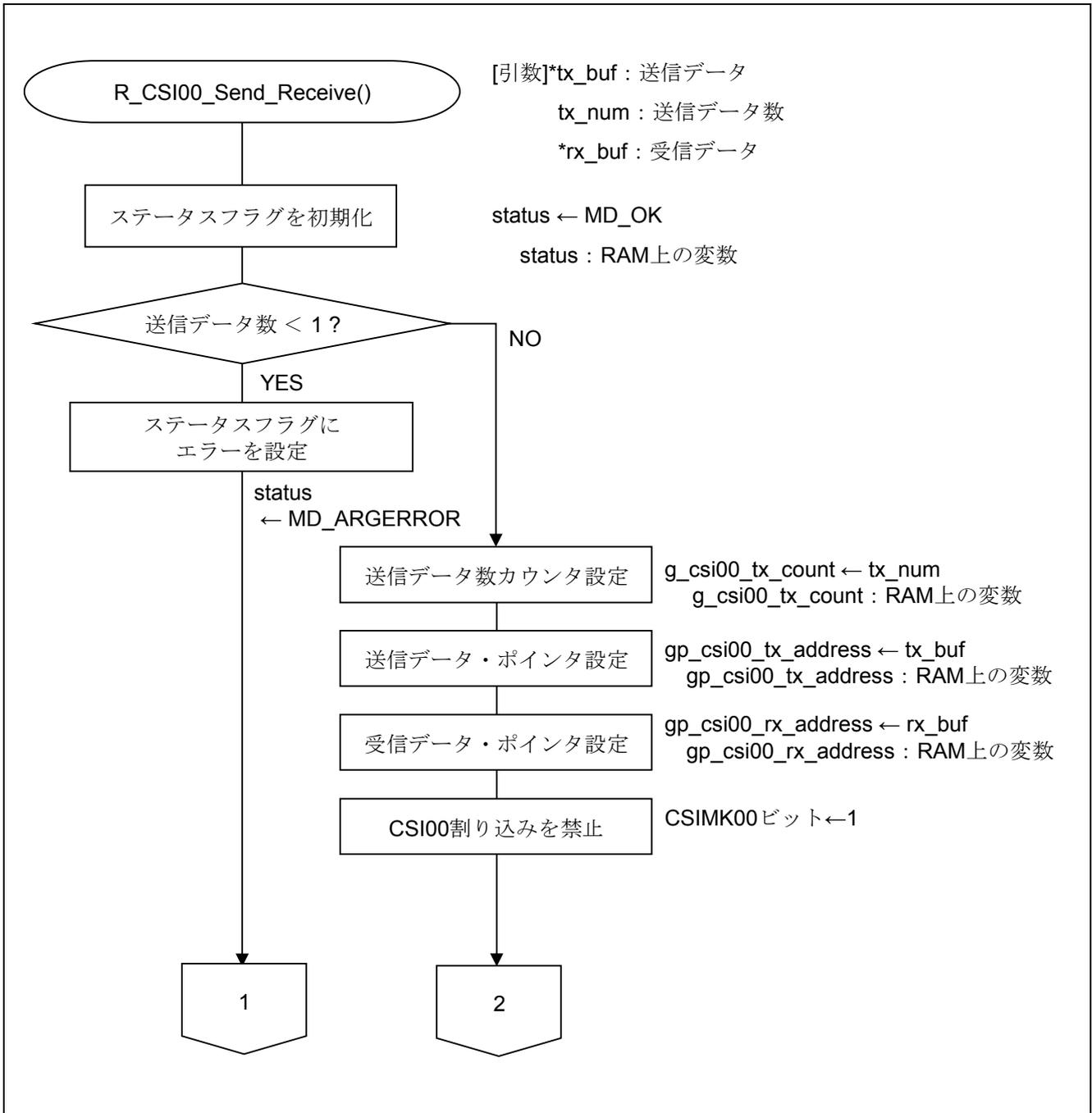


図 5.12 CSI00 データ送受信開始処理(1/2)

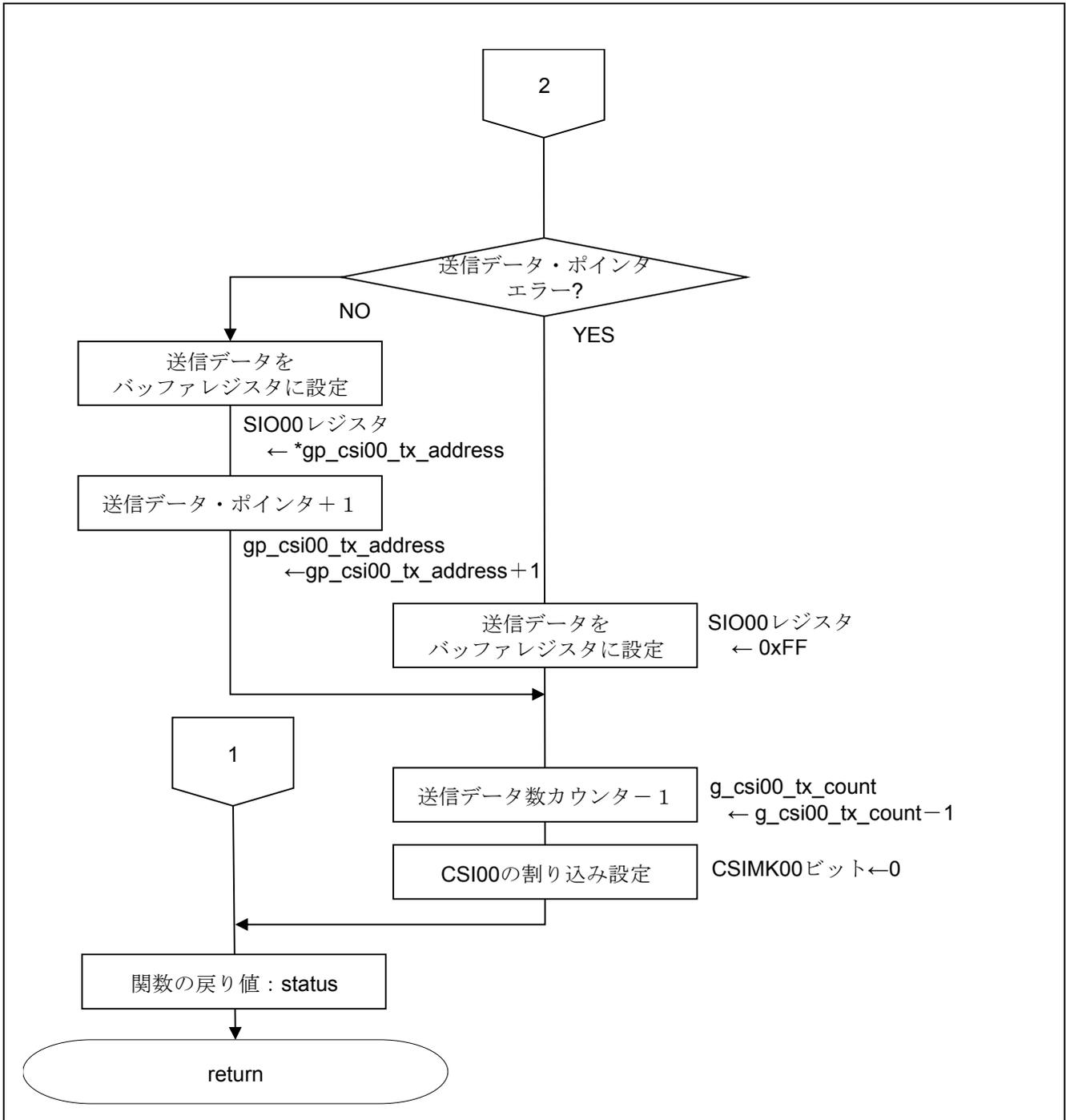
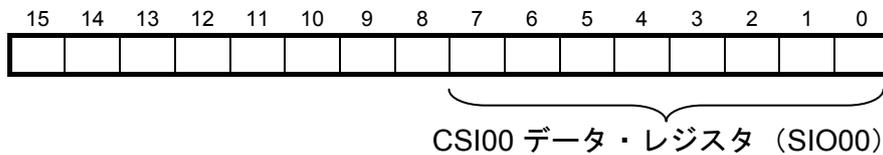


図 5.13 CSI00 データ送受信開始処理(2/2)

送信データの設定

- ・シリアル・データ・レジスタ 00 (SDR00)
送信データを設定し、送信動作を開始

略号 : SDR00



下位 8 ビットに送信データ書き込みます。

下位 8 ビットへは SIO00 レジスタとしてアクセスします。

注意 レジスタ設定方法の詳細については、RL78/G13 ユーザーズマニュアル ハードウェア編を参照してください。

5.7.11 CSI00 の転送完了割り込み処理

図 5.14 に CSI00 の転送完了割り込み処理のフローチャートを示します。

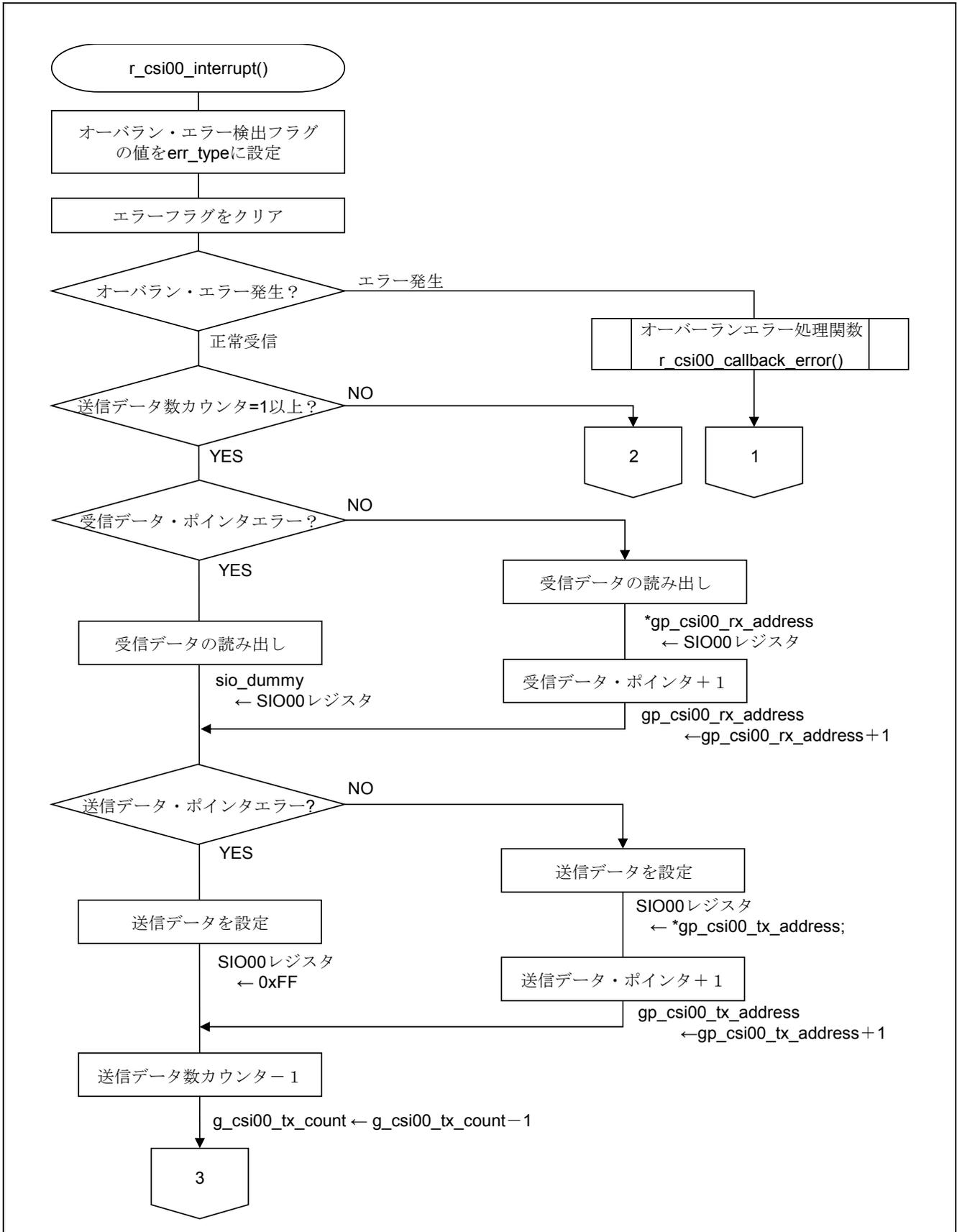


図 5.14 CSI00 の転送完了割り込み処理(1/2)

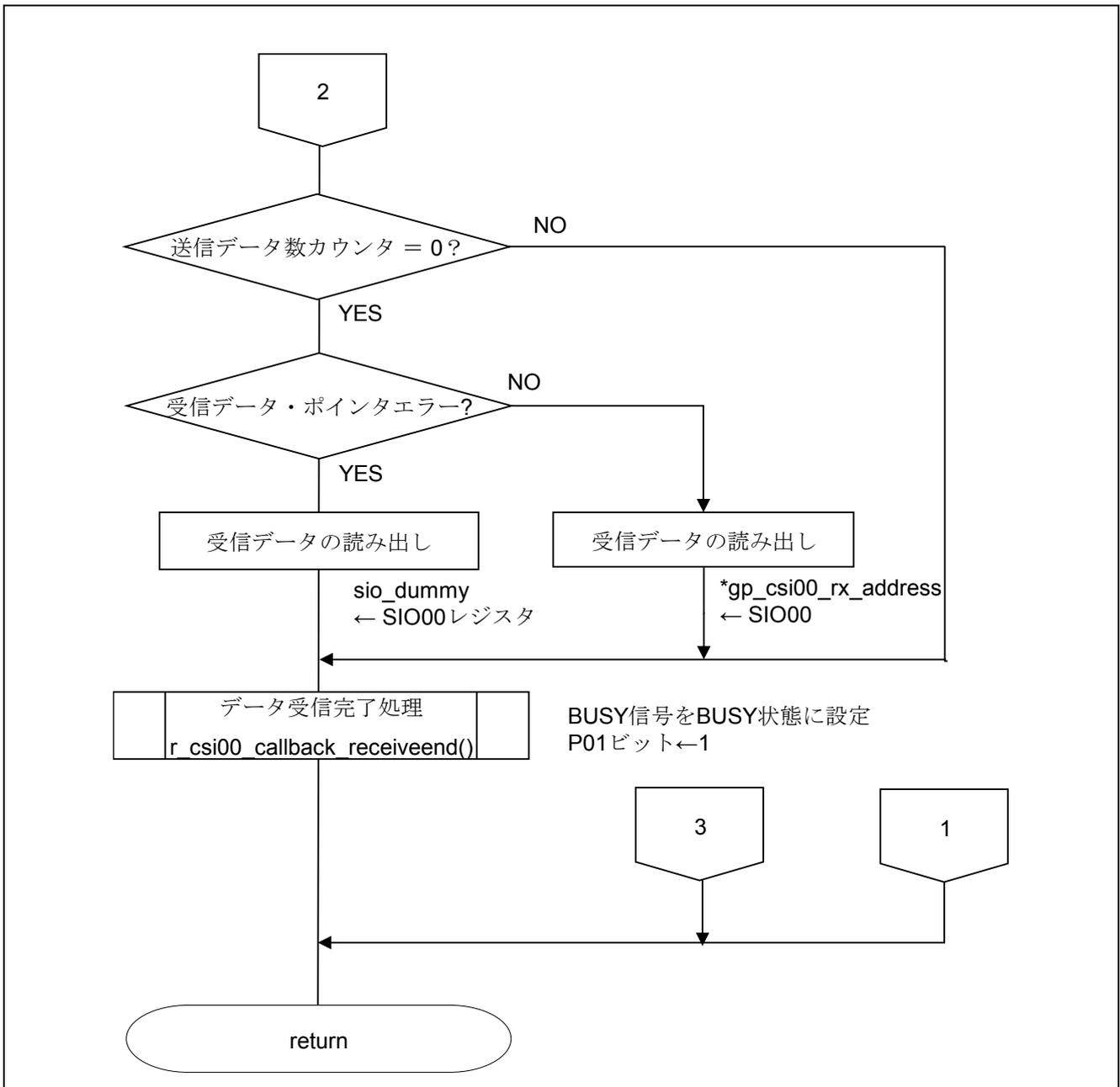


図 5.15 CSI00 の転送完了割り込み処理(2/2)

5.7.12 データ受信完了処理

図 5.16 にデータ受信完了処理のフローチャートを示します。

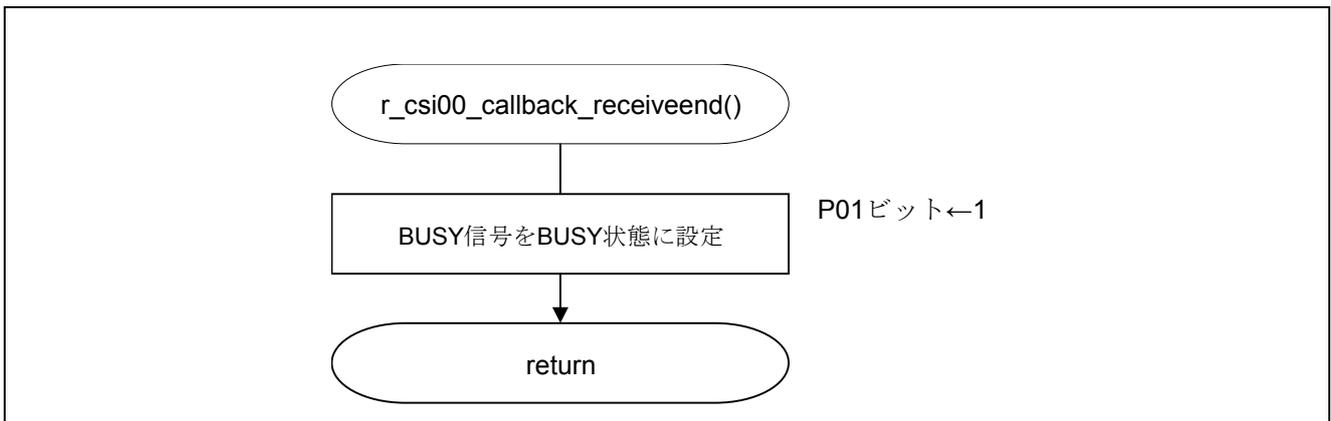


図 5.16 データ受信完了処理

6. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

7. 参考ドキュメント

RL78/G13 ユーザーズマニュアル ハードウェア編 (R01UH0146J)

RL78 ファミリー ユーザーズマニュアル ソフトウェア編 (R01US0015J)

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問い合わせ先

<http://japan.renesas.com/contact>

改訂記録	RL78/G13 グループ シリアル・アレイ・ユニット 3 線シリアル I/O (スレーブ送受信) CC-RL
------	--

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2015.04.16	—	初版発行
2.00	2015.07.01	7	表 2.1 に e ² studio のバージョン情報を追加

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレス（予約領域）のアクセス禁止

【注意】リザーブアドレス（予約領域）のアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

同じグループのマイコンでも型名が違くと、内部ROM、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、
家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、
防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っていません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサスエレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町 2-6-2（日本ビル）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/contact/>