お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ（http://www.renesas.com）

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社（http://www.renesas.com）

【問い合わせ先】http://japan.renesas.com/inquiry

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したものですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。

   標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット

   高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）

   特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

H8/300H Tiny シリーズ

MAXIM ΣΔAD 変換（16 ビット）接続例

要旨

16 ビット MAX1408ΣΔAD 変換結果を、クロックを与えてシリアルで H8/36014CPU に取り込んで、4 桁の 16 進数で 7 セグメント LED に表示します。

動作確認デバイス

H8/300H Tiny シリーズ　H8/36014CPU

目次

1. 仕様

1. 図 1 にシリアル出力アナログデジタルコンバータ（以下 ADC と称します）接続例のハードウエア構成を示します。ADC のアナログ入力端子 0（IN0 端子）に入力されたアナログ電圧を 16 ビットデルタシグマ変調器で A/D 変換します。
2. 変換結果は、マイコンから外部シリアルクロックを印加して同期式シリアル通信でマイコンに取り込みます。
3. 7 セグメント LED 表示は、受信したの 16 ビットデータを 16 進数 4 桁に変換して表示します。

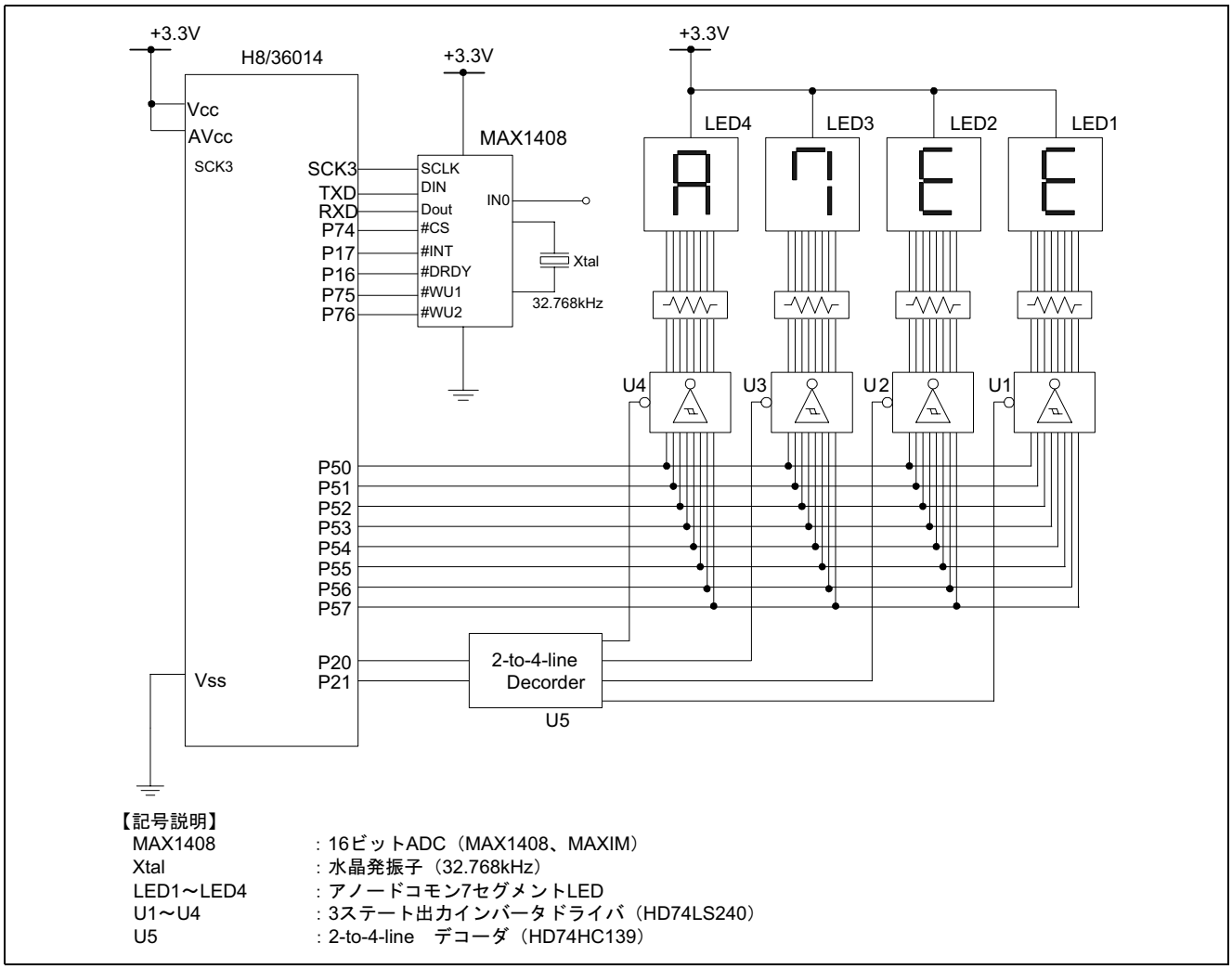


図 1 ハードウエア構成

4. 本タスク例における H8/36014 の動作電圧（Vcc）およびアナログ電源電圧（AVcc）は 3.3V、OSC クロック周波数は 10MHz です。
5. 本タスク例で使用している ADC は、MAXIM 製シリアル出力アナログデジタルコンバータ（型名：MAX1408）です。以下に仕様を示します。
   A. MAX1408 の特徴を示します。
      a. 電源電圧：+2.7V～+3.6V
      b. 消費電流：1.15mA（スリープモード時 2.5μA）
      c. パッケージ：SSOP28pin
      d. マルチチャンネル 16 ビットシグマデルタ ADC
   B. MAX1418 はデルタシグマ変調器を使用し、A/D 変換を行います。分解能が 16 ビットと比較的高いので、医療器具、工業制御機器、ポータブル機器、自動計測、ロボットなどに応用されています。
6. 本タスク例の動作は以下の通りです。
   A. MAX1418 のアナログ入力端子 0（IN0 端子）に入力された電圧を、外付けの水晶発振子のクロックを用いてデルタシグマ変調します。
   B. 16 ビット A/D に変換されたデータをシリアルクロックを与えてマイコンに取り込みます。
   C. 取り込んだ 16 ビットのデータを 16 進数 4 桁に変換して LED に表示します。
   D. 例えば、IN0 端子に電圧 0.82V が印加された場合、A/D 変換後の 16 ビットデータは「1010 0111 1110 1110」で、マイコンに取り込んで 16 進数に変換して LED に表示すると「A7EE」となります。
   E. 基準電圧の 1.25V の LED 表示は「FFFF」で、0V の LED 表示は「0000」となります。
7. 本タスク例では、7 セグメント LED を表示させるためにポート出力を 3 ステート出力インバータドライバ（HD74LS240）に入力して、ドライバの出力を 7 セグメント LED のカソードに接続しています。また 4 個の 7 セグメント LED を表示させるためのポートはすべての 7 セグメント LED に接続されており、7 セグメント LED の表示切替は、3 ステートインバータドライバのイネーブル端子により制御しています。また、7 セグメント LED の表示切替を行うための信号生成は、2-to-4-line デコーダ（HD74HC139）を使用して、2 本のポート出力により制御します。図 2 に 7 セグメント LED 制御方法について示します。

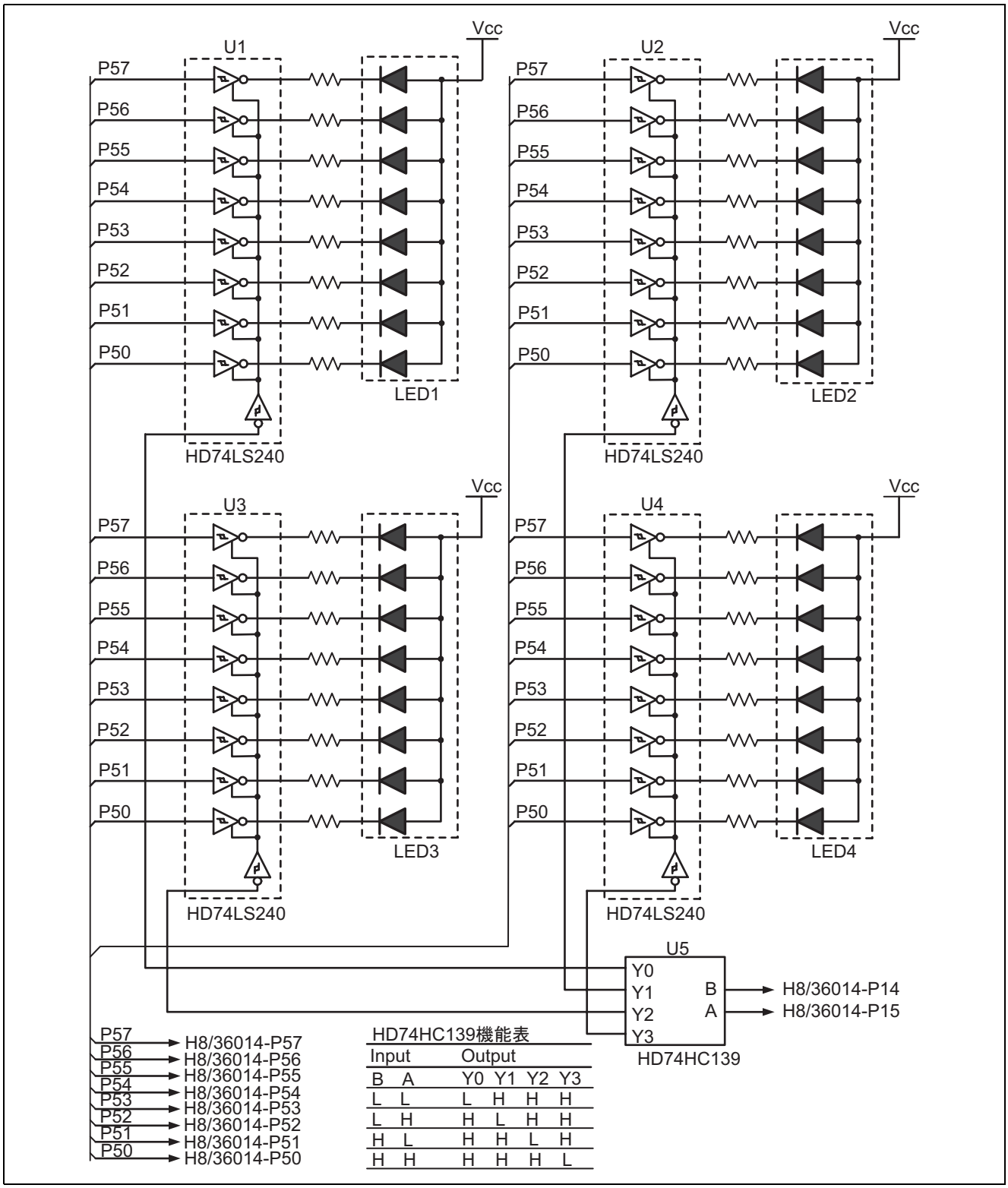


図 2　7 セグメント LED 制御方法

8. 本タスク例では、MAX1408 Σ Δ AD 変換結果である 16 ビットデータを 7 セグメント LED に 4 桁の 16 進数で表示させます。図 3 に MAX1408 Σ Δ AD 変換結果の LED 表示方法を示します。

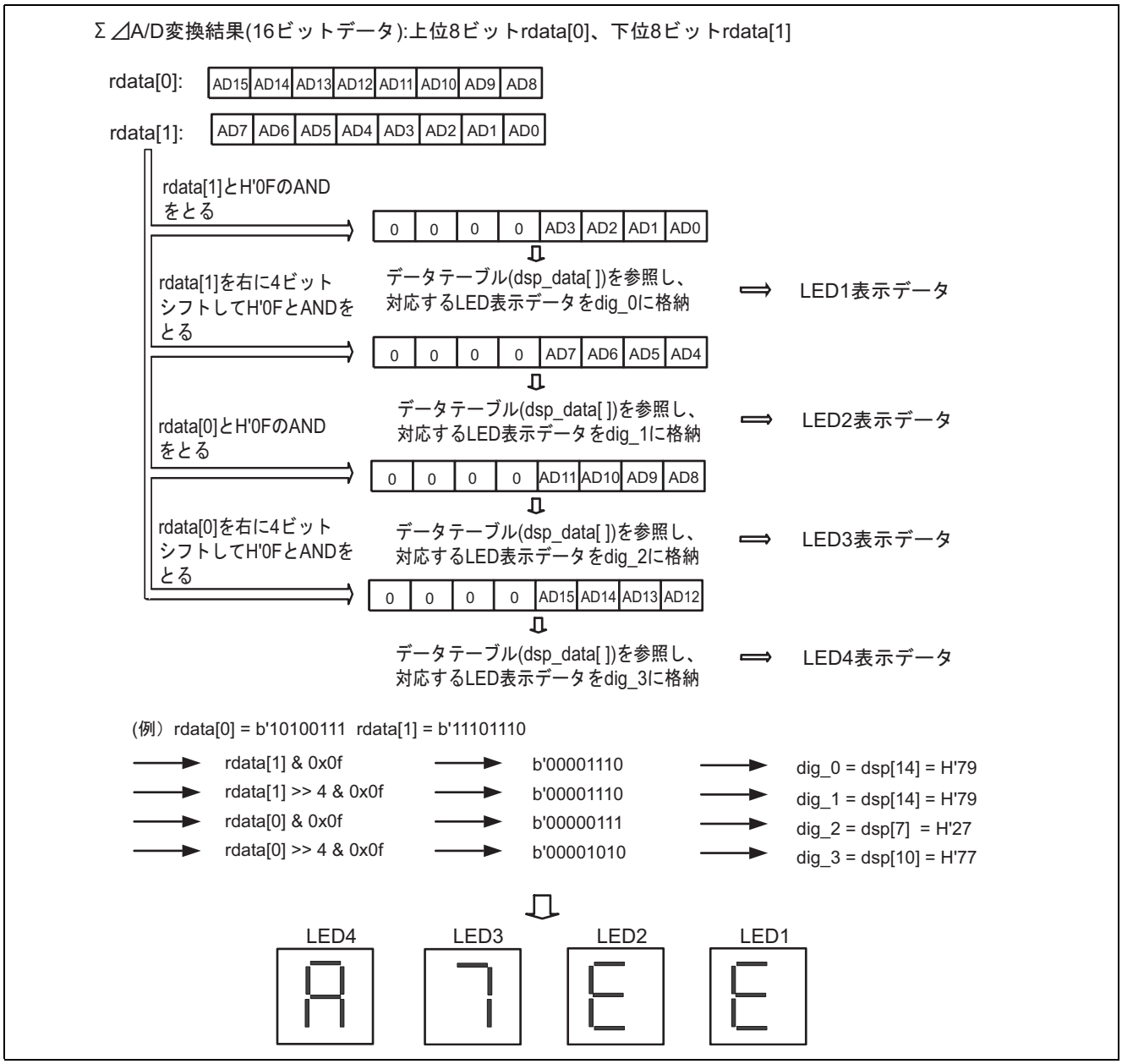


図 3　MAX1408 Σ Δ AD 変換結果の LED 表示方法

2. 使用機能説明

1. 図 4 に本タスク例における H8/36014 の使用機能のブロック図を、表 1 に機能割付を示します。

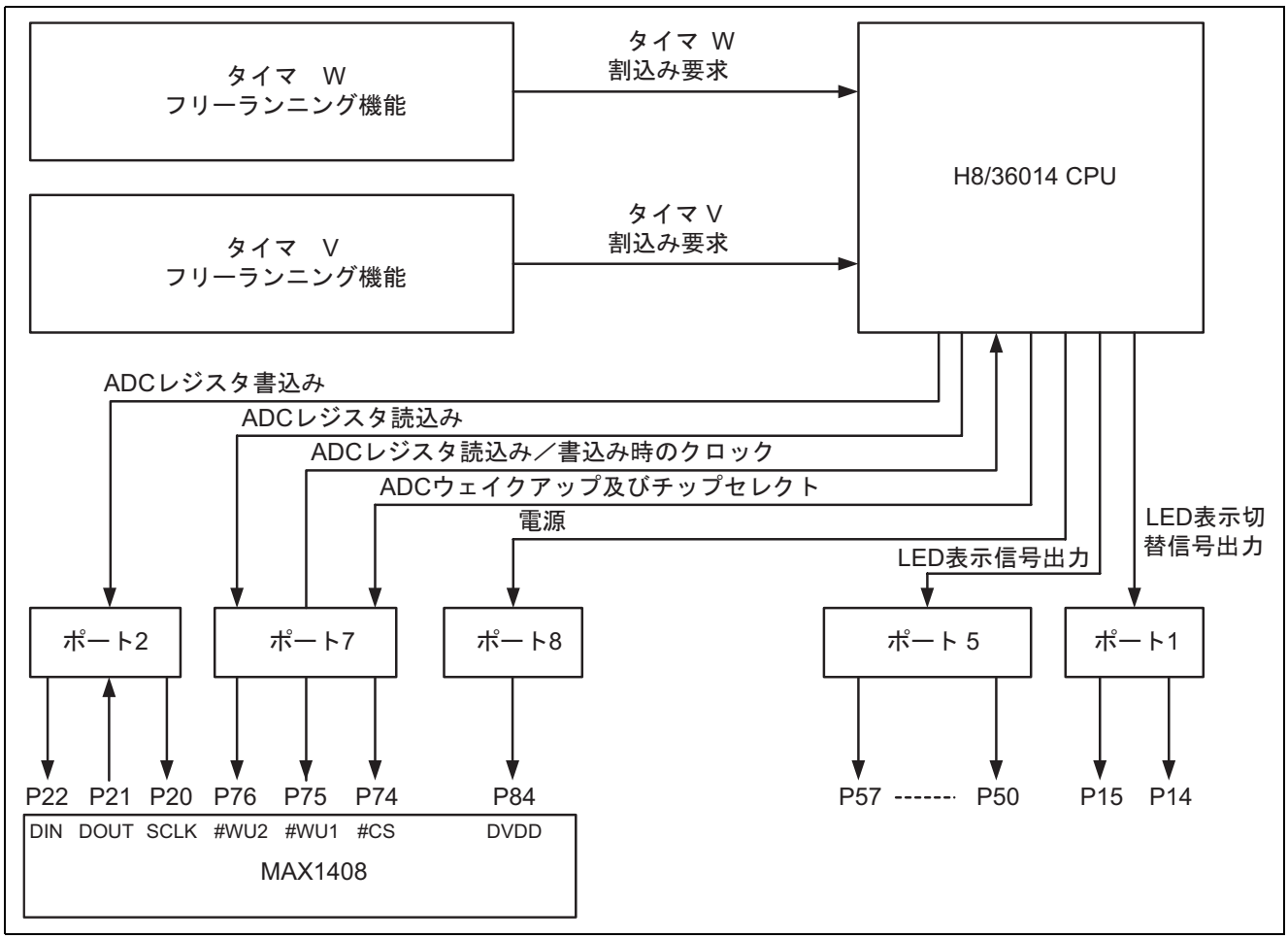


図 4　使用機能ブロック図

表 1　機能割付け

使用機能	機能割付け
タイマ W	タイマ W フリーランニング機能使用して、MAX1408 ΣΔAD 変換結果である DATA レジスタの値を LED 表示データに変換し RAM に格納
タイマ V	タイマ V フリーランニング機能を使用して 7 セグメント LED の表示切替制御を行います。 タイマ V オーバフロー周期 3.2768ms 毎に 4 個の 7 セグメント LED を順番に点灯させることによるダイナミック点灯を行います。
ポート 1	ポート 1 の P14、P15 出力端子により、4 個の 7 セグメント LED の表示切替を行います。 P14、P15 出力端子は 2－to－4－line デコーダの入出端子に接続されています。
ポート 2	ポート 2 の P22 出力端子により、MAX1408 ΣΔADC レジスタへの書込みを行います。 ポート 2 の P20 出力端子により、MAX1408 ΣΔADC レジスタ読込み／書込み時のクロックをセットします。 ポート 2 の P21 入力端子により、MAX1408 ΣΔADC レジスタからの読込みを行います。
ポート 5	ポート 5 の P50～P57 出力端子により、7 セグメント LED の表示を行います。MAX1408 ΣΔAD 変換結果である 16 ビットデータを 4 桁の 16 進数表示データに変換して LED に出力します。
ポート 7	ポート 7 の P74～P76 出力端子により、MAX1408 ΣΔADC ウェイクアップ及びチップセレクトを行います。
ポート 8	ポート 8 の P84 出力端子により、MAX1408 ΣΔADC の電源をセットします。

2. 使用する 7 セグメント LED の接続図を図 5 に示します。図 5 に示すようにポート 5 から“High”を出力することにより対応する LED のセグメントが点灯します。また、ポート 5 出力と LED 表示データの関係を表 2 に示します。

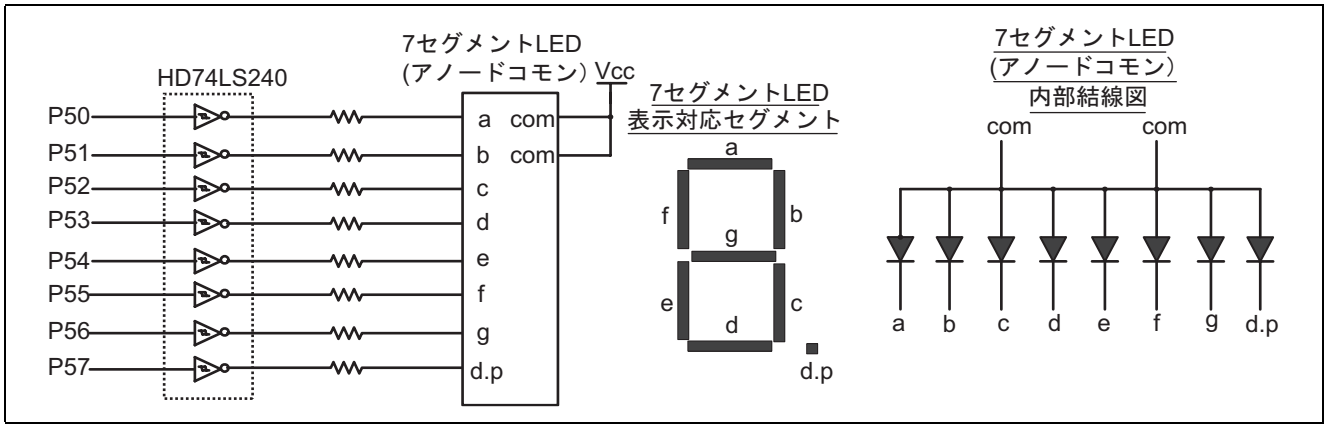
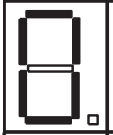
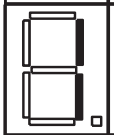
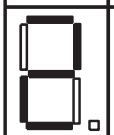
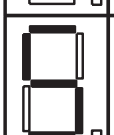
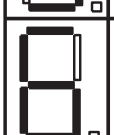


図 5　7 セグメント LED 接続図および内部結線図

表 2　ポート 5 出力と 7 セグメント LED 表示データの関係

LED 表示	ポート5出力データ								LED 表示	ポート5出力データ							
	P57	P56	P55	P54	P53	P52	P51	P50		P57	P56	P55	P54	P53	P52	P51	P50
	0	0	1	1	1	1	1	1		0	1	1	1	0	1	1	1
	0	0	0	0	0	1	1	0		0	1	1	1	1	1	0	0
	0	1	0	1	1	0	1	1		0	0	1	1	1	0	0	1
	0	1	0	0	1	1	1	1		0	1	0	1	1	1	1	0
	0	1	1	0	0	1	1	0		0	1	1	1	1	0	0	1
	0	1	1	0	1	1	0	1		0	1	1	1	0	0	0	1
	0	1	1	1	1	1	0	1									
	0	0	1	0	0	1	1	1									
	0	1	1	1	1	1	1	1									
	0	1	1	0	1	1	1	1									

3. 動作原理

1. 図 6 にタイマ W を使用した、MAX1408ΣΔAD 変換結果である 16 ビット DATA レジスタの値を、LED 表示データに変換し RAM に格納を示します。図 6 に示すように、本タスク例では、tmrw ルーチンの中で、タイマ W オーバフローフラグより、16 ビット MAX1408ΣΔAD 変換結果を LED 表示データに変換し RAM に格納します。

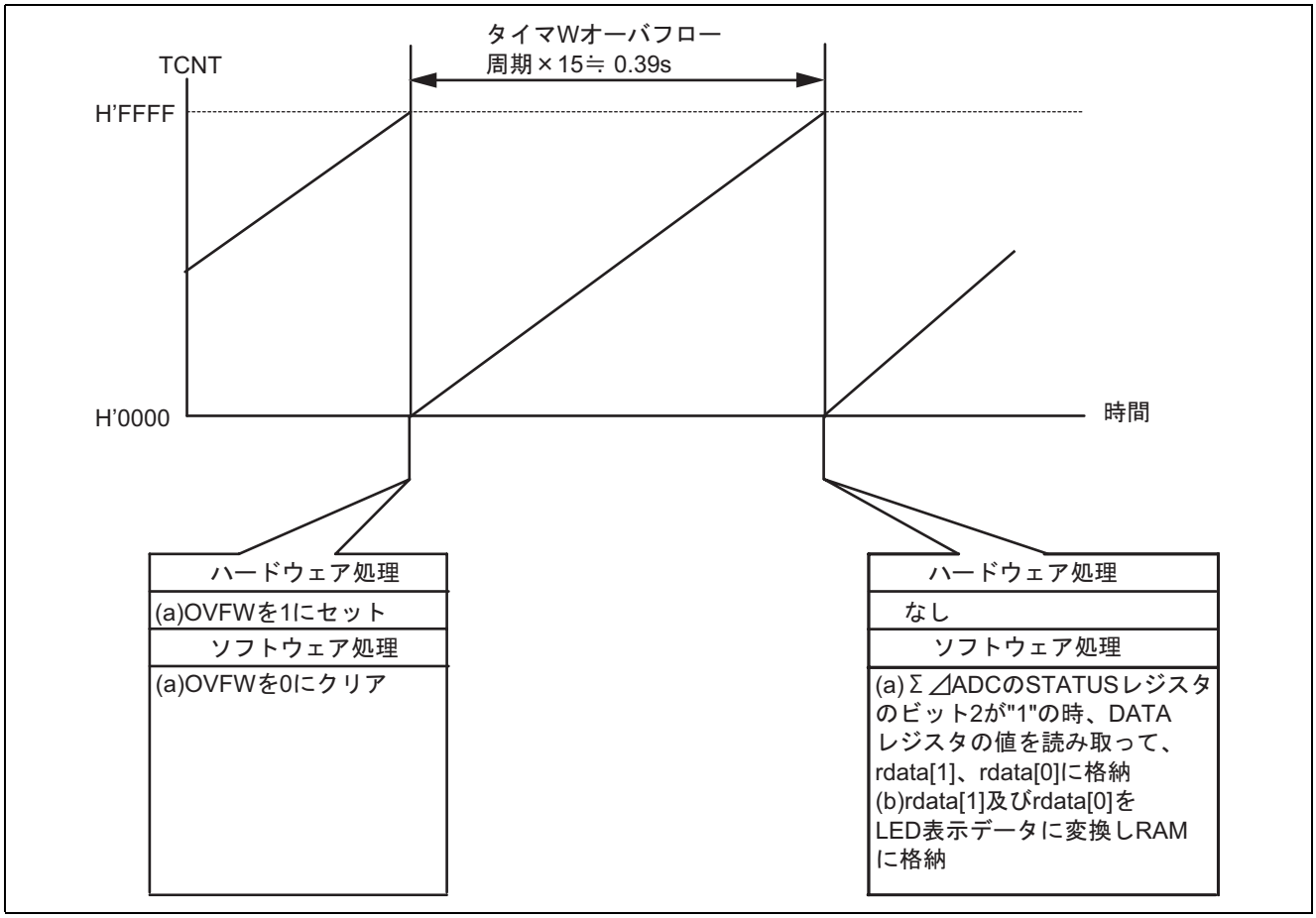


図 6　タイマ W を使用したΣΔA/D 変換結果を RAM に格納する動作原理

2. 7 セグメント LED の表示制御の動作原理について説明します。図 7 は LED4～LED1 に“A7EE”を表示する場合の動作原理について説明しています。図 7 に示すようにタイマ V オーバフロー周期ごとに LED1～LED4 を順番に表示させることにより 7 セグメント LED のダイナミック表示を行っています。

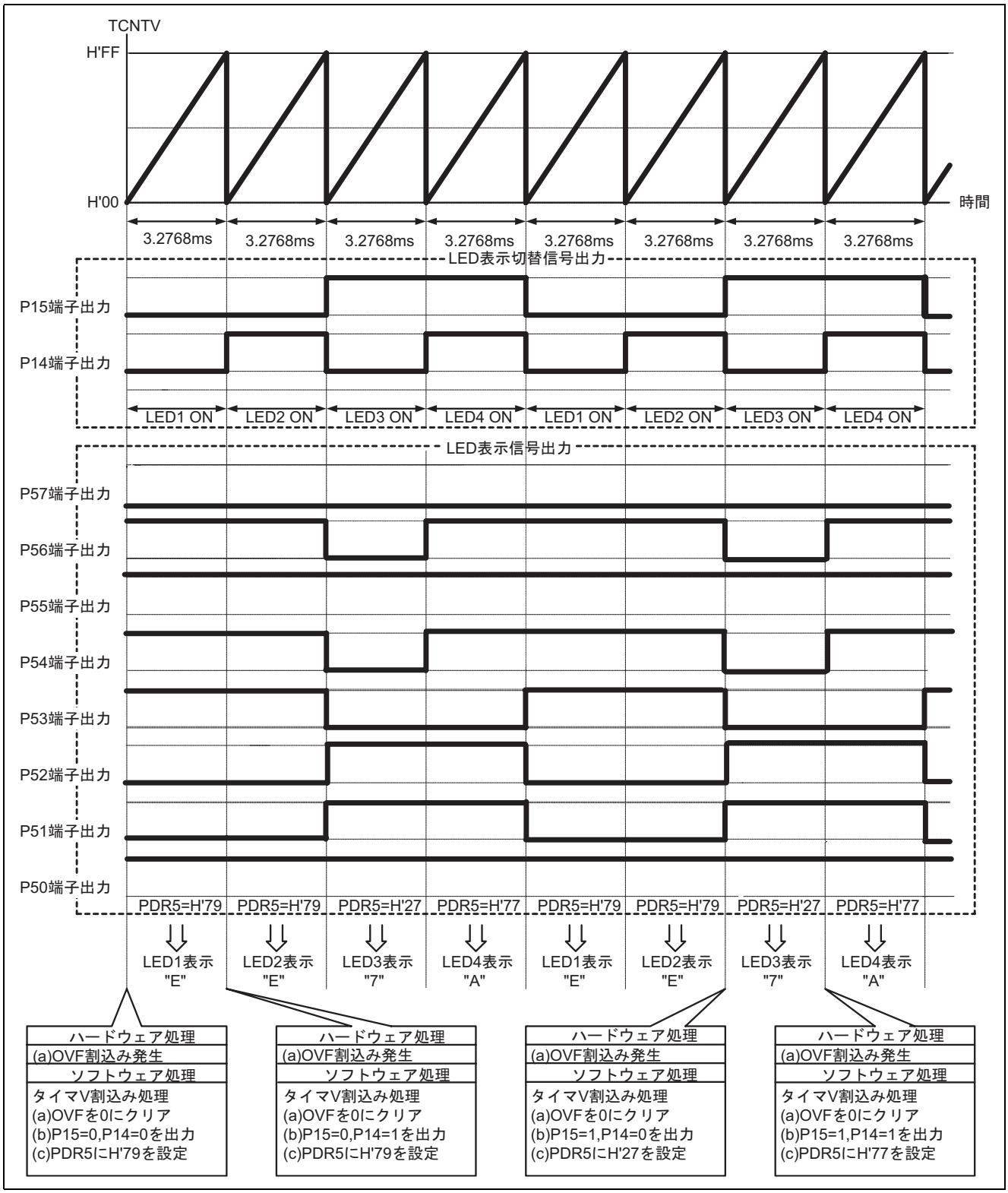


図 7　7 セグメント LED 表示制御の動作原理

4. ソフトウェア説明

1. モジュール説明
   表 3 に本タスク例におけるモジュール説明を示します。

表 3　モジュール説明

モジュール名	ラベル名	機能
メインルーチン	main	初期設定、Σ Δ AD 変換器の初期設定関数を呼び出し、割込み許可
タイマ W 割込み処理ルーチン	tmrw	割込みフラグのクリア、STUTAS レジスタのビット 2 は“1”になってから、MAX1408 Σ Δ AD 変換結果である DATA レジスタの値を LED 表示データに変換し RAM に格納
タイマ V 割込み処理ルーチン	tmrv	割込みフラグのクリア、LED 表示データの出力と LED 表示切替の制御
ADC_Init( )処理ルーチン	ADC_Init	MAX1408 Σ Δ AD 変換器の初期設定
DataIn( )処理ルーチン	DataIn	MAX1408 Σ Δ AD 変換器のレジスタへの書込み及び読込み
DataOut( )処理ルーチン	DataOut	MAX1408 Σ Δ AD 変換器のレジスタへの書込み

2. 引数説明
   本タスク例では、引数を使用しておりません。
3. 使用内部レジスタ説明
   本タスク例の使用内部レジスタを表 4 に示します。

表 4　使用内部レジスタ説明

レジスタ名		機能説明	アドレス	設定値
TCRV0		タイマコントロールレジスタ V0 ：TCNTV の入力クロックの選択、TCNTV のクリア条件指定、 各割込み要求を制御	H’FFA0	H’03 （初期設定時）
	CMIEB	コンペアマッチインタラプトイネーブル B ：0 のとき TCSRV の CMFB による割込み要求を禁止	ビット 7	0
	CMIEA	コンペアマッチインタラプトイネーブル A ：0 のとき TCSRV の CMFA による割込み要求を禁止	ビット 6	0
	OVIE	タイマオーバーフローインタラプトイネーブル ：0 のとき TCSRV の OVF による割込み要求を禁止 ：1 のとき TCSRV の OVF による割込み要求を許可	ビット 5	0/1
	CCLR1	カウンタクリア 1～0 ：TCNTV のクリア条件を指定 CCLR1=0、CCLR0=0 設定時、 ：TCNTV のクリア禁止	ビット 4	0
	CCLR0		ビット 3	0
	CKS2	クロックセレクト 2～0 ：TCRV1 の ICKS0 との組合せにより、TCNTV に入力するクロックとカウント条件を選択 CKS2 = 0、CKS1 = 1、CKS0 = 1、ICKS0 = 1 設定時、 ：TCNTV は内部クロックφ/128 の立下りエッジでカウント	ビット 2	0
	CKS1		ビット 1	1
	CKS0		ビット 0	1

レジスタ名		機能説明	アドレス	設定値
TCSRV		タイマコントロール／ステータスレジスタ V ：ステータスフラグの表示、およびコンペアマッチによる出力を制御	H'FFA1	H'10
	CMFB	コンペアマッチフラグ B ：TCNTV と TCORB の値が一致したとき 1 にセット	ビット 7	0
	CMFA	コンペアマッチフラグ A ：TCNTV と TCORA の値が一致したとき 1 にセット	ビット 6	0
	OVF	タイマオーバーフローフラグ ：TCNTV の値がオーバーフローしたときに 1 にセット ：OVF=1 の状態で OVF をリードした後、OVF に 0 をライトしたとき 0 にクリア	ビット 5	0
	OS3	アウトプットセレクト 3～2 ：コンペアマッチ B による TMOV 端子の出力レベルを設定 OS3 = 0、OS2 = 0 設定時、 ：変化なし	ビット 3	0
	OS2		ビット 2	0
	OS1	アウトプットセレクト 1～0 ：コンペアマッチ A による TMOV 端子の出力レベルを設定 OS1 = 0、OS0 = 0 設定時、 ：変化なし	ビット 1	0
	OS0		ビット 0	0
TCRV1		タイマコントロールレジスタ V1 ：TRGV 端子からトリガ入力を禁止、TRGV 入力イネーブル、TCNTV の入力クロックの選択	H'FFA5	H'E2
	TVEG1	TRGV 入力エッジセレクト 1～0 ：TRGV 端子の入力エッジの選択 TREG1 = 0、TREG0 = 0 設定時、 ：TRGV 端子からのトリガ入力を禁止	ビット 4	0
	TVEG0		ビット 3	0
	TRGE	TRGV 入力イネーブル ：TVEG1、TVEG0 で選択されたエッジ入力による TCNTV カウントアップの許可／禁止 TREG = 0 設定時、 ：TRGV 端子入力による TCNTV カウントアップの開始とコンペアマッチによる TCNTV クリア時の TCNTV カウントアップの停止を禁止	ビット 2	0
	ICKS0	インターナルクロックセレクト 0 ：TCRV0 の CKS2～CKS0 との組合せにより、TCNTV に入力するクロックとカウント条件を選択 CKS2 = 0、CKS1 = 1、CKS0 = 1、ICKS0 = 1 設定時、：TCNTV は内部クロックφ/128 の立下りエッジでカウント	ビット 0	1
TMRW		タイマモードレジスタ W ：ジェネラルレジスタの機能やタイマの出力モードの選択	H'FF80	H'80
	CTS	カウンタスタート ：CTS = 1 のとき、TCNT がカウンタ開始を示す ：CTS = 0 のとき、TCNT がカウンタ停止を示す	ビット 7	1
TCRW		タイマコントロールレジスタ W ：カウンタクロックの選択 ：カウンタのクリア条件やタイマの出力レベルの設定	H'FF81	H'30

レジスタ名		機能説明	アドレス	設定値
	CKS2	クロックセレクト ：CKS2 = 0、CKS1 = 1、CKS0 = 0 のとき、TCNT 入力クロックをシステムクロックの 4 分周のクロックに設定	ビット 6	0
	CKS1		ビット 5	1
	CKS0		ビット 4	0
TIERW		タイマインタラプトイネーブルレジスタ W ：タイマ W の割込み要求を制御	H’FF82	H’00 （初期設定時）
	OVIE	タイマオーバフロー割込みイネーブル ：OVIE = 0 のとき、OVF による割込み要求を禁止 ：OVIE = 1 のとき、OVF による割込み要求を許可	ビット 7	0/1
TSRW		割込み要求ステータスを表示	H’FF83	H’00
	OVF	タイマオーバフロー：OVF = 0 のとき、TCNT がオーバフローしていないことを示す ：OVF = 1 のとき、TCNT がオーバフローしたことを示す	ビット 7	0
TCNT		タイマカウンタ ：システムクロックの 8 分周のクロックを入力とする 16 ビットのアップカウンタ	H’FF86	H’00
PMR1		ポートモードレジスタ 1 ：ポート 1 とポート 2、ポート 7 の端子機能を設定	H’FFE0	H’00
	IRQ3	P17/_IRQ3/TRGV 端子機能切り替え ：0 のとき P17 汎用入出力ポート機能	ビット 7	0
	IRQ0	P14/_IRQ0 端子機能切り替え ：0 のとき P14 汎用入出力ポート機能	ビット 4	0
	TXD2	P72/TXD_2 端子機能切り替え ：0 のとき P72 汎用入出力ポート機能	ビット 3	0
	TXD	P22/TXD 端子機能切り替え	ビット 1	0
PCR1		ポートコントロールレジスタ 1 ：ポート 1 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR1 = H’38 のとき ：P17、P16 及び P12～P10 端子は汎用入力端子として機能、P14、P15 端子は汎用出力端子として機能	H’FFE4	H’38
PDR1		ポートデータレジスタ 1 ：ポート 1 の汎用入出力ポートデータレジスタ	H’FFD4	H’08
PUCR1		ポートプルアップコントロールレジスタ 1 ：入力ポートに設定されたポート 1 の各端子のプルアップ MOS をビットごとに制御 PUCR1 = H’08 のとき ：P17～P14、P12～P10 端子のプルアップ MOS はオフ	H’FFD0	H’08
PDR2		ポートデータレジスタ 2 ：ポート 2 の汎用入出力ポートデータレジスタ	H’FFD5	H’F8
PCR2		ポートコントロールレジスタ 2 ：ポート 2 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR2 = H’FD のとき ：P21 端子は汎用入力端子として機能、P20、P22 端子は汎用出力端子として機能	H’FFE5	H’FD
PMR5		ポートモードレジスタ 5 ：ポート 5 の端子機能を設定	H’FFE1	H’00

レジスタ名		機能説明	アドレス	設定値
	POF7	P57 端子機能切り替え ：0 のとき P57 汎用入出力ポート機能	ビット 7	0
	POF6	P56 端子機能切り替え ：0 のとき P56 汎用入出力ポート機能	ビット 6	0
	WKP5	P55/_WKP5/_ADTRG 端子機能切り替え ：0 のとき P55 汎用入出力ポート機能	ビット 5	0
	WKP4	P54/_WKP4 端子機能切り替え ：0 のとき P54 汎用入出力ポート機能	ビット 4	0
	WKP3	P53/_WKP3 端子機能切り替え ：0 のとき P53 汎用入出力ポート機能	ビット 3	0
	WKP2	P52/_WKP2 端子機能切り替え ：0 のとき P52 汎用入出力ポート機能	ビット 2	0
	WKP1	P51/_WKP1 端子機能切り替え ：0 のとき P51 汎用入出力ポート機能	ビット 1	0
	WKP0	P50/_WKP0 端子機能切り替え ：0 のとき P50 汎用入出力ポート機能	ビット 0	0
PUCR5		ポートプルアップコントロールレジスタ 5 ：入力ポートに設定されたポート 5 の各端子のプルアップ MOS をビットごとに制御 PUCR5 = H’00 のとき、 ：P57～P50 端子のプルアップ MOS はオフ	H’FFD1	H’00
PDR5		ポートデータレジスタ 5 ：ポート 5 の汎用入出力ポートデータレジスタ	H’FFD8	H’00
PCR5		ポートコントロールレジスタ 5 ：ポート 5 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR5 = H’FF のとき、 ：P57～P50 端子は汎用出力端子として機能	H’FFE8	H’FF
PDR7		ポートデータレジスタ 7 ：ポート 7 の汎用入出力ポートデータレジスタ	H’FFDA	H’80
PCR7		ポートコントロールレジスタ 7 ：ポート 7 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR7 = H’FF のとき、 ：P76～P70 端子は汎用出力端子として機能	H’FFEA	H’FF
PDR8		ポートデータレジスタ 8 ：ポート 8 の汎用入出力ポートデータレジスタ	H’FFD8	H’00
PCR8		ポートコントロールレジスタ 8 ：ポート 8 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR8 = H’FF のとき、 ：P84～P80 端子は汎用出力端子として機能	H’FFEB	H’FF

4. 使用 RAM 説明

表 5 に本タスク例における使用 RAM 説明を示します。

表 5　使用 RAM 説明

ラベル名	機能	アドレス	使用モジュールラベル名
dig_0	LED1 の表示データを格納（1byte）	H'FB80	main, tmrw
dig_1	LED2 の表示データを格納（1byte）	H'FB81	main, tmrw
dig_2	LED3 の表示データを格納（1byte）	H'FB82	main, tmrw
dig_3	LED4 の表示データを格納（1byte）	H'FB83	main, tmrw
cnt	LED1～LED4 の表示切替のための 8 ビットカウンタ（1byte）	H'FB84	main,tmrv
counter_sub	A/D 取得間隔調整のための 8 ビットカウンタ（1byte）	H'FB85	main, tmrw
sdata	MAX1408 ΣΔAD の制御させるレジスタ値を格納	H'FB87	tmrw,ADC_Init,DataIn,DataOut
rdata	MAX1408 ΣΔAD 変換結果である DATA レジスタ値を格納	H'FB8C	tmrw,DataIn

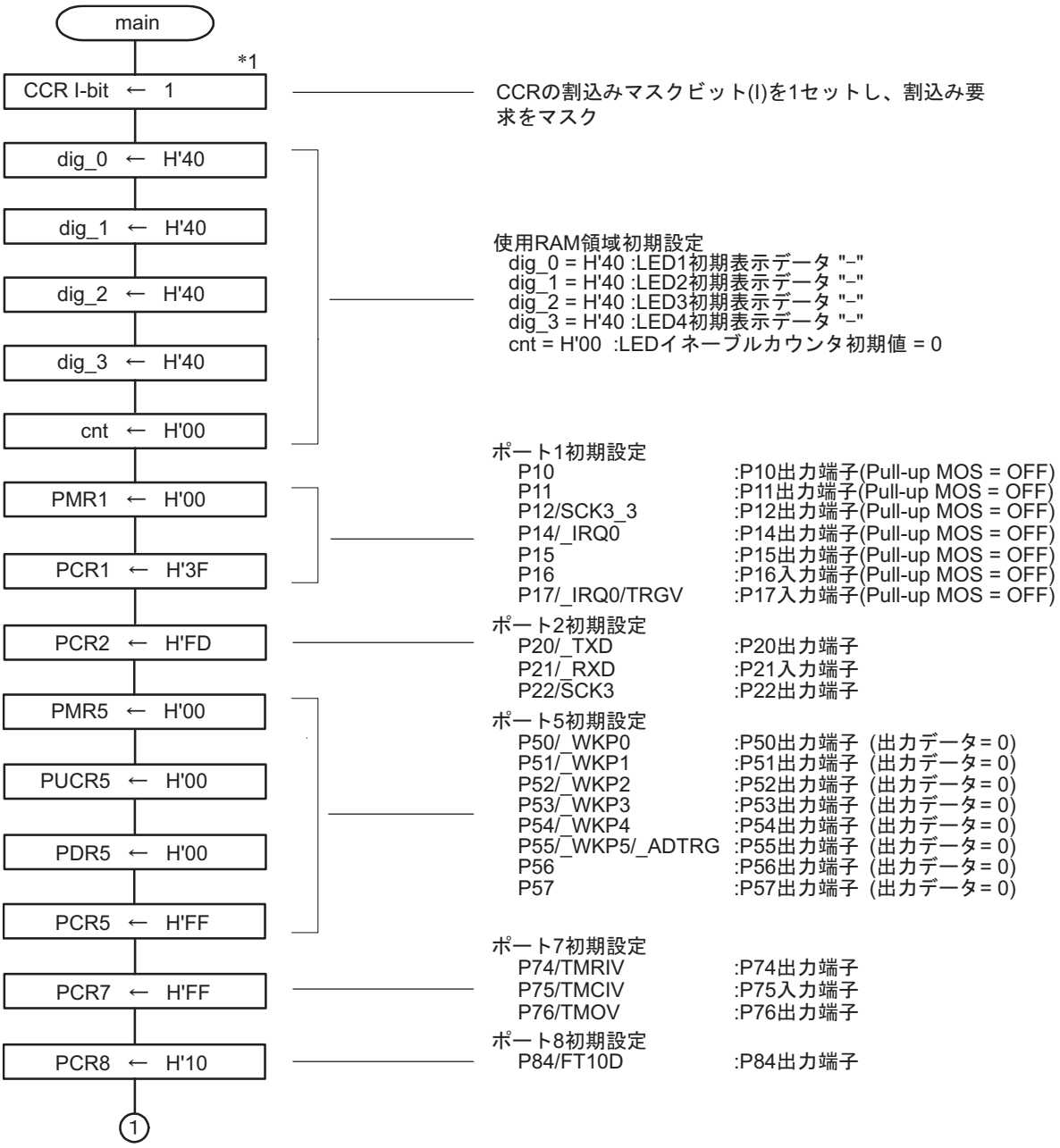
5. データテーブル説明
本タスク例では 7 セグメント LED の表示データを 1 次元配列のデータテーブルとして ROM に格納しています。表 6 に 7 セグメント LED 表示データテーブル（dsp_data [ ]）説明を示します。

表 6　7 セグメント LED 表示データテーブル（dsp_data[ ]）説明

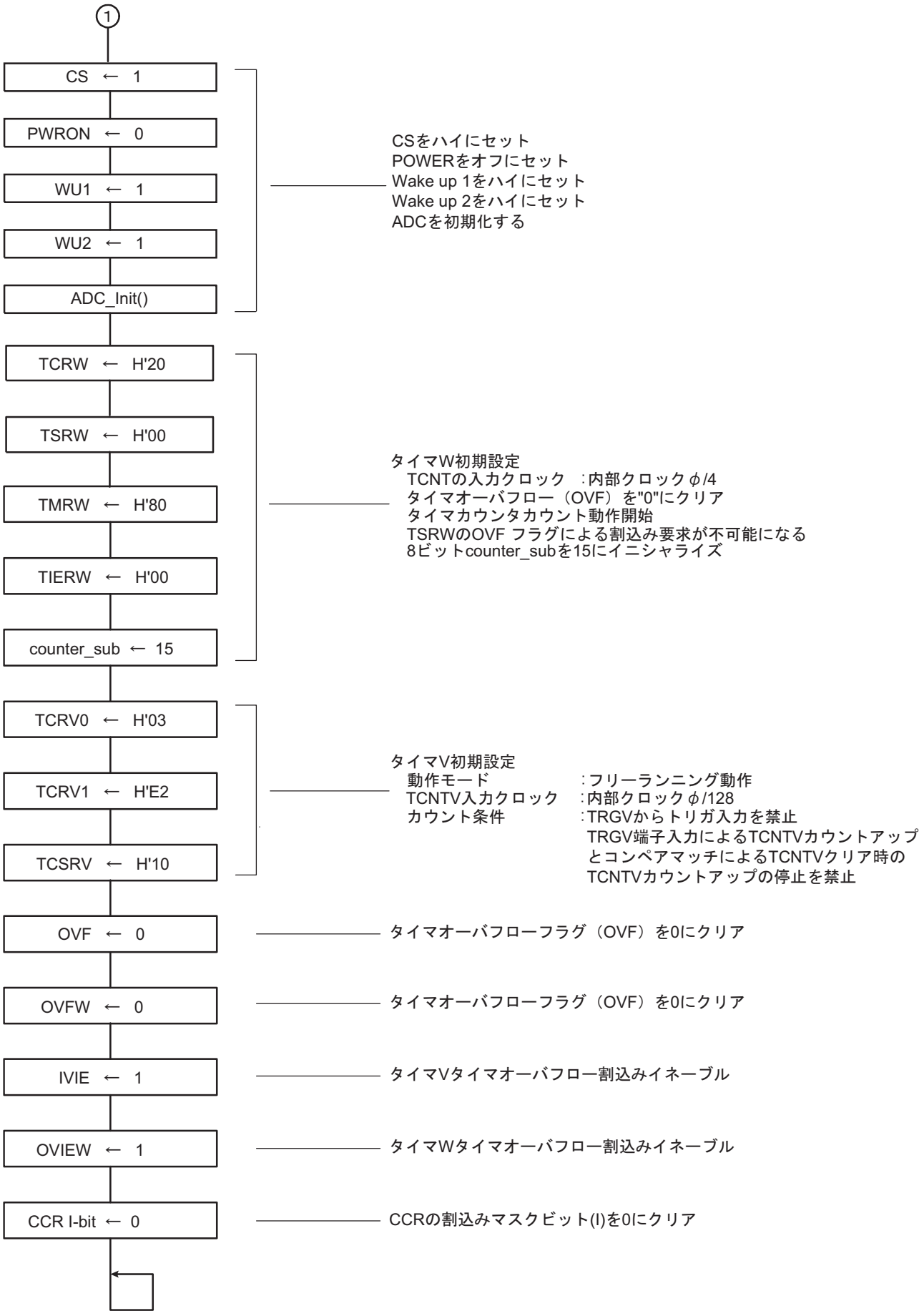
配列名	データ	データ説明	データサイズ	アドレス
dsp_data[0]	H'3F	LED に"0"を表示させるためのポート 5 出力データ	1 byte	H'72C
dsp_data[1]	H'06	LED に"1"を表示させるためのポート 5 出力データ	1 byte	H'72D
dsp_data[2]	H'5B	LED に"2"を表示させるためのポート 5 出力データ	1 byte	H'72E
dsp_data[3]	H'4F	LED に"3"を表示させるためのポート 5 出力データ	1 byte	H'72F
dsp_data[4]	H'66	LED に"4"を表示させるためのポート 5 出力データ	1 byte	H'730
dsp_data[5]	H'6D	LED に"5"を表示させるためのポート 5 出力データ	1 byte	H'731
dsp_data[6]	H'7D	LED に"6"を表示させるためのポート 5 出力データ	1 byte	H'732
dsp_data[7]	H'27	LED に"7"を表示させるためのポート 5 出力データ	1 byte	H'733
dsp_data[8]	H'7F	LED に"8"を表示させるためのポート 5 出力データ	1 byte	H'734
dsp_data[9]	H'6F	LED に"9"を表示させるためのポート 5 出力データ	1 byte	H'735
dsp_data[10]	H'77	LED に"A"を表示させるためのポート 5 出力データ	1 byte	H'736
dsp_data[11]	H'7C	LED に"b"を表示させるためのポート 5 出力データ	1 byte	H'737
dsp_data[12]	H'39	LED に"C"を表示させるためのポート 5 出力データ	1 byte	H'738
dsp_data[13]	H'5E	LED に"d"を表示させるためのポート 5 出力データ	1 byte	H'739
dsp_data[14]	H'79	LED に"E"を表示させるためのポート 5 出力データ	1 byte	H'73A
dsp_data[15]	H'71	LED に"F"を表示させるためのポート 5 出力データ	1 byte	H'73B

5. フローチャート

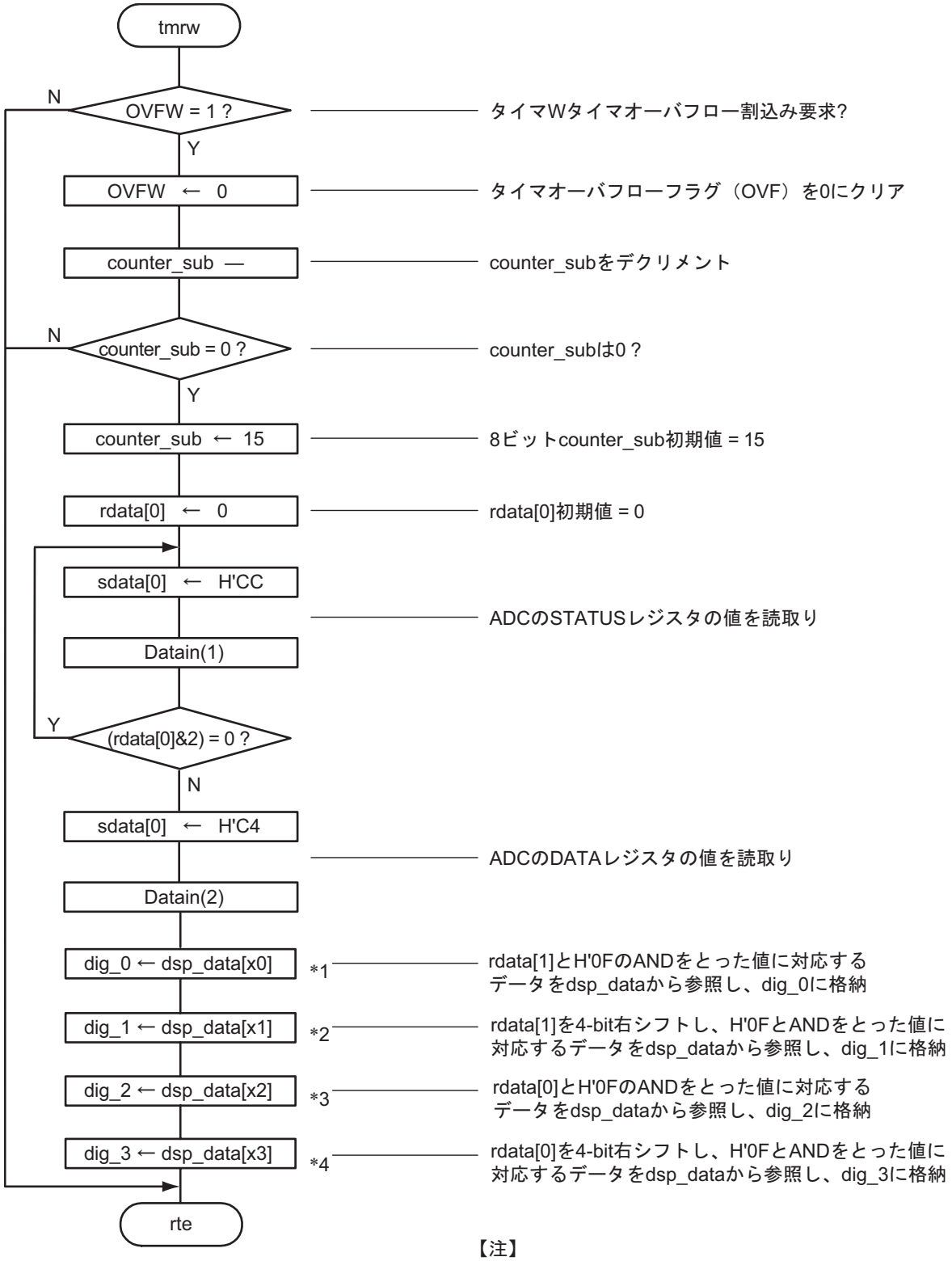
1. メインルーチン(main)



【注】
*1：本タスク例ではスタックポインタの設定はINIT.SRC（アセンブリ言語）で行っています。

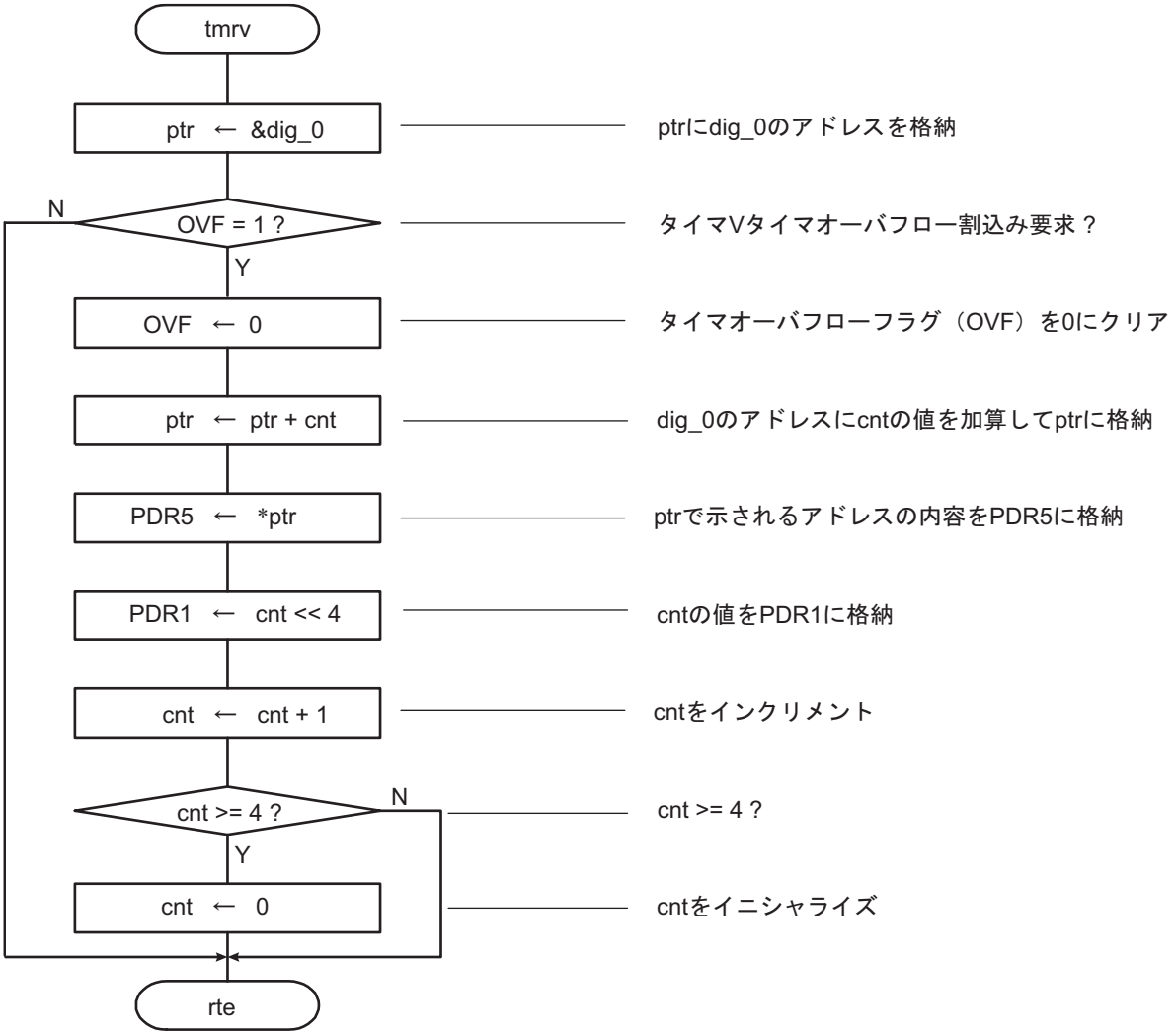

①
CS ← 1
PWRON ← 0
WU1 ← 1
WU2 ← 1
ADC_Init()
CSをハイにセット
POWERをオフにセット
Wake up 1をハイにセット
Wake up 2をハイにセット
ADCを初期化する
TCRW ← H'20
TSRW ← H'00
TMRW ← H'80
TIERW ← H'00
counter_sub ← 15
タイマW初期設定
TCNTの入力クロック :内部クロックφ/4
タイマオーバフロー（OVF）を"0"にクリア
タイマカウンタカウント動作開始
TSRWのOVF フラグによる割込み要求が不可能になる
8ビットcounter_subを15にイニシャライズ
TCRV0 ← H'03
TCRV1 ← H'E2
TCSRV ← H'10
タイマV初期設定
動作モード :フリーランニング動作
TCNTV入力クロック :内部クロックφ/128
カウント条件 :TRGVからトリガ入力を禁止
TRGV端子入力によるTCNTVカウントアップ
とコンペアマッチによるTCNTVクリア時の
TCNTVカウントアップの停止を禁止
OVF ← 0
タイマオーバフローフラグ（OVF）を0にクリア
OVFW ← 0
タイマオーバフローフラグ（OVF）を0にクリア
IVIE ← 1
タイマVタイマオーバフロー割込みイネーブル
OVIEW ← 1
タイマWタイマオーバフロー割込みイネーブル
CCR I-bit ← 0
CCRの割込みマスクビット(I)を0にクリア

2. タイマ W 割込み処理ルーチン(tmrw)

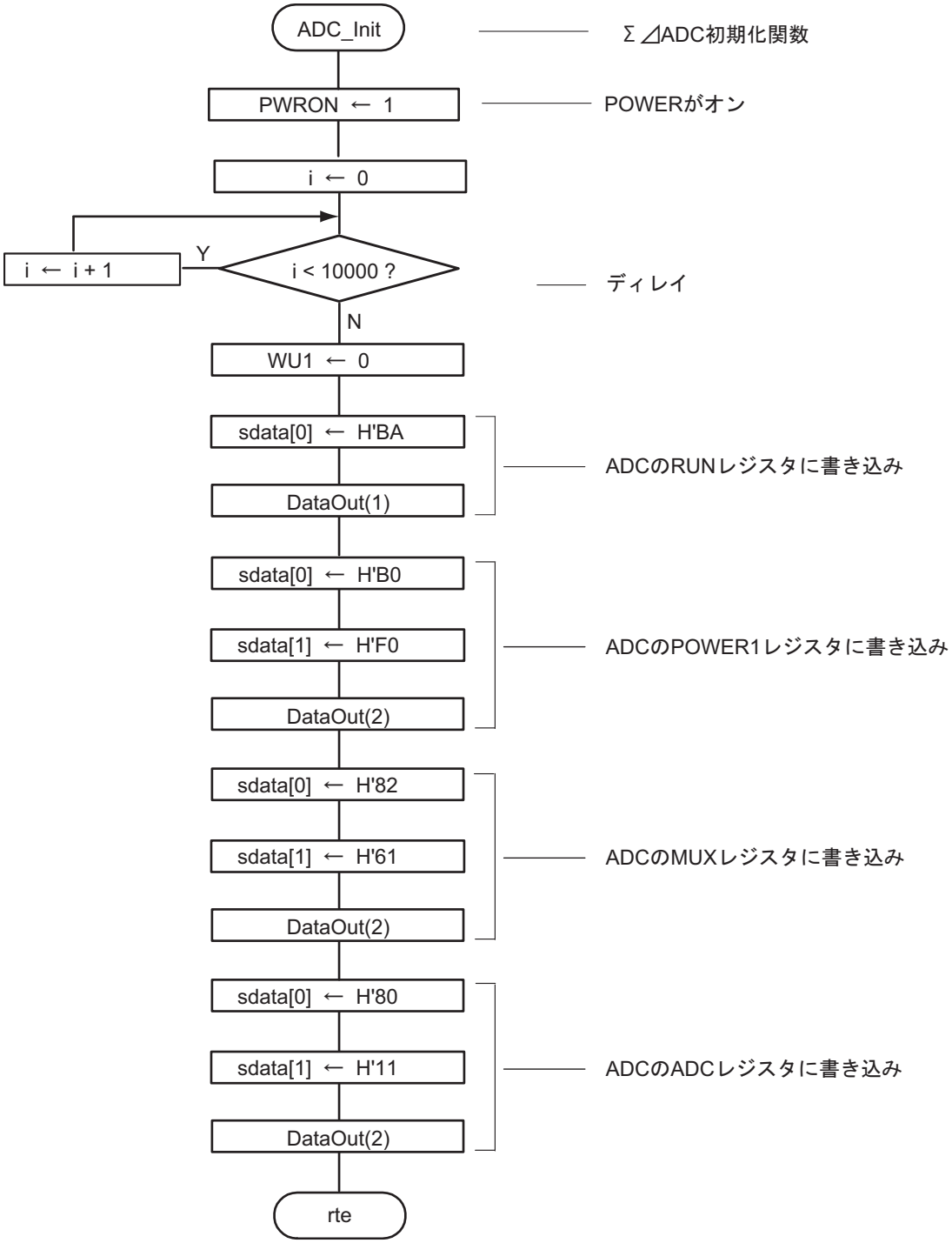


【注】
*1 : x0 = rdata[1] & H'0F
*2 : x1 = rdata[1] >> 4 & H'0F
*3 : x2 = rdata[0] & H'0F
*4 : x3 = rdata[0] >> 4 & H'0F

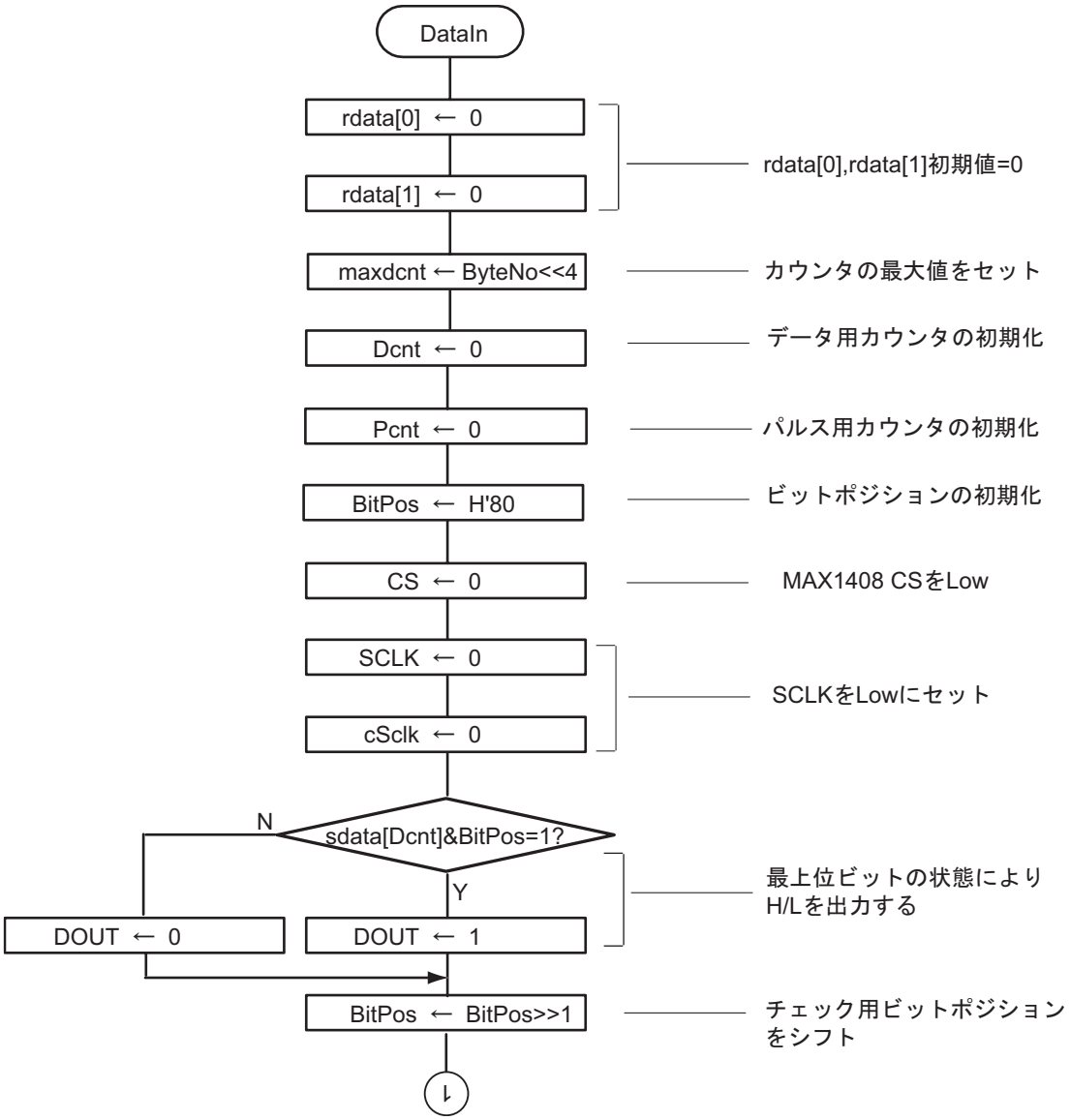
3. タイマ V 割込み処理ルーチン(tmrv)

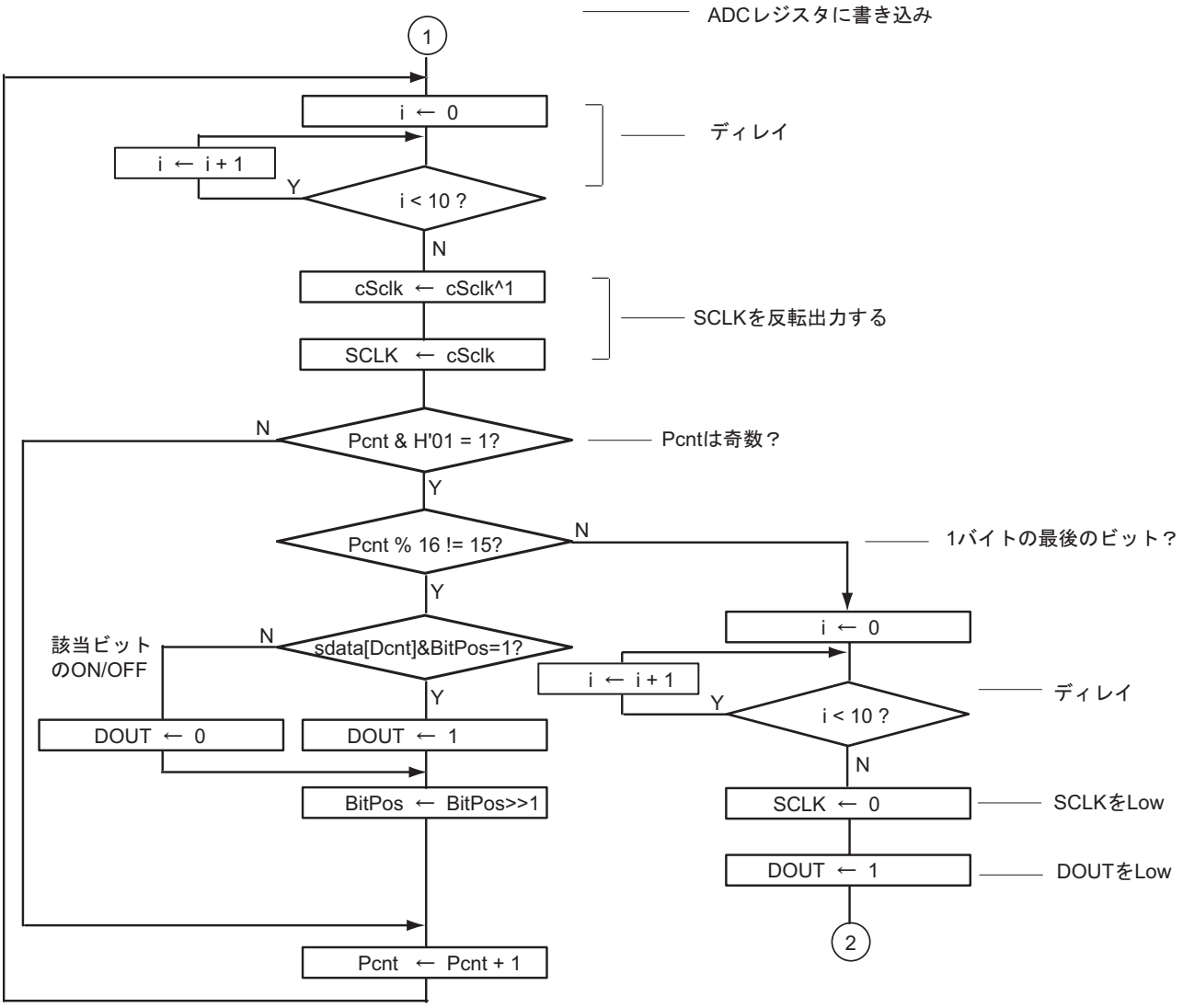


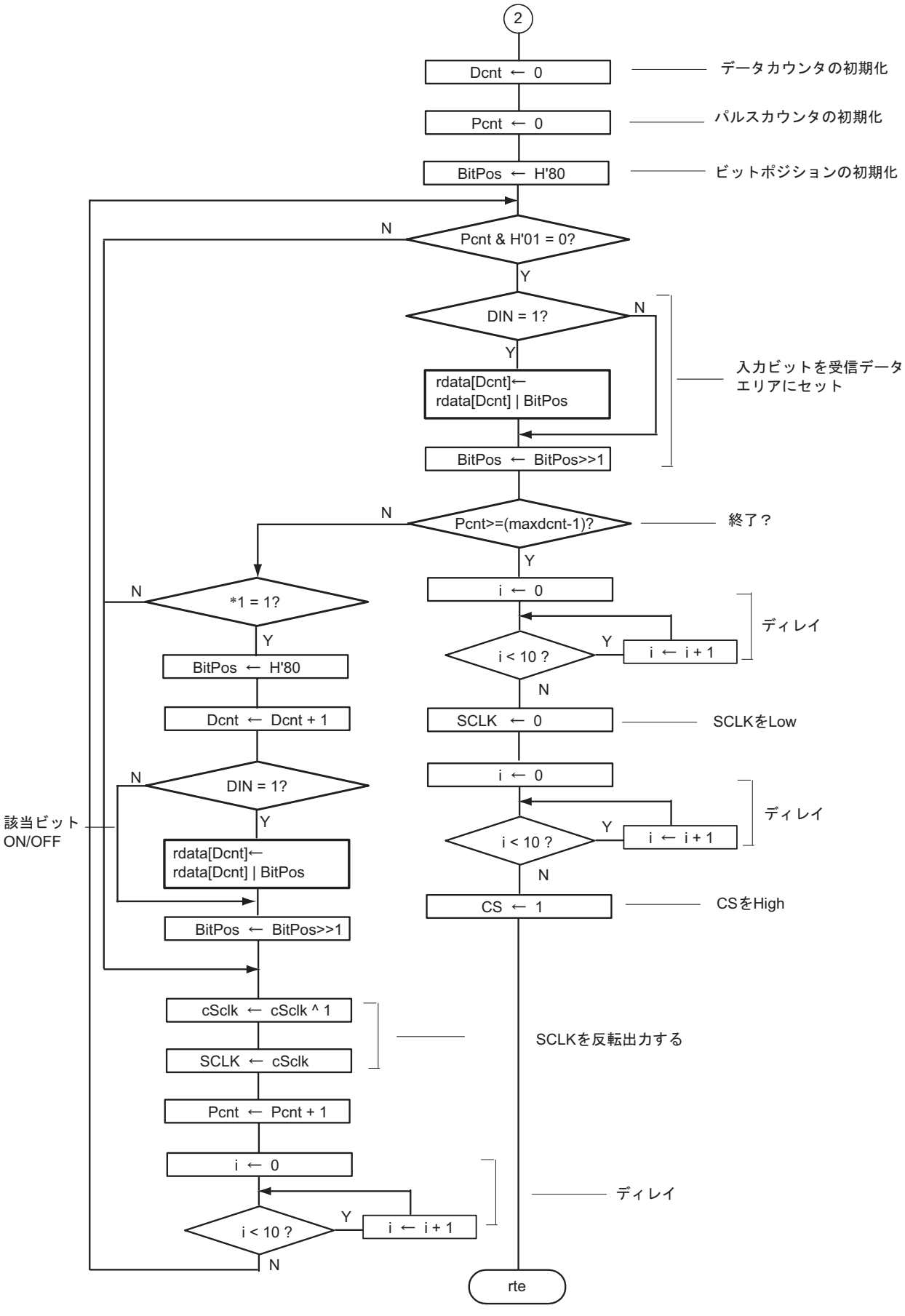
4. ADC_Init( )処理ルーチン



5. DataIn( )処理ルーチン

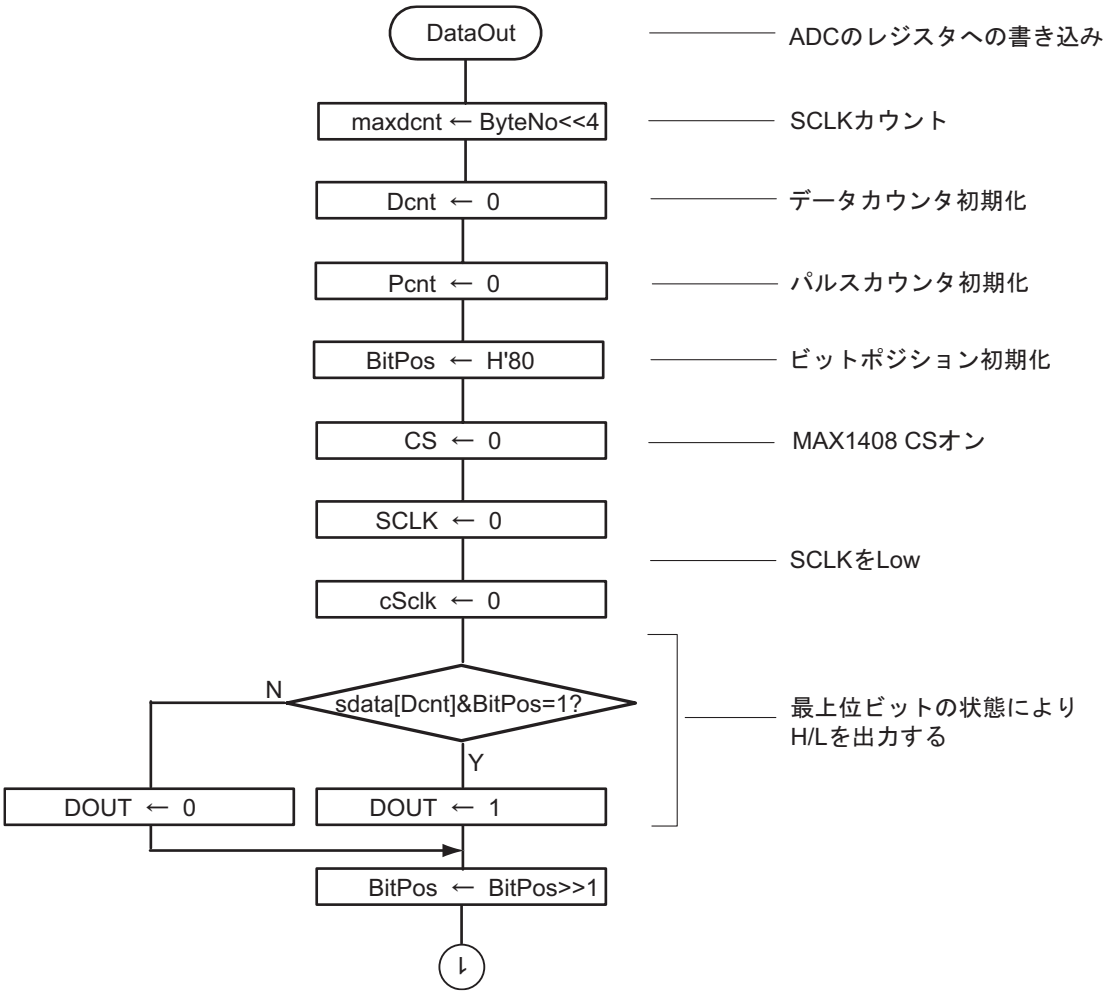


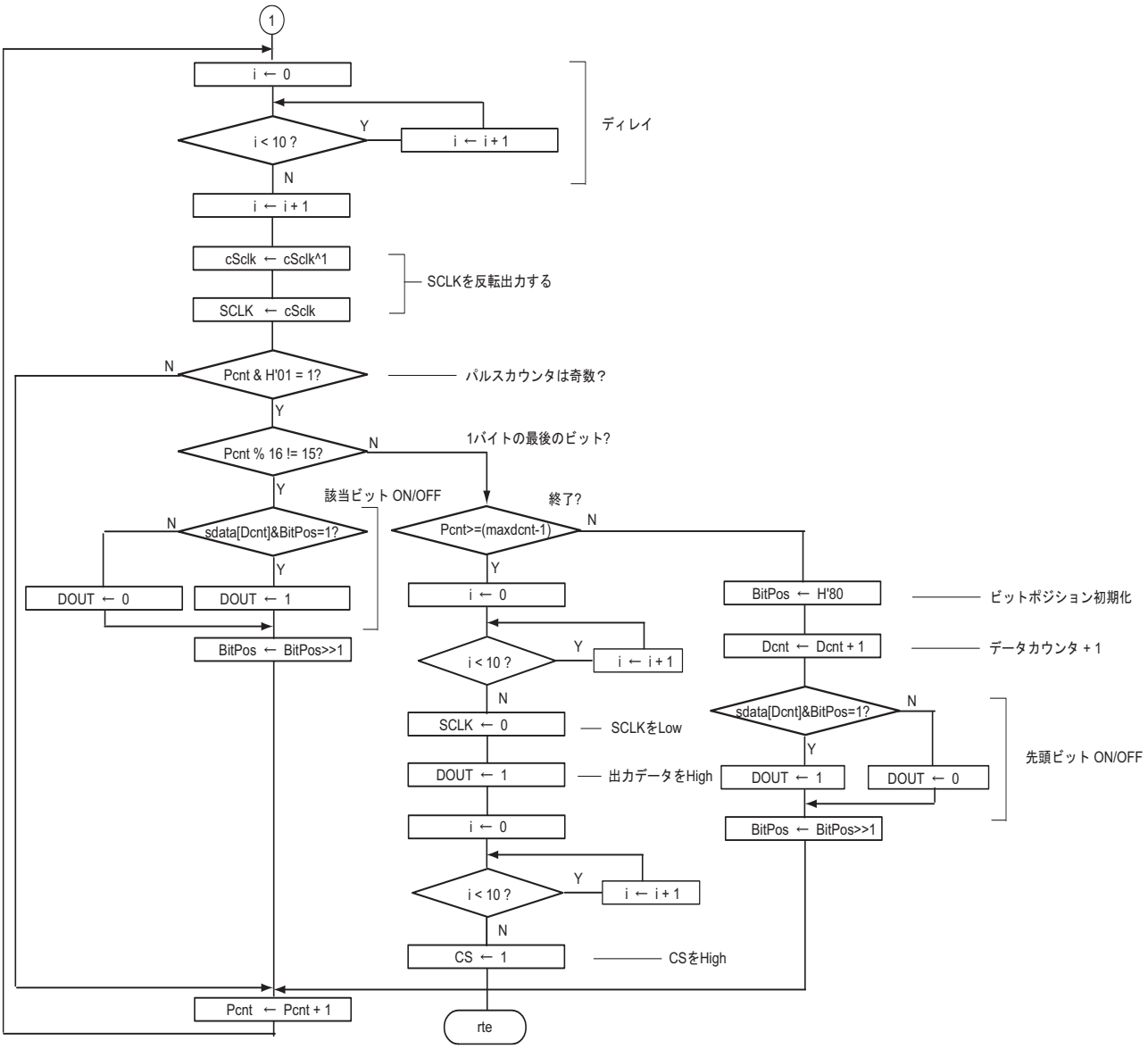

ADCレジスタに書き込み
1
i ← 0
ディレイ
i ← i + 1
Y
i < 10 ?
N
cSclk ← cSclk^1
SCLKを反転出力する
SCLK ← cSclk
N
Pcnt & H'01 = 1?
Pcntは奇数？
Y
Pcnt % 16 != 15?
N
1バイトの最後のビット？
Y
該当ビット
のON/OFF
N
sdata[Dcnt]&BitPos=1?
Y
DOUT ← 0
DOUT ← 1
BitPos ← BitPos>>1
Pcnt ← Pcnt + 1
i ← 0
i ← i + 1
Y
i < 10 ?
ディレイ
N
SCLK ← 0
SCLKをLow
DOUT ← 1
DOUTをLow
2



*1 = ((Pcnt % 16) == 0) && (Pcnt != 0)

6. DataOut( )処理ルーチン




1
i ← 0
i < 10 ?
Y
i ← i + 1
ディレイ
N
i ← i + 1
cSclk ← cSclk^1
SCLKを反転出力する
SCLK ← cSclk
N
Pcnt & H'01 = 1?
パルスカウンタは奇数？
Y
Pcnt % 16 != 15?
N
1バイトの最後のビット?
Y
該当ビット ON/OFF
終了?
N
sdata[Dcnt]&BitPos=1?
Pcnt>=(maxdcnt-1)
N
Y
Y
DOUT ← 0
DOUT ← 1
i ← 0
BitPos ← H'80
ビットポジション初期化
BitPos ← BitPos>>1
i < 10 ?
Y
i ← i + 1
Dcnt ← Dcnt + 1
データカウンタ + 1
N
SCLK ← 0
SCLKをLow
sdata[Dcnt]&BitPos=1?
N
DOUT ← 1
出力データをHigh
Y
DOUT ← 1
DOUT ← 0
先頭ビット ON/OFF
i ← 0
BitPos ← BitPos>>1
i < 10 ?
Y
i ← i + 1
N
CS ← 1
CSをHigh
Pcnt ← Pcnt + 1
rte

6. プログラムリスト

INIT.SRC（プログラムリスト）

```
    .export  _INIT
    .import  _main
;
    .section  P,CODE
_INIT:
    mov.w  #h'ff80,r7
    ldc.b  #b'10000000,ccr
    jmp  @_main
;
    .end
```

```
/* H8/300H tiny Series -H8/36014- Application note */
/* 応用編 */
/* ⊿Σ-ADC 接続例 */

#include <machine.h>

/* Symbol defnition */
struct BIT {
    unsigned char b7:1;      /* bit 7 */
    unsigned char b6:1;      /* bit 6 */
    unsigned char b5:1;      /* bit 5 */
    unsigned char b4:1;      /* bit 4 */
    unsigned char b3:1;      /* bit 3 */
    unsigned char b2:1;      /* bit 2 */
    unsigned char b1:1;      /* bit 1 */
    unsigned char b0:1;      /* bit 0 */
};

#define PMR1 *(volatile unsigned char *)0xFFE0     /* Port mode register 1 */
#define PCR1 *(volatile unsigned char *)0xFFE4     /* Port control register 1 */
#define PDR1 *(volatile unsigned char *)0xFFD4     /* Port data register 1 */

#define PDR2 *(volatile unsigned char *)0xFFD5     /* Port data register 2 */
#define PCR2 *(volatile unsigned char *)0xFFE5     /* Port control register 2 */
#define PDR2_BIT (*(struct BIT *)0xFFD5)
#define SCLK PDR2_BIT.b0                           /* MAX1408 SCLK */
#define DOUT PDR2_BIT.b2                           /* MAX1408 DOUT */
#define DIN  PDR2_BIT.b1                           /* MAX1408 DIN */

#define PMR5 *(volatile unsigned char *)0xFFE1     /* Port mode register 5 */
#define PUCR5 *(volatile unsigned char *)0xFFD1    /* Port pull-up control register 5 */
#define PDR5 *(volatile unsigned char *)0xFFD8     /* Port data register 5 */
#define PCR5 *(volatile unsigned char *)0xFFE8     /* Port control register 5 */

#define PDR7 *(volatile unsigned char *)0xFFDA     /* Port data register 7 */
#define PCR7 *(volatile unsigned char *)0xFFEA     /* Port control register 7 */
#define PDR7_BIT (*(struct BIT *)0xFFDA)
#define CS PDR7_BIT.b4                             /* MAX1408 CS */
#define WU1 PDR7_BIT.b5                            /* MAX1408 WU1 */
#define WU2 PDR7_BIT.b6                            /* MAX1408 WU2 */
```

```
#define PDR8 *(volatile unsigned char *)0xFFDB     /* Port data register 8 */
#define PCR8 *(volatile unsigned char *)0xFFEB     /* Port control register 8 */
#define PDR8_BIT (*(struct BIT *)0xFFDB)
#define PWRON PDR8_BIT.b4                          /* MAX1408 POWER */

#define TMRW *(volatile unsigned char *)0xFF80     /* Timer mode register W */
#define TCRW *(volatile unsigned char *)0xFF81     /* Timer control register W */
#define TCRW_BIT (*(struct BIT *)0xFF81)           /* Timer Control Register W */
#define TIERW *(volatile unsigned char *)0xFF82    /* Timer interrupt enable register W */
#define TIERW_BIT (*(struct BIT *)0xFF82)          /* Timer Interrupt Enable Register */
#define OVIEW TIERW_BIT.b7                         /* Timer Overflow Interrupt Enable W */
#define TSRW *(volatile unsigned char *)0xFF83     /* Timer status register W */
#define TSRW_BIT (*(struct BIT *)0xFF83)           /* Timer Status Register W */
#define OVFW TSRW_BIT.b7                           /* Timer Over flow W */

#define TCRV0 *(volatile unsigned char *)0xFFA0    /* Timer control register V0 */
#define TCRV0_BIT (*(struct BIT *)0xFFA0)
#define OVIE TCRV0_BIT.b5                          /* Timer overflow interrupt enable */
#define TCSRV *(volatile unsigned char *)0xFFA1    /* Timer control/status register V */
#define TCSRV_BIT (*(struct BIT *)0xFFA1)
#define OVF TCSRV_BIT.b5                           /* Timer overflow flag */
#define TCRV1 *(volatile unsigned char *)0xFFA5    /* Timer control register V1 */

#pragma interrupt (tmrw)
#pragma interrupt (tmrv)

/* 関数定義 */
extern void INIT(void);                            /* Stack pointer set */
void main(void);                                   /* main routine */
void tmrw(void);                                   /* Timer W interrupt routine */
void tmrv(void);                                   /* Timer V interrupt routine */
void ADC_Init(void);                               /* ADC initialize */
void DataOut(int ByteNo);                          /* ADC write */
void DataIn(int ByteNo);                           /* ADC read */

/* Data table */
const unsigned char dsp_data[16] =
{
    0x3f,                                          /* LED display data = "0" */
    0x06,                                          /* LED display data = "1" */
    0x5b,                                          /* LED display data = "2" */
    0x4f,                                          /* LED display data = "3" */
    0x66,                                          /* LED display data = "4" */
    0x6d,                                          /* LED display data = "5" */
    0x7d,                                          /* LED display data = "6" */
    0x27,                                          /* LED display data = "7" */
    0x7f,                                          /* LED display data = "8" */
    0x6f,                                          /* LED display data = "9" */
    0x77,                                          /* LED display data = "A" */
    0x7c,                                          /* LED display data = "b" */
    0x39,                                          /* LED display data = "C" */
    0x5e,                                          /* LED display data = "d" */
    0x79,                                          /* LED display data = "E" */
    0x71                                           /* LED display data = "F" */
};

/* RAM define */
```

```
unsigned char dig_0;                            /* Dig-0 LED display data store */
unsigned char dig_1;                            /* Dig-1 LED display data store */
unsigned char dig_2;                            /* Dig-2 LED display data store */
unsigned char dig_3;                            /* Dig-3 LED display data store */
unsigned char cnt;                              /* LED enable counter */
unsigned char counter_sub;
unsigned char exec_flag;                        /* exec flag */

volatile unsigned char   sdata[5];              /* send data area */
volatile unsigned char   rdata[5];              /* receive data area */

/* Vector address */
#pragma section V1                              /* Vector section set */
void (*const VEC_TBL1[])(void) = {
    INIT                                        /* H'0000 Reset vector */
};
#pragma section V2                              /* Vector section set */
void (*const VEC_TBL2[])(void) = {
   tmrw                                         /* H'002a Timer W interrupt vector */
};
#pragma section V3                              /* Vector section set */
void (*const VEC_TBL3[])(void) = {
   tmrv                                         /* H'002c Timer V interrupt vector */
};
#pragma section                                 /* P */

/************************************************************/
/* Main program                                             */
/************************************************************/
void main(void)
{
   int i;

   set_imask_ccr(1);                            /* CCR I-bit = 1 */

   dig_0 = 0x40;                                /* Used RAM area initialize */
   dig_1 = 0x40;                                /* Used RAM area initialize */
   dig_2 = 0x40;                                /* Used RAM area initialize */
   dig_3 = 0x40;                                /* Used RAM area initialize */
   cnt   = 0x00;                                /* Used RAM area initialize */

   PMR1 = 0x00;                                 /* Port 1 initialize */
   PCR1 = 0x3f;

   PCR2 = 0xFD;                                 /* Port 2 initialize */

   PMR5  = 0x00;                                /* Port 5 initialize */
   PUCR5 = 0x00;
   PDR5  = 0x00;
   PCR5  = 0xff;

   PCR7  = 0xff;                                /* Port 7 initialize */

   PCR8  = 0x10;                                /* Port 8 initialize */

   CS = 1;                                      /* CS High */
   PWRON = 0;                                   /* POWER OFF */
```

```
    WU1 = 1;                                    /* Wake up 1 High */
    WU2 = 1;                                    /* Wake up 2 High */
    ADC_Init();                                 /* ADC initialize */

                                                /* Timer W initialize */
    TCRW  = 0x20;                               /* Clock Select */
    TSRW  = 0x00;                               /* Clear OVF */
    TMRW  = 0x80;                               /* Timer Counter Count Start */
    TIERW = 0x00;                               /* OVF Interrupt Disable */
    counter_sub = 15;                           /* Initialize 8bit Counter_sub */

    TCRV0 = 0x03;                               /* Timer V initialize */
    TCRV1 = 0xe2;                               /* Internal clock select */
    TCSRV = 0x10;                               /* Clear OVF to 0 */

    OVF    = 0;                                 /* Clear OVF to 0 */
    OVIE   = 1;                                 /* Timer V OVF interrupt enable */
    OVFW   = 0;                                 /* Clear OVF to 0 */
    OVIEW  = 1;                                 /* Timer W OVF interrupt enable */

    set_imask_ccr(0);                           /* CCR I-bit = 0 */

    while(1);
}

/************************************************************/
/* Timer W Interrupt                                        */
/************************************************************/
void tmrw(void)
{
    if ( OVFW == 1 ) {
        OVFW = 0;                               /* Clear OVF */
        counter_sub--;                          /* Decrement 8bit Counter */
        if ( counter_sub == 0x00 ){             /* 8bit Counter != H'00 */
            counter_sub = 15;                   /* Initialize 8bit Counter_sub */

        rdata[0] = 0x00;
        do {
            sdata[0] = 0xcc;                    /* Read to Status Register */
            DataIn(1);
        } while((rdata[0] & 0x02) == 0);
        sdata[0] = 0xc4;                        /* Read DATA Register value */
        DataIn(2);

        dig_0 =  dsp_data[rdata[1] & 0x0f];     /* Dig-0 LED display data set */
        dig_1 =  dsp_data[rdata[1] >> 4 & 0x0f]; /* Dig-1 LED display data set */
        dig_2 =  dsp_data[rdata[0] & 0x0f];     /* Dig-2 LED display data set */
        dig_3 =  dsp_data[rdata[0] >> 4 & 0x0f]; /* Dig-3 LED display data set */
        }
    }
}

/************************************************************/
/* Timer V Interrupt                                        */
/************************************************************/
void tmrv(void)
{
```

```
    unsigned char *ptr;                       /* Pointer set */

    ptr = &dig_0;                           /* LED display data store address set */

    while(OVF == 1){                          /* OVF = 1 ? */
        OVF  = 0;                             /* Clear OVF to 0 */
        ptr += cnt;                           /* LED display data read */
        PDR5 = *ptr;                          /* LED display data output */
        PDR1 = cnt << 4;                      /* LED enable data output */
        cnt++;                                /* "cnt" increment */
        if (cnt >= 4){                       /* 4 times end ? */
            cnt = 0;                         /* "cnt" initialize */
        }
    }
}

/*********************************************************/
/* ADC initialize function                               */
/*********************************************************/
void ADC_Init(void)
{
    long i;

    PWRON = 1;                                  /* POWER ON */

    for(i=0;i<10000;i++);                       /* delay */
    WU1 = 0;

    sdata[0] = 0xba;                            /* Write RUN Register */
    DataOut(1);

    sdata[0] = 0xb0;                           /* Write POWER1 Register */
    sdata[1] = 0xf0;
    DataOut(2);

    sdata[0] = 0x82;                           /* Write MUX Register */
    sdata[1] = 0x61;
    DataOut(2);

    sdata[0] = 0x80;                           /* Write ADC Register */
    sdata[1] = 0x11;
    DataOut(2);
}

/*********************************************************/
/* ADC register write and read function                  */
/*********************************************************/
void DataIn(int ByteNo)
{
    int cSclk, Dcnt, maxdcnt, i, Pcnt;
    unsigned  char BitPos;

    rdata[0] = rdata[1] = 0x00;                /* data area initialize */

    maxdcnt = (ByteNo << 4);
    Dcnt = Pcnt = 0;                            /* counter initialize */
    BitPos = 0x80;                              /* bit position initialize */
```

```
CS = 0;                                     /* CS ON */
SCLK = cSclk = 0;                           /* SCLK Low */
if(sdata[Dcnt]  & BitPos)                   /* output data */
   DOUT = 1;
else
   DOUT = 0;
BitPos >>= 1;                               /* next bit position */

                                            /* write register */
while(1){
   for(i=0;i<10;i++);                       /* delay */
   cSclk ^= 1;
   SCLK = cSclk;                            /* output reverse SCLK */
   if(Pcnt & 0x01) {
      if((Pcnt % 16) != 15){                /* last bit ? */
         if(sdata[Dcnt] & BitPos)           /* output data */
            DOUT = 1;
         else
            DOUT = 0;
         BitPos >>= 1;                      /* next bit position */
      } else {
         for(i=0;i<10;i++);                  /* delay */
         SCLK = 0;                          /* SCLK Low */
         DOUT = 1;                          /* DOUT Low */
         break;
      }
   }
   Pcnt++;                                  /* pulse count increment */
}

                                            /* read register */
Dcnt = Pcnt = 0;                            /* SCLK count */
BitPos = 0x80;                              /* bitb position initialize */
while(1){
   if((Pcnt & 0x01) == 0x00) {
         if(DIN)
            rdata[Dcnt] |= BitPos;          /* input data */
         BitPos >>= 1;                      /* next bit position */
         if(Pcnt >= (maxdcnt - 1)) {        /* end ? */
            for(i=0;i<10;i++);              /* delay */
            SCLK = 0;                       /* SCLK Low */
            for(i=0;i<10;i++);              /* delay */
            CS = 1;                         /* CS High */
            return;
         } else if(((Pcnt % 16) == 0) && (Pcnt != 0)){   /* next data */
            BitPos = 0x80;                  /* bitb position initialize */
            Dcnt++;                         /* data count increment */
            if(DIN)                         /* input data */
               rdata[Dcnt] |= BitPos;
            BitPos >>= 1;                   /* next bit position */
         }
   }
   cSclk ^= 1;
   SCLK = cSclk;                            /* reverse SCLK */
   Pcnt++;                                  /* pulse count increment */
   for(i=0;i<10;i++);                       /* delay */
}
```

```
}

/*********************************************************/
/* ADC register write function                           */
/*********************************************************/
void DataOut(int ByteNo)
{
    int cSclk, Dcnt, maxdcnt, i, Pcnt;
    unsigned  char BitPos;

    maxdcnt = (ByteNo << 4);
    Dcnt = Pcnt = 0;                              /* counter initialize */
    BitPos = 0x80;                               /* bit position initialize */
    CS = 0;                                       /* CS ON */
    SCLK = cSclk = 0;                             /* SCLK Low */
    if(sdata[Dcnt]  & BitPos) /* output data */
        DOUT = 1;
    else
        DOUT = 0;
    BitPos >>= 1;                                 /* next bit position */

    while(1){
        for(i=0;i<10;i++);                        /* delay */
        cSclk ^= 1;
        SCLK = cSclk;                             /* reverse SCLK */
        if(Pcnt & 0x01) {
            if((Pcnt % 16) != 15){                /* not last bit ? */
                if(sdata[Dcnt] & BitPos)          /* output data */
                    DOUT = 1;
                else
                    DOUT = 0;
                BitPos >>= 1;                     /* next bit position */
            } else {
                if(Pcnt >= (maxdcnt - 1)) {       /* end ? */
                    for(i=0;i<10;i++);           /* delay */
                    SCLK = 0;                     /* SCLK Low */
                    DOUT = 1;                     /* output High */
                    for(i=0;i<10;i++);           /* delay */
                    CS = 1;                       /* CS OFF */
                    return;
                } else {
                    BitPos = 0x80;                /* bit position initialize */
                    Dcnt++;                      /* data count increment */
                    if(sdata[Dcnt] & BitPos)      /* output data */
                        DOUT = 1;
                    else
                        DOUT = 0;
                    BitPos >>= 1;                /* next bit position */
                }
            }
        }
        Pcnt++;                                  /* pulse count increment */
    }
}
```

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2003.12.22	—	初版発行

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(http://www.renesas.com)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任は負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気付きの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。