

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

## M16C/62P グループ

### タイマ A 動作（イベントカウンタモード二相パルス信号処理、フリーランタイプ、4 通倍モード、Z 相入力選択）

#### 1. 要約

タイマ A3 では、2 相パルス信号処理 4 通倍モード時に Z 相(カウンタリセット)入力により、タイマのカウント値を“0”にすることが可能です。ここでは、INT2 極性切り替えビットを立ち上がりを選択した場合の動作について説明します。また、図 1 に動作タイミングを、図 2 に設定手順を示します。参考プログラムは、図 2 の設定手順をもとに INT2 割り込みを使用した時の例です。

#### 2. はじめに

この資料で説明する応用例は、次のマイコン、条件での利用に適用されます。

- ・マイコン :M16C/62P グループ

M16C/62P グループと同様の SFR(周辺機能制御レジスタ)を持つ他の M16C ファミリでも本プログラムを使用することができます。ただし、一部の機能を機能追加等に変更している場合がありますのでマニュアルで確認してください。このアプリケーションノートをご使用に際しては十分な評価を行ってください。

### 3. 設定内容

Z 相入力機能はタイマ A3 のイベントカウンタモード、二相パルス信号処理、フリーランタイプ、4 通倍処理でのみ使用でき、Z 相は ZP 端子から入力します。

### 4. 動作

- (1) カウント開始フラグを“1”にすると、カウンタはカウントソースの有効エッジをカウントします。
- (2) アンダフローしても、リロードレジスタの内容がリロードされずカウントを続けます。  
同時に、割り込み要求ビットが“1”になります。
- (3) オーバフローしても、リロードレジスタの内容がリロードされずカウントを続けます。  
同時に、割り込み要求ビットが“1”になります。
- (4) Z 相(ZP 端子)に立ち上がりエッジが入力されると、タイマのカウント値が“1”になります。  
同時に、割り込み要求ビットが“1”になります。

### 補足説明

- ・ Z 相入力は ZP 端子入力エッジを検出しておこないます。エッジの極性は INT2 の極性切り替えビットで選択できます。
- ・ Z 相のパルス幅は、タイマ A3 のカウントソースの 1 周期分以上になるようにしてください。
- ・ TA3IN 端子、TA3OUT 端子の方向レジスタは“0”にしてください。
- ・ タイマ A3 のアンダフロータイミングと ZP 端子入力によるリロードのタイミングが重なると、タイマ A3 の割り込み要求が 2 回連続して発生しますので、この機能使用時はタイマ A3 の割り込みは使用しないでください。

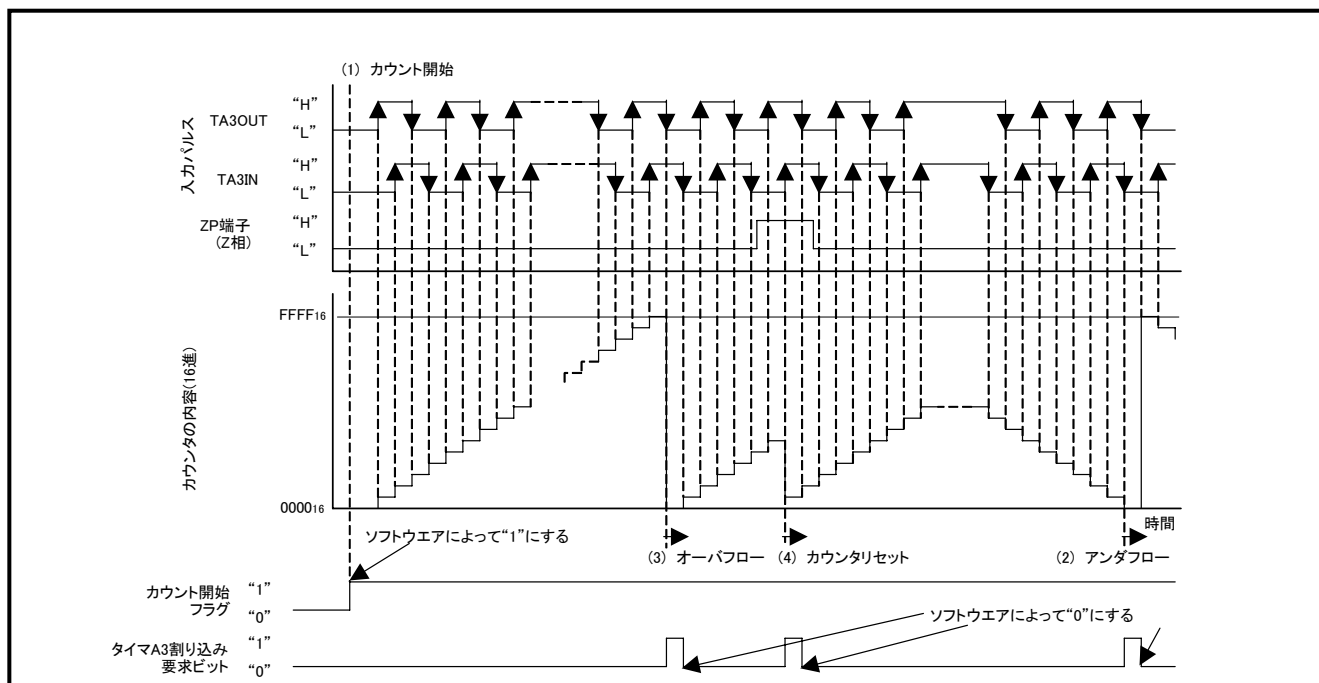
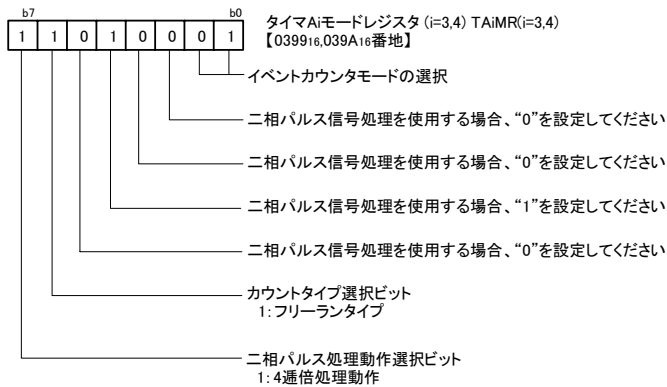


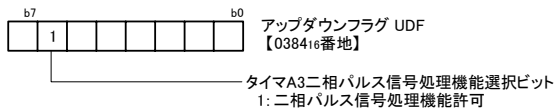
図 1. イベントカウンタモード二相パルス信号処理、4 通倍モード、Z 相入力選択時の動作タイミング図

## タイマ A 動作 (イベントカウンタモード二相パルス信号処理、4 通倍モード選択)

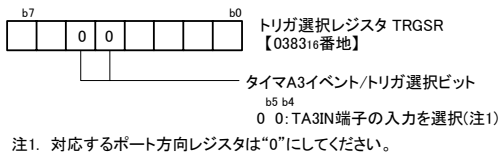
### イベントカウンタモードの選択および各機能の選択



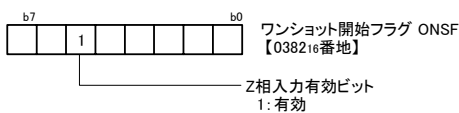
### 二相パルス信号処理機能選択ビットの設定



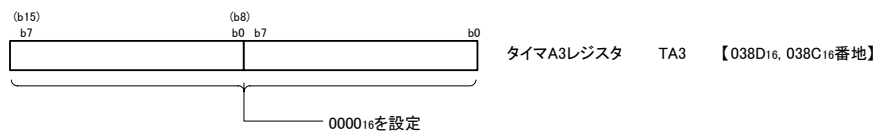
### トリガ選択レジスタの設定



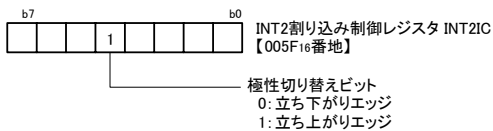
### ワンショット開始フラグの設定



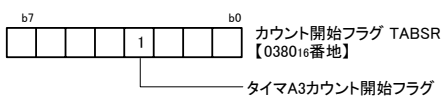
### カウンタ値の設定



### Z相(ZP端子)入力極性の設定



### カウント開始フラグの設定



### カウント開始

図 2. イベントカウンタモード二相パルス信号処理、4 通倍モード、Z 相入力選択時のレジスタ設定手順

## 5. 参考プログラム

```

*****
;
;
; M16C/62P Program Collection
;
; FILE NAME : rjj05b0845_src.a30
; CPU       : M16C/62P Group
; CONTENTS : Operation of timer A (2-phase pulse single process in event
;           : counter mode, multiply-by-4 mode Z-phase input selected)
; HISTORY  : 2005.06.16 Ver 1.00
;
; Copyright(C)2005, Renesas Technology Corp.
; Copyright(C)2005, Renesas Solutions Corp.
; All rights reserved.
;
*****
;
*****
;
; Include
;
*****
;
; .LIST      off           ;Stops outputting lines to the assembler list file
; .INCLUDE   sfr62p.inc    ;Reads the file that defined SFR
; .LIST      on           ;Starts outputting lines to the assembler list file
;
;
*****
;
; Symbol definition
;
*****
;
RAM_TOP      .equ    00400h    ;Start address of RAM
RAM_END      .equ    013ffh    ;End address of RAM
ROM_TOP      .equ    0f4000h   ;Start address of ROM
VECT_TOP     .equ    0ffe00h   ;Start address of vect_top
FIXED_VECT_TOP .equ    0ffdch   ;Start address of fixed_vect_top
SB_BASE      .equ    00380h    ;Base address of sb
;
;
*****
;
; Program area
;
*****
;
=====
;
; Start up
;
=====
;
;
; .section   program,code      ;Declares section name and section type
; .org      ROM_TOP           ;Declares start address
; .sb       SB_BASE           ;
;
;

```

START:

```

ldc          #RAM_END+1,isp ;Sets interrupt stack pointer
ldc          #SB_BASE,sb   ;Sets sb register
;
mov.b        #03h,prcr     ;Removes protect
;                               ;Set processor mode registers 0 and 1
mov.w        #0800h,pm0    ;Single-chip mode
;                               ;No expansion, No wait
mov.w        #2008h,cm0    ;Xcin-Xcout High
;                               ;Xin-Xout High, Main clock is No divison
mov.b        #0,prcr      ;Protects all registers
;
ldintb       #VECT_TOP    ;Sets interrupt table register
;
;=====
; Main program
;=====
;
mov.b        #11010001b,ta3mr ;Timer A3 mode register
;                               |||||++-----;Event counter mode
;                               |||||+-----;To use two-phase pulse signal processing,
;                               ||||| ;set this bit to "0"
;                               |||+-----;To use two-phase pulse signal processing,
;                               ||| ;set this bit to "0"
;                               ||+-----;To use two-phase pulse signal processing,
;                               || ;set this bit to "1"
;                               |+-----;To use two-phase pulse signal processing,
;                               || ;set this bit to "0"
;                               |+-----;Free-run type
;                               +-----;Multiply-by-4 processing operation
mov.b        #01000000b,udf ;Up/down flag
;                               +-----;Two-phase pulse signal processing enabled
bclr         pd7_6          ;(Note)Set the corresponding port direction
;                               ;register to "0" (TA3OUT)
bclr         pd7_7          ;(Note)Set the corresponding port direction
;                               ;register to "0" (TA3IN)
mov.b        #00000000b,trgsr ;Trigger select register
;                               ++-----;Input on TA3IN is selected
mov.b        #00100000b,onsf ;One-shot start flag
;                               +-----;Z phase input enable bit (1:Valid)
mov.w        #0000h,ta3     ;Timer A3 register
mov.b        #00010011b,int2ic ;Interrupt control register
;                               ||+++-----;Interrupt priority level select bit
;                               || ;(011:Level 3, interrupt disabled)
;                               |+-----;Interrupt request bit (0:interrupt not requested)
;                               +-----;Selects rising edge or H level
mov.b        #00010011b,int2ic ;Interrupt control register

```

```

;                                     ||+++-----;Interrupt priority level select bit
;                                     ||                ;(011:Level 3, interrupt disabled)
;                                     |+-----;Interrupt request bit (0:interrupt not requested)
;                                     +-----;Selects rising edge or H level
mov.b      #00001000b,tabsr          ;Count start flag
;                                     +-----;Starts counting
fset      i                          ;Set interrupt enable flag

MAIN:

        jmp      MAIN

;=====
;      Interrupt program
;=====
INT2_INT:
;
;      ;/ INT2_INT interrupt routine /
;
        reit

;
;=====
;      Dummy interrupt processing program
;=====
DUMMY:
        reit

;
;=====
;      Setting of variable vector table
;=====
;
        .section vect,romdata
        .org      VECT_TOP + (4 * 4)

;
        .word     DUMMY      ;INT3 interrupt vector
        .word     DUMMY      ;TB5 interrupt vector
        .word     DUMMY      ;TB4 interrupt vector
        .word     DUMMY      ;UART1 bus collision detection interrupt vector
        .word     DUMMY      ;TB3 interrupt vector
        .word     DUMMY      ;UART0 bus collision detection interrupt vector
        .word     DUMMY      ;SI/04/INT5 interrupt vector
        .word     DUMMY      ;SI/03/INT4 interrupt vector
        .word     DUMMY      ;UART2 bus collision detection interrupt vector
        .word     DUMMY      ;DMA0 interrupt vector
        .word     DUMMY      ;DMA1 interrupt vector
        .word     DUMMY      ;KEY interrupt vector
        .word     DUMMY      ;A-D interrupt vector
        .word     DUMMY      ;UART2 transmit/NACK interrupt vector
        .word     DUMMY      ;UART2 receive/ACK interrupt vector

```



```

.word          DUMMY          ;UART0 transmit/NACK interrupt vector
.word          DUMMY          ;UART0 receive/ACK interrupt vector
.word          DUMMY          ;UART1 transmit/NACK interrupt vector
.word          DUMMY          ;UART1 receive/ACK interrupt vector
.word          DUMMY          ;TA0 interrupt vector
.word          DUMMY          ;TA1 interrupt vector
.word          DUMMY          ;TA2 interrupt vector
.word          DUMMY          ;TA3 interrupt vector
.word          DUMMY          ;TA4 interrupt vector
.word          DUMMY          ;TB0 interrupt vector
.word          DUMMY          ;TB1 interrupt vector
.word          DUMMY          ;TB2 interrupt vector
.word          DUMMY          ;INT0 interrupt vector
.word          DUMMY          ;INT1 interrupt vector
.word          INT2_INT        ;INT2 interrupt vector
;
;*****
;
;      Setting of fixed vector
;*****
;
;
;      .section f_vect,romdata
;      .org          FIXED_VECT_TOP
;
;      .word          DUMMY          ;Undefined instruction interrupt vector
;      .word          DUMMY          ;Overflow (INTO instruction) interrupt vector
;      .word          DUMMY          ;BRK instruction interrupt vector
;      .word          DUMMY          ;Address match interrupt vector
;      .word          DUMMY          ;Single-step interrupt vector
;      .word          DUMMY          ;Watchdog timer interrupt vector
;                                ;Oscillation stop and Re-oscillation detection interrupt
;                                ;vector
;                                ;Voltage down detection interrupt vector
;      .word          DUMMY          ;DBC interrupt vector
;      .word          DUMMY          ;NMI interrupt vector
;      .word          START         ;Sets start vector
;
;      .end

```

## 6. 参考ドキュメント

ハードウェアマニュアル

M16C/62P グループ (M16C/62P, M16C/62PT) ハードウェアマニュアル Rev.2.30

(最新版をルネサス テクノロジホームページから入手してください。)

## 7. ホームページとサポート窓口

ルネサス テクノロジホームページ

<http://www.renesas.com/jpn/>

M16C ファミリ MCU 技術サポート窓口

E-mail: [csc@renesas.com](mailto:csc@renesas.com)

## 改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2005.06.16	-	初版発行

**安全設計に関するお願い**

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

**本資料ご利用に際しての留意事項**

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジー製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジーが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジーは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジーは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジー半導体製品のご購入に当たりましては、事前にルネサス テクノロジー、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジーホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジーはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジーは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジー、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジーの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたらルネサス テクノロジー、ルネサス販売または特約店までご照会ください。