

ホール IC 利用 120 度通電制御

RAJ306000 実装編

要旨

本アプリケーションノートは、RAJ306000を使用して、ホール IC 付き3相ブラシレス DC モータを120度通電方式で駆動させるサンプルプログラム、及び、開発支援ツール「In Circuit Scope」のライブラリを使用する方法について説明することを目的とする。

サンプルプログラムは、あくまで参考用途であり、弊社がこの動作を保証するものではありません。サンプルプログラムを使用する場合、適切な環境で十分な評価を行ったうえで使用して下さい。

動作確認デバイス

サンプルプログラムの動作確認は、下記のデバイスで行っている。

- RAJ306000

対象サンプルプログラム

本アプリケーションノートが対象とするサンプルプログラムを下記に示す。

- RAJ306000_HALL_120_OPEN_CSP_CA_V106 (IDE: CS+ for CA, CX)
- RAJ306000_HALL_120_OPEN_CSP_CC_V106 (IDE: CS+ for CC)
- ・RAJ306000_HALL_120_OPEN_E2S_CC_V106 (IDE: e² studio)
 RAJ306000 向けホール IC 利用 120 度通電制御サンプルプログラム
 (相補 PWM 方式)

参考資料

- ・RL78/G1F ユーザーズマニュアル ハードウェア編 (R01UH0516JJ0110)
- ・RAJ306000 シリーズ ユーザーズマニュアル ハードウェア編 (R18UZ0066JJ0100)
- ・In Circuit Scope 取扱説明書、「In Circuit Scope」を使用するための CS+の設定方法 (下記のサイトからダウンロードして下さい)

ダウンロードサイト: http://www.desktoplab.co.jp/download.html

目次

1.	概説	3
1.1	開発環境	3
2.	システム概要	
2.1	ハードウェア構成	6
2.2	ハードウェア仕様	8
2.2.1	1 ユーザインタフェース	8
2.2.2	2 周辺機能	11
2.3	ソフトウェア構成	14
2.3.1	1 ファイル構成	14
2.3.2	2 モジュール構成	16
2.4	ソフトウェア仕様	17
^	#u/sn ==	4.0
	制御プログラム説明	
3.1	制御内容	
3.1.1	·	
3.1.2		
3.1.3		
3.1.4		
3.1.5		
3.1.6		
3.1.7	, , , , , , , , , , , , , , , , , , , ,	
3.2	関数仕様	
3.3	変数仕様	
3.4	マクロ定義仕様	31
3.5	フローチャート	40
3.5.1	1 メイン関数	41
3.5.2	2 プリドライバ初期化処理	42
3.5.3	3 ホール IC 信号割り込み処理	43
3.5.4	4 キャリア周波数割り込み処理	44
3.5.5	5 500[us] 割り込み処理	45
3.5.6	6 ALARM 割り込み処理	46
3.5.7	7 ALARM 復帰処理	47
4	開発支援ツール「In Circuit Scope」	ΛQ
4 . 4.1	概要	
4.1 4.2		
	ライフラリ使用方法ICS 用変数一覧	
4.3	1○○ 用冬奴一見	49
改訂	「記録	52

1. 概説

本アプリケーションノートでは、RAJ306000 を使用したホール IC 付き 3 相ブラシレス DC モータの 120 度通電制御サンプルプログラムを実装する方法、及び、開発支援ツール「In Circuit Scope」 $^{\pm 1}$ のライブラリを使用する方法について説明する。

注:

開発支援ツール「In Circuit Scope」(以降、ICS)は、株式会社デスクトップラボの製品です。
 株式会社デスクトップラボ: http://www.desktoplab.co.jp/

1.1 開発環境

本アプリケーションノートが対象とするサンプルプログラムの開発環境を Table 1-1, Table 1-2 に示す。

Table 1-1 ソフトウェア開発環境

Integrated Development Environment	CS+ for CA, CX V3.02.00 [15 Mar 2016]
Compiler	CA78K0R V1.72

Integrated Development Environment	CS+ for CC V6.01.00 [01 Dec 2017]
Compiler	CC-RL V1.06.00

Integrated Development Environment	e² studio Version: 5.4.0.015
Compiler (Toolchain)	CC-RL V1.06.00

Table 1-2 ハードウェア開発環境

On-chip Debugging Emulator	RENESAS E1 Emulator (R0E000010KCE00)
Operation Checking Device	RAJ306000 ^{注 2}
RAJ306000 Series Evaluation Board	RTK0EML2A0D00010BJ

注:

2. MCU(RL78/G1F)とプリドライバを内蔵した SIP 製品である RAJ306000 の構成を Figure 1-1 に示す。

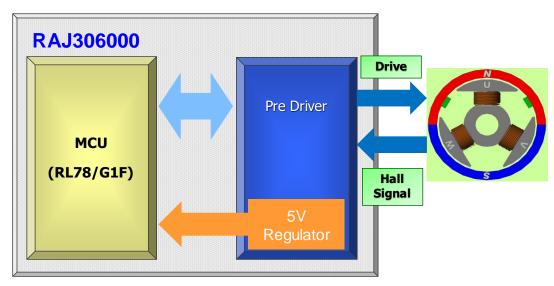


Figure 1-1 RAJ306000

2. システム概要

本システムの概要として、RAJ306000 のシステム構成を Figure 2-1 に示す。

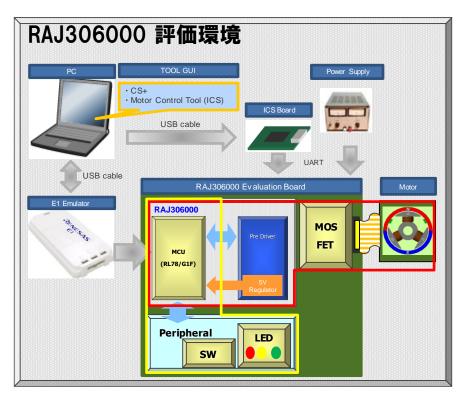


Figure 2-1 システム構成

2.1 ハードウェア構成

ハードウェア構成として、RL78/G1F とプリドライバの接続を Figure 2-2(Figure 2-1 赤線部)に、RL78/G1F と Peripheral との接続を Figure 2-3(Figure 2-1 黄線部)に示す。

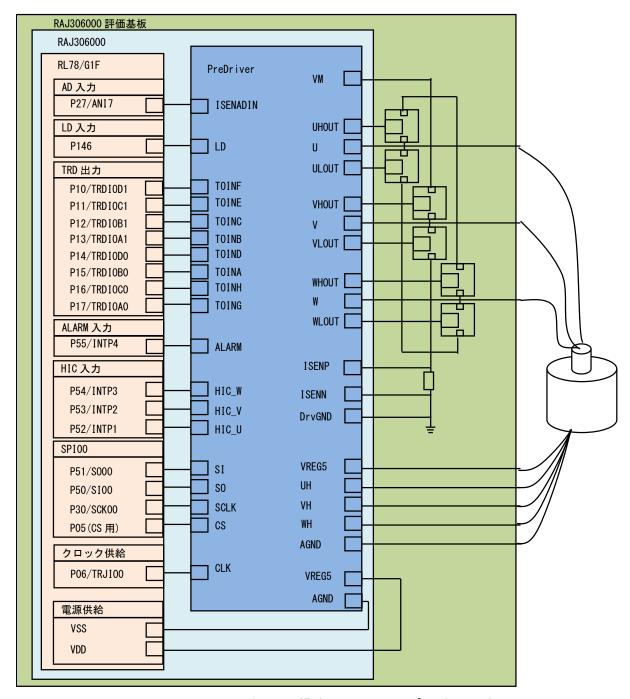


Figure 2-2 ハードウェア構成(RL78/G1F, プリドライバ)

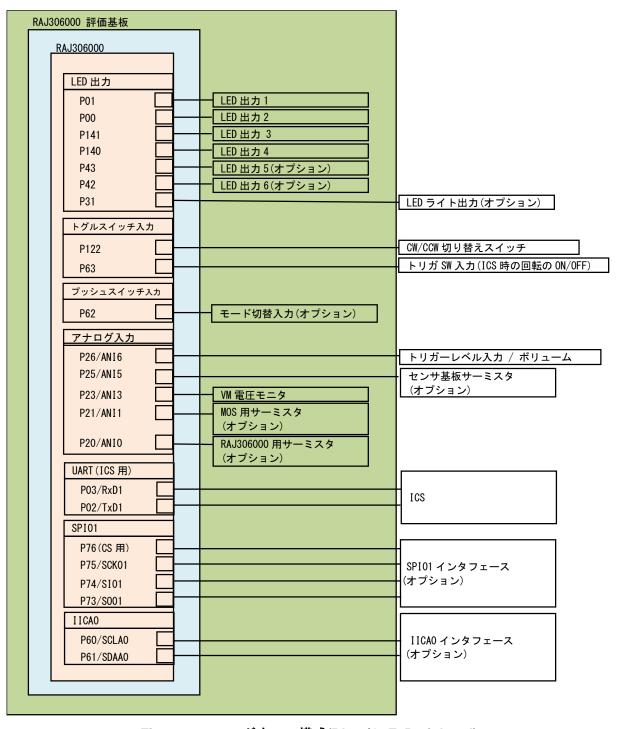


Figure 2-3 ハードウェア構成(RL78/G1F, Peripheral)

2.2 ハードウェア仕様

2.2.1 ユーザインタフェース

本システムのユーザインタフェース一覧を Table 2-1 に示す。

Table 2-1 ユーザインタフェース

項目	インタフェース部品	機能
回転方向	CW/CCW 切り替えスイッチ(SW1) or ICS	回転方向指令值入力(CW/CCW)
回転速度	トリガレベル入力/ボリューム(VR1)	回転速度指令値入力(アナログ値)
START/STOP	トリガレベル入力/ボリューム(VR1) or ICS	モータ回転開始/停止指令
	LED 出力 1	·通常動作時: 消灯
	LED ED I	・エラー検出時: 点灯
	LED 出力 2	・モータ停止時: 消灯
		・モータ回転時: 点灯
	LED 出力 3	・1500[rpm] 以下: 消灯
赤色 LED		・1500[rpm] 超過: 点灯
	LED 出力 4	・3000[rpm] 以下: 消灯
		・3000[rpm] 超過: 点灯
	LED 出力 5	·通常動作時: 消灯
		・エラー検出時: 点灯
		·通常動作時: 消灯
		・エラー検出時: 点灯
過電圧/低電圧検出	VM 電圧モニタ	VM 電圧測定(入力)

本システムの RL78/G1F 端子インタフェース一覧を Table 2-2 に示す。

Table 2-2 端子インタフェース(RL78/G1F)

端子名	機能
P27/ANI7	プリドライバ電圧測定(入力)
P10/TRDIOD1	ポート出力 or PWM 出力(W _n)
P11/TRDIOC1	ポート出力 or PWM 出力(Vn)
P12/TRDIOB1	ポート出力 or PWM 出力(Wp)
P13/TRDIOA1	ポート出力 or PWM 出力(V _p)
P14/TRDIOD0	ポート出力 or PWM 出力(Un)
P15/TRDIOB0	ポート出力 or PWM 出力(Up)
P55/INTP4	ALARM 信号入力
P54/INTP3	W 相ホール IC 信号入力/検出
P53/INTP2	V 相ホール IC 信号入力/検出
P52/INTP1	U 相ホール IC 信号入力/検出
P51/SO00	プリドライバ制御用データ出力
P50/SI00	プリドライバ制御用データ入力
P30/SCK00	プリドライバ制御用クロック出力
P05(CS)	プリドライバ制御用チップセレクト
P06/TRJIO0	プリドライバ用システムクロック出力
VSS	グランド電位
VDD	正電源
P146, P16/TRDIOC0, P17/TRDIOA0	未使用端子
P01	LED 出力 1 点灯/消灯制御
P00	LED 出力 2 点灯/消灯制御
P141	LED 出力 3 点灯/消灯制御
P140	LED 出力 4 点灯/消灯制御
P43	LED 出力 5 点灯/消灯制御
P42	LED 出力 6 点灯/消灯制御
P122	回転方向指令值入力(CW/CCW)
DOC/ANIC	回転速度指令値入力(アナログ値)
P26/ANI6	モータ回転開始/停止指令
P23/ANI3	VM 電圧測定(入力)
P03/RxD1	ICS 用 UART 入力
P02/TxD1	ICS 用 UART 出力
P31, P63, P62, P25/ANI5, P21/ANI1, P20/ANI0 P76(CS), P75/SCK01, P74/SI01, P73/SO01 P60/SCLA0, P61/SDLA0	未使用端子

RENESAS

本システムのプリドライバ端子インタフェース一覧を Table 2-3 に示す。

Table 2-3 端子インタフェース(プリドライバ)

端子名	機能
ISENADIN	プリドライバ電圧出力
TOINF	モータ制御信号入力(Wn)
TOINE	モータ制御信号入力(Vn)
TOINC	モータ制御信号入力(Wp)
TOINB	モータ制御信号入力(Vp)
TOIND	モータ制御信号入力(Un)
TOINA	モータ制御信号入力(Up)
ALARM	ALARM 信号出力
HIC_W	W 相ホール IC 信号出力
HIC_V	V 相ホール IC 信号出力
HIC_U	U 相ホール IC 信号出力
SI	SPI 用データ入力
so	SPI 用データ出力
SCLK	SPI 用クロック入力
CS	SPI 用チップセレクト
CLK	システムクロック入力
LD, TOINH, TOING	未使用端子
VM	Power Supply
UHOUT	U相 High-Side Driver(Nch)駆動用出力
U	U相位相検出用
ULOUT	U 相 Low-Side Driver(Nch)駆動用出力
VHOUT	V 相 High-Side Driver(Nch)駆動用出力
V	V 相位相検出用
VLOUT	V 相 Low-Side Driver(Nch)駆動用出力
WHOUT	W 相 High-Side Driver(Nch)駆動用出力
W	W 相位相検出用
WLOUT	W 相 Low-Side Driver(Nch)駆動用出力
ISENP	シャント抵抗プラス側接続
ISENN	シャント抵抗マイナス側接続
DrvGND	プリドライバ出力段回路 GND
VREG5	Regulator Output (5V)
UH	U 相ホール IC 信号入力
VH	V 相ホール IC 信号入力
WH	W 相ホール IC 信号入力
AGND	プリドライバアナログ回路 GND

2.2.2 周辺機能

本システムで使用する周辺機能の一覧を Table 2-4 に示す。

Table 2-4 周辺機能

周辺機能	機能
	回転速度指令値入力(アナログ値)
A/D コンバータ	電圧測定(プリドライバ電圧測定/VM 電圧測定)
	オプション: 温度測定
	回転方向指令值入力(CW/CCW)
	ホール IC 信号入力(位置検出)
汎用ポート	モータ制御信号出力: ポート出力
	LED 出力点灯/消灯制御
	オプション: LED ライト出力、トグルスイッチ/プッシュスイッチ入力
タイマ・アレイ・ユニット	500[us] インターバルタイマ
314-701-11-91	回転速度計測用フリーランタイマ
タイマ RJ	プリドライバ用システムクロック出力
タイマ RD	モータ制御信号出力: 相補 PWM モードを使用した PWM 出力(6 本)
님 하다마니 가 구.	ALARM 信号検出
外部割り込み	ホール IC 信号検出(両エッジ)
	SPI00(プリドライバ制御用)
通信インタフェース	UART1(ICS 用)
	オプション: SPI01, IICA0

(1) A/D コンバータ

回転速度指令値入力(アナログ値)、電圧測定を「A/D コンバータ」を使用して測定する。

A/D 変換は、ソフトウェアトリガを使用して、チャネル選択モードを「セレクトモード」に、変換動作モードを「ワンショット変換モード」に設定する。

また、A/D 変換の変換時間は、1 チャネル辺り 2.375[us]で、変換入力値の最小単位を Table 2-5 に示す。

Table 2-5 A/D コンパータ

項目	A/D コンバータ 1 ビット当たりの制御値	チャネル
回転速度指令値入力	5.56[rpm] ステップ	ANIG
(アナログ値)	(回転速度範囲は、CW/CCW 共に 1100[rpm] ~ 4290[rpm])	ANI6
南广测点	VM 電圧測定: 45.9[V] / 1024 = 0.045[V]	ANI3
電圧測定	プリドライバ電圧 ^{注 3} 測定: 48.0[V] / 1024 = 0.047[V]	ANI7

注:

3. プリドライバ電圧は、プリドライバ側の ADC セレクタ用レジスタ(ADC_SEL)の設定により A/D 変換する信号を切り換えて測定することができる。 ADC_SEL に 0x00(VM 電圧検出)を設定した場合の制御値が反映される。

詳細は、「RAJ306000 シリーズ ユーザーズマニュアル ハードウェア編 (R18UZ0066JJ0100)」を 参照して下さい。

(2) 汎用ポート

ホール IC 信号(モータの磁極位置検出信号)を汎用ポートに入力する。ホール IC 信号のエッジ検出も必要なため、外部割り込みと兼用したポートを選択する。

汎用ポートとホール IC 信号入力の組み合わせを Table 2-6 に示す。

Table 2-6 汎用ポートとホール IC 信号入力

端子名	ホール IC 信号
P52/INTP1	U相
P53/INTP2	V 相
P54/INTP3	W相

また、本システムでは、ポート出力機能を使用して、PWM 出力と共に、モータ制御信号を出力する。 汎用ポートとモータ制御信号出力の組み合わせを Table 2-7 に示す。

Table 2-7 汎用ポートとモータ制御信号出力

端子名	モータ制御信号
P10/TRDIOD1	W_n
P11/TRDIOC1	V_n
P12/TRDIOB1	W_p
P13/TRDIOA1	V_p
P14/TRDIOD0	U_n
P15/TRDIOB0	$U_{\mathtt{p}}$

注:

汎用ポートを入力モードから出力モードに切り替える場合の注意事項については、「RL78/G1F ユーザーズマニュアル ハードウェア編 (R01UH0516JJ0110)」を参照して下さい。

(3) タイマ・アレイ・ユニット

・500[us] インターバルタイマ

500[us] インターバルタイマは、タイマ・アレイ・ユニットの「インターバルタイマ機能」を使用する。本システムでは、チャネル 0 を使用する。

・回転速度計測用フリーランタイマ

回転速度計測用フリーランタイマは、タイマ・アレイ・ユニットの「インターバルタイマ機能」を使用する。ただし、割り込みは使用しない。本システムでは、チャネル1を使用する。

また、本システムでは、チャネル2とチャネル3を使用しない。

(4) タイマ RJ

パルス出力モードを使用して、4[MHz]の矩形波を出力、プリドライバのシステムクロックとして供給する。

(5) タイマ RD

相補 PWM モードを使用して、三角波変調、短絡防止時間ありの三相波形(6本)を出力する。

本システムでは、周期が 50[us]で、High アクティブの PWM 出力を実現する。また、ALARM 検出時 (INTP4 端子に Low 入力時)は、プリドライバの出力をハイインピーダンス状態(モータ制御信号出力端子を Low 状態)にする。

タイマ出力端子とモータ制御信号出力の組み合わせを Table 2-8 に示す。

_	
端子名	モータ制御信号
P10/TRDIOD1	W _n
P11/TRDIOC1	V_n
P12/TRDIOB1	W _p
P13/TRDIOA1	V_p
P14/TRDIOD0	Un
P15/TRDIOB0	$U_{\mathtt{p}}$

Table 2-8 タイマ出力端子とモータ制御信号出力

(6) 割り込み

本システムで使用する割り込みの一覧を Table 2-9 に示す。

端子名 割り込み ALARM 信号検出 P55/INTP4 W 相ホール IC 信号検出(両エッジ) P54/INTP3 V 相ホール IC 信号検出(両エッジ) P53/INTP2 U 相ホール IC 信号検出(両エッジ) P52/INTP1 500[us] インターバルタイマ INTTM00 キャリア周波数(PWM) INTTRD0 _____ SPI00(プリドライバ制御用)通信完了 INTCSI00

Table 2-9 割り込み

2.3 ソフトウェア構成

2.3.1 ファイル構成

サンプルプログラムのファイル構成を Table 2-10, Table 2-11 に示す。

Table 2-10 サンプルプログラムのファイル構成(1)

	RAJ306000_HALL_120_OPEN_CSP_CA_V106 RAJ306000 HALL 120 OPEN CSP CC V106		
RAJ30	RAJ306000_HALL_120_OPEN_E2S_CC_V106		
Inc	control_parameter.h	制御特性依存部へッダ	
	motor_parameter.h	モータ特性依存部ヘッダ	
	mtr_common.h	共通定義用ヘッダ	
	mtr_ctrl_rl78g1f.h	RL78/G1F 依存処理部ヘッダ	
	mtr_ctrl_rl78g1f_t2001.h	RL78/G1F & ボード依存処理部ヘッダ	
	mtr_ctrl_t2001.h	ボード依存処理部へッダ	
	mtr_main.h	メイン関数、ユーザインタフェース制御ヘッダ	
	mtr_spm_hall_120_cpm.h	ホール IC 利用 120 度通電制御依存部へッダ	
	r_dsp.h	演算ライブラリヘッダ	
	r_stdint.h	型定義用ヘッダ	
	version.h	ソフトウェアリビジョン定義用ヘッダ	
ics	ICS2_CA_RL78G1F.lib	ICS 用ライブラリ(CA78K0R 用) ^{注4}	
	ICS2_CC_RL78G1F.lib	ICS 用ライブラリ(CC-RL 用) ^{注 5}	
	ics2_RL78G1F.h	ICS 用ヘッダ	
	RL78_vector.c	ICS 用割り込みハンドラ	
	RL78_vector.h	ICS 用割り込みハンドラヘッダ	
lib	R_dsp_rl78_CA.lib	演算ライブラリ(CA78K0R 用) ^{注 4}	
	R_dsp_rl78_CC.lib	演算ライブラリ(CC-RL 用) ^{注 5}	
src	mtr_ctrl_rl78g1f.c	RL78/G1F 依存処理部	
	mtr_ctrl_rl78g1f_t2001.c	RL78/G1F & ボード依存処理部	
	mtr_ctrl_t2001.c	ボード依存処理部	
	mtr_interrupt.c	割り込みハンドラ	
	mtr_main.c	メイン関数、ユーザインタフェース制御	
	mtr_spm_hall_120_cpm.c	ホール IC 利用 120 度通電制御依存部	

注:

- 4. CA78KOR 用は、RAJ306000_HALL_120_OPEN_CSP_CA_V106 にのみ含まれます。
- 5. CC-RL 用は、RAJ306000_HALL_120_OPEN_CSP_CC_V106 と RAJ306000_HALL_120_OPEN_E2S_CC_V106 にのみ含まれます。

Table 2-11 サンプルプログラムのファイル構成(2)

RAJ30	RAJ306000 HALL 120 OPEN CSP CA V106		
RAJ30	RAJ306000_HALL_120_OPEN_CSP_CC_V106		
RAJ30	J306000_HALL_120_OPEN_E2S_CC_V106		
cg_src	r_cg_adc.c	RL78/G1F A/D コンバータ処理	
	r_cg_adc.h	RL78/G1F A/D コンバータ処理ヘッダ	
	r_cg_adc_user.c	RL78/G1F A/D コンバータ処理(ユーザ用)	
	r_cg_cgc.c	RL78/G1F クロック出力処理	
	r_cg_cgc.h	RL78/G1F クロック出力処理へッダ	
	r_cg_cgc_user.c	RL78/G1F クロック出力処理(ユーザ用)	
	r_cg_intp.c	RL78/G1F 割り込み機能処理	
	r_cg_intp.h	RL78/G1F割り込み機能処理へッダ	
	r_cg_intp_user.c	RL78/G1F 割り込み機能処理(ユーザ用)	
	r_cg_macrodriver.h	RL78/G1F エラー定義用ヘッダ	
	r_cg_main.c	RL78/G1F メイン処理	
	r_cg_main.h	RL78/G1F メイン処理ヘッダ	
	r_cg_port.c	RL78/G1F 端子機能処理	
	r_cg_port.h	RL78/G1F 端子機能処理ヘッダ	
	r_cg_port_user.c	RL78/G1F 端子機能処理(ユーザ用)	
	r_cg_predrv.c	プリドライバ処理	
	r_cg_predrv.h	プリドライバ処理ヘッダ	
	r_cg_predrv_prm.h	プリドライバレジスタパラメータ定義用ヘッダ	
	r_cg_predrv_reg.h	プリドライバレジスタアドレス定義用ヘッダ	
	r_cg_predrv_user.c	プリドライバ処理(ユーザ用)	
	r_cg_sau.c	RL78/G1F シリアル・アレイ・ユニット処理	
	r_cg_sau.h	RL78/G1F シリアル・アレイ・ユニット処理へッダ	
	r_cg_sau_user.c	RL78/G1F シリアル・アレイ・ユニット処理(ユーザ用)	
	r_cg_systeminit.c	RL78/G1F 初期化処理	
	r_cg_tau.c	RL78/G1F タイマ・アレイ・ユニット処理	
	r_cg_tau.h	RL78/G1F タイマ・アレイ・ユニット処理ヘッダ	
	r_cg_tau_user.c	RL78/G1F タイマ・アレイ・ユニット処理(ユーザ用)	
	r_cg_tmrd.c	RL78/G1F タイマ RD 処理	
	r_cg_tmrd.h	RL78/G1F タイマ RD 処理ヘッダ	
	r_cg_tmrd_user.c	RL78/G1F タイマ RD 処理(ユーザ用)	
	r_cg_tmrj.c	RL78/G1F タイマ RJ 処理	
	r_cg_tmrj.h	RL78/G1F タイマ RJ 処理ヘッダ	
	r_cg_tmrj_user.c	RL78/G1F タイマ RJ 処理(ユーザ用)	
	r_cg_userdefine.h	RL78/G1F ユーザ定義用ヘッダ	
	r_cg_wdt.c	RL78/G1F ウォッチドッグ・タイマ処理	
	r_cg_wdt.h	RL78/G1F ウォッチドッグ・タイマ処理へッダ	
	r_cg_wdt_user.c	RL78/G1F ウォッチドッグ・タイマ処理(ユーザ用)	

2.3.2 モジュール構成

サンプルプログラムの階層構造を Figure 2-4 に、ファイル構成との対応付けを Table 2-12 に示す。

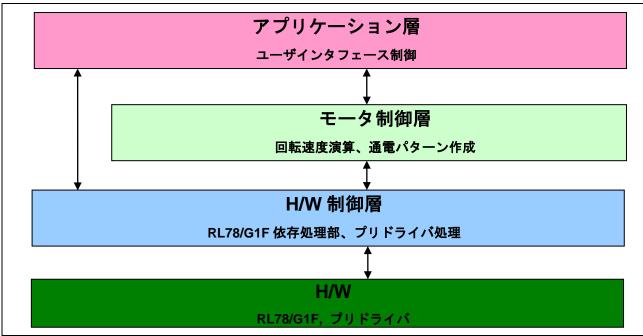


Figure 2-4 サンプルプログラムの階層構造

Table 2-12 サンプルプログラムの階層構造

アプリケーション層	mtr_main.c	
モータ制御層	mtr_interrupt.c, mtr_spm_hall_120_cpm.c	
	mtr_ctrl_rl78g1f.c, mtr_ctrl_rl78g1f_t2001.c, mtr_ctrl_t2001.c,	
	r_cg_adc.c, r_cg_adc_user.c, r_cg_cgc.c, r_cg_cgc_user.c,	
	r_cg_intp.c, r_cg_intp_user.c, r_cg_main.c,	
H/W 制御層	r_cg_port.c, r_cg_port_user.c, r_cg_predrv.c, r_cg_predrv_user.c,	
	r_cg_sau.c, r_cg_sau_user.c, r_cg_systeminit.c,	
	r_cg_tau.c, r_cg_tau_user.c, r_cg_tmrd.c, r_cg_tmrd_user.c,	
	r_cg_tmrj.c, r_cg_tmrj_user.c, r_cg_wdt.c, r_cg_wdt_user.c	

2.4 ソフトウェア仕様

本アプリケーションノートが対象とするソフトウェアの基本仕様を Table 2-13, Figure 2-5 に示す。

項目	内容	
制御方式	120 度通電方式	
도 성당하였다.	モータ回転開始/停止指令は、VR1(ANI6 端子)のレベルによって決定する。	
モータ回転開始/停止 	ICS からの入力 ^{注6}	
同志士力制御	回転方向指令値は、SW1(P122 端子)のレベルによって決定する。	
回転方向制御	ICS からの入力 ^{注6}	
同志法英制物	回転速度指令値は、VR1(ANI6 端子)のレベルによって決定する。	
回転速度制御	回転速度指令値に比例させた PWM Duty を 0 ~ 100[%]で制御する。	
回転速度範囲	CW/CCW 共に 1100[rpm] ~ 4290[rpm]	
回転子磁極位置検出	ホール IC 信号検出(両エッジ)割り込み毎(60 度毎)	
キャリア周波数(PWM)	20[KHz]	
	ホール IC 信号検出(両エッジ)割り込み毎(60 度毎)に、	
制御周期/回転速度演算	・PWM Duty の設定と通電パターンを決定する。	
	・1 回転(360 度)前のカウンタ値との差分から回転速度を算出する。	
	以下のエラー検出時に、モータ制御信号出力端子を Low 状態にする。	
	・ALARM エラー	
保護停止処理	・過電圧エラー	
	・回転速度異常エラー	
	・タイムアウトエラー	
	・ホール IC 信号パターンエラー	
	・低電圧エラー	

Table 2-13 ソフトウェアの基本仕様

注:

6. 詳細は、「4 開発支援ツール「In Circuit Scope」」を参照して下さい。

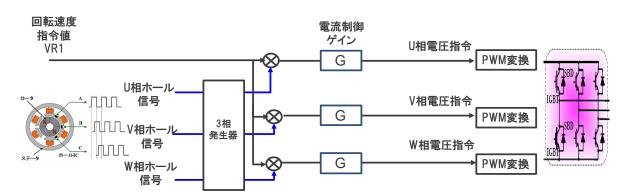


Figure 2-5 ソフトウェアの基本仕様

3. 制御プログラム説明

本アプリケーションノートが対象とするサンプルプログラムについて説明する。

3.1 制御内容

3.1.1 モータ回転開始/停止

モータの回転開始と停止は、VR1とSW1、または、ICSからの入力によって制御する。

VR1 には、アナログ入力端子(ANI6 端子)が割り当てられ、その入力をメイン・ループ内で A/D 変換して、回転速度指令値を算出する。回転速度指令値が、1200[rpm]以上でモータの回転開始、1100[rpm]以下でモータの停止と判断する。また、モータの回転開始は、プリドライバのモータロックステータスと合わせて判断する。

SW1 には、汎用ポート(P122 端子)が割り当てられ、メイン・ループ内で、P122 端子の High/Low 状態を取得して、回転方向指令値とする。回転方向は、回転方向指令値で判断する。

3.1.2 回転方向指令值、回転速度指令值、VM 電圧

(1) 回転方向指令値

SW1 の High/Low 状態、または、ICS から入力することによってモータの回転方向指令値を設定する。

(2) 回転速度指令値

VR1 の出力値(アナログ値)を A/D 変換することによってモータの回転速度指令値を設定する。A/D 変換された VR1 の値は、下記(Table 3-1)のように、回転速度指令値として使用する。

Table 3-1 回転速度指令値の変換比

項目	変換比 (回転速度指令值: A/D 変換值)	チャネル
回転速度指令値	1100[rpm] ~ 4290[rpm]: 03FFH ~ 0000H	ANI6

(3) VM 電圧

下記(Table 3-2)のように、VM 電圧を測定する。過電圧と低電圧の検出(異常時は、PWM 出力を停止)に使用する。

Table 3-2 VM 電圧の変換比

項目	変換比 (VM 電圧: A/D 変換値)	チャネル
VM 電圧	0.0[V] ~ 45.9[V]: 0000H ~ 03FFH	ANI3

3.1.3 回転速度演算

モータの回転速度は、タイマ・アレイ・ユニットのチャネル 1 をフリーランニングさせて、ホール IC 信号による外部割り込み発生時にカウンタ値を取得、1 回転(360 度)前との差分から算出する。また、算出した回転速度に対して、LPF(Low-Pass Filter)処理を行っている。回転速度演算の概念図を Figure 3-1 に示す。

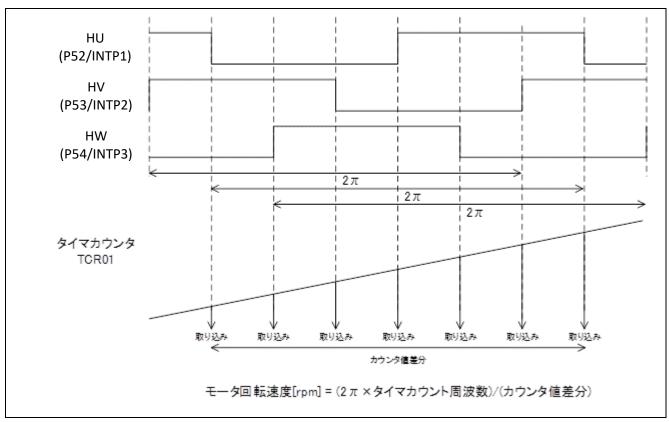


Figure 3-1 回転速度演算

3.1.4 PWM による電圧制御

出力電圧の制御には、PWM 制御を使用する。PWM 制御とは、パルスの Duty を変化させることで平均電圧を調整していく制御方式で、回転速度指令値に比例させた PWM Duty を 0 ~ 100[%]で制御する。PWM 制御の概念図を Figure 3-2 に示す。

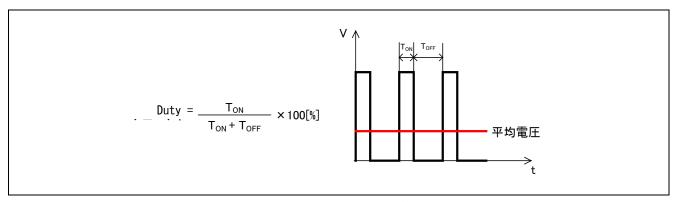


Figure 3-2 PWM 制御

また、本アプリケーションノートが対象とするサンプルプログラムでは、前半 60 度チョッピングを採用して、出力電圧及び回転速度を制御する。相補前半 60 度チョッピング時のモータ制御信号出力波形例をFigure 3-3 に示す。

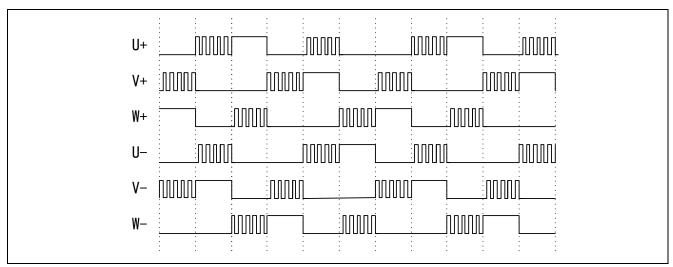


Figure 3-3 相補前半 60 度チョッピング

3.1.5 状態遷移

本アプリケーションノートが対象とするサンプルプログラムの状態遷移図を Figure 3-4 に示す。

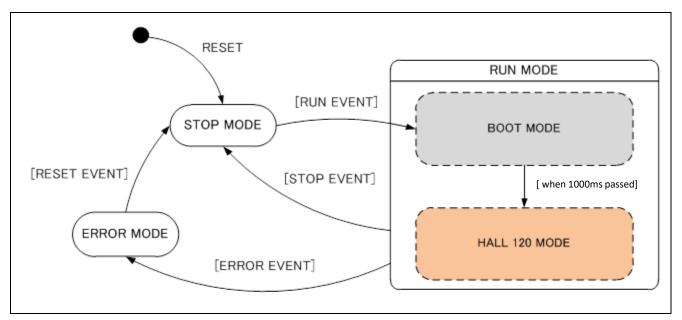


Figure 3-4 状態遷移図

3.1.6 システム保護機能

本システムは、以下のエラー状態を持ち、それぞれの場合に緊急停止機能を実現する。システム保護機能に関わる各設定値を Table 3-3 に示す。

· ALARM エラー

プリドライバからの緊急停止信号(ALARM 検出)によって、プリドライバの出力をハイインピーダンス状態(モータ制御信号出力端子を Low 状態)にして、緊急停止する。

過電圧エラー

過電圧監視周期で VM 電圧を監視して、過電圧(過電圧リミット値超過)を検出した場合、緊急停止する。

・回転速度異常エラー

回転速度監視周期で回転速度を監視して、回転速度リミット値を超過した場合、緊急停止する。

・タイムアウトエラー

タイムアウトエラー監視周期でホール IC 信号による外部割り込みの間隔を監視して、タイムアウト時間を超過してもパターン切り替えが発生していない場合、緊急停止する。

・ホール IC 信号パターンエラー

ホール IC 信号による外部割り込み毎にホール IC 信号のパターンを監視して、エラーパターンを検出した場合、緊急停止する。

低電圧エラー

低電圧監視周期で VM 電圧を監視して、低電圧(低電圧リミット値未満)を検出した場合、緊急停止する。

システム保護機能		設定値
" 以 商厂 于 二	過電圧リミット値	30[V]
過電圧エラー	監視周期	50[us]
回転速度異常エラー	回転速度リミット値	4290[rpm]
	監視周期	50[us]
タイムアウトエラー	タイムアウト時間	20[ms]
低電圧エラー	低電圧リミット値	6[V]
以电圧エノー	監視周期	50[us]

Table 3-3 システム保護機能設定値

3.1.7 システム保護機能(プリドライバ安全機能)

ALARM 動作設定レジスタ(ALMOPE)で、プリドライバ安全機能の有効/無効を設定可能です。

詳細は、データシートを参照して下さい。

3.2 関数仕様

サンプルプログラムの関数一覧を Table 3-4, Table 3-5 に示す。

Table 3-4 関数一覧(1)

ファイル名	関数概要	処理概要
mtr_main.c	main()	・ハードウェア初期化関数呼び出し
	入力: なし	・ユーザインタフェース初期化関数呼び出し
	出力: なし	・メイン関数使用変数初期化関数呼び出し
		・状態遷移、及び、イベント実行関数呼び出し
		・メイン関数
		⇒ メイン処理実行関数呼び出し
		⇒ ウォッチドッグ・タイマクリア関数呼び出
		L
	ctrl_ui()	・モータステータスの変更
	入力: なし	・回転速度指令値と回転方向指令値の決定
	出力: なし	
	ics_ui()	・モータステータスの変更
	入力: なし	・回転速度指令値と回転方向指令値の決定
	出力: なし	
	ctrl_led()	LED 出力点灯/消灯制御
	入力: なし	
	出力: なし	
	ics_predrv_reg_ctrl()	ICS からのプリドライバレジスタの読み込み、
	入力: なし	書き込み制御
	出力: なし	
	mcu_sw_init()	F/W の初期化
	入力: なし	・F/W 変数の初期化
	出力: なし	・ICS の初期化
		・シーケンス処理の初期化
		・リセットイベントの実行
	software_init()	メイン関数で使用する変数の初期化
	入力: なし	
	出力: なし	
mtr_ctrl_rl78g1f.c	clear_wdt()	ウォッチドッグ・タイマクリア
	入力: なし	
	出力: なし	
	mtr_clear_oc_flag()	パルス出力強制遮断フラグクリア
	入力: なし	
	出力: なし	
	mtr_clear_trd0_imfa()	TRD0 コンペアマッチフラグクリア
	入力: なし	
	出力: なし	

	and and almost A	モータ起動処理
mtr_ctrl_rl78g1f_t2001.c	mtr_ctrl_start()	モータ起到処理
	入力: なし	
	出力: なし	
	mtr_ctrl_stop()	モータ停止処理
	入力: なし	
	出力: なし	
	mtr_change_pattern()	モータ制御信号出力変更
	入力: 通電パターン	・通電パターンの設定
	出力: なし	・通電パターンエラー時にモータステータス変
		更
		・イベント処理選択関数呼び出し
	mtr_get_adc()	A/D 変換実行処理
	入力: A/D チャネル	
	出力: A/D 変換結果	
mtr_ctrl_t2001.c	get_vr1()	トリガレベルの A/D 変換値取得
	入力: なし	
	│ │出力:A/D 変換結果(VR1)	
	led_on()	LED の点灯
	入力: LED チャネル番号	
	出力: なし	
	led_off()	LED の消灯
	Ted_on() 入力: LED チャネル番号	LED WAY
	出力: なし	
mtr interrupt o	mtr_hall_interrupt()	ホール IC 信号割り込み処理
mtr_interrupt.c	Titl_Hail_interrupt() 入力: なし	・通電パターン決定関数呼び出し
	出力: なし	・通电バターン次定関数件の出し
		ALADAA MULLINI 7. bn TIII
	mtr_alarm_interrupt()	ALARM 割り込み処理
	入力: なし	・モータステータス変更
	出力: なし	・イベント処理選択関数呼び出し
		・パルス出力強制遮断フラグクリア関数呼び出
		L
	mtr_tau0_interrupt()	500[us] 割り込み処理
	入力: なし	・運転モード切り替え判定処理
	出力: なし	
	mtr_carrier_interrupt()	キャリア周波数割り込み処理
	入力: なし	・モータ回転停止待ち
	出力: なし	・エラーチェック関数呼び出し

mtr_spm_hall_120_cpm.c	R_MTR_InitSequence()	シーケンス処理の初期化
	入力: なし	
	出力: なし	
	R_MTR_ExecEvent()	・ステータスの変更を行う
	入力: 発生イベント	・発生イベントに対して、適切な処理の実行関
	出力: なし	数を呼び出し
	mtr_act_run()	・モータ起動時変数初期化関数呼び出し
	入力: モータステータス	・モータ制御開始関数呼び出し
	出力: モータステータス	・通電パターン決定関数呼び出し
	mtr_act_stop()	モータ制御終了関数呼び出し
	入力: モータステータス	
	出力: モータステータス	
	mtr_act_none()	処理はなし
	入力: モータステータス	
	出力: モータステータス	
	mtr_act_reset()	エラー状態から復帰するために必要なグロー
	入力: モータステータス	バル変数の初期化
	出力: モータステータス	
	mtr_act_error()	エラー発生時のモータ制御終了関数呼び出し
	入力: モータステータス	
	出力: モータステータス	
	mtr_pattern_set()	・回転速度計測関数呼び出し
	入力: なし	・ホール IC 信号パターン取得
	出力: なし	・通電パターンの決定
		・モータ制御信号出力変更関数呼び出し
	mtr_speed_calc()	回転速度計測演算処理
	入力: なし	
	出力: なし	
	mtr_start_init()	モータ起動時に必要な変数の初期化
	。 入力: なし	
	出力: なし	
	mtr_set_variables()	ICSから入力された値をプロテクト変数に設定
	入力: なし	
	出力: なし	
	R_MTR_lcsInput()	ICS から入力された値の取得
	入力: ICS 関連変数の構造体	
	出力: なし	
	R_MTR_SetSpeed()	回転速度の設定
	入力: 回転速度指令値	
	出力: なし	
	R_MTR_SetDir()	回転方向の設定
	入力: 回転速度指令値	
	出力: なし	
	R_MTR_GetSpeed()	
	入力: なし	
	出力: 回転速度情報	
	R_MTR_GetDir()	回転方向の取得
	入力: なし	THE STATE OF THE S
	八力: ゆじ 出力: 回転方向情報	
	R_MTR_GetStatus()	モータステータスを取得
	スカ: なし	
	出力: モータステータス	
	шл. с 77/ -37	

mtr_error_check()	エラーの監視と検出
入力: なし	
出力: なし	

Table 3-5 関数一覧(2)

ファイル名	関数概要	処理概要
r_cg_adc.c	R_ADC_Create()	A/D 変換器(ADC)初期化
	入力: なし	
	出力: なし	
r_cg_adc_user.c	r_adc_interrupt()	SPI 通信 ADC モード SPI 開始判定
	入力: なし	
	出力: なし	
r_cg_cgc.c	R_CGC_Create()	クロック周波数(CGC)初期化
	入力: なし	
	出力: なし	
r_cg_intp.c	R_INTP_Create()	外部割り込み(INTP)初期化
	入力: なし	
	出力: なし	
r_cg_main.c	R_MAIN_UserInit()	プリドライバ起動処理
	入力: なし	
	出力: なし	
r_cg_port.c	R_PORT_Create()	入出力ポート初期化
	入力: なし	
	出力: なし	
r_cg_predrv.c	predriver_hw_init()	プリドライバ初期設定
	入力: なし	
	出力: なし	
	R_PREDRV_TRIM_Create()	プリドライバトリミングデータ設定
	入力: なし	
	出力: SPI ステータス	
	R_PREDRV_InitSequence()	プリドライバ初期化処理
	 入力: なし	
	出力: なし	
	R_PREDRV_	ALARM 復帰処理
	ErrorRecoverySequence()	
	入力: ALARM ステータス	
	出力: なし	
r_cg_predrv_user.c	R_PreDrvReg_Read()	プリドライバレジスタ Read 処理
_ 3_1 _	入力: read address	
1	出力: SPI ステータス, read data	
	R_PreDrvReg_Write()	プリドライバレジスタ Write 処理
1	入力: write address, write data	
	出力: SPI ステータス	
	R_PreDrv_MotorLockStatus()	モータロックステータス取得処理
	入力: なし	

r og saule	P SALIO Create/\	シリアル・アレイ・ユニット(SAU)初期化
r_cg_sau.c	R_SAU0_Create() 入力: なし	フラブル・ブレイ・ユーッド(SAU)がAIL
	出力: なし	IIADT4 TITE
	R_UART1_Create()	UART1 初期化
	入力: なし	
	出力: なし	
	R_CSI00_Create()	SPI 通信初期化(プリドライバ通信用)
	入力: なし	
	出力: なし	
	R_CSI00_Start()	SPI 通信起動(プリドライバ通信用)
	入力: なし	
	出力: なし	
	R_CSI00_	SPI 通信処理
	Send_Receive_SPI_mode()	
	入力: 送信バッファ	
	バッファサイズ	
	受信バッファ	
	SPI モード	
	出力: SPI ステータス	
r_cg_sau_user.c	r_csi00_interrupt()	SPI 割り込み処理(プリドライバ通信用)
	出力: なし	
r_cg_systeminit.c	hdwinit()	H/W 初期設定
	入力: なし	
	出力: なし	
r_cg_tau.c	R_TAU0_Create()	タイマ・アレイ・ユニット(TAU)初期化
_ 3_		, ,
	出力: なし	
r_cg_tmrd.c	R_TMRD0_Create()	タイマ RD(TRD)初期化
	入力: なし	,
	出力: なし	
	R_TMRD0_Start()	PWM 出力開始
	入力: なし	1 4444 (2) 2002
	出力: なし	
r_cg_tmrj.c	R_TMRJ0_Create()	タイマ RJ(TRJ)初期化
1_09_01113.0	R_TMRJU_Create() 入力: なし	→ 1 ← UO(1 UO/th/th/till
	出力: なし	
	R_TMRJ0_Start()	プリドライバクロック供給開始
	入力: なし	
	出力: なし	
r_cg_wdt.c	R_WDT_Create()	ウォッチドッグ・タイマ初期化
	入力: なし	
	出力: なし	

3.3 変数仕様

サンプルプログラムの変数一覧を Table 3-6 に示す。

Table 3-6 変数一覧

変数名	型	内容	備考
g_s2_max_speed	int16_t	回転速度指令最大値	機械角 [rpm]
g_s2_min_speed	int16_t	回転速度指令最小値	機械角 [rpm]
g_s2_margin_min_speed	int16_t	モータ停止用回転速度指令最小値	機械角 [rpm]
g_s2_ref_speed	int16_t	ユーザ設定回転速度	機械角 [rpm]
g_u2_speed_rpm	Uint16_t	回転速度演算値	機械角 [rpm]
g_u1_rot_dir	uint8_t	ユーザ設定回転方向	0: CW 1: CCW
g_u1_motor_status	uint8_t	ユーザモータステータス管理	0: 停止 1: 回転中 2: エラー
g_u1_motorlock_status	uint8_t	モータロックステータス管理	0: モータロック 1: モータアンロック
g_u1_stop_req	uint8_t	モータ停止指令フラグ	回転速度指令値 1100[rpm]以下 は停止判定
g_u1_pdrv_status	uint8_t	プリドライバレジスタ R/W エラーステータス	-
g_u1_err_recovery_req	uint8_t	ALARM 復帰処理要求フラグ	0: 禁止 1: 許可
g_u1_get_alarm_sts1	uint8_t	プリドライバレジスタ ALMSTS1 取得値	-
g_u1_store_alarm_sts1	uint8_t	プリドライバレジスタ ALMSTS1 保存値	-
g_u1_get_alarm_sts2	uint8_t	プリドライバレジスタ ALMSTS2 取得値	-
g_u1_store_alarm_sts2	uint8_t	プリドライバレジスタ ALMSTS2 保存値	-
g_u2_fw_revision	uint16_t	F/W リビジョン情報	F/W バージョン情報(106)
g_s2_sw_userif	int16_t	ハード UI 使用切り替えフラグ	0: 使用しない 1: 使用する
g_s2_mode_system	int16_t	システムモードフラグ	0: 停止 1: モータ駆動 2: エラー 3: リセット
g_s2_enable_write	int16_t	ICS 書き込み許可フラグ	トグル動作
ics_input	MTR_ICS_INPUT	ICS 入力用構造体	-
g_u2_cnt_boot_mode	uint16_t	BOOT モード時間計測カウンタ	モータ起動後 500[us]をカウント
g_u2_cnt_wait_stop	uint16_t	モータ回転停止待ちカウンタ	モータ停止処理後 10[ms]をカウント(ただしホールIC信号割り込み検出時にカウントリセット)
g_u1_flg_wait_stop	uint8_t	モータ回転停止待ちフラグ	モータ停止指令を受けてセット して、モータ停止処理後ホール IC 信号割り込みが 10[ms]の間未 検出の場合クリア

g_u1_enable_write	uint8_t	ICS 入力用構造体書き込み許可	0: 禁止
9_* _* ****		フラグ	1: 許可
g_s2_vdc_ad	int16_t	VM 電圧 A/D 値	[V]
g_s2_reci_vdc_ad	int16_t	VM 電圧 A/D 値の逆数	-
g_s2_pdrv_ad	int16_t	プリドライバ電圧 A/D 値	[V]
g_s2_pwm_duty	int16_t	タイマ RD コンペアレジスタ設	PWM Duty 設定値: 0 ~ 1598
		定値	PWM Duty [%]: 0 ~ 100
g_s2_ref_speed_rad	int16_t	回転速度指令値	電気角(Scale: Q2) [rad/s]
g_s2_speed_rad	int16_t	回転速度演算値	電気角(Scale: Q2) [rad/s]
g_s2_speed_lpf_k	int16_t	回転速度 LPF パラメータ	-
g_u1_cnt_ics	uint8_t	ICS 関数呼び出し間隔カウンタ	-
g_u2_run_mode	uint16_t	運転モード管理	0: BOOT モード
			3: 通常運転(HALL 120)モード
g_u1_error_status	uint8_t	エラーステータス管理	0x01: ALARM エラー
			0x02: 過電圧エラー
			0x04: 回転速度異常エラー
			0x08: タイムアウトエラー
			0x10: ホール IC 信号パターンエ
			ラー
			0x40: 低電圧エラー
			(0x80: 未定義エラー)
g_u1_mode_system	uint8_t	ステート管理	0: ストップモード
			1: ランモード
			2: エラーモード
g_u1_hall_signal	uint8_t	3 相ホール IC 信号パターン	-
g_u1_v_pattern	uint8_t	通電パターン	
g_u2_cnt_timeout	uint16_t	停止判定時間計測カウンタ	通電パターン切り替え時にクリ ア
a ut direction	uintO t	 回転方向管理	
g_u1_direction	uint8_t	回私刀问目垤	0: CW 1: CCW
g_u2_hall_timer_cnt	uint16_t	 フリーランタイマカウント値	TCR01
g_u2_pre_hall_timer_cnt	uint16_t	前回のフリーランタイマカウン	-
g_uz_pro_nan_timor_cnt	unit 10_t	ト値	
g_s2_timer_cnt_ave	int16_t	2π分の回転速度計測タイマカウ	-
g_oooare	0	ント差	
g_u2_timer_cnt_buf	uint16_t	回転速度計測タイマカウント	-
		バッファ	
g_u2_timer_cnt_num	uint16_t	回転速度計測タイマカウント	-
		バッファ番号	
ics_input_buff	MTR_ICS_INPUT	ICS 入力変数構造体	-
g_s2_ref_speed_rpm_vr1	int16_t	回転速度指令値	機械角 [rpm]
g_u1_alarm_sts1	uint8_t	プリドライバレジスタ	ICS 表示用
		ALMSTS1 保存値	
g_u1_alarm_sts2	uint8_t	プリドライバレジスタ	ICS 表示用
		ALMSTS2 保存値	
g_u1_PreDriver_error	uint8_t	プリドライバシーケンスエラー フェータフ	・プリドライバ初期化シーケン
		ステータス 	ス ・ALADM 復帰シーケンフ
a aniOO comend flag	LintO 4	CDI 通信性能 フニガ	・ALARM 復帰シーケンス TURE: 通信終了
g_spi00_comend_flag	uint8_t	SPI 通信状態 フラグ 	1
a aniOO adasard flag	uint0 t	SPI 通信 ADC End フラグ	FALSE: 通信中 TURE: ADC 終了
g_spi00_adcend_flag	uint8_t	SII 通信 ADG EIIU フラフ	FALSE: ADC 中
a anion sammada	LintO 4	SPI 通信モード	I ALOL. ADO #
g_spi00_commode	uint8_t		-

gp_csi00_rx_address	uint8_t	SPI 通信受信データアドレス	プリドライバレジスタ値取得
g_csi00_rx_length	uint16_t	SPI 通信受信データ長	-
g_csi00_rx_count	uint16_t	SPI 通信受信カウンタ	-
gp_csi00_tx_address	uint8_t	SPI 通信送信データアドレス	プリドライバレジスタアドレス
			指定
g_csi00_send_length	uint16_t	SPI 通信送信データ長	-
g_csi00_tx_count	uint16_t	SPI 通信送信カウンタ	-

3.4 マクロ定義仕様

サンプルプログラムのマクロ定義一覧を Table 3-7 に示す。

Table 3-7 マクロ定義一覧

ファイル名	マクロ名	内容	備考
control_parameter.h	CP_MAX_SPEED_RPM	3900	回転速度指令最大值(機械角) [rpm]
	CP_MIN_SPEED_RPM	1200	回転速度指令最小値(機械角) [rpm]
	CP_SPEED_LPF_K	0.35f	回転速度用 LPF パラメータ
mtr_main.h	ICS_UI	0	UI を ICS に セット
	BOARD_UI	1	UI をボードに セット
	M_CW	0	ユーザ回転方向 設定値: CW
	M_CCW	1	ユーザ回転方向 設定値: CCW
	MAX_SPEED	CP_MAX_SPEED_RPM	回転速度指令最大值(機械角) [rpm]
	MIN_SPEED	CP_MIN_SPEED_RPM	回転速度指令最小値(機械角) [rpm]
	MARGIN_SPEED	100	モータ停止用回 転速度指令最小 値作成用定数 (機械角) [rpm]
	MARGIN_MIN_SPEED	MIN_SPEED - MARGIN_SPEED	モータ停止用回 転速度指令最小 値 (機械角)[rpm]
	SPEED_LPF_K	CP_SPEED_LPF_K * 16384	回転速度用 LPF パラメータ
	SW_ON	0	Lowアクティブ
	SW_OFF	1	High アクティ ブ
	REQ_CLR	0	モータ停止指令 フラグクリア
	REQ_SET	1	モータ停止指令 フラグセット
	LED_ON_1ST_SPEED	1500	LED3 点灯回転 数
	LED_ON_2ND_SPEED	3000	LED4 点灯回転 数
	REQ_ROT_CCW	0	回転方向ポート 取得値: CCW

			
	REQ_ROT_CW	1	回転方向ポート 取得値: CW
motor_parameter.h	MP_POLE_PAIRS	2	極対数補正用定 数
mtr_ctrl_rl78g1f_t2001.h	MTR_PWM_TIMER_FREQ	64.0f	PWM タイマカ ウント周波数
	MTR_CARRIER_FREQ	20.0f	[MHz] キャリア周波数 [KHz]
	MTR_DEADTIME	0	デットタイム [ns]
	MTR_DEADTIME_SET	MTR_DEADTIME * MTR_PWM_TIMER_FREQ / 1000	デットタイム設 定値
	MTR_CARRIER_SET	(MTR_PWM_TIMER_FREQ * 1000 / MTR_CARRIER_FREQ / 2) + MTR_DEADTIME_SET - 2	キャリア設定値
	MTR_START_CARRIER_SET	MTR_CARRIER_SET * 30 /	キャリア設定値 (初期値)
	MTR_VR1_ADC_MAX	802	トリガレベル A/D 変換 最大 値
	MTR_PWM_DUTY_CALC_COEF1	MTR_CARRIER_SET * 100 / MTR_VR1_ADC_MAX	PWM Duty 演算 係数 1
	MTR_PWM_DUTY_CALC_COEF2	100	PWM Duty 演算 係数 2
	MTR_RPM_CALC_COEF1	556	目標回転数演算 係数 1
	MTR_RPM_CALC_COEF2	16888	目標回転数演算 係数 2
	MTR_RPM_CALC_COEF3	100	目標回転数演算 係数3
	MTR_PORT_HALL_U	P5.2	U 相ホール IC 信号入力ポート
	MTR_PORT_HALL_V	P5.3	V 相ホール IC 信号入力ポート
	MTR_PORT_HALL_W	P5.4	W 相ホール IC 信号入力ポート
	MTR_PORT_UP	P1.5	U 相(正相)出力 ポート
	MTR_PORT_UN	P1.4	U 相(逆相)出力 ポート
	MTR_PORT_VP	P1.3	∨ 相(正相)出力 ポート
	MTR_PORT_VN	P1.1	∨ 相(逆相)出力 ポート
	MTR_PORT_WP	P1.2	W 相(正相)出力 ポート
	MTR_PORT_WN	P1.0	W 相(逆相)出力 ポート
	MTR_GET_ROT_DIR_REQ	P12.2	回転方向取得ポート
	MTR_PORT_LED1	P0.1	LED1 出力ポー ト

		T	
	MTR_PORT_LED2	P0.0	LED2 出力ポー ト
	MTR_PORT_LED3	P14.1	・ LED3 出力ポー ト
	MTR_PORT_LED4	P14.0	LED4 出力ポー ト
	MTR_PORT_LED5	P4.3	LED5 出力ポー ト
	MTR_PORT_LED6	P4.2	LED6 出力ポー ト
	MTR_LED_ON	0	Lowアクティブ
	MTR_LED_OFF	1	
	MTR_OVERVOLTAGE_LIMIT	30 * 128	過電圧エラー判 定閾値 [V]
	MTR_UNDERVOLTAGE_LIMIT	6 * 128	低電圧エラー判 定閾値 [V]
	MTR_VDC_SCALING	1471	VM 電圧 A/D 変 換値分解能
	MTR_RECIVDC_SCALING	256	VM 電圧 A/D 変 換値分解能(逆 数)
	MTR_TAU1_CNT	TCR01	回転速度計測用 タイマカウント レジスタ
	MTR_ADCCH_RAJ306000_TEMP	0	RAJ306000 温 度測定用 A/D 変換チャネ ル
	MTR_ADCCH_MOS_TEMP	1	MOS 温度測定 用 A/D 変換チャネ ル
	MTR_ADCCH_VM	3	VM 電圧測定用 A/D 変換チャネ ル
	MTR_ADCCH_BOARD_TEMP	5	センサ基板温度 測定用 A/D 変換チャネ ル
	MTR_ADCCH_VR1	6	トリガレベル A/D 変換チャネ ル
	MTR_ADCCH_PDRV	7	プリドライバ電 圧測定用 A/D 変換チャネ ル
mtr_ctrl_t2001.h	MTR_LED1	1	LED パターン
	MTR_LED2	2	
	MTR_LED3	3	
	MTR_LED4	4	
	MTR_LED5	5]
	MTR_LED6	6	
mtr_spm_hall_120_cpm.h	MTR_TWOPI	2 * 3.14159265f	2π
	MTR_POLE_PAIRS	MP_POLE_PAIRS	極対数補正用定 数

MTR_RPM_RAD	1716	[rpm] → [rad/s]
		単位変換用定数
MTR_RAD_RPM	2445 / MTR_POLE_PAIRS	[rad/s] → [rpm] 単位変換用定数
MTR_SPEED_LIMIT_RPM	4290	回転速度リミッ
		ト値 (機械角) [rpm]
MTR_SPEED_LIMIT	MTR_SPEED_LIMIT_RPM/	回転速度リミッ
	60 * MTR_POLE_PAIRS *	ト値(電気角)
	MTR_TWOPI * 4	[rad/s]
MTR_SPEED_LPF_K	CP_SPEED_LPF_K *	回転速度用LPF
MTD ODEED ON O DAGE	16384	パラメータ
MTR_SPEED_CALC_BASE	383	回転速度計測用 定数
MTR_TIMER_CNT_BUF_NUM	6	回転速度計測タ
		イマカウント
		バッファサイズ
MTR_TIMEOUT_CNT	400	停止判定時間
		(カウント値 *
MTD CTART CNT	2000	50[us]) BOOTモード時
MTR_START_CNT	2000	間
		(カウント値 *
MTD DATTEDN OW V.H.	_	500[us])
MTR_PATTERN_CW_V_U	5	CW ホール IC 信号パターン
MTR_PATTERN_CW_W_U	4	
MTR_PATTERN_CW_W_V	6	
MTR_PATTERN_CW_U_V	2	
MTR_PATTERN_CW_U_W	3	
MTR_PATTERN_CW_V_W	1	CCW + 11 IC
MTR_PATTERN_CCW_V_U	2	│ CCW ホールIC │ 信号パターン
MTR_PATTERN_CCW_V_W	6	
MTR_PATTERN_CCW_U_W	4	
MTR_PATTERN_CCW_U_V	5	
MTR_PATTERN_CCW_W_V	1	
MTR_PATTERN_CCW_W_U	3	通電パターン
MTR_PATTERN_ERROR MTR_UP_PWM_VN_ON	1	一 過電パク 一 ノ
MTR_UP_PWM_VN_ON MTR_UP_PWM_WN_ON	2	
MTR_UP_PWM_WN_ON MTR_VP_PWM_UN_ON	3	
MTR_VP_PWM_UN_ON	4	
MTR_WP_PWM_UN_ON	5	
MTR_WP_PWM_VN_ON	6	
MTR_VVP_PVVM_VN_ON MTR_UP_ON_VN_PWM	7	
MTR_UP_ON_WN_PWM	8	
MTR_UP_ON_UN_PWM	9	
MTR_VP_ON_WN_PWM	10	
MTR_WP_ON_UN_PWM	11	
MTR_WP_ON_VN_PWM	12	
MTR_CW	0	回転方向設定
	, and the second	值: CW
 MTR_CCW	1	回転方向設定 値: CCW

	MTR_FLG_CLR	0	フラグクリア用
			定数
	MTR_FLG_SET	1	フラグセット用
			定数
	MTR_STOP_WAIT_CNT	200	モータ停止待ち
			時間
			(カウント値 *
			50[us])
	MTR_ICS_DECIMATION	4	ICS 用関数呼び
			出し間引き数
			(カウント値 *
			50[us])
	MTR_BOOT_MODE	0x00	BOOT ₹- ド
	MTR_HALL_120_MODE	0x03	通常運転(HALL
			120)モード
	MTR_ALARM_ERROR	0x01	ALARM エラー
	MTR_OVER_VOLTAGE_ERROR	0x02	過電圧エラー
	MTR_OVER_SPEED_ERROR	0x04	回転速度異常度 エラー
	MTR_TIMEOUT_ERROR	0x08	タイムアウトエ
			ラー
	MTR_HALL_ERROR	0x10	ホール IC 信号
			パターンエラー
	MTR_UNDER_VOLTAGE_ERROR	0x40	低電圧エラー
	MTR_UNKNOWN_ERROR	0x80	未定義エラー
	MTR_MODE_STOP	0x00	停止状態
	MTR_MODE_RUN	0x01	回転中
	MTR_MODE_ERROR	0x02	エラー状態
	MTR_SIZE_STATE	3	状態数
	MTR_EVENT_STOP	0x00	モータ停止イベ
			ント
	MTR_EVENT_RUN	0x01	モータ起動イベ
			ント
	MTR_EVENT_ERROR	0x02	モータエラーイ
			ベント
	MTR_EVENT_RESET	0x03	モータリセット
	ATT OUT EVENT		イベント
	MTR_SIZE_EVENT	4	イベント数
version.h	FW_REVISION	106	F/W リビジョン
			情報

ファイル名	マクロ名	内容	備考
r_cg_userdefine.h	SPI00_CS_H	P0 = P0 0x20	SPI 通信 Chip Select 信号 = H
	SPI00_CS_L	P0 = P0 & 0xDF	SPI 通信 Chip Select 信号 = L
	SPI_WAIT_MODE	0x01	SPI 通信 Wait モード
	SPI_INTR_MODE	0x02	SPI 通信 Interrupt モード
	SPI_ADC_MODE	0x03	SPI 通信 ADC モード

ファイル	マクロ名	内容	備考
名	4904	八台	1)用 行
	DEC DUEE CIZE		プリドライバレジスタ
r_cg_predrv.h	REG_BUFF_SIZE	2	バッファサイズ
	SPI_CHK_MAX	100	プリドライバ SPI 通
	31 1_31 IIIVIV	100	信チェック回数
	PREDRV NORMAL	0	プリドライバシーケン
	_		スなし
	PREDRV_SPI_ERROR	1	プリドライバシーケン
			ス SPI 通信エラー
	PREDRV_ALARM_ERROR	2	プリドライバシーケン
			ス ALARM エラー
	PREDRV_REGRW_ERROR	4	プリドライバシーケン
			ス レジスタ R/W エ ラー
	MOTOR LOCK		モータロック
	MOTOR_LOCK MOTOR_UNLOCK	0	モータロック
	-	0x6A	プリドライバ SPI 通
	PREDRV_SPI_ACCESS_OK	UXOA	信判定
	PREDRV_ALMRAW1_OK	0xEF	プリドライバ
	TREBRY_ALMINAWI_OR	OALI	ALMRAW1 判定
	ALMSTS1_TSD_N	0x01	ALARM ステータス 1
	ALMSTS1_OCP_N	0x02	判定
	ALMSTS1_VGB_UVP_N	0x04	
	ALMSTS1_VGB_OVP_N	0x08	
	ALMSTS1_VGT_UVP_N	0x10	
	ALMSTS1_VGT_OVP2_N	0x20	
	ALMSTS1_VGT_OVP1_N	0x40	
	ALMSTS1_VREG5_OVP_N	0x80	
	ALMSTS1_NO_ERROR	0xEF	
	ALMSTS1_VGT_UVP_MASK	0xEF	
	ALMSTS2_VM_UVP_N	0x01	ALARM ステータス
	ALMSTS2_DI_SEL_W_CMP_N	0x20	2 判定
	ALMSTS2_DI_SEL_V_CMP_N	0x40	
	ALMSTS2_DI_SEL_U_CMP_N	0x80	
	ALMSTS2_NO_ERROR	0xFF	
	INIT_PS_ALL	0x01	PS_ALL 初期值
	INIT_PS_1ST	0x3E	PS 初期值 1st
	INIT_PS_2ND	0x3F	PS 初期值 2nd
	INIT_PS_3RD	0xBF	PS 初期值 3rd
	INIT_SELSIG_U	0x03	SELSIG_U 初期値
	INIT_SELSIG_V	0x14	SELSIG_V 初期値
	INIT_SELSIG_W	0x25	SELSIG_W 初期値
	INIT_HALL_SIG	0x00	HALL_SIG 初期値
	INIT_ALMOPE1	0x10	ALMOPE1 初期値
	INIT_ALMOUT1	0x10	ALMOUT1 初期値
	INIT_CS_SET2	0x60	CS_SET2 初期値
	INIT_ERROR_WAIT	0x00	ERROR_WAIT 初期値
	INIT_CS_SET1	0x08	CS_SET1 初期値
	INIT_HAIC_TH	0x00	HAIC_TH 初期值
	INIT_LD_WAIT	0x00	LD_WAIT 初期值
	INIT_DRIVE_SET	0x01	DRIVE_SET 初期值

INIT_IDRCNT_H INIT_IDRCNT_L INIT_TRCNT_P INIT_CPSET1 INIT_CPSET2 IINIT_CP_TRIM INIT_VREG5_TRIM INIT_CSAMP_TRIM INIT_TRIM_PT INIT_TRIM_PT_UP	0x00 0x00 0x00 0x00 0x01 0x02 0x00 0x20 0x2	IDRCNT_H 初期値 IDRCNT_L 初期値 TRCNT_P 初期値 CPSET1 初期値 CPSET2 初期値 CP_TRIM 初期値 VREG5_TRIM 初期値 TRIM_PT 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除 TRIM_EN 初期値
INIT_TRCNT_P INIT_CPSET1 INIT_CPSET2 IINIT_CP_TRIM INIT_VREG5_TRIM INIT_CSAMP_TRIM INIT_TRIM_PT	0x00 0x01 0x02 0x00 0x20 0x20 0x00 0x95	TRCNT_P 初期値 CPSET1 初期値 CPSET2 初期値 CP_TRIM 初期値 VREG5_TRIM 初期値 CSAMP_TRIM 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
INIT_CPSET1 INIT_CPSET2 IINIT_CP_TRIM INIT_VREG5_TRIM INIT_CSAMP_TRIM INIT_TRIM_PT	0x01 0x02 0x00 0x20 0x20 0x00 0x95	CPSET1 初期値 CPSET2 初期値 CP_TRIM 初期値 VREG5_TRIM 初期値 CSAMP_TRIM 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
INIT_CPSET2 IINIT_CP_TRIM INIT_VREG5_TRIM INIT_CSAMP_TRIM INIT_TRIM_PT	0x02 0x00 0x20 0x20 0x00 0x95 0x00	CPSET2 初期値 CP_TRIM 初期値 VREG5_TRIM 初期値 CSAMP_TRIM 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
IINIT_CP_TRIM INIT_VREG5_TRIM INIT_CSAMP_TRIM INIT_TRIM_PT	0x00 0x20 0x20 0x00 0x95	CP_TRIM 初期値 VREG5_TRIM 初期値 CSAMP_TRIM 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
INIT_VREG5_TRIM INIT_CSAMP_TRIM INIT_TRIM_PT	0x20 0x20 0x00 0x95	VREG5_TRIM 初期値 CSAMP_TRIM 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
INIT_CSAMP_TRIM INIT_TRIM_PT	0x20 0x00 0x95 0x00	CSAMP_TRIM 初期値 TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
INIT_TRIM_PT	0x00 0x95 0x00	TRIM_PT 初期値 プロテクト設定 TRIM_PT 初期値 プロテクト解除
	0x95 0x00	ロテクト設定 TRIM_PT 初期値 プ ロテクト解除
INIT_TRIM_PT_UP	0x00	ロテクト解除
		TRIM EN 初期值
INIT_TRIM_EN	0x01	· · · · · · · · · · · · · · · · · · ·
INIT_TRIM_EN_EFWD		TRIM_EN 初期値トリ ミングデータ有効設定 値
INIT_BGR_TRIM	0x00	BGR_TRIM 初期値
INIT_BFAMP_TRIM	0x00	BFAMP_TRIM 初期值
ERRRCV_PS_1ST	0x3C	PS ALARM 復帰値 1st
ERRRCV_PS_2ND	0x3E	PS ALARM 復帰値
		2nd
ERRRCV_PS_3RD	0x3F	PS ALARM 復帰値 3rd
ERRRCV_PS_4TH	0xBF	PS ALARM 復帰値 4th
ERRRCV_MOT_EN_CLR	0x00	DRIVE_SET ALARM
	OAGO	復帰値 モータ回転禁止
ERRRCV_MOT_EN_SET	0x01	DRIVE_SET ALARM 復帰値 モータ回転許可
ERRRCV_ALM_LATCH_CLR	0x40	DRIVE_SET ALARM 復帰値 ALARM ラッチクリア
WAITTIME_1_MS	0x11F8	1[ms]待ち
WAITTIME_3_MS	0x35E8	3[ms]待ち
INIT_ICS_PS_ALL	INIT_PS_ALL	PS_ALL ICS 変数初期 値
INIT ICS PS	INIT_PS_3RD	PS ICS 変数初期値
INIT_ICS_F3 INIT_ICS_SW_RESET	0x00	SW_RESET ICS 変数
	0,00	初期値
INIT_ICS_ADC_SEL	0x00	ADC_SEL ICS 変数初 期値
INIT_ICS_SELSIG_U	0x03	SELSIG_U ICS 変数 初期値
INIT_ICS_SELSIG_V	0x14	SELSIG_V ICS 変数 初期値
INIT_ICS_SELSIG_W	0x25	SELSIG_W ICS 変数 初期値
INIT_ICS_HALL_SIG	0x00	HALL_SIG ICS 変数初 期値
INIT_ICS_ALMSTS1	0xFF	ALMSTS1 ICS 変数初 期値
INIT_ICS_ALMOPE1	INIT_ALMOPE1	ALMOPE1 ICS 変数初 期値

	INIT_ICS_ALMOUT1	INIT_ALMOUT1	ALMOUT1 ICS 変数初期値
	INIT_ICS_ALMSTS2	0xFF	ALMSTS2 ICS 変数初 期値
	INIT_ICS_CS_SET2	INIT_CS_SET2	CS_SET2 ICS 変数初 期値
	INIT_ICS_ALMOUT2	0x00	ALMOUT2 ICS 変数初 期値
	INIT_ICS_ERROR_WAIT	0x00	ERROR_WAIT ICS 変 数初期値
	INIT_ICS_CS_SET1	INIT_CS_SET1	CS_SET1 ICS 変数初 期値
	INIT_ICS_HAIC_TH	0x00	HAIC_TH ICS 変数初 期値
	INIT_ICS_PDDSTS	0xF0	PDDSTS ICS 変数初 期値
	INIT_ICS_LD_WAIT	0x00	LD_WAIT ICS 変数初 期値
	INIT_ICS_DRIVE_SET	INIT_DRIVE_SET	DRIVE_SET ICS 変数 初期値
	INIT_ICS_DI_TIME	0x00	DI_TIME ICS 変数初 期値
	INIT_ICS_IDRCNT_H	0x00	IDRCNT_H ICS 変数 初期値
	INIT_ICS_IDRCNT_L	0x00	IDRCNT_L ICS 変数 初期値
	INIT_ICS_TRCNT_P	0x00	TRCNT_P ICS 変数初 期値
	INIT_ICS_CPSET1	0x01	CPSET1 ICS 変数初 期値
	INIT_ICS_CPSET2	0x02	CPSET2 ICS 変数初 期値
	INIT_ICS_CP_TRIM	INIT_CP_TRIM	CP_TRIM ICS 変数初 期値
	INIT_ICS_VREG5_TRIM	INIT_VREG5_TRIM	VREG5_TRIM ICS 変 数初期値
	INIT_ICS_CSAMP_TRIM	INIT_CSAMP_TRIM	CSAMP_TRIM ICS 変 数初期値
	INIT_ICS_ALMRAW1	0xFF	ALMRAW1 ICS 変数 初期値
	INIT_ICS_TOIN_MONI	0x00	TOIN_MONI ICS 変数 初期値
	INIT_ICS_WHO_AM_I	0x6A	WHO_AM_I ICS 変数 初期値
	INIT_ICS_TRIM_PT	INIT_TRIM_PT	TRIM_PT ICS 変数初 期値
	INIT_ICS_TRIM_EN	INIT_TRIM_EN	TRIM_EN ICS 変数初 期値
	INIT_ICS_BGR_TRIM	INIT_BGR_TRIM	BGR_TRIM ICS 変数 初期値
	INIT_ICS_BFAMP_TRIM	INIT_BFAMP_TRIM	BFAMP_TRIM ICS 変 数初期値
 	SEQ_INIT	0	プリドライバ初期化
 		1	シーケンス定義
 	SEQ_CHK_SPI		- / - / / / / /
	SEQ_CHK_TSD_N	2	

SEQ_SET_5VTRIM	3	
SEQ_SET_ALMOPE1_PRM	4	
SEQ_SET_ALMOUT1_PRM	5	
SEQ_SET_CS_SET2_PRM	6	
SEQ_SET_CS_SET1_PRM	7	
SEQ_SET_SEQINIT_PRM	8	
SEQ_SET_PS_ALL_PRM	9	
SEQ_SET_PS_1ST_PRM	10	
SEQ_SET_PS_2ND_PRM	11	
SEQ_CHK_ALMRAW1	12	
SEQ_SET_PS_3RD_PRM	13	
SEQ_CHK_ALMSTS	14	
SEQ_SET_MOT_EN	15	
SEQ_END	16	
SEQ_NUM_MAX	17	
ERR_RCV_SEQ_INIT	0	プリドライバ ALARM
ERR_RCV_SEQ_CHK_STS	1	復帰シーケンス定義
ERR_RCV_SEQ_CLR_MOT_EN	2	
ERR_RCV_SEQ_SET_PS_1ST	3	
ERR_RCV_SEQ_CHK_ALMSTS_1ST	4	
ERR_RCV_SEQ_SET_ALM_LATCH_CLR	5	
ERR_RCV_SEQ_SET_PS_2ND	6	
ERR_RCV_SEQ_SET_PS_3RD	7	
ERR_RCV_SEQ_CHK_ALMRAW1	8	
ERR_RCV_SEQ_SET_PS_4TH	9	
ERR_RCV_SEQ_CHK_ALMSTS_2ND	10	
ERR_RCV_SEQ_SET_MOT_EN	11	
ERR_RCV_SEQ_END	12	
ERR_RCV_SEQ_NUM_MAX	13	

3.5 フローチャート

Figure 3-5 に全体フローチャートと初期化関数のフローチャートを示す。

また、サンプルプログラムの主要な処理のフローチャートを Figure 3-5 から Figure 3-12 に示す。

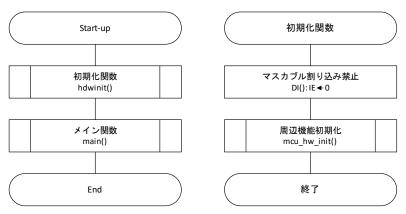


Figure 3-5 フローチャート(全体、初期化関数)

3.5.1 メイン関数

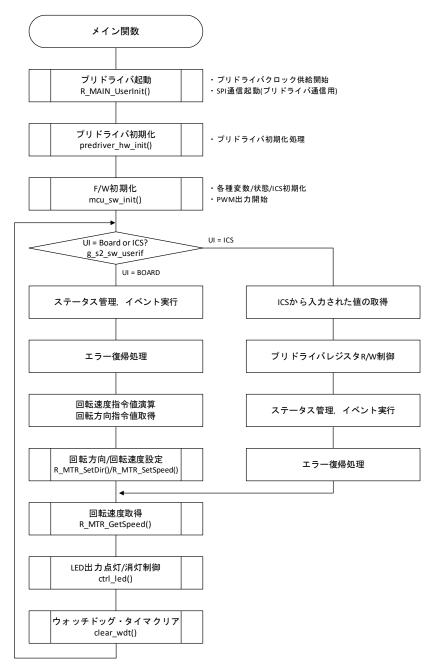


Figure 3-6 フローチャート(メイン関数)

3.5.2 プリドライバ初期化処理

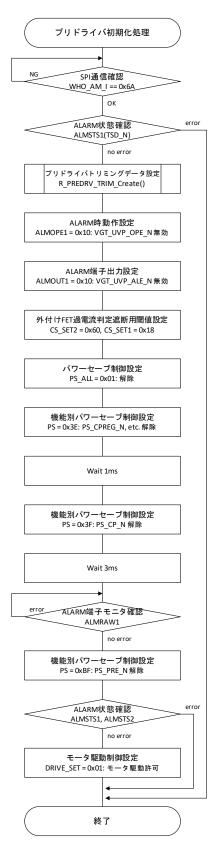


Figure 3-7 フローチャート(プリドライバ初期化処理)

3.5.3 ホール IC 信号割り込み処理

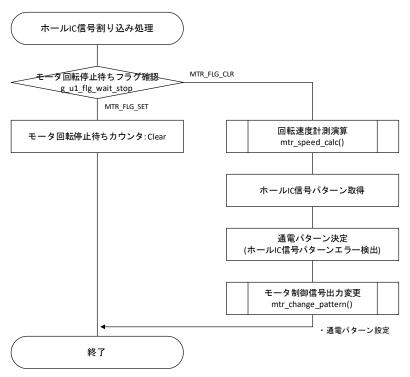


Figure 3-8 フローチャート(ホール IC 信号割り込み処理)

3.5.4 キャリア周波数割り込み処理

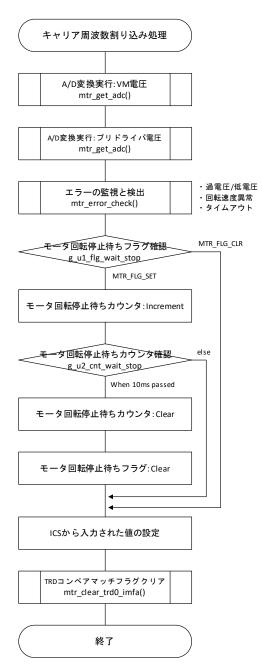


Figure 3-9 フローチャート(キャリア周波数割り込み処理)

3.5.5 500[us] 割り込み処理

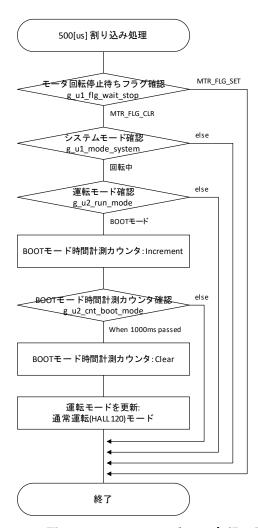


Figure 3-10 フローチャート(500[us] 割り込み処理)

3.5.6 ALARM 割り込み処理

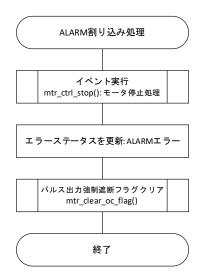


Figure 3-11 フローチャート(ALARM 割り込み処理)

3.5.7 ALARM 復帰処理

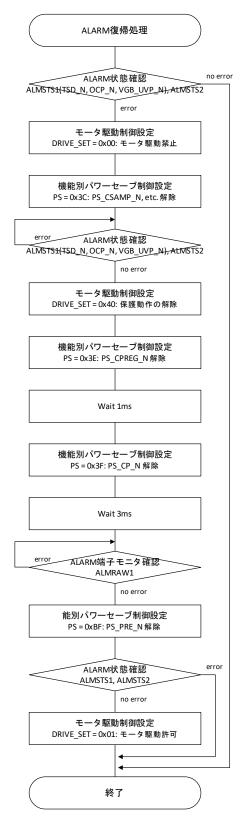


Figure 3-12 フローチャート(ALARM 復帰処理)

4. 開発支援ツール「In Circuit Scope」

4.1 概要

本アプリケーションノート対象サンプルプログラムでは、ICSによるユーザインタフェース(回転/停止指令、回転速度指令等)が使用可能です。ICSはターゲットシステム上で実行されるプログラムのグローバル変数値をリアルタイムにパソコン上に波形表示することができるツールです。使用方法などの詳細は「In Circuit Scope 取扱説明書」を参照して下さい。

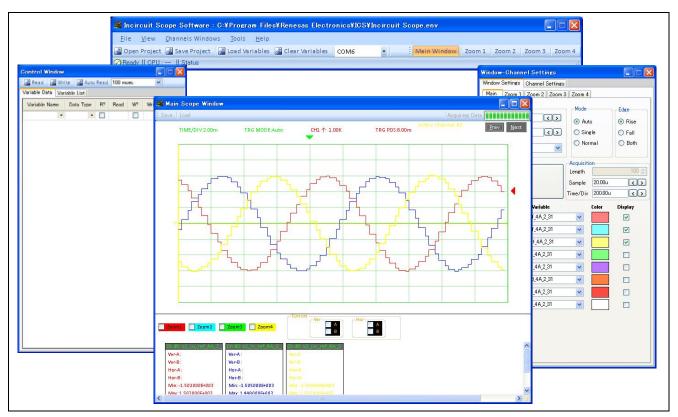


Figure 4-1 ICS 外観

4.2 ライブラリ使用方法

低電圧版で ICS を使用する場合、ICS に関連する関数を呼び出す必要があります。ICS 関連関数は条件コンパイル(#ifdef--#endif)で設定しています。ICS を使用する場合は下記の通り設定してください。

【ファイル名】mtr_common.h

【変更箇所】下記の宣言を加えてください。

#define ICS_USE

4.3 ICS 用変数一覧

ICS 用変数の一覧を Table 4-1, Table 4-2 に示す。Table 4-1 の変数の値は com_s2_enable_write に g_s2_enable_write と同じ値を書込んだ場合にプロテクト変数へ反映される。また、Table 4-2 の変数は com_s2_enable_write に依存しない。

Table 4-1 ICS 用変数一覧

変数名	型	内容	備考(【】:プロテクト変数名)
com_s2_direction	int16_t	回転方向 0 : CW 1 : CCW	【g_u1_direction】
com_s2_ref_speed_rpm	int16 t		[g_s2_ref_speed]
		※ 未使用	19_00_101_00002
com_s2_speed_lpf_k	int16_t	速度 LPF パラメータ 【g_s2_speed_lpf_k】	
com_s2_enable_write	int16_t	変数書き換え許可 -	

Table 4-2 ICS 用変数一覧

変数名	型	内容	備考
com_s2_sw_userif	int16_t	ユーザインタフェーススイッチ	-
		0:ICS ユーザインタフェース使用	
		1:ボードユーザインタフェース使用	
com_s2_mode_system	int16_t	ステート管理 0:ストップモード	-
		1:ランモード	
		3: リセット	
com_s2_pwm_duty	int16_t	タイマ RD コンペアレジスタ設定値	PWM Duty 設定値: 0 ~ 1598
			PWM Duty [%]: 0 ∼ 100
com_u1_pdrvreg_ctrl	uint8_t	プリドライバレジスタ R/W コントロール	0: R/W 禁止
		フラグ	1: R/W 許可
com_u1_pdrvreg_ps_all_pre	uint8_t	プリドライバレジスタ PS_ALL 前回値	Read 值
com_u1_pdrvreg_ps_all_now	uint8_t	プリドライバレジスタ PS_ALL 現在値	Write 値
com_u1_pdrvreg_ps_pre	uint8_t	プリドライバレジスタ PS 前回値	Read 值
com_u1_pdrvreg_ps_now	uint8_t	プリドライバレジスタ PS 現在値	Write 値
com_u1_pdrvreg_sw_reset_pre	uint8_t	プリドライバレジスタ SW_RESET 前回	Read 值
		値	
com_u1_pdrvreg_sw_reset_now	uint8_t	プリドライバレジスタ SW_RESET 現在	Write 値
		値	
com_u1_pdrvreg_adc_sel_pre	uint8_t	プリドライバレジスタ ADC_SEL 前回値	Read 値
com_u1_pdrvreg_adc_sel_now	uint8_t	プリドライバレジスタ ADC_SEL 現在値	Write 値
com_u1_pdrvreg_selsig_u_pre	uint8_t	プリドライバレジスタ SELSIG_U 前回値	Read 値
com_u1_pdrvreg_selsig_u_now	uint8_t	プリドライバレジスタ SELSIG_U 現在値	Write 値
com_u1_pdrvreg_selsig_v_pre	uint8_t	プリドライバレジスタ SELSIG_V 前回値	Read 值
com_u1_pdrvreg_selsig_v_now	uint8_t	プリドライバレジスタ SELSIG_V 現在値	Write 値
com_u1_pdrvreg_selsig_w_pre	uint8_t	プリドライバレジスタ SELSIG_W 前回	Read 值
		値	
com_u1_pdrvreg_selsig_w_now	uint8_t	プリドライバレジスタ SELSIG_W 現在	Write 値
	1	值	
com_u1_pdrvreg_hall_sig_pre	uint8_t	プリドライバレジスタ HALL_SIG 前回値	Read 値
com_u1_pdrvreg_hall_sig_now	uint8_t	プリドライバレジスタ HALL_SIG 現在値	Write 値
com_u1_pdrvreg_almsts1_pre	uint8_t	プリドライバレジスタ ALMSTS1 前回値	Read 値 (ALMSTS1 Read Only)
com_u1_pdrvreg_almope1_pre	uint8_t	プリドライバレジスタ ALMOPE1 前回値	Read 値

com_u1_pdvveg_almopet_now uin8_1 プリドライバレジスタ ALMODET 現在検 Write 徳 com_u1_pdvveg_almout1_pre uin8_1 プリドライバレジスタ ALMODET 現在検 Write 徳 com_u1_pdvveg_almout1_pre uin8_1 プリドライバレジスタ ALMODET 現在検 Write 徳 com_u1_pdvveg_almout1_pre uin8_1 プリドライバレジスタ CS_SET2 現在使 Read 徳 (ALMSTS2 Read Only) Com_u1_pdvveg_cs_set2_pre uin8_1 プリドライバレジスタ CS_SET2 現在使 Write 徳 Com_u1_pdvveg_almout2_pre uin8_1 プリドライバレジスタ CS_SET2 現在使 Write 徳 Com_u1_pdvveg_almout2_pre uin8_1 プリドライバレジスタ ALMOUT2 期回値 Read 徳 Com_u1_pdvveg_almout2_pre uin8_1 プリドライバレジスタ ERROR_WAIT 朝 Read 徳 Com_u1_pdvveg_error_wait_pre uin8_1 プリドライバレジスタ ERROR_WAIT 朝 Read 徳 Com_u1_pdvveg_error_wait_pre uin8_1 プリドライバレジスタ ERROR_WAIT 朝 Read 徳 Com_u1_pdvveg_error_wait_pre uin8_1 プリドライバレジスタ ERSOR_WAIT 朝 Read 徳 Com_u1_pdvveg_error_wait_pre uin8_1 プリドライバレジスタ ES_SET1 期回権 Read 徳 Com_u1_pdvveg_es_set1_pre uin8_1 プリドライバレジスタ ES_SET1 期回権 Read 徳 Com_u1_pdvveg_es_set1_pre uin8_1 プリドライバレジスタ ES_SET1 期回権 Read 徳 Com_u1_pdvveg_haloc_th_pre uin8_1 プリドライバレジスタ HAIC_TH 現在他 Write 徳 Com_u1_pdvveg_haloc_th_pre uin8_1 プリドライバレジスタ PIAC_TH 現在他 Write 徳 Com_u1_pdvveg_ddvs_set_pre uin8_1 プリドライバレジスタ ED_WAIT 財団 Read 徳 Com_u1_pdvveg_ddvs_set_pre uin8_1 プリドライバレジスタ ED_WAIT 財団 Read 徳 Com_u1_pdvveg_ddvs_set_pre uin8_1 プリドライバレジスタ ENTES 財団 Read 徳 Com_u1_pdvveg_ddvs_set_pre uin8_1 プリドライバレジスタ ENTES 財団 Read 徳 Com_u1_pdvveg_ddvs_set_pre uin8_1 プリドライバレジスタ ENTES 財産 Write 徳 Com_u1_pdvveg_dvs_expet_pre uin8_1 プリドライバレジスタ ENTES 財産 Write 徳 Com_u1_pdvveg_dvs_expet_pre uin8_1 プリドライバレジスタ ENTES 財産 Write 徳 Com_u1_pdvveg_dvs_e	com_ut_pdriveg_almout_pre				
com_u1_pdrvreg_almoutl_now uim8_1 プリドライバレジスタ ALMOUTI 現在他 Write 他 Read 値 (ALMSTS2 Read Only) com_u1_pdrvreg_almost2_pre uim8_1 プリドライバレジスタ CS_LSET2 期间値 Read 値 (ALMSTS2 Read Only) com_u1_pdrvreg_almout2_pre uim8_1 プリドライバレジスタ CS_LSET2 期间値 Read 値 Write 値 com_u1_pdrvreg_almout2_pre uim8_1 プリドライバレジスタ CS_LSET2 期间値 Read 値 Write 値 Com_u1_pdrvreg_almout2_pre uim8_1 プリドライバレジスタ CS_LSET2 期间値 Read 値 Write 値 Com_u1_pdrvreg_almout2_pre uim8_1 プリドライバレジスタ CS_LSET3 期间値 Read 値 Write 値 Com_u1_pdrvreg_error_weit_pre uim8_1 プリドライバレジスタ CS_LSET1 期间値 Read 値 Com_u1_pdrvreg_error_weit_pre uim8_1 プリドライバレジスタ CS_LSET1 期间値 Read 値 Com_u1_pdrvreg_cs_set1_pre uim8_1 プリドライバレジスタ CS_LSET1 期间値 Read 値 Com_u1_pdrvreg_cs_set1_pre uim8_1 プリドライバレジスタ CS_LSET1 期间値 Read 値 Write 値 Com_u1_pdrvreg_place_th_pre uim8_1 プリドライバレジスタ PAINC_TH 前回値 Read 値 Write 値 Com_u1_pdrvreg_place_th_pre uim8_1 プリドライバレジスタ PAINC_TH 前回値 Read 値 Write 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIL_WAIT 到间値 Read 値 Write 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIL_WAIT 到间値 Read 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIL_TME 前回値 Read 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIL_TME 前回値 Read 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIRCNT_L 期间値 Read 値 Write 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIRCNT_L 期间値 Read 値 Write 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIRCNT_L 期间値 Read 値 Com_u1_pdrvreg_ld_weit_pre uim8_1 プリドライバレジスタ DIRCNT_L 期间値	com_ut_pdrvreg_almout_now uin8_1	com_u1_pdrvreg_almope1_now	uint8_t	プリドライバレジスタ ALMOPE1 現在値	Write 値
com_u1_pdrvreg_almout1_now uin8_t プリドライバレジスタ ALMOUT1 現在性 Read 値 (ALMSTS2 Read Only) com_u1_pdrvreg_cs_set2_pre uin8_t プリドライバレジスタ CS_SET2 期回値 Read 値 (ALMSTS2 Read Only) com_u1_pdrvreg_cs_set2_pre uin8_t プリドライバレジスタ CS_SET2 期回値 Read 値 Write 値 Com_u1_pdrvreg_almout2_pre uin8_t プリドライバレジスタ ALMOUT2 現在値 Write 値 Com_u1_pdrvreg_almout2_pre uin8_t プリドライバレジスタ ALMOUT2 現在値 Write 値 Com_u1_pdrvreg_almout2_pre uin8_t プリドライバレジスタ ALMOUT2 現在値 Write 値 Com_u1_pdrvreg_arror_wait_pre uin8_t プリドライバレジスタ ERROR_WAIT 前 Com_u1_pdrvreg_cs_set1_pre uin8_t プリドライバレジスタ ERROR_WAIT 前 Com_u1_pdrvreg_cs_set1_pre uin8_t プリドライバレジスタ CS_SET1 前回値 Read 値 Write 値 Com_u1_pdrvreg_cs_set1_pre uin8_t プリドライバレジスタ CS_SET1 報在値 Write 値 Com_u1_pdrvreg_cs_set1_pre uin8_t プリドライバレジスタ CS_SET1 報在値 Write 値 Com_u1_pdrvreg_halic_th_now uin8_t プリドライバレジスタ FANC_TH 現在値 Write 値 Com_u1_pdrvreg_halic_th_now uin8_t プリドライバレジスタ PDDSTS 前回位 Read 値 Write 値 Com_u1_pdrvreg_lad_wait_pre uin8_t プリドライバレジスタ DDWAIT 現在値 Write 値 Com_u1_pdrvreg_ld_wait_pre uin8_t プリドライバレジスタ DDWAIT 期在値 Write 値 Com_u1_pdrvreg_d_twine_set_pre uin8_t プリドライバレジスタ DDTME 財産値 Read 値 Com_u1_pdrvreg_d_time_pre uin8_t プリドライバレジスタ DDTME 財産値 Write 値 Com_u1_pdrvreg_d_time_pre uin8_t プリドライバレジスタ DDTME 財産値 Write 値 Com_u1_pdrvreg_d_time_pre uin8_t プリドライバレジスタ DDTME 財産値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_H 財産 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_H 財産 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_H 財産 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_H 財産 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_H 財産 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_P 耐回 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t プリドライバレジスタ DDCNT_P 財産 Read 値 Write 値 Com_u1_pdrvreg_idront_p_pre uin8_t	com_ut_pdn/reg_simout_now uirs8_1	com_u1_pdrvreg_almout1_pre	uint8_t	プリドライバレジスタ ALMOUT1 前回値	Read 値
com_ut_pdvveg_almsts2_pre	com_u1_pdrveg_almsts2_pre	com u1 pdrvreg almout1 now		プリドライバレジスタ ALMOUT1 現在値	Write 値
com_u1_pdrvreg_cs_set2_pre	com_u1_pdrveg_cs_set2_pre			プリドライバレジスタ ALMSTS2 前回値	
com_ut_pdrvreg_amout_pre	com_u1_pdrvreg_cs_set2_now uint8_t				
com_u1_pdrveg_almout2_pre	com_ut_pdrvreg_almout2_pre	· · · · · · · · · · · · · · · · · · ·			
com_u1_pdnvreg_stror_wait_prow	com_u1_pdrvreg_simout2_now uint8_1	, , , , , , , , , , , , , , , , , , ,		_	
com_u1_pdnvreg_error_wait_pre	com_u1_pdrvreg_error_wait_pre				
回極	回極				
在値	在値 Com_u1_pdrvreg_cs_set1_pre	dom_ar_parviog_ener_war_pre	dirito_t		
在値	在値 Com_u1_pdrvreg_cs_set1_pre	com u1 pdryreg error wait now	uint8 t	プリドライバレジスタ ERROR WAIT 現	Write 値
com_u1_pdrvreg_cs_set1_now uint8_t	Om_u1_pdnvreg_cs_set1_now				
com_u1_pdrvreg_haic_th_pre	com_u1_pdnvreg_chaic_th_pre	com_u1_pdrvreg_cs_set1_pre	uint8_t	プリドライバレジスタ CS_SET1 前回値	Read 値
com_u1_pdrvreg_haic_th_pre	com_u1_pdrvreg_haic_th_pre	· · · · · · · · · · · · · · · · · · ·	uint8 t	プリドライバレジスタ CS_SET1 現在値	Write 値
com_u1_pdrvreg_haic_th_now	com_u1_pdrvreg_pidsts_pre			プリドライバレジスタ HAIC_TH 前回値	Read 値
com_u1_pdrvreg_pddsts_pre	Com_u1_pdrvreg_pddsts_pre	· · · · · · · · · · · · · · · · · · ·			•
Description	com_u1_pdrvreg_id_wait_pre	, <u> </u>			Read 値 (PDDSTS Read Only)
com_u1_pdrvreg_Id_wait_now uint8_t	com_u1_pdrvreg_id_wait_now uint8_t	, , ,			
com_u1_pdr/reg_drive_set_pre uint8_t ガリドライパレジスタ DRIVE_SET 前回 Read 値 com_u1_pdr/reg_drive_set_now uint8_t ガリドライパレジスタ DLTIME 前回値 Read 値 com_u1_pdr/reg_di_time_pre uint8_t ガリドライパレジスタ DLTIME 前回値 Read 値 com_u1_pdr/reg_di_time_now uint8_t ガリドライパレジスタ DLTIME 現在値 Write 値 com_u1_pdr/reg_di_time_now uint8_t ガリドライパレジスタ IDRCNT_H 前回 Read 値 com_u1_pdr/reg_idrcnt_h_pre uint8_t がリドライパレジスタ IDRCNT_H 前回 Read 値 com_u1_pdr/reg_idrcnt_h_pre uint8_t ガリドライパレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdr/reg_idrcnt_pre uint8_t ガリドライパレジスタ IDRCNT_L 期在値 Write 値 com_u1_pdr/reg_idrcnt_pre uint8_t ガリドライパレジスタ IDRCNT_L 期在値 Write 値 com_u1_pdr/reg_idrcnt_pre uint8_t ガリドライパレジスタ IDRCNT_P 期面値 Read 値 Read 値 com_u1_pdr/reg_cpset1_pre uint8_t ガリドライパレジスタ CPSET1 前回値 Read 値 com_u1_pdr/reg_cpset1_now uint8_t ガリドライパレジスタ CPSET1 現在値 Write 値 com_u1_pdr/reg_cpset1_now uint8_t ガリドライパレジスタ CPSET1 現在値 Write 値 com_u1_pdr/reg_cpset2_pre uint8_t ガリドライパレジスタ CPSET2 期回値 Read 値 Com_u1_pdr/reg_cpset2_pre uint8_t ガリドライパレジスタ CPSET2 期在値 Write 値 com_u1_pdr/reg_cpset2_pre uint8_t ガリドライパレジスタ CP_TRIM 前回値 Read 値 Com_u1_pdr/reg_cpset1_now uint8_t ガリドライパレジスタ CP_TRIM 期回値 Read 値 Com_u1_pdr/reg_cpset1_im_pre uint8_t ガリドライパレジスタ CP_TRIM 現在値 Write 値 Com_u1_pdr/reg_csamp_trim_pre uint8_t ガリドライパレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdr/reg_csamp_trim_pre uint8_t ガリドライパレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdr/reg_csamp_trim_now uint8_t ガリドライパレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdr/reg_csamp_trim_now uint8_t ガリドライパレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdr/reg_csamp_trim_pre uint8_t ガリドライパレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdr/reg_ctoin_mon	com_u1_pdrvreg_drive_set_pre uint8_t プリドライバレジスタ DRIVE_SET 期回 Read 値 com_u1_pdrvreg_drive_set_now uint8_t プリドライバレジスタ DRIVE_SET 現在 Write 値 com_u1_pdrvreg_di_time_pre uint8_t プリドライバレジスタ DLTIME 前回値 Read 値 Read 値 Com_u1_pdrvreg_di_time_now uint8_t プリドライバレジスタ DLTIME 現在値 Write 値 Com_u1_pdrvreg_idrcnt_h_pre uint8_t プリドライバレジスタ IDRCNT_H 前回 Read 値 Read 値 Com_u1_pdrvreg_idrcnt_h_pre uint8_t プリドライバレジスタ IDRCNT_H 現在 Write 値 Com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_H 現在 Write 値 Com_u1_pdrvreg_idrcnt_pre uint8_t プリドライバレジスタ IDRCNT_H 現在値 Write 値 Write 値 Com_u1_pdrvreg_idrcnt_pre uint8_t プリドライバレジスタ IDRCNT_H 現在値 Write 値 Com_u1_pdrvreg_idrcnt_pre uint8_t プリドライバレジスタ IDRCNT_H 現在値 Write 値 Write 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ TRCNT_P 現在値 Write 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CPSET1 期回値 Read 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CPSET1 期回値 Read 値 Com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 期回値 Read 値 Com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 Com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ VREGS_TRIM 前 回値 Read 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (CTIN_MONI Read Cnly) Com_u1_pdrvreg_tin_moni_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (CTIN_MONI Read Cnly) Com_u1_pdrvreg_tin_moni_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Cnly) Com_u1_pdrvreg_tin_moni_pre uint8_t プリドライバレジスタ WHO_AM_I 前 Read 値 (WHO_AM_I R				
値 Com_u1_pdrvreg_drive_set_now uint8_t ブリドライバレジスタ DRIVE_SET 現在 値 com_u1_pdrvreg_di_time_pre uint8_t ブリドライバレジスタ DL_TIME 前回値 Read 値 com_u1_pdrvreg_di_time_now uint8_t ブリドライバレジスタ DL_TIME 現在値 Write 値 com_u1_pdrvreg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_H 前回 値 Read 値 com_u1_pdrvreg_idrcnt_h_now uint8_t ブリドライバレジスタ IDRCNT_H 現在 値 Write 値 com_u1_pdrvreg_idrcnt_now uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_now uint8_t ブリドライバレジスタ IDRCNT_L 新回値 Write 値 com_u1_pdrvreg_idrcnt_now uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 羽在値 Write 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ VREGS_TRIM 前 回値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ VREGS_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t グリドライバレジスタ CSAMP_TRIM 現 Read (CIDIN_MONI Read Only)	値 com_u1_pdrvreg_drive_set_now	, <u> </u>		_	
値 com_u1_pdrvreg_di_time_pre uint8_t プリドライバレジスタ DI_TIME 前回値 Read 値 com_u1_pdrvreg_di_time_now uint8_t プリドライバレジスタ DI_TIME 現在値 Write 値 Read 値 com_u1_pdrvreg_idrcnt_h_pre uint8_t プリドライバレジスタ IDRCNT_H 前回 Read 値 com_u1_pdrvreg_idrcnt_h_now uint8_t プリドライバレジスタ IDRCNT_H 現在 write 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 write 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t プリドライバレジスタ TRCNT_P 前回値 Read 値 write 値 com_u1_pdrvreg_trcnt_p_now uint8_t プリドライバレジスタ TRCNT_P 現在値 write 値 com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CPSET1 前回値 Read 値 write 値 com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 現在値 write 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_ctamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_ctamp_trim_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 Con_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Con_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ	値	com_u i_parvieg_anve_set_pre	dirito_t		rteda ile
値 com_u1_pdrvreg_di_time_pre uint8_t プリドライバレジスタ DL_TIME 前回値 Read 値 com_u1_pdrvreg_di_time_now uint8_t プリドライバレジスタ DL_TIME 現在値 Write 値 Read 値 でのm_u1_pdrvreg_idrcnt_h_pre uint8_t プリドライバレジスタ IDRCNT_H 前回 Read 値 でのm_u1_pdrvreg_idrcnt_h_now uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 Read 値 Com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 Write 値 Com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 Write 値 Com_u1_pdrvreg_trcnt_p_pre uint8_t プリドライバレジスタ TRCNT_P 前回値 Read 値 Write 値 Com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ TRCNT_P 現在値 Write 値 Com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET1 期回値 Read 値 Com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 Com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 Com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 Com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CPSET1 期回値 Read 値 Com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 Com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM ਗ Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM ਗ Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM ਗ Read 値 Com_u1_pdrvreg_ctamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM ਗ Read 値 Com_u1_pdrvreg_ctamp_trim_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 Con_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Con_u1_pdrveg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_	値 com_u1_pdn/reg_di_time_pre uint8_t ブリドライバレジスタ DI_TIME 前回値 Read 値 com_u1_pdn/reg_di_time_now uint8_t ブリドライバレジスタ DI_TIME 現在値 Write 値 Com_u1_pdn/reg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_H 前回 Read 値 Com_u1_pdn/reg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_H 現在 Write 値 Com_u1_pdn/reg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 Com_u1_pdn/reg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 Write 値 Com_u1_pdn/reg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 Com_u1_pdn/reg_idrcnt_h_pre uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 Read 値 Com_u1_pdn/reg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 Read 値 Com_u1_pdn/reg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 Read 値 Com_u1_pdn/reg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 Com_u1_pdn/reg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 Com_u1_pdn/reg_cpset1_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 Com_u1_pdn/reg_cp_trim_pre uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 Com_u1_pdn/reg_cp_trim_pre uint8_t ブリドライバレジスタ CP_TRIM 期回値 Read 値 Read 値 Com_u1_pdn/reg_cp_trim_pre uint8_t ブリドライバレジスタ VREGS_TRIM 現 Read 値 Com_u1_pdn/reg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdn/reg_clamraw1_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Con_u1_pdn/reg_toin_moni_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Con_u1_pdn/reg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (TOIN_AM_I Read Con_u1_pdn/reg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (Toin_AM_I Read Con_u1_pdn/reg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (Toin_AM_I Read Con_u1_pdn/reg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM	com u1 pdryreg drive set now	uint8 t	!! -	Write 値
com_u1_pdrvreg_di_time_now uint8_t	com_u1_pdrvreg_dtime_now uint8_t ブリドライバレジスタ DLTIME 現在値 Write 値 com_u1_pdrvreg_idrcnt_h_pre uint8_t ブリドライバレジスタ DRCNT_H 前回 Read 値 Read	com_u r_parvrog_anvo_cot_now	dirito_t	l	
com_u1_pdrvreg_di_time_now uint8_t	com_u1_pdrvreg_dtime_now uint8_t ブリドライバレジスタ DLTIME 現在値 Write 値 com_u1_pdrvreg_idrcnt_h_pre uint8_t ブリドライバレジスタ DRCNT_H 前回 Read 値 Read	com u1 pdrvreg di time pre	uint8 t	プリドライバレジスタ DI TIME 前回値	Read 値
com_u1_pdrvreg_idrcnt_h_pre uint8_t ブリドライバレジスタ IDRCNT_H 前回 Read 値 com_u1_pdrvreg_idrcnt_h_now uint8_t ブリドライバレジスタ IDRCNT_H 現在 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t ブリドライバレジスタ IDRCNT_L 期回値 Read 値 com_u1_pdrvreg_idrcnt_p_pre uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 現在値 Write 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 朝回値 Read 値 com_u1_pdrvreg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 朝回値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cp_trim_pre uint8_t ブリドライバレジスタ CPSET3 現在値 Write 値 com_u1_pdrvreg_cp_trim_now uint8_t ブリドライバレジスタ CPSET3 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t ブリドライバレジスタ VREG5_TRIM 朝回値 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t ブリドライバレジスタ VREG5_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t ブリドライバレジスタ ALMRAW1 前回 Read 値 (Cnly) com_u1_pdrvreg_almraw1_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_idrcnt_h_pre uint8_t ガリドライバレジスタ IDRCNT_H 前回 Read 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t ガリドライバレジスタ IDRCNT_H 現在 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_l_now uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cp trim_pre uint8_t ブリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp trim_now uint8_t ブリドライバレジスタ CP_TRIM 朝面値 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t ブリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t ブリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)				Write 値
値 com_u1_pdrvreg_idrcnt_h_now uint8_t がリドライバレジスタ IDRCNT_L 朝回値 Read 値 com_u1_pdrvreg_idrcnt_l_pre uint8_t がリドライバレジスタ IDRCNT_L 朝回値 Read 値 com_u1_pdrvreg_idrcnt_l_now uint8_t がリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t がリドライバレジスタ TRCNT_P 朝回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t がリドライバレジスタ TRCNT_P 朝回値 Read 値 com_u1_pdrvreg_cpset1_pre uint8_t がリドライバレジスタ CPSET1 朝回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t がリドライバレジスタ CPSET1 親在値 Write 値 com_u1_pdrvreg_cpset1_now uint8_t がリドライバレジスタ CPSET1 親在値 Write 値 com_u1_pdrvreg_cpset2_pre uint8_t がリドライバレジスタ CPSET2 朝回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t がリドライバレジスタ CPSET2 親在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t がリドライバレジスタ CPSET2 親在値 Write 値 com_u1_pdrvreg_cpset1m_pre uint8_t がリドライバレジスタ CP_TRIM 朝回値 Read 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t がリドライバレジスタ VREG5_TRIM 朝 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t がリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t がリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t がリドライバレジスタ ALMRAW1 前回 Read 値 (Colly) com_u1_pdrvreg_toin_moni_pre uint8_t がリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	値 com_u1_pdrvreg_idrcnt_h_now			·	
値 com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_l_now uint8_t プリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t プリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t プリドライバレジスタ TRCNT_P 現在値 Write 値 com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t プリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t プリドライバレジスタ CPSET1 期回値 Read 値 com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 期回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cptrim_pre uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	値 com_u1_pdrvreg_idrcnt_l_pre uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_l_now uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 朝回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 現在値 Write 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 現在値 Write 値 com_u1_pdrvreg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 期回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cptrim_pre uint8_t ブリドライバレジスタ CP_TRIM 朝回値 Read 値 com_u1_pdrvreg_cptrim_now uint8_t ブリドライバレジスタ VREGS_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t ブリドライバレジスタ VREGS_TRIM 現 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t ブリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Only)				
値 com_u1_pdrvreg_idrcnt_l_pre uint8_t プリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_l_now uint8_t プリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t プリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t プリドライバレジスタ TRCNT_P 現在値 Write 値 com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t プリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t プリドライバレジスタ CPSET1 期回値 Read 値 com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 期回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cptrim_pre uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	値 com_u1_pdrvreg_idrcnt_l_pre uint8_t ブリドライバレジスタ IDRCNT_L 前回値 Read 値 com_u1_pdrvreg_idrcnt_l_now uint8_t ブリドライバレジスタ IDRCNT_L 現在値 Write 値 com_u1_pdrvreg_trcnt_p_pre uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 朝回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 現在値 Write 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 現在値 Write 値 com_u1_pdrvreg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 期回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cptrim_pre uint8_t ブリドライバレジスタ CP_TRIM 朝回値 Read 値 com_u1_pdrvreg_cptrim_now uint8_t ブリドライバレジスタ VREGS_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t ブリドライバレジスタ VREGS_TRIM 現 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t ブリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Only)	com u1 pdrvreg idrcnt h now	uint8 t	プリドライバレジスタ IDRCNT_H 現在	Write 値
com_u1_pdrvreg_idrcnt_l_now uint8_t	com_u1_pdrvreg_idrcntl_now			値	
com_u1_pdrvreg_trcnt_p_pre	com_u1_pdrvreg_trcnt_p_pre uint8_t ブリドライバレジスタ TRCNT_P 前回値 Read 値 com_u1_pdrvreg_trcnt_p_now uint8_t ブリドライバレジスタ TRCNT_P 現在値 Write 値 com_u1_pdrvreg_cpset1_pre uint8_t ブリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t ブリドライバレジスタ CPSET1 期回値 Read 値 com_u1_pdrvreg_cpset2_pre uint8_t ブリドライバレジスタ CPSET2 期回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 期回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t ブリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cp_trim_pre uint8_t ブリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_op_trim_now uint8_t ブリドライバレジスタ CP_TRIM 朝回値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t ブリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t ブリドライバレジスタ VREG5_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_pre uint8_t ブリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t ブリドライバレジスタ CSAMP_TRIM 現 Write 値 com_u1_pdrvreg_almraw1_pre uint8_t ブリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t ブリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Only)	com_u1_pdrvreg_idrcnt_l_pre	uint8_t	プリドライバレジスタ IDRCNT_L 前回値	Read 値
com_u1_pdrvreg_trcnt_p_pre	com_u1_pdrvreg_trcnt_p_pre uint8_t	com_u1_pdrvreg_idrcnt_l_now	uint8_t	プリドライバレジスタ IDRCNT_L 現在値	Write 値
com_u1_pdrvreg_cpset1_pre	com_u1_pdrvreg_cpset1_pre uint8_t	com_u1_pdrvreg_trcnt_p_pre	uint8_t	プリドライバレジスタ TRCNT_P 前回値	Read 値
com_u1_pdrvreg_cpset1_pre uint8_t プリドライバレジスタ CPSET1 前回値 Read 値 com_u1_pdrvreg_cpset1_now uint8_t プリドライバレジスタ CPSET1 現在値 Write 値 com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 朝回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 朝 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_cpset1_pre	com_u1_pdrvreg_trcnt_p_now	uint8_t	プリドライバレジスタ TRCNT_P 現在値	Write 値
com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_cpset2_pre	com_u1_pdrvreg_cpset1_pre	uint8_t	プリドライバレジスタ CPSET1 前回値	Read 値
com_u1_pdrvreg_cpset2_pre uint8_t プリドライバレジスタ CPSET2 前回値 Read 値 com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 朝 Write 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	Com_u1_pdrvreg_cpset2_pre	com u1 pdrvreg cpset1 now	uint8 t	プリドライバレジスタ CPSET1 現在値	Write 値
com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 回値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現在値 Write 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現在値 Pile com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_cpset2_now uint8_t プリドライバレジスタ CPSET2 現在値 Write 値 Com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 Com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 Com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 Com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 朝 Write 値 Com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 朝 Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 Com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 朝 Write 値 在値 Com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 (ALMRAW1 Read Only) Read 値 (TOIN_MONI Read Only) Com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) Read 値 (WHO_AM_I Read Unit8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Unit8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Unit8_t Unit8_t Unit8_t ブリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Unit8_t U				
com_u1_pdrvreg_cp_trim_pre uint8_t プリドライバレジスタ CP_TRIM 前回値 Read 値 com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 回値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	Com_u1_pdrvreg_cp_trim_pre	, , , ,			
com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 Com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 回値 Write 値 在値 Com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 在値 Vint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 Read 値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 ACM_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 ACM_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) Read 値 Vint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_cp_trim_now uint8_t プリドライバレジスタ CP_TRIM 現在値 Write 値 com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 Read 値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 Write 値 在値				
com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 回値 com_u1_pdrvreg_vreg5_trim_now uint8_t 在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_vreg5_trim_pre uint8_t プリドライバレジスタ VREG5_TRIM 前 回値 Write 値 在値 Com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 在値 Com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 回値 Write 値 Com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 在値			_	
回値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read値 (TOIN_MONI Read Only)	回値 com_u1_pdrvreg_vreg5_trim_now uint8_t プリドライバレジスタ VREG5_TRIM 現 在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read				
在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t でm_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 値 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Only)				
在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 回値 com_u1_pdrvreg_csamp_trim_now uint8_t でm_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 値 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	在値 com_u1_pdrvreg_csamp_trim_pre uint8_t プリドライバレジスタ CSAMP_TRIM 前 Read 値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現 Write 値 在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read Only)	com_u1_pdrvreg_vreq5 trim now	uint8 t	プリドライバレジスタ VREG5_TRIM 現	Write 値
回値 com_u1_pdrvreg_csamp_trim_now uint8_t でm_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ CSAMP_TRIM 現在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read		_	在值	
回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	回値 com_u1_pdrvreg_csamp_trim_now uint8_t プリドライバレジスタ CSAMP_TRIM 現在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read	com_u1_pdrvreg_csamp_trim_pre	uint8_t	プリドライバレジスタ CSAMP_TRIM 前	Read 值
在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 値 Com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) Com_u1_pdrvreg_toin_moni_pre	在値 com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read			回値	
com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_almraw1_pre uint8_t プリドライバレジスタ ALMRAW1 前回 Read 値 (ALMRAW1 Read Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read	com_u1_pdrvreg_csamp_trim_now	uint8_t	プリドライバレジスタ CSAMP_TRIM 現	Write 値
値 Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	値 Only) com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read	·		在値	
com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値 (TOIN_MONI Read Only)	com_u1_pdrvreg_toin_moni_pre uint8_t プリドライバレジスタ TOIN_MONI 前回 Read 値(TOIN_MONI Read Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値(WHO_AM_I Read	com_u1_pdrvreg_almraw1_pre	uint8_t	プリドライバレジスタ ALMRAW1 前回	Read 値 (ALMRAW1 Read
值 Only)	値 Only) com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read			値	Only)
	com_u1_pdrvreg_who_am_i_pre uint8_t プリドライバレジスタ WHO_AM_I 前回 Read 値 (WHO_AM_I Read	com_u1_pdrvreg_toin_moni_pre	uint8_t	プリドライバレジスタ TOIN_MONI 前回	Read 値 (TOIN_MONI Read
com u4 pdp/rog who om i pro luipt9 + プロドライバレジスタ WHO AM L 前回 L Dood 値 AMHO AM L Dood				!! -	Only)
Com_u_poivieg_wilo_am_i_pie umio_t フットフィンセンヘン wilo_Aw_i 前国 Read iii (who_Aw_i Read	值 Onlv)	com_u1_pdrvreg_who_am_i_pre	uint8_t	プリドライバレジスタ WHO_AM_I 前回	Read 値 (WHO_AM_I Read
值 Only)				値	Only)

com_u1_pdrvreg_test_pt_pre	uint8_t	プリドライバレジスタ TEST_PT 前回値	Read 值
com_u1_pdrvreg_test_pt_now	uint8_t	プリドライバレジスタ TEST_PT 現在値	Write 値
com_u1_pdrvreg_efdsel_pre	uint8_t	プリドライバレジスタ EFDSEL 前回値	Read 值
com_u1_pdrvreg_efdsel_now	uint8_t	プリドライバレジスタ EFDSEL 現在値	Write 値
com_u1_pdrvreg_efwdata1_pre	uint8_t	プリドライバレジスタ EFWDATA1 前回	Read 值
		值	
com_u1_pdrvreg_efwdata1_now	uint8_t	プリドライバレジスタ EFWDATA1 現在	Write 値
		值	
com_u1_pdrvreg_efwdata2_pre	uint8_t	プリドライバレジスタ EFWDATA2 前回	Read 値
		値	
com_u1_pdrvreg_efwdata2_now	uint8_t	プリドライバレジスタ EFWDATA2 現在	Write 値
		值	

改訂記録

		改訂内容	
Rev.	発行日	ページ	ポイント
1.00	Jan.13.17	-	新規発行
1.01	Mar.0317	-	誤記修正
1.02	Mar.22.17	-	誤記修正
			Table 3-6: g_s2_ref_speed_rad, g_s2_speed_rad
			Table 4-2: com_s2_pwm_duty
1.03	May.19.17	-	RAJ306000_HALL_120_OPEN_V101
			誤記修正
			Table 3-4, 5, 6, 7: r_cg_predrv.c, r_cg_predrv_user.c, etc.
			プリドライバレジスタの略称を変更
			Table 3-7, 4-2: CS_SET1, CS_SET2, REGV5(_TRIM), ALMRAW1
			フローチャート(全体、初期化関数)を追加
4.04	11 04 47		Figure 3-5
1.04	Jul.31.17	-	RAJ306000_HALL_120_OPEN_V102 RAJ306000GFT を RAJ306000 に変更
			RAJ300000GFTをRAJ3000000に変更 誤記修正
			Table 2-10, 12: mtr_spm_hall_120_cpm.c Table 3-6: g_u2_cnt_boot_mode, Table 3-7: MTR_START_CNT,
			etc.
1.05	Dec.22.17	-	RAJ306000_HALL_120_OPEN_V103
			マクロ定義の内容を変更
			Table 3-7: MTR_RPM_RAD, MTR_RAD_RPM, INIT_CS_SET1
			誤記修正
			Table 3-7: CHATTERING_CNT, MTR_RPM_CALC_COEF*, etc.
			Figure 2-4, 5, 3-9, 10
1.06	Jan.09.19	-	RAJ306000_HALL_120_OPEN_V104
			RSSK(TG-55L-KA)に合わせてパラメータを変更
			誤記修正
			Table 2-2: P52/INTP1
			Table 3-6: g_u2_fw_revision
4.07	May 40 40		Table 3-7: SPI_INTR_MODE, POLE_PAIR, etc.
1.07	May.10.19	-	RAJ306000_HALL_120_OPEN_*_*_V105
			IDE: CS+ for CC, e² studio に対応 Table 1-1, 2-10, 11
			Table 1-1, 2-10, 11 パラメータを変更
			Table 3-7: MARGIN_SPEED, MTR_RECIVDC_SCALING
			Table 3-7. MARGIN_SPEED, MTR_RECTVDC_SCALING 誤記修正
			Figure 3-9, etc.
1.08	Jul.16.19	_	RAJ306000_HALL_120_OPEN_*_*_V106
1.00	Jul. 10.10		ICS 用ライブラリを変更
			Table 2-10: ics
<u> </u>		1	

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部 リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオン リセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子(または外部発振回路)を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子(または外部発振回路)を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス (予約領域) のアクセス禁止

リザーブアドレス (予約領域) のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス (予約領域) があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違うと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ幅射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

- 1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害(お客様または第三者いずれに生じた損害も含みます。以下同じです。)に関し、当社は、一切その責任を負いません。
- 2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではあいません。
- 3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
- 5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準: コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等高品質水準:輸送機器(自動車、電車、船舶等)、交通制御(信号)、大規模通信機器、金融端末基幹システム、各種安全制御装置等当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム(生命維持装置、人体に埋め込み使用するもの等)、もしくは多大な物的損害を発生させるおそれのある機器・システム(宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等)に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

- 6. 当社製品をご使用の際は、最新の製品情報(データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等)をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
- 7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
- 8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
- 9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
- 10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
- 11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
- 12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的 に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1 2017.11)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

www.renesas.com

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の 商標です。すべての商標および登録商標は、それぞれの所有者に帰属 します。

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/