
RL78/G13, 78K0/Kx2

78K0 から RL78 への移行ガイド: ウォッチドッグ・タイマ

要旨

本アプリケーションノートでは、78K0/Kx2 のウォッチドッグ・タイマから RL78/G13 のウォッチドッグ・タイマへの移行について説明します。

対象デバイス

RL78/G13, 78K0/Kx2

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 機能概要の相違点	3
2. ウォッチドッグ・タイマの相違点	4
3. 参考ドキュメント	6
改訂記録	7

1. 機能概要の相違点

表 1.1 に 78K0/Kx2 と RL78/G13 のウォッチドッグ・タイマについて機能概要の相違点を示します。

表 1.1 機能概要の相違点

項目	78K0/Kx2	RL78/G13
構成	17 ビット・カウンタ	17 ビット・カウンタ
カウントソース ^(注)	$f_{RL}/2$	f_{IL}
カウント動作	アップ・カウント	アップ・カウント
カウンタ動作の許可	オプション・バイト(アドレス: 0080H) WDTON ビットを"1"に設定する。	オプション・バイト(アドレス: 00C0H) WDTON ビットを"1"に設定にする。
ウォッチドッグ・タイマの オーバーフロー時間	$2^{10}/f_{RL}$, $2^{11}/f_{RL}$, $2^{12}/f_{RL}$, $2^{13}/f_{RL}$, $2^{14}/f_{RL}$, $2^{15}/f_{RL}$, $2^{16}/f_{RL}$, $2^{17}/f_{RL}$	$2^6/f_{IL}$, $2^7/f_{IL}$, $2^8/f_{IL}$, $2^9/f_{IL}$, $2^{11}/f_{IL}$, $2^{13}/f_{IL}$, $2^{14}/f_{IL}$, $2^{16}/f_{IL}$
インターバル割り込み	なし	あり (オーバーフロー時間の 75% + $1/2f_{IL}$ 到達時にインターバル割り込みを発生)
ウインドウ・オープン期間	25%, 50%, 75%, 100%から選択する。	50%, 75%, 100%から選択する。

注. 78K0/Kx2: f_{RL} = TYP. 240kHz (2.7 V \leq VDD \leq 5.5 V のとき 216kHz~264 kHz, 1.8 V \leq VDD < 2.7 V のとき 192kHz~264kHz)

RL78/G13: f_{IL} = TYP. 15kHz (15kHz \pm 15%)

78K0/Kx2 のウォッチドッグ・タイマは、低速内蔵発振クロック ($f_{RL}/2$) で動作し、プログラムの暴走を検出するために使用します。暴走検出時、内部リセット信号を発生します。ウォッチドッグ・タイマは、ウインドウ・オープン期間を設定することができます。ウインドウ・オープン期間中は、WDTE レジスタに"ACH"を書き込むと、ウォッチドッグ・タイマをクリアし、再度カウント動作を開始します。ウインドウ・クローズ期間中は、WDTE に"ACH"を書き込んでも、異常検出され、内部リセットを発生します。

RL78/G13 のウォッチドッグ・タイマは、低速オンチップ・オシレータ・クロック (f_{IL}) で動作し、プログラムの暴走を検出するために使用します。暴走検出時、内部リセット信号を発生します。ウォッチドッグ・タイマは、ウインドウ・オープン期間を設定することができます。ウインドウ・オープン期間中は、WDTE レジスタに"ACH"を書き込むと、ウォッチドッグ・タイマをクリアし、再度カウント動作を開始します。ウインドウ・クローズ期間中は、WDTE に"ACH"を書き込んでも、異常検出され、内部リセットを発生します。また、オーバーフロー時間の 75% + $1/2 f_{IL}$ 到達時にインターバル割り込みを発生することもできます。

図 1.1 にウォッチドッグ・タイマのウインドウ・オープン期間 75% の場合を示します。

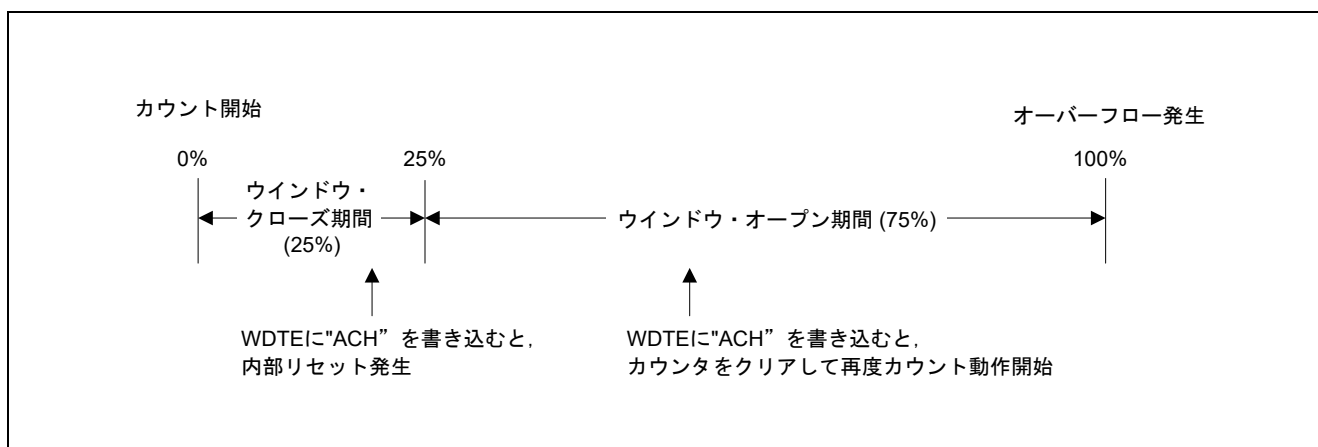


図 1.1 ウォッチドッグ・タイマのウインドウ・オープン期間 75%

2. ウォッチドッグ・タイマの相違点

78K0/Kx2 のウォッチドッグ・タイマ対応する RL78/G13 の機能はウォッチドッグ・タイマです。

表 2.2, 表 2.3 にウォッチドッグ・タイマの相違点を示します。

表 2.1 ウォッチドッグ・タイマの相違点 (1/2)

項目	78K0/Kx2	RL78/G13																		
カウント・クロック	$f_{RL}/2$	f_{IL}																		
オーバーフロー時間の設定	オプション・バイト (アドレス:0080H) WDCS2, WDCS1, WDCS0 で設定する。 <table border="1"> <thead> <tr> <th>オーバーフロー時間 (Min.)</th> </tr> </thead> <tbody> <tr> <td>$2^{10}/f_{RL}$ (3.878 ms)</td> </tr> <tr> <td>$2^{11}/f_{RL}$ (7.757 ms)</td> </tr> <tr> <td>$2^{12}/f_{RL}$ (15.51 ms)</td> </tr> <tr> <td>$2^{13}/f_{RL}$ (31.03 ms)</td> </tr> <tr> <td>$2^{14}/f_{RL}$ (62.06 ms)</td> </tr> <tr> <td>$2^{15}/f_{RL}$ (124.1 ms)</td> </tr> <tr> <td>$2^{16}/f_{RL}$ (248.2 ms)</td> </tr> <tr> <td>$2^{17}/f_{RL}$ (496.4 ms)</td> </tr> </tbody> </table>	オーバーフロー時間 (Min.)	$2^{10}/f_{RL}$ (3.878 ms)	$2^{11}/f_{RL}$ (7.757 ms)	$2^{12}/f_{RL}$ (15.51 ms)	$2^{13}/f_{RL}$ (31.03 ms)	$2^{14}/f_{RL}$ (62.06 ms)	$2^{15}/f_{RL}$ (124.1 ms)	$2^{16}/f_{RL}$ (248.2 ms)	$2^{17}/f_{RL}$ (496.4 ms)	オプション・バイト (アドレス: 000C0H) WDCS2, WDCS1, WDCS0 で設定する。 <table border="1"> <thead> <tr> <th>オーバーフロー時間 (Min.)</th> </tr> </thead> <tbody> <tr> <td>$2^6/f_{IL}$ (3.710 ms)</td> </tr> <tr> <td>$2^7/f_{IL}$ (7.420 ms)</td> </tr> <tr> <td>$2^8/f_{IL}$ (14.84 ms)</td> </tr> <tr> <td>$2^9/f_{IL}$ (29.68 ms)</td> </tr> <tr> <td>$2^{11}/f_{IL}$ (118.7 ms)</td> </tr> <tr> <td>$2^{13}/f_{IL}$ (474.8 ms)</td> </tr> <tr> <td>$2^{14}/f_{IL}$ (949.7 ms)</td> </tr> <tr> <td>$2^{16}/f_{IL}$ (3799 ms)</td> </tr> </tbody> </table>	オーバーフロー時間 (Min.)	$2^6/f_{IL}$ (3.710 ms)	$2^7/f_{IL}$ (7.420 ms)	$2^8/f_{IL}$ (14.84 ms)	$2^9/f_{IL}$ (29.68 ms)	$2^{11}/f_{IL}$ (118.7 ms)	$2^{13}/f_{IL}$ (474.8 ms)	$2^{14}/f_{IL}$ (949.7 ms)	$2^{16}/f_{IL}$ (3799 ms)
オーバーフロー時間 (Min.)																				
$2^{10}/f_{RL}$ (3.878 ms)																				
$2^{11}/f_{RL}$ (7.757 ms)																				
$2^{12}/f_{RL}$ (15.51 ms)																				
$2^{13}/f_{RL}$ (31.03 ms)																				
$2^{14}/f_{RL}$ (62.06 ms)																				
$2^{15}/f_{RL}$ (124.1 ms)																				
$2^{16}/f_{RL}$ (248.2 ms)																				
$2^{17}/f_{RL}$ (496.4 ms)																				
オーバーフロー時間 (Min.)																				
$2^6/f_{IL}$ (3.710 ms)																				
$2^7/f_{IL}$ (7.420 ms)																				
$2^8/f_{IL}$ (14.84 ms)																				
$2^9/f_{IL}$ (29.68 ms)																				
$2^{11}/f_{IL}$ (118.7 ms)																				
$2^{13}/f_{IL}$ (474.8 ms)																				
$2^{14}/f_{IL}$ (949.7 ms)																				
$2^{16}/f_{IL}$ (3799 ms)																				
ウインドウ・オープン期間	オプション・バイト (アドレス: 0080H) のビット 6, ビット 5 (WINDOW1, WINDOW0) で, 25%, 50%, 75%, 100% を選択する。	オプション・バイト (アドレス: 000C0H) のビット 6, ビット 5 (WINDOW1, WINDOW0) で, 50%, 75%, 100% を選択する ^(注) 。																		
カウント動作の許可	オプション・バイト (アドレス: 0080H) のビット 4 (WDTON) を"1"に設定する。	オプション・バイト (アドレス: 000C0H) のビット 4 (WDTON) を"1"に設定する。																		
カウント動作の禁止	オプション・バイト (アドレス: 0080H) のビット 4 (WDTON) を"0"に設定する。	オプション・バイト (アドレス: 000C0H) のビット 4 (WDTON) を"0"に設定する。																		
カウント動作の停止	- オプション・バイト (アドレス: 0080H) のビット 0 (LSROSC) を"0"に設定し, RCM レジスタの LSRSTOP ビットを"1"に設定する。ただし, HALT/STOP モード時は LSROSC = 0 に設定すると停止できません。	- オプション・バイト (アドレス: 000C0H) のビット 0 (WDSTBYON) を"0"に設定する。(HALT/STOP/SNOOZE モード時のみ有効)																		

注. オプション・バイト (000C0H) のビット 0 (WDSTBYON) = 0 のときは, WINDOW1, WINDOW0 ビットの値に関係なく, ウインドウ・オープン期間 100% となります。

備考. 製品によって搭載している機能が異なります。詳細については, 各製品のユーザーズマニュアルハードウェア編を参照してください。

表 2.2 ウォッチドッグ・タイマの相違点 (2/2)

項目	78K0/Kx2	RL78/G13
カウンタのクリア要因	<ul style="list-style-type: none"> - ウィンドウ・オープン期間中に、WDTE レジスタに"ACH"を書き込む。 - リセット解除 	<ul style="list-style-type: none"> - ウィンドウ・オープン期間中に、WDTE レジスタに"ACH"を書き込む。 - リセット解除
内部リセット信号の発生要因	<ul style="list-style-type: none"> - ウォッチドッグ・タイマ・カウンタがオーバフローした場合 - WDTE レジスタに 1 ビット操作命令を使用した場合 - WDTE レジスタに"ACH"以外のデータを書き込んだ場合 - ウィンドウ・クローズ期間中に WDTE レジスタにデータを書き込んだ場合 - 命令フェッチにて、IMS レジスタおよび IXS レジスタで設定していない領域からフェッチした場合 (CPU 暴走時の無効チェック検出) - CPU のリード/ライト命令にて、IMS レジスタおよび IXS レジスタで設定していない領域 (ただし FB00H-FFCFH, FFE0H-FFFFH は除く) にアクセスした場合 (CPU 暴走時の異常アクセス) 	<ul style="list-style-type: none"> - ウォッチドッグ・タイマ・カウンタがオーバフローした場合 - WDTE レジスタに 1 ビット操作命令を使用した場合 - WDTE レジスタに"ACH"以外のデータを書き込んだ場合 - ウィンドウ・クローズ期間中に WDTE レジスタにデータを書き込んだ場合

備考. 製品によって搭載している機能が異なります。詳細については、各製品のユーザーズマニュアルハードウェア編を参照してください。

3. 参考ドキュメント

ユーザーズマニュアル

- RL78/G13 ユーザーズマニュアル ハードウェア編 (R01UH0146)
- 78K0/Kx2 ユーザーズマニュアル ハードウェア編 (R01UH0008)
(最新版をルネサスエレクトロニクスホームページから入手してください。)

テクニカルアップデート

(最新の情報をルネサスエレクトロニクスホームページから入手してください。)

学習ガイド

- コード生成プラグイン学習ガイド (R20UT3230)
- RL78/G13 コード生成の活用例(サンプルプログラム) (R20AN0399)

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2019.06.04	-	初版発行

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れしないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違くと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含まれます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品、本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通管制（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

- 当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
6. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
 7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
 8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
 9. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
 10. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとなります。
 11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 12. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。
- 注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。
- 注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.4.0-1 2017.11)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。