

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社  
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0054A/J	Rev.	第1版
題名	RA2L1 グループ、RA2E1 グループ、RA2E2 グループ、Flash に関するレジスタの追加		情報分類	技術情報	
適用製品	RA2L1 グループ	対象ロット等 すべて	関連資料	RA2L1 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10	
	RA2E1 グループ			RA2E1 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10	
	RA2E2 グループ			RA2E2 グループ ユーザーズ マニュアル ハードウェア編 Rev1.00	

Flash に関するレジスタ定義を追加します。

## 1. UIDRn: ユニーク ID レジスタ n (n = 0~3)

Address: 0x0100\_1C00 + n x 4



Value after reset: Unique value for each chip

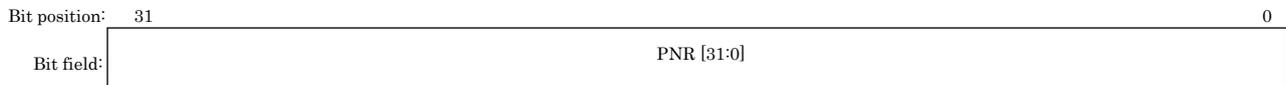
ビット	シンボル	機能	R/W
31:0	UID [31:0]	ユニークID	R

UIDRn は、個々の MCU を識別するための 16 バイトの ID コード (ユニーク ID) を格納する読み出し専用レジスタです。

UIDRn レジスタは 32 ビット単位で設定してください。

## 2. PNRn: 型名レジスタ n (n = 0 ~ 3)

Address: 0x0100\_1C10 + n x 4



Value after reset: Value depends on the product

ビット	シンボル	機能	R/W
31:0	PNR [31:0]	型名	R

PNRn レジスタは、16 バイトの型名を格納する読み出し専用レジスタです。PNRn レジスタは 32 ビット単位で読み出してください。各バイトは、製品一覧の型名の ASCII コード表現に対応しています。

型名が “R7FA2L1AB2DFP” の場合、16 バイトの型名は次のように格納されます。

Address 0x0100\_1C10: “P” (ASCII コードの 0x50)

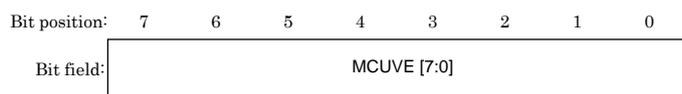
Address 0x0100\_1C11: “F” (ASCII コードの 0x46)

Address 0x0100\_1C12: “D” (ASCII コードの 0x44)

- Address 0x0100\_1C13: “2” (ASCII コードの 0x32)
- Address 0x0100\_1C14: “B” (ASCII コードの 0x42)
- Address 0x0100\_1C15: “A” (ASCII コードの 0x41)
- Address 0x0100\_1C16: “1” (ASCII コードの 0x31)
- Address 0x0100\_1C17: “L” (ASCII コードの 0x4C)
- Address 0x0100\_1C18: “2” (ASCII コードの 0x32)
- Address 0x0100\_1C19: “A” (ASCII コードの 0x41)
- Address 0x0100\_1C1A: “F” (ASCII コードの 0x46)
- Address 0x0100\_1C1B: “7” (ASCII コードの 0x37)
- Address 0x0100\_1C1C: “R” (ASCII コードの 0x52)
- Address 0x0100\_1C1D: “\_”(スペース) (ASCII コードの 0x20)
- Address 0x0100\_1C1E: “\_”(スペース) (ASCII コードの 0x20)
- Address 0x0100\_1C1F: “\_”(スペース) (ASCII コードの 0x20)

3. MCUVER: MCU バージョンレジスタ

Address: 0x0100\_1C20



Value after reset: Value depends on the chip

ビット	シンボル	機能	R/W
7:0	MCUVE [7:0]	MCU バージョン	R

MCUVER レジスタは、MCU バージョンを格納する読み出し専用レジスタです。MCUVER レジスタは 8 ビット単位で読み出してください。