発行日：2018年 3月 16日

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 http://japan.renesas.com/contact/
E-mail: csc@renesas.com

製品分類	システムLSI	発行番号	TN-ECL-A002A/J	Rev.	第1版
題名	EC-1ユーザーズマニュアル RSPIa 電気的特性の誤記訂正		情報分類	技術情報	
適用製品	EC-1	対象ロット等 全ロット	関連資料	EC-1 ユーザーズマニュアル ハードウェア編 Rev1.10 R01UH0691JJ0110 Rev.1.10	

ユーザーズマニュアルの RSPIa の電気的特性の説明に誤りがあることが判明致しました。

本内容をご配慮の上、使用頂けますようお願い致します。

１．訂正内容

以下の通り訂正致します。

ページ	訂正箇所	現在の記述	訂正後の記述
1303	表 33.18 SSL ホールド時間:Min	N×t_{SPCYC}-3 (注 2)	N×t_{SPCYC}-3 (注 3)
	表 33.18 SSL ホールド時間:Max	N×t_{SPCYC}+3 (注 2)	N×t_{SPCYC}+3 (注 3)
	表 33.18 下部注記	注 2. N=SSLND の設定値+1（1…8）	注 2.N=SPCKD の設定値+1（1…8）
	表 33.18 下部注記(追記)	記載なし	注 3.N=SSLND の設定値+1（1…8）

以上

(c) 2018. Renesas Electronics Corporation. All rights reserved.