

統合開発環境High-performance Embedded Workshop ご使用上のお願い

High-performance Embedded Workshopの使用上の注意事項を連絡します。

- ビルドオプションを選択する場合の注意事項

本製品は、コンパイラやエミュレータデバッガなどのソフトウェア製品にバンドルされています

1. 該当製品

High-performance Embedded Workshop V.4.09.00以降

2. 対象製品

上記の該当製品と以下のコンパイラを組み合わせて使用する場合に問題が発生します。

SuperHファミリ用C/C++コンパイラパッケージ V.9.04 Release 01

3. 内容

以下の手順でデフォルトのビルドオプションの選択を変更した場合、ビルド時にその変更が反映されません。

- (1) High-performance Embedded Workshop上でプロジェクトを作成する。
- (2) メニュー「ビルド」から「SuperH RISC engine Standard Toolchain」をクリックして、SuperH RISC engine Standard Toolchainダイアログボックスを表示する。
- (3) コンパイラタブのカテゴリリストから「その他」を選択する。
- (4) 「その他のオプション」エリアにあるビルドオプションに対応したチェックボックスのデフォルトの選択を変更する。

4. 該当ビルドオプション

以下に「その他のオプション」エリアにあるチェックボックス名と、対応するオプションを示します。

(1) デフォルトでOFFのチェックボックス (デフォルトで選択されていないオプション)

チェックボックス名	対応するオプション
EC++言語に基づいたチェック	-ECpp
DSP-C言語に基づいたチェック	-DSpc
コメント (/**/) のネストを許す	-COMment=Nest
返却値の拡張を行う	-RTnext
浮動小数点定数除算の乗算化	-APproxdiv
SH7055不具合回避	-PAtch=7055
FPSCRレジスタの切り替え	-FPScr=Safe
ループ判定式の最適化抑止	-Volatile_loop
列挙型サイズの自動選択	-AUto_enum
浮動小数点->固定小数点変換	-FIXED_Const
1.0->__fixed型最大値変換	-FIXED_Max
__fixed型乗算結果の型変換省略	-FIXED_Noround
DSP拡張リピートループ	-REPeat
register指定定数の優先レジスタ割り付け	-ENable_register
ANSI準拠対応拡張	-STRict_ansi
整数除算の浮動小数点除算置き換え	-FDIV
浮動小数点数 - 整数変換時の範囲チェック省略	-SIMple_float_conv
DIVS、DIVU命令生成抑止	-NOUSE_DIV_INST
浮動小数点演算式の演算順序変更を積極的に行う	-FLOAT_ORDER

(2) デフォルトでONのチェックボックス (デフォルトで選択されているオプション)

チェックボックス名	対応するオプション
-----------	-----------

MACレジスタを保証する

-Macsave

SSR/SPC退避・回復

-SAve_cont_reg

5. 回避策

本件を修正するパッチプログラムを提供する予定です。
提供開始は、12月中にRENESAS TOOL NEWSで案内します。

それまでは、「その他のオプション」エリアのチェックボックスの選択は変更しないでください。
これらに対応するオプションの選択を変更する場合は、SuperH RISC engine Standard Toolchainダイアログボックスのコンパイラタブのカテゴリリストから「その他」を選択し、「ユーザ指定オプション」テキストボックスにオプションを直接入力またはオプションの無効を入力してください。

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。
ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.