

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A345A/J	Rev.	第1版
題名	H8/36077 グループ ポートCの仕様変更のお知らせ		情報分類	技術情報	
適用製品	H8/36077 グループ	対象ロット等 全ロット	関連資料	H8/36077 グループ ハードウェアマニュアル (RJJ09B0222-0100 Rev.1.00)	

H8/36077 グループのポートCの仕様を下記のように変更します。本内容をご了解いただき、
 使用くださいますよう、よろしくお願いします。

1. ポートCの仕様変更内容

外部クロックをOSC1端子(PC0)に入力して使用するとき、OSC2(PC2)端子の
 仕様を下記のように変更します。

仕様変更前

- PC0/OSC1端子 外部クロック入力
- PC1/OSC2端子 汎用ポート

仕様変更後

- PC0/OSC1端子 外部クロック入力
- PC1/OSC2端子 (オープン)*1

*1 汎用ポートとして使用できません。

2. ハードウェアマニュアル変更箇所

5.2.4 クロックコントロールステータスレジスタ(CKCSR)

【変更前】

ビット	ビット名	初期値	R/W	説明																				
7	PMRC1	0	R/W	ポートC機能選択ビット1、0																				
6	PMRC0	0	R/W	<table border="1"> <tr> <th>PMRC1</th><th>PMRC0</th><th>PC1</th><th>PC2</th></tr> <tr> <td>0</td><td>0</td><td>I/O</td><td>I/O</td></tr> <tr> <td>1</td><td>0</td><td>CLKOUT</td><td>I/O</td></tr> <tr> <td>0</td><td>1</td><td>I/O</td><td>OSC1 (外部クロック入力)</td></tr> <tr> <td>1</td><td>1</td><td>OSC2</td><td>OSC1</td></tr> </table>	PMRC1	PMRC0	PC1	PC2	0	0	I/O	I/O	1	0	CLKOUT	I/O	0	1	I/O	OSC1 (外部クロック入力)	1	1	OSC2	OSC1
PMRC1	PMRC0	PC1	PC2																					
0	0	I/O	I/O																					
1	0	CLKOUT	I/O																					
0	1	I/O	OSC1 (外部クロック入力)																					
1	1	OSC2	OSC1																					

【変更後】

ビット	ビット名	初期値	R/W	説明																				
7	PMRC1	0	R/W	ポートC機能選択ビット1、0																				
6	PMRC0	0	R/W	<table border="1"> <tr><th>PMRC1</th><th>PMRC0</th><th>PC1</th><th>PC2</th></tr> <tr><td>0</td><td>0</td><td>I/O</td><td>I/O</td></tr> <tr><td>1</td><td>0</td><td>CLKOUT</td><td>I/O</td></tr> <tr><td>0</td><td>1</td><td>(オープン)</td><td>OSC1 (外部クロック入力)</td></tr> <tr><td>1</td><td>1</td><td>OSC2</td><td>OSC1</td></tr> </table>	PMRC1	PMRC0	PC1	PC2	0	0	I/O	I/O	1	0	CLKOUT	I/O	0	1	(オープン)	OSC1 (外部クロック入力)	1	1	OSC2	OSC1
PMRC1	PMRC0	PC1	PC2																					
0	0	I/O	I/O																					
1	0	CLKOUT	I/O																					
0	1	(オープン)	OSC1 (外部クロック入力)																					
1	1	OSC2	OSC1																					

5.5.3 外部クロックを入力する方法

【変更前】

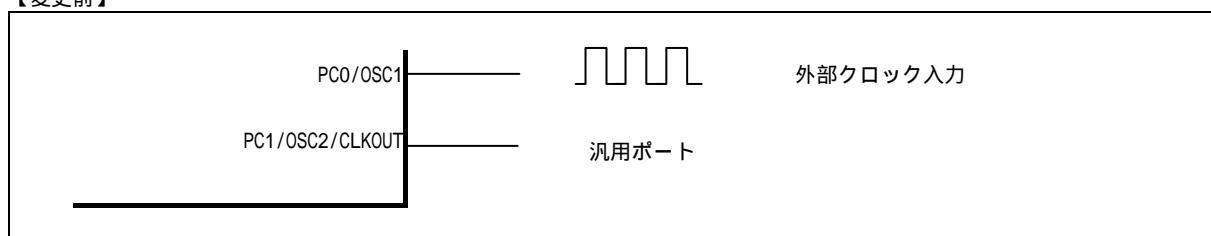


図 5.14 外部クロックを入力する場合の接続例

【変更後】

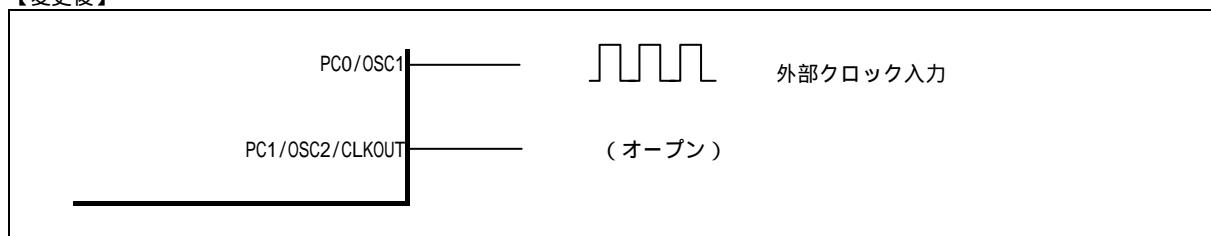


図 5.14 外部クロックを入力する場合の接続例

9.9.3 端子機能

【変更前】

レジスタ名	CKCSR		PCRC	機能
ビット名	PMRC1	PMRC0	PCRC1	
設定値	0	X	0	PC1 入力端子
			1	PC1 出力端子
	1	0	X	CLKOUT 出力端子
		1	X	OSC2 発振端子

【変更後】

レジスタ名	CKCSR		PCRC	機能
ビット名	PMRC1	PMRC0	PCRC1	
設定値	0	0	0	PC1 入力端子
			1	PC1 出力端子
	1	X	(オープン)	
		0	X	CLKOUT 出力端子
		1	X	OSC2 発振端子

3. 適用時期

(1) ハードウェアマニュアル内の記載変更

次期改定版より、変更されます。

(2) 製品の仕様変更

2007年1月度からの出荷品より、本仕様変更が実施される予定です。

以上 -