

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A180A/J	Rev.	第1版
題名	PH7/XCIN 端子に関する制限事項		情報分類	技術情報	
適用製品	RX110 グループ RX111 グループ RX113 グループ	対象ロット等 全ロット	関連資料	RX110 グループ ユーザーズマニュアル ハードウェア編 Rev.1.20 (R01UH0421JJ0120) RX111 グループ ユーザーズマニュアル ハードウェア編 Rev.1.30 (R01UH0365JJ0130) RX113 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0448JJ0110)	

上記適用製品において、PH7/XCIN 端子の機能に関する制限事項がありますので連絡いたします。

1. 注意事項

SOSCCR.SOSTP ビットを“1”、RCR3.RTCEN ビットを“0”にしてサブクロック発振器を停止させても、PH7/XCIN 端子を汎用入力ポートとして使用できない場合があります。

パッケージごとの PH7/XCIN 端子の配置は下表のとおりです。

パッケージ	ピン番号
100 ピン LFQFP	18
100 ピン TFLGA	G1
64 ピン LFQFP/LQFP	9
64 ピン WFLGA	C1
48 ピン LFQFP/HWQFN	6

2. 制限事項

PH7/XCIN 端子を汎用入力ポートとして使用しないでください。

サブクロックを使用しない場合は、RCR3.RTCEN ビットを“0”、および SOSCCR.SOSTP ビットを“1”（汎用ポート PH7）に設定し、抵抗を介して VCC または VSS に接続してください。

以上