発行日: 2012年5月9日

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753 ルネサス エレクトロニクス株式会社

問合せ窓口 http://japan.renesas.com/contact/

E-mail: csc@renesas.com

製品分類		MPU & MCU	発行番号	TN-R8C-A024A/J		Rev.	第1版
題名	R8C/3x シリーズ ユーザーズマニュアル ハードウェア編の記載内容の補足			情報分類	技術情報		
適			対象ロット等	関連資料			
用製品	R8C/3x シリーズ						

上記適用製品において、ユーザーズマニュアル ハードウェア編の記載内容を補足します。

当該機能のない製品もありますので、ご使用の製品のユーザーズマニュアルハードウェア編でご確認ください。

1. ストップモードから復帰するときの CPU クロック

周辺機能割り込みでストップモードから復帰したときの CPU クロックは、CM3 レジスタの CM36、CM37 ビットで 指定しているクロックの 8 分周です。詳細は、ユーザーズマニュアル ハードウェア編の CM3 レジスタ図および CM0 レジスタ図でご確認ください。

2. ストップモード時の端子の状態

ストップモード時の端子の状態一覧を以下に示します。

端子	ストップモード
入出力ポート	直前の状態を保持
XIN、XOUT 機能選択時(CM13=1)	ハイインピーダンス
XCIN、XCOUT 機能選択時(CM04=1)	ポート方向レジスタ、ポートレジスタの 設定に従う

以上

