

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

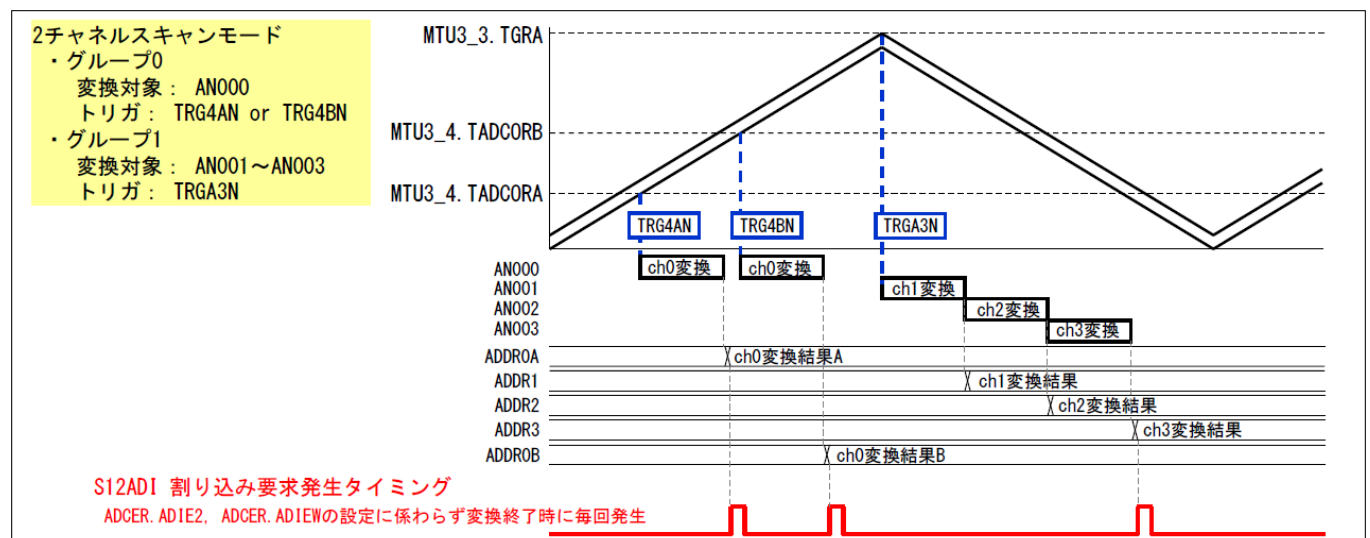
問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A044A/J	Rev.	第1版
題名	2チャンネルスキャンモードとダブルデータレジスタ併用時の割り込みに関する注意事項		情報分類	技術情報	
適用製品	RX62T グループ、RX62G グループ	対象ロット等	全ロット	関連資料	RX62T グループ ユーザーズマニュアル ハードウェア編 RX62G グループ ユーザーズマニュアル ハードウェア編

2チャンネルスキャンモードとダブルデータレジスタ併用時のS12ADI割り込み要求発生タイミングについて注意事項があります。

1.1 注意事項

12ビットA/Dコンバータ (S12ADA) をご使用の際に2チャンネルスキャンモードとダブルデータレジスタを併用した場合、A/Dコントロール拡張レジスタの2チャンネルスキャン割り込み選択ビット (ADCER.ADIE2)、およびダブルトリガ割り込み選択ビット (ADCER.ADIEW) の設定にかかわらず、それぞれの変換終了時に毎回S12ADI割り込み要求が発生します。



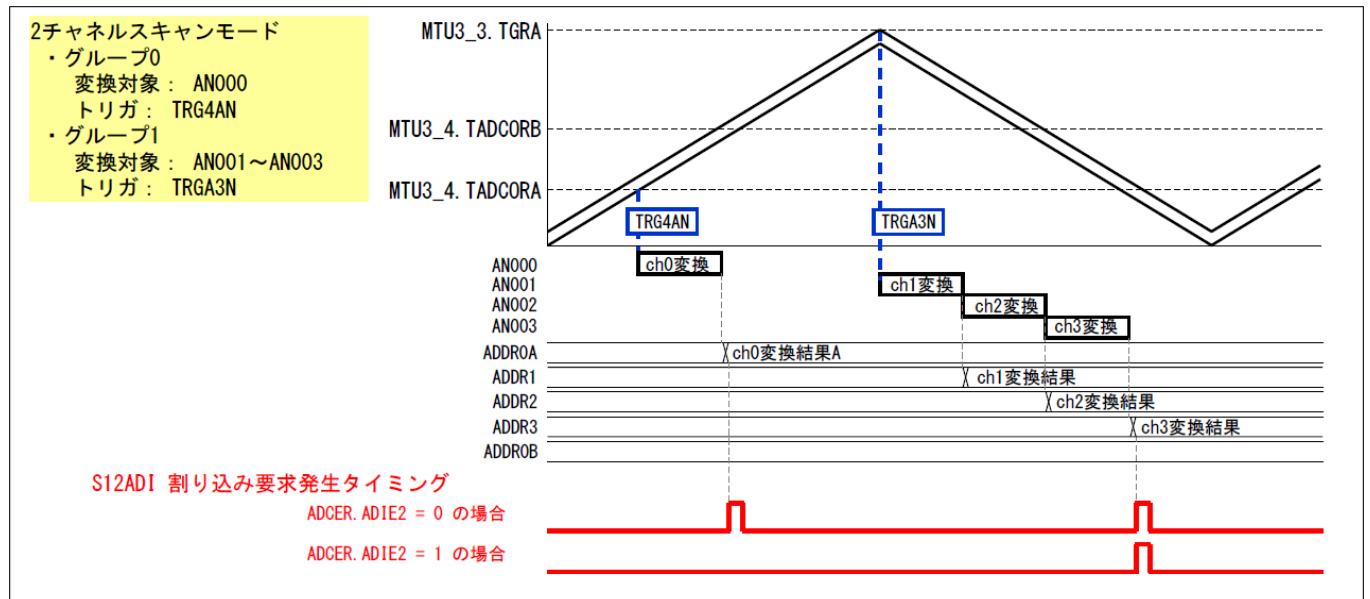
2チャンネルスキャンモードとダブルデータレジスタ併用時の動作例

1.2 今後の対応

本内容はRX62T、およびRX62G各グループのハードウェアマニュアルの次回改定時に反映します。

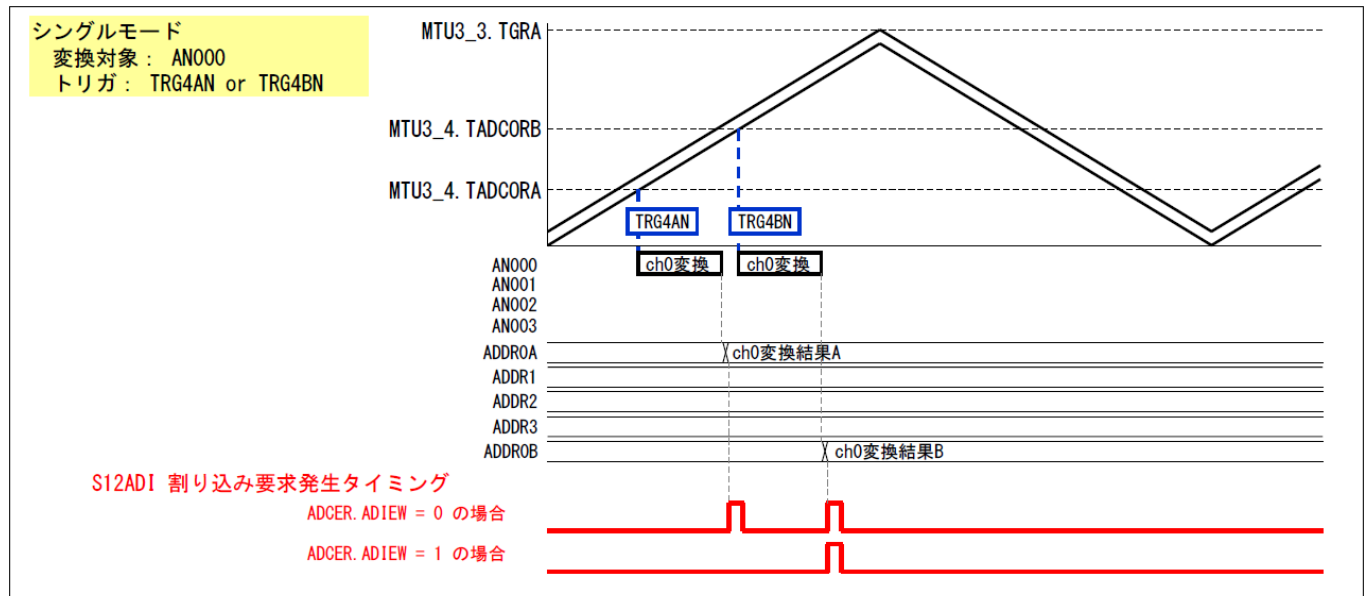
1.3 補足説明

- a) 2チャンネルスキャンモードでのA/D変換とし、ダブルデータレジスタを使用しない場合、ADCER.ADIE2ビットの設定に従いS12ADI割り込み要求が発生します。



2チャンネルスキャンモード時の動作例

- b) シングルモード、または1サイクルスキャンモードでのA/D変換とし、ダブルデータレジスタを使用する場合、ADCER.ADIEWビットの設定に従いS12ADI割り込み要求が発生します。



ダブルデータレジスタ使用時の動作例