お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ（http://www.renesas.com）

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社（http://www.renesas.com）

【問い合わせ先】http://japan.renesas.com/inquiry

発行日：2005 年 04 月 14 日

RENESAS TECHNICAL UPDATE

〒100-0004　東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口　E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-720-A064A/J	Rev.	第 1 版
題名	4283 グループ　QzROM 書き込み時の注意事項		情報分類	技術情報	
適用製品	M34283G2GP	対象ロット等	関連資料	―	
		全ロット			

4283 グループ QzROM 書き込み時、以下の注意事項があります。

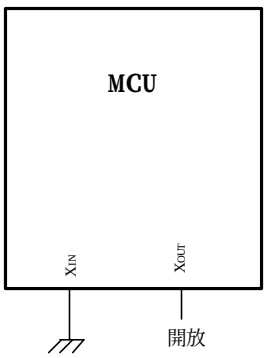
＜注意事項＞

4283 グループ　QzROM 書き込み時、外付けセラミック共振子が発振すると書き込みが正常に行えない場合があります。

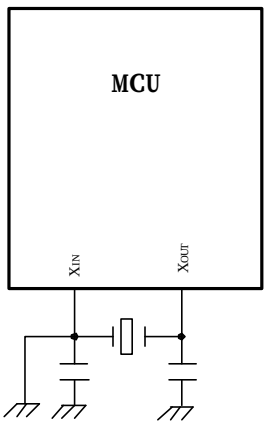
QzROM 書き込み時は、Xin、Xout 端子を下記①又は②いずれかにしてください。

① Xin 端子を GND に接続し、Xout 端子を開放。

② Xin-Xout 間にセラミック共振回路を接続し Xin 端子を GND に接続。



①の場合



②の場合

尚、上記注意事項に関しては改善を予定しており、時期については別途連絡いたします。

以上

(c) 2005. Renesas Technology Corp., All rights reserved.