

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# 日立半導体技術情報

〒100-0004  
 東京都千代田区大手町2丁目6番2号  
 (日本ビル)  
 TEL (03)5201-5022 (ダイヤルイン)  
 株式会社 日立製作所 半導体グループ

製品分類	開発環境	発行番号	TN-OS*-074B	Rev.	第2版
題名	HI7700/4における未定義割込み発生時の制限事項	情報分類	1. 仕様変更 2. ドキュメント訂正追加等 ③. 使用上の注意事項 4. マスク変更 5. ライン変更		
適用製品	HS0770ITI41SRE, HS0770ITI41SRB, HS0770ITI41SRS, HS0770ITI41SRE-E, HS0770ITI41SRB-E, HS0770ITI41SRS-E	対象ロット等	関連資料	有効期限	
		V1.00r1, V1.01r1, V1.0Ar1, V1.0Br1, V1.0Cr1, V1.1.00, V1.2.00	HI7000/4 シリーズユーザズマニュアル ADJ-702-298B	永年	

拝啓、貴社益々御清栄のこととお慶び申し上げます。平素は格別の御高配を賜り、感謝申し上げます。

未定義割込みに関し、下記添付資料に記載の制限事項にご留意いただけますよう、お願い申し上げます。

添付資料：「HI7700/4 未定義割込み発生時の制限事項」(HI7700/4-INTDWN-030225)

備考：

本技術情報は、発行済みの TN-OS-074A の誤記を訂正したものです。添付資料 (HI7700/4-INTDWN-030225) の変更はありません。

修正箇所

製品のバージョン番号の誤記訂正

【修正前】V1.00r1, V1.01r1, V1.0Ar1, V1.0Br1, V1.0Cr1, V1.0.04, V1.0.05

【修正後】V1.00r1, V1.01r1, V1.0Ar1, V1.0Br1, V1.0Cr1, V1.1.00, V1.2.00

以上

## HI7700/4 未定義割込み発生時の制限事項

### 1. 現象

割込みハンドラが実行していないときに未定義割込みが発生すると、システムダウンルーチンに渡されるパラメータ inf1(R6 レジスタ : 割込み発生時の PC)および inf2(R7 レジスタ : 割込み発生時の SR)が不正となります。

### 2. 回避策

hiuser¥shnnnn フォルダにある nnnn\_intdwn.src を以下のように修正してください。

注意 : "nnnn" は、サンプルファイル名に使用している CPU 品種を意味する数字です。例えば、SH7729 用のファイル名は "7729\_intdwn.src" となります。

```

;*****
;* NAME      = __kernel_undefint                ;*
;* FUNCTION  = undefined interrupt routine      ;*
;*****
__kernel_undefint:

(中略)

    mov.l    @(EXPEVT,r5),r5        ; get EXPEVT code
    mov.l    #SYSDWN16,r4          ; get error type
    mov.l    @(36,r15),r6          ; get PC
    mov.l    @(40,r15),r7          ; get SR

(中略)

    mov.l    #__kernel_sysdwn,r0
    jsr     @r0                    ; call __kernel_sysdwn
    nop

;
.pool

(以降略)

```

この2行を、以下と置き換え

```

    stc     r6_bank,r0 ; get R6_bank1
    and     #'3f,r0    ; get nest counter
    cmp/eq  #1,r0     ; if nest == 1
    bt     undefint020 ; then undefint020
    mov     r15,r1    ; get frame address
undefint010:
    mov.l   @(36,r1),r6 ; get PC
    mov.l   @(40,r1),r7 ; get SR

```

「.pool」の直前に、以下の4行を追加

```

undefint020:
    stc     r7_bank,r0 ; get R7_bank1
    bra     undefint010
    mov.l   @r0,r1     ; get frame address

```

以上