発行日：2023年 3月 3日

RENESAS TECHNICAL UPDATE

〒135-0061　東京都江東区豊洲 3-2-24
豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口　http://japan.renesas.com/contact/

製品分類	MPU & MCU	発行番号	TN-RL*-A0125A/J	Rev.	第1版
題名	誤記訂正通知 RL78/G15　ユーザーズマニュアル Rev.1.00 の記載変更		情報分類	技術情報	
適用製品	RL78/G15 グループ	対象ロット等 全ロット	関連資料	RL78/G15　ユーザーズマニュアル ハードウェア編　Rev.1.00 R01UH0959JJ0100 (Sep.2022)	

RL78/G15 ユーザーズマニュアル ハードウェア編 Rev.1.00（R01UH0959JJ0100）において、下記訂正がございます。

今回通知する訂正内容

訂正箇所	該当ページ	内容
(1)ベクタ・テーブル領域	p.60	誤記訂正
4.5.1 兼用機能使用時の基本的な考え方	p.117	誤記訂正
4.5.3 使用するポート機能および兼用機能のレジスタ設定例	p.118 ～ p.124	誤記訂正
14.3 割り込み機能を制御するレジスタ	p.605	誤記訂正
第23章 電気的特性（T_A=−40°C～+85°C）（ターゲット）	p.709	誤記訂正
23.2.2 オンチップ・オシレータ特性	p.711	誤記訂正
23.8 フラッシュ・メモリ・プログラミング特性	p.728	誤記訂正
23.9 専用フラッシュ・メモリ・プログラマ通信（UART）	p.729	誤記訂正
23.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング	p.729	誤記訂正
第24章 電気的特性（T_A=−40°C～+105°C, T_A=−40°C～+125°C）（ターゲット）	p.730	誤記訂正
24.2.2 オンチップ・オシレータ特性	p.732	誤記訂正
24.8 フラッシュ・メモリ・プログラミング特性	p.749	誤記訂正
24.9 専用フラッシュ・メモリ・プログラマ通信（UART）	p.750	誤記訂正
24.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング	p.750	誤記訂正
25. 1　8ピン製品	p.751	誤記訂正

ドキュメント改善計画

本訂正内容については、次回ユーザーズマニュアル改版時に修正を行います。

(c) 2023. Renesas Electronics Corporation. All rights reserved.

ユーザーズマニュアルの訂正一覧

No	訂正内容と該当箇所			本通知での該当ページ
	ドキュメント No.	和文	R01UH0959JJ0100	
1	(1)ベクタ・テーブル領域		p.60	p.3
2	4.5.1 兼用機能使用時の基本的な考え方		p.117	p.4
3	4.5.3 使用するポート機能および兼用機能のレジスタ設定例		p.118 ~ p.124	p.4 ～p.10
4	14.3 割り込み機能を制御するレジスタ		p.605	p.11
5	第23章 電気的特性（T_A=−40°C～+85°C）（ターゲット）		p.709	p.12
6	23.2.2 オンチップ・オシレータ特性		p.711	p.12
7	23.8 フラッシュ・メモリ・プログラミング特性		p.728	p.13
8	23.9 専用フラッシュ・メモリ・プログラマ通信（UART）		p.729	p.13
9	23.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング		p.729	p.13
10	第24章 電気的特性（T_A=−40°C～+105°C, T_A=−40°C～+125°C）（ターゲット）		p.730	p.14
11	24.2.2 オンチップ・オシレータ特性		p.732	p.15
12	24.8 フラッシュ・メモリ・プログラミング特性		p.749	p.16
13	24.9 専用フラッシュ・メモリ・プログラマ通信（UART）		p.750	p.17
14	24.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング		p.750	p.17
15	25. 1　8ピン製品		p.751	p.18

誤記訂正の該当箇所は、**誤）太字下線**、正）グレー・ハッチングで記載します。

発行文書履歴

RL78/G15 ユーザーズマニュアル Rev.1.00 誤記訂正通知　発行文書履歴

文書番号	発行日	記事
TN-RL*-A0125A/J	2023年3月3日	初版発行 訂正一覧の No.1～No.15 誤記訂正（本通知です。）

(c) 2023. Renesas Electronics Corporation. All rights reserved.

1.　(1)ベクタ・テーブル領域（p.60）

誤）

表 3−3 ベクタ・テーブル

ベクタ・テーブル・アドレス	割り込み要因	20 ピン	16 ピン	10 ピン	8 ピン
00000H	RESET, SPOR, WDT, TRAP, IAW	O	O	O	O
00004H	INTWDTI	O	O	O	O
00006H	INTP0	O	O	O	O
00008H	INTP1	O	O	O	O
0000AH	INTP2	O	O	O	O
0000CH	INTP3	O	O	O	O
0000EH	INTP4	O	O	O	O
00010H	INTP5	O	O	O	O
00012H	INTST0, INTCSI00, INTIIC00	O	O	O	O
00014H	INTSR0, INTCSI01, INTIIC01	O	O	O	O
00016H	INTSRE0	O	O	O	O
00018H	INTTM01H	O	O	O	O
0001AH	INTTM00	O	O	O	O
0001CH	INTTM01	O	O	O	O
0001EH	INTAD	O	O	O	O
00020H	INTP6	O	O	O	—
00022H	INTP7	O	O	O	—
00024H	INTTM03H	O	O	～	～
00026H	INTIICA0	O	O	～	～
00028H	INTTM02	O	O	～	～
0002AH	INTTM03	O	O	～	～
0002CH	INTIT	O	O	O	O
0002EH	INTTM04	O	O	～	～
00030H	INTTM05	O	～	～	～
00032H	INTTM06	O	O	～	～
00034H	INTTM07	O	～	～	～
00036H	INTCMP0	O	O	O	O
00038H	INTCMP1	O	—	—	—
0007EH	BRK	O	O	O	O

正）

表 3−3 ベクタ・テーブル

ベクタ・テーブル・アドレス	割り込み要因	20 ピン	16 ピン	10 ピン	8 ピン
00000H	RESET, SPOR, WDT, TRAP, IAW	O	O	O	O
00004H	INTWDTI	O	O	O	O
00006H	INTP0	O	O	O	O
00008H	INTP1	O	O	O	O
0000AH	INTP2	O	O	O	O
0000CH	INTP3	O	O	O	O
0000EH	INTP4	O	O	O	O
00010H	INTP5	O	O	O	O
00012H	INTST0, INTCSI00, INTIIC00	O	O	O	O
00014H	INTSR0, INTCSI01, INTIIC01	O	O	O	O
00016H	INTSRE0	O	O	O	O
00018H	INTTM01H	O	O	O	O
0001AH	INTTM00	O	O	O	O
0001CH	INTTM01	O	O	O	O
0001EH	INTAD	O	O	O	O
00020H	INTP6	O	O	O	—
00022H	INTP7	O	O	O	—
00024H	INTTM03H	O	O	O	O
00026H	INTIICA0	O	O	O	O
00028H	INTTM02	O	O	O	O
0002AH	INTTM03	O	O	O	O
0002CH	INTIT	O	O	O	O
0002EH	INTTM04	O	O	O	O
00030H	INTTM05	O	O	O	O
00032H	INTTM06	O	O	O	O
00034H	INTTM07	O	O	O	O
00036H	INTCMP0	O	O	O	O
00038H	INTCMP1	O	—	—	—
0007EH	BRK	O	O	O	O

(c) 2023. Renesas Electronics Corporation. All rights reserved.

2. 4.5.1 兼用機能使用時の基本的な考え方（p.117）

誤）

表 4－6 基本的な設定の考え方

使用する端子の出力機能	使用しない兼用機能の出力設定		
	ポート機能	SAU の出力機能	SAU 以外の出力機能
ポート出力機能	—	出力は High（1）	出力はLow（0）
SAU の出力機能	High（1）	—	出力はLow（0）
SAU 以外の出力機能	Low（0）	出力は High（1）	出力はLow（0）注 1

正）

表 4－6 基本的な設定の考え方

使用する端子の出力機能	使用しない兼用機能の出力設定		
	ポート機能	SAU の出力機能	SAU 以外の出力機能
ポート出力機能	—	出力は High（1）	出力はLow（0）
SAU の出力機能	High（1）	—	出力はLow（0）
SAU 以外の出力機能	Low（0）	don't care	出力はLow（0）注 1

3. 4.5.3 使用するポート機能および兼用機能のレジスタ設定例（p.118-p.124）

誤）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（1/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P00	P00	入力	—	×	—	1	×	×	×	○	○	○	—
	(SCLA0)	入出力	PIOR14＝1	1	—	0	0	TxD0／SO00＝1 (SCK01／SCL01)＝1	×	○	○	—	—

正）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（1/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P00	P00	入力	—	×	—	1	×	×	×	○	○	○	—
	(SCLA0)	入出力	PIOR14＝1	1	—	0	0	×	×	○	○	—	—

(c) 2023. Renesas Electronics Corporation. All rights reserved.

誤）

表 4−7 端子機能使用時のレジスタ、出力ラッチの設定例（2/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P01	P01	入力	—	×	0	1	×	×	×	○	○	○	○
	(TO02)	出力	PIOR05=0 PIOR04=1	0	0	0	0	SDA00=1 (SDA01)=1	(SDAA0)=0	○	○	—	—
	(SI01)	入力	PIOR13=0 注2 PIOR12=1	×	0	1	×	×	×	○	○	—	—
	(SDA01)	入出力	PIOR13=0 注2 PIOR12=1	1	0	0	1	SDA00=1	(TO02)=0 (SDAA0)=0	○	○	—	—
	(SDAA0)	入出力	PIOR14=1	1	0	0	0	SDA00=1 (SDA01)=1	(TO02)=0	○	○	—	—
	TI02	入力	—	×	0	1	×	×	×	—	—	○	○
	TO02	出力	—	0	0	0	0	SDA00=1	SDAA0=0	—	—	○	○
	SDAA0	入出力	—	1	0	0	0	SDA00=1	(TO02)=0	—	—	○	○

正）

表 4−7 端子機能使用時のレジスタ、出力ラッチの設定例（2/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P01	P01	入力	—	×	0	1	×	×	×	○	○	○	○
	(TO02)	出力	PIOR05=0 PIOR04=1	0	0	0	0	×	(SDAA0)=0	○	○	—	—
	(SI01)	入力	PIOR13=0 注2 PIOR12=1	×	0	1	×	×	×	○	○	—	—
	(SDA01)	入出力	PIOR13=0 注2 PIOR12=1	1	0	0	1	SDA00=1	(TO02)=0 (SDAA0)=0	○	○	—	—
	(SDAA0)	入出力	PIOR14=1	1	0	0	0	×	(TO02)=0	○	○	—	—
	TI02	入力	—	×	0	1	×	×	×	—	—	○	○
	TO02	出力	—	0	0	0	0	×	SDAA0=0	—	—	○	○
	SDAA0	入出力	—	1	0	0	0	×	(TO02)=0	—	—	○	○

(c) 2023. Renesas Electronics Corporation. All rights reserved.

誤）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（3/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P02	P02	入力	—	—	0	1	×	×	×	○	○	○	—
	PCLBUZ0	出力	PIOR31＝0 注1 PIOR30＝0	—	0	0	0	SCK00／SCL00＝1 (SO01)＝1 兼1	VCOUT0＝0 (TO01)＝0	○	○	○	—
	VCOUT0	出力	PIOR32＝0	—	0	0	0	SCK00／SCL00＝1 (SO01)＝1 兼1	PCLBUZ0＝0 (TO01)＝0	○	○	○	—
	INTP7	入力	PIOR35＝0 注2 PIOR34＝0 注1	—	0	1	×	×	×	○	○	○	—
	(TI01)	入力	PIOR03＝1 PIOR02＝0	—	0	1	×	×	×	○	○	○	—
	(TO01)	出力	PIOR03＝1 PIOR02＝0	—	0	0	0	SCK00／SCL00＝1 (SO01)＝1 兼1	PCLBUZ0＝0 VCOUT0＝0	○	○	○	—
	(SO01)	出力	PIOR13＝0 注2 PIOR12＝1	—	0	0	1	SCK00／SCL00＝1	PCLBUZ0＝0 VCOUT0＝0 (TO01)＝0	○	○	—	—
P03	P03	入力	—	×	0	1	×	×	×	○	○	○	○
		出力	—	0	0	0	0/1	SO00／TxD0＝1 注4 (SO00／TxD0)＝1 注1	TO00＝0 SCLA0＝0 注3				
		N-chOD 出力	—	1	0	0	0/1						
	ANI2	アナログ入力	—	×	1	1	×	×	×	○	○	○	○
	TO00	出力	PIOR01＝0 注2 PIOR00＝0 注2	0	0	0	0	SO00／TxD0＝1 兼4 (SO00／TxD0)＝1 兼1	SCLA0＝0 注3	○	○	○	○
	INTP4	入力	PIOR23＝0 注1	×	0	1	×	×	×	○	○	○	○
	(TxD0)	出力	PIOR11＝1 PIOR10＝0	0/1	0	0	1	×	TO00＝0	○	○	—	—
	SCLA0	入出力	—	1	0	0	0	SO00／TxD0＝1 兼4	TO00＝0	—	—	○	○
	SO00	出力	—	0	0	0	1	×	TO00＝0 SCLA0＝0	—	—	—	○
	TxD0	出力	—	0/1	0	0	1	×	TO00＝0	—	—	—	○

正）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（3/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P02	P02	入力	—	—	0	1	×	×	×	○	○	○	—
	PCLBUZ0	出力	PIOR31＝0 注1 PIOR30＝0	—	0	0	0	×	VCOUT0＝0 (TO01)＝0	○	○	○	—
	VCOUT0	出力	PIOR32＝0	—	0	0	0	×	PCLBUZ0＝0 (TO01)＝0	○	○	○	—
	INTP7	入力	PIOR35＝0 注2 PIOR34＝0 注1	—	0	1	×	×	×	○	○	○	—
	(TI01)	入力	PIOR03＝1 PIOR02＝0	—	0	1	×	×	×	○	○	○	—
	(TO01)	出力	PIOR03＝1 PIOR02＝0	—	0	0	0	×	PCLBUZ0＝0 VCOUT0＝0	○	○	○	—
	(SO01)	出力	PIOR13＝0 注2 PIOR12＝1	—	0	0	1	SCK00／SCL00＝1	PCLBUZ0＝0 VCOUT0＝0 (TO01)＝0	○	○	—	—
P03	P03	入力	—	×	0	1	×	×	×	○	○	○	○
		出力	—	0	0	0	0/1	SO00／TxD0＝1 注4 (SO00／TxD0)＝1 注1	TO00＝0 SCLA0＝0 注3				
		N-chOD 出力	—	1	0	0	0/1						
	ANI2	アナログ入力	—	×	1	1	×	×	×	○	○	○	○
	TO00	出力	PIOR01＝0 注2 PIOR00＝0 注2	0	0	0	0	×	SCLA0＝0 注3	○	○	○	○
	INTP4	入力	PIOR23＝0 注1	×	0	1	×	×	×	○	○	○	○
	(TxD0)	出力	PIOR11＝1 PIOR10＝0	0/1	0	0	1	×	TO00＝0	○	○	—	—
	SCLA0	入出力	—	1	0	0	0	×	TO00＝0	—	—	○	○
	SO00	出力	—	0	0	0	1	×	TO00＝0 SCLA0＝0	—	—	—	○
	TxD0	出力	—	0/1	0	0	1	×	TO00＝0 SCLA0＝0	—	—	—	○

(c) 2023. Renesas Electronics Corporation. All rights reserved.

誤）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（4/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P04	P04	入力	—	×	0	1	×	×	×	○	○	○	○
		出力	—	0	0	0	0/1	(SO00／TxD0)＝1 注1 (SDA00)＝1 注1 SCL00／SCL00＝1 注4	TO01＝0				
		N-chOD 出力	—	1	0	0	0/1						
	ANI3	アナログ入力	—	×	1	1	×	×	×	○	○	○	○
	TI01	入力	PIOR03＝0 注5 PIOR02＝0	×	0	1	×	×	×	○	○	○	○
	TO01	出力	PIOR03＝0 注5 PIOR02＝0	0	0	0	0	(SO00／TxD0)＝1 注1 (SDA00)＝1 注1 SCL00／SCL00＝1 注4	×	○	○	○	○
P05	P05	入力	—	×	0	1	×	×	×	○	○	—	—
		出力	—	0	0	0	0/1	SO01＝1 (SCK00／SCL00)＝1 (SDA00)＝1	TO02＝0				
		N-chOD 出力	—	1	0	0	0/1						
	ANI4	アナログ入力	—	×	1	1	×	×	×	○	○	—	—
	TI02	入力	PIOR05＝0 PIOR04＝0	×	0	1	×	×	×	○	○	—	—
	TO02	出力	PIOR05＝0 PIOR04＝0	0	0	0	0	SO01＝1 (SCK00／SCL00)＝1 (SDA00)＝1	×	○	○	—	—

正）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（4/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P04	P04	入力	—	×	0	1	×	×	×	○	○	○	○
		出力	—	0	0	0	0/1	(SO00／TxD0)＝1 注1 (SDA00)＝1 注1 SCL00／SCL00＝1 注4	TO01＝0				
		N-chOD 出力	—	1	0	0	0/1						
	ANI3	アナログ入力	—	×	1	1	×	×	×	○	○	○	○
	TI01	入力	PIOR03＝0 注5 PIOR02＝0	×	0	1	×	×	×	○	○	○	○
	TO01	出力	PIOR03＝0 注5 PIOR02＝0	0	0	0	0	×	×	○	○	○	○
P05	P05	入力	—	×	0	1	×	×	×	○	○	—	—
		出力	—	0	0	0	0/1	SO01＝1 (SCK00／SCL00)＝1 (SDA00)＝1	TO02＝0				
		N-chOD 出力	—	1	0	0	0/1						
	ANI4	アナログ入力	—	×	1	1	×	×	×	○	○	—	—
	TI02	入力	PIOR05＝0 PIOR04＝0	×	0	1	×	×	×	○	○	—	—
	TO02	出力	PIOR05＝0 PIOR04＝0	0	0	0	0	×	×	○	○	—	—

(c) 2023. Renesas Electronics Corporation. All rights reserved.

誤）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（5/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P06	P06	入力	—	×	0	1	×	×	×	○	○	—	—
		出力	—	0	0	0	0/1	SDA01＝1	SCLA0＝0				
		N-chOD 出力	—	1	0	0	0/1	(SCK00／SCL00)＝1	(PCLBUZ0)＝0				
	SCLA0	入出力	PIOR14＝0	1	0	0	0	**SDA01＝1** **(SCK00／SCL00)＝1**	(PCLBUZ0)＝0	○	○	—	—
	(INTP7)	入力	PIOR35＝0 注2 PIOR34＝1	×	0	1	×	×	×	○	○	—	—
	(PCLBUZ0)	出力	PIOR31＝1 PIOR30＝0	0	0	0	0	**SDA01＝1** **(SCK00／SCL00)＝1**	SCLA0＝0	○	○	—	—
P07	P07	入力	—	×	0	1	×	×	×	○	○	—	—
		出力	—	0	0	0	0/1	SCK01／SCL01＝1	(TO03)＝0				
		N-chOD 出力	—	1	0	0	0/1		SDAA0＝0				
	ANI6	アナログ入力	—	×	1	1	×	×	×	○	○	—	—
	(TO03)	出力	PIOR07＝0 注2 PIOR06＝1	0/1	0	0	0	**SCK01／SCL01＝1**	SDAA0＝0	○	○	—	—
	SDAA0	入出力	PIOR14＝0	1	0	0	0	**SCK01／SCL01＝1**	(TO03)＝0	○	○	—	—
	(INTP5)	入力	PIOR25＝0 注2 PIOR24＝1	×	0	1	×	×	×	○	○	—	—

正）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（5/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P06	P06	入力	—	×	0	1	×	×	×	○	○	—	—
		出力	—	0	0	0	0/1	SDA01＝1	SCLA0＝0				
		N-chOD 出力	—	1	0	0	0/1	(SCK00／SCL00)＝1	(PCLBUZ0)＝0				
	SCLA0	入出力	PIOR14＝0	1	0	0	0	×	(PCLBUZ0)＝0	○	○	—	—
	(INTP7)	入力	PIOR35＝0 注2 PIOR34＝1	×	0	1	×	×	×	○	○	—	—
	(PCLBUZ0)	出力	PIOR31＝1 PIOR30＝0	0	0	0	0	×	SCLA0＝0	○	○	—	—
P07	P07	入力	—	×	0	1	×	×	×	○	○	—	—
		出力	—	0	0	0	0/1	SCK01／SCL01＝1	(TO03)＝0				
		N-chOD 出力	—	1	0	0	0/1		SDAA0＝0				
	ANI6	アナログ入力	—	×	1	1	×	×	×	○	○	—	—
	(TO03)	出力	PIOR07＝0 注2 PIOR06＝1	0/1	0	0	0	×	SDAA0＝0	○	○	—	—
	SDAA0	入出力	PIOR14＝0	1	0	0	0	×	(TO03)＝0	○	○	—	—
	(INTP5)	入力	PIOR25＝0 注2 PIOR24＝1	×	0	1	×	×	×	○	○	—	—

(c) 2023. Renesas Electronics Corporation. All rights reserved.

誤）

表 4−7 端子機能使用時のレジスタ、出力ラッチの設定例（6/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P20	P20	入力	—	—	0	1	×	×	×	○	—	—	—
		出力	—	—	0	0	0/1	(SCK01／SCL01)＝1	(TO03)＝0	○	—	—	—
	(TO03)	出力	PIOR07＝1 PIOR06＝0	—	0	0	0	**(SCK01／SCL01)＝1**	×	○	—	—	—
	(SCK01)	入力	PIOR13＝1 PIOR12＝0	—	0	1	×	×	×	○	—	—	—
		出力	PIOR13＝1 PIOR12＝0	—	0	0	1	×	(TO03)＝0				
	(SCL01)	出力	PIOR13＝1 PIOR12＝0	—	0	0	1	—	(TO03)＝0	○	—	—	—
P22													
	TO06	出力	—	0	0	0	0	**(SDA01)＝1**	×	○	—	—	—
	(INTP5)	入力	PIOR25＝1 PIOR24＝0	×	0	1	×	×	×	○	—	—	—
P23													
	TO04	出力	—	—	0	0	0	**(SCL01)＝1**	×	○	—	—	—

正）

表 4−7 端子機能使用時のレジスタ、出力ラッチの設定例（6/9）

−	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P20	P20	入力	—	—	0	1	×	×	×	○	—	—	—
		出力	—	—	0	0	0/1	(SCK01／SCL01)＝1	(TO03)＝0	○	—	—	—
	(TO03)	出力	PIOR07＝1 PIOR06＝0	—	0	0	0	×	×	○	—	—	—
	(SCK01)	入力	PIOR13＝1 PIOR12＝0	—	0	1	×	×	×	○	—	—	—
		出力	PIOR13＝1 PIOR12＝0	—	0	0	1	×	(TO03)＝0				
	(SCL01)	出力	PIOR13＝1 PIOR12＝0	—	0	0	1	—	(TO03)＝0	○	—	—	—
P22													
	TO06	出力	—	0	0	0	0	×	×	○	—	—	—
	(INTP5)	入力	PIOR25＝1 PIOR24＝0	×	0	1	×	×	×	○	—	—	—
P23													
	TO04	出力	—	—	0	0	0	×	×	○	—	—	—

(c) 2023. Renesas Electronics Corporation. All rights reserved.

誤）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（7/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P41	P41	入力	—	×	—	1	×	×	×	○	○	—	—
		出力	—	0	—	0	0/1	(SDA01／SO01)＝1 注2	TO03＝0 (TO02)＝0 VCOUT1＝0 注2				
		N-chOD 出力	—	1	—	0	0/1						
	TI03	入力	PIOR07＝0 注2	×	—	1	×	×	×	○	○	—	—
	TO03	出力	PIOR07＝0 注2 PIOR06＝0	0	—	0	0	(SDA01／SO01)＝1 注2	(TO02)＝0 VCOUT1＝0 注2	○	○	—	—
	(INTP4)	入力	PIOR23＝1	×	—	1	×	×	×	○	○	—	—
	(TI02)	入力	PIOR05＝1 PIOR04＝0	×	—	1	×	×	×	○	○	—	—
	(TO02)	出力	PIOR05＝1 PIOR04＝0	0	—	0	0	(SDA01／SO01)＝1 注2	TO03＝0 VCOUT1＝0 注2	○	○	—	—
	VCOUT1	出力	PIOR33＝0	0	—	0	0	(SDA01／SO01)＝1	TO03＝0 (TO02)＝0	○	—	—	—
	(SDA01)	入出力	PIOR13＝1 PIOR12＝0	1	—	0	1	×	TO03＝0 (TO02)＝0 VCOUT1＝0	○	—	—	—
	(SO01)	出力	PIOR13＝1 PIOR12＝0	0	—	0	1	×	TO03＝0 (TO02)＝0 VCOUT1＝0	○	—	—	—

正）

表 4－7 端子機能使用時のレジスタ、出力ラッチの設定例（7/9）

端子名称	使用機能		PIORr	POMp	PMCq	PMn	Pm	兼用機能出力		20ピン	16ピン	10ピン	8ピン
	機能名称	入出力						SAU の出力機能	SAU 以外				
P41	P41	入力	—	×	—	1	×	×	×	○	○	—	—
		出力	—	0	—	0	0/1	(SDA01／SO01)＝1 注2	TO03＝0 (TO02)＝0 VCOUT1＝0 注2				
		N-chOD 出力	—	1	—	0	0/1						
	TI03	入力	PIOR07＝0 注2	×	—	1	×	×	×	○	○	—	—
	TO03	出力	PIOR07＝0 注2 PIOR06＝0	0	—	0	0	×	(TO02)＝0 VCOUT1＝0 注2	○	○	—	—
	(INTP4)	入力	PIOR23＝1	×	—	1	×	×	×	○	○	—	—
	(TI02)	入力	PIOR05＝1 PIOR04＝0	×	—	1	×	×	×	○	○	—	—
	(TO02)	出力	PIOR05＝1 PIOR04＝0	0	—	0	0	×	TO03＝0 VCOUT1＝0 注2	○	○	—	—
	VCOUT1	出力	PIOR33＝0	0	—	0	0	×	TO03＝0 (TO02)＝0	○	—	—	—
	(SDA01)	入出力	PIOR13＝1 PIOR12＝0	1	—	0	1	×	TO03＝0 (TO02)＝0 VCOUT1＝0	○	—	—	—
	(SO01)	出力	PIOR13＝1 PIOR12＝0	0	—	0	1	×	TO03＝0 (TO02)＝0 VCOUT1＝0	○	—	—	—

(c) 2023. Renesas Electronics Corporation. All rights reserved.

4. 14.3 割り込み機能を制御するレジスタ（p.605）

誤）

表 14－2 割り込み要求ソースに対応する各種フラグ（2/2）

割り込み要因	割り込み要求フラグ		割り込みマスク・フラグ		優先順位指定フラグ		20 ピン	16 ピン	10 ピン	8 ピン
		レジスタ		レジスタ		レジスタ				
INTTM03H	TMIF03H	IF1L	TMMK03H	MK1L	TMPR003H, TMPR103H	PR01L,	○	○	≈	≈
INTIICA0	IICAIF0		IICAMK0		IICAPR00, IICAPR10	PR11L	○	○	≈	≈
INTTM02	TMIF02		TMMK02		TMPR002, TMPR102		○	○	≈	≈
INTTM03	TMIF03		TMMK03		TMPR003, TMPR103		○	○	≈	≈
INTIT	ITIF		ITMK		ITPR0, ITPR1		○	○	○	○
INTTM04	TMIF04		TMMK04		TMPR004, TMPR104		○	≈	≈	≈
INTTM05	TMIF05		TMMK05		TMPR005, TMPR105		○	○	≈	≈
INTTM06	TMIF06		TMMK06		TMPR006, TMPR106		○	≈	≈	≈
INTTM07	TMIF07	IF1H	TMMK07	MK1H	TMPR007, TMPR107	PR01H,	○	○	≈	≈
INTCMP0	CMPIF0		CMPMK0		CMPPR00, CMPPR10	PR11H	○	○	○	○
INTCMP1	CMPIF1		CMPMK1		CMPPR01, CMPPR11		○	—	—	—

正）

表 14－2 割り込み要求ソースに対応する各種フラグ（2/2）

割り込み要因	割り込み要求フラグ		割り込みマスク・フラグ		優先順位指定フラグ		20 ピン	16 ピン	10 ピン	8 ピン
		レジスタ		レジスタ		レジスタ				
INTTM03H	TMIF03H	IF1L	TMMK03H	MK1L	TMPR003H, TMPR103H	PR01L,	○	○	○	○
INTIICA0	IICAIF0		IICAMK0		IICAPR00, IICAPR10	PR11L	○	○	○	○
INTTM02	TMIF02		TMMK02		TMPR002, TMPR102		○	○	○	○
INTTM03	TMIF03		TMMK03		TMPR003, TMPR103		○	○	○	○
INTIT	ITIF		ITMK		ITPR0, ITPR1		○	○	○	○
INTTM04	TMIF04		TMMK04		TMPR004, TMPR104		○	○	○	○
INTTM05	TMIF05		TMMK05		TMPR005, TMPR105		○	○	○	○
INTTM06	TMIF06		TMMK06		TMPR006, TMPR106		○	○	○	○
INTTM07	TMIF07	IF1H	TMMK07	MK1H	TMPR007, TMPR107	PR01H,	○	○	○	○
INTCMP0	CMPIF0		CMPMK0		CMPPR00, CMPPR10	PR11H	○	○	○	○
INTCMP1	CMPIF1		CMPMK1		CMPPR01, CMPPR11		○	—	—	—

(c) 2023. Renesas Electronics Corporation. All rights reserved.

5.　第23章 電気的特性（T_A=−40°C～+85°C）（ターゲット）（p.709）

誤）

第23章 電気的特性（T_A=−40°C～+85°C）（ターゲット）

（省略）

注意 3. 8 ピンDFN 製品電気的特性は現在評価中のためターゲット値となります。評価完了後に電気的特性を決定し、ユーザーズマニュアルを改版します。

正）

第23章 電気的特性（T_A=−40°C～+85°C）

（省略）

注意 3 削除

6.　23.2.2 オンチップ・オシレータ特性（p.711）

誤）

23.2.2 オンチップ・オシレータ特性[注3]

（省略）

注3. 8 ピンDFN 製品の電気的特性は現在評価中のためターゲット値となります。評価完了後に電気的特性を決定し、ユーザーズマニュアルを改版します。

正）

23.2.2 オンチップ・オシレータ特性

（省略）

注 3 削除

(c) 2023. Renesas Electronics Corporation. All rights reserved.

7. 23.8 フラッシュ・メモリ・プログラミング特性（p.728）

誤）

23.8 フラッシュ・メモリ・プログラミング特性
[T_A＝0～+85°C、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

（省略）

コード・フラッシュ/データ・フラッシュ・セルフ・プログラミング時間

正）

23.8 フラッシュ・メモリ・プログラミング特性
[T_A＝−40～+85°C, 2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

（省略）

コード・フラッシュ/データ・フラッシュ・セルフ・プログラミング時間
[T_A＝−40～+85°C, 2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

8. 23.9 専用フラッシュ・メモリ・プログラマ通信（UART）（p.729）

誤）

23.9 専用フラッシュ・メモリ・プログラマ通信（UART）
[T_A＝0～+85°C、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

正）

23.9 専用フラッシュ・メモリ・プログラマ通信（UART）
[T_A＝-40～+85°C, 2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

9. 23.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング（p.729）

誤）

23.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング

正）

23.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング
[T_A＝-40～+85°C, 2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

(c) 2023. Renesas Electronics Corporation. All rights reserved.

10. 第 24 章 電気的特性（T_A＝−40°C～+105°C, T_A＝−40°C～+125°C）（ターゲット）（p.730）

誤）

第24章 電気的特性（T_A＝−40°C～+105°C, T_A＝−40°C～+125°C）（ターゲット）

（省略）

注意 3. 8 ピンDFN 製品の電気的特性は現在評価中のためターゲット値となります。評価完了後に電気的特性を決定し、ユーザーズマニュアルを改版します。

正）

第24章 電気的特性（T_A＝−40°C～+105°C, T_A＝−40°C～+125°C）

（省略）

注意 3 削除

(c) 2023. Renesas Electronics Corporation. All rights reserved.

11. 24.2.2 オンチップ・オシレータ特性注3（p.732）

誤）

24.2.2 オンチップ・オシレータ特性注3

[T_A＝−40～+105°C：G 品、T_A＝−40～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

項目	略号	条件	MIN.	TYP.	MAX.	単位
高速オンチップ・オシレータ・クロック周波数注1、注2	f_{IH}		1		16	MHz
高速オンチップ・オシレータ・クロック周波数精度		T_A＝+85～+125°C	−2.0		+2.0	%
		T_A＝−20～+85°C	−1.0		+1.0	%
		T_A＝−40～−20°C	−1.5		+1.5	%
低速オンチップ・オシレータ・クロック周波数	f_{IL}			15		kHz
低速オンチップ・オシレータ・クロック周波数精度			−15		+15	%

（省略）

注3. 8 ピンDFN 製品の電気的特性は現在評価中のためターゲット値となります。評価完了後に電気的特性を決定し、ユーザーズマニュアルを改版します。

正）

24.2.2 オンチップ・オシレータ特性

[T_A＝−40～+105°C：G 品、T_A＝−40～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

項目	略号	条件	MIN.	TYP.	MAX.	単位
高速オンチップ・オシレータ・クロック周波数注1、注2	f_{IH}		1		16	MHz
高速オンチップ・オシレータ・クロック周波数精度		T_A＝+85～+125°C	−1.5		+1.5	%
		T_A＝−20～+85°C	−1.0		+1.0	%
		T_A＝−40～−20°C	−1.5		+1.5	%
低速オンチップ・オシレータ・クロック周波数	f_{IL}			15		kHz
低速オンチップ・オシレータ・クロック周波数精度			−15		+15	%

（省略）

注 3 削除

(c) 2023. Renesas Electronics Corporation. All rights reserved.

12. 24.8 フラッシュ・メモリ・プログラミング特性（p.749）

誤）

24.8 フラッシュ・メモリ・プログラミング特性

[T_A＝−40～+105°C：G 品、T_A＝**0**～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

項目	略号	条件		MIN.	TYP.	MAX.	単位
コード・フラッシュの書き換え回数 注1、注2	C_{erwr}	保持年数：20 年	T_A＝**+125°C**	1000			回
データ・フラッシュの書き換え回数 注1、注2		保持年数：1 年	T_A＝+25°C		1,000,000		回
		保持年数：5 年	T_A＝**+125°C**	100,000			回
		保持年数：20 年	T_A＝**+125°C**	10,000			回

（省略）

コード・フラッシュ/データ・フラッシュ・セルフ・プログラミング時間

正）

24.8 フラッシュ・メモリ・プログラミング特性

[T_A＝−40～+105°C：G 品、T_A＝−40～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

項目	略号	条件		MIN.	TYP.	MAX.	単位
コード・フラッシュの書き換え回数 注1、注2	C_{erwr}	保持年数：20 年	T_A＝+85°C	1000			回
データ・フラッシュの書き換え回数 注1、注2		保持年数：1 年	T_A＝+25°C		1,000,000		回
		保持年数：5 年	T_A＝+85°C	100,000			回
		保持年数：20 年	T_A＝+85°C	10,000			回

（省略）

コード・フラッシュ/データ・フラッシュ・セルフ・プログラミング時間

[T_A＝−40～+105°C：G 品、T_A＝−40～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

(c) 2023. Renesas Electronics Corporation. All rights reserved.

13. 24.9 専用フラッシュ・メモリ・プログラマ通信（UART）（p.750）

誤）

24.9 専用フラッシュ・メモリ・プログラマ通信（UART）
[T_A＝−40～+105°C：G 品、T_A＝0～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

正）

24.9 専用フラッシュ・メモリ・プログラマ通信（UART）
[T_A＝−40～+105°C：G 品、T_A＝−40～+125°C：M 品、2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

14. 24.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング（p.750）

誤）

24.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング

正）

24.10 フラッシュ・メモリ・プログラミング・モード引き込みタイミング
[T_A＝−40～+105°C：G 品、 T_A＝−40～+125°C：M 品、 2.4V≦V_{DD}≦5.5V, V_{SS}＝0V]

(c) 2023. Renesas Electronics Corporation. All rights reserved.

15. 25. 1　8 ピン製品（p.751）

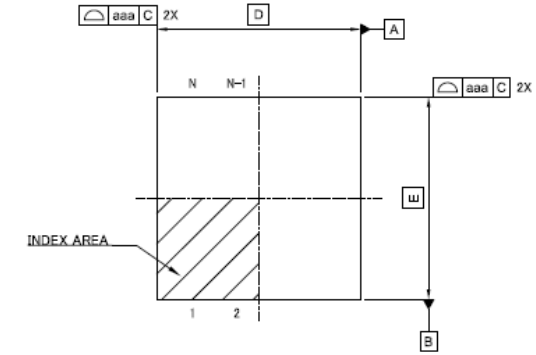
誤）

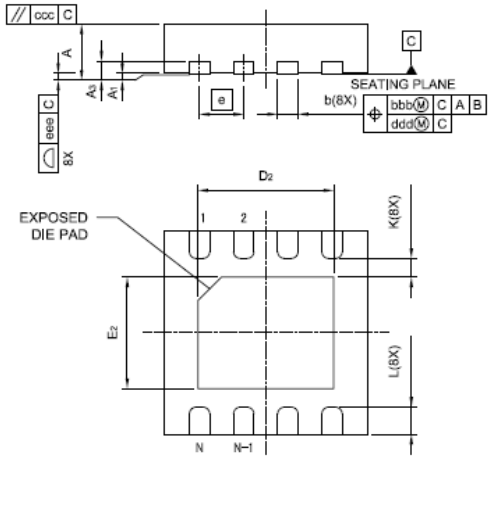
R5F12008MNS, R5F12008GNS, R5F12008ANS
R5F12007MNS, R5F12007GNS, R5F12007ANS
外形図は決定後にユーザーズマニュアルを改版します。

正）

R5F12008MNS, R5F12008GNS, R5F12008ANS
R5F12007MNS, R5F12007GNS, R5F12007ANS

JEITA Package code	RENESAS code	MASS(TYP.)[g]
P-HWSON8-3x3-0.65	PWSN0008JG-A	0.02





Reference Symbol	Dimension in Millimeters		
	Min.	Nom.	Max.
A	—	—	0.80
A_1	0.00	—	0.05
A_3	0.203 REF.		
b	0.25	0.30	0.35
D	3.00		
E	3.00		
e	0.65		
N	8		
L	0.35	0.40	0.45
K	0.20	—	—
D_2	1.95	2.00	2.05
E_2	1.60	1.65	1.70
aaa	—	—	0.15
bbb	—	—	0.10
ccc	—	—	0.10
ddd	—	—	0.05
eee	—	—	0.08

以上

(c) 2023. Renesas Electronics Corporation. All rights reserved.