

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A797A/J	Rev.	第1版
題名	SH7239 グループ、SH7237 グループユーザーズマニュアル ハードウェア編の誤記訂正		情報分類	技術情報	
適用製品	SH7239 グループ SH7237 グループ	対象ロット等	関連資料	SH7239 グループ、SH7237 グループ ユーザーズマニュアルハードウェア編 Rev.1.00(R01UH0086JJ0100)	
		全ロット			

上記適用製品のユーザーズマニュアルハードウェア編において、誤記訂正のご連絡を致します。

本内容をご配慮の上、ご使用くださいますよう、宜しくお願い致します。

SH7239 グループ、SH7237 グループユーザーズマニュアルハードウェア編 において以下の項目を訂正致します。

第 15 章 ウォッチドッグタイマ(WDT) P15-5 ウォッチドッグタイマコントロール/ステータスレジスタ(WTCSR)の説明

第 15 章 ウォッチドッグタイマ(WDT) P15-11 ウォッチドッグタイマモードの使用法の説明

第 16 章 シリアルコミュニケーションインタフェース(SCI) P16-15 シリアルステータスレジスタ(SCSSR) の説明

第 23 章 フラッシュメモリ(ROM) P23-65 の図 23.18 周辺クロック通知コマンドの使用フロー

第 15 章 ウォッチドッグタイマ(WDT) P15-5

15.3.2 ウォッチドッグタイマコントロール/ステータスレジスタ(WTCSR)

【訂正前】

WTCSR は、RES 端子によるパワーオンリセット、ソフトウェアスタンバイモード時に H' 18 に初期化されます。

【訂正後】

WTCSR は、RES 端子によるパワーオンリセット、WDT による内部リセット、ソフトウェアスタンバイモード時に H' 18 に初期化されます。

第 15 章 ウォッチドッグタイマ(WDT) P15-11

15.4.2 ウォッチドッグタイマモードの使用法の説明に、以下の文章を追加致します。

【訂正後】

7. WTCSR は WDT による内部リセットにて初期化されるため、WTCSR の TME ビットは 0 クリアされます。そのため、カウンタは停止します(初期化される)。再度 WDT として使用する場合、WTCSR の WOVF フラグをクリアした後、WDT を再設定してください。

第16章 シリアルコミュニケーションインタフェース(SCI) P16-15

16.3.7 シリアルステータスレジスタ(SCSSR)

【訂正前】

ビット	ビット名	初期値	R/W	説明
2	TEND	1	R	トランスミットエンド [クリア条件] ・TEND=1の状態を読み出した後、TENDフラグに0を書き込んだとき

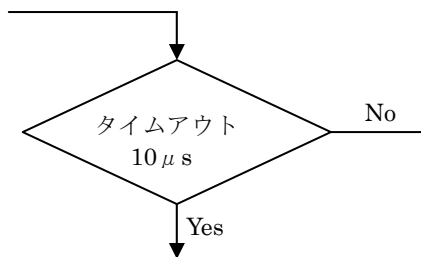
【訂正後】

ビット	ビット名	初期値	R/W	説明
2	TEND	1	R	トランスミットエンド [クリア条件] ・TDRE=1の状態を読み出した後、TDREフラグに0を書き込んだとき

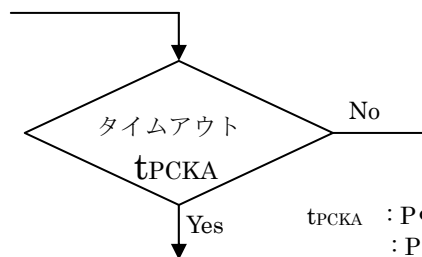
第23章 フラッシュメモリ(ROM) P23-65

23.6.3 FCU コマンド使用方法 図 23.18 周辺クロック通知コマンドの使用フロー

【訂正前】



【訂正後】



- tPCKA : PΦ=50MHz の場合 60 μs
- : PΦ=40MHz の場合 75 μs
- : PΦ=25MHz の場合 120 μs
- : PΦ=20MHz の場合 150 μs

以上