

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RX*-A072A/J	Rev.	第1版
題名	RX21A グループ LGA パッケージの追加		情報分類	技術情報	
適用製品	RX21A グループ	対象ロット等	関連資料	RX21A グループ ユーザーズマニュアル ハードウェア編 Rev1.00 (R01UH0251JJ0100)	
		全ロット			

RX21Aグループに、100ピンTFLGA(PTLG0100JA-A)を追加します。ユーザーズマニュアルの追加箇所を赤字で示します。

■Page 37 特長



PLQP0100KB-A 14×14mm、0.5mmピッチ

PLQP0080KB-A 12×12mm、0.5mmピッチ

PLQP0064KB-A 10×10mm、0.5mmピッチ

PTLG0100JA-A 7×7mm、0.65mmピッチ

■Page 41 表1.1 仕様概要 (4 / 4)

分類	モジュール/機能	説明
パッケージ		100ピンLQFP(PLQP0100KB-A) 14×14mm、0.5mmピッチ 80ピンLQFP(PLQP0080KB-A) 12×12mm、0.5mmピッチ 64ピンLQFP(PLQP0064KB-A) 10×10mm、0.5mmピッチ 100ピンTFLGA(PTLG0100JA-A) 7×7mm、0.65mmピッチ

■Page 41 表1.2 パッケージ別機能比較一覧

モジュール/機能	RX21A グループ		
	100ピン	80ピン	64ピン
パッケージ	100ピンLQFP 100ピンTFLGA	80ピンLQFP	64ピンLQFP

■Page 42 表1.3 製品一覧表

グループ	製品型名	パッケージ	ROM容量	RAM容量	データフラッシュ	動作周波数(max)	動作周囲温度			
RX21A	R5F521A8BDFP	PLQP0100KB-A	512Kバイト	64Kバイト	8Kバイト	50MHz	-40~+85°C			
	R5F521A8BDFN	PLQP0080KB-A								
	R5F521A8BDFM	PLQP0064KB-A								
	R5F521A8BDLJ	PTLG0100JA-A								
	R5F521A7BDFP	PLQP0100KB-A	384Kバイト							
	R5F521A7BDFN	PLQP0080KB-A								
	R5F521A7BDFM	PLQP0064KB-A								
	R5F521A7BDLJ	PTLG0100JA-A								
	R5F521A6BDFP	PLQP0100KB-A	256Kバイト	32Kバイト						
	R5F521A6BDFN	PLQP0080KB-A								
	R5F521A6BDFM	PLQP0064KB-A								
	R5F521A6BDLJ	PTLG0100JA-A								
	R5F521A8BGFP	PLQP0100KB-A	512Kバイト	64Kバイト				8Kバイト	50MHz	-40~+105°C (注)
	R5F521A8BGFN	PLQP0080KB-A								
	R5F521A8BGFM	PLQP0064KB-A								
	R5F521A7BGFP	PLQP0100KB-A	384Kバイト							
R5F521A7BGFN	PLQP0080KB-A									
R5F521A7BGFM	PLQP0064KB-A									
R5F521A6BGFP	PLQP0100KB-A	256Kバイト	32Kバイト							
R5F521A6BGFN	PLQP0080KB-A									
R5F521A6BGFM	PLQP0064KB-A									

注：Gバージョンをご使用になる場合は、弊社までお問い合わせください。

■Page 43 図1.1 型名とメモリサイズ・パッケージ

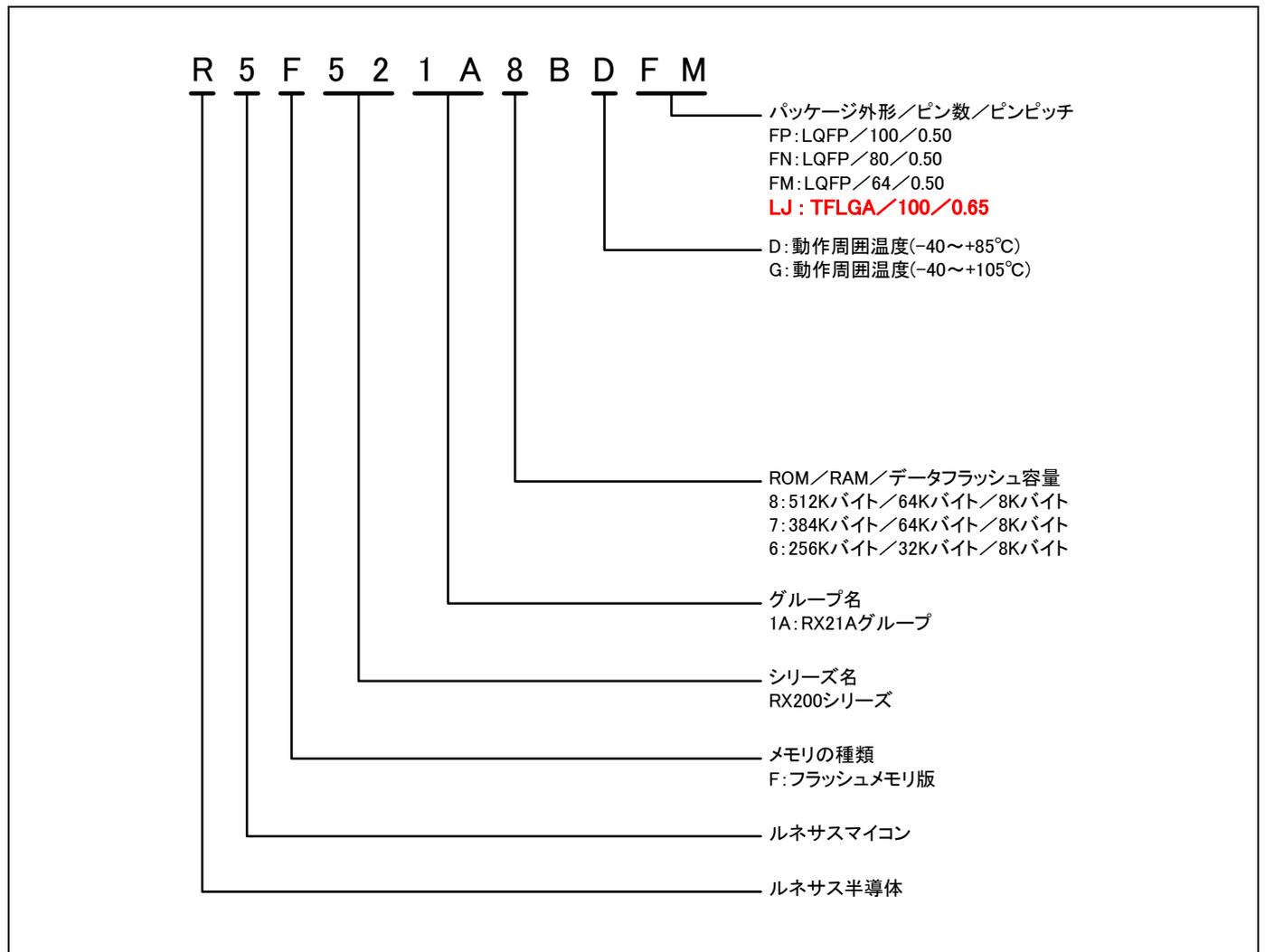
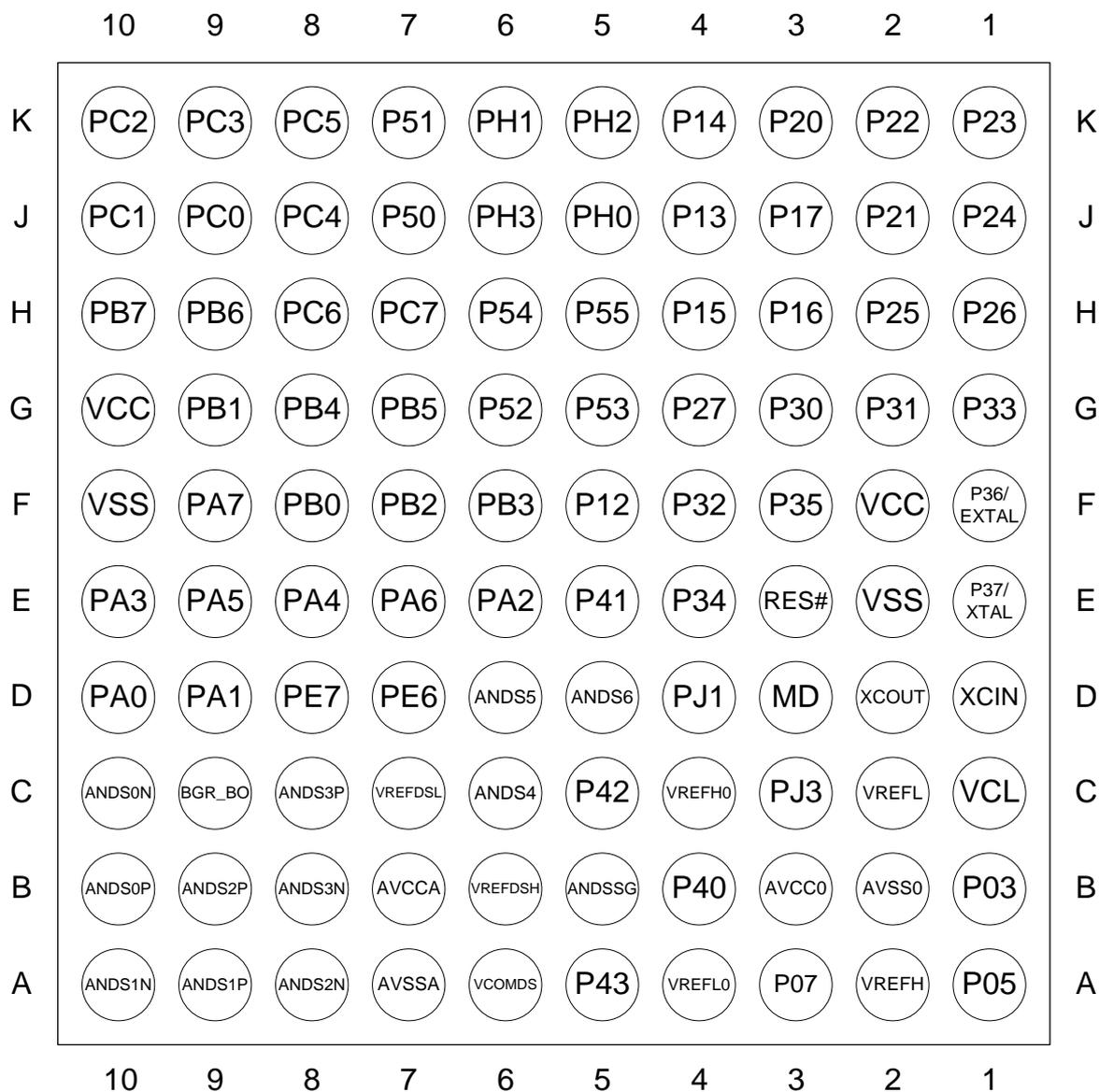


図1.1 型名とメモリサイズ・パッケージ

■Page 50 100ピンTFLGAピン配置図(上面透視図)を追加します。

RX21Aグループ
PTLG0100JA-A
(100ピンTFLGA)
(上面透視図)



注. ・ピン配置図には、電源端子、I/Oポートを記載しています。
 端子構成は、本章「機能別端子一覧表(100ピンTFLGA)」をご確認ください。
 ・パッケージのA1番ピンの位置は「外形寸法図」をご確認ください。

図1.6 100ピンTFLGAピン配置図(上面透視図)

■Page 57 表 機能別端子一覧 (100ピンTFLGA) を追加します。

【正】

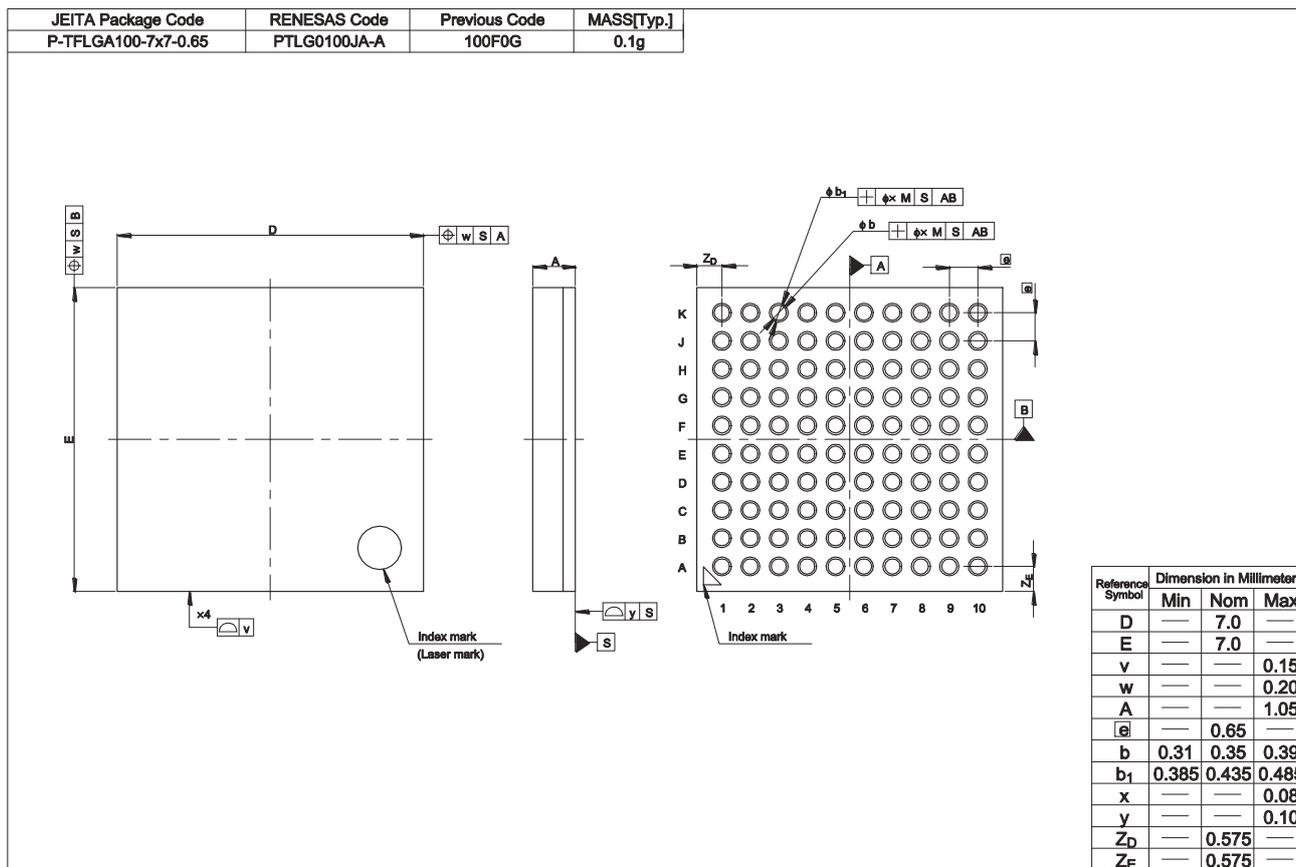
ピン 番号	電源、クロック、 システム制御	I/O ポート	タイマ (MTU、TMR、POE)	通信 (SC1c、RSPI、RIIC)	その他
A1		P05			AN5/DA1
A2	VREFH				
A3		P07			AN6/ADTRG0#
A4	VREFL0				
A5		P43			AN3
A6	VCOMDS				
A7	AVSSA				
A8					ANDS2N
A9					ANDS1P
A10					ANDS1N
B1		P03			AN4/DA0
B2	AVSS0				
B3	AVCC0				
B4		P40			AN0
B5	ANDSSG				
B6	VREFDSH				
B7	AVCCA				
B8					ANDS3N
B9					ANDS2P
B10					ANDS0P
C1	VCL				
C2	VREFL				
C3		PJ3	MTIOC3C	CTS6#/RTS6#/SS6#	
C4	VREFH0				
C5		P42			AN2
C6					ANDS4
C7	VREFDSL				
C8					ANDS3P
C9	BGR_BO				
C10					ANDS0N
D1	XCIN				
D2	XCOUT				
D3	MD				FINED
D4		PJ1	MTIOC3A		
D5					ANDS6
D6					ANDS5
D7		PE6		MOSIB	IRQ6
D8		PE7		MISOB	IRQ7-DS
D9		PA1	MTIOC0B/MTCLKC	SCK5/SSLA2	CVREFA
D10		PA0	MTIOC4A	SSLA1	CACREF/CMPA1
E1	XTAL	P37			
E2	VSS				
E3	RES#				
E4		P34	MTIOC0A/TMCI3/POE2#	SCK6	IRQ4
E5		P41			AN1
E6		PA2		RXD5/SMISO5/SSCL5/ IRRXD5/SSLA3	CMPA2
E7		PA6	MTIC5V/MTCLKB/TMCI3/POE2#	CTS5#/RTS5#/SS5#/MOSIA	CVREFB0
E8		PA4	MTIC5U/MTCLKA/TMRI0	TXD5/SMOSI5/SSDA5/ IRTXD5/SSLA0	IRQ5-DS/CVREFB1
E9		PA5		RSPCKA	
E10		PA3	MTIOC0D/MTCLKD	RXD5/SMISO5/SSCL5/ IRRXD5	IRQ6-DS/CMPB1
F1	EXTAL	P36			
F2	VCC				
F3		P35			NMI
F4		P32	MTIOC0C/TMO3	TXD6/SMOSI6/SSDA6	IRQ2-DS/RTCOUT/RTCIC2
F5		P12	TMCI1	SCL0	IRQ2
F6		PB3	MTIOC0A/MTIOC4A/TMO0/POE3#	SCK6	

ピン番号	電源、クロック、システム制御	I/Oポート	タイマ (MTU、TMR、POE)	通信 (SClC、RSPI、RIIC)	その他
F7		PB2		CTS6#/RTS6#/SS6#	
F8		PB0	MTIC5W	RXD6/SMISO6/SSCL6/ RSPCKA	CMPB0
F9		PA7		MISOA	
F10	VSS				
G1		P33	MTIOC0D/TMRI3/POE3#	RXD6/SMISO6/SSCL6	IRQ3-DS
G2		P31	MTIOC4D/TMC12	CTS1#/RTS1#/SS1#/SSLB0	IRQ1-DS/RTCIC1
G3		P30	MTIOC4B/TMRI3/POE8#	RXD1/SMISO1/SSCL1/MISOB	IRQ0-DS/RTCIC0
G4		P27	MTIOC2B/TMC13	SCK1/RSPCKB	
G5		P53			
G6		P52		SSLB3	
G7		PB5	MTIOC2A/MTIOC1B/TMRI1/POE1#	SCK9	
G8		PB4		CTS9#/RTS9#/SS9#	
G9		PB1	MTIOC0C/MTIOC4C/TMC10	TXD6/SMOSI6/SSDA6	IRQ4-DS
G10	VCC				
H1		P26	MTIOC2A/TMO1	TXD1/SMOSI1/SSDA1/MOSIB	
H2		P25	MTIOC4C/MTCLKB		ADTRG0#
H3		P16	MTIOC3C/MTIOC3D/TMO2	TXD1/SMOSI1/SSDA1/MOSIA/ SCL0-DS	IRQ6/RTCOUT/ADTRG0#
H4		P15	MTIOC0B/MTCLKB/TMC12	RXD1/SMISO1/SSCL1	IRQ5
H5		P55	MTIOC4D/TMO3		
H6		P54	MTIOC4B/TMC11		
H7		PC7	MTIOC3A/TMO2/MTCLKB	TXD8/SMOSI8/SSDA8/MISOA	CACREF
H8		PC6	MTIOC3C/MTCLKA/TMC12	RXD8/SMISO8/SSCL8/MOSIA	
H9		PB6	MTIOC3D	RXD9/SMISO9/SSCL9	
H10		PB7	MTIOC3B	TXD9/SMOSI9/SSDA9	
J1		P24	MTIOC4A/MTCLKA/TMRI1		
J2		P21	MTIOC1B/TMC10	SCL1	
J3		P17	MTIOC3A/MTIOC3B/TMO1/POE8#	SCK1/MISOA/SDA0-DS	IRQ7
J4		P13	MTIOC0B/TMO3	SDA0	IRQ3
J5		PH0			CACREF
J6		PH3	TMC10		
J7		P50		SSLB1	
J8		PC4	MTIOC3D/MTCLKC/TMC11/POE0#	SCK5/CTS8#/RTS8#/SS8#/S SLA0	
J9		PC0	MTIOC3C	CTS5#/RTS5#/SS5#/SSLA1	
J10		PC1	MTIOC3A	SCK5/SSLA2	
K1		P23	MTIOC3D/MTCLKD		
K2		P22	MTIOC3B/MTCLKC/TMO0		
K3		P20	MTIOC1A/TMRI0	SDA1	
K4		P14	MTIOC3A/MTCLKA/TMRI2	CTS1#/RTS1#/SS1#	IRQ4
K5		PH2	TMRI0		IRQ1
K6		PH1	TMO0		IRQ0
K7		P51		SSLB2	
K8		PC5	MTIOC3B/MTCLKD/TMRI2	SCK8/RSPCKA	
K9		PC3	MTIOC4D	TXD5/SMOSI5/SSDA5/ IRTXD5	
K10		PC2	MTIOC4B	RXD5/SMISO5/SSCL5/ SSLA3/IRRXD5	

注. 端子名に-DSが付加されている端子は、ディープソフトウェアスタンバイモードの解除端子として使用できます。

Page 1340

付録2. 外形寸法図 に図D. 100 ピンTFLGA(PTLG0100JA-A)を追加します。



図D. 100 ピンTFLGA(PTLG0100JA-A)