
RX210、RX21A、RX220 グループ

DMACA によるクロック同期式 SCIc 送受信

R01AN1200JJ0101
Rev.1.01
2014.07.01

要旨

本アプリケーションノートでは、RX210グループの DMA コントローラ(以下、DMAC)、シリアルコミュニケーションインタフェース(以下、SCI) を使用して、クロック同期式のシリアル送受信を行う方法について説明します。

対象デバイス

RX210、RX21A、RX220 グループ

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 仕様	3
2. 動作確認条件	4
3. 関連アプリケーションノート	4
4. ハードウェア説明	5
4.1 ハードウェア構成例	5
4.2 使用端子一覧	5
5. ソフトウェア説明	6
5.1 動作概要	7
5.1.1 送信動作	7
5.1.2 受信動作	9
5.2 ファイル構成	10
5.3 オプション設定メモリ	10
5.4 定数一覧	11
5.5 変数一覧	11
5.6 関数一覧	12
5.7 関数仕様	12
5.8 フローチャート	16
5.8.1 メイン処理	16
5.8.2 ポート初期設定	17
5.8.3 周辺機能初期設定	18
5.8.4 SCI1 初期設定	19
5.8.5 DMAC0 初期設定	20
5.8.6 DMAC1 初期設定	21
5.8.7 IRQ 初期設定	22
5.8.8 SCI1 送受信開始	23
5.8.9 DMAC0 転送終了割り込み処理	24
5.8.10 DMAC1 転送終了割り込み処理	24
5.8.11 SCI1 送信終了割り込み処理	25
5.8.12 SCI1 受信エラー割り込み処理	25
6. RX21A、RX220 グループ 初期設定例 アプリケーションノートとの組み合わせ方	26
7. サンプルコード	27
8. 参考ドキュメント	27

1. 仕様

SCI を使用してクロック同期式のシリアル送受信を行います。

送信データは、あらかじめ RAM の送信データ格納領域に設定しておき、DMAC を使用して送信します。受信データは、DMAC を使用して RAM の受信データ格納領域に格納します。

割り込み要求端子(IRQ1)の立ち下がりエッジを検出すると、シリアル送受信を開始します。

- 通信速度 : 38400bps
- 通信フォーマット : 8 ビット長、LSB ファースト
- クロック入出力 : クロック出力(マスタ)
- 送信/受信動作 : 送受信同時動作

表 1.1 に使用する周辺機能と用途を、図 1.1 にブロック図を示します。

表 1.1 使用する周辺機能と用途

周辺機能	用途
SCIc チャンネル 1 (以下、SCI1)	クロック同期式シリアル送受信
DMACA チャンネル 0 (以下、DMAC0)	SCI1 の受信データを RAM へ転送
DMACA チャンネル 1 (以下、DMAC1)	RAM の送信データを SCI1 へ転送
IRQ1	シリアル送受信開始トリガ

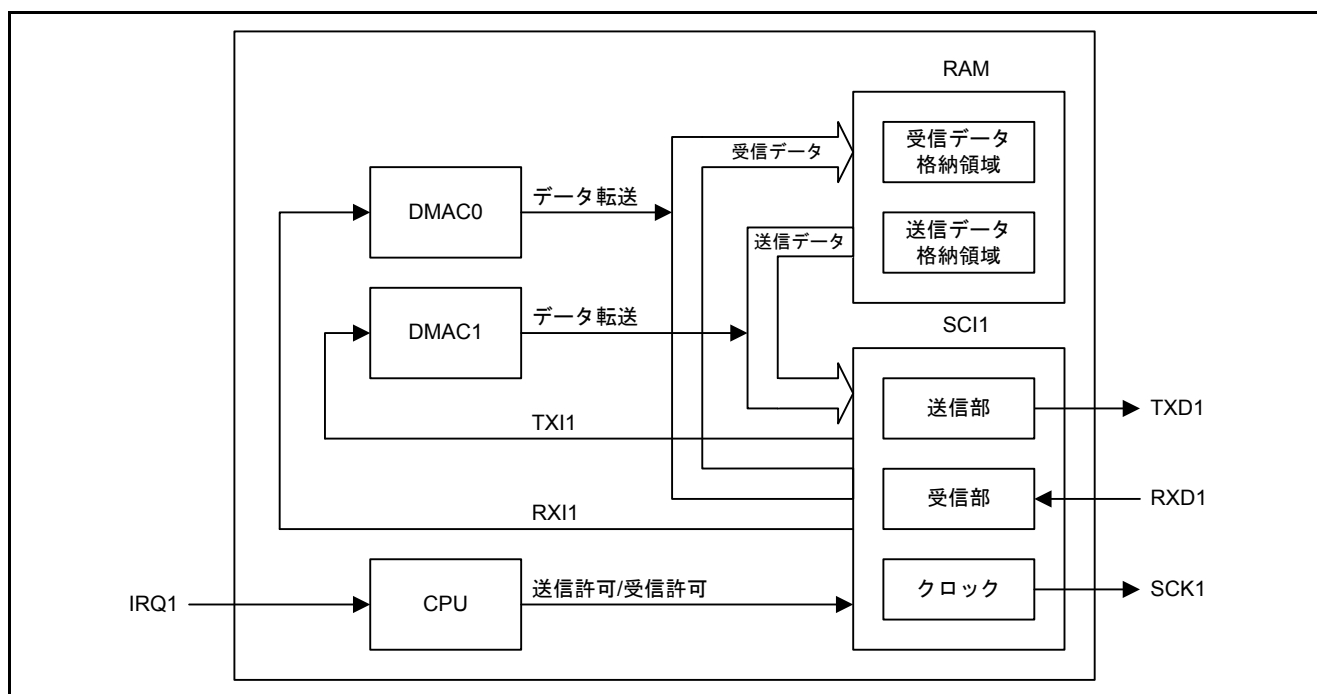


図 1.1 ブロック図

2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表2.1 動作確認条件

項目	内容
使用マイコン	R5F52108ADFP (RX210 グループ)
動作周波数	<ul style="list-style-type: none"> メインクロック: 20MHz PLL: 100MHz (メインクロック 2 分周 10 通倍) システムクロック (ICLK): 50MHz (PLL 2 分周) 周辺モジュールクロック B (PCLKB): 25MHz (PLL 4 分周)
動作電圧	5.0V
統合開発環境	ルネサスエレクトロニクス製 High-performance Embedded Workshop Version 4.09.01
C コンパイラ	ルネサスエレクトロニクス製 C/C++ Compiler Package for RX Family V.1.02 Release 01 コンパイルオプション -cpu=rx200 -output=obj="\$(CONFIGDIR)¥\$(FILELEAF).obj" -debug -nologo (統合開発環境のデフォルト設定を使用しています)
iodefine.h のバージョン	Version 1.2A
エンディアン	リトルエンディアン
動作モード	シングルチップモード
プロセッサモード	スーパバイザモード
サンプルコードのバージョン	Version 1.00
使用ボード	Renesas Starter Kit for RX210 (製品型名: R0K505210C000BE)

3. 関連アプリケーションノート

本アプリケーションノートに関連するアプリケーションノートを以下に示します。併せて参照してください。

- RX210グループ 初期設定例 Rev.2.00 (R01AN1002JJ)
- RX21A グループ 初期設定例 Rev.1.10 (R01AN1486JJ)
- RX220 グループ 初期設定例 Rev.1.10 (R01AN1494JJ)

上記アプリケーションノートの初期設定関数を、本アプリケーションノートのサンプルコードで使用しています。Rev は本アプリケーションノート作成時点のものです。

最新版がある場合、最新版に差し替えて使用してください。最新版はルネサスエレクトロニクスホームページで確認および入手してください。

4. ハードウェア説明

4.1 ハードウェア構成例

図 4.1 に接続例を示します。

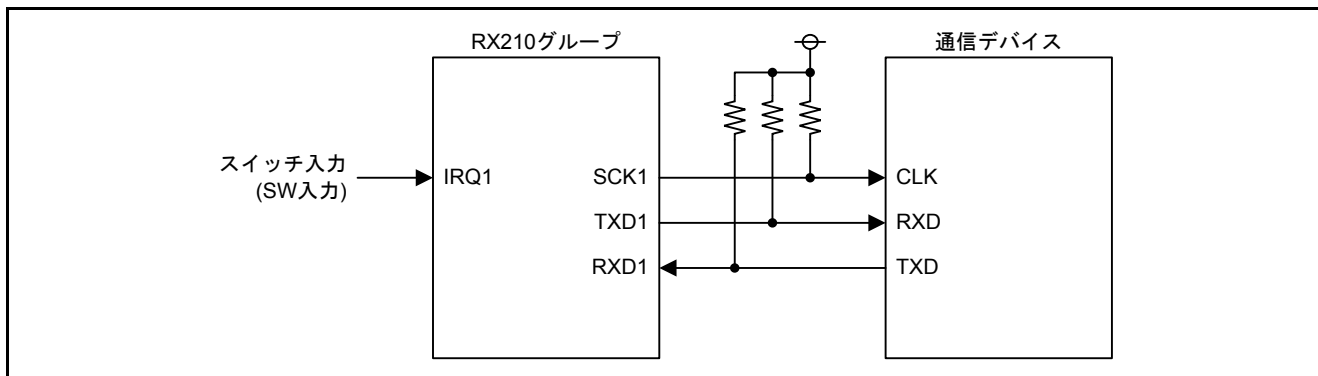


図4.1 接続例

4.2 使用端子一覧

表 4.1 に使用端子と機能を示します。

使用端子は 100 ピン版の製品を想定しています。100 ピン版未満の製品を使用する場合は、使用する製品に合わせて端子を選択してください。

表4.1 使用端子と機能

端子名	入出力	内容
P31/IRQ1	入力	送受信開始 SW 入力
P17/SCK1	出力	SCI1 のクロック出力
P15/RXD1	入力	SCI1 の受信データ入力
P16/TXD1	出力	SCI1 の送信データ出力

5. ソフトウェア説明

本サンプルコードでは DMAC を使用することにより、SCIC 送信/受信を自動的に処理します。送受信開始 SW が押されると、SCIC 送信/受信を開始します。

送信を許可すると TXIC 割り込み要求が発生し、これが DMAC1 の転送要求になります。DMAC1 によって、送信データ格納領域のデータが、TDR レジスタに転送され、送信されます。

受信が終了すると RXIC 割り込み要求が発生し、これが DMAC0 の転送要求になります。DMAC0 を使用して、受信データを受信データ格納領域に転送します。

送信データの転送が 256 回終わると、DMAC1 割り込みが発生します。ここで TXIC 割り込みを禁止して TEIC 割り込みを許可します。

受信データの転送が 256 回終わると、DMAC0 割り込みが発生します。ここで RXIC 割り込みを禁止して、受信終了フラグを“1”にします。このとき、送信終了フラグが“1”であれば、SCIC 送信/受信を禁止します。

256 バイトの送信/受信が終了すると、TEIC 割り込みが発生します。ここで TEIC 割り込みを禁止して、送信終了フラグを“1”にします。このとき、受信終了フラグが“1”であれば、SCIC 送信/受信を禁止します。

使用する周辺機能の設定を以下に示します。

<SCIC>

- 通信モード : クロック同期式
- SCK1 端子 : 内部クロック出力(マスタ)
- クロックソース : PCLKB
- 通信速度 : 38400bps (BRR レジスタ設定値=(PCLKB / (8×0.5×38400bps)) - 1)
- 送信動作 : 許可
- 受信動作 : 許可
- データ転送方向 : LSB ファースト
- 割り込み : 送信終了割り込み(TEIC)を使用
: 送信データエンブティ割り込み(TXIC)を使用
: 受信データフル割り込み(RXIC)を使用
: 受信エラー割り込み(ERIC)を使用

<DMAC0>

- 起動要因 : RXIC 割り込み要求
: 転送開始時に RXIC 割り込みの IR フラグを“0”クリア
- 転送元アドレス : SCIC.RDR レジスタ
- 転送元アドレス更新モード : アドレス固定
- 転送先アドレス : RAM (受信データ格納領域の先頭アドレス)
- 転送先アドレス更新モード : インクリメント
- 転送モード : ノーマル転送
- データ転送サイズ : 8 ビット転送
- 転送回数 : 256 回
- 割り込み : 転送終了割り込み(DMAC0I)を使用

<DMAC1>

- 起動要因 : TX1I 割り込み要求
: 転送開始時に TX1I 割り込みの IR フラグを “0” クリア
- 転送元アドレス : RAM (送信データ格納領域の先頭アドレス)
- 転送元アドレス更新モード : インクリメント
- 転送先アドレス : SCI1.TDR レジスタ
- 転送先アドレス更新モード : アドレス固定
- 転送モード : ノーマル転送
- データ転送サイズ : 8 ビット転送
- 転送回数 : 256 回
- 割り込み : 転送終了割り込み(DMAC1I)を使用

<IRQ1 入力端子>

- 検出方法 : 立ち下がりエッジ
- デジタルフィルタ : 無効
- 割り込み : 使用しない

5.1 動作概要

5.1.1 送信動作

- (1) 初期設定
初期設定後、送受信開始 SW 入力を待ちます。
- (2) 送受信開始 SW 入力の検出
送受信開始 SW 入力を検出すると、IRQ1 割り込みの IR フラグを “0” にします。送信終了フラグと受信終了フラグを判定して、送信/受信が終了していることを確認したら、送信終了フラグを “0” (送信中)にします。DMAC1 の転送元アドレス、転送回数を設定して、DMA 転送を許可にします。SCI1.SCR.TEIE、TIE、RIE、TE、RE ビットを同時に “1” にして、送信/受信を許可します。SCI1.SCR.TIE ビットと TE ビットを同時に “1” にすることで、TX1I 割り込みの IR フラグが “1” になります。
- (3) データ転送開始
TX1I 割り込みを許可すると、DMAC1 が起動して、TX1I 割り込みの IR フラグが “0” になります。RAM の送信データ格納領域から SCI1.TDR レジスタに、1 バイト目の送信データが転送されます。
- (4) データ送信開始
SCI1.TDR レジスタから SCI1.TSR レジスタにデータが転送されて、TX1I 割り込みの IR フラグが “1” になり、TXD1 端子から 1 バイト目の送信データが出力されます。TX1I 割り込み要求により DMAC1 が起動して、2 バイト目の送信データが転送されます。
- (5) DMAC1I 割り込み
256 回目のデータ転送が終了すると、DMAC1I 割り込み要求が発生します。DMAC1I 割り込み処理で、TX1I 割り込みを禁止して、TE1I 割り込みを許可します。
- (6) TE1I 割り込み
256 バイト目の最終ビット送信時に SCI1.TDR レジスタが更新されていないので、TE1I 割り込み要求が発生します。TE1I 割り込み処理で、TE1I 割り込みを禁止して、送信終了フラグを “1” (送信終了)にします。受信終了フラグが “1” (受信終了)であれば、送信/受信を禁止します。再度、上記(2)から実行されます。

図 5.1に送信動作のタイミング図を示します。

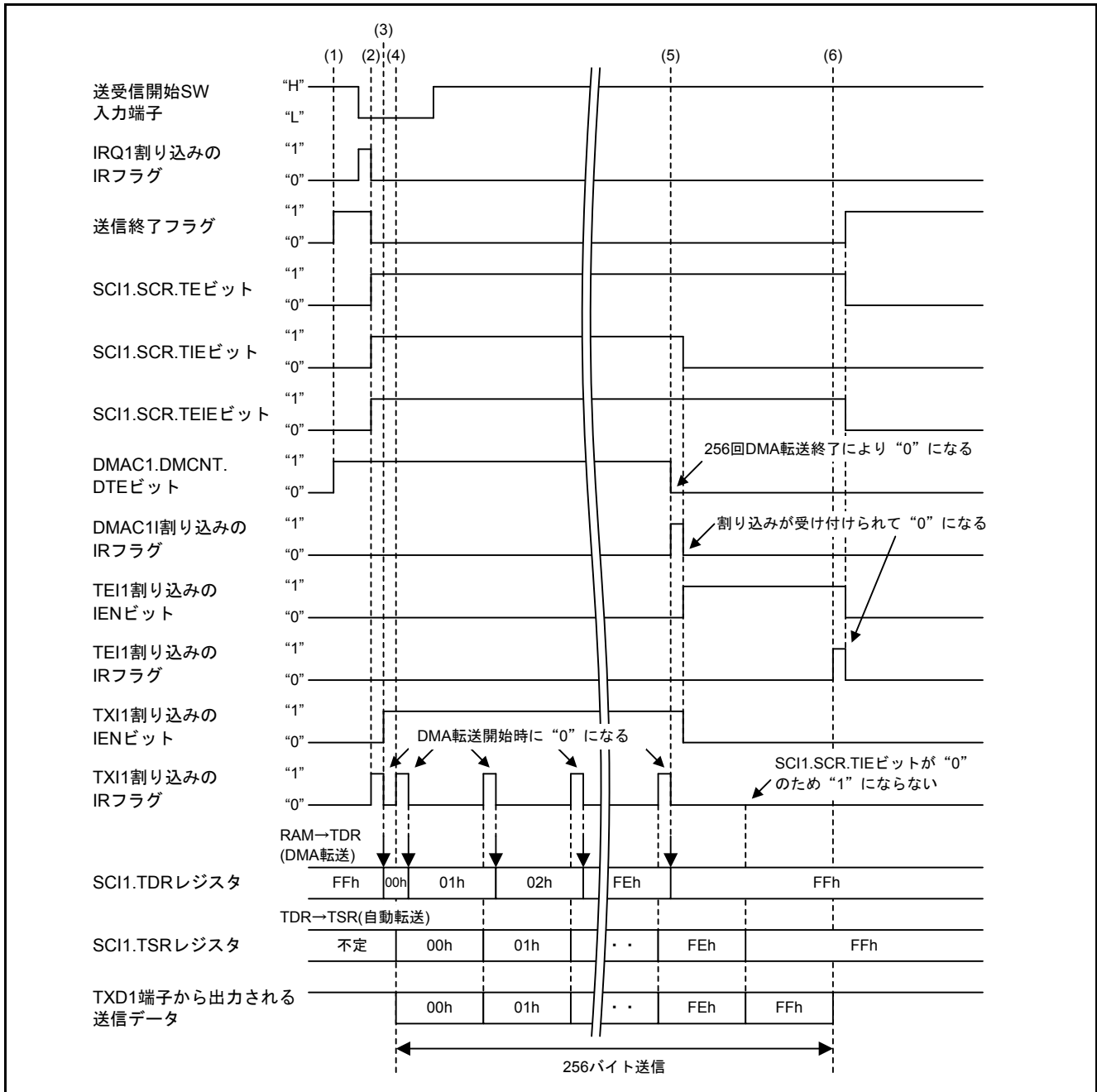


図5.1 送信動作のタイミング図

5.1.2 受信動作

- (1) 初期設定
初期設定後、送受信開始 SW 入力を待ちます。
- (2) 送受信開始 SW 入力の検出
送受信開始 SW 入力を検出すると、IRQ1 割り込みの IR フラグを“0”にします。送信終了フラグと受信終了フラグを判定して、送信/受信が終了していることを確認したら、受信終了フラグを“0” (受信中)にします。DMAC0 の転送先アドレス、転送回数を設定して、DMA 転送を許可にします。SCI1.SCR.TEIE、TIE、RIE、TE、RE ビットを同時に“1”にして送信/受信を許可し、RXI1 割り込みを許可します。
- (3) データ受信終了
1 バイト目のデータ受信が終了すると、SCI1.RSR レジスタから SCI1.RDR レジスタにデータが転送されて、RXI1 割り込みの IR フラグが“1”になります。
- (4) データ転送開始
RXI1 割り込み要求により DMAC0 が起動して、RXI1 割り込みの IR フラグが“0”になります。SCI1.RDR レジスタから RAM の受信データ格納領域に、1 バイト目の受信データが転送されます。
- (5) DMAC0I 割り込み
256 回目のデータ転送が終了すると、DMAC0I 割り込み要求が発生します。DMAC0I 割り込み処理で、RXI1 割り込みを禁止して、受信終了フラグを“1” (受信終了)にします。送信終了フラグが“1” (送信終了)であれば、送信/受信を禁止します。再度、上記(2)から実行されます。

図 5.2 に受信動作のタイミング図を示します。

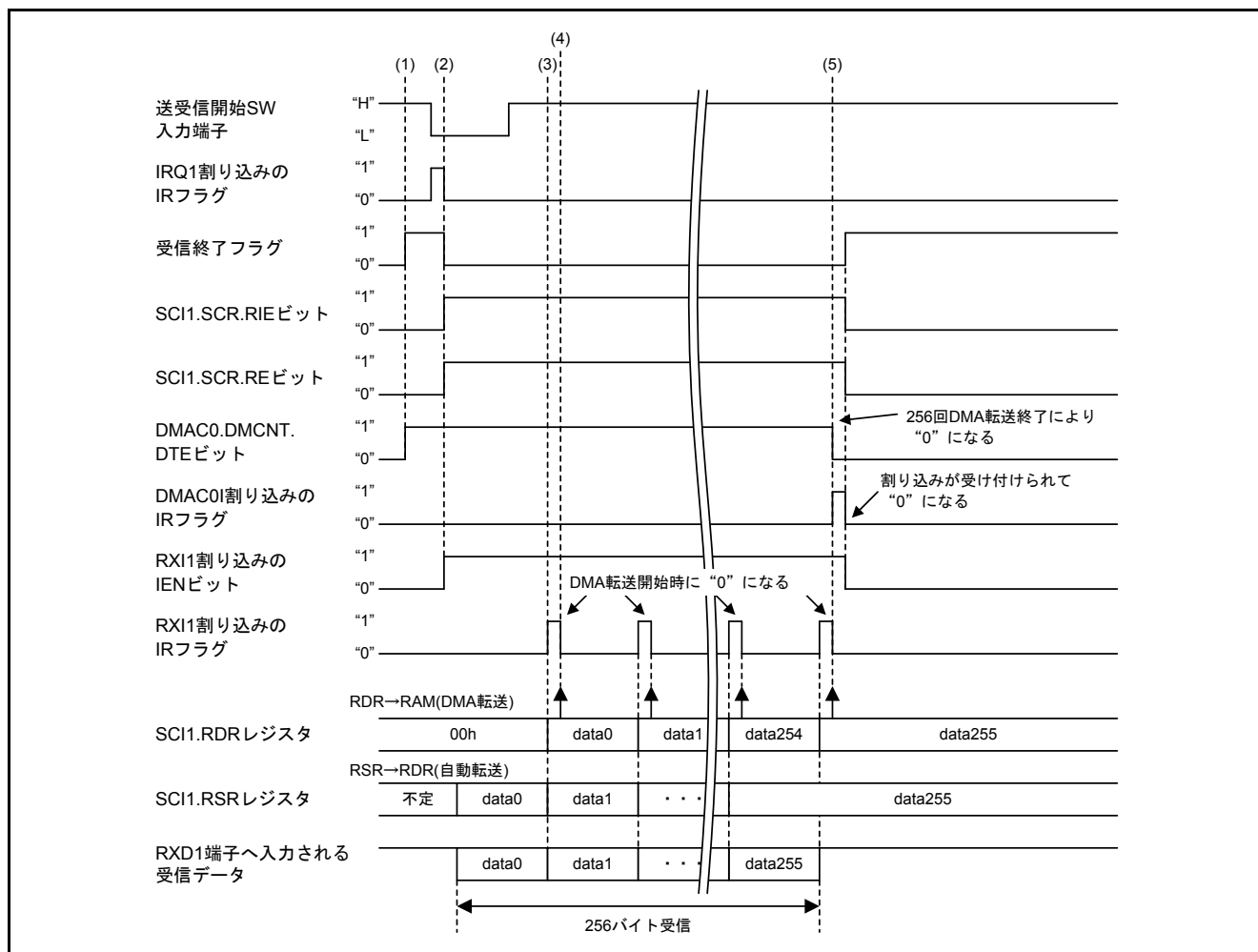


図5.2 受信動作のタイミング図

<システムに組み込む際の注意>

本アプリケーションノートのサンプルコードを、実際のシステムに組み込んで使用する際、次のような現象に注意してください。

- スレーブとして使用する場合、他の割り込みの処理等によって、本アプリケーションノートで使用している割り込みが長時間待たされると、正しく動作しない場合があります。
- 同期クロックに外部クロックソースを使用する場合、DMACによる TDR レジスタの更新後、PCLK クロックで5クロック以上経過した後に送信クロックを入力してください。TDR レジスタの更新後、4クロック以内に送信クロックを入力すると誤動作することがあります。

5.2 ファイル構成

表 5.1にサンプルコードで使用するファイルを示します。なお、統合開発環境で自動生成されるファイルは除きます。

表5.1 サンプルコードで使用するファイル

ファイル名	概要	備考
main.c	メイン処理	
r_init_stop_module.c	リセット後に動作している周辺機能の停止	
r_init_stop_module.h	r_init_stop_module.c のヘッダファイル	
r_init_non_existent_port.c	存在しないポートの初期設定	
r_init_non_existent_port.h	r_init_non_existent_port.c のヘッダファイル	
r_init_clock.c	クロック初期設定	
r_init_clock.h	r_init_clock.c のヘッダファイル	

5.3 オプション設定メモリ

表 5.2にサンプルコードで使用するオプション設定メモリの状態を示します。必要に応じて、お客様のシステムに最適な値を設定してください。

表5.2 サンプルコードで使用するオプション設定メモリ

シンボル	アドレス	設定値	内容
OFS0	FFFF FF8Fh~FFFF FF8Ch	FFFF FFFFh	リセット後、IWDT は停止 リセット後、WDT は停止
OFS1	FFFF FF8Bh~FFFF FF88h	FFFF FFFFh	リセット後、電圧監視 0 リセット無効 リセット後、HOCO 発振が無効
MDES	FFFF FF83h~FFFF FF80h	FFFF FFFFh	リトルエンディアン

5.4 定数一覧

表 5.3 にサンプルコードで使用する定数を示します。

表5.3 サンプルコードで使用する定数

定数名	設定値	内容
MASTER	00h	SCI1.SCR.CKE[1:0]ビット設定値: 内部クロック(マスタ)
SLAVE	02h	SCI1.SCR.CKE[1:0]ビット設定値: 外部クロック(スレーブ)
SCI_CLK	MASTER	SCI1.SCR.CKE[1:0]ビット設定値: マスタ選択
BUF_SIZE	256	送信/受信データ格納領域サイズ
DMAC_CNT	BUF_SIZE	DMAC 転送回数

5.5 変数一覧

表 5.4 にグローバル変数を示します。

表5.4 グローバル変数

型	変数名	内容	使用関数
unsigned char	rcv_end_flag	受信終了フラグ 0: 受信 1: 受信終了	main Excep_DMCA_DMCA0I Excep_SCI1_TEI1
unsigned char	trn_end_flag	送信終了フラグ 0: 送信 1: 送信終了	main Excep_DMCA_DMCA0I Excep_SCI1_TEI1
unsigned char	rcvbuf[BUF_SIZE]	受信データ格納領域	dmac0_init sci1_start
unsigned char	trnbuf[BUF_SIZE]	送信データ格納領域	main dmac1_init sci1_start

5.6 関数一覧

表 5.5 にサンプルコードで使用する関数を示します。

表5.5 サンプルコードで使用する関数

関数名	概要
main	メイン処理
port_init	ポート初期設定
R_INIT_StopModule	リセット後に動作している周辺機能の停止
R_INIT_NonExistentPort	存在しないポートの初期設定
R_INIT_Clock	クロック初期設定
peripheral_init	周辺機能初期設定
sci1_init	SCI1 初期設定
dmac0_init	DMAC0 初期設定
dmac1_init	DMAC1 初期設定
irq_init	IRQ 初期設定
sci1_start	SCI1 送受信開始
Excep_DMCA_DMCA0I	DMAC0 転送終了割り込み処理
Excep_DMCA_DMCA1I	DMAC1 転送終了割り込み処理
Excep_SCI1_TEI1	SCI1 送信終了割り込み処理
Excep_SCI1_ERI1	SCI1 受信エラー割り込み処理

5.7 関数仕様

サンプルコードの関数仕様を示します。

main	
概要	メイン処理
ヘッダ	なし
宣言	void main(void)
説明	初期設定後、送受信開始 SW 入力を検出すると、SCI1 送信/受信を開始します。
引数	なし
リターン値	なし

port_init	
概要	ポート初期設定
ヘッダ	なし
宣言	void port_init(void)
説明	ポートの初期設定を行います。
引数	なし
リターン値	なし

R_INIT_StopModule	
概要	リセット後に動作している周辺機能の停止
ヘッダ	r_init_stop_module.h
宣言	void R_INIT_StopModule(void)
説明	モジュールストップ状態へ遷移する設定を行います。
引数	なし
リターン値	なし
備考	サンプルコードでは、モジュールストップ状態への遷移は行っていません。 本関数の詳細は、各グループのアプリケーションノート「初期設定例」を参照してください。

R_INIT_NonExistentPort	
概要	存在しないポートの初期設定
ヘッダ	r_init_non_existent_port.h
宣言	void R_INIT_NonExistentPort(void)
説明	100ピン未満の製品に対して、存在しないポートの端子に対応するポート方向レジスタの初期設定を行います。
引数	なし
リターン値	なし
備考	サンプルコードでは、100ピン版(PIN_SIZE=100)に設定しています。 本関数をコールした後に、存在しないポートを含む PDR、PODR レジスタへバイト単位で書き込む場合、存在しないポートの方向制御ビットには“1”、ポート出力データ格納ビットには“0”を設定してください。 本関数の詳細は、各グループのアプリケーションノート「初期設定例」を参照してください。

R_INIT_Clock	
概要	クロック初期設定
ヘッダ	r_init_clock.h
宣言	void R_INIT_Clock(void)
説明	クロックの初期設定を行います。
引数	なし
リターン値	なし
備考	サンプルコードでは、システムクロックを PLL とし、サブクロックを使用しない処理を選択しています。 本関数の詳細は、各グループのアプリケーションノート「初期設定例」を参照してください。

peripheral_init	
概要	周辺機能初期設定
ヘッダ	なし
宣言	void peripheral_init(void)
説明	使用する周辺機能の初期設定を行います。
引数	なし
リターン値	なし

sci1_init	
概要	SCI1 初期設定
ヘッダ	なし
宣言	void sci1_init(void)
説明	SCI1 の初期設定を行います。
引数	なし
リターン値	なし

dmac0_init	
概要	DMAC0 初期設定
ヘッダ	なし
宣言	void dmac0_init(void)
説明	DMAC0 の初期設定を行います。
引数	なし
リターン値	なし

dmac1_init	
概要	DMAC1 初期設定
ヘッダ	なし
宣言	void dmac1_init(void)
説明	DMAC1 の初期設定を行います。
引数	なし
リターン値	なし

irq_init	
概要	IRQ 初期設定
ヘッダ	なし
宣言	void irq_init(void)
説明	IRQ1 の初期設定を行います。
引数	なし
リターン値	なし

sci1_start	
概要	SCI1 送受信開始
ヘッダ	なし
宣言	void sci1_start(void)
説明	SCI1 送信/受信を開始します。
引数	なし
リターン値	なし

Excep_DMCA_DMCA0I

概要	DMCA0 転送終了割り込み処理
ヘッダ	なし
宣言	void Excep_DMCA_DMCA0I(void)
説明	RXI1 割り込みを禁止して、受信終了フラグをセットします。送信終了フラグが“1”であれば、SCI1 送信/受信を禁止します。
引数	なし
リターン値	なし

Excep_DMCA_DMCA1I

概要	DMCA1 転送終了割り込み処理
ヘッダ	なし
宣言	void Excep_DMCA_DMCA1I(void)
説明	TXI1 割り込みを禁止して、TEI1 割り込みを許可します。
引数	なし
リターン値	なし

Excep_SCI1_TEI1

概要	SCI1 送信終了割り込み処理
ヘッダ	なし
宣言	void Excep_SCI1_TEI1(void)
説明	TEI1 割り込みを禁止して、送信終了フラグをセットします。受信終了フラグが“1”であれば、SCI1 送信/受信を禁止します。
引数	なし
リターン値	なし

Excep_SCI1_ERI1

概要	SCI1 受信エラー割り込み処理
ヘッダ	なし
宣言	void Excep_SCI1_ERI1(void)
説明	SCI1 受信エラー処理を行います。
引数	なし
リターン値	なし
備考	サンプルコードでは SCI1 受信エラー処理は行っていません。(無限ループ) 必要に応じてプログラムを追加してください。

5.8 フローチャート

5.8.1 メイン処理

図 5.3にメイン処理のフローチャートを示します。

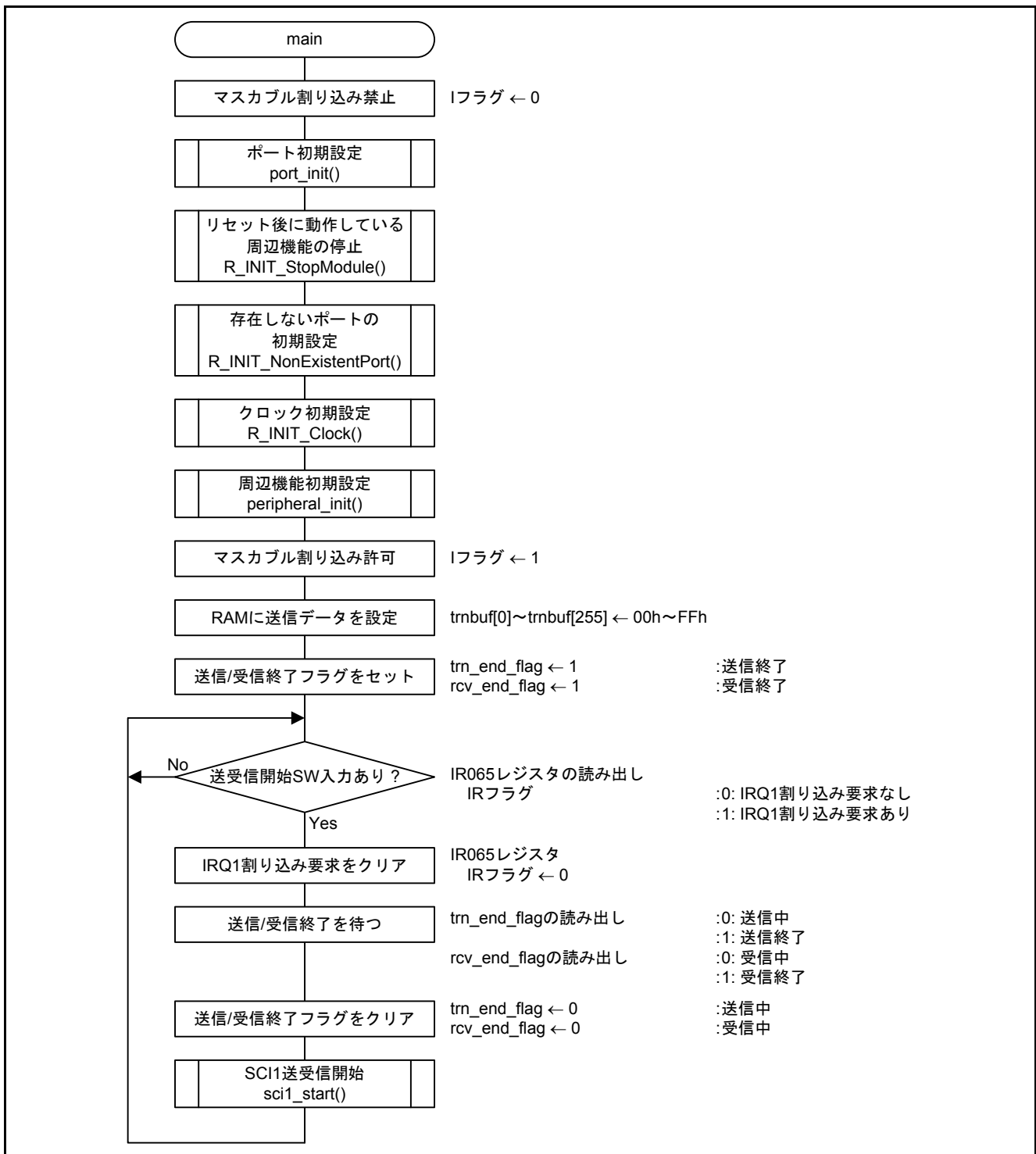


図5.3 メイン処理

5.8.2 ポート初期設定

図 5.4にポート初期設定のフローチャートを示します。

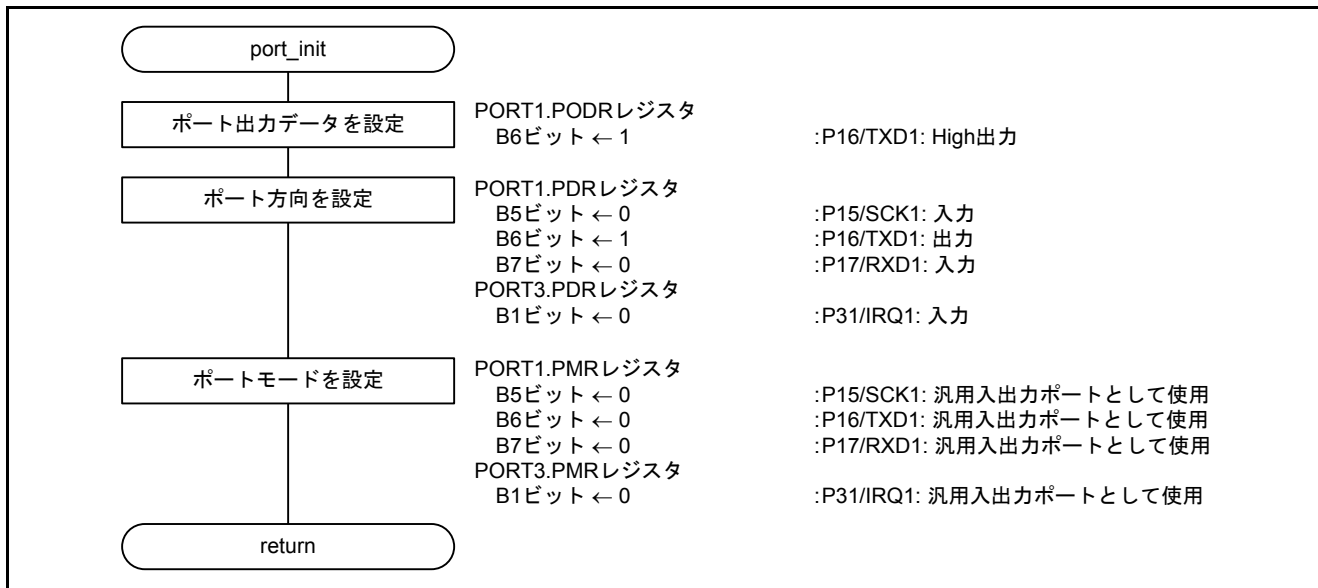


図5.4 ポート初期設定

5.8.3 周辺機能初期設定

図 5.5に周辺機能初期設定のフローチャートを示します。

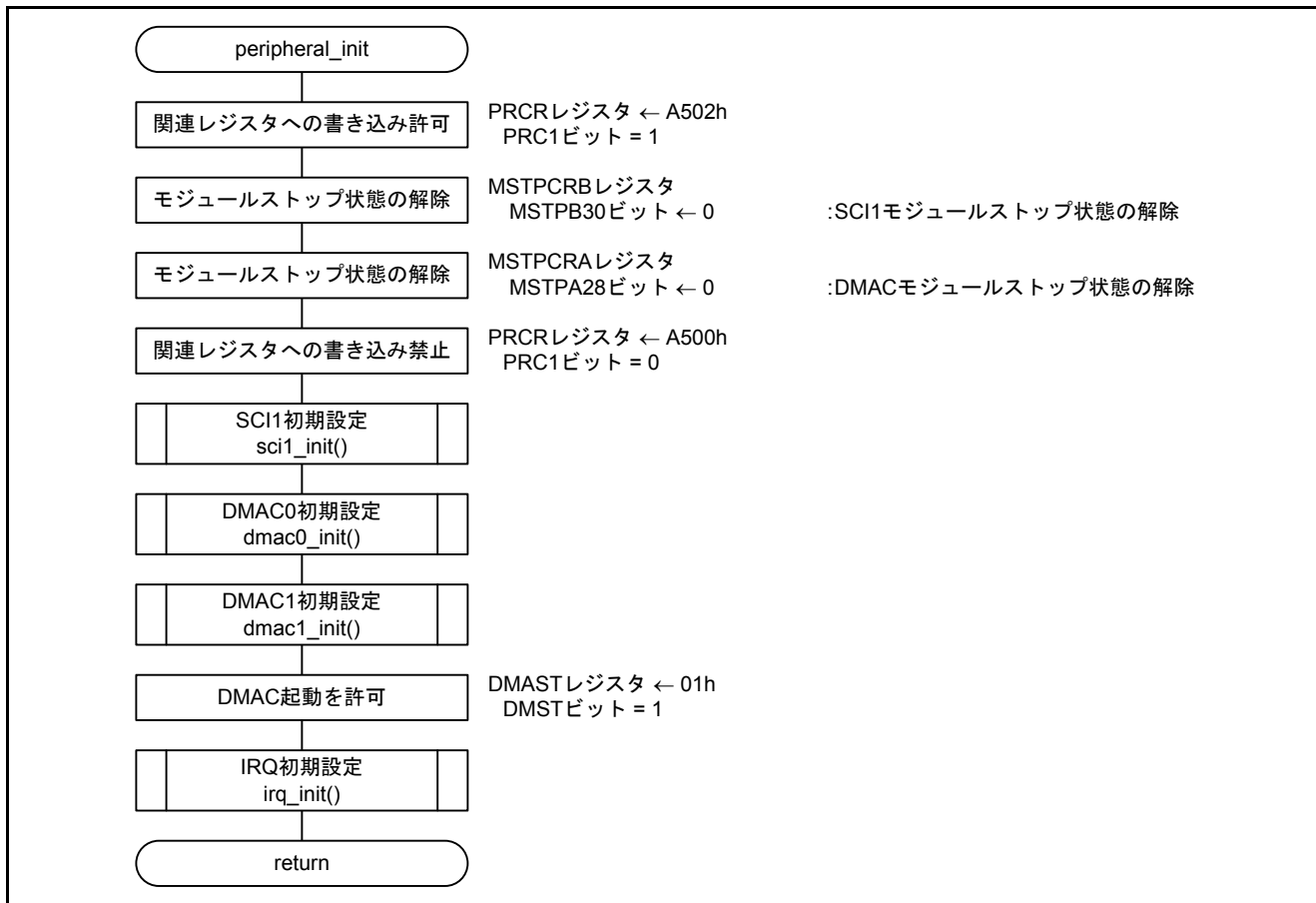


図5.5 周辺機能初期設定

5.8.4 SC11 初期設定

図 5.6にSC11 初期設定のフローチャートを示します。



図5.6 SC11 初期設定

5.8.5 DMAC0 初期設定

図 5.7にDMAC0 初期設定のフローチャートを示します。

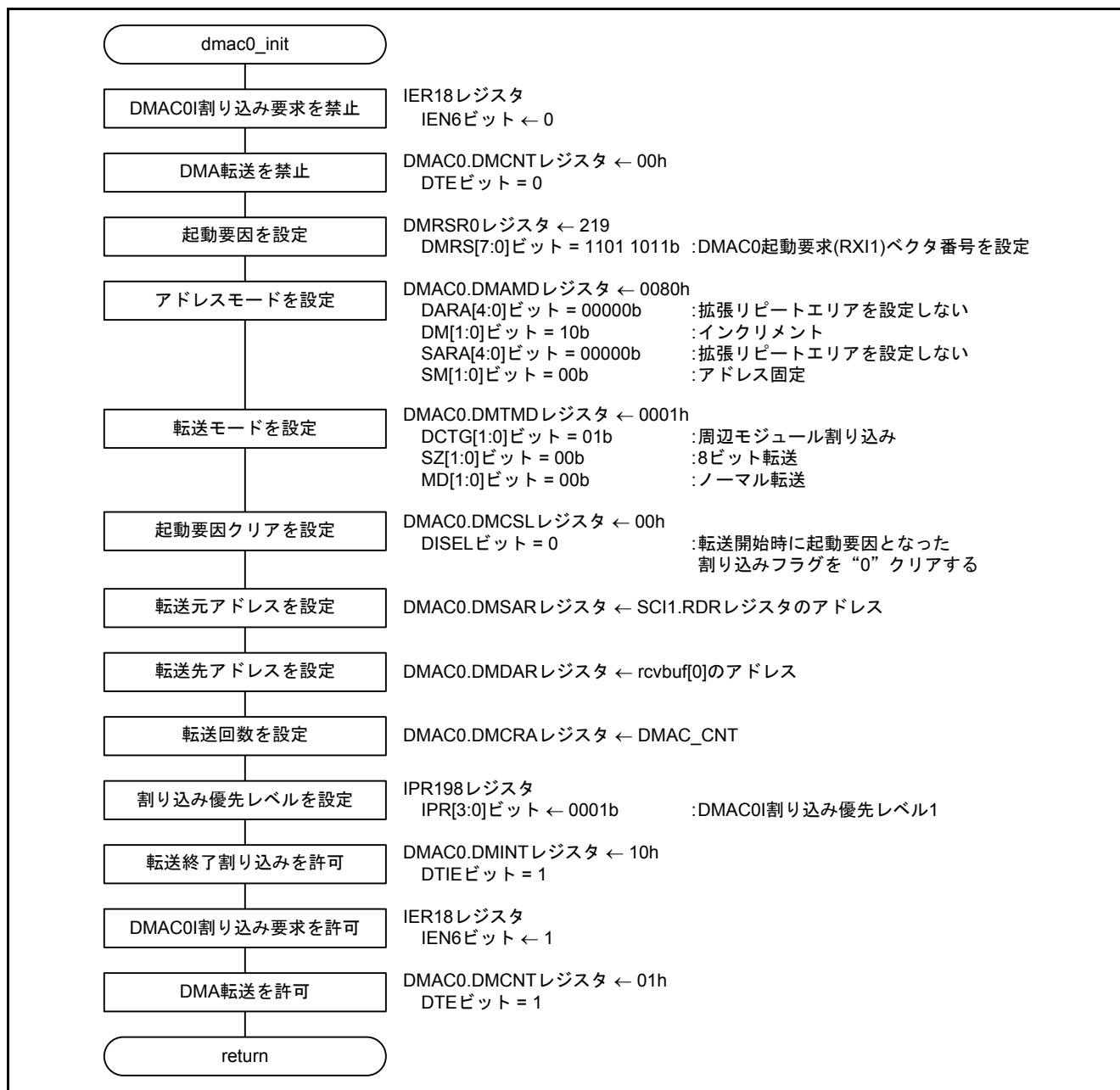


図5.7 DMAC0 初期設定

5.8.6 DMAC1 初期設定

図 5.8にDMAC1 初期設定のフローチャートを示します。

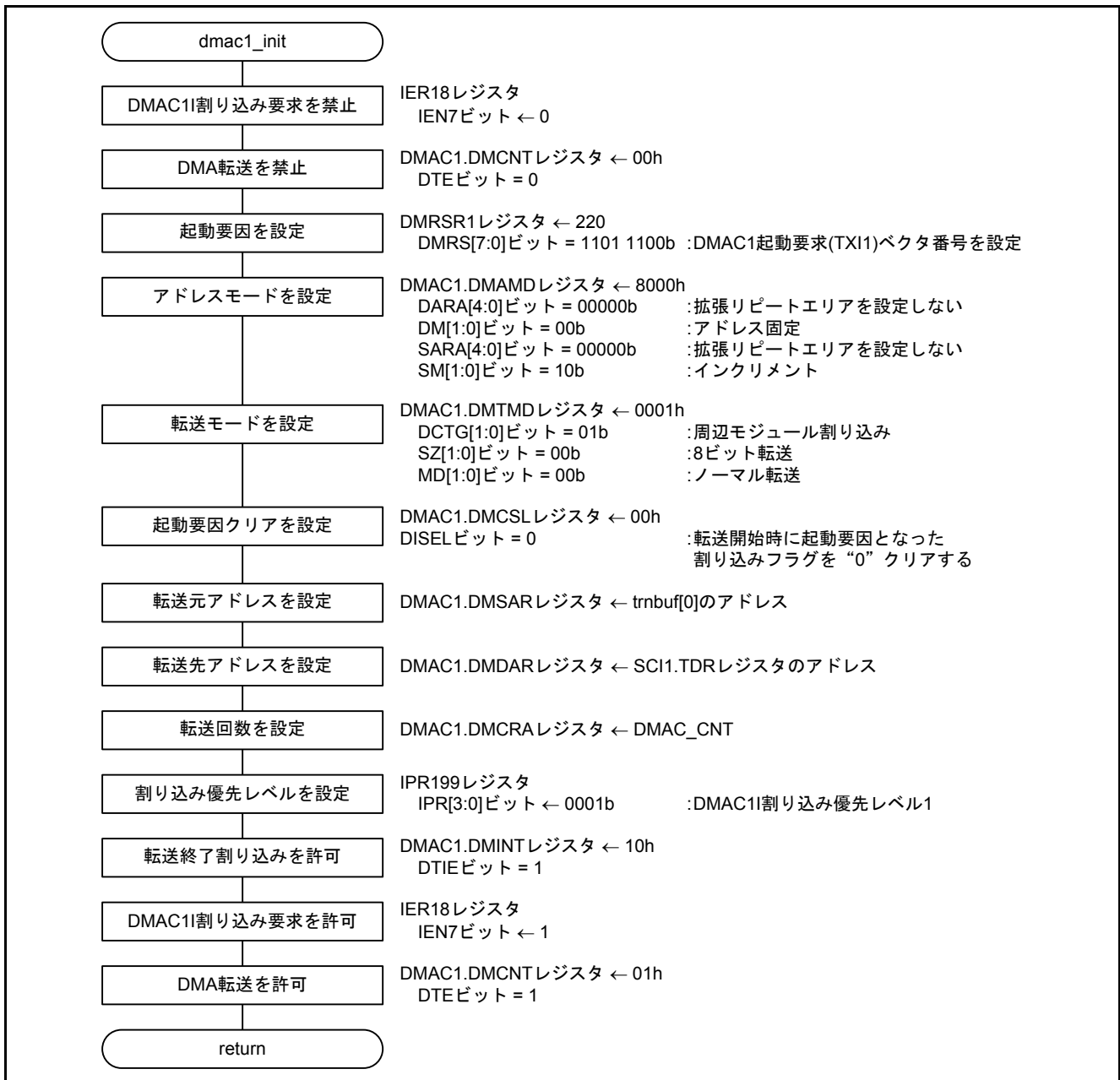


図5.8 DMAC1 初期設定

5.8.7 IRQ 初期設定

図 5.9にIRQ 初期設定のフローチャートを示します。

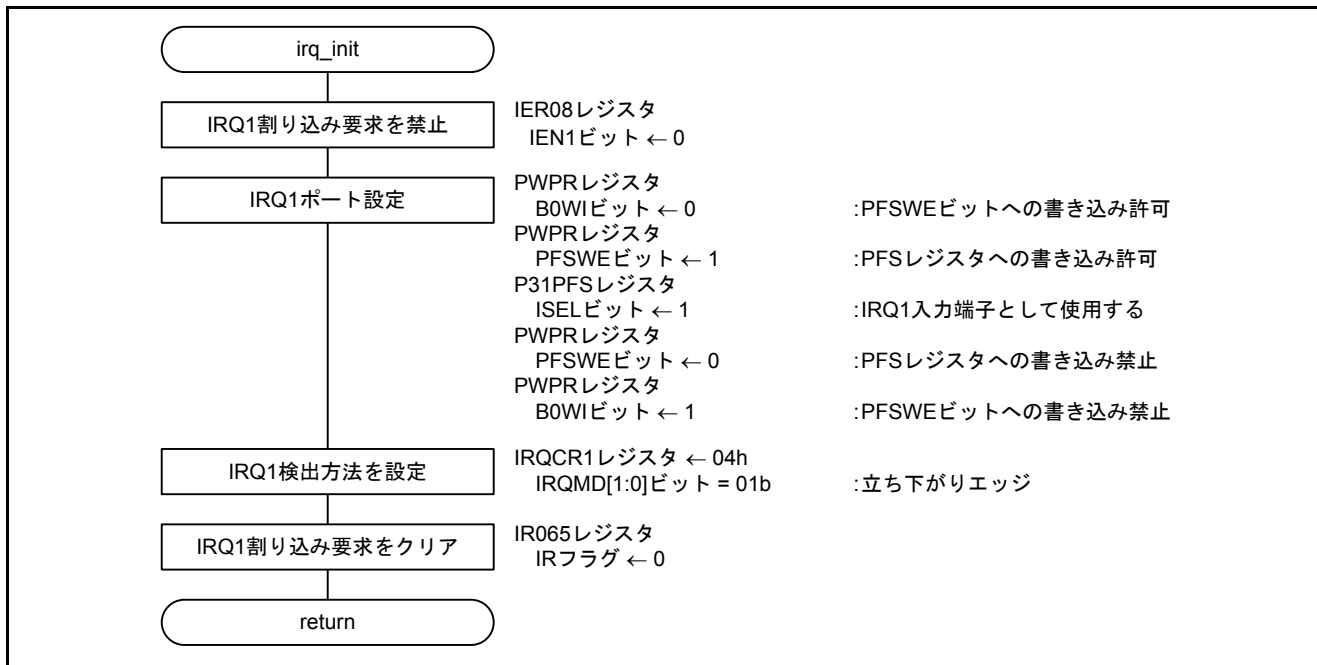


図5.9 IRQ 初期設定

5.8.8 SCI1 送受信開始

図 5.10にSCI1 送受信開始のフローチャートを示します。

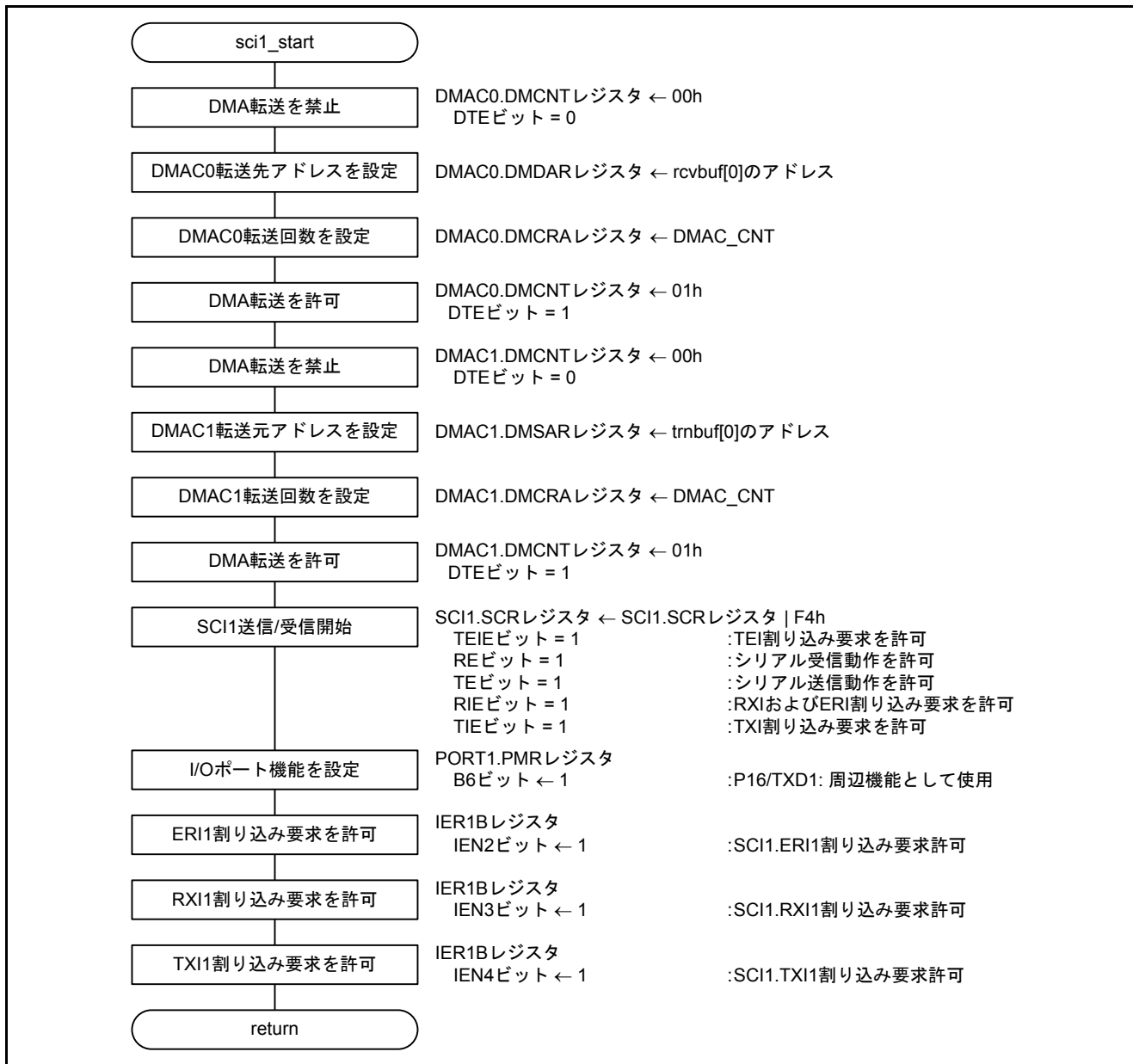


図5.10 SCI1 送受信開始

5.8.9 DMAC0 転送終了割り込み処理

図 5.11にDMAC0 転送終了割り込み処理のフローチャートを示します。

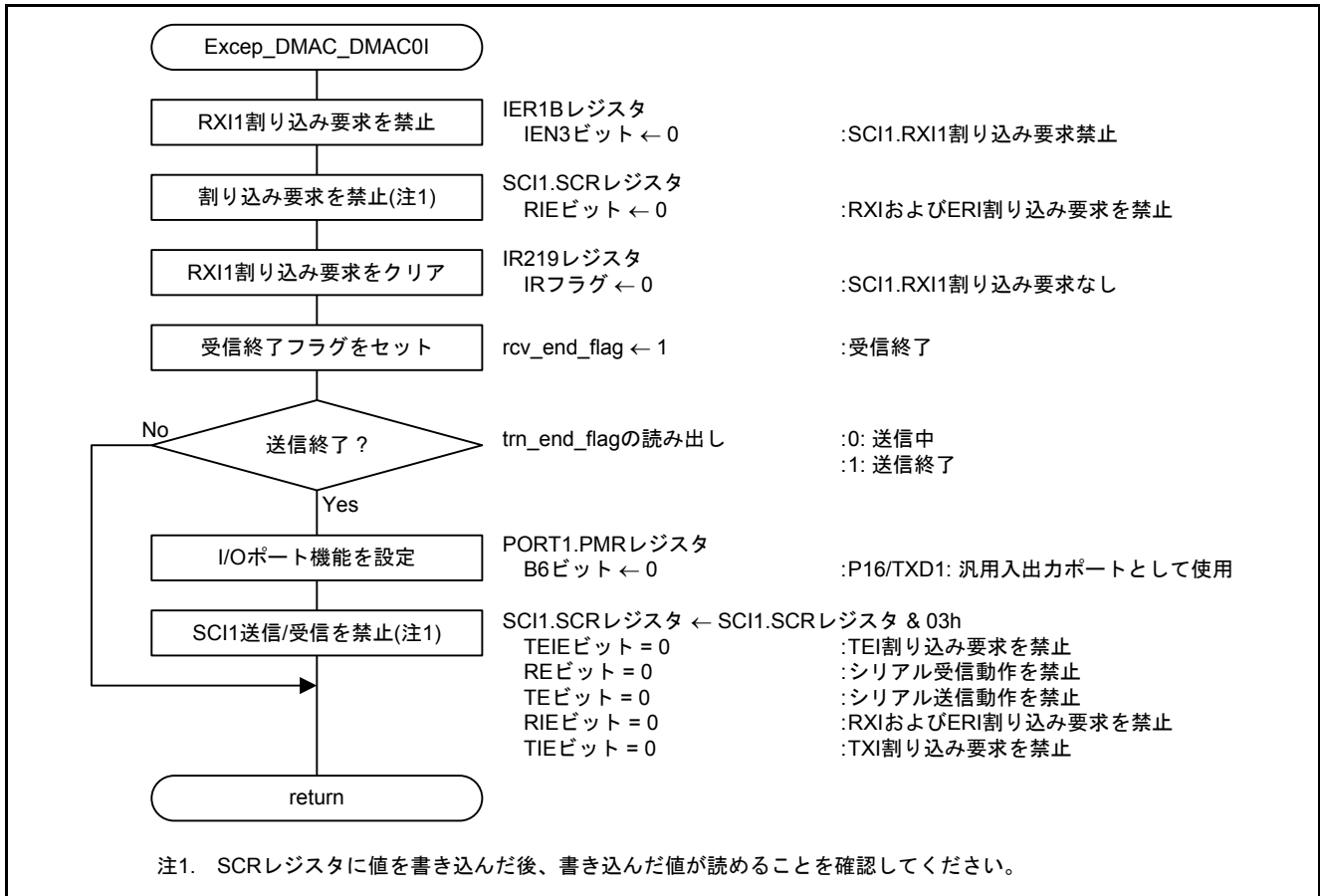


図5.11 DMAC0 転送終了割り込み処理

5.8.10 DMAC1 転送終了割り込み処理

図 5.12にDMAC1 転送終了割り込み処理のフローチャートを示します。

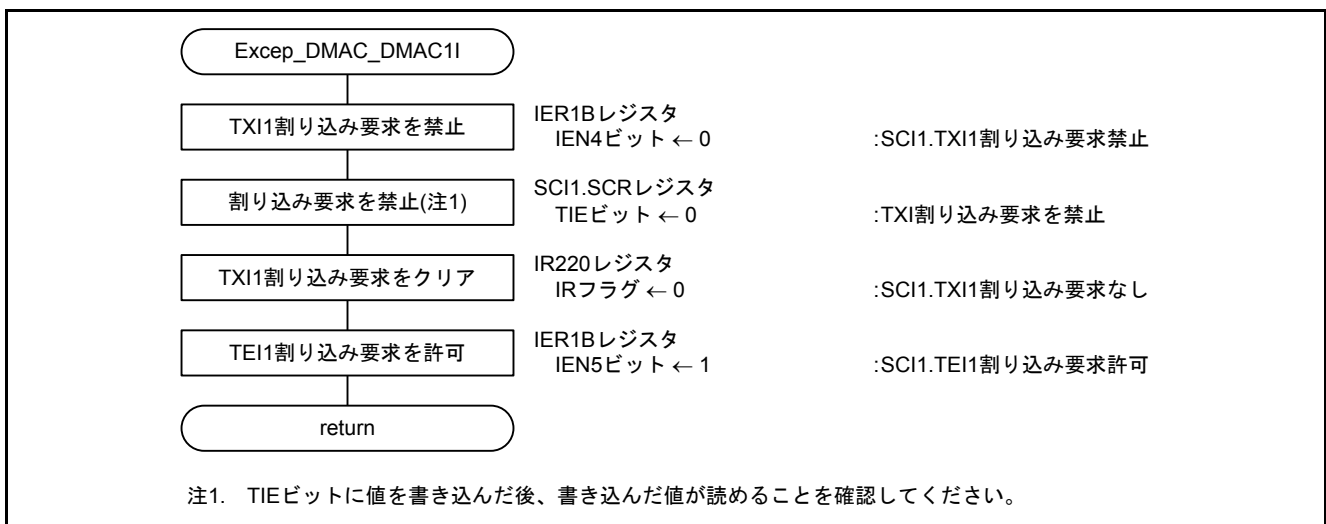


図5.12 DMAC1 転送終了割り込み処理

5.8.11 SCI1 送信終了割り込み処理

図 5.13にSCI1 送信終了割り込み処理のフローチャートを示します。

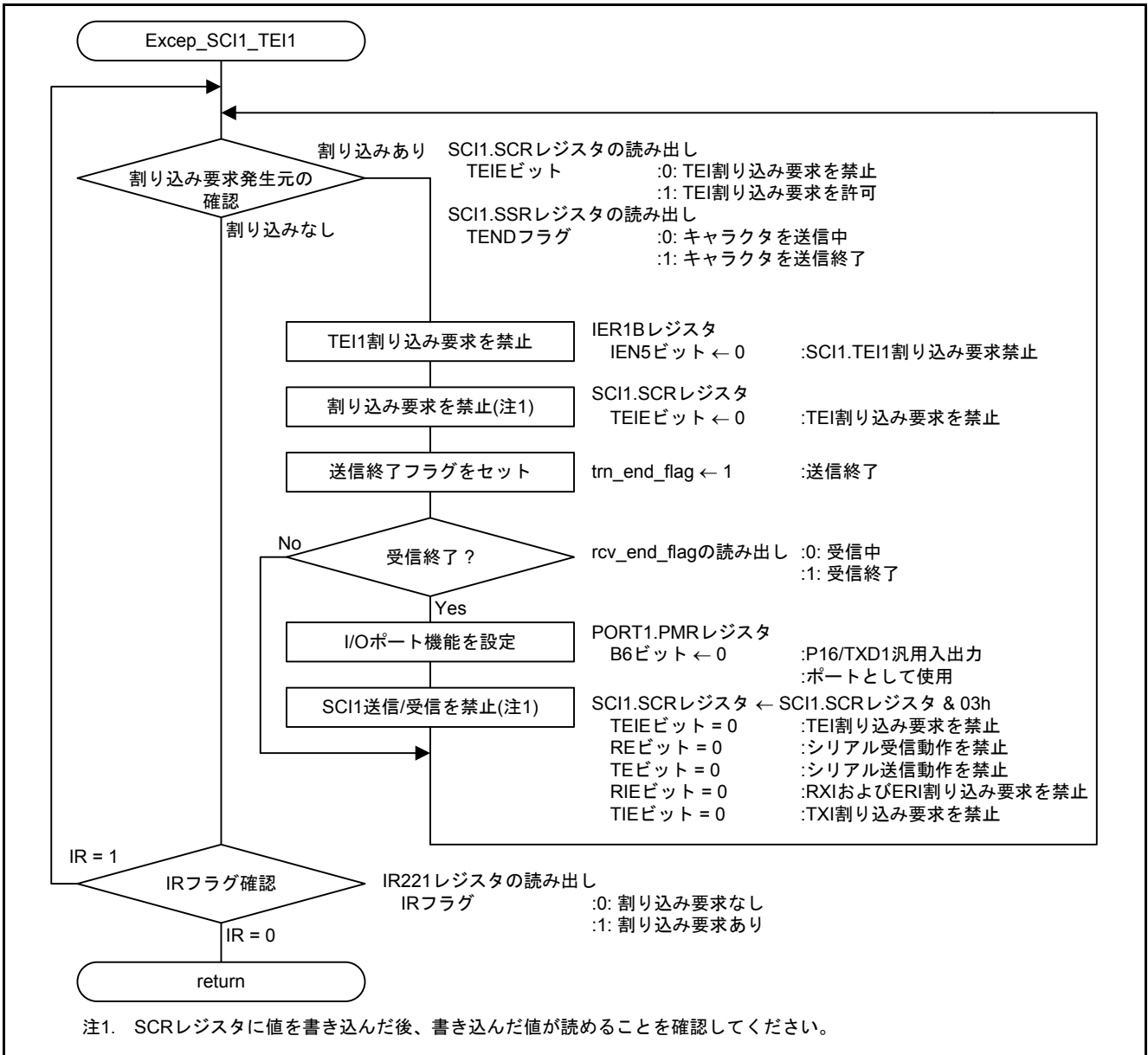


図5.13 SCI1 送信終了割り込み処理

5.8.12 SCI1 受信エラー割り込み処理

図 5.14にSCI1 受信エラー割り込み処理のフローチャートを示します。

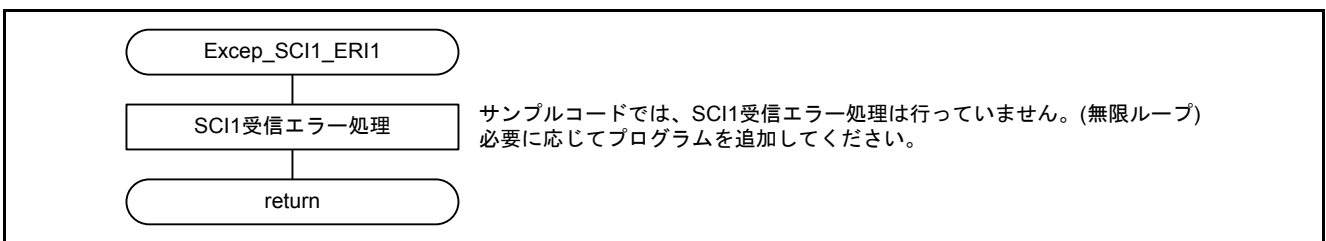


図5.14 SCI1 受信エラー割り込み処理

6. RX21A、RX220 グループ 初期設定例 アプリケーションノートとの組み合わせ方

本アプリケーションノートのサンプルコードは、RX210 グループで動作することを確認しています。RX21A グループや RX220 グループで動作させるには、それぞれの初期設定例のアプリケーションノートと組み合わせてください。

手順は、初期設定例のアプリケーションノート 「5. RX210 グループのアプリケーションノートを RX21A グループに適用する方法」、 「4. RX210 グループのアプリケーションノートを RX220 グループに適用する方法」を参照ください。

注：RX21A では、SCI0、12 は存在しません。SCI1、5、6、8、9 を使用してください。
RX220 では、SCI0、8、12 は存在しません。SCI1、5、6、9 を使用してください。

7. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

8. 参考ドキュメント

- ユーザーズマニュアル：ハードウェア
RX210グループ ユーザーズマニュアル ハードウェア編 Rev.1.50 (R01UH0037JJ)
RX21A グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0251JJ)
RX220 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0292JJ)
(最新版をルネサス エレクトロニクスホームページから入手してください。)
- テクニカルアップデート／テクニカルニュース
(最新の情報をルネサス エレクトロニクスホームページから入手してください。)
- ユーザーズマニュアル：開発環境
RX ファミリー C/C++コンパイラパッケージ V.1.01 ユーザーズマニュアル Rev.1.00 (R20UT0570JJ)
(最新版をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

- ルネサス エレクトロニクスホームページ
<http://japan.renesas.com>
- お問い合わせ先
<http://japan.renesas.com/contact/>

改訂記録	RX210、RX21A、RX220 グループ DMACA によるクロック同期式 SCIc 送受信
------	---

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2013.03.01	—	初版発行
1.01	2014.07.01	1	対象デバイスに RX21A、RX220 グループを追加
		4	関連アプリケーションノートに RX21A、RX220 グループ 初期設定例のアプリケーションノートを追加
		13	参照するアプリケーションノートを各グループのアプリケーションノート初期設定例に変更
		26	RX21A、RX220 グループ 初期設定例と組み合わせる方法の参照先を追加
		27	参考ドキュメントに RX21A、RX220 グループのユーザーズマニュアルを追加

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレスのアクセス禁止

【注意】リザーブアドレスのアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレスがあります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、事前に問題ないことをご確認下さい。

同じグループのマイコンでも型名が違うと、内部メモリ、レイアウトパターンの相違などにより、特性が異なる場合があります。型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
2. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、
各品質水準は、以下に示す用途に製品が使用されることを意図しております。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、
家電、工作機械、パーソナル機器、産業用ロボット等
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、
防災・防犯装置、各種安全装置等
当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（原子力制御システム、軍事機器等）に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。
6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問い合わせください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍用用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/contact/>