

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0169A/J	Rev.	第1版
題名	RA2T1 グループ ユーザーズマニュアル ハードウェア編の高速アナログコンパレータを使用する際の制限事項		情報分類	技術情報	
適用製品	RA2T1 グループ	対象ロット等	関連資料	RA2T1 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH1089JJ0100)	
		全ロット			

RA2T1 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 の「28. 高速アナログコンパレータ」、「35. 電气的特性」において、以下の制限を追加します。

Page 903 of 1119

28.9. 使用上の注意事項に「28.9.2 比較結果へのパルスの出現について」を追加します。

【訂正前】

記述なし

【訂正後】

28.9.2 比較結果へのパルスの出現について

コンパレータのアナログ入力電圧やリファレンス電圧が、 $\pm 3.0V/\mu s$ を超える傾きで急峻に変化した場合、比較結果に最長 150ns のパルスが現れることがあります。
このパルスが問題になる場合、以下の対策を実施してください。

- CiFCK[1:0] (i=0, 1)ビットを 01B もしくは 10B にして、最長 150ns のノイズを除去できるようにデジタルフィルタ(3回一致)を有効にする。
- CiMON (i=0, 1)フラグをポーリングする場合は、ポーリング間隔を 150ns 以上にする。

Page 1101 of 1120

「表 35.48 ACMPHS 特性)」に電圧傾きを追加します。

【訂正前】

表 35.48 ACMPHS 特性に電圧傾きの項目なし

【訂正後】

表 35.48 ACMPHS 特性

条件：VCC = AVCC0 = 2.7~5.5 V、VSS = AVSS0 = 0 V

項目	シンボル	Min	Typ	Max	単位	測定条件
(省略)						
入力電圧傾き ^(注3)	dV/dt	-	—	±3.0	V/μs	
(省略)						

注 3. ノイズ・フィルタを使用しない場合の電圧傾き。

以上