発行日: 2017年5月10日

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア ルネサス エレクトロニクス株式会社

問合せ窓口 http://japan.renesas.com/contact/

E-mail: csc@renesas.com

製品分類		MPU & MCU	発行番号	TN-RX*-A175A/J		Rev.	第1版
題名	RX ファミリ マルチファンクションタイマパルスユニット 3 (MTU3a, MTU3c, MTU3d) に関する誤記訂正			情報分類	技術情報		
適	RX64M グループ、RX71M グループ、 RX65N グループ、RX651 グループ、 RX23T グループ、RX24T グループ		対象ロット等				
用製品			全ロット	各製品のユーザーズマ 関連資料 ハードウェア編 (詳細は最終ページの表を		ŕ	

上記適用製品のユーザーズマニュアル ハードウェア編のマルチファンクションタイマパルスユニット 3 (MTU3a, MTU3c, MTU3d) 章において誤記がありましたので、以下のとおり訂正いたします。

なお、ページ番号、章番号などは RX64M グループを例に記載しています。その他の製品のページ番号、章番号などにつきましては最終ページの表を参照してください。

【訂正内容】

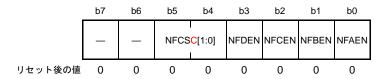
「24.2.33 ノイズフィルタコントロールレジスタ n (NFCRn) ($n = 0 \sim 4, 6, 7, 8, C$)」において、MTU0.NFCRC レジスタのノイズフィルタクロックセレクトビットのビットシンボルを以下のとおり訂正いたします。

• Page 918 of 2984

【訂正前】

• MTU0.NFCRC

アドレス MTU0.NFCRC 000C 1299h

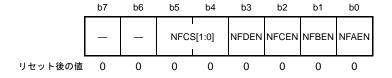


ビット	シンボル	ビット名	機能	R/W	
省略					
b5-b4	NFCSC[1:0]	ノイズフィルタクロックセレクト ビット	b5 b4 0 0 : PCLKA/1 0 1 : PCLKA/2 1 0 : PCLKA/8 1 1 : PCLKA/32	R/W	
省略					

【訂正後】

• MTU0.NFCRC

アドレス MTU0.NFCRC 000C 1299h



ビット	シンボル	ビット名	機能	R/W	
省略					
b5-b4	NFCS[1:0]	ノイズフィルタクロックセレクト ビット	b5 b4 0 0 : PCLKA/1 0 1 : PCLKA/2 1 0 : PCLKA/8 1 1 : PCLKA/32	R/W	
省略					

• Page 919 of 2984

【訂正前】

NFCSC[1:0]ビット(ノイズフィルタクロックセレクトビット)

ノイズフィルタのサンプリング周期を設定するレジスタです。本ビットの設定後、設定したサンプリング周期 の2周期分待った後、インプットキャプチャ機能に設定してください。

【訂正後】

NFCS[1:0]ビット(ノイズフィルタクロックセレクトビット)

ノイズフィルタのサンプリング周期を設定するレジスタです。本ビットの設定後、設定したサンプリング周期 の2周期分待った後、インプットキャプチャ機能に設定してください。

【関連資料】

適用製品	マニュアル名称、資料番号	ページ番号.	章番号
RX64M グループ	RX64M グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0377JJ0110)	Page 918, 919 of 2984	24.2.33
RX71M グループ	RX71M グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0493JJ0100)	Page 921, 922 of 2981	24.2.33
RX65N グループ、 RX651 グループ	RX65N グループ、RX651 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0590JJ0100)	Page 884, 885 of 2491	24.2.33
RX23T グループ	RX23T グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0520JJ0110)	Page 394, 395 of 1127	20.2.32
RX24T グループ	RX24T グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0576JJ0100)	Page 419, 420 of 1241	20.2.33

以上



発行日: 2017年5月10日